**Arbeitspakete**

|  |  |
| --- | --- |
| **Projekt:** *LBP Benchmark zwischen Software- und Hardwarelösung*  **Datum:** 06.08.2017 | **AP Titel:**  Altera-Board Beschaffung |
| **AP-Nr**: 1.1 | **AP-Verantwortlicher:** M.Erkel |
| **Aufgabenbeschreibung:**  Es wird ein Altera Cyclone V DE1-Soc-Board benötigt. Dieses wird vom Projektleiter an der Hochschule ausgeliehen. | |
| **Notwendige Vorraussetzung:**  Keine | |
| **Ergebnisse:**  Dem Team steht ein Entwicklungsboard zur Verfügung. | |
| **Budget:** | **Termin:** |
| **Anzuwendende Vorschrift:** Entfällt | |

|  |  |
| --- | --- |
| **Projekt:** *LBP Benchmark zwischen Software- und Hardwarelösung*  **Datum:** 06.08.2017 | **AP Titel:**  Installation der Quartus-Software |
| **AP-Nr:** 1.2 | **AP-Verantwortlicher:** Alle |
| **Aufgabenbeschreibung:**  Zur Programmierung der Zielhardware wird die Software Altera Quartus II Version 14.0 benötigt. Zusätzlich müssen die Softwarepakete Altera OpenCL V14.02 und Altera SoC EDS V14.02 installiert werden.  Die benötigte Software kann von der Seite [www.altera.com](http://www.altera.com) heruntergeladen werden. | |
| **Notwendige Vorraussetzung:**  1.1 Altera-Board Beschaffung | |
| **Ergebnisse:**  Alle Teammitglieder haben lauffähige Versionen der in der Aufgabenbeschreibung erwähnten Softwarepakete installiert. | |
| **Budget:** | **Termin:** |
| **Anzuwendende Vorschrift:** | |

|  |  |
| --- | --- |
| **Projekt:** *LBP Benchmark zwischen Software- und Hardwarelösung*  **Datum:** 06.08.2017 | **AP Titel:**  Beschaffung VHDL-Quellcode |
| **AP-Nr:** 1.3 | **AP-Verantwortlicher:** Alle |
| **Aufgabenbeschreibung:**  Jedes Teammitlied benötigt den VHDL-Quellcode von Herrn Kumar als Ausgangsbasis. | |
| **Notwendige Vorraussetzung:**  keine | |
| **Ergebnisse:**  Jedes Projektmitlied hat den gleichen Quellcode. | |
| **Budget:** | **Termin:** |
| **Anzuwendende Vorschrift:** | |

|  |  |
| --- | --- |
| **Projekt:** *LBP Benchmark zwischen Software- und Hardwarelösung*  **Datum:** 06.08.2017 | **AP Titel:**  Test Entwicklungsumgebung |
| **AP-Nr:** 1.4 | **AP-Verantwortlicher:** Alle |
| **Aufgabenbeschreibung:**  Test der gesamten Entwicklungsumgebung auf Funktionsfähigkeit.  Grundlage für den Entwicklungsstart. | |
| **Notwendige Vorraussetzung:**   * 1. Altera-Board Beschaffung   2. Installation Quartus-Software   3. Beschaffung VHDL-Quellcode | |
| **Ergebnisse:**  Eingerichtete Entwicklungsumgebung die zur Weiterarbeit verwendet werden kann. | |
| **Budget:** | **Termin:** |
| **Anzuwendende Vorschrift:** | |

|  |  |
| --- | --- |
| **Projekt:** *LBP Benchmark zwischen Software- und Hardwarelösung*  **Datum:** 06.08.2017 | **AP Titel:**  Analyse des VHDL-Quellcodes von Herrn Kumar |
| **AP-Nr:** 2.1 | **AP-Verantwortlicher:** |
| **Aufgabenbeschreibung:**  Der Quellcode soll analysiert werden und ein Ansatz für die Umsetzung in OpenCL erarbeitet werden. | |
| **Notwendige Vorraussetzung:**   1. Einrichtung der Entwicklungsumgebung | |
| **Ergebnisse:**  Ansatz zur Umsetzung wurde gefunden und kann in den nächsten Schritten umgesetzt werden. | |
| **Budget:** | **Termin:** |
| **Anzuwendende Vorschrift:** | |

|  |  |
| --- | --- |
| **Projekt:** *LBP Benchmark zwischen Software- und Hardwarelösung*  **Datum:** 06.08.2017 | **AP Titel:** |
| **AP-Nr:** 2.2 | **AP-Verantwortlicher:** |
| **Aufgabenbeschreibung:** | |
| **Notwendige Vorraussetzung:** | |
| **Ergebnisse:** | |
| **Budget:** | **Termin:** |
| **Anzuwendende Vorschrift:** | |