

《计算机组成原理》作业4

2019/12/17

注意：2019-12-26课堂交作业，尽量用A4 纸；练习题和复习题均需作答。

练习题（按第五版英文教材每章后附习题编号）

第5章：

Problem 5.2

Problem 5.5

Problem 5.11

Problem 5.13

复习题：

- 1、就容量、速度和用途等方面对本章所介绍的存储器件技术（触发器、SRAM、DRAM、Flash和硬盘）进行总结。
- 2、关联度是影响缓存命中率的一个重要参数，对于CPU的Cache、TLB和页面表而言，它们的关联度分别采用何种设置，原因为何？
- 3、下图是具有Cache和虚拟存储的计算机系统的寻址示意图，根据该图阐述读数指令的寻址过程。

