1、现代计算机系统都采用多级存储体系，它不包括( )

A.寄存器

B.CPU

C.主存储器

D.高速缓冲存储器

2、处于运行状态的操作系统程序应放在（ ）

A．寄存器中

B．高速缓冲存储器中

C．主存储器中

D．辅助存储器中

3、存储管理的功能主要不包括( )

A.主存空间的分配与回收

B.主存空间的扩充

C.主存空间的共享与保护

D.辅存空间的分配与回收

4、处理器不能直接访问的存储器是（ ）

A、寄存器

B、高速缓冲存储器

C、主存储器

D、光盘

5、存储管理的目的是尽可能的方便用户使用和（ ）

A．执行用户程序

B．提高主存利用率

C．提高主存的速度

D．增加主存实际容量

6、主存的地址空间常称为( )

A.逻辑地址空间

B.程序地址空间

C.物理地址空间

D.相对地址空间

7、属于内存连续分配方式的是( )。

A．页式存储管理方式

B．可变分区分配方式

C．段页式存储管理方式

D．段式存储管理方式

8、硬件中可没有地址转换机构的存储管理方式是 ( )

A．页式虚拟

B．可变分区

C．固定分区

D．页式

9、在内存管理的动态分区技术中，选择与要求的大小最接近的块的算法称作（ ）。

A．最佳适配

B．首次适配

C．下次适配

D．最差适配

10、 假设有编号为1、2、3、4四个空闲区，大小分别为16K、24K、15K、30K，现要申请18K的主存空间，采用最佳适配算法，则申请到的空闲区编号为( )

A．1

B．2

C．3

D．4

11、可变分区存储管理常用的主存分配方法不包括（ ）

A．最先适应分配算法

B．最优适应分配算法

C．最坏适应分配算法

D．最近最不经常使用适应分配算法

12、在固定分区分配中,每个分区的大小是（ ）

A.相同

B.随作业长度变化

C.可以不同但预先固定

D.可以不同但根据作业长度固定

13、把空闲区按长度递增顺序登记到空闲区表中,便于实现主存分配的算法是( )

A.先进先出分配算法

B.最先适应分配算法

C.最优适应分配算法

D.最坏适应分配算法

14、最坏适应算法是按( )顺序形成空闲分区表。

A．空闲区首址递增

B．空闲区首址递减

C．空闲区大小递增

D．空闲区大小递减

15、主存的存储分配算法用来决定输入的程序和数据放到主存中的位置，采用“总是把程序装入主存中最大的空闲区域”的算法称为（ ）

A．最优适应算法

B．最坏适应算法

C．最先适应算法

D．循环最先适应算法

16、减少可变分区存储管理中碎片的措施是（ ）

A．增大分区长度

B．增加分区数目

C．采用移动技术/紧凑技术

D．减少分区长度

17、在动态分区存储管理中，回收一个分区时使空闲区个数加一的情况是( )

A.既无上邻又无下邻空闲区

B.既有上邻又有下邻空闲区

C.只有上邻没有下邻空闲区

D.只有下邻没有上邻空闲区

18、在动态分区分配方案中，某一作业完成后，系统收回其主存空间，并与相邻空闲区合并，为此需修改空闲区表，造成空闲区表项数减1的情况是( )

A.无上邻（前邻、低址）空闲区，也无下邻（后邻、高址）空闲区

B.有上邻（前邻、低址）空闲区，但无下邻（后邻、高址）空闲区

C.有下邻（后邻、高址）空闲区，但无上邻（前邻、低址）空闲区

D.有上邻（前邻、低址）空闲区，也有下邻（后邻、高址）空闲区

19、在可变分区存储管理中，当回收主存空间时，应检查是否有与归还区相邻的空闲区进行合并。假定作业归还的分区起始地址为S，长度为L。如果S+L正好等于空闲区表中第j栏所示空闲区的起始地址，则表示归还区( )

A.有上邻空闲区

B.有下邻空闲区

C.既有上邻空闲区，又有下邻空闲区

D.既无上邻空闲区，又无下邻空闲区

20、可变分区存储管理中，通常分配最快的算法是（ ）

A．最先适应分配

B．最优适应分配

C．最坏适应分配

D．随机分配

21、采用页式存储管理的系统中，若地址用16位表示，其中7位表示页号，则页的大小为（ ）

A．0.5KB

B．1KB

C．2KB

D．4KB

22、页式存储管理中的页表由( )建立。

A．用户

B．编译程序

C．操作系统

D．编辑程序

23、页式存储管理中，进程运行时，该进程的页表是放在（ ）

A．磁盘

B．主存系统区

C．主存用户区

D．用户程序

24、在页式虚存管理中，( )有一个页表。

A．整个主存空间

B．整个虚存空间

C．每个进程

D．每个用户文件

25、若页式存储管理中的逻辑地址24位，其中页内地址占16，则它的最大页号和最大页内地址是（ ）

A．256和65536

B．255和65535

C．256和65535

D．255和65536

26、在页式系统中（无快表），为获得一条指令或数据，必须( )访问内存。

A．1次

B． 2次

C．3次

D．4次

27、下面哪些是可以不连续的内存分配方法 ( )。

①简单分页 ②简单分段 ③动态分区 ④虚拟内存分页 ⑤固定分区

A．①②④

B．①②③④⑤

C．①②③④

D．①②⑤

28、页式存储管理中，访问快表失败时，每访问一条指令或存取一个操作数都要（ ）次访问主存。

A．1

B．2

C．3

D．4

29、页式管理中，当进程执行时，其页表始址存放在 ( ) 中。

A．寄存器

B．内存

C．缓冲区

D．快表

30、某页式存储管理系统中，逻辑地址低12位表示页内偏移量，则页面大小最多为（ ）。

A. 1024 Byte

B. 1024K Byte

C. 2048 Byte

D. 4096 Byte

31、有一个分页存储管理系统，其逻辑地址长度为16位，页面大小为4K字节，现有第0、1、2页依次存放在内存页框1、6、5中，则逻辑地址1C5BH经过地址变换后其物理地址为( )。

A. 1C5BH

B. 5C5BH

C. 6C5BH

D. BC5BH

32、某页式存储管理系统中，地址寄存器的长度为24位，其中页号占14位，则程序最多占 ( ) 页。

A. 2^10

B.2^24

C.14

D.2^14

33、页式存储管理中，通过 ( ) 来指明逻辑页放在内存的哪个物理块中。

A．基址寄存器

B．页表

C．段表

D．快表

34、在分页存储管理系统中，从页号到物理块号的地址映射是通过( )实现的。

A．段表

B．页表

C. PCB

D．JCB

35、碎片是指（ ).

A. 存储分配完成后所剩的空闲区

B. 没有被使用的存储区

C. 不能被使用的存储区

D. 未被使用，而又暂时不能使用的存储区

36、通常所说的"存储保护"的基本含义是（ ）。

A.防止存储器硬件受损

B.防止程序在内存丢失

C.防止程序间相互越界访问

D.防止程序被人偷看

37、分区管理和分页管理的主要区别是（ ）。

A.分区中的块比分页中的页要小

B.分页有地址映射而分区没有

C.分页有存储保护而分区没有

D.分区要求一道程序存放在连续的空间内而分页没有这种要求

38、把逻辑地址转换程物理地址称为（ ）。

A.地址分配

B.地址映射

C.地址保护

D.地址越界

39、分页存储管理的存储保护是通过（ ）完成的。

A.页表（页表寄存器）

B.快表

C.存储键

D.索引动态重定

40、( ) 存储管理支持多道程序设计，算法简单，但存储碎片多。

A.固定分区

B.可变分区

C.简单分页

D.简单分段

41、段式存储管理中，每次从主存中取指令或取操作数，至少要( )访问主存。

A.0次

B.1次

C.2次

D.3次

42、段页式存储管理中，每取一条指令或取一个操作数最多要\_\_\_\_\_\_次访问主存。( )

A.1

B.2

C.3

D.4

43、以下存储管理技术中，可以实现虚拟存储器的技术是（ ）

A．单用户连续存储管理

B．固定分区存储管理

C．可变分区存储管理

D．页式存储管理

44、虚拟存储器的最大容量（ ）

A．由内存和外存容量之和决定

B．由虚拟地址结构的位数决定

C．由计算机地址总线的位数决定

D．由A和C共同决定

45、页式虚拟存储管理的主要特点是（ ）

A.不要求将作业装入到离散的主存块

B.不要求将作业同时全部装入到主存

C.不要求进行缺页中断处理

D.不要求进行页面置换

46、有关虚拟存储器的描述中，( )是错误的。

A.虚拟存储器要大容量的辅助存储器做后盾

B.虚拟存储器实际上是逻辑上扩大主存容量的一种设计技巧

C.虚拟存储器容量不能大于外存和内存容量之和

D.虚拟存储器容量完全由计算机的地址结构决定的

47、作业在执行中发生了缺页中断，经系统将该缺页调入内存后，应继续执行（ ）。

A.被中断的前一条指令 B.被中断的指令

C.被中断的后一条指令 D.程序的第一条指令

48、 若处理器有32位地址，则它的虚拟地址空间为 ( ) 字节。

A. 2GB

B. 4GB

C. 100KB

D. 640KB

49、段的逻辑地址形式是段号10位，段内地址20位，内存1MB，辅存10GB。那么虚拟存储器最大实际容量可能是（ ）。

A. 1024KB

B. 1024MB

C. 10GB

D. 10GB+1MB

50、在下面关于虚拟存储器的叙述中，正确的是（ ）。

A.要求程序运行前必须全部装入内存且在运行过程中一直驻留在内存

B.要求程序运行前不必全部装入内存且在运行过程中不必一直驻留在内存

C.要求程序运行前不必全部装入内存但是在运行过程中必须一直驻留在内存

D.要求程序运行前必须全部装入内存但在运行过程中不必一直驻留在内存

1-5 BCDDB、 6-10 CBCAB

11-15 DCCDB、 16-20 CBDBC

21-25 ACBCB、 26-30 BABAD

31-35 CDBBD、 36-40 CDBAA

41-45 CCDDB、 46-50 DBBBB