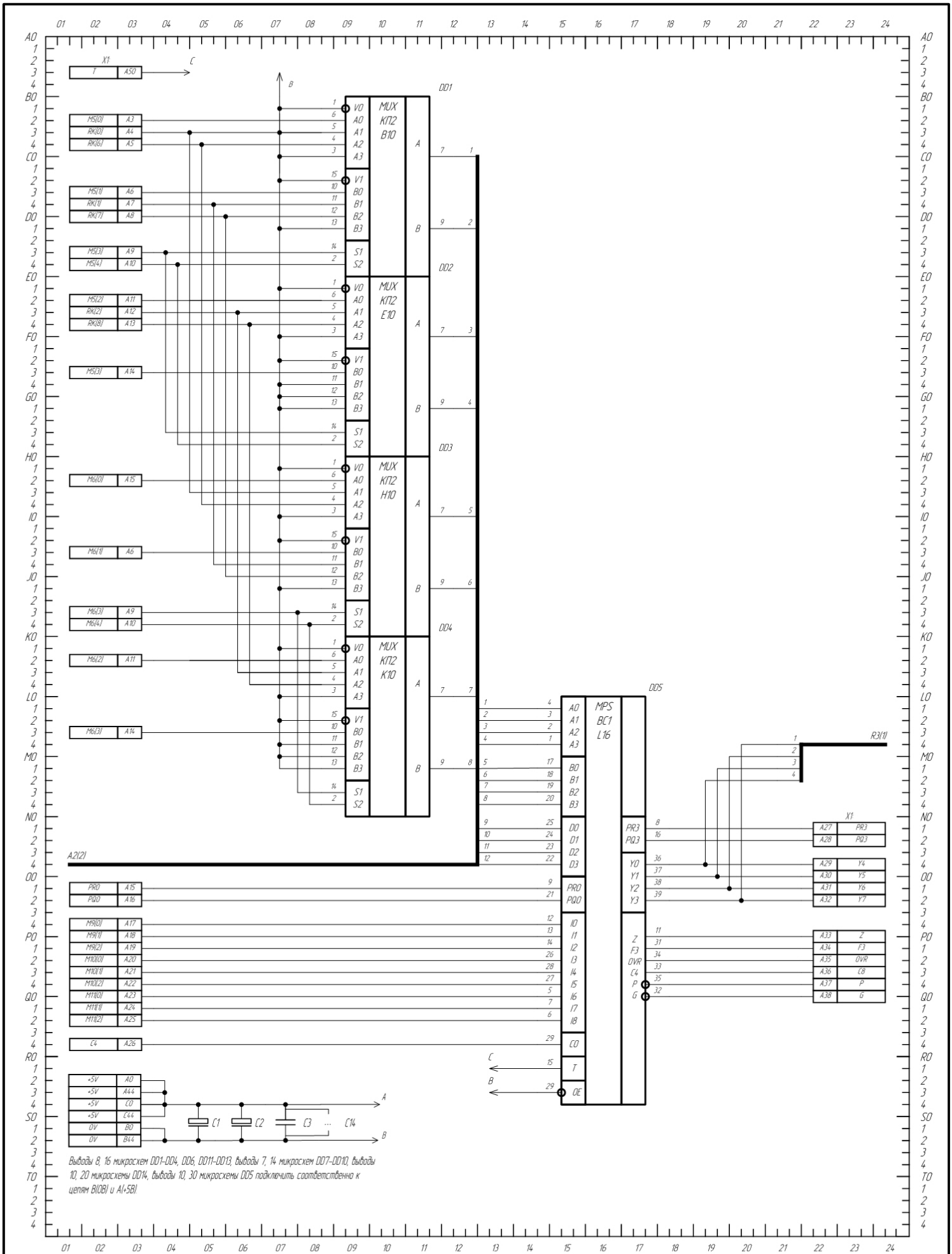


Выводы 8, 16 микросхем DD1–DD4, DD6, DD11–DD13, выводы 7, 14 микросхем DD7–DD10, выводы 10, 20 микросхемы DD14, выводы 10, 30 микросхемы DD5 подключить соответственно к цепям B(0B) и A(+5B).

Изм.	Лист	№ Докум.	Подпись	Дата
Разраб.		Зайцева Н.А.		
Провер.		Каннов Н.Н.		
Т. контр.				
Н. контр.				
Утв.				

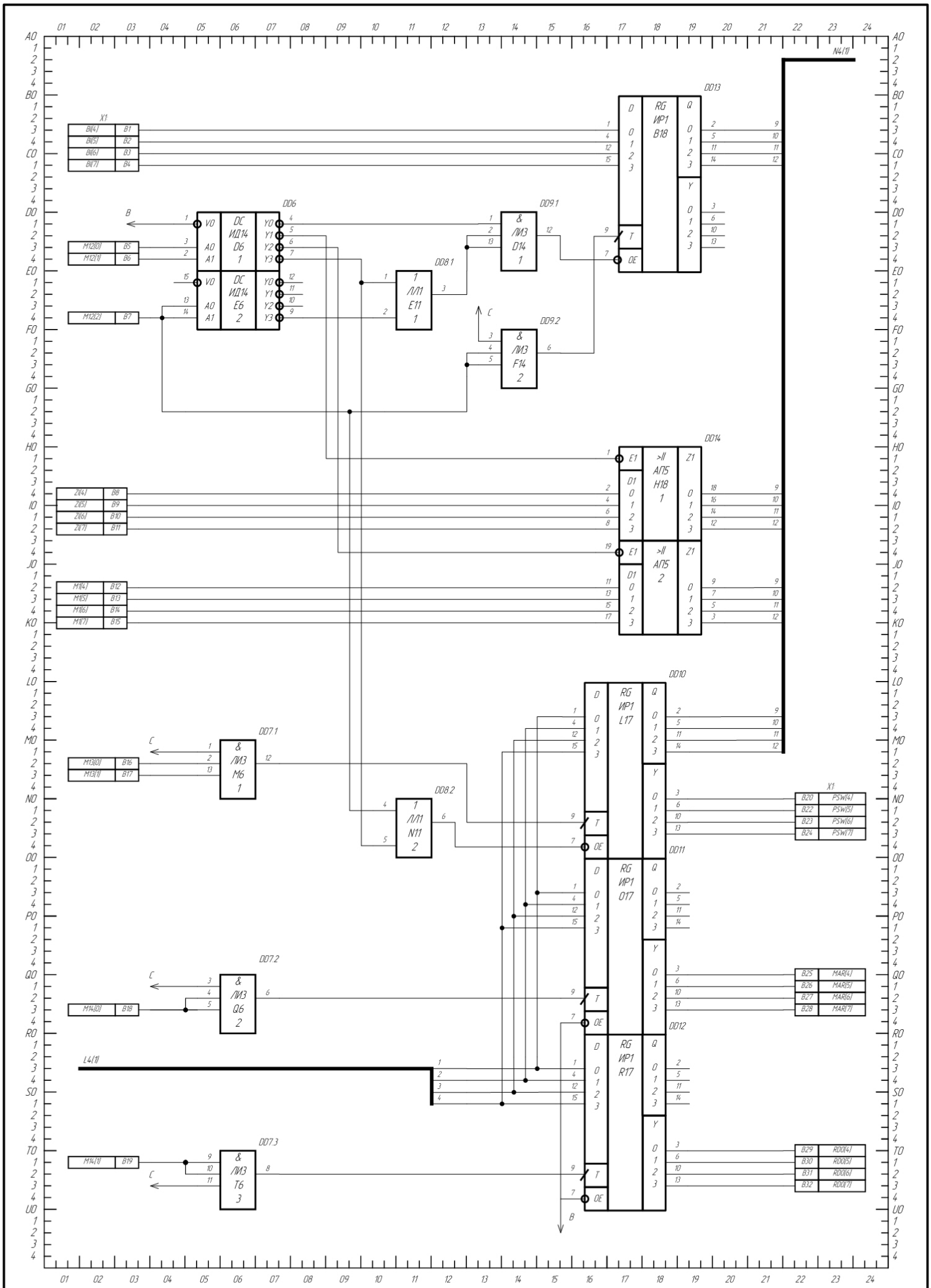
ПГУ2.2201.007.017 Э3

Процессор универсальной ЭВМ
Блок обработки данных
Схема электрическая принципиальная

Лит.	Масса	Масш.

Лист 1(2) Листов 2

ФВТ, гр. 99ВВ1



Изм	Лист	№ докум.	Подпись	Дата	ПГУ2.2201.007.017 ЭЗ	Лист 2
		Зайцева Н.А.				
		Коннов Н.Н.				