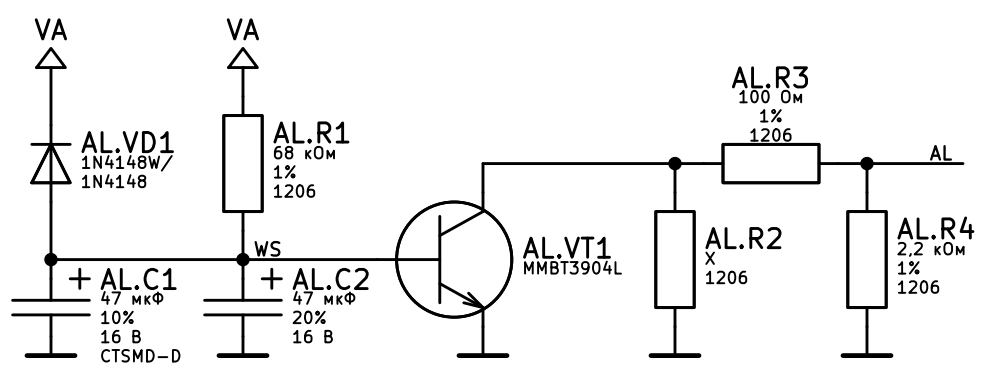
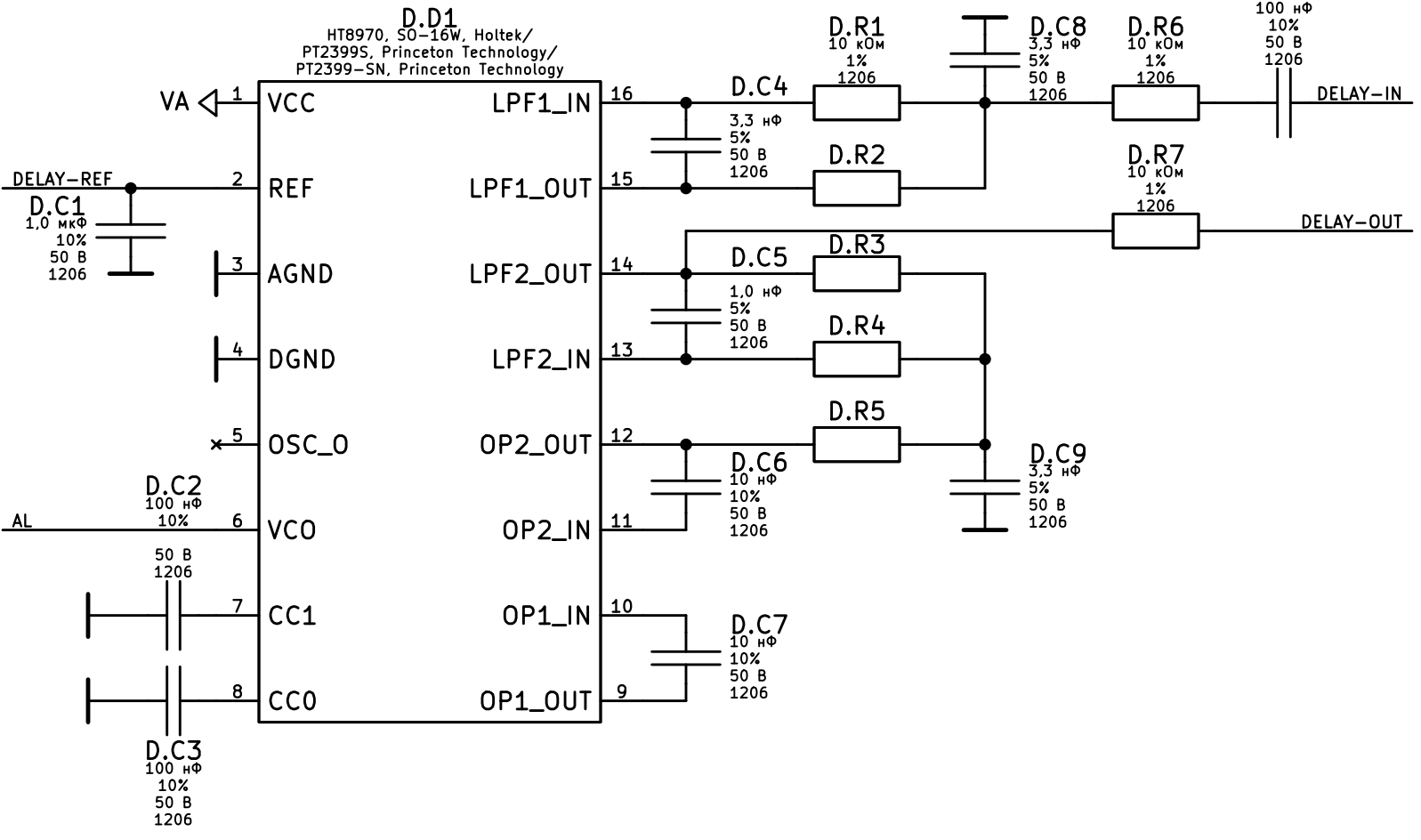


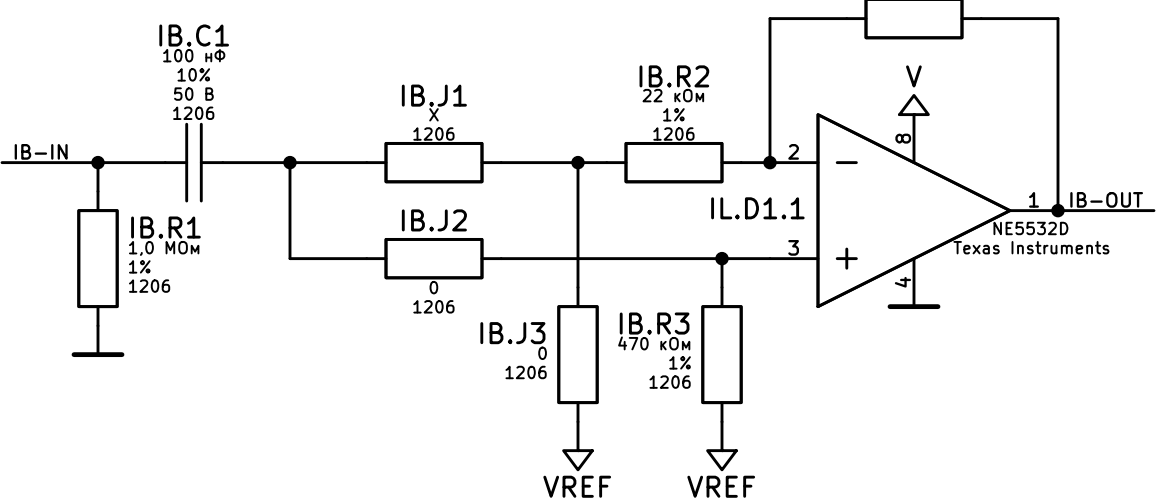
ANTI-LOCKUP



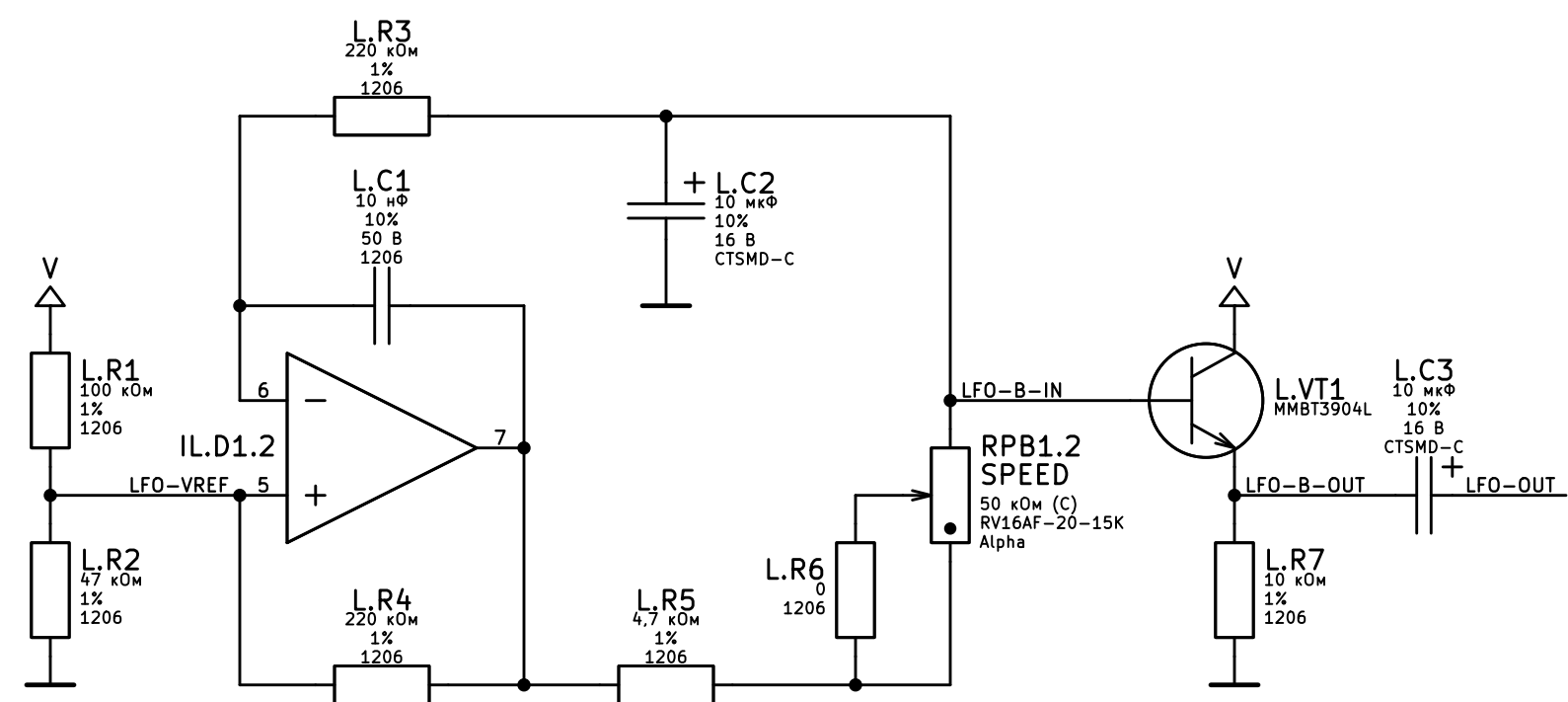
DELAY STAGE



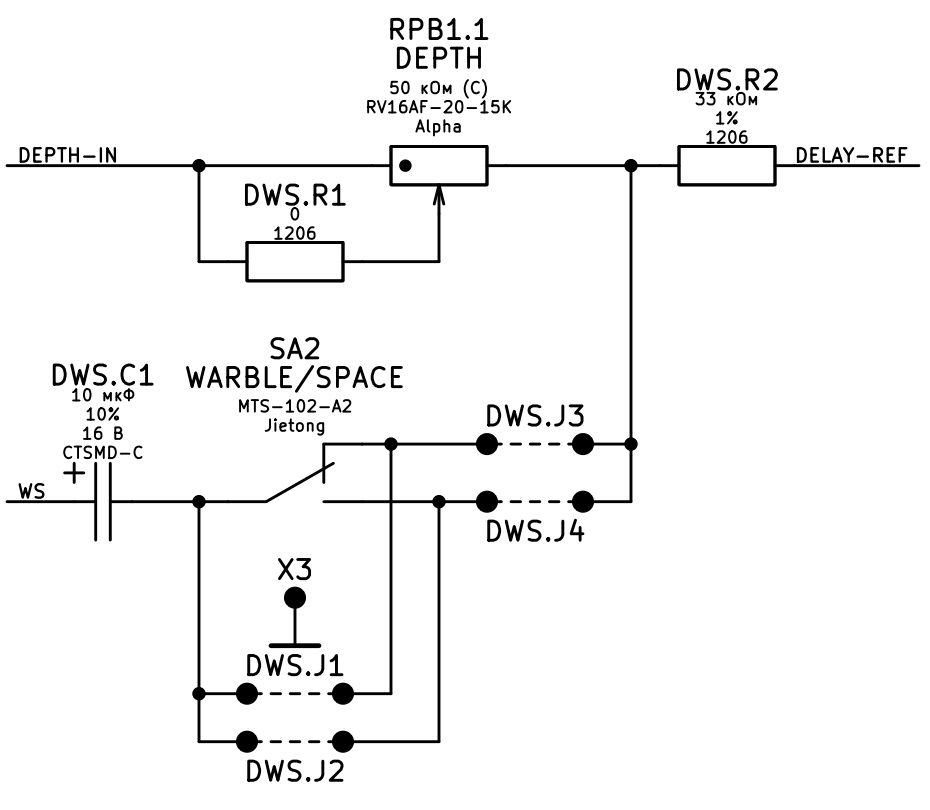
INPUT BUFFER



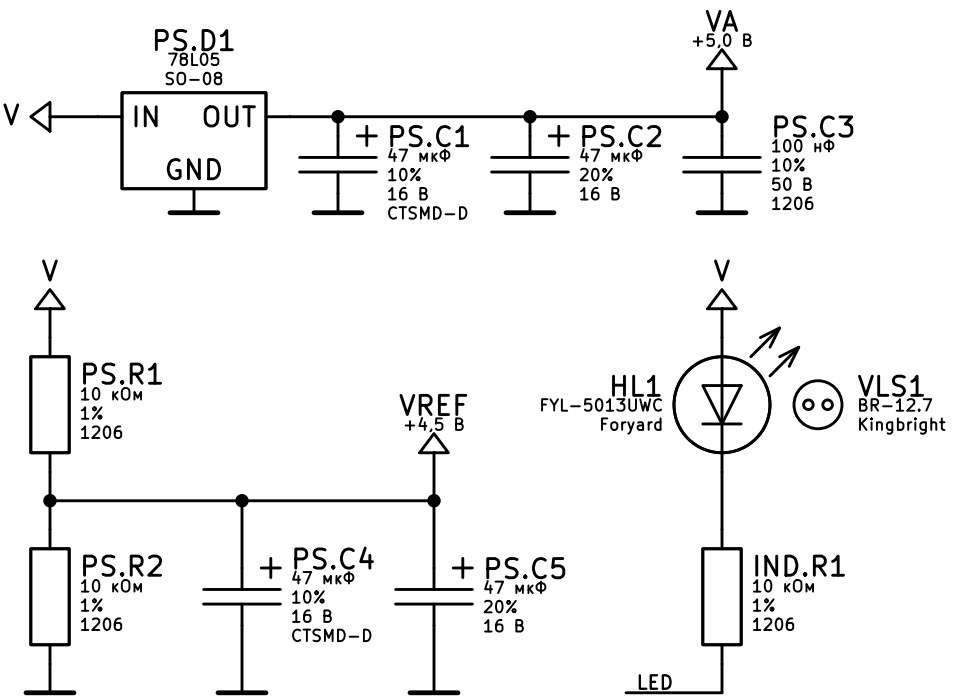
LOW-FREQUENCY OSCILLATOR



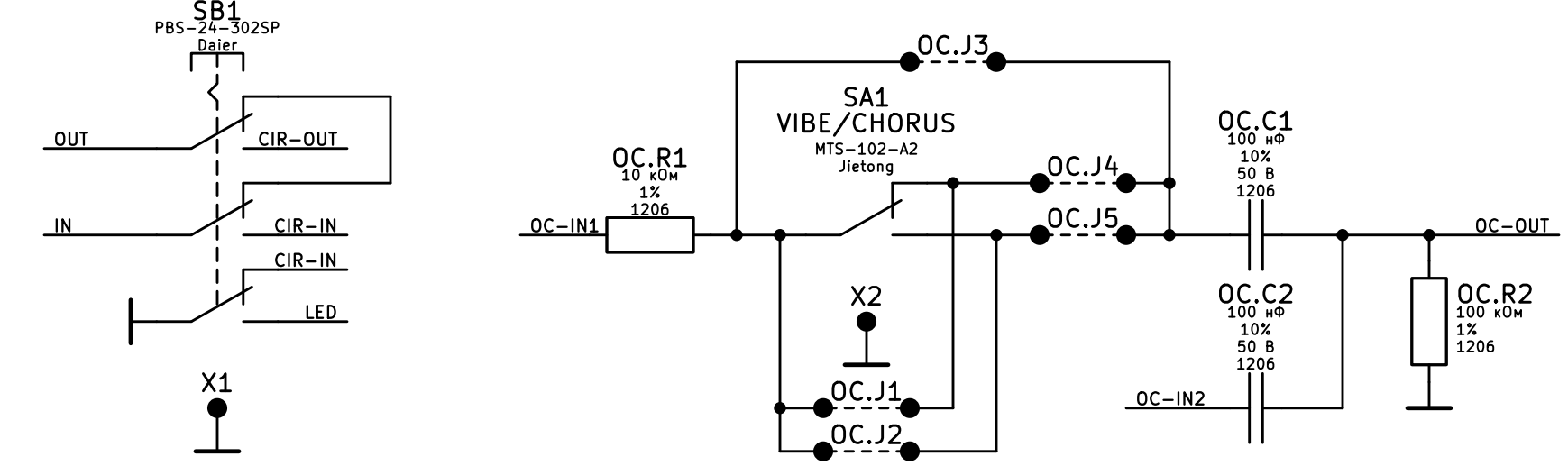
DEPTH & W/S CONTROLS



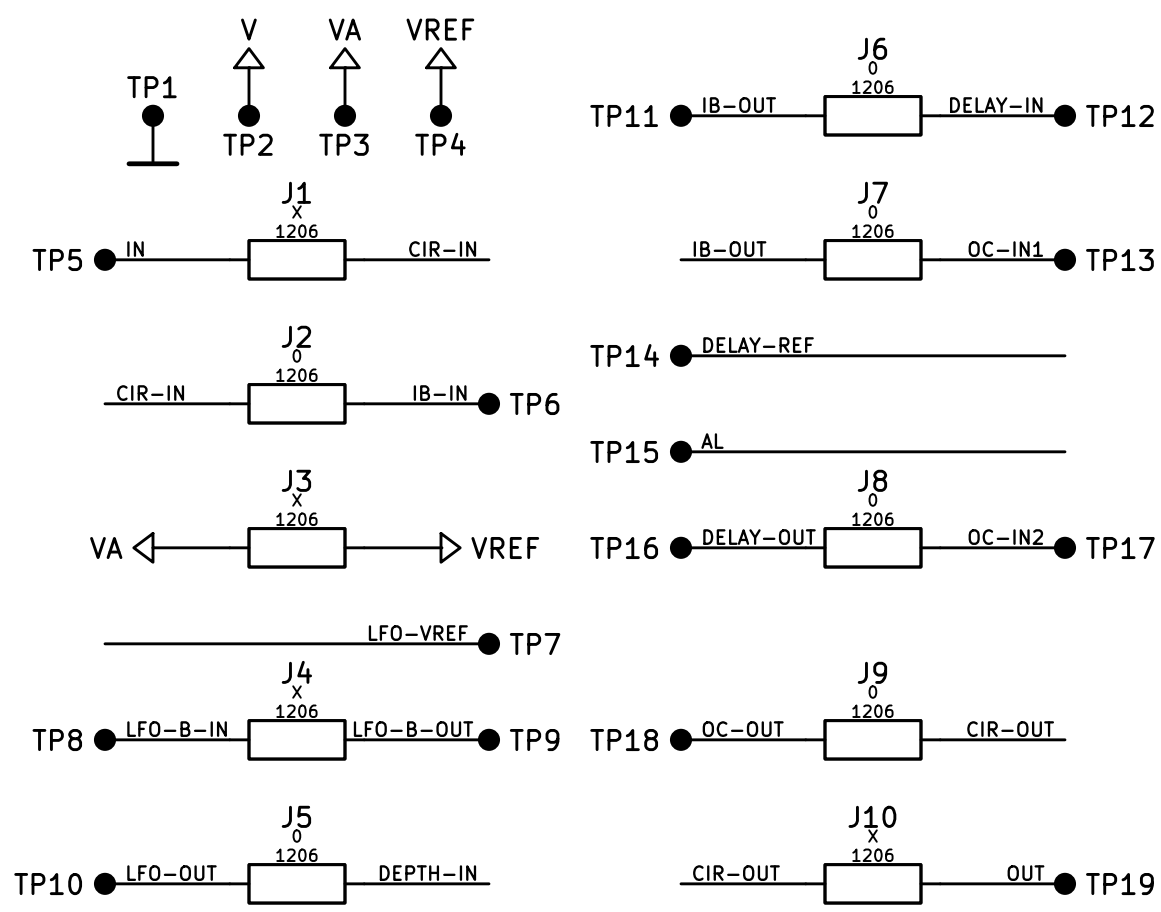
POWER SUPPLY



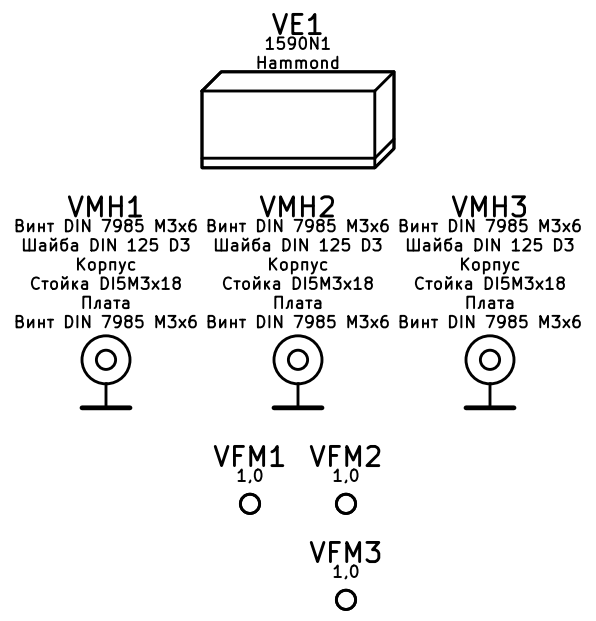
BYPASS CONTROL OUTPUT CIRCUIT & V/C CONTROL



JUMPERS & TEST POINTS



ENCLOSURE



XB1	
1590N1 Connector Board [REV1B]	
Конфигурация: А	
-ТТКРЧПДЛ-	
Поз.	Наименование
R1	Не устанавливать
VD1	1N5817
C1 или C2	100 мкФ, 20%, 16 В
C3 или C4	100 мкФ, 10%, 16 В
C3 или C4	100 нФ, 10%, 50 В
GB1	Не устанавливать
J1	Замкнуть
J2	Не замыкать
J3	Замкнуть
J4	Замкнуть

XP1	
B48-XH-A	
JST	
Цепь	←
V	1
OUT	2
IN	3
COM	4

1. Установить либо AL.C1, либо AL.C2.
2. Установить либо PS.C1, либо PS.C2.
3. Установить либо PS.C4, либо PS.C5.
4. DWS.J2, DWS.J3, OC.J1, OC.J3 и OC.J5 оставить разомкнутыми.
5. DWS.J1, DWS.J4, OC.J2 и OC.J4 замкнуть.