RX ファミリ
GPIO モジュール
Firmware Integration Technology

R01AN1721JJ0220
Rev. 2.20
2017.02.28

要旨

本ドキュメントは、Firmware Integration Technology (FIT)を使用した GPIO モジュールについて説明します。本モジュールを使って、汎用入出力ドライバをシステムに組み込んでご使用いただけます。

以降、本モジュールを GPIO FIT モジュールと称します。

対象デバイス

本モジュールは以下のデバイスで使用できます。

- RX110 グループ
- RX111 グループ
- RX113 グループ
- RX130 グループ
- RX210 グループ
- RX230 グループ
- RX231 グループ
- RX23T グループ
- RX24T グループ
- RX24U グループ
- RX63N グループ
- RX64M グループ
- RX65N グループ
- RX71M グループ

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

関連ドキュメント

- Firmware Integration Technology ユーザーズマニュアル (R01AN1833)
- ボードサポートパッケージモジュール Firmware Integration Technology (R01AN1685)
- e^2 studio に組み込む方法 Firmware Integration Technology (R01AN1723)
- CS+に組み込む方法 Firmware Integration Technology (R01AN1826)

目次

1. 概要 3

2. API 情報 4
2.1 ハードウェアの要求 4
2.2 ハードウェアリソースの要求 4
2.2.1 GPIO レジスタ 4
2.3 ソフトウェアの要求 4
2.4 制限事項 4
2.5 対応ツールチェーン 4
2.6 ヘッダファイル 4
2.7 整数型 4
2.8 コンパイル時の設定 5
2.9 コードサイズ 5
2.10 API データ型 6
2.10.1 ポート 6
2.10.2 端子 6
2.10.3 ポート端子のマスク 9
2.10.4 端子レベル 10
2.10.5 端子の方向 10
2.10.6 制御コマンド 10
2.11 戻り値 11
2.12 FIT モジュールの追加方法 11

3. API 関数 12
3.1 概要 12
3.2 R_GPIO_PortWrite 13
3.3 R_GPIO_PortRead 14
3.4 R_GPIO_PortDirectionSet 15
3.5 R_GPIO_PinWrite 16
3.6 R_GPIO_PinRead 17
3.7 R_GPIO_PinDirectionSet 18
3.8 R_GPIO_PinControl 19
3.9 R_GPIO_GetVersion 21

4. デモプロジェクト 22
4.1 gpio_demo_rskrx113 22
4.2 gpio_demo_rskrx231、gpio_demo_rskrx64m、gpio_demo_rskrx71m 22
4.3 ワークスペースにデモを追加する 22

5. 提供するモジュール 23

6. 参考ドキュメント 23

1. 概要

GPIO FIT モジュールでは、抽象化レイヤを提供し、RX MCU の汎用入出力(GPIO)端子の読み込み、書き込み、および設定を行います。このモジュールの API 関数を使うことで、端子ごとに使用可能な GPIO レジスタを確認する必要がなくなります。RX では、以下の操作を行うためのレジスタが個別に用意されています。

- 端子の方向制御、端子の読み込み、端子の書き込み、内部プルアップの有効設定、出力モードの設定、端子の周辺機能端子としての設定

2. API 情報

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

2.1 ハードウェアの要求

本モジュールを使用するには、ご使用の MCU が以下の機能をサポートしていることが要求されます。

- 読み込み、書き込みが可能で、入力または出力として設定可能な GPIO 端子

2.2 ハードウェアリソースの要求

ここでは、本モジュールが要求するハードウェアの周辺機能について説明します。特に記載がない場合、ここで説明するリソースは本モジュールが使用できるように、ユーザは使用しないでください。

2.2.1 GPIO レジスタ

本モジュールの API 関数は、すべての GPIO レジスタに書き込みが可能です。また、ユーザコードでも、これらのレジスタを変更できます。

2.3 ソフトウェアの要求

本モジュールは以下のソフトウェアに依存します。

- ルネサスボードサポートパッケージ（r_bsp）

2.4 制限事項

小ピンパッケージの MCU では､I/O ポートを多重化するポート切り替え機能を持つものがあり､これによって、端子を共用できます。本モジュールでは、ポートの切り替え機能はサポートしていませんが、ユーザアプリケーションで独自に切り替えることは可能です。

2.5 対応ツールチェーン

本モジュールは下記ツールチェーンで動作確認を行っています。

- Renesas RX Toolchain v.2.02.00（RX110、RX111、RX113、RX210、RX231、RX63N、RX64M、RX71M）
- Renesas RX Toolchain v.2.03.00（RX130、RX230、RX23T、RX24T）
- Renesas RX Toolchain v.2.05.00（RX24U、RX65N）
- Renesas RX Toolchain v.2.06.00（RX24U）

2.6 ヘッダファイル

すべての API 呼び出しと対応するインタフェース定義は、r_gpio_rx_if.h ファイルに記述されています。r_gpio_rx_config.h ファイルで、ビルド時に設定可能なコンフィギュレーションオプションを選択あるいは定義できます。

上記 2 ファイルは、ユーザアプリケーションによってインクルードする必要があります。

2.7 整数型

コードをわかりやすく、また移植が容易に行えるように、本プロジェクトでは ANSI C99 (Exact width integer types (固定幅の整数型)) を使用しています。これらの型は stdint.h で定義されています。

2.8 コンパイル時の設定

ビルド時に設定可能なコンフィギュレーションオプションは r_gpio_rx_config.h ファイルに含まれます。下表に各設定の概要を示します。

コンフィギュレーションオプション（r_gpio_rx_config.h）

定義	説明
GPIO_CFG_PARAM_CHECKING_ENABLE	• 1：ビルド時にパラメータチェック処理をコードに含めます。 • 0：ビルド時にパラメータチェック処理をコードから省略します。 • BSP_CFG_PARAM_CHECKING_ENABLE（デフォルト）：システムのデフォルト設定を使用します。 注: ビルド時にパラメータチェックのコードを省略することで、コードサイズを小さくすることができます。

2.9 コードサイズ

ツールチェーン（セクション2.5記載）でのコードサイズは、最適化レベル 2、およびコードサイズ重視の最適化を前提としたサイズです。ROM (コードおよび定数) と RAM (グローバルデータ) のサイズは、本モジュールのコンフィギュレーションヘッダファイルで設定される、ビルド時のコンフィギュレーションオプションによって決まります。

ROM および RAM のコードサイズ

	パラメータチェックあり	パラメータチェックなし
RX110	ROM: 511 バイト（コード）	ROM: 355 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト
RX111/RX113	ROM: 514 バイト（コード）	ROM: 355 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト
RX130、RX230	ROM: 613 バイト（コード）	ROM: 441 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト
RX210	ROM: 621 バイト（コード）	ROM: 428 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト
RX231、RX64M、RX71M	ROM: 613 バイト（コード）	ROM: 428 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト
RX23T、RX24T、RX24U	ROM: 597 バイト（コード）	ROM: 441 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト
RX65N	ROM: 707 バイト（コード）	ROM: 495 バイト（コード）
	RAM: 0 バイト	RAM: 0 バイト

2.10 API データ型

本モジュールの API 関数で使用される列挙型について説明します。

2.10.1 ポート

MCU で使用できるポートを定義する列挙型です。この列挙型は、MCU グループとパッケージごとに用意されており、各 MCU グループのフォルダにあります。例えば、RX111 で使用できるポートを確認するには、“src/targets/rx111/r_gpio_rx111.h”を参照してください。以下に RX111 を使用した場合の例を示します。MCU が異なれば、ポートの列挙型の内容も異なります。

```
#if (BSP_PACKAGE_PINS == 64)
typedef enum
{
      GPIO_PORT_0 = 0x0000,
      GPIO_PORT_1 = 0x0100,
      GPIO_PORT_2 = 0x0200,
      GPIO_PORT_3 = 0x0300,
      GPIO_PORT_4 = 0x0400,
      GPIO_PORT_5 = 0x0500,
      GPIO_PORT_A = 0x0A00,
      GPIO_PORT_B = 0x0B00,
      GPIO_PORT_C = 0x0C00,
      GPIO_PORT_E = 0x0E00,
      GPIO_PORT_H = 0x1100,
      GPIO_PORT_J = 0x1200,
} gpio_port_t;
```

2.10.2 端子

対象の MCU に対して、利用可能な GPIO 端子を定義する列挙型です。この列挙型は、MCU グループとパッケージごとに用意されており、各 MCU グループのフォルダにあります。例えば、RX111 で使用できる GPIO 端子を確認するには、“src/targets/rx111/r_gpio_rx111.h”を参照してください。以下は RX111 の例です。本列挙型の GPIO 端子は、r_bsp から自動的に取得される BSP_PACKAGE_PINS マクロによって制御されます。

```
#if (BSP_PACKAGE_PINS == 64)
typedef enum
{
     GPIO_PORT_0_PIN_3 = 0x0003,
     GPIO_PORT_0_PIN_5 = 0x0005,
     GPIO_PORT_1_PIN_4 = 0x0104,
     GPIO_PORT_1_PIN_5 = 0x0105,
     GPIO_PORT_1_PIN_6 = 0x0106,
     GPIO_PORT_1_PIN_7 = 0x0107,
     GPIO_PORT_2_PIN_6 = 0x0206,
     GPIO_PORT_2_PIN_7 = 0x0207,
     GPIO_PORT_3_PIN_0 = 0x0300,
     GPIO_PORT_3_PIN_1 = 0x0301,
     GPIO_PORT_3_PIN_2 = 0x0302,
     GPIO_PORT_3_PIN_5 = 0x0305,
     GPIO_PORT_4_PIN_0 = 0x0400,
     GPIO_PORT_4_PIN_1 = 0x0401,
     GPIO_PORT_4_PIN_2 = 0x0402,
     GPIO_PORT_4_PIN_3 = 0x0403,
```

```
    GPIO_PORT_4_PIN_4 = 0x0404,
    GPIO_PORT_4_PIN_6 = 0x0406,
    GPIO_PORT_5_PIN_4 = 0x0504,
    GPIO_PORT_5_PIN_5 = 0x0505,
    GPIO_PORT_A_PIN_0 = 0x0A00,
    GPIO_PORT_A_PIN_1 = 0x0A01,
    GPIO_PORT_A_PIN_3 = 0x0A03,
    GPIO_PORT_A_PIN_4 = 0x0A04,
    GPIO_PORT_A_PIN_6 = 0x0A06,
    GPIO_PORT_B_PIN_0 = 0x0B00,
    GPIO_PORT_B_PIN_1 = 0x0B01,
    GPIO_PORT_B_PIN_3 = 0x0B03,
    GPIO_PORT_B_PIN_5 = 0x0B05,
    GPIO_PORT_B_PIN_6 = 0x0B06,
    GPIO_PORT_B_PIN_7 = 0x0B07,
    GPIO_PORT_C_PIN_0 = 0x0C00,
    GPIO_PORT_C_PIN_1 = 0x0C01,
    GPIO_PORT_C_PIN_2 = 0x0C02,
    GPIO_PORT_C_PIN_3 = 0x0C03,
    GPIO_PORT_C_PIN_4 = 0x0C04,
    GPIO_PORT_C_PIN_5 = 0x0C05,
    GPIO_PORT_C_PIN_6 = 0x0C06,
    GPIO_PORT_C_PIN_7 = 0x0C07,
    GPIO_PORT_E_PIN_0 = 0x0E00,
    GPIO_PORT_E_PIN_1 = 0x0E01,
    GPIO_PORT_E_PIN_2 = 0x0E02,
    GPIO_PORT_E_PIN_3 = 0x0E03,
    GPIO_PORT_E_PIN_4 = 0x0E04,
    GPIO_PORT_E_PIN_5 = 0x0E05,
    GPIO_PORT_E_PIN_6 = 0x0E06,
    GPIO_PORT_E_PIN_7 = 0x0E07,
    GPIO_PORT_H_PIN_7 = 0x1107,
    GPIO_PORT_J_PIN_6 = 0x1206,
    GPIO_PORT_J_PIN_7 = 0x1207,
} gpio_port_pin_t;

#elif (BSP_PACKAGE_PINS == 48)
typedef enum
{
    GPIO_PORT_1_PIN_4 = 0x0104,
    GPIO_PORT_1_PIN_5 = 0x0105,
    GPIO_PORT_1_PIN_6 = 0x0106,
    GPIO_PORT_1_PIN_7 = 0x0107,
    GPIO_PORT_2_PIN_6 = 0x0206,
    GPIO_PORT_2_PIN_7 = 0x0207,
    GPIO_PORT_3_PIN_5 = 0x0305,
    GPIO_PORT_4_PIN_0 = 0x0400,
    GPIO_PORT_4_PIN_1 = 0x0401,
    GPIO_PORT_4_PIN_2 = 0x0402,
    GPIO_PORT_4_PIN_6 = 0x0406,
    GPIO_PORT_A_PIN_1 = 0x0A01,
    GPIO_PORT_A_PIN_3 = 0x0A03,
    GPIO_PORT_A_PIN_4 = 0x0A04,
    GPIO_PORT_A_PIN_6 = 0x0A06,
    GPIO_PORT_B_PIN_0 = 0x0B00,
    GPIO_PORT_B_PIN_1 = 0x0B01,
```

```
    GPIO_PORT_B_PIN_3 = 0x0B03,
    GPIO_PORT_B_PIN_5 = 0x0B05,
    GPIO_PORT_C_PIN_0 = 0x0C00,
    GPIO_PORT_C_PIN_1 = 0x0C01,
    GPIO_PORT_C_PIN_2 = 0x0C02,
    GPIO_PORT_C_PIN_3 = 0x0C03,
    GPIO_PORT_C_PIN_4 = 0x0C04,
    GPIO_PORT_C_PIN_5 = 0x0C05,
    GPIO_PORT_C_PIN_6 = 0x0C06,
    GPIO_PORT_C_PIN_7 = 0x0C07,
    GPIO_PORT_E_PIN_0 = 0x0E00,
    GPIO_PORT_E_PIN_1 = 0x0E01,
    GPIO_PORT_E_PIN_2 = 0x0E02,
    GPIO_PORT_E_PIN_3 = 0x0E03,
    GPIO_PORT_E_PIN_4 = 0x0E04,
    GPIO_PORT_E_PIN_7 = 0x0E07,
    GPIO_PORT_H_PIN_7 = 0x1107,
    GPIO_PORT_J_PIN_6 = 0x1206,
    GPIO_PORT_J_PIN_7 = 0x1207,
} gpio_port_pin_t;

#elif (BSP_PACKAGE_PINS == 40)
typedef enum
{
    GPIO_PORT_1_PIN_4 = 0x0104,
    GPIO_PORT_1_PIN_5 = 0x0105,
    GPIO_PORT_1_PIN_6 = 0x0106,
    GPIO_PORT_1_PIN_7 = 0x0107,
    GPIO_PORT_2_PIN_6 = 0x0206,
    GPIO_PORT_2_PIN_7 = 0x0207,
    GPIO_PORT_3_PIN_2 = 0x0302,
    GPIO_PORT_3_PIN_5 = 0x0305,
    GPIO_PORT_4_PIN_1 = 0x0401,
    GPIO_PORT_4_PIN_2 = 0x0402,
    GPIO_PORT_4_PIN_6 = 0x0406,
    GPIO_PORT_A_PIN_1 = 0x0A01,
    GPIO_PORT_A_PIN_3 = 0x0A03,
    GPIO_PORT_A_PIN_4 = 0x0A04,
    GPIO_PORT_A_PIN_6 = 0x0A06,
    GPIO_PORT_B_PIN_0 = 0x0B00,
    GPIO_PORT_B_PIN_3 = 0x0B03,
    GPIO_PORT_C_PIN_4 = 0x0C04,
    GPIO_PORT_E_PIN_0 = 0x0E00,
    GPIO_PORT_E_PIN_1 = 0x0E01,
    GPIO_PORT_E_PIN_2 = 0x0E02,
    GPIO_PORT_E_PIN_3 = 0x0E03,
    GPIO_PORT_E_PIN_4 = 0x0E04,
    GPIO_PORT_J_PIN_6 = 0x1306,
    GPIO_PORT_J_PIN_7 = 0x1307,
} gpio_port_pin_t;

#elif (BSP_PACKAGE_PINS == 36)
typedef enum
{
    GPIO_PORT_1_PIN_4 = 0x0104,
    GPIO_PORT_1_PIN_5 = 0x0105,
```

```
    GPIO_PORT_1_PIN_6 = 0x0106,
    GPIO_PORT_1_PIN_7 = 0x0107,
    GPIO_PORT_2_PIN_7 = 0x0207,
    GPIO_PORT_3_PIN_5 = 0x0305,
    GPIO_PORT_4_PIN_1 = 0x0401,
    GPIO_PORT_4_PIN_2 = 0x0402,
    GPIO_PORT_A_PIN_3 = 0x0A03,
    GPIO_PORT_A_PIN_4 = 0x0A04,
    GPIO_PORT_A_PIN_6 = 0x0A06,
    GPIO_PORT_B_PIN_0 = 0x0B00,
    GPIO_PORT_B_PIN_3 = 0x0B03,
    GPIO_PORT_C_PIN_4 = 0x0C04,
    GPIO_PORT_E_PIN_0 = 0x0E00,
    GPIO_PORT_E_PIN_1 = 0x0E01,
    GPIO_PORT_E_PIN_2 = 0x0E02,
    GPIO_PORT_E_PIN_3 = 0x0E03,
    GPIO_PORT_E_PIN_4 = 0x0E04,
    GPIO_PORT_J_PIN_6 = 0x1306,
    GPIO_PORT_J_PIN_7 = 0x1307
} gpio_port_pin_t;
#endif
```

2.10.3 ポート端子のマスク

この列挙型は MCU グループとパッケージごとに用意され、MCU のポート端子のマスクを定義します。ポート単位の書き込み、または読み込みを行う際に、ユーザが任意で適用できるビットマスクで、ポート単位で可能な動作を確認するために使用します。有効な I/O 端子に対応するポートの各ビットは‘1’に設定され、存在しない端子に対応するビットは‘0’に設定されます。ポート単位での書き込み関数呼び出し時、GPIO FIT モジュールでは、パフォーマンスを考慮して、有効な端子設定の確認は行いません。ユーザアプリケーションで、有効な端子のみに書き込みが実行されるようにしてください。また、本マスクの使用は任意です。以下に RX111 MCU を使用した場合の例を示します。

```
#if (BSP_PACKAGE_PINS == 64)
/* この列挙型には、MCU のポートに配置された各 GPIO 端子のビットマスクが記載されます。 */
typedef enum
{
    GPIO_PORT0_PIN_MASK = 0x28, /* Available pins: P03,P05 */
    GPIO_PORT1_PIN_MASK = 0xF0, /* Available pins: P14, P15, P16,P17 */
    GPIO_PORT2_PIN_MASK = 0xC0, /* Available pins: P26,P27 */
    GPIO_PORT3_PIN_MASK = 0x27, /* Available pins: P30 to P32, P35 */
    GPIO_PORT4_PIN_MASK = 0x5F, /* Available pins: P40 to P44, P46 */
    GPIO_PORT5_PIN_MASK = 0x30, /* Available pins: P54, P55 */
    GPIO_PORTA_PIN_MASK = 0x5B, /* Available pins: PA0, PA1, PA3, PA4, PA6 */
    GPIO_PORTB_PIN_MASK = 0xEB, /* Available pins: PB0, PB1, PB3, PB5 to PB7*/
    GPIO_PORTC_PIN_MASK = 0xFF, /* Available pins: PC0 to PC7 */
    GPIO_PORTE_PIN_MASK = 0xFF, /* Available pins: PE0 to PE7 */
    GPIO_PORTH_PIN_MASK = 0x80, /* Available pins: PH7 */
    GPIO_PORTJ_PIN_MASK = 0xC0 /* Available pins: PJ6, PJ7 */
} gpio_pin_bit_mask_t;
```

2.10.4 端子レベル

この列挙型は、GPIO 端子を読み込んだときに返される値を定義します。

```
/* 各端子のレベル */
typedef enum
{
     GPIO_LEVEL_LOW = 0,
     GPIO_LEVEL_HIGH
} gpio_level_t;
```

2.10.5 端子の方向

この列挙型は、GPIO 端子の方向設定に使用されるオプションを定義します。

```
/* R_GPIO_PortDirectionSet()、R_GPIO_PinDirectionSet()関数で使用できるオプション */
typedef enum
{
     GPIO_DIRECTION_INPUT = 0,
     GPIO_DIRECTION_OUTPUT
} gpio_dir_t;
```

2.10.6 制御コマンド

この列挙型は、R_GPIO_PinControl()関数に送信されるコマンドを定義します。

```
/* R_GPIO_PinControl()関数で使用できるコマンド。選択した MCU により、内容は異なります。*/
typedef enum
{
     GPIO_CMD_OUT_CMOS = 0,
     GPIO_CMD_OUT_OPEN_DRAIN_N_CHAN,
     GPIO_CMD_OUT_OPEN_DRAIN_P_CHAN,
     GPIO_CMD_IN_PULL_UP_DISABLE,
     GPIO_CMD_IN_PULL_UP_ENABLE,
     GPIO_CMD_ASSIGN_TO_PERIPHERAL,
     GPIO_CMD_ASSIGN_TO_GPIO,
     GPIO_CMD_DSCR_DISABLE,
     GPIO_CMD_DSCR_ENABLE,
     GPIO_CMD_DSCR2_DISABLE,
     GPIO_CMD_DSCR2_ENABLE
} gpio_cmd_t;
```

2.11 戻り値

以下に R_GPIO_PinControl()関数で使用される戻り値を示します。

```
/* 関数の戻り値 */
typedef enum
{
     GPIO_SUCCESS = 0,
     GPIO_ERR_INVALID_MODE, // 指定されたモードは、この端子に適用できません。
     GPIO_ERR_INVALID_CMD // 入力されたコマンドはサポートされていません。
} gpio_err_t;
```

2.12 FIT モジュールの追加方法

本モジュールは、e² studio で、使用するプロジェクトごとに追加する必要があります。

プロジェクトへの追加方法は、FIT プラグインを使用する方法と、手動で追加する方法があります。

FIT プラグインを使用すると、簡単にプロジェクトに FIT モジュールを追加でき、またインクルードファイルパスも自動的に更新できます。このため、プロジェクトへ FIT モジュールを追加する際は、FIT プラグインの使用を推奨します。

FIT プラグインを使用して FIT モジュールを追加する方法は、アプリケーションノート「e² studio に組み込む方法(R01AN1723)」の「3. FIT プラグインを使用して FIT モジュールをプロジェクトに追加する方法」を参照してください。

FIT プラグインを使用せず手動で FIT モジュールを追加する方法は、「4. 手作業で FIT モジュールをプロジェクトに追加する方法」を参照してください。

FIT モジュールを使用する場合、ボードサポートパッケージ FIT モジュール(BSP モジュール)もプロジェクトに追加する必要があります。BSP モジュールの追加方法は、アプリケーションノート「ボードサポートパッケージモジュール(R01AN1685)」を参照してください。

3. API 関数

3.1 概要

本モジュールには以下の関数が含まれます。

関数	説明
R_GPIO_PortWrite()	1 つのポートに配置された全端子の出力レベルを書き込みます。
R_GPIO_PortRead()	1 つのポートに配置された全端子の現在のレベルを読み込みます。
R_GPIO_PortDirectionSet()	1 つのポートに配置された全端子を入力または出力に設定します。
R_GPIO_PinWrite()	端子の出力レベルを設定します。
R_GPIO_PinRead()	その時点の端子のレベルを読み出します。
R_GPIO_PinDirectionSet()	端子の方向（入力／出力）を設定します。
R_GPIO_PinControl()	端子の設定を変更します（例: 内部プルアップ、オープンドレイン）
R_GPIO_GetVersion()	本モジュールのバージョン番号を返します。

3.2 R_GPIO_PortWrite

1 つのポートに配置された全端子のレベルを書き込みます。

Format

```
void R_GPIO_PortWrite(gpio_port_t port, uint8_t value);
```

Parameters

port

書き込みするポート。セクション2.10.1参照。

value

ポートに書き込む値。この引数の各ビットはポートの端子に対応しています（例: ビット 0 の値は、指定されたポートの端子 0 に書き込まれます）。

Return Values

なし

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

入力値は、指定されたポートに書き込まれます。引数“value”の各ビットは、ポートの端子に対応しています。例えば、ビット 7 の書き込み値は端子 7、ビット 6 の書き込み値は端子 6 に対応します。

Reentrant

本関数は再入可能（リエントラント）です。

Example

```
/* ポート 5 に“0xAA”を書き込む */
R_GPIO_PortWrite(GPIO_PORT_5, 0xAA);
```

Special Notes:

本関数では、ポート単位での書き込み関数呼び出し時、パフォーマンスを考慮して、存在しない端子の確認は行いません。ユーザアプリケーションで、有効な端子のみに書き込みが実行されるようにしてください。

3.3 R_GPIO_PortRead

この関数は 1 つのポートに配置された全端子のレベルを読み出します。

Format

```
uint8_t R_GPIO_PortRead(gpio_port_t port);
```

Parameters

port

読み出すポート。 セクション2.10.1参照。

Return Values

ポートの値

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

指定されたポートを読み込んで、すべての端子のレベルを返します。戻り値の各ビットはポートの端子に対応しています。例えば、読んだ値のビット 7 は端子 7 に、ビット 6 は端子 6 に対応しています。

Reentrant

本関数は異なるポートに対して再入可能（リエントラント）です。

Example

```
uint8_t port_5_value;

/* ポート 5 を読み込む */
port_5_value = R_GPIO_PortRead(GPIO_PORT_5);
```

Special Notes:

なし

3.4 R_GPIO_PortDirectionSet

この関数は 1 つのポートに配置された全端子を入力または出力に設定します。

Format

```
void R_GPIO_PortDirectionSet(gpio_port_t port, gpio_dir_t dir, uint8_t mask);
```

Parameters

port

使用するポート。 セクション2.10.1参照。

dir

使用する方向。セクション2.10.5参照。

mask

変更する端子のマスク。1 = 方向を設定、0 = 変更なし

Return Values

なし

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

1 つのポートの全端子の方向を 1 度で入力、または出力に設定できます。引数“mask”の各ビットはポートの端子に対応しています。例えば、“mask”のビット 7 は端子 7 に、ビット 6 は端子 6 に対応しています。ビットが‘1’に設定された場合、対応する端子の方向は、引数“dir”に従って、入力または出力に変更されます。ビットが‘0’に設定された場合、端子の方向は変更されません。

Reentrant

この関数は異なるポートに対して再入可能（リエントラント）です。

Example

```
/* ポート A の端子 0、1、5 を入力に設定 */
R_GPIO_PortDirectionSet(GPIO_PORT_A, GPIO_DIRECTION_INPUT, 0x23);

/* ポート A の端子 2、3、4、6、7 を出力に設定*/
R_GPIO_PortDirectionSet(GPIO_PORT_A, GPIO_DIRECTION_OUTPUT, 0xDC);
```

Special Notes:

本関数では、入力のプルアップ抵抗、またはオープンドレイン出力などの特殊なモードは設定できません。これらのモードは、R_GPIO_PinControl()関数を使って有効にできます。

3.5 R_GPIO_PinWrite

この関数は端子のレベルを設定します。

Format

```
void R_GPIO_PinWrite(gpio_port_pin_t pin, gpio_level_t level);
```

Parameters

pin

使用する端子。 セクション2.10.2参照。

level

端子に設定するレベル。

Return Values

なし

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

端子は High (‘1’)または Low (‘0’)に設定できます。

Reentrant

この関数は異なる端子に対して再入可能（リエントラント）です。

Example

```
/* ポート E の端子 0 を High に設定 */
R_GPIO_PinWrite(GPIO_PORT_E_PIN_0, GPIO_LEVEL_HIGH);

/* ポート 3 の端子 2 を Low に設定*/
R_GPIO_PinWrite(GPIO_PORT_3_PIN_2, GPIO_LEVEL_LOW);
```

Special Notes:

なし

3.6 R_GPIO_PinRead

この関数は端子のレベルを読み込みます。

Format

```
gpio_level_t R_GPIO_PinRead(gpio_port_pin_t pin);
```

Parameters

pin

使用する端子。 セクション2.10.2参照。

Return Values

指定された端子のレベル

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

指定された端子を読み込み、そのレベルを返します。

Reentrant

この関数は異なる端子に対して再入可能（リエントラント）です。

Example

```
/* ポート 5 の端子 4 のレベルを確認 */
if (R_GPIO_PinRead(GPIO_PORT_5_PIN_4) == GPIO_LEVEL_HIGH)
{
...
}
else
{
...
}
```

Special Notes:

なし

3.7 R_GPIO_PinDirectionSet

この関数は端子の方向（入力／出力）を設定します。

Format

```
void R_GPIO_PinDirectionSet(gpio_port_pin_t pin, gpio_dir_t dir);
```

Parameters

pin

使用する端子。 セクション2.10.2参照。

dir

端子に設定する方向。 セクション2.10.5参照。

Return Values

なし

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

本関数は、端子を入力または出力に設定します。オープンドレイン出力や内部プルアップなどの設定を有効にする場合は、R_GPIO_PinControl()関数をご覧ください。

Reentrant

この関数は異なる端子に対して再入可能（リエントラント）です。

Example

```
/* ポート E の端子 0 を出力に設定 */
R_GPIO_PinDirectionSet(GPIO_PORT_E_PIN_0, GPIO_DIRECTION_OUTPUT);

/* ポート 3 の端子 2 を入力に設定*/
R_GPIO_PinDirectionSet(GPIO_PORT_3_PIN_2, GPIO_DIRECTION_INPUT);
```

Special Notes:

なし

3.8 R_GPIO_PinControl

この関数は様々な端子の設定を制御します。

Format

```
gpio_err_t R_GPIO_PinControl(gpio_port_pin_t pin, gpio_cmd_t cmd);
```

Parameters

pin

使用する端子。 セクション2.10.2参照。

cmd

端子に対して実行するコマンド。 使用可能なコマンドについてはセクション2.10.6をご覧ください。

Return Values

GPIO_SUCCESS	*/*成功; コマンドで指定されたとおりに端子が変更されました。 */*
GPIO_ERR_INVALID_MODE	*/*エラー; 端子は指定されたオプションをサポートしていません。*/*
GPIO_ERR_INVALID_CMD	*/*エラー; 入力されたコマンドをサポートしていません。*/*

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

方向や出力レベルの他に、MCU に応じて、端子の様々な設定が行えます。例えば、オープンドレイン出力や内部プルアップを有効にしたり、駆動能力のレベルを変更することができます。これらの機能は MCU ごとに異なりますので、本関数で選択できるオプションもそれに応じて異なります。

Reentrant

この関数は異なる端子に対して再入可能（リエントラント）です。

Example

```
gpio_err_t gpio_err;

/* ポート E の端子 0 を CMOS 出力に設定(デフォルト) */
R_GPIO_PinDirectionSet(GPIO_PORT_E_PIN_0, GPIO_DIRECTION_OUTPUT);
gpio_err |= R_GPIO_PinControl(GPIO_PORT_E_PIN_0, GPIO_CMD_OUT_CMOS);

/* ポート E の端子 0 を High 出力に設定*/
gpio_err |= R_GPIO_PinControl(GPIO_PORT_E_PIN_0, GPIO_CMD_DSCR_ENABLE);

/* ポート E の端子 0 を高速インタフェース用高駆動出力に設定*/
gpio_err |= R_GPIO_PinControl(GPIO_PORT_E_PIN_0, GPIO_CMD_DSCR2_ENABLE);

/* ポート E の端子 1 を P チャネル オープンドレイン出力に設定 */
R_GPIO_PinDirectionSet(GPIO_PORT_E_PIN_1, GPIO_DIRECTION_OUTPUT);
gpio_err |= R_GPIO_PinControl(GPIO_PORT_E_PIN_1,GPIO_CMD_OUT_OPEN_DRAIN_P_CHAN);

/* ポート E の端子 2 を N チャネル オープンドレイン出力に設定 */
R_GPIO_PinDirectionSet(GPIO_PORT_E_PIN_2, GPIO_DIRECTION_OUTPUT);
gpio_err |= R_GPIO_PinControl(GPIO_PORT_E_PIN_2,GPIO_CMD_OUT_OPEN_DRAIN_N_CHAN);

/* ポート 3 の端子 2 をプルアップなしの入力に設定（デフォルト）*/
R_GPIO_PinDirectionSet(GPIO_PORT_3_PIN_2, GPIO_DIRECTION_INPUT);
gpio_err |= R_GPIO_PinControl(GPIO_PORT_3_PIN_2, GPIO_CMD_IN_PULL_UP_DISABLE);

/* ポート 3 の端子 3 をプルアップありの入力に設定*/
R_GPIO_PinDirectionSet(GPIO_PORT_3_PIN_3, GPIO_DIRECTION_INPUT);
gpio_err |= R_GPIO_PinControl(GPIO_PORT_3_PIN_3, GPIO_CMD_IN_PULL_UP_ENABLE);

/* ポート 2 の端子 6 を SCI の TXD1 として使用 */
R_GPIO_PinDirectionSet(GPIO_PORT_2_PIN_6, GPIO_DIRECTION_OUTPUT);
gpio_err |= R_GPIO_PinControl(GPIO_PORT_2_PIN_6, GPIO_CMD_ASSIGN_TO_PERIPHERAL);

/* ポート 5 の端子 4 を GPIO として使用*/
gpio_err |= R_GPIO_PinControl(GPIO_PORT_5_PIN_4, GPIO_CMD_ASSIGN_TO_GPIO);

/* GPIO_SUCCESS が 0 に設定されているので、gpio_err が 0 でなければ、いずれかの処理でエラーが発生しています。必要に応じて、関数呼び出し後、毎回 gpio_err を確認できます。*/
if (GPIO_SUCCESS != gpio_err)
{ /* エラー処理 */}
```

Special Notes:

なし

3.9 R_GPIO_GetVersion

この関数は実行時に本モジュールのバージョンを返します。

Format

```
uint32_t R_GPIO_GetVersion(void);
```

Parameters

なし

Return Values

本モジュールのバージョン

Properties

ファイル r_gpio_rx_if.h にプロトタイプ宣言されています。

Description

この関数は本モジュールのバージョンを返します。バージョン番号は符号化され、最上位の 2 バイトがメジャーバージョン番号を、最下位の 2 バイトがマイナーバージョン番号を示しています。例えば、ver. 4.25 の場合、“0x00040019”が返されます。

Reentrant

この関数は再入可能（リエントラント）です。

Example

```
uint32_t cur_version;

/* 実行中の r_gpio_rx API のバージョンを取得 */
cur_version = R_GPIO_GetVersion();


/* 本アプリケーションを使用可能なバージョンであることを確認 */
if (MIN_VERSION > cur_version)
{
        /* お使いの r_gpio_rx バージョンは、本アプリケーションで必要な XXX 機能を備えていない旧バージョンです。警告 */

        ....
}
```

Special Notes:

本関数は r_gpio_rx.c のインライン関数となります。

4. デモプロジェクト

デモプロジェクトはスタンドアロンプログラムです。デモプロジェクトには、FIT モジュールとそのモジュールが依存するモジュール（例 : r_bsp）を使用する main()関数が含まれます。本 FIT モジュールには以下のデモプロジェクトが含まれます。

4.1 gpio_demo_rskrx113

gpio_demo_rskrx113 は、I/O ポートの方向（入力／出力）を設定する方法、および端子を読み込み／書き込みする方法をデモします。コードがコンパイルされ、対象のボードにダウンロードして実行されると、LED2 が 3 回点滅し、デモが実行中であることを示して、SW1 が押下されるのを待ちます。SW1 が押下されている間、LED2 は点灯し、SW1 を離すと、LED2 は消灯します。

4.2 gpio_demo_rskrx231、gpio_demo_rskrx64m、gpio_demo_rskrx71m

gpio_demo_rskrx231、gpio_demo_rskrx64m および gpio_demo_rskrx71m では、gpio_demo_rskrx113 と同様のデモに加え、端子の出力を HIGH に設定する方法も含まれます。また、これらのデモでは LED2 の代わりに LED3 が使用されます。

4.3 ワークスペースにデモを追加する

デモプロジェクトは、本アプリケーションノートで提供されるファイルの FITDemos サブディレクトリにあります。ワークスペースにデモプロジェクトを追加するには、「ファイル」→「インポート」を選択し、「インポート」ダイアログから「一般」の「既存プロジェクトをワークスペースへ」を選択して「次へ」ボタンをクリックします。「インポート」ダイアログで「アーカイブ・ファイルの選択」ラジオボタンを選択し、「参照」ボタンをクリックして FITDemos サブディレクトリを開き、使用するデモの zip ファイルを選択して「終了」をクリックします。

5. 提供するモジュール

提供するモジュールは、ルネサス エレクトロニクスホームページから入手してください。

6. 参考ドキュメント

ユーザーズマニュアル：ハードウェア
(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート／テクニカルニュース
(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ユーザーズマニュアル：開発環境
RX ファミリ C/C++コンパイラ CC-RX ユーザーズマニュアル (R20UT3248)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデートの対応について

本モジュールは以下のテクニカルアップデートの内容を反映しています。

- 対応しているテクニカルアップデートはありません。

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ
http://japan.renesas.com/

お問合せ先
http://japan.renesas.com/contact/

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.70	2015.09.30	—	初版発行
1.80	2015.10.01	—	FIT モジュールの RX130 グループ対応
		5	「2.9 コードサイズ」に RX130 グループの情報を追加。
1.90	2015.12.01	—	FIT モジュールの RX24T グループ対応
		1, 11	アプリケーションノート「ボードサポートパッケージモジュール Firmware Integration Technology」のドキュメント番号変更
		5	「2.9 コードサイズ」に RX24T グループの情報を追加。
		22	「4. デモプロジェクト」追加
2.00	2016.02.01	—	FIT モジュールの RX230 グループ対応
		5	「2.9 コードサイズ」に RX230 グループの情報を追加。
		23	「テクニカルアップデートの対応について」追加
2.01	2016.06.15	22	「4. デモプロジェクト」に RSKRX64M を追加
2.10	2016.10.01	—	FIT モジュールの RX65N グループ対応
		1	アプリケーションノート「ボードサポートパッケージモジュール Firmware Integration Technology」のドキュメント番号変更 対象デバイスに RX65N グループを追加。
		4	「2.5 対応ツールチェーン」に RX65N グループの情報を追加
		5	「2.9 コードサイズ」に RX65N グループの情報を追加
		10	「2.10.6 制御コマンド」に DSCR2 用のコマンドを追加
		20	「3.8 R_GPIO_PinCotrol」に DSCR2 用のコマンドの例を追加
		23	「5. 提供するモジュール」、「6. 参考ドキュメント」の章を追加
2.20	2017.02.28	—	FIT モジュールの RX24U グループ対応
		4	「2.5 対応ツールチェーン」に RXC v2.06.00 を追加
		5	「2.9 コードサイズ」に RX24U グループの情報を追加。 RX24T グループに対して以下対応 ・P36、P37 の仕様公開に対応 ・64 ピンパッケージに対応
		ﾌﾟﾛｸﾞﾗﾑ	

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 未使用端子の処理
   【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。
   CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。
2. 電源投入時の処置
   【注意】電源投入時は，製品の状態は不定です。
   電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。
   外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。
   同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。
3. リザーブアドレス（予約領域）のアクセス禁止
   【注意】リザーブアドレス（予約領域）のアクセスを禁止します。
   アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。
4. クロックについて
   【注意】リセット時は、クロックが安定した後、リセットを解除してください。
   プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。
   リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。
5. 製品間の相違について
   【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。
   同じグループのマイコンでも型名が違うと、内部ROM、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、その他の不適切に使用しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

   標準水準：　コンピュータ、OA機器、通信機器、計測機器、AV機器、
   家電、工作機械、パーソナル機器、産業用ロボット等

   高品質水準：　輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、
   金融端末基幹システム、各種安全制御装置等

   当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することはできません。たとえ、意図しない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を、(1)核兵器、化学兵器、生物兵器等の大量破壊兵器およびこれらを運搬することができるミサイル（無人航空機を含みます。）の開発、設計、製造、使用もしくは貯蔵等の目的、(2)通常兵器の開発、設計、製造または使用の目的、または(3)その他の国際的な平和および安全の維持の妨げとなる目的で、自ら使用せず、かつ、第三者に使用、販売、譲渡、輸出、賃貸もしくは使用許諾しないでください。

   当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様の転売、貸与等により、本書（本ご注意書きを含みます。）記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は一切その責任を負わず、お客様にかかる使用に基づく当社への請求につき当社を免責いただきます。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載された情報または当社製品に関し、ご不明点がある場合には、当社営業にお問い合わせください。

注1.　本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2.　本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。

(Rev.3.0-1　2016.11)

ルネサス エレクトロニクス株式会社

■営業お問合せ窓口　http://www.renesas.com

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社　〒135-0061　東京都江東区豊洲3-2-24（豊洲フォレシア）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：https://www.renesas.com/contact/

Colophon 5.0