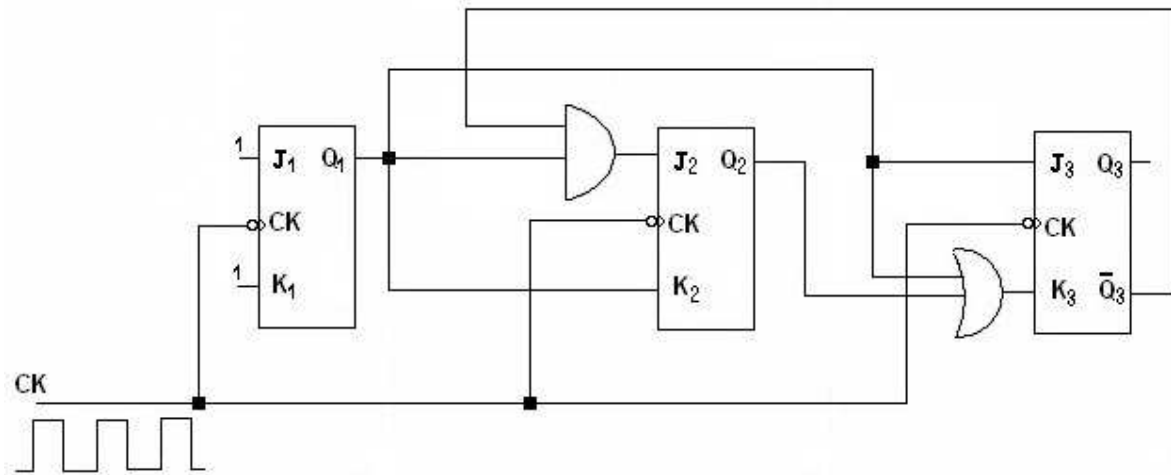


Coloquio Integrador 86.01 - Técnica Digital – Tema M

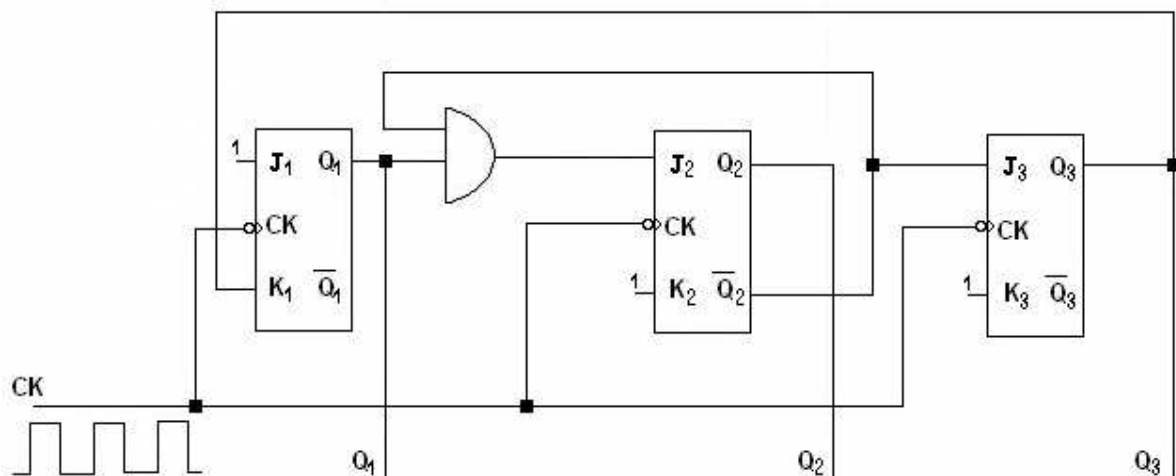
- 1) Obtener un **FF JK** a partir de un **FF RS** mediante el método de las Transiciones.
- 2) Obtener el módulo, código y diagrama de estados **completo** del siguiente contador síncrono:



- 3) Utilizando FF D conectados como Registro de Desplazamiento, implementar un contador BCD de **Johnson**. Asegurar que el circuito cuando se conecta la energía comience en el estado inicial. Realizar el diagrama de estados.

Coloquio Integrador 66.01 - Técnica Digital – Tema J

- 1) Utilizando biestables JK de flanco **descendente**, diseñar un circuito que permita a partir de una frecuencia de entrada de 256 KHz obtener una frecuencia de salida de 32 KHz. Graficar el diagrama de tiempos considerando **retardos**.
- 2) Obtener el diagrama de estados **completo**, módulo y código del siguiente contador síncrono:



- 3) Utilizando FF JK conectados como Registro de Desplazamiento, implementar un contador en **anillo** de 4 bits que cuente con 1 uno. Asegurar que el circuito se inicie en el estado **1000 ($Q_1Q_2Q_3Q_4$)**. Realizar el diagrama de estados **completo**.