

DISPOSITIVOS SEMICONDUCTORES Evaluación Final

The second

14 de febrero de 2023

1) Tres materiales semiconductores tienen masas efectivas similares, pero distinta energía de gap. En la tabla, se resumen algunos de sus parámetros físicos a temperatura ambiente. Con cada uno de estos materiales intrínsecos se fabrica una muestra de iguales dimensiones (área y longitud), conectándo un electródo en cada extremo para su conexión en un circuito eléctrico. ¿Cuál muestra presentará menor resistencia?

A)	La muestra	del SC 1	presentará	menor	resistencia.
----	------------	----------	------------	-------	--------------

B) La muestra del SC 2 presentará menor resistencia.

C) La muestra del SC 3 presentará menor resistencia.

D) Todos presentarán el mismo valor de resistencia.

	SC 1	SC 2	SC 3
E_g (eV)	0,8	1,1	1,5
$\mu_n \ (\text{cm}^2/(\text{Vs}))$	700	1200	900
$\mu_p \left(\text{cm}^2/(\text{Vs}) \right)$	250	600	300

2) Para un transistor MOSFET canal N, ¿cuál de las siguientes afirmaciones es correcta respecto de "El Pinch-off"?

A) Cuando sucede "El Pinch-off", en el extremo de Drain el campo eléctrico lateral es nulo.

B) Una vez superado "El Pinch-off", el campo eléctrico lateral en todo el canal aumenta considerablemente y es muy elevado.

C) Una vez superado "El Pinch-off", la densidad de portadores libres en el canal aumenta considerablemente, pero el campo eléctrico disminuye manteniendo la corriente constante.

D) Una vez superado "El Pinch-off", se mantienen constantes tanto la densidad de portadores como el campo eléctrico lateral a lo largo del canal, de forma tal que la corriente se mantiene constante.

E) En régimen de saturación la corriente no satura, sino que el canal está saturado de portadores y el transistor se comporta como un resistor de bajo valor.

3) ¿En qué régimen está polarizado el transistor TBJ del circuito de la figura? Datos: $\beta=280;\ V_A\to\infty;\ V_{CC}=5\,\mathrm{V};\ R_{B1}=100\,\mathrm{k}\Omega;\ R_{B2}=286,7\,\mathrm{k}\Omega;$ $R=1\,\mathrm{k}\Omega;\ V_T=0,8\,\mathrm{V};\ \mu_n\,C_{ox}'\,W/L=240\,\mathrm{\mu}\mathrm{A}/\mathrm{V}^2;\ \lambda=0.$

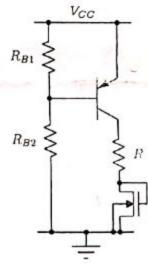
A) Modo Activo Directo.

B) Modo Activo Inverso,

C) Saturación.

D) Corte.

E) No hay suficientes datos para determinarlo.



4) Se implementa un amplificador emisor común sin realimentación con un transistor NPN con parámetros β = 300 y V_A → ∞. La tensión de alimentación es V_{CC} = 9 V, y el transistor está polarizado con una resistencia de base R_B = 64 kΩ entre la fuente de alimentación y la base del transistor, y una resistencia de colector, R_C = 150 Ω conectada a la fuente de alimentación. A la entrada del amplificador, se conecta una señal senoidal (v_s) de tensión pico 15 mV y resistencia serie R_s = 200 Ω a través de un capacitor de desacople de valor adecuado. Calcular A_{vo}, R_{IN} y R_{OUT}. La respuesta se considera correcta si los 3 parámetros están bien calculados.

5) Un diodo de potencia opera con una corriente y una tensión que varían de forma periódica disipando una potencia media de 25 W. Sabiendo que el diodo posee una V_{ON} = 1 V, que se encuentra en un gabinete que alcanza los 60 °C y que sus características térmicas son θ_{CA} = 4 °C/W; T_{jmáx} = 135 °C y que P_{máx}(@T_{amb} = 25 °C) = 22 W, indicar el valor máximo de la resistencia térmica del disipador que debe adosarse al encapsulado del transistor.