
80X86 系列微处理器：

1. **8086/8088 微处理器内部由哪两部分组成？** 它们的主要功能各是什么？它们之间是如何协调工作的？
2. 8086/8088 CPU 中有哪些寄存器？各有什么用途？标志寄存器 F 有哪些标志位？各在什么情况下置位？
3. 总线接口部件有哪些功能？请逐一说明。
4. 总线接口部件由哪几部分组成？
5. 8086 的执行部件有什么功能？由哪几部分组成？
6. 8086/8088 系统中为什么一定要有地址锁存器？需要锁存哪些信息？
7. 若 **8086CPU** 工作于最小模式，
 - (1) 试指出当 CPU 完成将 AH 的内容送到物理地址为 **91001H** 的存储单元操作时，以下哪些信号应为低电平：**M/IO***、**RD***、**WR***、**BHE*/S7**、**DT/R***。
 - (2) 若 CPU 完成的是将物理地址 **91000H** 单元的内容送到 AL 中，则上述哪些信号应为低电平？
8. 什么是引脚的分时复用？请说出 **8086/8088CPU** 有哪些引脚是分时复用引脚？其要解决的问题是什么？
9. 试说明 8086/8088 工作在最大和最小模式下系统基本配置的差异，如何判定 **8086/8088** 工作在最大模式还是最小模式？。
10. 什么是指令周期？什么是总线周期？什么是时钟周期？它们之间的关系如何？
11. 什么是时序？为什么要讨论时序？
12. **8086/8088 CPU** 读/写总线周期各包含多少个时钟周期？什么情况下需要插入 **Tw** 周期？应插入多少个 **Tw** 取决于什么因素？
13. 试简述 8086/8088 系统最小模式时从存储器读数据时的时序过程。
14. 8086 与中断有关的引脚有哪些？
15. 8086 与 **DMA** 有关的引脚有哪些？