تکلیف سری اول ریز پردازنده دانشگاه صنعتی اصفهان ترم اول سال تحصیلی ۹۸ – ۹۹

مریم سعیدمهر ش.د. :۹۶۲۹۳۷۳

استاد مربوطه: دكتر شايق

✓ AVR STRUCTURE

1. Find the organization and chip capacity of each RAM with indicated number of address and data pins.

```
a. 11 address , 1 data SRAM \rightarrow Org.: 2^{11} * 1 , Capacity : 2 Kbit b. 17 address , 8 data SRAM \rightarrow Org.: 2^{17} * 8 , Capacity : 1 Mbit c. 9 address , 1 data DRAM \rightarrow Org.: 2^{18} * 1 , Capacity : 256 Kbit
```

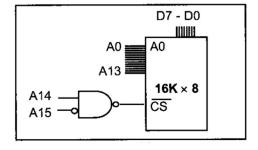
- 2. show the ASCII code (in hex) for the following strings:
- "U.S.A. is a country" LF

LF is Line Feed

- → 552E532E412E206973206120636F756E7472790A
- → 696E204E6F72746820416D6572696361

•	spac	U	S	A	i	S	a	С	0	u	n	t	r	y	LF	N	h	m	e
2]	E 20	55	53	41	69	73	61	63	6F	75	6E	74	72	79	0A	4E	68	6D	65

- 3. A given computer has a 32-bit data bus. What is the largest number that can be carried into the CPU at a time?
 - \rightarrow the largest number is 2^{32} -1
- 4. Find the address range of memory design in the diagram



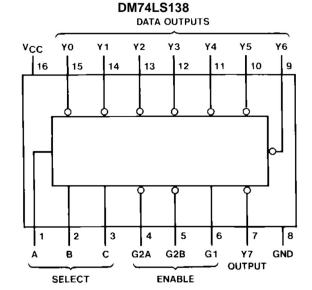
[&]quot;in North America"

→ So the address range could be : [0x4000, 0x7FFF]

SELECT ADDRESS BUS

5. Using the 74138, design the memory decoding circuitry in which the memory block controlled by Y0 is in the range 0000 Hex to 1FFF Hex. Indicate the size of the memory block controlled by each Y.

		A15	A14	A13	A12	A11 A0			
KULLER	Y0	0	0	0	0 1	0x000 0xFFF			
	Y1	0	0	1	0 1	0x000 0xFFF			
T N	Y2	0	1	0	0 1	0x000 0xFFF			
					Λ	0v 0 00			



CONTROLLER UXUUU $\mathbf{Y3}$ 0 1 1 0xFFF MEMORY BLOCK 0 0x000**Y4** 1 0xFFF 0 0x000**Y5** 1 0 1 1 0xFFF 0 0x000**Y6** 1 1 0 1 0xFFF 0 0x000 **Y7** 1 0xFFF

با توجه به جدول فوق هر Y میتواند 8Kbit را کنترل کند پس در مجموع یک حافظه 64Kbit داریم.

✓ INSTRUCTION SET

- 6. Which of the following is (are) illegal, and why?
 - a) ADD R20, R11 صحيح است
 - محیح است b) ADD R16, R1
 - غلط است زيرا **R52** نداريم علط است زيرا
 - غلط است زيرا \$255 را نميتوان در يک بايت گنجاند 255 را نميتوان در يک بايت گنجاند
 - e) LDI R23, 0xF5 صحيح است

در انتها فرم درست دو دستور ADD و LDI را بیان میکنم :

ADD Rd, $Rr \equiv Rd \leftarrow Rd + Rr$; $0 \le d \le 31$, $0 \le r \le 31$

0000 11rd dddd rrrr

LDI Rd, $K \equiv Rd \leftarrow K$; $16 \le d \le 31$, $0 \le K \le 255$

1110 kkkk dddd kkkk

7. What is the status of the C and Z flags after the following code?

LDI R20, 0xFF \rightarrow C = 0, Z = 0

LDI R21,1 \rightarrow C = 0, Z = 0

ADD R20,R21 \rightarrow C = 1, Z = 1

- 8. Find the C flag value after each of the following codes:
- (a) LDI R20, $0x54 \rightarrow C = 0$

LDI R25, $0xC4 \rightarrow C = 0$

ADD R20,R25 \rightarrow C = 1

(b) LDI R23,0 \rightarrow C = 0

LDI R16,0xFF \rightarrow C = 0

ADD R23,R16 \rightarrow C = 0

(c) LDI R30,0xFF \rightarrow C = 0

LDI R18,0x05 \rightarrow C = 0

ADD R30,R18 \rightarrow C = 1

9. Indicate the size (8 or 16 bit) of each of the following registers.

R0 = 8 bit

R24= 8 bit

Data memory Location \$300= 8 bit

PORTA= 8 bit

Program memory Location \$300= 16 bit

10. Indicate the largest value (in decimal) that each register can contain.

R0= (signed = 127) and (unsigned = 255)

R24= (signed = 127) and (unsigned = 255)

Data memory Location \$300 = (signed = 127) and (unsigned = 255) PORTA= (signed = 127) and (unsigned = 255) Program memory Location $$300 = 2^{16} - 1 = 65535$

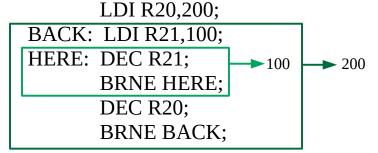
- 11. Who generates each of the following files and what is the use of each.
- a. .asm b. .lst c. .obj d. .eep e. .hex تمام فایل های فوق به جز .asm که توسط خود برنامه نویس ایجاد میشود ، بقیه فایل ها توسط اسمیلر ایجاد میشوند.
- 1. فایل .asm که حاوی کدهای اسمبلی برنامه نویس است (برنامه ای که باید توسط میکرو اجرا شود) و تغذیه ی اسمبلر برای تهیه سایر فایل هاست.
- 2. فایل .lst شامل اطلاعات بسیار زیادی درباره پروسه ی اسمبلی میشود و بخش هایی دارد مثل warnings and errors و page header , command line , source listing , symbol table , cross reference
 - 3. symbolic information, object code, debugging information, library reference and so on clic information object code. symbolic information, object code debugging information, library reference and so on clic information object code. Symbolic information object code ob
 - 4. فايل .eep شامل اطلاعات EEPROM ميباشد
 - 5. فايل ,hex شامل اطلاعات FLASH ميباشد.

به سلسله مراتب زیر توجه کنید:

source lang. \rightarrow (compiler) \rightarrow .o \rightarrow (linker) \rightarrow .elf \rightarrow (obj-drump disassembler) \rightarrow .lss

✓ PROGRAMMING I

12. Find the number of times the following loop is performed:



\rightarrow در مجموع این حلقه ی تودرتو 200 * 200 یعنی 20000 بار تکرار میشود

13. Find the time delay for the delay subroutine shown below if the system has an AVR with a clock frequency of 20 MHz.

ک کلاک → DELAY: LDI R20, 200 → کک کلاک BACK: LDI R25, 100 → کک کلاک **→**200 NOP یک کلاک → ىک کلاک → NOP ىک کلاک → NOP HERE: DEC R25 → ひとひ **→** 100 BRNE HERE → کلاک و یک یا دو کلاک یک کلاک → DEC R20 BRNE BACK → کلاک و یک یا دو کلاک یک کلاک → RET

در مجموع این subroutine به اندازه ی:
$$1+200*(1+1+1+1+1+2)-1+200*(100*(1+2)-1)+1=161201$$
 در مان واقعی که این subroutine تاخیر ایجاد میکند برابر است با :
$$161201*1/(20 \text{MHz})=8060.05~\mu \text{sec}\approx 8~\text{msec}$$

14. What is the value of R20 after the code below is finished?

```
LDI R20, 0x40; R20 \leftarrow 0x40

CLC; clear carry \equiv C \leftarrow 0

ROR R20; R20_7 \leftarrow C, R20_n \leftarrow R20_{n+1}, C \leftarrow R20_0 \equiv R20 \leftarrow 0x20

ROR R20; R20 \leftarrow 0x10

ROR R20; R20 \leftarrow 0x08

ROR R20; R20 \leftarrow 0x04

SWAP R20; R20_{3...0} \leftrightarrow R20_{7...4} \equiv R20 \leftarrow 0x40
```

در نهایت ، مقدار رجیستر $\mathbf{R20}$ برابر با $\mathbf{0x40}$ خواهد شد، یعنی عملا این کد هیچ تغییری درمقدار اولیه این رجیستر ایجاد نکرد!

15. What is the value of R20 after the code below is finished? LDI R20, 0x00; R20 $\leftarrow 0x00$ SEC; set carry \equiv C \leftarrow 1 ROL R20; R20₀ \leftarrow C, R20_{n+1} \leftarrow R20_n, C \leftarrow R20₇ \equiv R20 \leftarrow 0x01 CLC; clear carry \equiv C \leftarrow 0 ROL R20 ; R20 \leftarrow 0x02 SEC; set carry \equiv C \leftarrow 1 ROL R20; R20 \leftarrow 0x05 CLC; clear carry \equiv C \leftarrow 0 ROL R20 : $R20 \leftarrow 0x0A$ SEC; set carry \equiv C \leftarrow 1 ROL R20; R20 \leftarrow 0x15 CLC; clear carry \equiv C \leftarrow 0 ROL R20 ; R20 \leftarrow 0x2A SEC; set carry \equiv C \leftarrow 1 ROL R20 ; R20 \leftarrow 0x55 CLC; clear carry \equiv C \leftarrow 0 ROL R20 ; R20 \leftarrow 0xAA

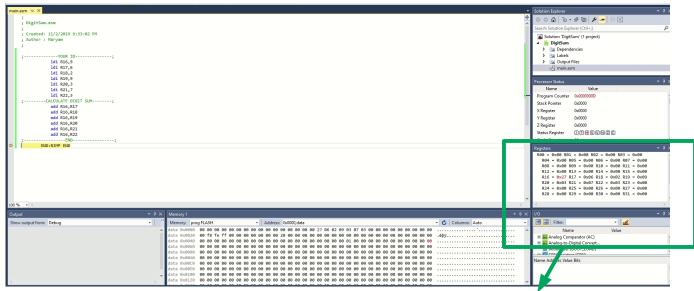
✓ PROGRAMMING II

16. Write and assemble a program to add all the single digits of your ID number and save the result in R16. Simulate this program in AVR studio and check it.

در نهایت ، مقدار رجیستر R20 برابر با 0xAA خواهد شد.

```
; DigitSum.asm; Created: 11/2/2019 9:33:02 PM; Author: Maryam
```

```
-----;
            ldi R16,9
            ldi R17,6
            ldi R18,2
            ldi R19,9
            ldi R20,3
            ldi R21,7
            ldi R22,3
;-----CALCULATE DIGIT SUM-----;
            add R16,R17
            add R16,R18
            add R16,R19
            add R16,R20
            add R16,R21
            add R16,R22
      -----;
            END:RJMP END
```



```
Registers

R00 = 0x00 R01 = 0x00 R02 = 0x00 R03 = 0x00

R04 = 0x00 R05 = 0x00 R06 = 0x00 R07 = 0x00

R08 = 0x00 R09 = 0x00 R10 = 0x00 R11 = 0x00

R12 = 0x00 R13 = 0x00 R14 = 0x00 R15 = 0x00

R16 = 0x27

R17 = 0x06 R18 = 0x02 R19 = 0x09

R20 = 0x03 R21 = 0x07 R22 = 0x03 R23 = 0x00

R24 = 0x00 R25 = 0x00 R26 = 0x00 R27 = 0x00

R28 = 0x00 R29 = 0x00 R30 = 0x00 R31 = 0x00
```

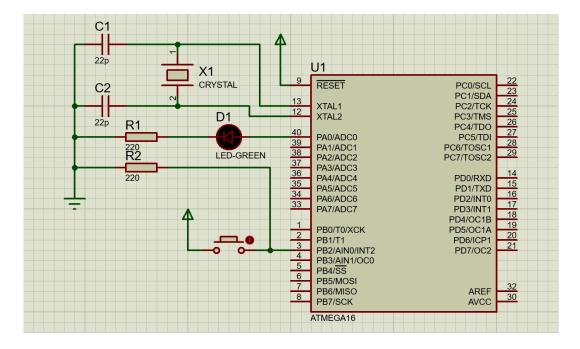
همانطور که در تصویر پیداست ، مقدار نهایی رجیستر 16 برابر با 0x27 که معادل 0x27 است زیرا :

$$9+6+2+9+3+7+3=39$$

17. Suppose a switch is connected to the Pin 2 of PORTB. Write an algorithm to get its state, using the debouncing algorithm. Simulate this program in AVR studio, draw the circuit in Proteus and check it.

* الگوريتم debouncing

- 1. لحظه اولى كه فشرده شدن كليد تشخيص داده شده
 - 2. صبر به اندازه ی **20msec**
- 3. دوباره کلید چک می شود ، اگر وضعیت آن مشابه (1) بود ، یعنی کلید واقعا فشار داده شده است و به (4) برو در غیر این صورت به (1) برو.
 - 4. صبر می کنیم تا کلید رها شود.
 - 5. صبر به اندازه ی 20msec
 - 6. چک می کنیم که آیا واقعا کلید رها شده یا نه .



← لطفا برای توضیحات بیشتر به این <u>لینک</u> مراجعه کنید.

✓ SIMULATION & IMPELEMENTATION (GROUP QUESTION)

18. Design and make a circuit with ATmega32, in which there is 8 LEDs. LEDs turn on, one by one. There is a switch, by pressing it, the blinking process starts from right to left, and continue. By pressing the switch once again, direction of LED turning on changes.

 \rightarrow لطفا برای توضیحات بیشتر به این لینک مراجعه کنید.