

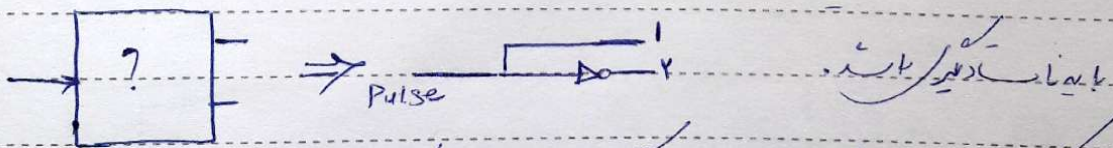
هدف از انجام این آزمایش به بررسی چگونگی مدار می تواند با استفاده از دو عدد DIP می توان.

دو عدد مقدار را به یک decoder دارد. می توان هر دو عدد را به دو 7-seg

مستقیم به نمایش می دهد.

نوع کار: این مدار به یک SEL یک پالس می دهد. به این کار با یک SEL به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد.

می رود. حال باید کاری کنیم که هر عدد به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد.



باید ثابت کنیم.

برای این می توانیم دو عدد را به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد.

چگونه می توانیم به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد. به یک پالس می دهد.

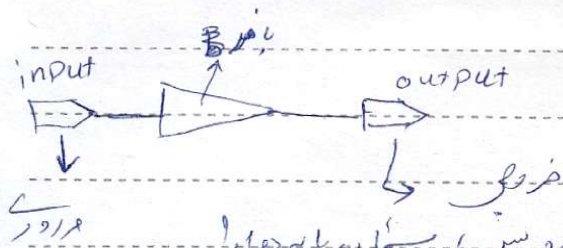
$$f > 20 \text{ Hz}$$

گزارش ۱: هدف: مدله طراحی به روش بازنمایی LED روشن شود و اندازه

FPGA

برای این کار باید در محیط نرم افزار ابتدا یک قطعه طراحی کنیم که از آن قطعه یک ورودی و یک خروجی داشته باشد. سپس در محیط نرم افزار یک قطعه FPGA و خروجی را به یک LED وصل می کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم.

در محیط نرم افزار:

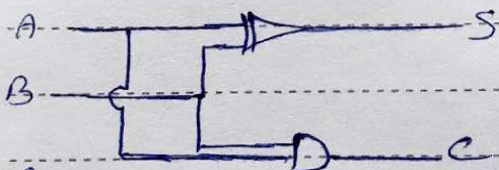


پس از طراحی چنین قطعه در محیط نرم افزار می توانیم آن را به یک قطعه FPGA وصل کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم.

گزارش ۲: هدف: تولید H.A: در محیط نرم افزار در محیط Logic ما یک قطعه

معمولاً از مقدار دانه

و به صورت ششابی یک H.A طراحی می کنیم.



و A و B را در محیط نرم افزار input تعریف می کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم.

در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم.

در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم. در این مرحله از محیط نرم افزار یک قطعه FPGA به دست می آوریم و آن را به یک قطعه FPGA وصل می کنیم.



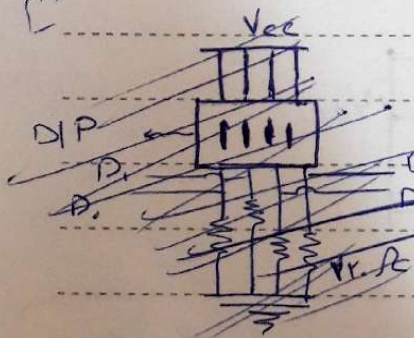
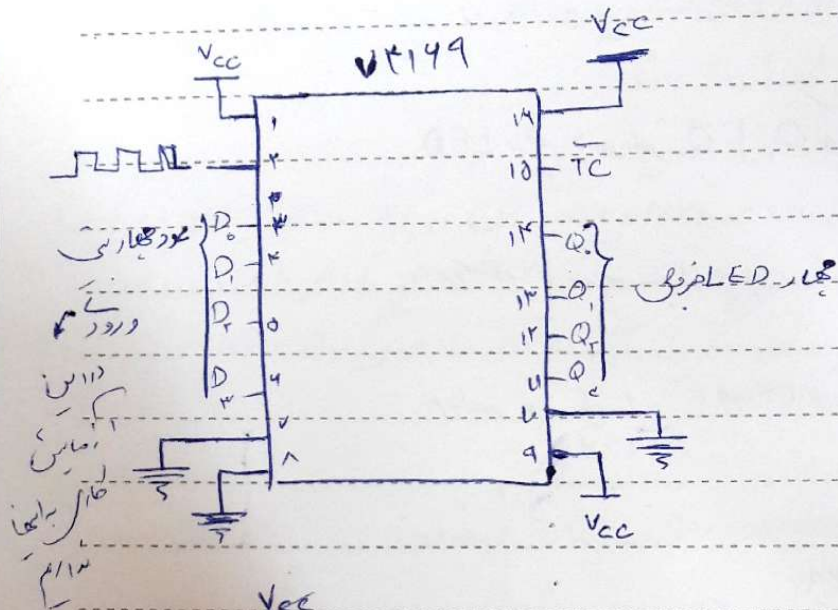
create a schematic symbol

نمبر 1 - پروژه ایست: ۱۴۰۲ - ۱۴۰۳

در کلاس کار اجناس ۱۴۰۳

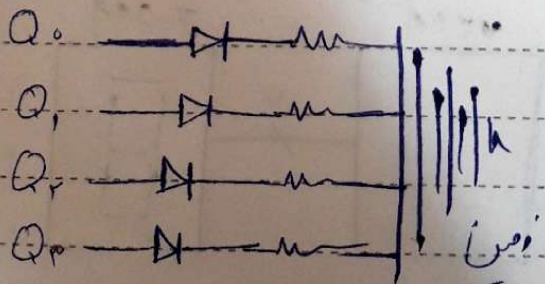
۱. اجناس (این الف) تولید کننده چهارسی با استفاده از IC ۷۴۱۴۹ و چهار LED در یک بسته ساخته شده است.

عبودت:



۲. با استفاده از فانتوم زناتور و باتری

دستور کار یک یاس ۱۴۲ به مدار می هم
در حال چهار LED در بسته است اجناس
روشن می شود و با خاموش می شوند.



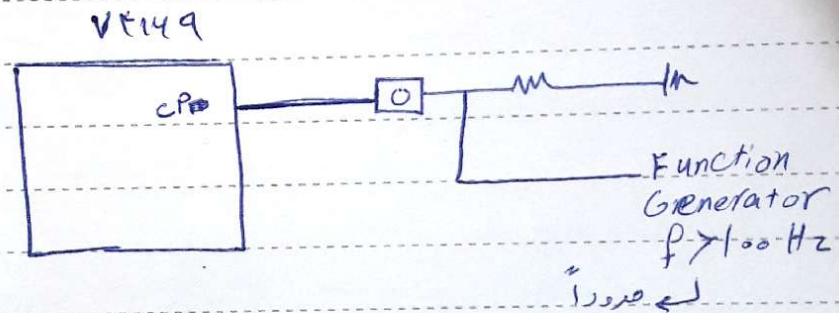
به از آنجا که بسته شده و در یک بسته به ۵V به GND می رود.

با تغییر فرکانس نیز سرعت بسته شده تغییر می کند.



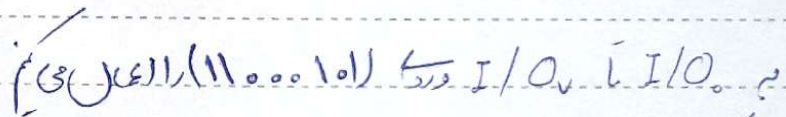
اینجا می بینیم که به صورت کلی در مدار قبل ورودی عدد ۹ بود اما از عدد ۱ تا ۹ باشد
 برای این کار به D تا D عدد ۱ می دهیم و به ۷۴۱۵ عدد ۶ و
 فرضی ۷۴۱۶ را با عدد ۱ مقایسه می کنیم حال یک
 شماره از ۱ تا ۹ داریم.

برای این که در صورت تصادفی غایب داده شود باید در CP این یک CP را با فرکانس
 بالا تا دقت بیشتری داشته باشد و CP را با یک فیلتر سوئیچ به ۷۴۱۶ می دهیم تا با هر بار شدن خط
 اعلان به مدار CP اعلان شود و یک عدد تصادفی غایب داده شود.

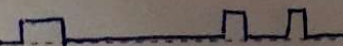
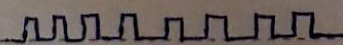


بهینه مدار حالت مدار مستقیم می باشد.

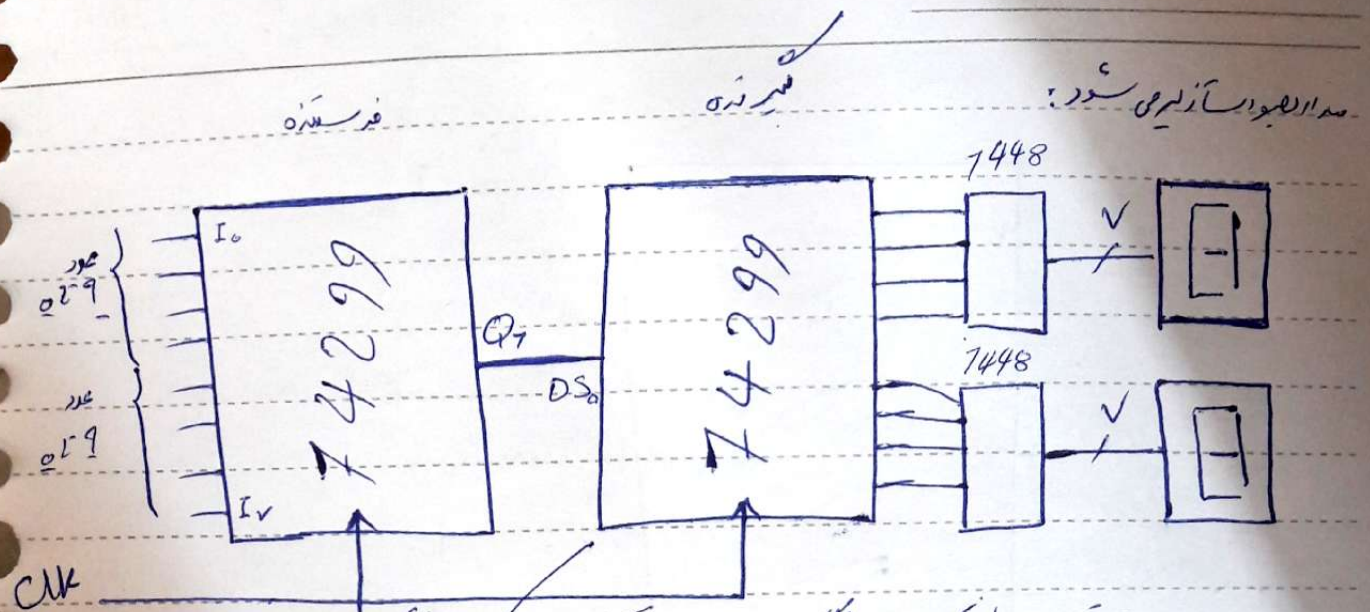
• V K r 99

[illegible]

11 0 0 0 1 0 1



مقتل کرده تا خود را از ایست گند و سیل ادر 7-59 غائی دهد.



(1) ابتدا باید اعداد I_i تا I_o را در جدول فرستنده وارد کرد. فرستنده باید از طریق سیم به بار دهنده وصل شود. داریم: $S_0 \leftarrow 1$

$S_1 \leftarrow 1$
فرستنده

(2) سپس باید اعداد راست را در جدول گیرنده وارد کرد. ابتدا باید $S_0 \leftarrow 0$ و $S_1 \leftarrow 0$

(3) حال باید این عدد را در جدول ورودی وارد کرد: $S_0 \leftarrow 0$ و $S_1 \leftarrow 0$

باید به بار دهنده در حالت (1) یک پالس ساعت به مدار داده شود تا عدد بار دهنده شود و سپس باید در حالت (2) یک پالس ساعت داده شود تا عدد ورودی بار دهنده شود و سپس در حالت (3) یک پالس ساعت داده می شود تا عدد گیرنده به نمایش بیاید.

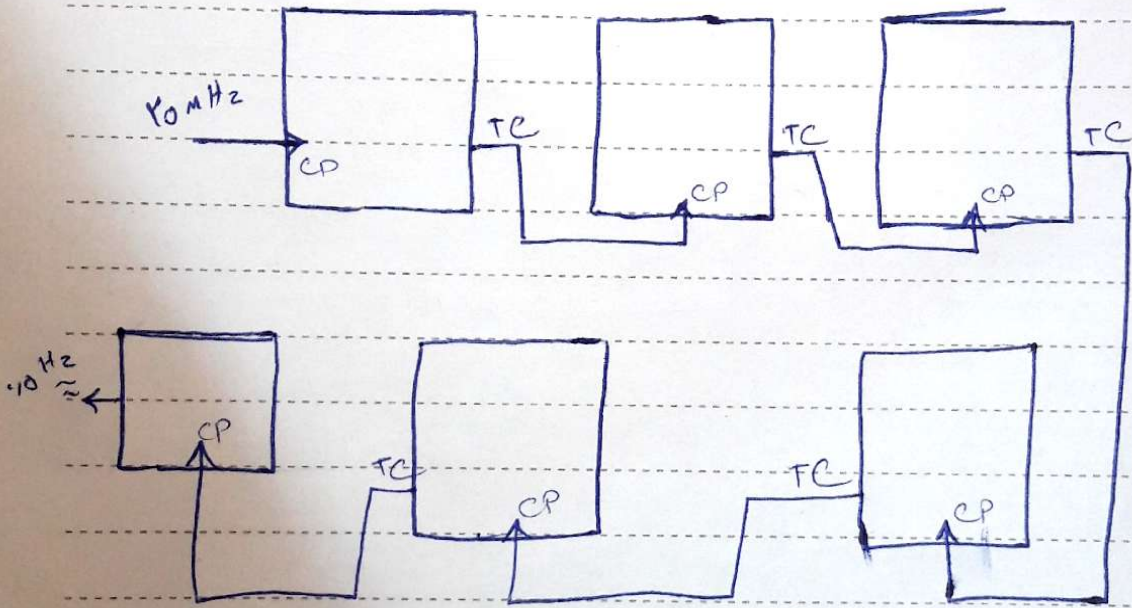
در حالت (2) هر پالس ساعت داده شده 1 عدد از عدد داده شده به سمت سیم می کشد پس به 1 پالس ساعت نیاز دارد.

۱. فرکانس ۱: \leftarrow مدار تقسیم کننده فرکانس

$20\text{MHz} \rightarrow 10\text{Hz}$

۲. فرکانس ۲: \leftarrow مدار تقسیم کننده فرکانس

باید در تمام این مدار درجهت Counter، $cb4ce$ ، انتخاب کنیم: و بصورت زیر می باشد



Step ۱: $\log_{10} \frac{20\text{MHz}}{10\text{Hz}} = 7$

$2^4 \rightarrow 16$

تعداد بیت ها

حالا ما باید ۷ بیت این البتات بسازیم و در خروجی بگیریم

پس به CP اولین پایه P182، و خروجی به TC خروجی LED می دهیم.

۳. فرکانس ۳: \leftarrow شمارنده ۴ بیتی: باید خروجی مدار بالا را به خروجی بسازیم و در خروجی بگیریم

حالا باید یک شمارنده ۴ بیتی به هم (۷۴۱۴۹) و پایه پایه clear را به زمین وصل می کنیم.

