به نام خدا

تکلیف سری چهارم درس زبانهای توصیف سختافزار و مدارات

برای ارسال تکالیف، حتما به نکات زیر توجه کنید:

- برای هر سوال در نرم افزار ISE ، فایل جداگانهای ایجاد کنید.
- تمامی طرح ها میبایست به طور کافی شبیه سازی شوند؛ بنابراین لازم است برای هر سوال Test Bench مناسب نوشته و آن را ضمیمه کنید.
- علاوه بر ارسال فایل جواب سوال و فایل شبیه سازی، میبایست از شکل موجهای موجود در شبیه سازی Screenshot گرفته و آنها را با کیفیت مناسب (به طوری که اسامی سیگنالها و شکل موجها واضح باشند) ارسال کنید.
 - توجه کنید که برنامهها باید تماما قابل سنتز باشند. همچنین نتایج سنتز از قبیل حداکثر فرکانس قابل اتصال به طرح و منابع استفاده شده از FPGA را گزارش کنید. از تراشه زیر به عنوان هدف سنتز استفاده کنید.

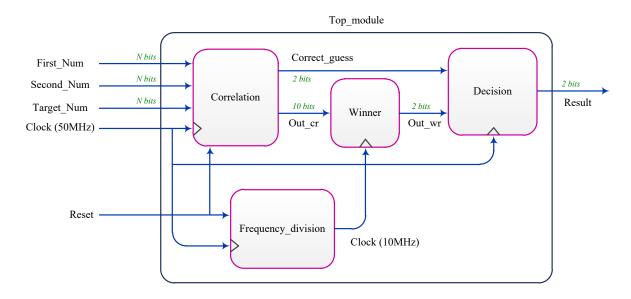
ĺ	Spartan6
	XC6SLX16
	CSG324
	-3

- لازم نیست تمامی فایلهای موجود در پوشه پروژه را ارسال کنید!! تنها فایل ۷. جواب، فایل ۷. شبیه سازی و تصاویر شکل موجهای شبیه سازی شده را ارسال کنید.
 - حتى الامكان اسامي سيگنالها و متغيرها را با مسمّى انتخاب كنيد و همچنين با نظم و ترتيب برنامه بنويسيد.
- در نهایت این فایل را در قسمت مربوطه در سامانه دروس آپلود کنید. (در صورتی که از قسمت مدیریت فایل استفاده می کنید، گزینه Hand In را فراموش نکنید.)

سوال اول:

در یک بازی یک عدد N بیتی بصورت تصادفی انتخاب شده و روی یک کارت نوشته می شود (Target_num). این بازی دو شرکت کننده دارد که هر کدام می توانند 5 بار حدس بزنند که عدد نوشته شده روی کارت چه عددی است. اعدادی که نفر اول و نفر دوم حدس می زنند بتر تیب با First_num و Second_num نامگذاری می شوند که هر دو N بیتی هستند. کسی که هر بار بتواند عددی با correlation بیشتر با عدد num را حدس بزند، برنده آن دور بازی است (correlation به معنای تعداد بیت متناظر مساوی است. مثلا دو رشته ۶ بیتی "01110" و "10110" دارای دارای در ساوی است که بتواند عدد روی کارت را درست حدس بزند. در اولویت بعدی کسی که بتواند تعداد دور بیشتری عدد با correlation بالاترنسبت به عدد مورد نظر را حدس بزند، برنده است.

این مدل بازی در Top-module مطابق با شکل زیر از چهار Sub-module تشکیل شده است. ورودی های ماژول اصلی شامل سیگنال کلاک 50MHz به سیگنال ریست و سه عدد N بیتی است که در بالا معرفی شد. این ورودی ها با همان فرکانس کلاک اصلی سیستم تولید می شوند. همچنین توجه داشته باشید که سیگنال ورودی Target_num فقط یکبار تولید می شود و در طول بازی تغییر نمی کند. خروجی ماژول اصلی نیز یک سیگنال دو بیتی (Result) است که در صورتی که نفر اول برنده باشد مقدار 10 و درصورتی که نفر دوم برنده باشد مقدار 10 را نمایش می دهد. مقدار 11 نیز نشان دهنده این است که هر دو شرکت کننده توانسته اند با شرایط مساوی مسابقه را به پایان برسانند (در واقع یا هر دو به درستی توانسته اند است که هر دو شرکت کننده توانسته اند و یا اینکه حدس آنها correlation یکسانی با عدد Target_num، درستی توانسته است).



در ماژول Correlation، قرار است که Correlation اعدادی که نفر اول و نفر دوم حدس زدهاند (Correlation و ارد ماژول (Second_num Out_cr با عدد روی کارت (Target_num) بدست آید. نتیجه حاصل شده، در سیگنال 10 بیتی Out_cr قرار می شود. این کار بصورتی انجام می شود که نتیجه هر دور بازی یعنی correlation هر بار حدس دو نفر باعدد الله می تعیق التیان تر این سیگنال قرار می گیرد. بیت اول متناظر با نفر اول و بیت دوم متناظر با نفر دوم. بطور مثال در اولین دور بازی اگر نفر دوم برنده باشد، سیگنال خروجی بصورت 100000000 است. حال اگر در بار دوم نفر اول و در بار سوم هر دو نفر برنده باشد، سیگنال خروجی در دور سوم بصورت 101011 0000 خواهد شد. به همین تر تیب نتیجه کو در حدس شرکت کنندگان بعد از گذشت 5 پالس کلاک این ماژول، مشخص می شود. خروجی Correct_guess در دور حدس بزنند (یعنی عدد این ماژول هم برای حالتی است که یکی از شرکت کنندگان بتوانند عدد روی کار را دقیقا حدس بزنند (یعنی عدد این ماژول هم برای حالتی است که یکی از شرکت کنندگان بتوانند عدد روی کار را دقیقا حدس بزنند (یعنی عدد دوم درست حدس زده باشد)، مقدار سیگنال کلاک با فرکانس کاستال کلاک با فرکانس کو کانس دو سیگنال ریست هم ورودی های دیگر این دوم درست حدس زده باشد.

ماژول Winner مشخص کننده فرد برنده در طول این بازی است. براساس مقدار سیگنال Out_cr باید مشخص شود که چه کسی تعداد دفعات بیشتری توانسته حدس نزدیکتری به عدد روی کارت داشته باشد. خروجی این ماژول بنام Out_wr چه کسی تعداد دفعات بیشتری توانسته حدس نزدیکتری به عدد روی کارت داشته باشد. خروجی این ماژول بنام correlation یک سیگنال دو بیتی است که اگر نفر اول برنده باشد مقدار 10، اگر نفر دوم برنده باشد مقدار 10 و اگر حدس های دو نفر یکسان باشد مقدار 11 را خواهد داشت.

ماژول Frequency_division فرکانس کلاک را برای ماژول Winner فراهم می کند. با توجه به اینکه مقدار Out_cr بعد از گذشت 5 پالس کلاک اصلی سیستم فراهم می شود، در حالی که ماژول Winner باید این مدت زمان را تا آماده شدن ورودی اش صبر کند، بنابراین فرکانس کلاک ماژول Winner باید 1/5 فرکانس کلاک اصلی سیستم باشد. این تبدیل فرکانس در ماژول مذکور انجام می شود. ضمن اینکه سیگنال Reset نیز ورودی دیگر این ماژول است.

ماژول Decision تصمیم گیرنده نهایی در مورد فرد برنده است بگونهای که با اولویت دادن به کسی که بتواند عدد روی کارت را درست حدس بزند، عمل می کند. در صورتی که هر یک و یا هر دو نفر شرکت کنندگان توانسته باشند مقدار دقیق را حدس زده باشند، تعیین فرد برنده با توجه به سیگنال Correct_guess انجام می شود و این کار در هر دوری از بازی از این 5 دور که انجام شود، باعث تولید خروجی خواهد شد و بدنبال آن نیاز است که سیستم ریست شود و فرایند بازی به ابتدای آن برگردد. اما اگر در طول این 5 بار هیچ یک از افراد نتوانسته باشند مقدار درست را حدس بزنند، نتیجه بازی با توجه به مقدار سیگنال ۳۵ باشد، خروجی Out_wr بازی با توجه به مقدار سیگنال ۳۵ بوده و نفر اول برنده است و اگر این سیگنال مقدار دا داشته باشد، خروجی Result برابر با ۱۵ و نفر دوم برنده

خواهد بود. حالت 11 نیز نشان دهنده correlation یکسان هر دو نفر در طول فرایند بازی است. جدول زیر عملکرد ماژول Decision را برای تولید خروجی نشان می دهد.

Correct_guess	Result
00	Out_wr
01 or 10 or 11	Correct_guess

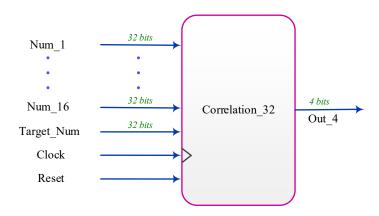
تبصره:

برای محاسبه correlation بین اعداد باید از function استفاده شود.

سوال دوم:

۱. با توجه به مفهوم سوال اول، در این سوال قرار است ماژولی طراحی کنید که در آن 16 بازیکن با شماره-گذاری 0000 تا 1111، هر کدام یک عدد 32 بیتی اعلام کنند و سپس بر اساس correlation بین عدد اعلام شده توسط هر بازیکن و عدد Target_num، فرد برنده توسط شماره آن بازیکن اعلام شود.

تبصره: طراحی شما بگونهای باشد که اگر correlation بدست آمده برای دو یا چند نفر یکسان بود، فرد با شماره کوچکتر بعنوان برنده اعلام شود.



۲. در قسمت دوم قرار است ماژولی طراحی کنید که از ماژول قسمت اول استفاده کند. این کار با تعریف ماژولی انجام می شود که یک ورودی Bit stream تک بیتی که حاوی اطلاعات سریال است به صورت همگام با لبه بالارونده سیگنال کلاک را دریافت نموده و بطور ممتد در زمان، به ازای هر ۳۲ بیت دریافتی یک نفر را بعنوان برنده اعلام می کند. توجه شود که ورودی سریال در اصل هر ۳۲ پالس ساعت یک Target_Num بعنوان برنده اعلام می کند. خروجی چهار بیتی تولید شده (شماره فرد برنده) تا اعلام نتیجه برنده بعدی روی خروجی باقی می ماند. توجه کنید که در این ماژول، برای دریافت دادهها در واقع به یک شیفت رجیستر خوجی باقی می ماند. توجه کنید که در این ماژول، برای دریافت دادهها در واقع به یک شیفت رجیستر serial_to_parallel

توجه کنید که هر چند صورت این مسئله برای سادگی به صورت یک بازی مطرح شده است ولی این طرح کاربرد زیادی در اکثر سیستم های مخابراتی دارد.

