



“Laboratório de Arquitetura e Organização de Computadores I - Apresentação”

Prof. Dr. Emerson Carlos Pedrino

DC/UFSCar

São Carlos

07/03/2012



Conteúdo Geral

- Dispositivos Lógicos Programáveis
- Práticas de Circuitos Combinacionais e Sequenciais no Quartus II
- HDLs (Linguagens de Descrição de Hardware)
- Desenvolvimento de Arquiteturas na Placa DE1 da Altera.



Avaliações

- 50% - Relatórios (Práticas)
- 40% - Projeto Final
- 10% - Seminário
- *Datas:
 - 13, 20 e 27/06: Apresentação dos projetos. Grupos de 3 pessoas.



Bibliografia

- 1. Hamblen, J. O. et al. - Rapid Prototyping of Digital Systems SOPC Edition, Springer, 2008.
- 2. Navabi, Z. - Digital Design and Implementation with Field Programmable Devices, Ed. Kap, 2005.
- 3. Patterson, D. A. & Hennessy, J. L. - Organização e Projeto de Computadores - A Interface Hardware/Software, Editora Campus, 2005.
- 4. Tanenbaum, A. S. - Organização Estruturada de Computadores, Pearson: Prentice-Hall, 2007.
- 5. Stallings, W. - Arquitetura e Organização de Computadores, Pearson, 2010.
- 6. Tocci, R. J. - Sistemas Digitais - Princípios e Aplicações, Pearson: Prentice Hall, 1994.
- Página do Professor: <http://www.dc.ufscar.br/~emerson>.