



“Circuitos Reconfiguráveis”

Prof. Dr. Emerson Carlos Pedrino
Lab. Arq. e Org. de Comps. I
DC/UFSCar
São Carlos
07/03/2012



PLDs

- Tecnologia extremamente poderosa para projeto de sistemas digitais nos dias de hoje.
- Definição básica: CI (arranjo de portas lógicas) usado para implementar circuitos digitais onde este pode ser configurado e reconfigurado pelo usuário final através de um software específico fornecido pelo seu fabricante.



Dispositivos atuais

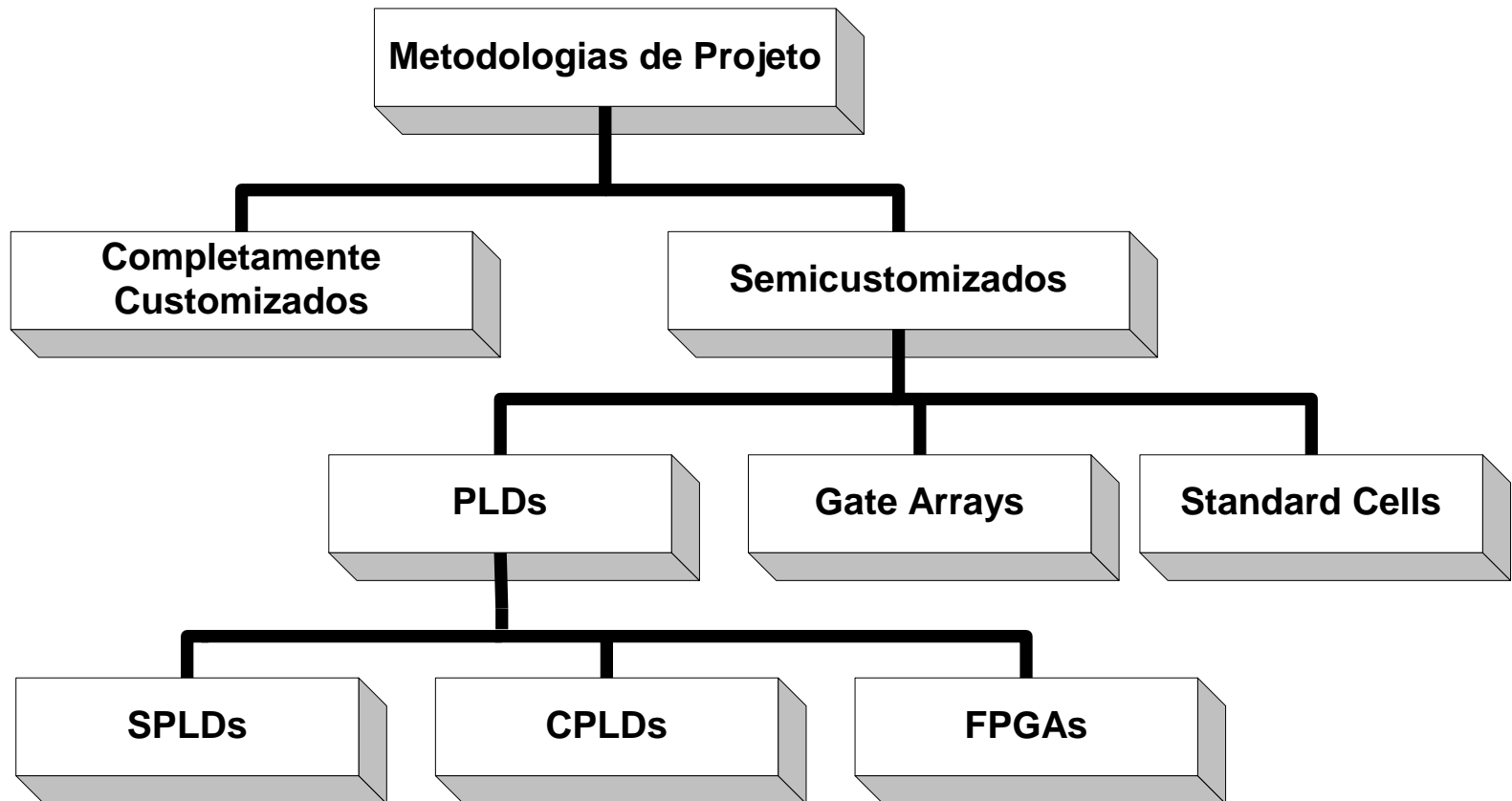
- Podem lidar com qualquer tarefa computacional.
- Possuem no mínimo uma CPU embutida.
- Técnicas de programação: HDLs->Handel-C, Streams-C.
- Capacidade de Reconfiguração dinâmica.
- Exemplos de aplicações: processamento digital de imagens, reconhecimento de padrões, criptografia, experimentos em sala de aula, etc.



Evolução dos sistemas

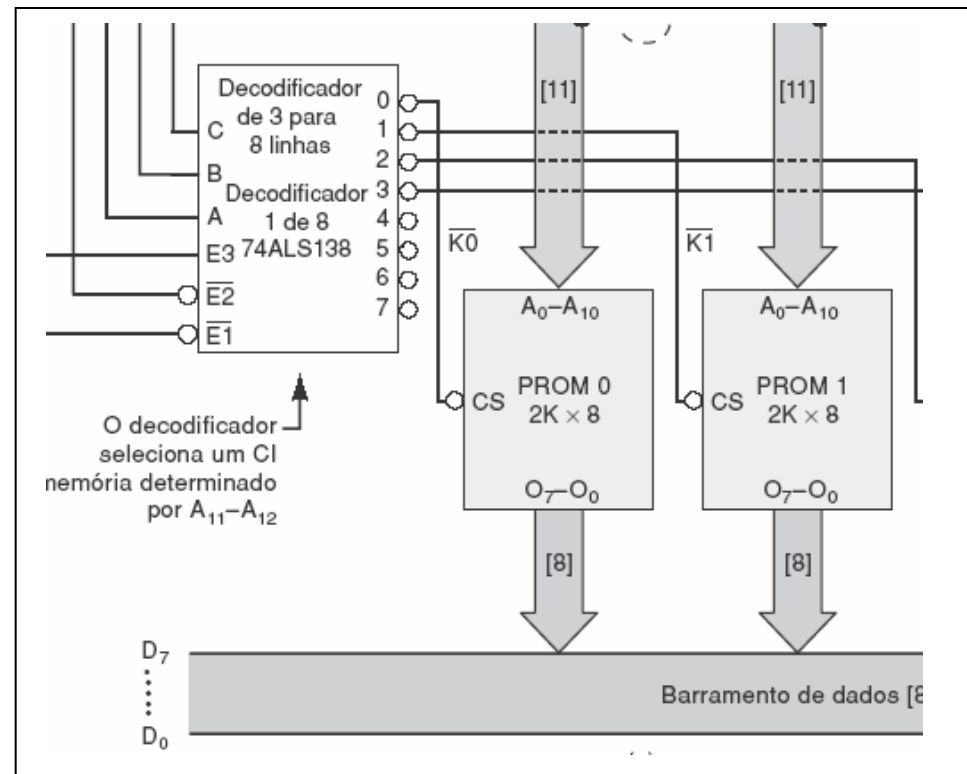
- Evolução do processo de projeto de sistemas digitais.
- Circuitos integrados VLSI.
- Ferramentas CAD->Aceleraram o ciclo de projeto.
- Linguagens de hardware->Permitem a descrição de circuitos complexos.

Metodologias existentes para projeto de CIs digitais



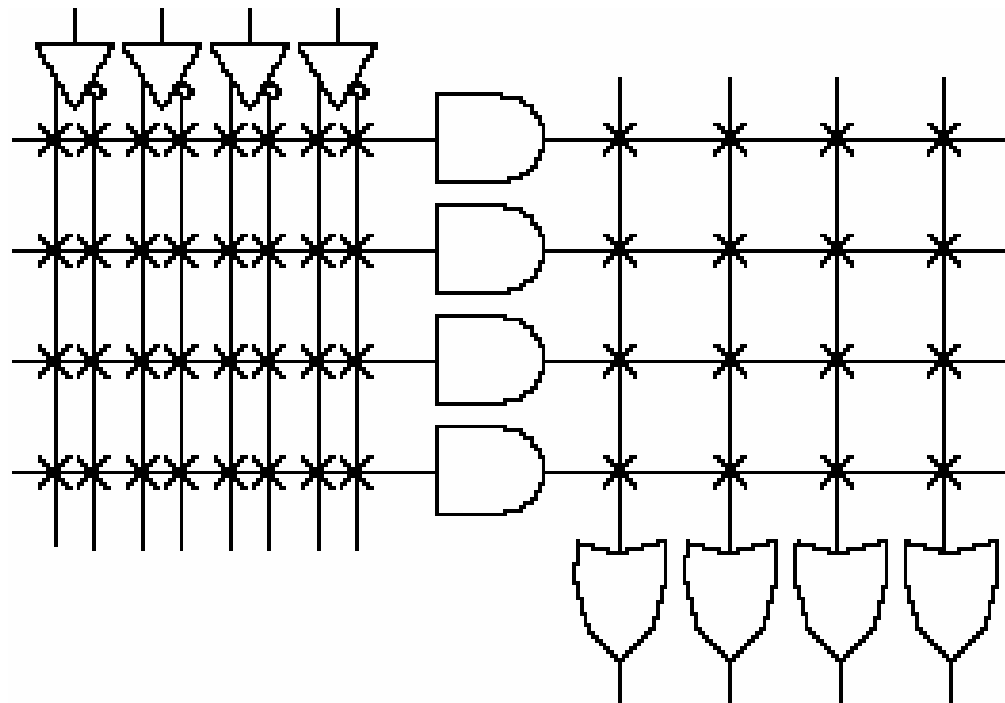
Evolução dos PLDs

- PROM: primeiro tipo de *chip* programável pelo usuário para implementar funções lógicas.



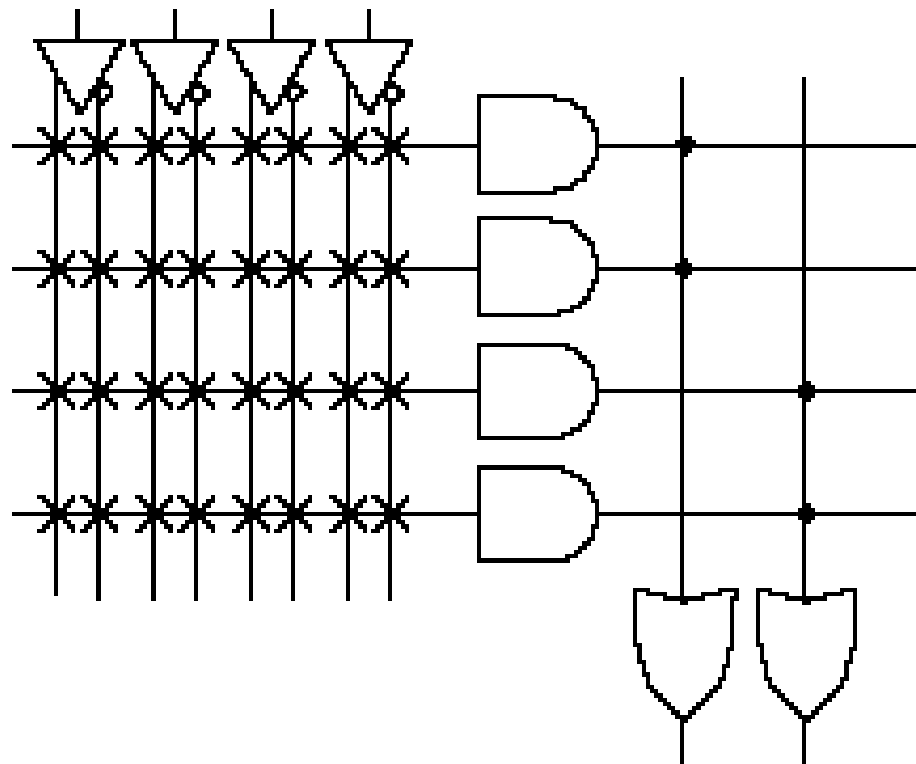
Evolução dos PLDs

- PLAs->



Evolução dos PLDs

■ PALS->





Evolução dos PLDs

- PALs->CPLDs (Altera).
- MPGAs->FPGAs (Xilinx).

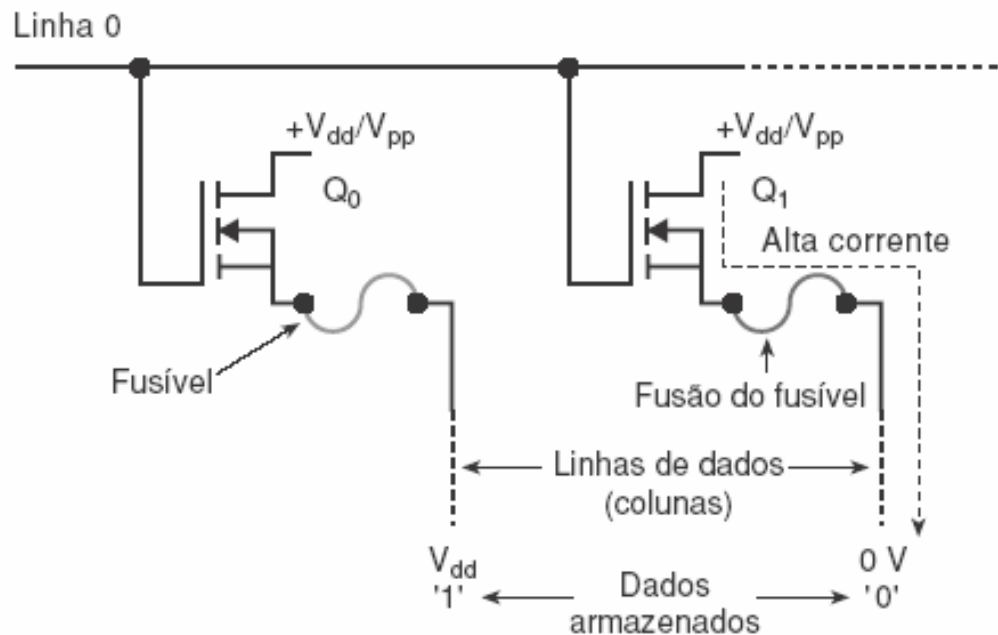


Diferenças Arquiteturais

- Tecnologia de programação.
- Arquitetura das células lógicas.
- Estrutura de roteamento.

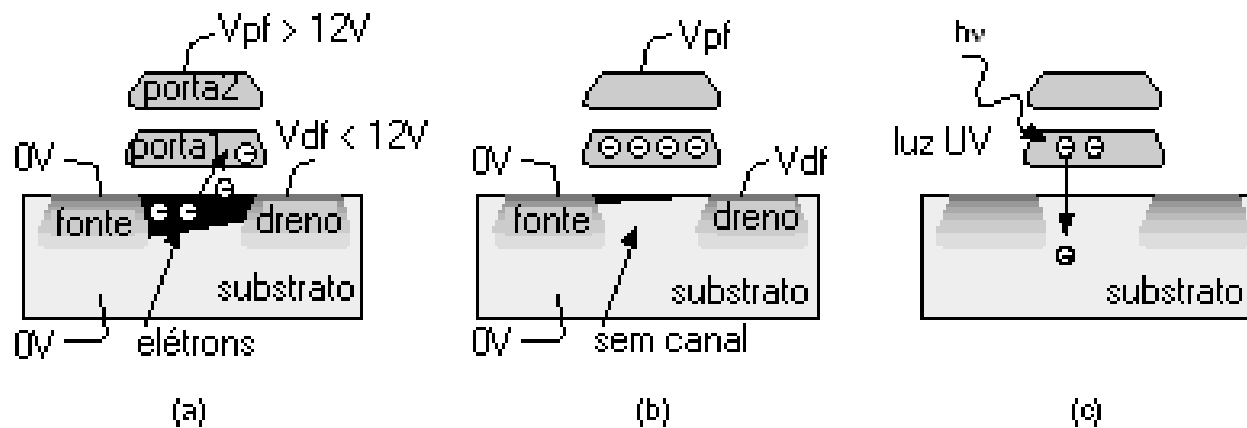
Tecnologia de Programação

■ Fusível->OTP->SPLDs



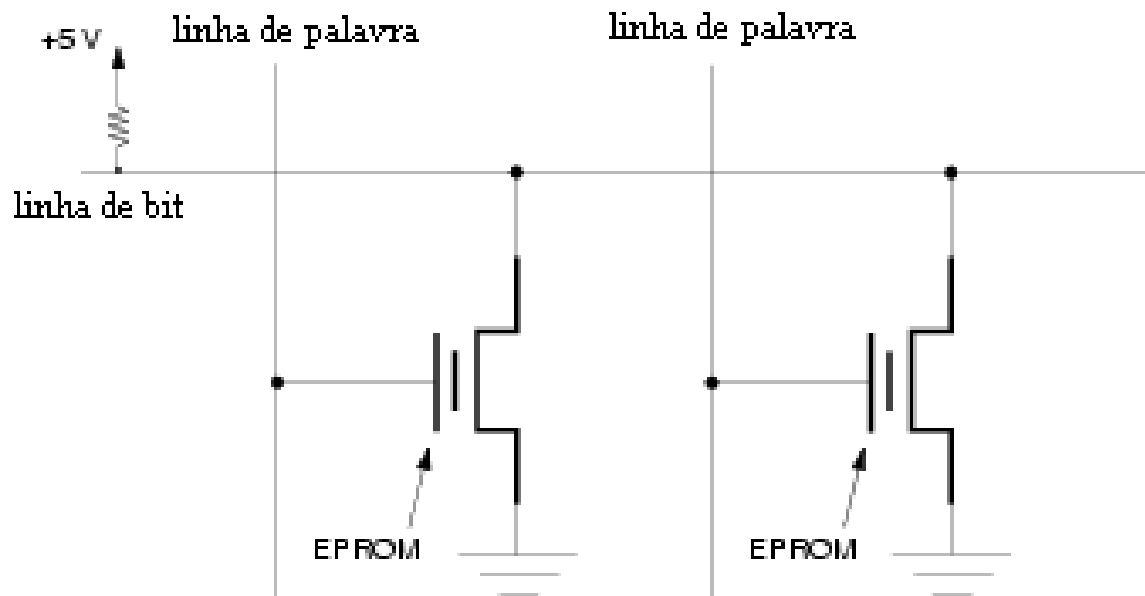
Tecnologia de Programação

- Transistor MOS de “gate” flutuante (célula EPROM)->CPLDs



Tecnologia de Programação

- Exemplo de comutador programável

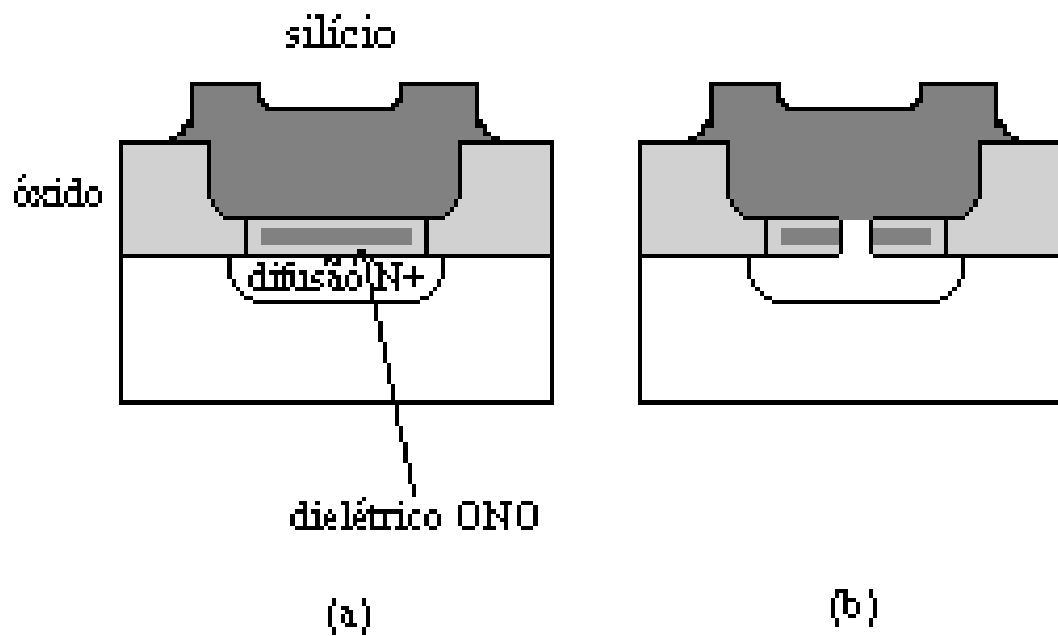




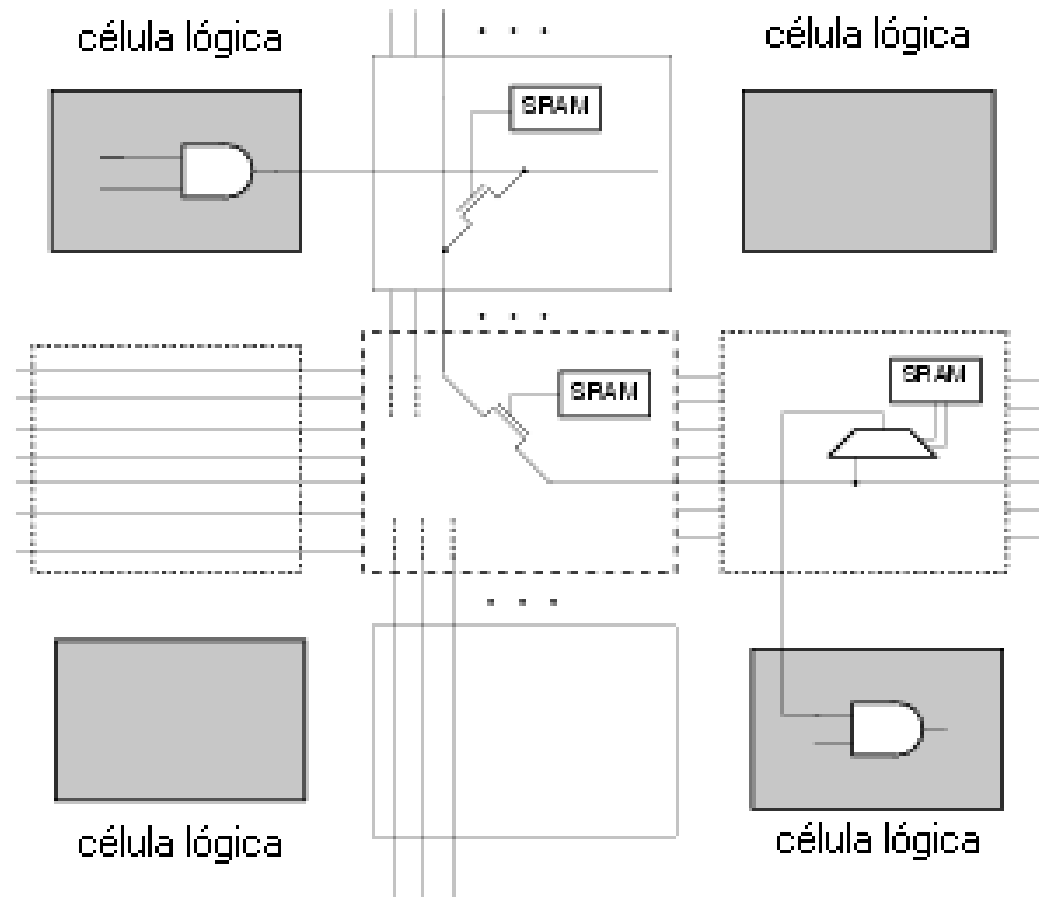
Tecnologia de Programação

- FPGAs->utilizam transistores de passagens controlados por células SRAM ou Antifuse.

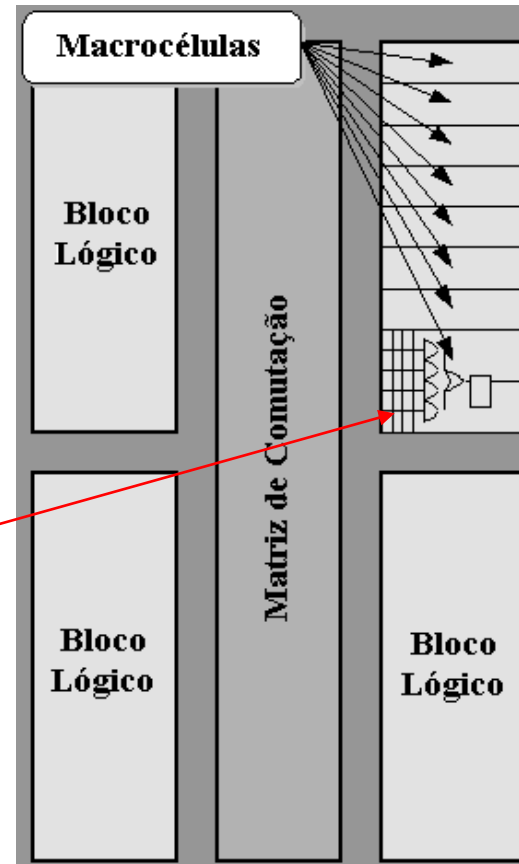
Antifuse



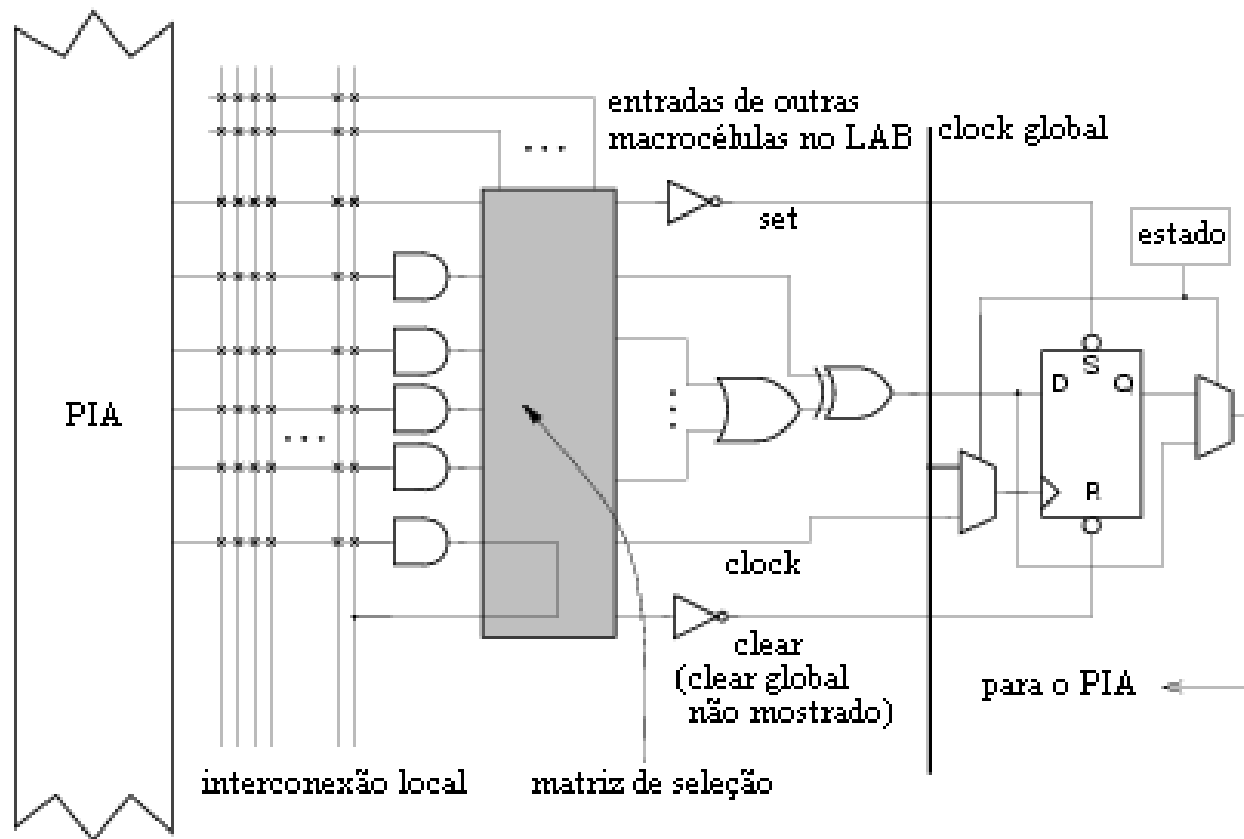
Exemplo de Arquitetura de um FPGA



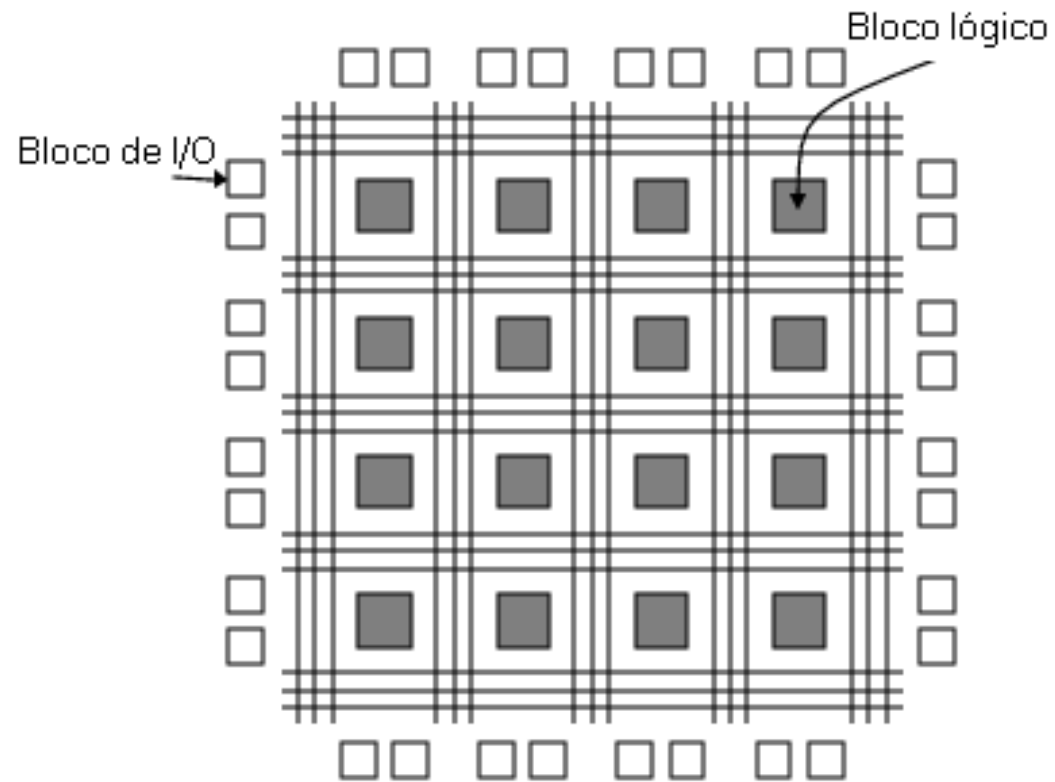
CPLDs



Exemplo Comercial

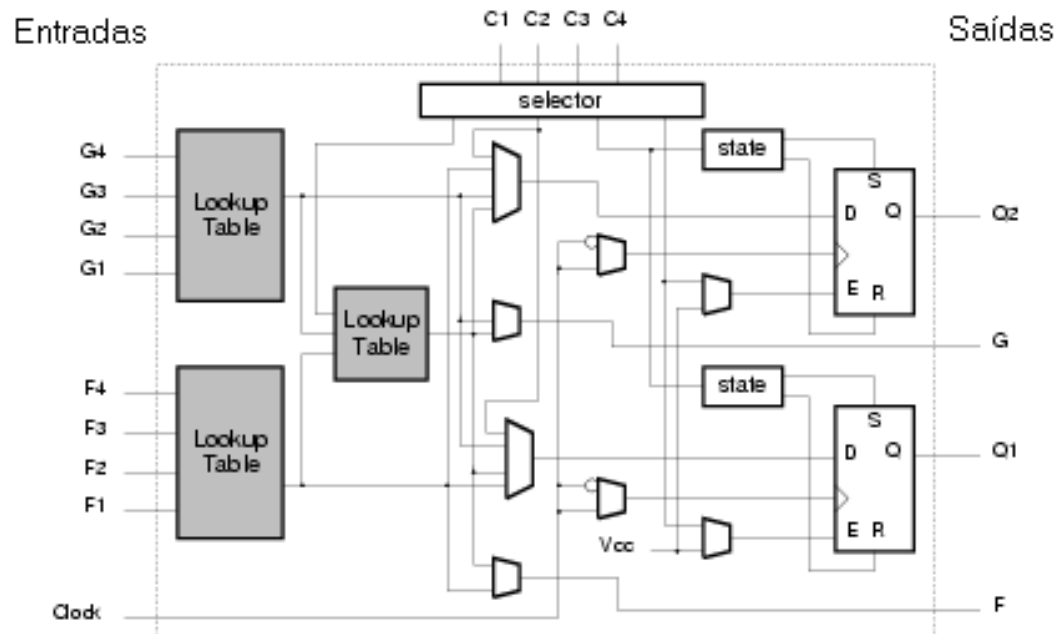


FPGAs



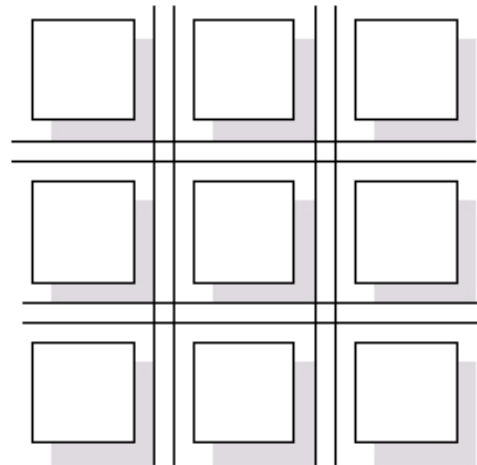
Considerações sobre os blocos

- Granularidade (Grossa x Fina).
- LUT -> Pode ser imaginada como uma mem.
- LUTs->alta funcionalidade-> 2^n , $n=2^k$, k =número de entradas da LUT.

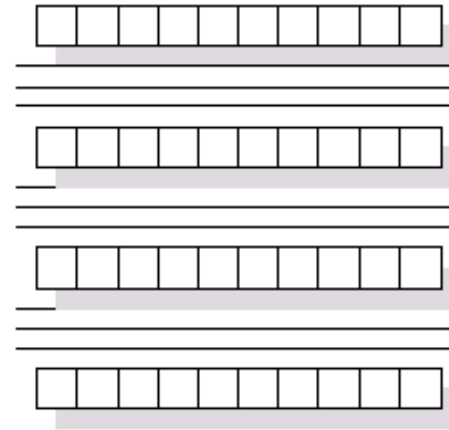


Categorias Comerciais de FPGAs

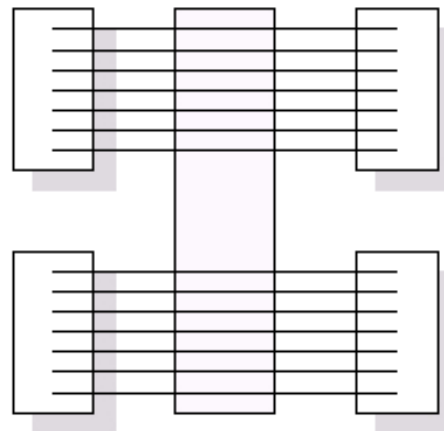
Array simétrico



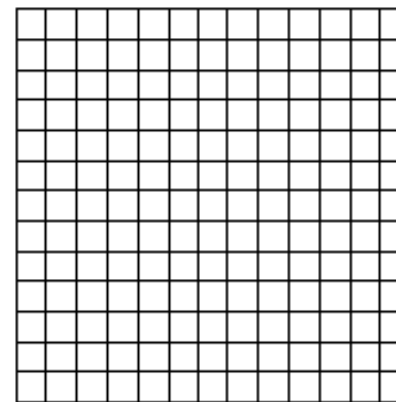
Baseado em linhas



PLD hierárquico



Mar de portas





Desempenhos (Sumário)

- Todas as interconexões discutidas gerarão atrasos em relação a um simples contato metálico utilizado nas interconexões de um MPGA, por exemplo.
- Também, em CPLDs os atrasos são mais previsíveis do que em FPGAs (interconexões segmentadas).
- Tamanhos dos blocos. Por exemplo, bloco maior->desperdício para implementar funções mais simples.



Computação Reconfigurável

- Sistemas computacionais reconfiguráveis-
>Plataformas cujas arquiteturas podem ser modificadas em tempo real para executarem um algoritmo em hardware (forma mais eficiente).
- Sistema microprocessado->"overhead" de busca, decodificação e execução. Processamento genérico, menos eficientes que os sistemas dedicados. Flexíveis apenas na dimensão temporal.
- Sistemas reconfiguráveis são versáteis com desempenho de hardware dedicado.
- PLDs->flexíveis nas dimensões espacial e temporal.

Processo de Projeto para um PLD e técnicas de programação

