Лист1

Old net name	
GND	GND
UART1 1	M1 D1
UART1 2	M1 D2
ADC1	M1 D3
ADC2	M1_D3 M1_D4
D2-1	M1_D4 M1_D5
D2-1 D2-2	M1_D3
SPI1 SS1	M1_D0 M1_D7
—	_
I2C1_CLK	B1
I2C1_SDA	B2
SPI1_CL	B3
SPI1_MI	B4
SPI1_MO	B5
ETH1_1	M2_D1
ETH1_10	M2_D10
ETH1_2	M2_D2
ETH1_3	M2_D3
ETH1_4	M2_D4
ETH1_5	M2_D5
ETH1_6	M2_D6
ETH1_7	M2_D7
ETH1_8	M2_D8
ETH1_9	M2 D9
UART3 1	M3_D1
UART3 2	M3 D2
SPI1 SS3	M3 D7
UART2 1	M4 D1
UART2_2	M4 D2
ADC3	M4 D3
ADC4	M4 D4
D1-1	M4 D5
D1-2	M4 D6
SPI1_SS2	M4 D7
PWR1	P0 D1
PWR2	P0 D2
PWR3	P0 D3
PTP1	M1M4 P1
PTP2	M1M4 P2
SENSOR P1	M1 IO1
SENSOR P2	M1_IO2
SENSOR P3	M1 IO3
SENSOR P4	M1 IO4
GLIDER P1	M4 IO4
GLIDER P2	M4 IO3
GLIDER P3	M4 IO2
GLIDER P4	M4 IO1
IN VCC	VCC0
VCC1	VCC1
VCC2	VCC2
VCC3	VCC3