矩阵转置作业

黄道吉-1600017857

2018-04-02

1 作业目标

- 随机生成N×N矩阵, 对其转置
- 附带验证函数, 验证计算结果
- 解释基本原理, 实验结果, 代码路径, 运行代码

2 基本原理

输入处理 允许输入矩阵的大小(行数)

矩阵生成 利用rand()函数随机生成矩阵

计算过程 将原矩阵拷贝到显存中, 显卡上计算之后再拷贝回内存

验证函数 在cpu上对结果进行验算,有一个位置出错就认为结果不正确

测量时间每一个block记录时间,取最早的起始时间和最晚的结束时间的差值作为程序运行时间.

参考资料 主要参考了https://blog.csdn.net/sunmc1204953974/article/category/6156113中的方法.

3 代码实现

3.1 初始化与设备信息

主要参考了https://blog.csdn.net/sunmc1204953974/article/category/6156113中的函数, 获取本地显卡的一些信息.

```
void printDeviceProp(const cudaDeviceProp &prop){
    printf("Device_Name_:_%s.\n", prop.name);
    printf("totalGlobalMem_:_%d.\n", prop.totalGlobalMem);
    printf("sharedMemPerBlock_:_%d.\n", prop.sharedMemPerBlock);
    printf("regsPerBlock_:_%d.\n", prop.regsPerBlock);
    printf("warpSize_:_%d.\n", prop.warpSize);
    printf("memPitch_:_%d.\n", prop.memPitch);
    printf("maxThreadsPerBlock_:_%d.\n", prop.maxThreadsPerBlock);
    printf("maxThreadsDim[0_-_2]_:_%d.%d.%d.\n", prop.maxThreadsDim[0],

prop.maxThreadsDim[1], prop.maxThreadsDim[2]);
    printf("maxGridSize[0_-_2]_:_%d.%d.\d.\n", prop.maxGridSize[0], prop.maxGridSize[0], printf("totalConstMem_:_%d.\n", prop.totalConstMem);
    printf("major.minor_:_%d.%d.\n", prop.major, prop.minor);
    printf("clockRate_:_%d.\n", prop.clockRate);
    printf("textureAlignment_:_%d.\n", prop.textureAlignment);
    printf("deviceOverlap_:_%d.\n", prop.deviceOverlap);
    printf("multiProcessorCount_:_%d.\n", prop.multiProcessorCount);
}
```

HW-1 document 1600017857

```
bool InitCUDA()
    int count;
    cudaGetDeviceCount(&count);
    if (count == 0)
        fprintf(stderr, "There\_is\_no\_device.\n");
        return false;
    }
    int i;
    for (i = 0; i < count; i++)
        cudaDeviceProp prop;
        cudaGetDeviceProperties(&prop, i);
        printDeviceProp(prop);
        if (cudaGetDeviceProperties(&prop, i) == cudaSuccess){
            if (prop.major >= 1){
                break;
            }
        }
    }
    if(i = count)
        fprintf(stderr, "There_is_no_device_supporting_CUDA_1.x.\n");
        return false;
    cudaSetDevice(i);
    return true;
}
```

3.2 转置与计时

在这种朴素的方法中,对mat和res的访存必然有一个是连续的,所以不必太在意每一个block中,取第0个线程计时,近似作为整个block的执行时间.

HW-1 document 1600017857

```
+ size * size / (blockDim.x * blockDim.y)]
= clock();
}
```

4 实验结果

4.1 测试机器参数

• 显卡: GeForce 920M

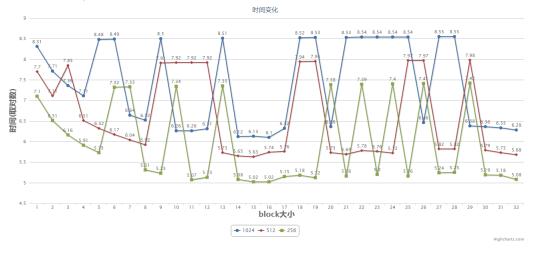
• warpSize: 32

 \bullet maxThreadsPerBlock: 1024

• clockRate: 954000

4.2 运行时间

实验结果如图, 其中数据的波动经多次测试都存在, 推测并不是偶然的误差观察得到, 随着block大小的扩大, 执行时间大体上是下降的, 其中在2的方幂处一般时间比较小在这块显卡上, 取blocksize为16或32结果是很好的.



5 完整的代码及路径