



YOU WANT MORE THAN JUST A JOB
BUILD YOUR CAREER WITH NXP.



OFFRES DE STAGES

www.nxp.com/careers

At NXP we impact day-to-day life for millions of people across the globe through our strategy of 'Secure Connections for a Smarter World'.

NXP works side-by-side with customers to develop cutting-edge products and solutions for **Mobile, the Connected Car, Cyber Security, Portable & Wearable and the Internet of Things**. Interested in knowing what the future will look like?

It's being created right here!

Follow us on :



Contents

Stage ingénieur : réalisation d'une démonstration d'une batterie Lithium Ion pour drones	4
Stage ingénieur : Réalisation d'une démonstration d'une batterie Lithium Ion pour l'automobile	5
Stage ingénieur : Conception hardware et software de cartes électroniques	6
Stage Ingénieur : Développement d'un banc de test pour la validation système de la future génération de circuits destinés à la gestion de batteries dans les véhicules hybrides et électriques	7
Stage ingénieur : Développement d'un outil VBA/LABVIEW de Caractérisation de compatibilité électromagnétique	8
Stage ingénieur : Développement d'une bibliothèque de composants pour la simulation électromagnétique de circuits intégrés	9
Stage Ingénieur : Développement de Déverminage de Circuit Microélectronique	10
Stage Ingénieur : Automotive Post-Silicon Validation	11
Stage ingénieur : Modélisation et vérification d'un système de gestion de batterie	12
Stage ingénieur : Digital Physical Design	13
Stage ingénieur : Test Automotive	14
Stage Ingénieur : Produit Automotive	15
Stage ingénieur : Développement d'une chaîne de mesure en courant pour véhicules électriques	16
Stage ingénieur : Vérification et modélisation comportementale de différents blocs analogiques et d'une top-cell	17
Stage ingénieur : Conception de circuits intégrés analogiques	18
Stage ingénieur : Optimisation d'un logiciel de pré-distorsion digitale pour transistors RF de puissance pour la 5G	19
Stage ingénieur : conception avancée de transistor RF de puissance pour la 5G	20
Stage ingénieur : conception FPGA pour la 5G	21
Stage ingénieur : Conception RF pour la 5G	22
Stage ingénieur : Conception RF Micro-ondes pour la 5G	23
Stage ingénieur : Conception millimétrique pour applications radar	25
Stage Ingénieur : Modélisation d'un transceiver RADAR en modulation digitale	26
Stage ingénieur : Modélisation d'une chaîne d'émission/réception RADAR 77GHz	27
Stage ingénieur : Développement d'un système d'écho RADAR à délais programmable bande E	28
Stage ingénieur : Software embarqué IoT	29
Stage ingenieur: i.MX9 Design For Test	30
Stage ingénieur : amélioration des moyens de validation pour les processeurs sans fil BLE et WIFI	31
Stage ingénieur : Validation du Silicium d'un SoC à l'aide d'un High Level OS	32
Stage ingénieur : Analyse des performances d'un System on Chip	33
Stage ingénieur : Réalisation d'un objet connecté sur un micro-contrôleur innovant	34

Stage ingénieur : Développement Logiciel Embarqué Linux	35
Stage Ingénieur: Multimédias, Réseaux déterministes	36
Stage ingénieur : Sécurisation sur Système Embarqué	37
Stage ingénieur: i.MX Security Systems Engineering	38
Stage ingénieur : Réseau de neurones « Hotword » sur DSP Hifi 4 (f/m)	40
Stage ingénieur : Développement système et applicatif	41
Stage ingénieur : Développement objet – Logiciel de test NFC	42
Stage technicien Développement objet – Logiciel NFC	43
Stage ingénieur Développement matériel FPGA – Logiciel C	44
Stage ingénieur Informatique : Développement d’interfaces graphiques	45



Stage ingénieur : réalisation d'une démonstration d'une batterie Lithium Ion pour drones

Lieu : Toulouse - BL AUTOMOTIVE AAA DES (DRIVER ENERGY SYSTEM)

Profil recherché : Microélectronique Analogique/Systèmes embarqués

REFERENCE POUR POSTULER : R-10012454 sur www.careers.com

Contexte

La taille du marché mondial des batteries devrait atteindre \$93 Mrd en 2025. L'usage des batteries lithium-ion dans les véhicules électriques et les appareils mobiles représenteront la plus grande part de ce marché. Cependant, d'autres applications émergentes, comme les drones ou les accumulateurs d'énergie stationnaires ne seront pas de reste. NXP propose depuis plusieurs années une famille de produits pour des solutions BMS (Battery management system) pour le marché automobile et souhaite étendre leur application à d'autres segments de marché.

Missions

Dans un premier temps, le stagiaire aura pour mission de faire une étude du marché des drones, ainsi que de leurs besoins en termes de performance et fonctionnalités au niveau de la batterie et l'impact sur l'électronique de surveillance (BMS).

La deuxième partie du stage sera consacrée à la réalisation d'une carte BMS qui sera compatible avec le drone NXP de Hovergames (www.hovergames.com) dans le but de proposer un challenge lié à l'utilisation de cette carte.

Profil

- Bonnes connaissances en électronique analogique
- Bonne connaissance des systèmes embarqués et programmation micro
- Anglais technique courant

Dernière année d'école d'ingénieur en électronique
Le candidat devra faire preuve d'autonomie et d'inventivité.



Stage ingénieur : Réalisation d'une démonstration d'une batterie Lithium Ion pour l'automobile

Lieu : Toulouse - BL AUTOMOTIVE AAA DES (DRIVER ENERGY SYSTEM)

Profil recherché : Microélectronique Analogique/Systèmes embarqués

REFERENCE POUR POSTULER : sur www.careers.com

Contexte

La mobilité électrique fait aujourd'hui l'objet d'un fort engouement. Les ventes de véhicules électriques particuliers sont en permanente croissance. La barre des 1 million de véhicules électriques vendus dans le monde a été atteinte en 2017. La batterie est un élément clef pour la performance de ces véhicules, puissance, autonomie, fiabilité etc... NXP développe depuis plusieurs années des solutions électroniques qui permettent aux constructeurs et équipementiers de rester à la pointe des technologies de batteries.

Dans le cadre de la promotion de nouveaux circuits intégrés NXP, le stagiaire aura pour objectif de participer à la conception d'un système de démonstration pour une application de batterie automobile Lithium-Ion, comprenant une carte de gestion BMS, la batterie elle-même ainsi qu'une interface humaine.

Missions

La première partie du stage sera focalisée sur le test de la carte électronique existante ainsi que son soft embarqué existant également. La deuxième partie comprendra l'élaboration d'un cahier des charges d'une démonstration de l'application. La troisième partie sera la réalisation du projet avec la mise au point des fonctions sur le code embarqué de l'interface homme-machine. Le stagiaire sera encadré par un ingénieur expérimenté.

Profil

- Connaissances en électronique analogique
- Connaissance des systèmes embarqués et programmation micro
- Anglais technique courant

Dernière année d'école d'ingénieur en électronique

Le candidat devra faire preuve d'autonomie et d'inventivité.



Stage ingénieur : Conception hardware et software de cartes électroniques

Lieu : Toulouse - BL AUTOMOTIVE AAA DES (DRIVER ENERGY SYSTEM)

Profil recherché : Electronique Analogique/Numérique

REFERENCE POUR POSTULER : R-10012443 sur www.careers.com

Contexte

Le secteur Semi-conducteur de NXP est aujourd'hui le leader mondial dans le domaine des composants électroniques pour le marché automobile.

Le centre de développement en circuit intégré analogique basé à Toulouse a pour mission de répondre au besoin du marché automobile mondial en développant plusieurs gammes de produits. Au sein de la division, l'équipe de Toulouse est responsable du développement complet de nouveaux produits, depuis la définition en passant par le prototype jusqu'à la mise en production. L'équipe travaille en étroite collaboration avec nos différents centres de développement et production situés dans le monde entier.

Au sein de la ligne de produits de contrôle de batterie (BMS), le laboratoire de validation recherche un stagiaire pour une durée de 6 mois pour la validation de futurs circuits intégrés.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Etude des spécifications des nouveaux produits BMS à valider
- Développement d'outils hardware et software dédiés à la validation de ces circuits intégrés (Prototypage, saisie de schéma, suivi de routage, code microcontrôleur, ...)
- Mise en place des nouveaux développements et tests avec des circuits intégrés existants. Validation des outils.

Exigences

Le candidat sera issu d'une école d'ingénieur en électronique ou d'un cycle universitaire EEA. De solides connaissances en électronique analogique et numérique sont nécessaires. Des connaissances en Labview et VBA seraient un plus



Stage Ingénieur : Développement d'un banc de test pour la validation système de la future génération de circuits destinés à la gestion de batteries dans les véhicules hybrides et électriques

Lieu : Toulouse - BL AUTOMOTIVE AAA DES (DRIVER ENERGY SYSTEM)

Profil recherché : Electronique Analogique/Numérique

REFERENCE POUR POSTULER : R-10012443 sur www.careers.com

Contexte

Le secteur Semi-conducteur de NXP est aujourd'hui le leader mondial dans le domaine des composants électroniques pour le marché automobile.

Le centre de développement en circuit intégré analogique basé à Toulouse a pour mission de répondre au besoin du marché automobile mondial en développant plusieurs gammes de produits. Au sein de la division automobile, l'équipe de Toulouse est responsable du développement complet de nouveaux produits, depuis la définition en passant par le prototype jusqu'à la mise en production. L'équipe travaille en étroite collaboration avec nos différents centres de développement et production situés dans le monde entier.

Au sein de la ligne de produits de contrôle de batterie (BMS), le laboratoire de validation recherche un stagiaire pour une durée de 6 mois pour la validation de futurs circuits intégrés.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Etude des spécifications de la nouvelle génération de produits BMS à valider
- Etude du plan de tests système (use case)
- Planification des tâches de développement
- Développement d'outils hardware et software dédiés à la validation système (Prototypage, saisie de schéma, suivi de routage, code microcontrôleur, labview ...)
- Mise en place du banc de test complet et validation des outils avec des circuits intégrés existants.

Profil

Le candidat sera issu d'une école d'ingénieur en électronique ou d'un cycle universitaire EEA. De solides connaissances en électronique analogique et numérique sont nécessaires. Des connaissances en Labview, langage C, VBA seraient un plus.



Stage ingénieur : Développement d'un outil VBA/LABVIEW de Caractérisation de compatibilité électromagnétique

Lieu : Toulouse - BL AUTOMOTIVE CENTRAL ENGINEERING

Profil recherché : Electronique/CEM

REFERENCE POUR POSTULER : R-10012592 sur www.careers.com

Contexte

La division « Advanced Analog Automotive » développe des solutions analogiques hautes performances pour le secteur électronique automobile et industriel. Les 400 personnes du pôle de Toulouse développent des solutions innovantes à forte intégration en électronique analogique mixte et de puissance.

L'équipe ESD/EMC (ElectroStatique Discharge / ElectroMagnetic Compatibility) conçoit, teste et intègre des solutions garantissant la robustesse et le fonctionnement de ces produits soumis à des agressions électrostatiques et électromagnétiques.

Elle développe également des méthodes de simulation et caractérise le comportement électromagnétique et transitoire des circuits intégrés. L'équipe dispose d'un laboratoire de mesures pour évaluer les performances des systèmes embarqués automobiles (capteurs, aide à la conduite, gestion de batterie pour les véhicules électriques, Circuits d'alimentation).

Dans ce contexte, l'équipe ESD/EMC propose un stage de fin d'étude d'une durée de 6 mois pour la mise en place d'un outil consistant séquencer et automatiser les mesures d'immunité et d'émission électromagnétiques conduites.

Missions

Durant ce stage, l'étudiant devra se familiariser avec l'outil et le logiciel de caractérisation ainsi qu'avec son environnement applicatif. Il participera à la création et à la mise en place de nouvelles fonctions de l'outil de contrôle de la mesure CEM de circuits intégrés. Les compétences nécessaires pour ce stage sont Visual Basic (VBA), Macro EXCEL et LABVIEW, banc de test

Le stagiaire participera aux missions suivantes :

- Reprendre l'état de l'art sur ce sujet (outil existant développé en interne),
- Tester, modifier et améliorer l'outil existant,
- Intégrer le séquençement de tests CEM et automatiser la mise en route du produit dans son environnement applicatif,
- Reprendre la nouvelle fonction de calibration DPI développée précédemment et l'adapter pour calibrer la pince d'injection de courant BCI
- Faire les mesures CEM et corréler les résultats avec un outil existant du commerce,
- Créer une documentation technique et un manuel d'utilisation de l'outil

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique et/ou compatibilité électromagnétique.

Connaissances souhaitées : Programmation Visual Basic VBA, Connaissance des macro EXCEL, Connaissance LABVIEW, Notions de CEM et de mesures physiques Un bon niveau d'anglais est exigé.



Stage ingénieur : Développement d'une bibliothèque de composants pour la simulation électromagnétique de circuits intégrés

Lieu : Toulouse - BL AUTOMOTIVE CENTRAL ENGINEERING

Profil recherché : Electronique Analogique/CEM

REFERENCE POUR POSTULER :R-10012591 sur www.careers.com

Contexte

La division « Advanced Analog Automotive » développe des solutions analogiques hautes performances pour le secteur électronique automobile et industriel. Les 400 personnes du pôle de Toulouse développent des solutions innovantes à forte intégration en électronique analogique mixte et de puissance.

L'équipe ESD/EMC (ElectroStatique Discharge / ElectroMagnetic Compatibility) conçoit, teste et intègre des solutions garantissant la robustesse et le fonctionnement de ces produits soumis à des agressions électrostatiques et électromagnétiques.

Elle développe également des méthodes de simulation et caractérise le comportement électromagnétique et transitoire des circuits intégrés.

L'équipe dispose d'un laboratoire de mesures pour évaluer les performances des systèmes embarqués automobiles (capteurs, aide à la conduite, gestion de batterie pour les véhicules électriques, Circuits d'alimentation).

Dans ce contexte, le stagiaire rejoindra l'équipe ESD/EMC pour valider une bibliothèque de composants utilisés dans les systèmes embarqués et pour développer de nouveaux modèles comportementaux.

Missions

Durant ce stage, l'étudiant participera à la mise à jour et au développement d'une bibliothèque de composants utilisés pour les simulations de la compatibilité électromagnétique de circuits intégrés.

À ce jour, la bibliothèque de composants utilise des modèles R, L, C discrets qui présentent quelques limitations lors des simulations (problème de convergence non prise en compte des effets thermiques ...). Les modèles devront être validés sur des cas réels de stress ou d'application et intégrés dans cette librairie. Le stagiaire devra :

- Développer une carte de caractérisation générique pour les composants discrets.
- Caractériser les composants discrets de la librairie (mesure à l'analyseur de réseau en fonction de paramètres tels que la température, la tension d'alimentation, mesure TLP...)
- Développer des modèles comportementaux en Verilog-A
- Valider les modèles par comparaison mesure/simulation

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique et/ou compatibilité électromagnétique
Connaissances souhaitées : Mesures radio fréquence-électronique/microélectronique
Notions en CEM des composants. Langages : Verilog-A



Stage Ingénieur : Développement de Déverminage de Circuit Microélectronique

Lieu : Toulouse - BL AUTOMOTIVE AAA SPM (SAFETY POWER MANAGEMENT)

Profil recherché : Electronique/Génie physique

REFERENCE POUR POSTULER : R-10012450 sur www.careers.com

Contexte

NXP est aujourd'hui le leader mondial dans le domaine des composants électroniques pour le marché automobile. Au sein de la division Advanced Automotive Analog, l'équipe de Toulouse est responsable du développement complet de nouveaux produits, depuis la définition en passant par le prototype jusqu'à la mise en production. L'équipe Safety & Power Management (SPM) travaille en étroite collaboration avec nos différents centres de développement et production situés dans le monde entier.

Le Laboratoire Validation & Investigation de SPM recrute un(e) stagiaire de fin d'étude sur une durée de 6 mois pour supporter le développement de technique de caractérisation électronique et physique sur les circuits analog & mixed signal. Vous participerez à des projets concrets dans une démarche de qualité avancée, qui aboutiront à la mise en œuvre de solutions électroniques pour le marché mondial de l'automobile.

Missions

Le(a) stagiaire prendra en charge les missions suivantes :

- Développement d'une méthodologie de déverminage de circuit microélectronique
- Implémentation de nouvelles techniques de caractérisation et d'analyse sur des faiblesses Design
- Étude des limitations des techniques et identification de contre-mesures

Profil

De Formation Ingénieur en Electronique ou Microélectronique.

Connaissances en Physique appliquée souhaitées.

Goût du travail de Laboratoire.

Rigoureux, organisé et soucieux des résultats.

Capacité à travailler en équipe. Très bon niveau d'Anglais souhaité.



Stage Ingénieur : Automotive Post-Silicon Validation

Lieu : Toulouse - BL AUTOMOTIVE AAA SPM (SAFETY POWER MANAGEMENT)

Profil recherché : Electronique/Génie physique

REFERENCE POUR POSTULER : R-10012450 sur www.careers.com

NXP est aujourd'hui le leader mondial dans le domaine des composants électroniques pour le marché automobile.

Au sein de la division Advanced Automotive Analog, l'équipe de Toulouse est responsable du développement complet de nouveaux produits, depuis la définition en passant par le prototype jusqu'à la mise en production.

L'équipe Safety & Power Management (SPM) travaille en étroite collaboration avec nos différents centres de développement et production situés dans le monde entier.

Le Laboratoire Validation & Investigation de SPM recrute un(e) stagiaire de fin d'étude sur une durée de 6 mois pour supporter la caractérisation manuelle et automatisée de ces circuits analogiques et mixed signal.

Vous participerez à des projets concrets dans une démarche de qualité avancée, qui aboutiront à la mise en œuvre de solutions électroniques pour le marché mondial de l'automobile.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Développement de cartes pour la caractérisation avec Cadence
- Programmation de l'interface logicielle avec LabVIEW, TestStand, CodeWarrior
- Mise en place de l'automatisation de la caractérisation de blocs
- Mesures paramétriques et fonctionnelles des circuits sur banc de mesure
- Coordination avec le responsable de développement et l'équipe projet
- Contribution au développement des méthodes et techniques de caractérisation

Profil :

Niveau d'études : École d'ingénieur en Électronique.

Solides connaissances en électronique analogique et numérique, en outils de conception de carte électronique et en codage sous LabVIEW. Maîtrise des techniques de mesures électriques.

Sens du travail en équipe, méthodologie.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Modélisation et vérification d'un système de gestion de batterie

Lieu : Toulouse - BL AUTOMOTIVE AAA DES (DRIVER ENERGY SYSTEM) -

Profil recherché : Electronique Analogique/Numérique

REFERENCE POUR POSTULER : R-10012448 sur www.careers.com

Contexte

L'équipe de vérification mixed signal basée à Toulouse est en charge de vérifier les circuits intégrés à signaux mixtes pour l'automobile. Dans ce cadre l'équipe est amenée à vérifier le comportement du circuit électronique en simulation avant sa fabrication. Dans le cadre d'un projet phare pour les véhicules électriques, nous souhaitons modéliser et vérifier un système complet de gestion de batterie comprenant plusieurs circuits intégrés assemblés en série. Afin de participer au déploiement de nouvelles techniques de vérification au sein de l'équipe, nous recherchons un stagiaire de fin d'étude sur une durée de 6 mois.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Apprentissage ou approfondissement des méthodologies de vérification mixed signal de type Verilog-AMS (VAMS), UVM (Universal Verification Methodology) et UVM-MS (UVM Mixed Signal)
- Apprentissage du fonctionnement d'un circuit mixte de gestion de batterie automobile
- Conception d'un environnement de simulation (V-AMS, System Verilog, UVM) comportant plusieurs instances du même circuit (conception d'un système complet).
- Concevoir et dériver des cas d'utilisations du système

Profil

Niveau d'études : Dernière année d'école d'ingénieur en électronique

Connaissances requises en :

- Conception de circuits électroniques numériques (VHDL et/ou Verilog et/ou SystemVerilog) et analogiques
- Bonne compréhension des schémas analogiques
- Bonne compréhension des concepts de vérification (idéalement connaissance d'UVM)
- Bonne capacité à synthétiser les concepts et à avoir une vue système
- Bonne capacité de communication verbale et écrite en français et en anglais
- La maîtrise d'un langage de programmation objet
- La maîtrise d'un langage de script (idéalement Python)
- La maîtrise d'un ou plusieurs outils d'EDA est un plus : Cadence Virtuoso, Cadence NCSim



Stage ingénieur : Digital Physical Design

Lieu : Toulouse - BL AUTOMOTIVE AAA CENTRAL ENGINEERING

Profil recherché : Microélectronique/ Numérique

REFERENCE POUR POSTULER : R-10012498 sur www.careers.com

Contexte

Le groupe de conception numérique au sein de l'organisation « Automobile Analog et Mixed-Signal » développe des fonctions logiques pour des systèmes de sécurité tel que le freinage, le Power Management de microcontrôleurs et les systèmes de monitoring des batteries pour véhicules électriques. Les fonctions principales de nos circuits intégrés sont de type : interface de communication avec un MCU externe, gestion des registres et mémoires internes, machines d'états pour le « power management », intégration de microcontrôleur (potentiellement), filtrage numérique et fonctions complexes de traitement du signal ainsi que diverses fonctions liées à la sécurité dans le domaine automobile et la DFT (Design for Test).

Nous recherchons actuellement un stagiaire de fin d'étude sur une durée de 6 mois pour mettre en place l'automatisation d'un flow digital back end générique

Ce stage vous donnera une vue d'ensemble des phases de conception de circuit intégrés numériques et vous permettra d'appréhender les derniers outils de CAO tel que INNOVUS de Cadence

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- - Exploration des flow existants internes (NXP) & Externes (EDA)
- - Construire un flow générique transposable d'un projet à l'autre
- - Validation des données d'entrée du flow.
- - Automatisation du rapport de qualité des données de sortie.
- - Validation de ce flow sur un test case IP réel.
- - Documentation et présentation du flow à l'équipe design.

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en microélectronique (option numérique).

Connaissances en description hardware RTL.

Langages : Verilog / VHDL. Outils de synthèse logique et de simulation.

Langages de scripting : TCL / Python ...Un bon niveau d'anglais est exigé.



Stage ingénieur : Test Automotive

Lieu : Toulouse - BL AUTOMOTIVE AAA SPM (SAFETY POWER MANAGEMENT)

Profil recherché : Electronique/Génie physique

REFERENCE POUR POSTULER : R-10012451 sur www.careers.com

Contexte

Le département SPM (Safety Power Management) au sein de l'organisation AAA (Advanced Analog Automotive) situé à Toulouse développe des produits dédiés au marché Automobile pour des applications safety (Braking) et Power Management attaché aux micro-contrôleurs de NXP ou de ses concurrents.

Le Groupe Test Engineering est en charge du développement de l'équipement de test automatique de production aussi utilisé pour la caractérisation et la qualification du produit.

Le groupe Test SPM recrute un stagiaire pour un projet de fin d'études d'une durée de 6 à 9 mois dans le cadre du développement d'un produit dédié à des application braking ABS et ESP.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

Création et validation d'une carte d'essai générique sur plateforme ADVANTEST 93K

- Analyses de la configuration testeur et définition de la configuration de la carte d'essai
- Validation de l'architecture de la carte avec l'équipe de test NXP
- Création du schéma CADENCE, définition des règles de layout
- Création du checker board (méthode de contrôle de la qualité de fabrication de la carte d'essai)
- Codage du programme du checker board
- Création du manuel utilisateur de la carte d'essai

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur génie électrique

Connaissances en électronique, physique des composants, mesures électriques, outils bureautique (office), outils de labo, programmation

Langage : Un bon niveau d'anglais est exigé.



Stage Ingénieur : Produit Automotive

Lieu : Toulouse - BL AUTOMOTIVE AAA SPM (SAFETY POWER MANAGEMENT)

Profil recherché : Electronique/Génie physique

REFERENCE POUR POSTULER : R-10012441 sur www.careers.com

Contexte

Le département SPM (Safety Power Management) au sein de l'organisation AAA (Advanced Analog Automotive) situé à Toulouse développe des produits dédiés au marché Automobile pour des applications safety (Braking) et Power Management attaché aux micro-contrôleurs de NXP ou de ses concurrents.

Le Groupe Product Engineering qui a la responsabilité de la conformité du produit à sa spécification, gère le process de validation, la caractérisation, la qualification et l'industrialisation du produit.

Le groupe product SPM recrute un stagiaire pour un projet de fin d'études d'une durée de 6 à 9 mois dans le cadre de la qualification d'un produit dédié à des application braking ABS et ESP.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Prise de connaissance de la spécification produit et du processus de qualification d'un produit pour l'automobile (AECQ100)
- Analyse et optimisation des équipements de fiabilité (HTOL, HAST, Burn In)
- Suivi des tests de fiabilité et analyse des résultats de test ATE.
- Synthèse des résultats et participation aux rapports 8D

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur génie électrique ou génie physique

Connaissances en électronique, physique des composants, notions sur la fiabilité des composants, outils bureautique (office), outils de labo, programmation

Langage : Excel, Python peut-être une aide pour programmer des macros.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Développement d'une chaîne de mesure en courant pour véhicules électriques

Lieu : Toulouse - BL AUTOMOTIVE AAA CENTRAL ENGINEERING -

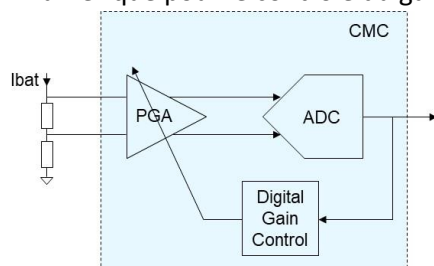
Profil recherché : Electronique Analogique/Numérique

REFERENCE POUR POSTULER : R-10012470 sur www.careers.com

Le centre de design en circuit intégré basé à Toulouse a pour mission de répondre au besoin du marché automobile mondial en développant plusieurs gammes de produits servant le développement des véhicules autonomes et électriques. Le stage se déroulera au sein de l'équipe IP de la BU (Business Unit) AAA à Toulouse. Ce groupe a en charge de développer des IPs pour l'ensemble des groupes Automotive de NXP. Ces IPs doivent être optimisés et assez polyvalents afin qu'ils puissent être utilisés par un maximum de BU dans des projets différents.

Vos Missions

Pour le développement des véhicules électriques, afin de mesurer le courant des batteries, une chaîne de mesure en courant (CMC) est implémentée composée d'un amplificateur de tension à gain variable (PGA), d'un convertisseur analogique-numérique (ADC Sigma Delta) et d'une boucle de retour numérique pour le contrôle du gain.



Le/La stagiaire aura pour missions :

- Se familiariser avec les différents éléments de la chaîne de mesure en courant
- De modéliser ces éléments (modèles matlab, modèles verilogAMS)
- De dimensionner les paramètres de la boucle de gain (seuils, coefficients de l'ADC, filtrage numérique) et gérer les synchronisations de changement de gain
- Participer au développement du RTL de la partie numérique ou bien vérifier les performances analogues du PGA (En fonction du profil du stagiaire)
- Vérifier, avec des simulations mixtes analogues/digitales, la fonctionnalité et les performances paramétriques de la chaîne

Profil

- Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en Électronique
- Connaissances en traitement du signal et conception mixed-signal, analogue, numérique
- Connaissances des différentes architectures ADC
- Matlab/Simulink
- Un bon niveau d'anglais est exigé.



Stage ingénieur : Vérification et modélisation comportementale de différents blocs analogiques et d'une top-cell

Lieu : Toulouse - BL AUTOMOTIVE AAA SPM (SAFETY POWER MANAGEMENT)

Profil recherché : Electronique Analogique/Numérique

REFERENCE POUR POSTULER : R-10012403 et R-10012402 sur www.careers.com

Le stagiaire évoluera au sein du groupe de design de blocs analogiques et mixe-mode. Notre groupe est en charge du flow complet de conception (spec, design, vérification, DFT, Simulation, routage, caractérisation au labo et sur testeur automatique).

Ces blocs sont présents dans des circuits intégrés mixtes pour réaliser des fonctions globales de type Power Management.

Vos missions :

Le/La stagiaire devra réaliser la vérification et la modélisation comportemental de différent blocs analogiques et d'une top-cell.

Il validera la fonctionnalité des blocs vis-à-vis de la spécification (en fonction de variable tel que la température, le process, les données statistiques, ...) en travaillant en collaboration avec le designer responsable du bloc.

Il validera également en simulation ces blocs à l'intérieur du produit complet et aura la possibilité d'améliorer la performance du produit.

Il reportera et documentera tous les bugs trouvés dans un but d'amélioration continue.

Votre profil :

Connaissance approfondie des outils Cadence,

Connaissance approfondie de la conception de la micro-électronique et de la conception d'un circuit uE Analogique et mixte,

Connaissance du langage VerilogA,

Bon niveau d'Anglais obligatoire



Stage ingénieur : Conception de circuits intégrés analogiques

Lieu : CAEN – BL STI (Secure Transaction Identification)

Profil recherché : Electronique Analogique

REFERENCE POUR POSTULER : R-1001 sur www.careers.com

Contexte

Description de votre BL

Le département STI (Secure Transaction Identification) au sein de l'organisation S&C (Secure and Connectivity) située à Mougins développe des produits NFC (Near Field Communication) dédiés au marché des téléphones mobiles.

L'équipe Power Management a la responsabilité de concevoir toute la partie gestion d'alimentation pour les circuits NFC et recrute un stagiaire pour un projet de fin d'étude d'une durée de 6 mois afin de travailler sur les nouvelles plateformes.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- - conception de modules analogiques pour un convertisseur DCDC
- - vérification de ces mêmes modules analogiques
- - écriture de model en verilogams
- - layout de ces mêmes modules analogiques
- - vérification mixte du convertisseur DCDC au niveau top

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique spécialité micro-électronique analogique

Connaissances en analogie

Connaissances des outils cadence

Un bon niveau d'anglais est exigé.



Stage ingénieur : Optimisation d'un logiciel de pré-distorsion digitale pour transistors RF de puissance pour la 5G

Lieu : Toulouse - BL RF POWER

Profil recherché : Informatique/Traitement du signal

REFERENCE POUR POSTULER : R-10012487 sur www.careers.com

Contexte

Le(a) stagiaire sera accueilli(e) au sein du groupe RF de NXP basé à Toulouse. Cette organisation développe solutions RF de puissance (transistors, MMIC, modules) pour les applications radios cellulaires, radars, scientifiques et médicales.

Missions

Intégré(e) au sein de l'équipe « Système et Solutions » pour une durée de 6 mois, le(la) stagiaire sera en charge de l'optimisation d'un logiciel de pré-distorsion digitale pour transistors RF de puissance. Le stagiaire devra mettre en œuvre des techniques de traitement du signal et de programmation Matlab afin de mesurer puis d'optimiser le temps d'exécution d'un outil spécifique dédié au test des transistors RF utilisés dans les réseaux de communication 5G.

Exigences

Le(la) candidat(e) doit être en 5^è année d'école d'Ingénieur ou Master II en Informatique, avec une option traitement du signal ou réseau de radiocommunication.

Le(la) candidat(e) doit bien maîtriser la programmation logicielle (langages C & Matlab) de façon autonome. Il (elle) devra connaître les techniques de bases de traitement du signal, (FFT, IFFT, filtrage) et avoir une connaissance des réseaux de communication mobile.

Le(la) candidat(e) doit témoigner d'une première expérience de programmation sous Matlab.

Un bon niveau d'anglais est exigé à l'écrit comme à l'oral.

Le(la) candidat(e) doit avoir le goût du travail en équipe et être animé(e) par un esprit curieux et volontaire.



Stage ingénieur : conception avancée de transistor RF de puissance pour la 5G

Lieu : Toulouse - BL RF POWER

Profil recherché : Electronique RF

REFERENCE POUR POSTULER : R-10012497 sur www.careers.com

Contexte

Le(a) stagiaire sera accueilli(e) au sein du groupe RF de NXP basé à Toulouse. Cette organisation développe solutions RF de puissance (transistors, MMIC, modules) pour les applications radios cellulaires, radars, scientifiques et médicales.

Missions

Intégré(e) au sein de l'équipe « Conception Nouveau Produit » pour une durée de 6 mois, le(la) stagiaire développera de nouvelles structures de préadaptation des transistors destinées à améliorer leur performance et leurs facilités d'utilisation pour les applications large bande de la 5ème génération de réseaux cellulaires (5G). Utilisant les outils de CAO et les modèles de transistors développés par NXP, il(elle) analysera les différentes options et les mettra en œuvre par la mise au point de prototypes.

Votre Profil

Le(la) candidat(e) doit avoir être en 5è année d'école d'Ingénieur ou Master II en Electronique, avec une option RF.

La maîtrise des notions RF de base (paramètres [S], théorie des lignes de transmission, abaque de Smith, adaptation d'impédance) est indispensable, ainsi qu'une première expérience avec des outils de simulation RF tel qu'ADS (Keysight) et Matlab.

Le(la) candidat(e) doit témoigner d'une première expérience de mesure avec des Analyseurs de Réseaux RF et des Analyseurs de Signaux.

Un bon niveau d'anglais est exigé à l'écrit comme à l'oral.

Le(la) candidat(e) doit avoir le goût du travail en équipe et être animé(e) par un esprit curieux et volontaire.



Stage ingénieur : conception FPGA pour la 5G

Développement sur FPGA d'un module de contrôle USB / multi protocoles dédié aux circuits RF 5G

Lieu : Caen – BL SAS (Smart Antenna Solutions)

Profil recherché : Electronique Digital Design

REFERENCE POUR POSTULER : R-10012494 sur www.careers.com

Contexte

Dans la Business Line Smart Antenna Solutions, les produits RF garantissent l'intégrité du signal aussi bien dans la réception que dans la transmission. Les produits sont des composants intégrés placés entre l'antenne et le circuit principal de connectivité (System_on_Chip) dans l'application du client. Les produits SAS ciblent les applications mobiles grand public combinant WLAN, 5G, LTE et GPS, ainsi que des infrastructures de stations de base, tels que des produits LNA / Switch / Driver et amplificateurs moyenne puissance.

L'équipe, basée à Caen, est en charge de développer ce type de composants et recherche un stagiaire de fin d'études sur une durée de 6 mois afin de développer une solution permettant d'unifier le contrôle en laboratoire de ces différents composants. Ces circuits peuvent être contrôlés via différents protocoles (MIPI_RFFE, SPI, I2C ou autres) et nécessitent de multiples équipements différents, souvent contrôlés par le port USB d'un PC.

Dans le cadre de l'optimisation des matériels labo, un FPGA sera utilisé pour unifier le matériel de contrôle ainsi que son interface utilisateur, via la réalisation d'un contrôleur USB / multi protocoles (PC -> FPGA -> Circuit).

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Découvrir le flot de design numérique et FPGA, ainsi que les protocoles des produits SAS
- Spécifier, implémenter et vérifier le code RTL d'un contrôleur USB / Multi protocole sur FPGA
- Spécifier, implémenter et vérifier l'interface utilisateur du contrôleur USB sur PC

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique spécialité systèmes numériques.

Connaissances en Cadence, FPGA, VHDL, Verilog, Perl, Tcl, C et C# sont un plus.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Conception RF pour la 5G

Lieu : Caen – BL SAS (Smart Antenna Solutions)

Profil recherché : Electronique RF et/ou millimétrique

REFERENCE POUR POSTULER : R-10012496 sur www.careers.com

Contexte

Le(a) stagiaire sera accueilli(e) au sein du groupe « Smart Antenna Solution » qui développe des composants intégrés placés entre l'antenne et le circuit principal de connectivité dans l'application du client. Les produits SAS ciblent les applications mobiles grand public ainsi que des infrastructures de stations de base pour le nouveau standard de communication 5G.

L'équipe en charge de développer ces composants recherche un stagiaire de fin d'étude sur une durée de 6 mois afin de développer des méthodes peu coûteuses pour évaluer les performances RF. L'idée étant de trouver des corrélations avec des mesures indirects simples.

Missions

Un premier objectif est d'utiliser des algorithmes de traitement associés aux différentes étapes de la mise en œuvre de tests indirects, à savoir la sélection de mesures indirectes, la construction de modèles de prédiction et l'évaluation de l'efficacité de tests indirects.

Sur la base d'une analyse des différentes approches utilisées :

- Les algorithmes les plus pertinents seront sélectionnés, optimisés et mis en œuvre.
- Une étude entre efficacité et coût sera réalisée.

Un deuxième objectif est d'étudier les potentialités des tests indirects.

Tous les développements seront démontrés en utilisant un modèleur de faisceau 5G comme véhicule de test, en se concentrant sur les blocs de transmission et de réception dans le but d'estimer les paramètres RF (puissance, linéarité, sensibilité ...).

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique spécialité RF.

Les compétences requises concernent principalement les mathématiques (statistiques informatiques) Une bonne connaissance dans le domaine de conception électronique / microélectronique est également nécessaire.

Connaissances avec les outils Virtuoso, Cadence sont un plus.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Conception RF Micro-ondes pour la 5G

Lieu : Caen – BL SAS (Smart Antenna Solutions)-

Profil recherché : Electronique RF Analogique

REFERENCE POUR POSTULER : R-10012495 sur www.careers.com

Contexte

Dans la Business Line Smart Antenna Solutions, les produits RF garantissent l'intégrité du signal aussi bien dans la réception que dans la transmission. Les produits sont des composants intégrés placés entre l'antenne et le circuit principal de connectivité (System_on_Chip) dans l'application du client. Les produits SAS ciblent les applications mobiles grand public combinant WLAN, LTE et GPS, ainsi que des infrastructures de stations de base, LNA / Switch / amplificateurs et modeleur de faisceau pour le nouveau standard de communication 5G. L'équipe, basée à Caen, est en charge de développer ce type de composants et recherche un stagiaire de fin d'étude sur une durée de 6 mois afin de mener une étude comparative sur les différentes topologies/architectures de déphaseur pour des applications millimétriques.

Missions

Le contexte général de ce stage est le développement de circuit frontaux 5G dans les bandes millimétriques (bande K's). Une des principales caractéristiques des circuits frontaux 5G est de permettre le « beam forming ». En ce sens, les circuits doivent être capable de commander des panneaux d'antennes ; d'un point de vue système, le composant intègre donc sa propre intelligence afin de programmer le gain et la phase sur différents canaux afin de focaliser le faisceau généré par les panneaux d'antenne. L'objectif principal de ce travail de stage est de s'intéresser au bloc permettant d'effectuer les opérations de déphasage (le VM : Vector Modulator).

Les grandes étapes du stage sont décrites ci-dessous :

- Assimiler et comprendre le fonctionnement les 2 types de VM à comparer
 - Filtre polyphase + SW CPW phase shifter
 - Branch line coupler + active amplifier with bias programming
- Etablir les performances typiques de chacune de ces topologies à l'aide de simulations en lien avec le procédé considéré
 - Une courte phase de conception sera nécessaire
 - L'étudiant devra également concevoir un branch-line coupler et en réaliser l'optimisation/extraction à l'aide d'un simulateur EM
 - Comparer les performances des 2 approches sur la base de paramètres clefs dérivés les requêtes du produit
- Comparer avec l'état de l'art en termes de performances

Délivrables à l'issue du stage

- Un rapport détaillé comprenant la comparaison des performances des 2 approches en regard des spécifications initiales
- Une comparaison avec l'état de l'art sur le sujet
- Une première base de données comprenant une extraction de chacune des approches

Profil :

Niveau d'études : Bac + 5, Master Recherche ou dernière année d'école d'ingénieur en électronique spécialité RF et ou millimétrique

Compétences requises :

- Conception analogique RF
- Connaissance des outils de conception standard incluant le layout
- Esprit de synthèse
- Créativité

La connaissance des outils d'extraction électromagnétique est un plus



Stage ingénieur : Conception millimétrique pour applications radar

Lieu : Toulouse– BL IDA (INFOTAINMENT DRIVER ASSISTANCE) RADAR

Profil recherché : Electronique RF

REFERENCE POUR POSTULER : R-10012535 sur www.careers.com

Contexte

L'équipe de conception de circuit RADAR 77 GHz pour l'automobile basée à Toulouse est en charge de la définition, conception, vérification et validation de circuits opérant à des longueurs d'onde millimétrique.

Ces circuits radar permettent d'assurer la régulation de vitesse, l'anticollision et à terme des fonctions de détection essentielles au véhicule autonome ou semi-autonome.

Dans ce cadre, nous recherchons un stagiaire de fin d'étude sur une durée de 6 mois afin de réaliser les missions suivantes :

Missions

Au sein de l'équipe de développement de projet, le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Grace au flot de conception de Cadence, conception de passifs types *transformers* ou *balun* en technologie CMOS 28nm : conception et layout de structures pour un circuit de test en fonction des contraintes des blocs millimétriques associés (mixer, LNA). Ces passifs devront supporter la gamme de fréquence radar 77 GHz 81 GHz
- Evaluation de la portabilité des designs à la fréquence de 140 GHz
- Evaluation des performances de circuit type « mixer » ou LNA à la fréquence de 140 GHz

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en micro-électronique ou électronique avec des connaissances RF et millimétriques

Connaissances dans le flot de développement Cadence et/ou ADS

Connaissances dans le développement de structures RF ou millimétriques

Un bon niveau d'anglais est exigé, afin de pouvoir rédiger le rapport de stage en anglais et afin de pouvoir présenter son travail à des collègues non francophones.



Stage Ingénieur : Modélisation d'un transceiver RADAR en modulation digitale

Lieu : Toulouse– BL IDA (INFOTAINMENT DRIVER ASSISTANCE) RADAR

Profil recherché : Electronique RF

REFERENCE POUR POSTULER : R-10012536 sur www.careers.com

Contexte

L'équipe circuit pour radar 77GHz, basée à Toulouse est en charge de concevoir les circuits intégrés pour l'automobile permettant de participer à la réalisation de fonctions d'anticollision et à terme de véhicule autonome.

Elle recherche un stagiaire de fin d'étude du cycle ingénieur sur une durée de 6 mois

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Etude théorique de schéma de modulation pour application millimétrique
- Développement sous SystemVue d'une chaîne d'émission (et réception) de signaux radar : architecture digitale basée sur la modulation I/Q

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique, avec des connaissances en outil de simulation (matlab, ADS, ...) et intéressé par de la modélisation système.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Modélisation d'une chaîne d'émission/réception RADAR 77GHz

Lieu : Toulouse – BL IDA (INFOTAINMENT DRIVER ASSISTANCE) RADAR

Profil recherché : Electronique RF

REFERENCE POUR POSTULER : sur www.careers.com

Contexte

L'équipe circuit pour radar 77GHz, basée à Toulouse est en charge de concevoir les circuits intégrés pour l'automobile permettant de participer à la réalisation de fonctions d'anticollision et à terme de véhicule autonome.

Elle recherche un stagiaire de fin d'étude du cycle ingénieur sur une durée de 6 mois.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Etude d'une chaîne d'émission/transmission RADAR avec modélisation des blocs en SystemC (à travers un outil de modélisation graphique type Simulink)
- Etude des limitations liées à ce nouvel outil. Comparaison avec les outils existants

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique, avec des connaissances en outil de simulation (matlab, ADS, ...) et intéressé par la modélisation système.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Développement d'un système d'écho RADAR à délais programmable bande E

Lieu : Toulouse – BL IDA (INFOTAINMENT DRIVER ASSISTANCE) RADAR

Profil recherché : Electronique RF

REFERENCE POUR POSTULER : R-10012534 sur www.careers.com

Contexte

L'équipe de validation de RADAR Automobile basée à Toulouse est en charge de la caractérisation de circuits opérant à des longueurs d'onde millimétrique. Faisant partie de l'équipe de Design, elle assure un support pendant toute la phase de développement dans des domaines tels que la HF, l'électronique analogique et le digital.

Dans ce cadre, nous recherchons un stagiaire de fin d'étude sur une durée de 6 mois afin de réaliser les missions suivantes :

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Recherche bibliographique sur la mise en œuvre d'un système de génération d'écho et sur la cohérence entre tons
- Définition du système et rédaction d'un cahier des charges
- Mise en œuvre de celui-ci
- Validation du système
- Rédaction d'une procédure d'utilisation

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en Electronique HF

Connaissances en mesures et instrumentation HF (analyseur de réseaux vectoriel) et en LabView.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Software embarqué IoT

Lieu : Caen

Profil recherché : Embedded SW

REFERENCE POUR POSTULER : R-10011296 sur www.careers.com

Contexte

Pour le groupe IoT Solutions, nous proposons un stage sur le développement de logiciels embarqués afin de travailler sur notre plateforme de reconnaissance vocale.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Création d'un démonstrateur mettant en œuvre les plateformes de développement Audio processing et/ou Vision et/ou Anomaly detection.
- Validation et tests de programmes et matériels existants en cours de développement chez NXP sur ces 3 plateformes.
- Réalisation d'un démonstrateur autour de ces plateformes et mettant en œuvre un (ou plusieurs) kit(s) de prototypage rapide IoT et/ou notre plateforme i.MX RT.
 - En fonction de la progression du stagiaire au cours des 6 mois ainsi que de son orientation, des extensions au sujet pourront être considérées :
 - Intégration d'un élément sécurisé
 - Intégration d'un algorithme de machine learning
 - Présentation du démonstrateur dans des salons et lors de manifestations organisées par NXP
- Le cas d'application du démonstrateur sera à choisir par le stagiaire et à valider par le maître de stage (eSANTÉ, équipement domotique, Industrie 4.0...)
 - Ce projet d'application proposé par le stagiaire sera un des critères de sélection du candidat.

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en systèmes embarqués

Connaissances souhaitées en :

- IoT de manière générale et plus précisément en développement du SW embarqués (µContrôleurs 32 bits)
- Standards de communication sans fil pour IoT (BLE, THREAD, ZIGBEE ou autre)
- Si possible, connaissances en audio processing et techniques d'annulation de bruit.
Langages : C
- Un excellent niveau d'anglais est exigé.



Stage ingénieur: i.MX9 Design For Test

Lieu : SOPHIA ANTIPOLIS

Profil recherché : Micro-électronique/Numérique

REFERENCE POUR POSTULER : R-10012493 sur www.careers.com

Contexte

Au sein du département MICR de la Business Unit Sécurité et Connectivité, notre équipe basée à Mougins dans les alpes maritimes, est en charge de la définition et du développement de processeurs applicatifs i.MX (<https://www.nxp.com/products/processors-and-microcontrollers/arm-based-processors-and-mcus/i.mx-applications-processors/i.mx-8-processors:IMX8-SERIES>) pour les marchés automobiles et industriels et recherche un stagiaire de fin d'étude sur une durée de 6 mois.

Missions

Ce stage a pour objectif d'analyser et d'évaluer de nouvelles architectures de test pour les processeurs applicatifs i.MX9 de la prochaine génération pour améliorer la modularité, la couverture de test, et l'orthogonalité de cette architecture avec les modes fonctionnels de fonctionnement. Le stagiaire sera en contact avec les équipes d'architectes, d'intégration, et de test pour appréhender les problématiques liées au test, définir les axes d'améliorations avant de les mettre en place et de les évaluer.

Mots clefs : Architecture de test, ATPG, Memory Bist, codage RTL, Simulation RTL, analyse temporelle.

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en micro-électronique

Connaissances en langage HDL (VHDL, Verilog), C.

Un bon niveau d'anglais est exigé.



Stage ingénieur : amélioration des moyens de validation pour les processeurs sans fil BLE et WIFI

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Microélectronique

REFERENCE POUR POSTULER : R-10012539 sur www.careers.com

Contexte

L'équipe Processeurs Connectés de l'organisation Micro R&D, basée à Caen et Mougins est en charge de la définition, du développement matériel et de la validation d'émetteurs récepteurs RF intégrés pour les marchés automobiles et industriels et recherche un(e) stagiaire sur une durée de 6 mois.

Missions

Dans le cadre du laboratoire de validation RF, vous prendrez en charge l'analyse des moyens de validation existants plus particulièrement en se concentrant sur :

- La génération des signaux multiples et complexes pour les besoins des tests systèmes
- L'analyse de performances avec variation d'impédance (mesure Load Pull) de signaux RF complexes
- Le stockage des données et les liens entre performances mesurées et les spécifications.

Sur les bases de cette analyse, vous ferez des propositions d'amélioration et vous réaliserez une implémentation de solution à l'aide des logiciels LABVIEW/TESTAND, et en utilisant le matériel du laboratoire RF. Une fois la solution validée, vous en ferez le déploiement opérationnel.

Profil

Niveau d'études : Bac + 5, cinquième année d'école d'ingénieur en micro-électronique

Connaissances en électronique et télécom, appareil de laboratoires, outil d'automatisation de mesure, algorithmique.

Autonomie et curiosité sont des atouts indispensables.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Validation du Silicium d'un SoC à l'aide d'un High Level OS

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Electronique/systèmes embarqués

REFERENCE POUR POSTULER : R-10012540 sur www.careers.com

Contexte

Notre département développe les plateformes d'Application (AP) multimédia i.MX dernière génération et recrute un stagiaire de fin d'étude sur une durée de 6 mois afin de créer un nouvel environnement de vérification pour les future SoC.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Amélioration la couverture de Silicon Validation en utilisant un high level operating system
 - Evaluation des avantages / inconvénients liées à l'utilisation d'un high level OS pour la validation du silicium d'un SoC
 - Développement d'un SDK dédié, orienté multimédia et vidéo
 - Développement de test cases et debug sur i.MX SoC
 - Génération de la documentation associée

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur.

Connaissances en électronique, design (RTL, Verilog) et design verification.

Connaissances en software, langage C, operating system (Free RTOS / Linux / ...).

Un bon niveau d'anglais est exigé.



Stage ingénieur : Analyse des performances d'un System on Chip

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Microélectronique

REFERENCE POUR POSTULER : R-10012643 sur www.careers.com

Contexte

NXP est un des leaders mondiaux dans le développement et la fabrication de produits semi-conducteurs dans les applications embarquées pour les marchés de l'automobile, du grand public, de l'industriel, des communications.

L'équipe MCU/SOC de l'organisation Micro R&D, basée à Mougins est en charge de la définition et du développement matériel de processeurs applicatifs i.MX pour les marchés automobiles et industriels et recherche un stagiaire de fin d'étude sur une durée de 6 mois

Missions

Le stagiaire prendra en charge/réalisera les missions suivantes :

- Etude des caractéristiques et du profil des transactions initiées vers la mémoire système DRAM.
- Développement de fonctions paramétrables de génération de transactions utilisables sur simulateur et sur silicium.
- Mesure de la bande passante et de la latence.
- Intégration du générateur et de l'analyseur dans l'environnement de simulation du System On Chip.
- Développement d'un outil d'analyse statistique des résultats.
- Corrélation entre l'estimation des performances et les mesures sur silicium.

Exigences

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en micro-électronique

Connaissances en langage HDL (VHDL, Verilog) et langage C.

Un bon niveau d'anglais est exigé



Stage ingénieur : Réalisation d'un objet connecté sur un micro-contrôleur innovant

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Electronique

REFERENCE POUR POSTULER : R-10012506 sur www.careers.com

Contexte

L'équipe « Connectivity SW », basée à Sophia Antipolis, est en charge du développement de couches protocolaires pour l'internet des objets, sur une gamme de produits Kinetis de notre division Microcontroller.

Nos solutions permettent la création d'objets connectés et contribuent à faire de NXP un leader de l'Internet Of Things.

Dans ce contexte, nous sommes à la recherche un stagiaire de fin d'étude sur une durée de 6 mois qui réalisera un objet connecté à base d'un processeur innovant.

Grace à ce prototype, les performances de ce cœur ainsi que l'environnement de développement associé pourront être évalués.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- En collaboration avec l'équipe R&D, définir le protocole de communication privilégié - BLE, ZigBee, Thread ou ZCLIP ainsi que les métriques de performance pour le processeur et la toolchain associée.
- Développer ou intégrer une application embarquée.
- Effectuer un benchmark et rédiger un rapport de performance.
- Proposer des améliorations
- Participer activement à la vie de l'équipe.

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique, télécom ou informatique.

Connaissances en C/C++. Un gout personnel pour la programmation sur microcontrôleur.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Développement Logiciel Embarqué Linux

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-10012532 sur www.careers.com

Contexte

L'équipe Microcontrollers Advanced Technologies (MICR AT), basée à Sophia Antipolis est en charge du développement de produits et services logiciels pour les clients utilisant les processeurs NXP, et recherche un(e) stagiaire de fin d'étude sur une durée de 6 mois.

Missions

Le stagiaire participera aux activités de développement ou d'automatisation de tests de sous-systèmes logiciels (audio, vidéo, connectivité, réseau) dans des distributions Linux spécialement modifiées pour les besoins des clients de NXP:

Sujet #1 (Integration/Développement) :

- Ajout de nouvelles fonctionnalités à des sous-systèmes existants
- Correction de bugs et validation des correctifs
- Développement de bibliothèques logicielles spécifiques clients
- Développement de pilotes dans le noyau Linux (audio, vidéo, écran tactile, USB, WIFI...)
- Intégration de sous-systèmes/librairies/drivers dans les produits existants ou les nouveaux produits.

Sujet #2 (Infrastructure):

- Participation au développement/amélioration d'un outil de test automatisé du type LAVA (<https://www.linaro.org/engineering/projects/lava/>)
- Participation au développement/amélioration d'un outil d'intégration continue du type Jenkins (<https://jenkins.io/>)

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en informatique et systèmes embarqués, ou informatique industrielle.

Connaissances de l'architecture d'un système embarqué, des processeurs à architecture ARM.

Connaissance en développement d'applications ou de pilotes de périphériques en langage C ou C++.

Connaissance d'un langage de scripting (idéalement python).

Connaissance d'un ou de plusieurs environnements de développement sur Linux (gcc, make, autotools, cmake)

La connaissance du noyau Linux et du modèle de développement de ses pilotes de périphériques est un plus.

Un bon niveau d'anglais est exigé.



Stage Ingénieur: Multimédias, Réseaux déterministes

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-10012445 sur www.careers.com

Contexte

L'équipe Microcontroller Advanced Technologies basée à Sophia Antipolis est en charge du développement de produits et services logiciels pour les clients utilisant les processeurs NXP, et recrute un stagiaire de fin d'étude sur une durée de 6 mois afin de participer au développement des fonctionnalités de nos logiciels embarqués destinés aux applications multimédias, automobiles et industrielles dans un environnement réseaux.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Compréhension de l'environnement et des techniques de développement de logiciel embarqué sous Linux ou autre système temps-réel (FreeRTOS, bare-metal) autour des processeurs de la gamme i.MX de NXP.
- Apprentissage sur l'une des technologies multimédias et réseaux développées dans l'équipe :
 - Audio Video Bridging (AVB) : transport des flux multimédias sur réseaux ethernet avec contraintes de synchronisation et de latence, et leurs applications audio/video associées.
 - Time Sensitive Networking (TSN) : transport d'informations de contrôle sur réseaux Ethernet déterministes, avec fortes contraintes temps-réel applicables dans les domaines automobile et industriel.
- Développement, intégration et test de fonctionnalités ajoutées aux composants logiciels intervenant dans nos piles multimédias et réseaux.

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en informatique et systèmes embarqués.

Connaissances en développement d'application en langage C, environnement système embarqué Linux ou autre. Toutes notions sur les techniques de transport multimédias sur Ethernet, de traitement et codec audio/vidéo, de contrôle temps-réel de dispositifs capteur/actuateur seront un plus.

Un bon niveau d'anglais est exigé.



Stage ingénieur : Sécurisation sur Système Embarqué

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Informatique, Cryptographie Systèmes Embarqués

REFERENCE POUR POSTULER : R-10012532 sur www.careers.com

L'équipe STEC (Security Technology) basée à Sophia Antipolis est en charge du développement des logiciels assurant les services exécutés dans des enclaves de sécurité embarquées sur les processeurs NXP, et recherche un stagiaire de fin d'étude sur une durée de 6 mois.

La généralisation de la connexion des objets qui nous entourent (IoT, Connected Car) à des réseaux de communication ouverts met en avant un problème de sécurisation de ces objets. Il convient d'établir la réalisation de tels systèmes sur une architecture qui offre la possibilité de sécuriser tout ou partie du système, et ainsi permettre la cohabitation entre des fonctions sécurisées et d'autres fonctions génériques ne nécessitant pas de protection.

Dans ce cadre l'équipe développe la fonction HSM (Hardware Security Module) confinée dans le sous-système de sécurité des processeurs multimédia i.MX8.

Un HSM permet de gérer des clés pour les algorithmes de cryptographie symétrique et asymétrique (génération, dérivation, stockage, mise à jour), d'utiliser les clés pour appliquer un ensemble d'algorithmes de cryptographie permettant de vérifier l'authenticité, l'intégrité et la confidentialité des données (RSA, ECDSA, SM2, AES, ECIES, SHA, SM3,...).

Missions :

L'objectif du stage est de développer un client HSM sous la forme d'une librairie PKCS#11 utilisant les services HSM embarqués dans les i.MX8. La librairie sera intégrée dans l'outil de signature CST développé par NXP, afin d'obtenir un « HSM de terrain » capable, ad minima, de générer des paires de clés ECDSA, d'exporter la clé publique, et de signer des données avec la clé privée. La librairie sera développée pour Linux et optionnellement pour Windows.

Profil :

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en informatique et systèmes embarqués.

Connaissances en sécurité informatique, cryptographie, développement d'application ou de pilotes de périphériques en langage C, environnement Linux.



Stage ingénieur: i.MX Security Systems Engineering

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Informatique, Cryptographie Systèmes Embarqués

REFERENCE POUR POSTULER : R-10012651 sur www.careers.com

L'équipe Systems Engineering du département MICR est basée à Sophia Antipolis. L'équipe interagit avec les clients et est responsable de leur expérience pour toute la technologie liée aux solutions i.MX de NXP. L'objectif est donc de fournir des solutions techniques aux clients pour leur permettre d'expérimenter tous les avantages des produits NXP dans leur propre environnement. L'équipe travaille sur les domaines du multimédia et de la sécurité pour des clients en automobile, industriel et médical. Dans ce cadre, le stage consiste à intégrer l'équipe SE sur une durée de 6 mois afin de participer au développement des fonctionnalités de nos logiciels embarqués.

Sujet

La sécurité, la confiance et la confidentialité sont cruciales dans l'environnement numérique, et avec l'avènement des technologies telles que l'Internet des objets (IoT), leur importance ne va qu'augmenter. La confiance dépend des technologies robustes. Le module de plateforme sécurisée (TPM, Trusted Platform Module) est une technologie conçue pour assurer des fonctions matérielles de confiance.

Le TPM est un microcontrôleur pouvant stocker en toute sécurité les artefacts utilisés pour authentifier la plate-forme (serveur, ordinateur portable ou smartphone) et garantir son intégrité. Ces artefacts peuvent inclure mots de passe, certificats ou clés de chiffrement.

Afin de développer d'avantage des composants de sécurités dans notre Linux BSP, et particulièrement des environnements informatiques de confiance, un simulateur logiciel de module de plateforme sécurisée est indispensable pour résoudre les dépendances matérielles.

Le simulateur facilite également l'évaluation des extensions du TPM et l'amélioration du firmware. En particulier, il peut être utilisé pour simuler de nouvelles commandes TPM avant de les inclure dans les spécifications matérielles ou même avant de démarrer le processus de développement réel. Finalement, le simulateur est considéré comme un outil de test rapide et de débogage puissant et à faible coût.

Les fonctions de sécurité du TPM peuvent être appliquées et gérées par l'environnement d'exécution de confiance (TEE, Trusted Execution Environment), qui fonctionne sur un matériel virtualisé et partage les mêmes ressources système que l'application. Le ARM TrustZone est un exemple de ce type de matériel. Il donne la possibilité aux ressources système de pouvoir être virtualisées/compartimentées dans deux mondes sécurisés TEE et non sécurisés REE (Rich Execution Environment). La solution développée permettra ainsi l'exécution de logiciels basés sur TPM dans un environnement de virtualisation de confiance sans avoir besoin d'un TPM matériel.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- État de l'art de la technologie de module de plateforme sécurisée.
- Étudier les spécifications 1.2 et 2.0 du TPM.
- Concevoir et développer un simulateur software TPM.
- Écrire l'interface de programmation (API) selon les spécifications.
- Écrire un module Kernel pour une compatibilité bas-niveau avec les pilotes de matériel TPM.
- Étudier les attaques softwares sur TPM et garantir la résilience de la solution développée.
- Évaluer la solution implémentée en l'intégrant dans un environnement d'utilisation courante.
- Rédiger un rapport de stage décrivant la solution développée.

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur ou Master II en sécurité informatique, télécommunication ou électronique.

Une forte compétence en Programmation C.

Bonne connaissance en Cryptographie.

Connaissance en développement des modules de noyaux Linux.

Toutes notions sur les environnements d'exécution de confiance seront un plus.

Un bon niveau d'anglais est exigé



Stage ingénieur : Réseau de neurones « Hotword » sur DSP Hifi 4 (f/m)

Lieu : SOPHIA ANTIPOLIS – BL MICROCONTROLLER

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-10012652 sur www.careers.com

L'équipe Systems Engineering du département MICR est basée à Sophia Antipolis. L'équipe interagit avec les clients et est responsable de leur expérience pour toute la technologie liée aux solutions i.MX de NXP. L'objectif est donc de fournir des solutions techniques aux clients pour leur permettre d'expérimenter tous les avantages des produits NXP dans leur propre environnement. L'équipe travaille sur les domaines du multimédia et de la sécurité pour des clients en automobile, industriel et médical. Différentes tâches au sein de l'équipe Systems Engineering sont :

- Concevoir et créer des applications et des solutions spécifiques au client,
- Aider les clients à résoudre leurs problèmes software et hardware,
- Travailler avec l'équipe de vente pour gagner des projets de clients majeurs,
- Créer des systèmes de démonstration exploitant l'intégration hardware et software,
- Création de la documentation : notes d'application, documentation technique et guide utilisateur,
- Faire des présentations techniques décrivant plateformes et caractéristiques technologiques.

Cette année, l'équipe Systems Engineering, basée à Sophia Antipolis, recrute un(e) stagiaire de fin d'étude sur une durée de 6 mois afin d'implémenter, dans un premier temps, un réseau de neurones détectant différents mots sur le DSP Hifi 4. Puis dans un second temps, le développement d'une démo basé sur le réseau de neurones et le playback vidéo. Finalement, le(a) stagiaire sélectionné(e) devra réaliser différents benchmarks afin de comparer des architectures de type ARM Cortex M avec le DSP Hifi 4.

Missions

Le(a) stagiaire prendra en charge/réalisera les missions suivantes :

- Implémentation d'un réseau de neurones de type « Hotword » sur Hifi 4
- Développement d'une démo contrôlant le playback vidéo avec le réseau de neurones.
- Etude et mesure des performances du réseau de neurones sur Cortex M et Hifi 4
- Rédaction de la documentation associée

Profil

Niveau d'études : Bac + 5, dernière année d'école d'ingénieur en électronique, informatique.

Connaissances en réseaux de neurones, DSP, architecture ARM, Linux embarqué, techniques de débogage.

Langages : C, langages de Scripting (Python, Bash). Un bon niveau d'anglais est exigé.



Stage ingénieur : Développement système et applicatif

Lieu : CAEN – BL STI (Secure Transaction Identification)

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-1001

Contexte

L'équipe « NFC Software », basée à Caen, a pour responsabilité de fournir les logiciels (firmware et middleware) nécessaires au fonctionnement des composants NFC conçus par NXP, qui équipent une majorité des téléphones mobiles et objets connectés. Des méthodes de tests performantes et automatisées doivent constamment être développées, et améliorées, pour assurer une validation efficace de ces logiciels, diffusés à très grande échelle.

Nous recherchons dans ce domaine un ou une stagiaire de fin d'étude pour une durée de 6 mois.

Missions

Le but de ce stage est d'intervenir sur la plateforme de test NFC basé sur une ferme de serveurs (40+ VMs) et de développer des outils pour l'enrichir, tant au niveau applicatif qu'au niveau système.

Le(a) stagiaire pourra notamment réaliser les missions suivantes :

- Création d'un outil de recherche de régression logicielle (localisation de la ligne de code fautive)
- Outil de reporting pour des résultats de test (webservice / python)
- Outil de compilation 'on-demand' sur une ferme de serveur

Profil

Niveau d'étude :

Bac +5, dernière année d'Ecole d'Ingénieur ou Master 2, en spécialité Info Industrielle ou Informatique

Connaissances souhaitées :

Développement informatique (C++, python, java, C, bash, perl, Webservice)

Bon niveau d'anglais, capacité d'évolution dans un contexte international

Une forte passion pour le développement logiciel et la capacité d'appréhender rapidement de nouveaux sujets techniques sont des points clés pour la réussite de ce stage.



Stage ingénieur : Développement objet – Logiciel de test NFC

Lieu : CAEN – BL STI (Secure Transaction Identification)

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-1001

Contexte

L'équipe « NFC Software », basée à Caen, a pour responsabilité de fournir les logiciels (firmware et middleware) nécessaires au fonctionnement des composants NFC conçus par NXP, qui équipent une majorité des téléphones mobiles et objets connectés. Des méthodes de tests performantes et automatisées doivent constamment être développées, et améliorées, pour assurer une validation efficace de ces logiciels, diffusés à très grande échelle.

Nous recherchons dans ce domaine un ou une stagiaire de fin d'étude pour une durée de 6 mois.

Missions

La mission principale sera centrée sur l'évolution logicielle du système de test NFC actuel, en C++, pour lequel des nouvelles fonctionnalités doivent être créées, ou portées sur un environnement Linux.

Le(a) stagiaire pourra prendre en réaliser notamment les missions suivantes :

- Portage d'un système de test sous Linux pour exécution sur serveur ou Raspberry
- Développement d'un noyau de simulation sous Windows/Linux pour un OS temps réel
- Reverse engineering et réarchitecture des APIs logicielles relatives aux transactions NFC

Profil

Niveau d'étude :

Bac +5, dernière année d'Ecole d'Ingénieur ou Master 2, en spécialité Info Industrielle ou Informatique

Connaissances souhaitées :

Développement objet (C++, python, java)

Bon niveau d'anglais, capacité d'évolution dans un contexte international

Une forte passion pour le développement logiciel et la capacité d'appréhender rapidement de nouveaux sujets techniques sont des points clés pour la réussite de ce stage.



Stage technicien

Développement objet – Logiciel NFC

Lieu : CAEN – BL STI (Secure Transaction Identification)

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-1001

Contexte

L'équipe « NFC Software », basée à Caen, a pour responsabilité de fournir les logiciels (firmware et middleware) nécessaires au fonctionnement des composants NFC conçus par NXP, qui équipent une majorité des téléphones mobiles et objets connectés. Des méthodes de tests performantes et automatisées doivent constamment être développées, et améliorées, pour assurer une validation efficace de ces logiciels, diffusés à très grande échelle.

Nous recherchons dans ce domaine un ou une stagiaire de fin d'étude pour une durée de 3 mois.

Missions

La mission principale sera centrée sur l'évolution logicielle d'un outil de mise au point de Firmware NFC développé à l'aide de Visual C++. L'outil comporte de nombreuses fonctionnalités graphiques ainsi qu'un module de communication vers des cartes électroniques à travers le lien USB.

Le(a) stagiaire pourra prendre en réaliser notamment les missions suivantes :

- Définition du cahier des charges des modifications à réaliser sur le logiciel existant après collecte auprès des utilisateurs repartis sur différents sites de la société en Europe.
- Compréhension du code existant en Visual C++ et documentation
- Réalisation des modifications et test de celles-ci. Suivi de réception des livraisons.

Profil

Niveau d'étude :

Bac +2/3, en spécialité Informatique

Connaissances souhaitées :

Développement objet (C++, python, java)

Bon niveau d'anglais, capacité d'évolution dans un contexte international

Une forte passion pour le développement logiciel et la capacité d'appréhender rapidement de nouveaux sujets techniques sont des points clés pour la réussite de ce stage.



Stage ingénieur

Développement matériel FPGA – Logiciel C

Lieu : CAEN – BL STI (Secure Transaction Identification)

Profil recherché : Informatique, Systèmes Embarqués

REFERENCE POUR POSTULER : R-1001

Contexte

L'équipe « NFC Software », basée à Caen, a pour responsabilité de fournir les logiciels (firmware et middleware) nécessaires au fonctionnement des composants NFC conçus par NXP, qui équipent une majorité des téléphones mobiles et objets connectés. Des méthodes de tests performantes et automatisées doivent constamment être développées, et améliorées, pour assurer une validation efficace de ces logiciels, diffusés à très grande échelle.

Nous recherchons dans ce domaine un ou une stagiaire de fin d'étude pour une durée de 6 mois.

Missions

La mission principale sera centrée sur le développement d'une solution mixte matériel (FPGA) et logicielle (C/assembleur sur processeur ARM) afin de réaliser un « Master » supportant les protocoles de communication série SPMI et/ou I3C au plus proche de leurs bandes passantes nominales.

Le(a) stagiaire pourra prendre en réaliser notamment les missions suivantes :

- Compréhension des modules FPGA déjà existants pour SPMI et I3C
- Prise en compte des contraintes demandées pour regrouper les interfaces SPMI et I3C dans un même sous ensemble matériel et logiciel.
- Développement et test de la solution finale intégrée FPGA + ARM processeur + logiciel
- La solution sera déployée sur l'ensemble des sites NXP dans le monde pour une quantité estimée de 300 unités de test.

Profil

Niveau d'étude :

Bac +5, dernière année d'Ecole d'Ingénieur, en spécialité Info Industrielle ou Electronique

Connaissances souhaitées :

Développement objet (C++), Développement matériel (Verilog), Logiciel bas niveau (C, assembleur)

Bon niveau d'anglais, capacité d'évolution dans un contexte international Une forte passion pour le développement et la capacité d'appréhender rapidement de nouveaux sujets techniques sont des points clés pour la réussite de ce stage.



Stage ingénieur Informatique : Développement d'interfaces graphiques

Lieu : **TOULOUSE – BL T&O**

Profil recherché : **Informatique**

REFERENCE POUR POSTULER : R-10012504 sur www.careers.com

Contexte

NXP développe un système de conception et de vérification des circuits intégrés.

Ce système intègre des outils d'analyses statistiques permettant de prévoir les rendements en production.

Dans ce cadre il est proposé de développer un outil graphique pour visualiser et manipuler les données produites par l'analyse statistique.

Le stagiaire sera impliqué dans toutes les phases du projet : spécification, codage, développement des tests, documentation and formation des utilisateurs.

Environnement technique

L'étudiant travaillera au sein d'une équipe en charge du développement logiciel de différentes applications liées à la conception des circuits intégrés.

Profil

- Programmation informatique
- Connaissances en statistiques
- Connaissance de Python matplotlib ou de Python/Qt
- Bases de versioning de projets (git)
- Anglais oral, écrit

