

Introduction

Programmation parallèle

Distributed systems

Last update: Fév. 2024

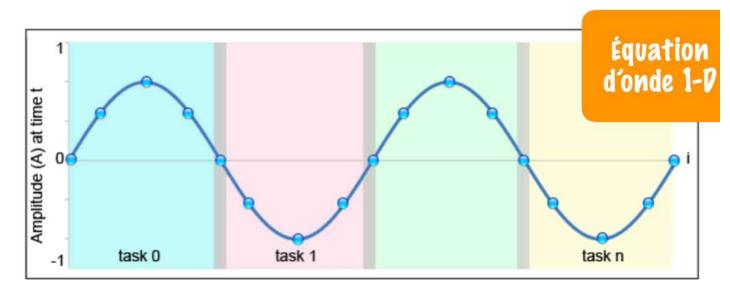


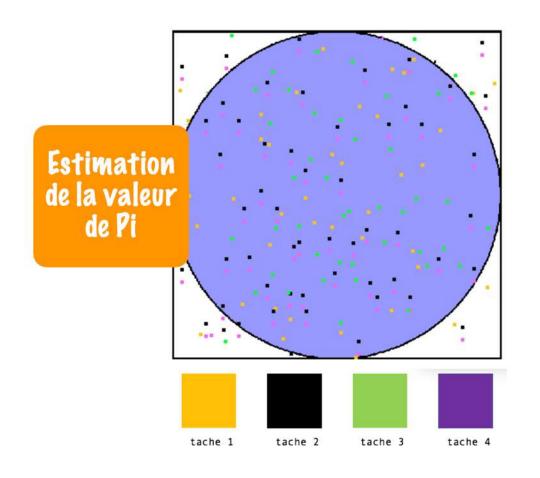
STRATÉGIEDE BASE? PROGRAMMATION PARALLÈLE

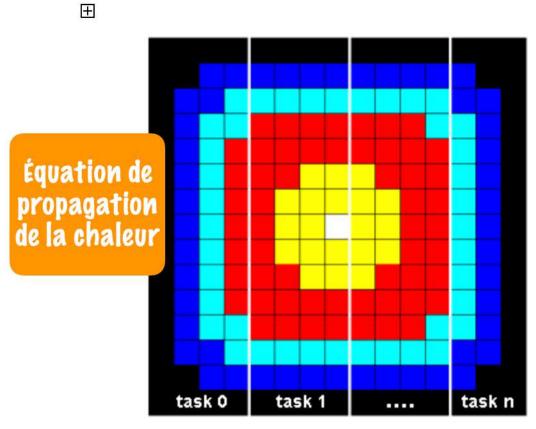
Division de problèmes en sous-problèmes

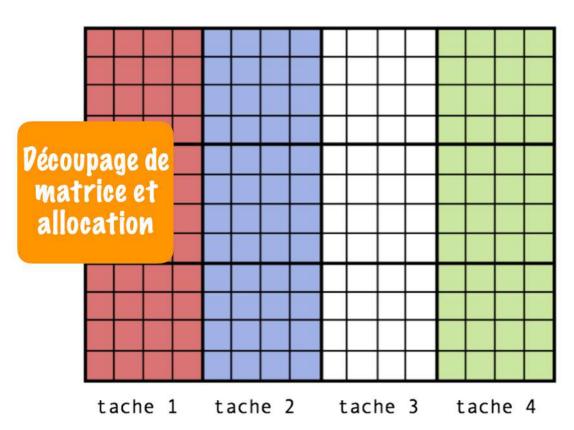
Stratégie de calcul

- 1. Diviser le problème en k sous-problèmes
- 2. Répartir entre K processeurs
- 3. Collecter les résultats partiels
- 4. Produire un résultat final





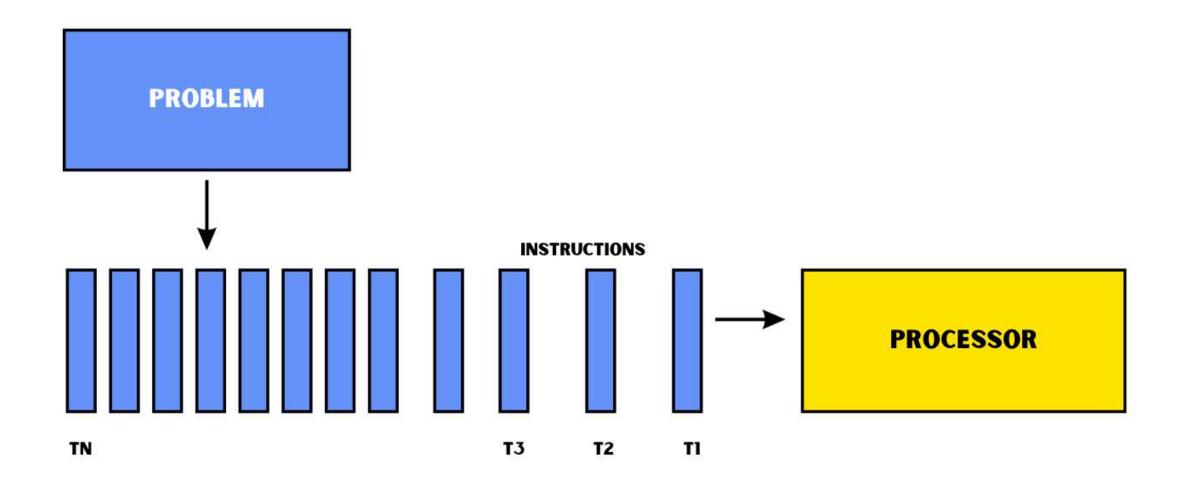




SÉQUENTIEL DE BASE

Traditionnellement, les logiciels étaient conçus pour le calcul séquentiel :

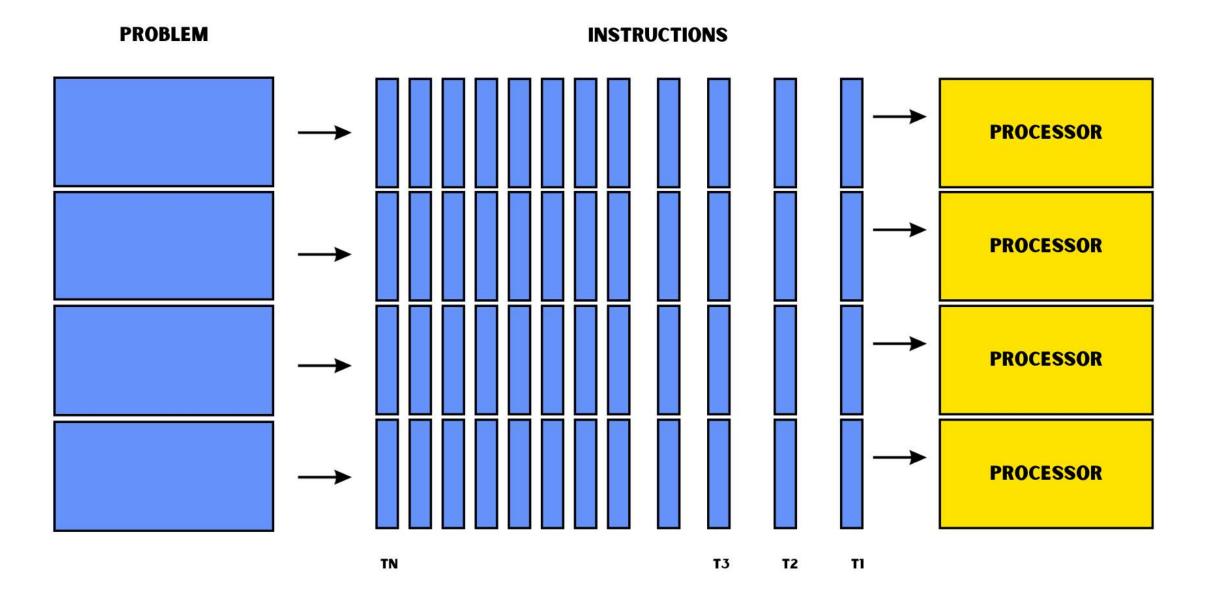
- Un problème est divisé en une série discrète d'instructions
- Les instructions sont exécutées séquentiellement, l'une après l'autre exécutées sur un seul processeur
- Seule une instruction peut être exécutée à un moment donné



CALCUL PARALLÈLE?

Utiliser simultanément plusieurs ressources de calcul pour résoudre un problème de calcul

- · Un problème est divisé en parties distinctes pouvant être résolues en parallèle
- · Chaque partie est ensuite décomposée en une série d'instructions
- · Les instructions de chaque partie s'exécutent simultanément sur différents processeurs
- Un mécanisme de contrôle et de coordination global est utilisé



CALCUL PARALLÈLE?

Le problème de calcul devrait pouvoir

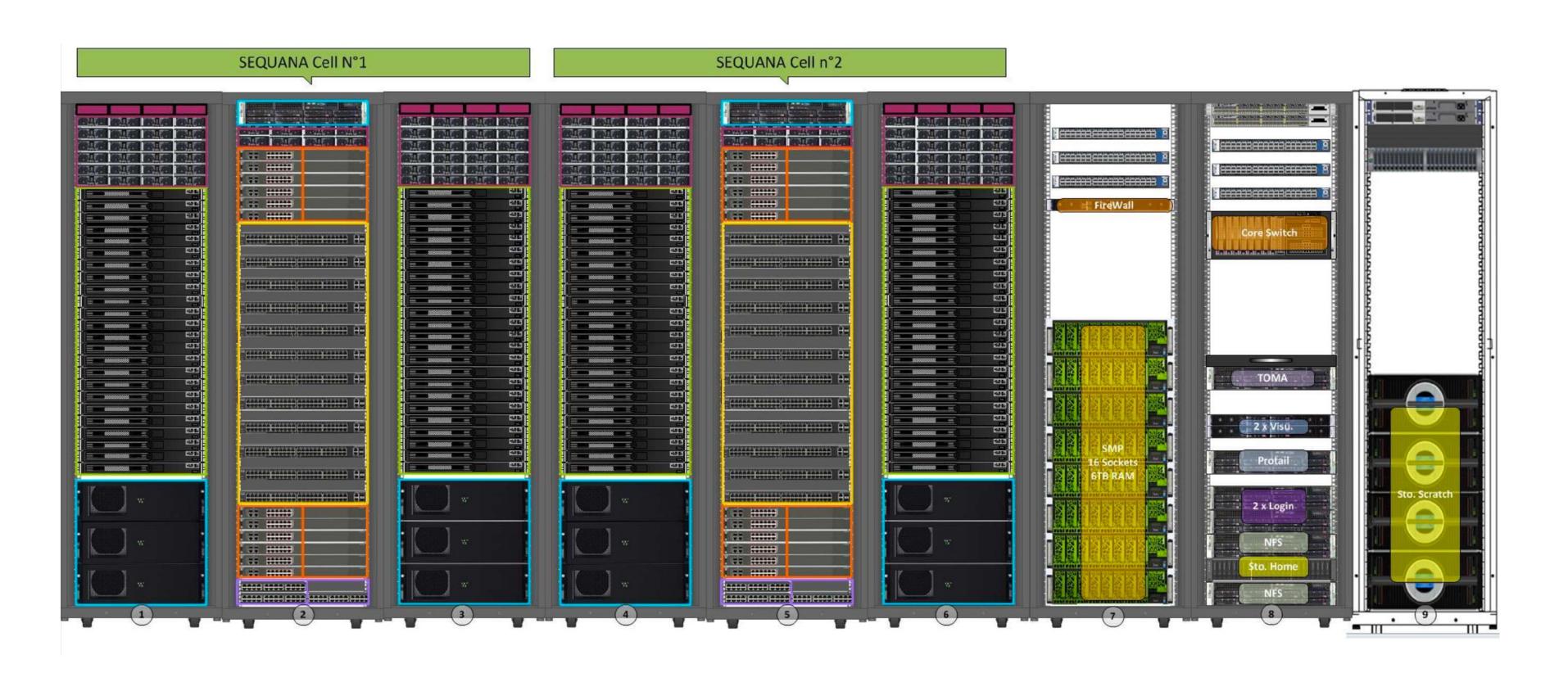
- être décomposé en tâches distinctes de travail pouvant être résolues simultanément;
- exécuter plusieurs instructions à tout moment;
- être résolu en moins de temps avec plusieurs ressources de calcul qu'avec une seule ressource de calcul.





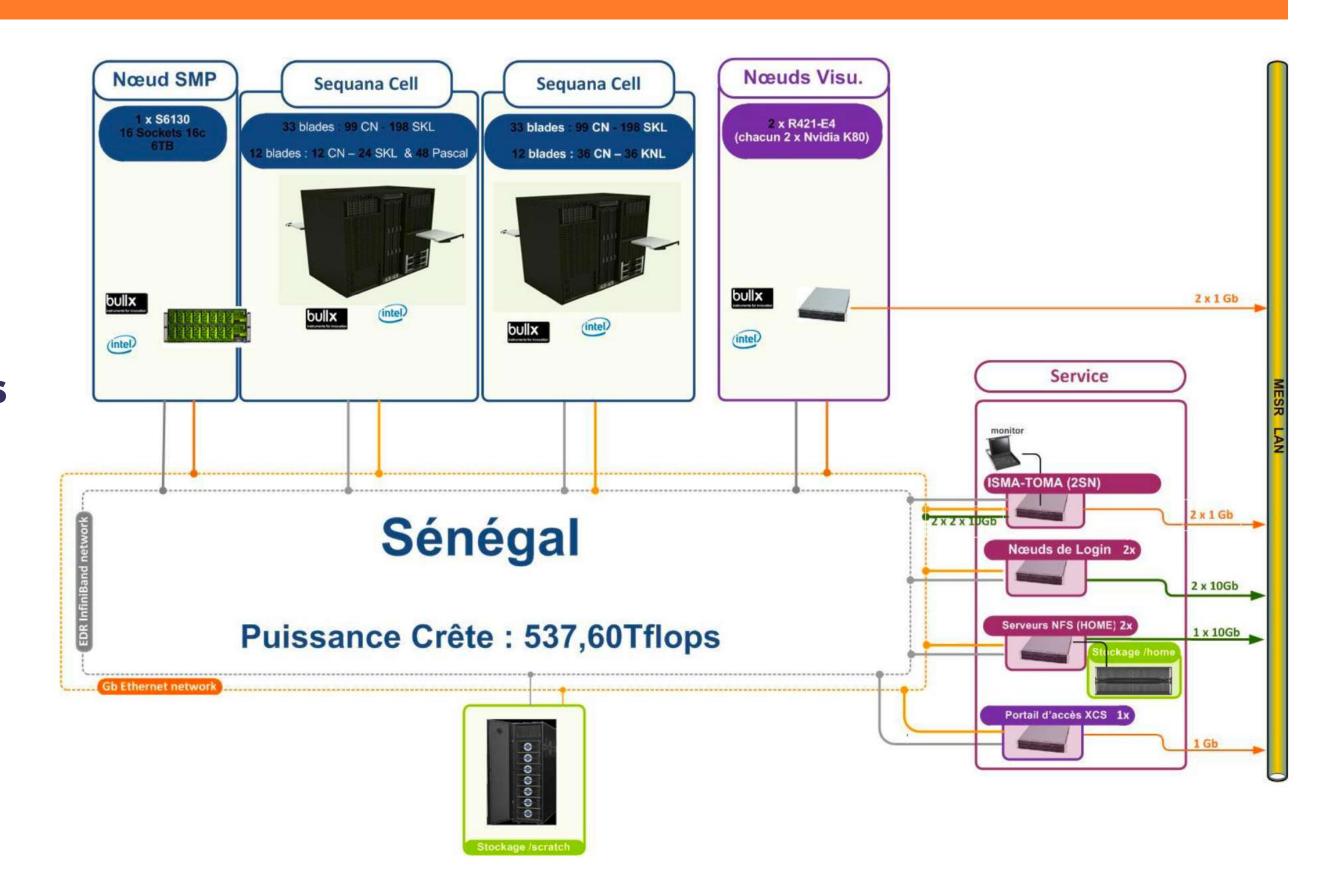
Supercalculateurs

SCHÉMA GLOBAL - TAOUEY

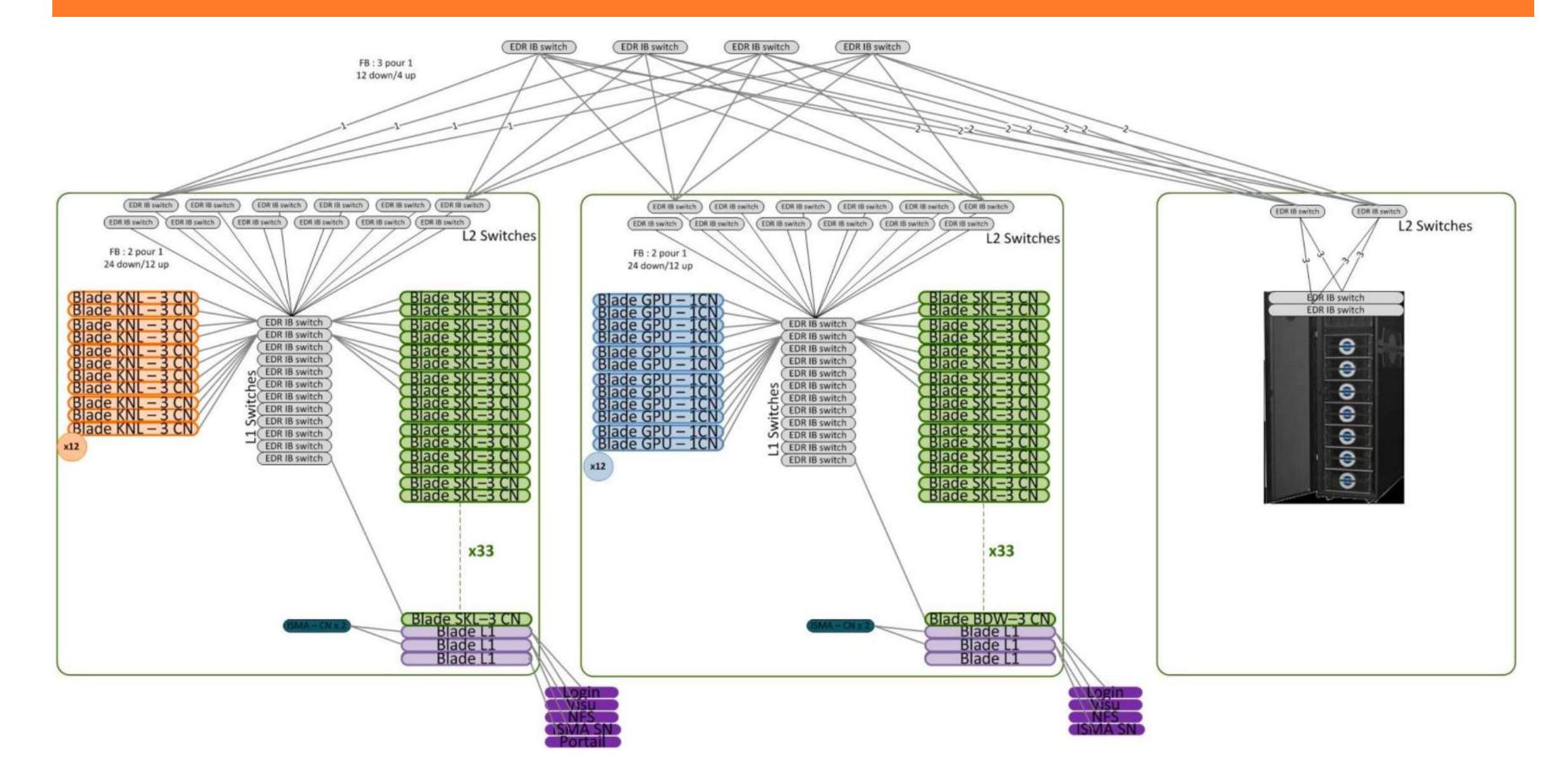


SUPERCALCULATEUR: ARCHITECTURE

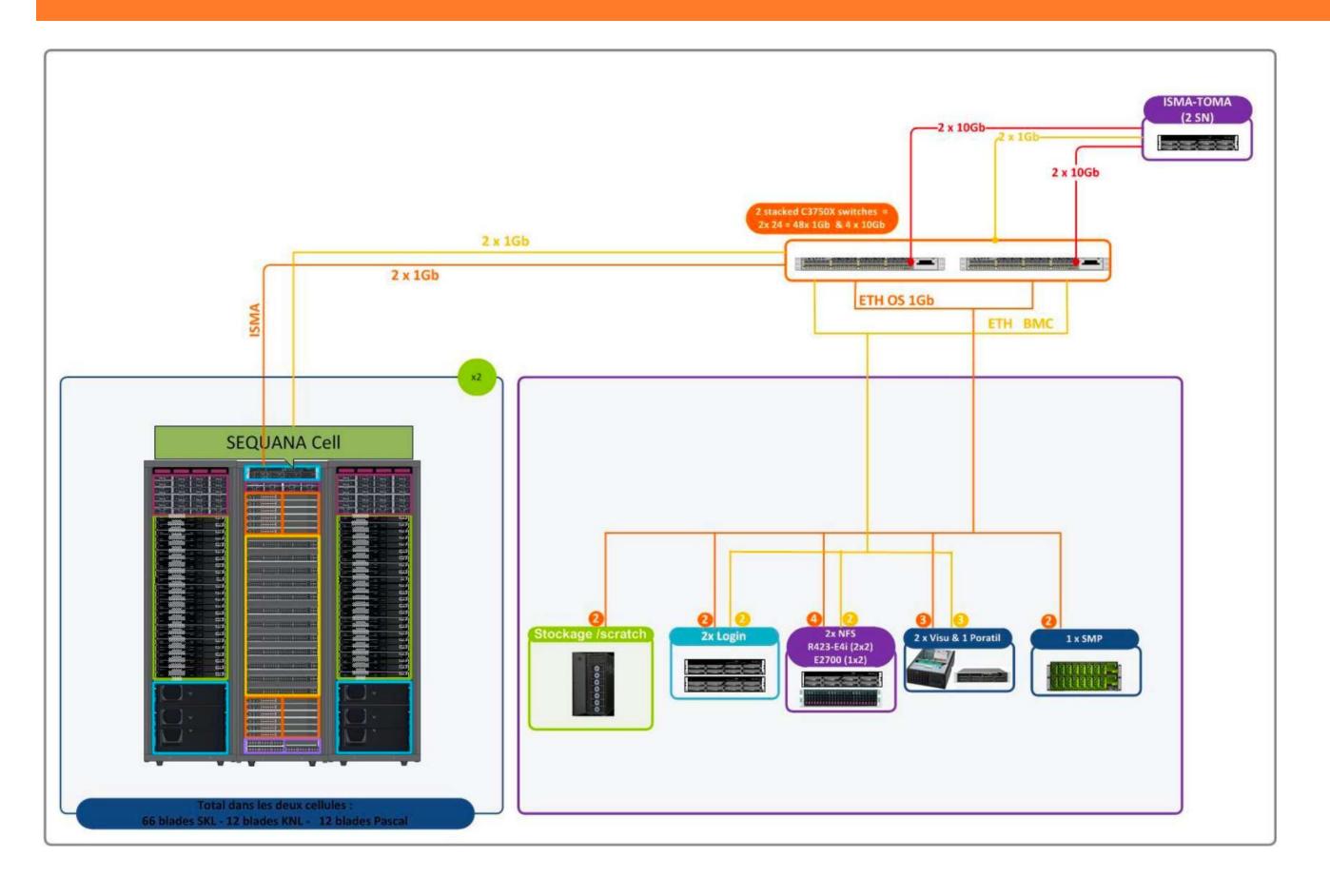
Les réseaux connectent plusieurs ordinateurs autonomes (nœuds) pour former des clusters informatiques parallèles plus grands.



INTERCONNEXION VIA INFINIBAND



INTERCONNEXION AUTRES: ETHERNET



NOEUDS DE CALCUL

	BASE			FRONT			EXT				
	CPDUM		PMCM				CPE	НҮС	3		
		D		ISMA 0	ISMA 1			Н	•	3	
		С		v	/PS	1		G		3	
		В						F		2	
8		Α						E		2	
	249	250	251				254	253	252	2	
	246	247	248				257	256	255	2	
	243	244	245				260	259	258	2	
	240	241	242				263	262	261	:	
	201	202	203				206	205	204	2	
	198	199	200				209	208	207	2	
	195	196	197				212	211	210		
	192	193	194				215	214	213		
	153	154	155				158	157	156		
	150	151	152				161	160	159		
	147	148	149				164	163	162		
	144	145	146				167	166	165		
	105	106	107				110	109	108		
	102	103	104	В	В		113	112	111		
	99	100	101	0			116	115	114		
	96	97	98	S B	S	В	119	118	117		
	57	58	59	. 0		0	62	61	60	•	
	54	55	56	_ / м	/	М	65	64	63		
	51	52	53	ВВ		E	68	67	66		
	48	49	50	o	B 0		71	70	69		
	9	10	11	D	D		14	13	12		
	6	7	8				17	16	15		
	3	4	5				20	19	18		
	0	1	2				23	22	21		
		HYC 2						HYC 2			
		HYC 1						HYC 1			
		нус о						нус о			
										1	

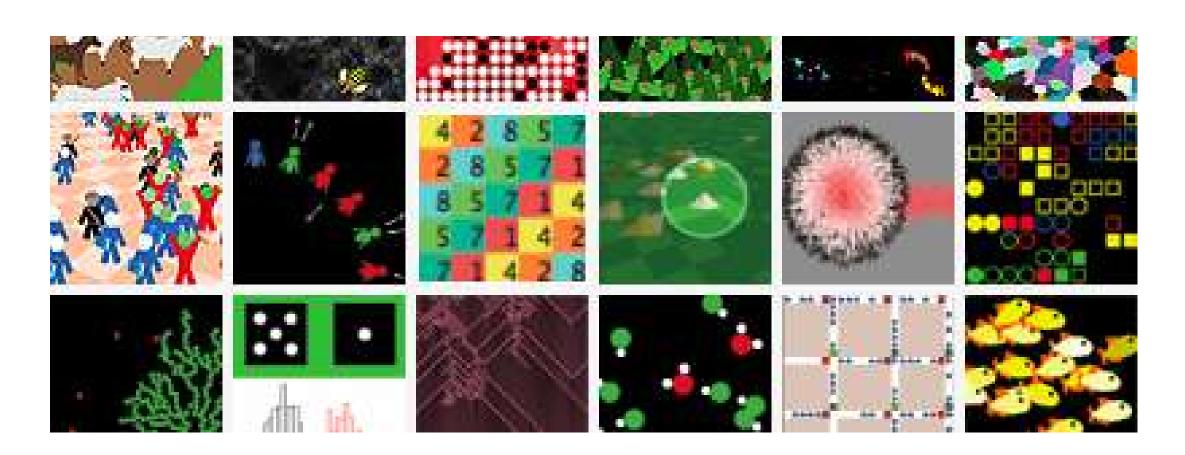
==	EXT			REAR			BASE				
	CPDUM PMCM			41	41 CPDUM HYC						
ŀ	CPL		PMCM	ISMA 1	ISMA 0	40	CPD	H	HYC	۲	
8		D C	=					G		ł	
ı		В		22	12	39		F		ě	
H		A	-	-	20	37		E		ı	
۲	285	286	287		18	36	266	265	264	۲	
H	282	283	284		16	35	269	268	267	f	
t	279	280	281		14	34	272	271	270	f	
t	276	277	278		12	33	275	274	273	t	
r	237	238	239			32	218	217	216	t	
ı	234	235	236	12	22	31	221	220	219	ı	
ı	231	232	233			30	224	223	222	ı	
ı	228	229	230	12	20	29	227	226	225	Ī	
r	189	190	191			28	170	169	168	1	
ı	186	187	188	1:	1.8	27	173	172	171	İ	
ľ	183	184	185			26	176	175	174	Ī	
	180	181	182	1.3	1.6	25	179	178	177	1	
Г	141	142	143			24	122	121	120	1	
	138	139	140	1.1	1.4	23	125	124	123	I	
	135	136	137			22	128	127	126		
	132	133	134	11	1.2	21	131	130	129		
Г	93	94	95			20	74	73	72		
	90	91	92	11	10	19	77	76	75	ı	
	87	88	89			18	80	79	78		
	84	85	86	10	08	17	83	82	81		
	45	46	47			16	26	25	24		
	42	43	44	10	06	15	29	28	27		
L	39	40	41			14	32	31	30		
	36	37	38	10	04	13	35	34	33		
ı				2		12				ı	
	HYC 5			10)2	11	HYC 2			ı	
					10		nic 2				
				10	00	9					
Ī				21	10	8					
		uve a		20	08	7		UVC 4		ı	
		HYC 4		20)6	6		HYC 1		ı	
				20	14	5					
				20	12	4					
		LIVE 2		20	00	3		HYC 0			
		HYC 3			emc-0	2		HICU			
				tmc - 1	tmc - 0	1					

CPD		Circuit breaker				
CPG		Compute power shelf				
		SKL nodes				
вмс	263	Dummy Blades				
DIVIC		KNL nodes				
		GPU nodes				
HYC		Hydraulic chassis				
OD / BOS		BOD / BOS				
WMC		L2 Switch				
/-		L1 Switch				
EMC		Leafe switch				
TMC		Top switch				
PMC		Power management controller				

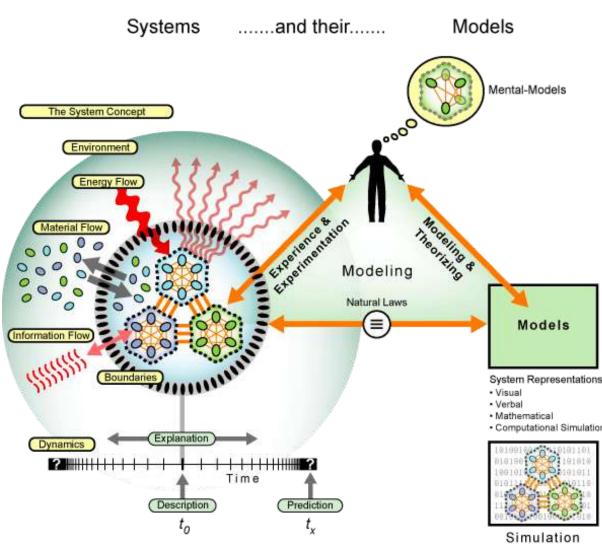
Pourquoi le parallélisme?

POURQUOI UTILISER LE CALCUL PARALLÈLE?

- La plupart des problèmes rencontrés dans le monde réel sont extrêmement complexes.
- Décrit par de nombreux événements complexes et interdépendants se déroulent simultanément, mais dans une séquence temporelle.

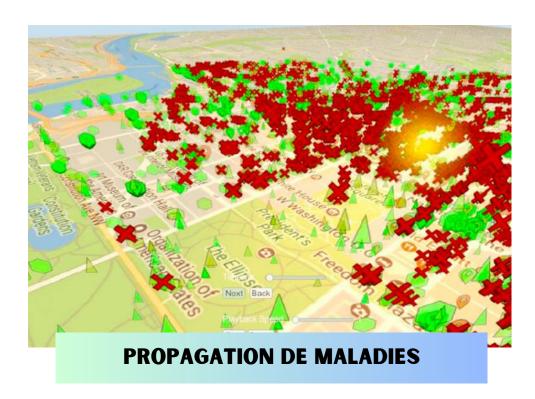




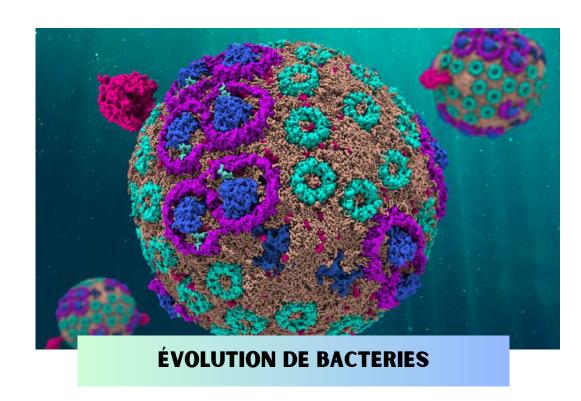


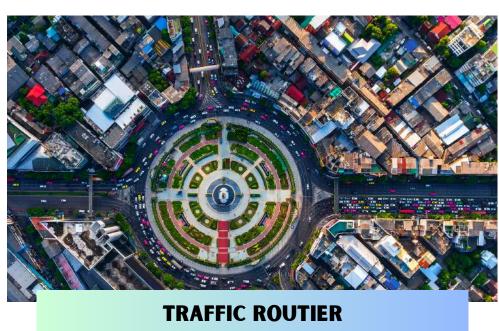
POURQUOI UTILISER LE CALCUL PARALLÈLE?

Comparé au calcul sériel, le calcul parallèle est beaucoup mieux adapté pour modéliser, simuler et comprendre des phénomènes complexes du monde réel.

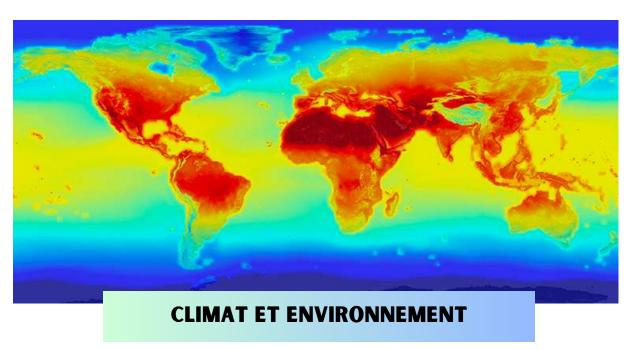








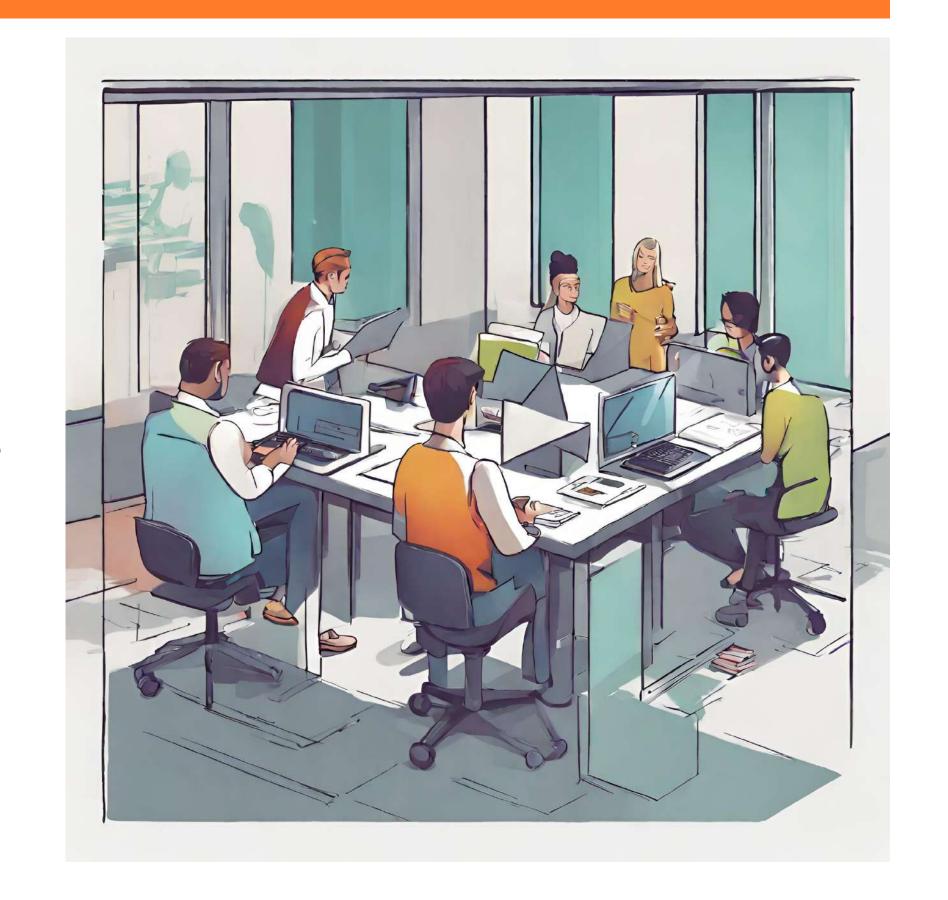




PRINCIPALES RAISONS D'UTILISER LE PARALLÈLISME

Gain de temps et/ou d'argent

- En théorie, attribuer davantage de ressources à une tâche réduira son temps d'achèvement, avec des économies potentielles de coûts.
- Les ordinateurs parallèles peuvent être construits à partir de composants bon marché et courants.



QUI UTILISE LE PARALLÉLISME?

