

EC200T-CN

参考设计手册

LTE 系列

版本：EC200T-CN_参考设计手册_V1.0

日期：2019-01-24

状态：受控文件

上海移远通信技术股份有限公司始终以为客户提供最及时、最全面的服务为宗旨。如需任何帮助，请随时联系我司上海总部，联系方式如下：

上海移远通信技术股份有限公司
上海市徐汇区虹梅路 1801 号宏业大厦 7 楼 邮编：200233
电话：+86 21 51086236 邮箱：info@quectel.com

或联系我司当地办事处，详情请登录：
<http://www.quectel.com/cn/support/sales.htm>

如需技术支持或反馈我司技术文档中的问题，可随时登陆如下网址：
<http://www.quectel.com/cn/support/technical.htm>
或发送邮件至：support@quectel.com

前言

上海移远通信技术股份有限公司提供该文档内容用以支持其客户的产品设计。客户须按照文档中提供的规范、参数来设计其产品。由于客户操作不当而造成的人身伤害或财产损失，本公司不承担任何责任。在未声明前，上海移远通信技术股份有限公司有权对该文档进行更新。

版权申明

本文档版权属于上海移远通信技术股份有限公司，任何人未经我司允许而复制转载该文档将承担法律责任。

版权所有 ©上海移远通信技术股份有限公司 2019，保留一切权利。
Copyright © Quectel Wireless Solutions Co., Ltd. 2019.

文档历史

修订记录

版本	日期	作者	变更表述
1.0	2019-01-24	桑伟/ 吴清	初始版本

目录

文档历史	2
目录	3
1 参考设计	4
1.1. 引言	4
1.2. 原理图	4

1 参考设计

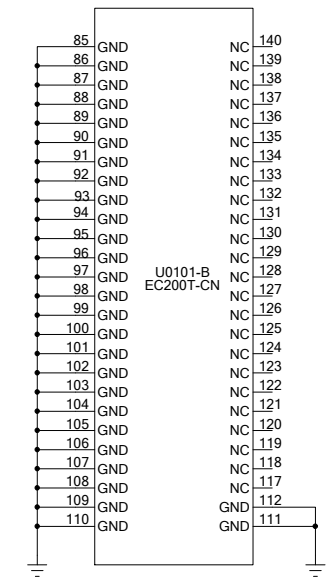
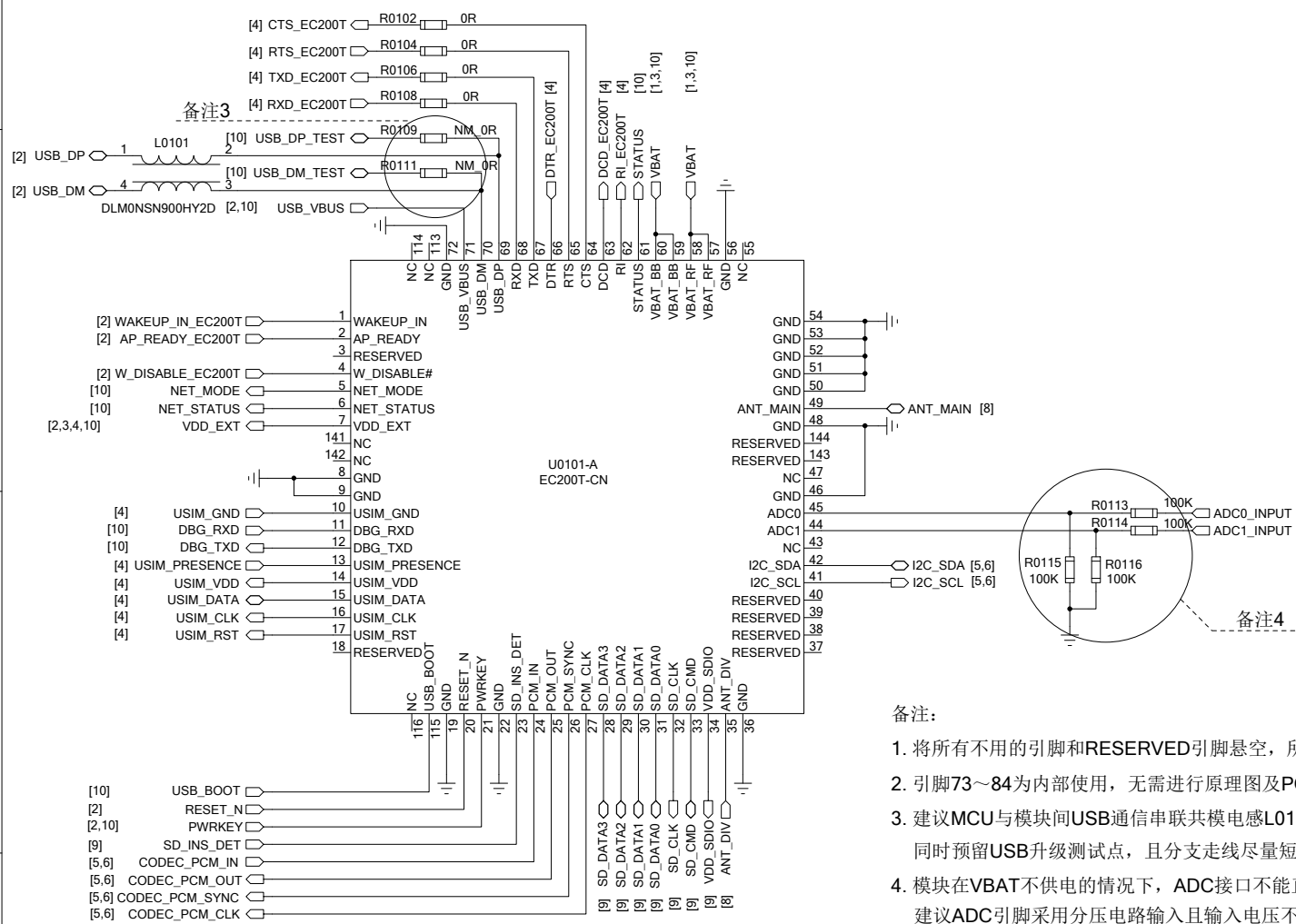
1.1. 引言

本文档为 EC200T-CN 模块的参考设计，主要包含电源、串口、(U)SIM、音频等接口设计。

1.2. 原理图

如下为 EC200T-CN 模块的设计原理图。本设计仅作参考。

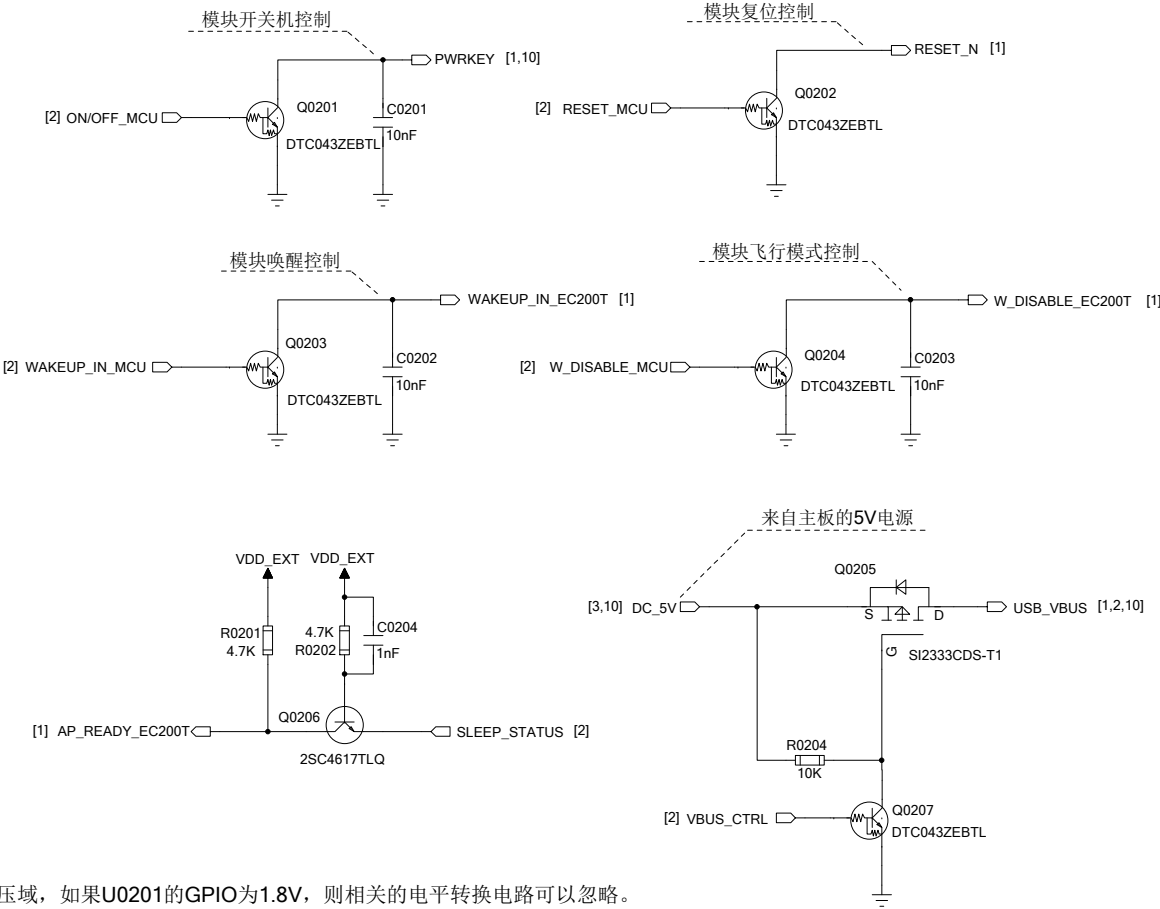
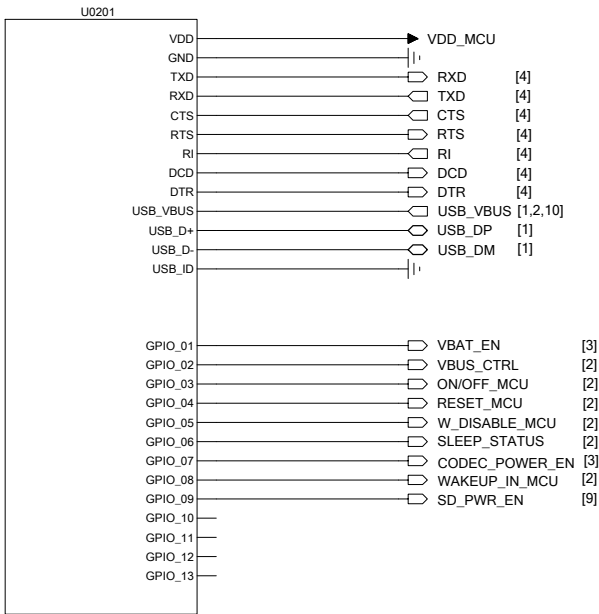
模块接口



- 备注:
- 1. 将所有不用的引脚和RESERVED引脚悬空，所有的GND引脚连接到地网络上。
 - 2. 引脚73~84为内部使用，无需进行原理图及PCB封装设计，且该区域禁止铺铜和布线。
 - 3. 建议MCU与模块间USB通信串联共模电感L0101以滤除EMI干扰，电感尽量靠近模块侧放置。
同时预留USB升级测试点，且分支走线尽量短，2个电阻均靠近模块的USB接口，以保证单条USB通路的信号完整性。
 - 4. 模块在VBAT不供电的情况下，ADC接口不能直接接任何输入电压。
建议ADC引脚采用分压电路输入且输入电压不能超过1.3V，软件功能正在开发中。

上海移远通信技术股份有限公司		
绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
页码: 1/10		日期: 2019/1/24

主控制器接口



备注:

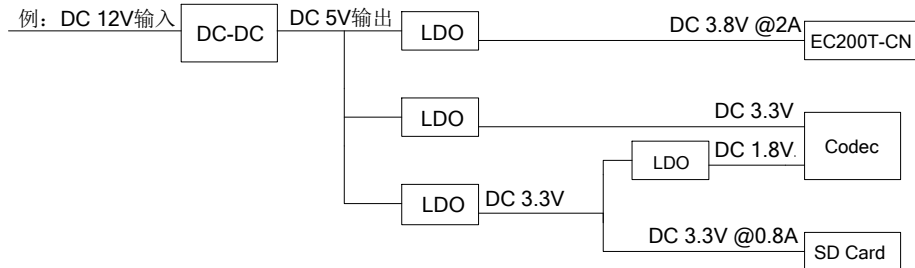
- U0201指代客户的控制器。EC200T-CN模块的GPIO类型接口是1.8V电压域，如果U0201的GPIO为1.8V，则相关的电平转换电路可以忽略。
- EC200T-CN模块的USB只能作为从设备，支持USB2.0 高速和全速模式，因此主控制器必须支持USB host或者OTG功能。
模块和主控制器的USB_VBUS作为输入源，需要由外部提供。模块的VBUS为USB检测功能。
VBUS_CTRL用来控制USB_VBUS电源的通断。
- 建议客户MCU端选用默认低电平的GPIO口作为EC200T-CN模块PWRKEY和RESET_N的控制引脚。
- EC200T-CN模块的WAKEUP_IN，AP_READY，W_DISABLE#引脚的软件功能正在开发中。

上海移远通信技术股份有限公司		
绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
页码: 2 / 10	日期: 2019/1/24	

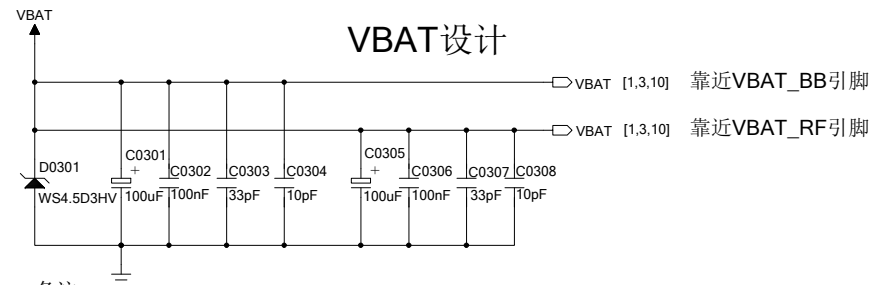
电源设计

DC-DC应用方案

当输入电压超过7V时，使用DC-DC将输入电压转换成5V，通过LDO生成3.8V、3.3V和1.8V。



VBAT设计

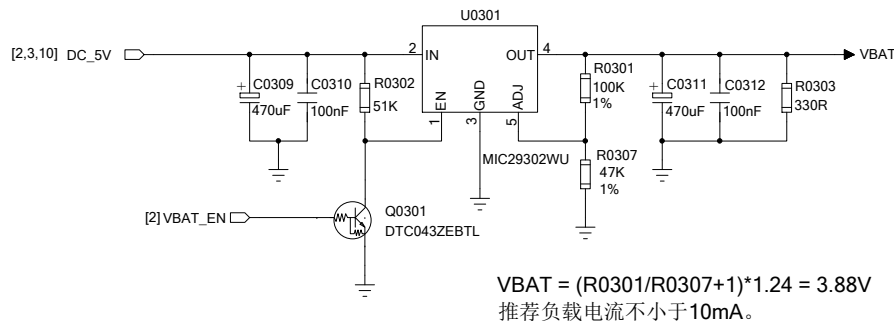


备注:

1. VBAT供电电流需满足2.0A的额定输出能力。
2. VBAT走线应该采用星型结构连接到引脚VBAT_BB和VBAT_RF。
3. VBAT工作电压范围3.4V~4.3V。

LDO应用方案

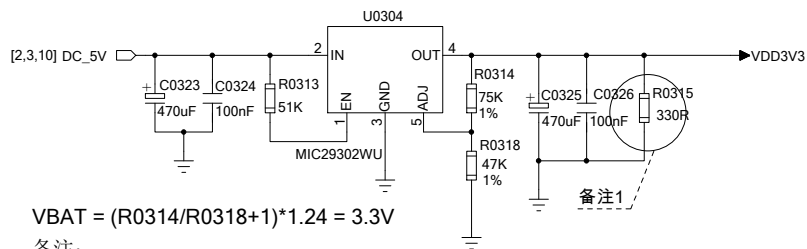
当输入电压低于7V时，可以通过LDO产生3.8V给模块供电。



$$VBAT = (R0301/R0307+1)*1.24 = 3.88V$$

推荐负载电流不小于10mA。

SD卡供电方案

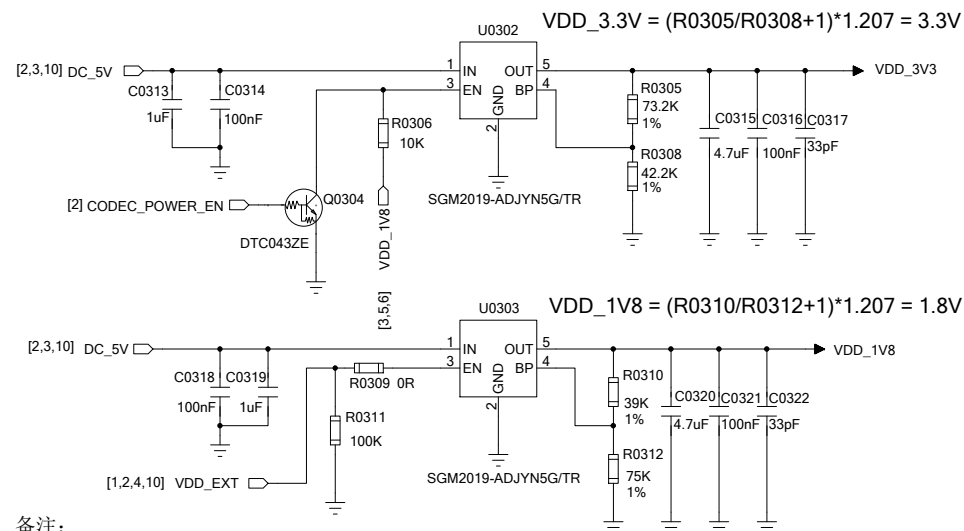


$$V_{BAT} = (R0314/R0318+1)*1.24 = 3.3V$$

备注:

推荐负载电流不小于10mA。

PCM Codec供电方案



备注:

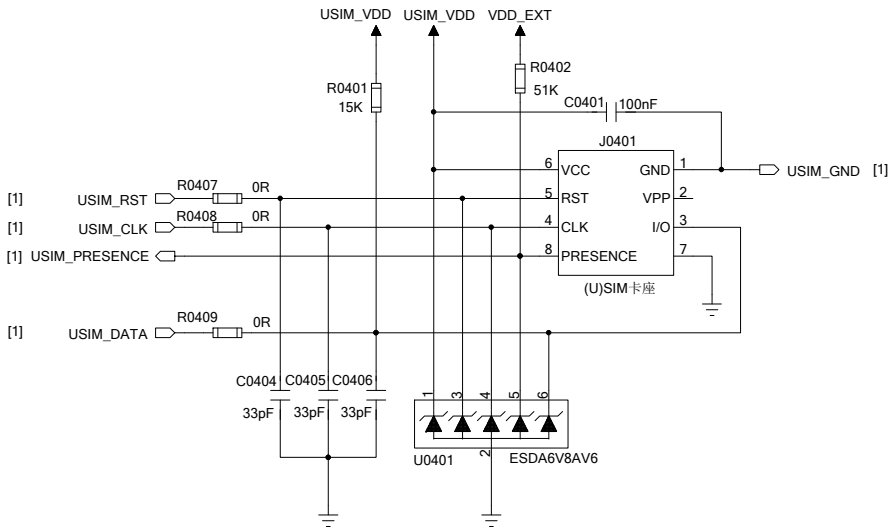
1. CODEC_PWR_EN为低电平时可确保VDD_3V3的正常输出；为高电平时，将关闭VDD_3V3输出。
2. 下面的上/下电时序用于确保**codec**工作正常：
上电顺序：先上电VDD_1V8，然后VDD_3V3。
下电顺序：先下电VDD_3V3，然后VDD_1V8。

上海移远通信技术股份有限公司

绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
	页码: 3/10	日期: 2019/1/24

(U)SIM接口和串口设计

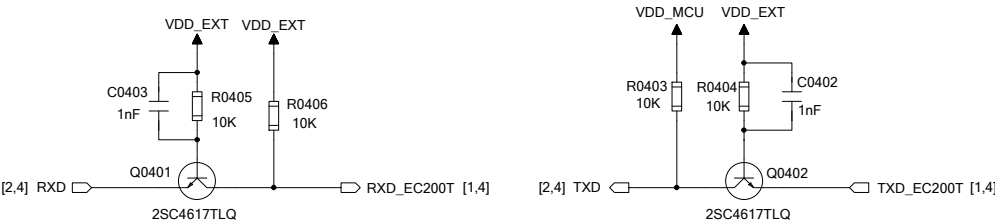
(U)SIM接口设计



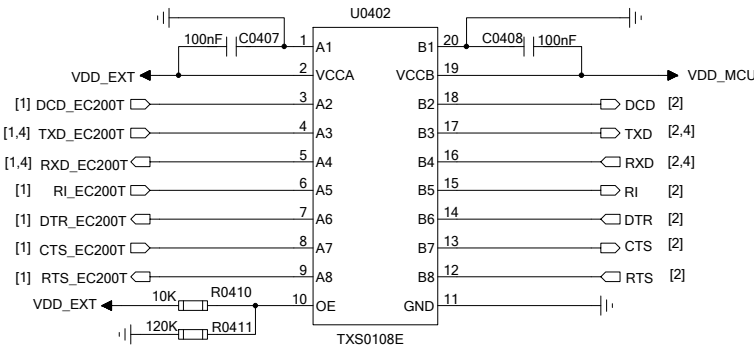
备注:

- (U)SIM卡座需增加ESD防护器件U0401，器件的寄生电容需不超过15pF。
- (U)SIM卡座的GND建议连接到模块的USIM_GND引脚，避免(U)SIM卡座的地被干扰。
如果客户PCB的GND很完整，也可以直接接到PCB的GND。
- 上拉电阻R0401有助于提高(U)SIM卡的抗干扰性能，建议靠近(U)SIM卡座放置。
- R0407~R0409用于调试；电容C0404~C0406可用于滤除EGSM900干扰。
- 电容C0401的容值须小于1uF，并靠近(U)SIM卡座放置。
- 布局走线可参考文档 *Quectel_EC200T-CN_硬件设计手册*。

串口三极管转换方案



串口转换芯片方案



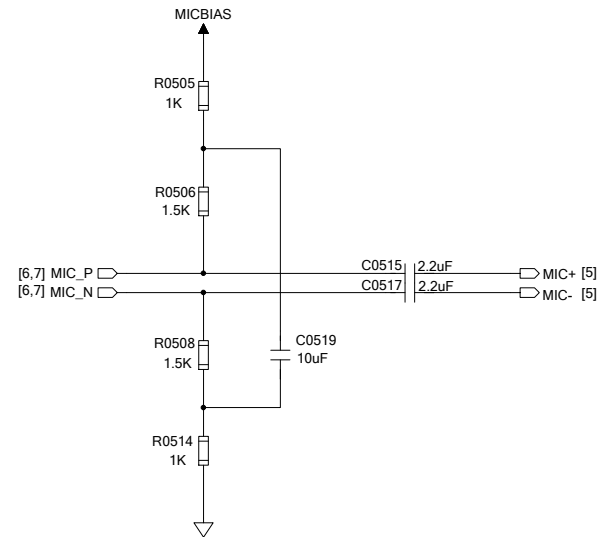
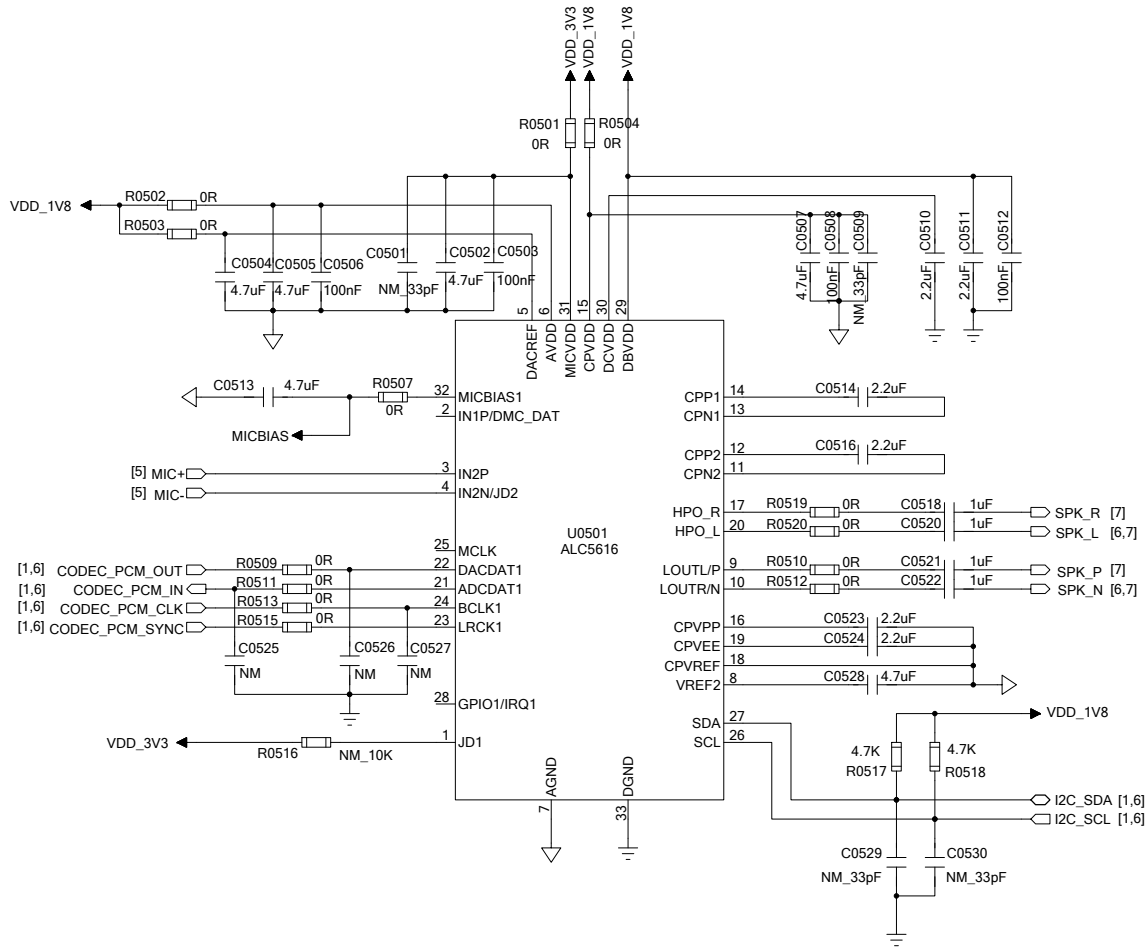
备注:

- 本设计中串口的电平转换电路提供了三极管转换方案和串口转换芯片方案，推荐使用串口转换芯片方案。
- TXS0108E要求VCCA必须小于等于VCCB，更多设计细节可参考TXS0108E芯片数据手册。
- 三极管方案适用于波特率低于460Kbps的应用场合，1nF电容有助于改善信号质量。
- RTS和DTR三极管电平转换电路与RXD电路相同。
CTS、RI和DCD三极管电平转换电路与TXD电路相同。

上海移远通信技术股份有限公司

绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
页码: 4/10		日期: 2019/1/24

音频Codec设计（ALC5616）

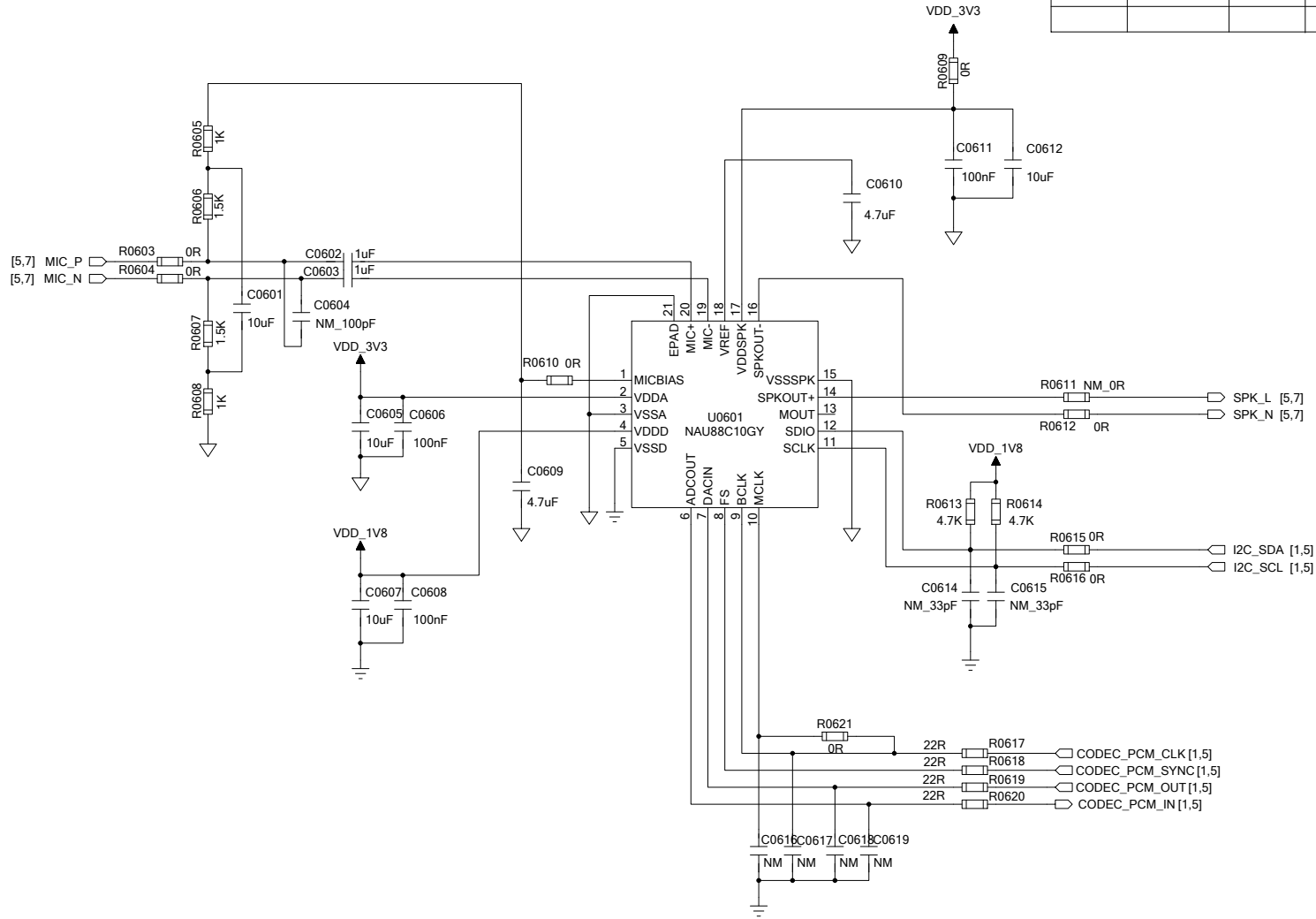


- 备注:
- 1. ALC5616上电顺序: DBVDD/I2C上拉电源/AVDD/DACREF/CPVDD上电 → MICVDD上电 → 软件初始化配置。
 - 2. ALC5616下电顺序: 软件关闭所有codec功能 → MICVDD下电 → DBVDD/I2C上拉电源/AVDD/DACREF/CPVDD下电。
 - 3. 模块在PWRKEY被拉低开机之后会自动通过I2C初始化codec, 所以在此之前codec所有电源均需要上电。
 - 4. 模拟地与数字地之间需要用0805的0Ω电阻连接, 具体可参考“音频接口设计”页面。

上海移远通信技术股份有限公司		
绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
页码: 5/10	日期: 2019/1/24	

音频Codec设计（NAU88C10GY）

Pin No.	Pin Name	Voltage	Description
2	VDDA	2.5V~3.6V	Analog VDD
4	VDDD	1.71V~3.6V	Digital VDD
17	VDDSPK	2.5V~5.5V	Speaker power supply



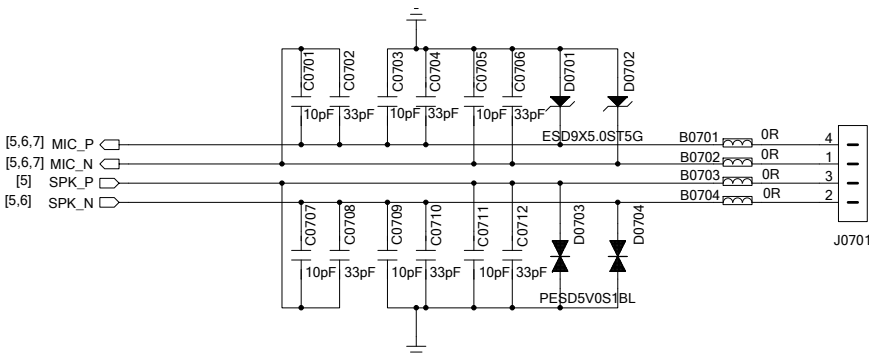
- 备注：
1. Codec音频信号尽可能包地处理，同时，在摆件时，**codec**部分应当远离射频以及电源等干扰源。
 2. VDDA引脚的电压要始终不低于VDDD引脚的电压。
 3. 模拟地与数字地之间需要用**0805**的**0Ω**电阻连接，具体可参考“音频接口设计”页面。

上海移远通信技术股份有限公司

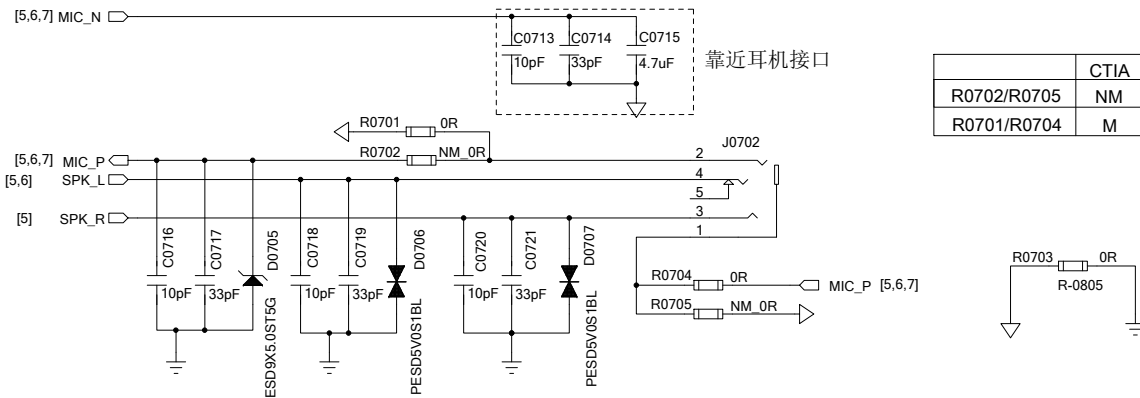
绘制： 桑伟	项目名称： EC200T-CN	文档类型： 参考设计
审核： 吴清	尺寸： A2	版本： 1.0
页码： 6/10	日期： 2019/1/24	

音频接口设计

手柄应用



耳机应用

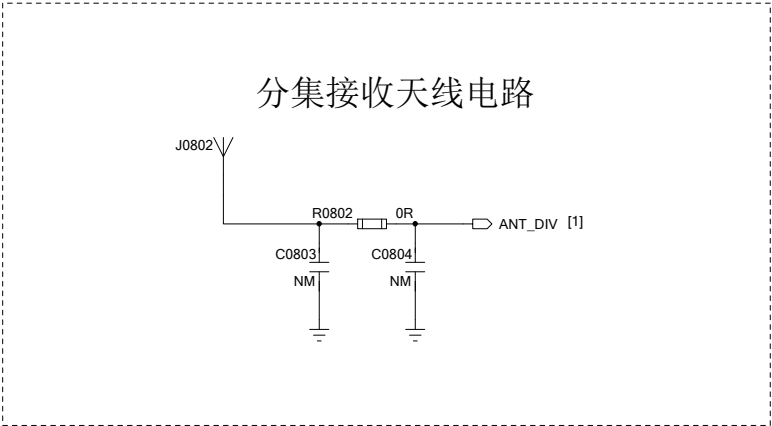
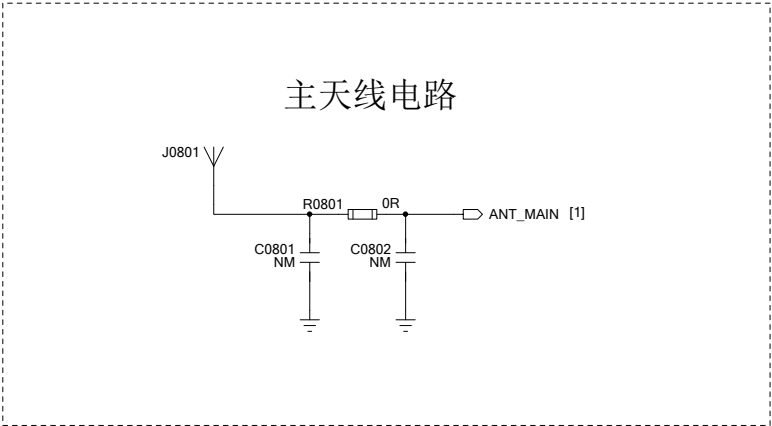


- 备注:
1. 音频codec的模拟输出只能驱动耳机和话机手柄, 对于喇叭等其他大功率负载应用, 设计上需考虑增加音频功放。
 2. 手柄应用中, MIC和SPK信号均需要差分走线。
 3. 耳机应用中, MIC信号需要差分走线。
 4. 所有MIC和SPK信号均需要上下左右立体包地, 远离干扰源。
 5. 音频codec设计中, ALC5616和NAU88C10GY不能同时使用。

上海移远通信技术股份有限公司

绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
页码: 7/10		日期: 2019/1/24

天线设计



备注：

- 1. 强烈建议主天线、分集接收天线电路预留PI型电路，便于后期调试。
- 2. 射频天线的单端阻抗为50Ω。

上海移远通信技术股份有限公司		
绘制： 桑伟	项目名称： EC200T-CN	文档类型： 参考设计
审核： 吴清	尺寸： A2	版本： 1.0
页码： 8 / 10		日期： 2019/1/24

D



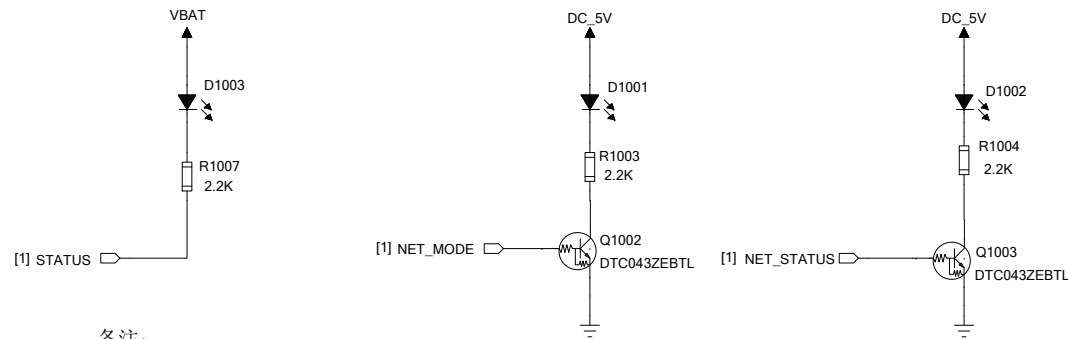
B

A

绘制: 桑伟	项目名称: EC200T-CN	文档类型: 参考设计
审核: 吴清	尺寸: A2	版本: 1.0
	页码: 9/10	日期: 2019/1/24

其他设计

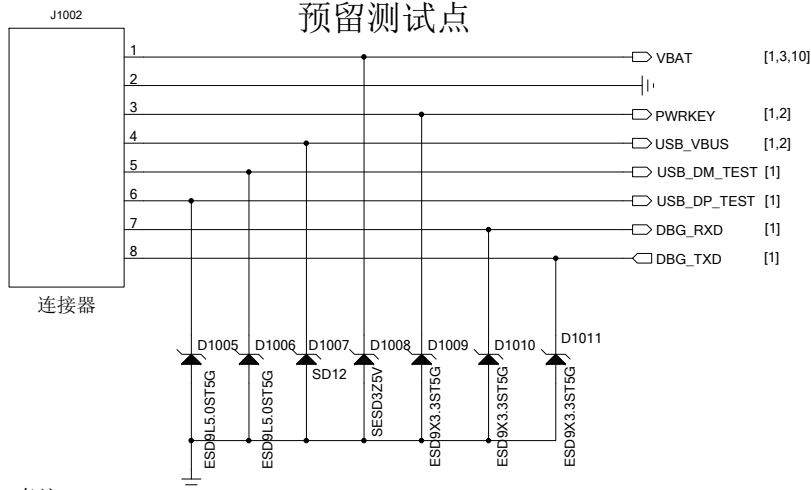
指示灯



备注：

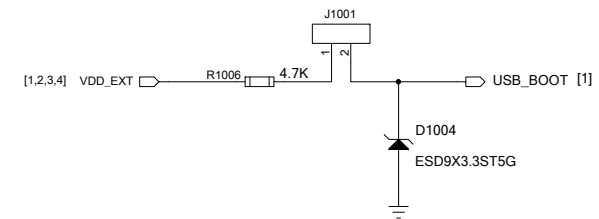
1. 模块的STATUS引脚为开漏输出结构。
2. NET_MODE和NET_STATUS的指示详情，可参考文档 *Quectel_EC200T-CN_硬件设计手册*。
3. 客户端对整机睡眠电流有要求时，可将STATUS、NET_MODE、NET_STATUS指示灯电源VBAT和DC_5V更换为外部可控电源，并在模块睡眠时关断，以减小睡眠功耗。睡眠功能软件正在开发中。

预留测试点



备注：

1. 模块的USB和调试串口都预留用于软件抓取log。
2. USB接口还可以预留用于模块软件升级。
3. USB信号线上的ESD寄生电容不超过2pF。
4. 调试串口的电平为1.8V，与3.3V系统连接时需要电平转换芯片。



备注：

1. 强烈建议客户预留USB_BOOT设计。
2. USB_BOOT默认悬空，当位于高电平时，强制模块进入下载模式。

上海移远通信技术股份有限公司

绘制： 桑伟	项目名称： EC200T-CN	文档类型： 参考设计
审核： 吴清	尺寸： A2	版本： 1.0
页码： 10/10	日期： 2019/1/24	