# INTERFAZ WEB PARA LA GESTIÓN DE SONDAS DE RED DE ALTAS PRESTACIONES

Trabajo de Fin de Grado

Juan Sidrach de Cardona Mora

Tutor: Dr. Sergio López Buedo

Junio 2015







### TABLA DE CONTENIDOS

- · Introducción
- · Estado del arte
- · Definición del proyecto
- · Aplicación propuesta
- · Conclusiones
- · Líneas de Trabajo Futuro

# INTRODUCCIÓN

#### **SONDAS DE RED**

- · Dispositivos capaces de capturar y/o inyectar tráfico de red
- · Principales usos
  - · Análisis de las trazas capturadas por la sonda
  - · Realización de pruebas sobre redes, plataformas y aplicaciones
- · Diferentes tipos sobre ordenadores convencionales
  - · Tarjetas Ethernet estándar
  - · Tarjetas a medida basadas en FPGAs

#### SONDA UTILIZADA - NETFPGA 10G

- · Sonda a medida basada en FPGA
  - · Modelo Xilinx Virtex-5
  - · Cuatro interfaces SFP+ de hasta 10 Gbps
  - · Conectada por PCI Express
- · Permite capturar y reproducir tráfico de red
- · Rendimiento máximo de 10 Gbps por línea (cuatro en total)
- · Gestionada por línea de comandos

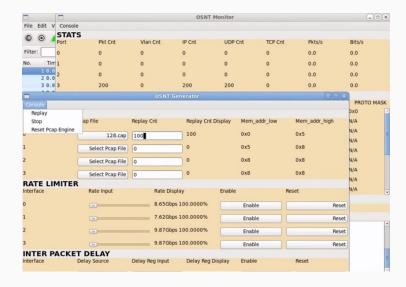


# ESTADO DEL ARTE

#### THE OPEN SOURCE NETWORK TESTER

- · Sistema de captura y reproducción de código abierto
- · Utiliza una FPGA del mismo modelo que este TFG
- · Gestionada desde una interfaz sobre el propio servidor
- · Aspectos mejorables
  - · Provee información exclusivamente de la FPGA
  - · Rendimiento puede estar limitado por la velocidad del disco
    - · No alerta al usuario de ello
  - · Se maneja desde el propio servidor
    - · No es accesible por terceros sin ceder el uso completo de la máquina
    - · Problema si se satura y la interfaz deja de responder
  - · No resuelve la conversión entre formatos de trazas

#### THE OPEN SOURCE NETWORK TESTER - INTERFAZ



# DEFINICIÓN DEL PROYECTO

# MOTIVACIÓN Y OBJETIVOS

#### Motivación

- · Simplificar la gestión de la sonda de red
- · Ofrecer un mayor control sobre otros elementos del sistema
- · Subsanar algunas de las carencias observadas en OSNT

# Objetivos

- · Desarrollar una interfaz web para manejar la sonda de red
- · Permitir que el proyecto sea fácilmente generalizable
  - · Arquitectura base común, independiente del modelo de sonda
  - · Gestionar otros aspectos relevantes del sistema
    - · Clasificación y conversión de trazas
    - · Almacenamiento disponible
    - · Velocidad del disco
- · Registrar estadísticas de uso de la aplicación

# APLICACIÓN PROPUESTA

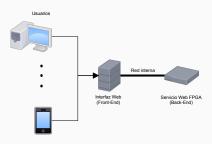
#### ARQUITECTURA GENERAL

# Separación física y lógica entre Front-End y Back-End

· Conectados entre sí por una red interna

### Ventajas

- · Un mismo Front-End puede comunicarse con varios Back-End
- · Back-End aislado, no accesible directamente desde el exterior
- · Interfaz disponible aun cuando el Back-End no esté operativo



# STACK TECNOLÓGICO

#### Back-End

- · JavaScript
- · node.js
- · express, async, nodemon

#### Front-End

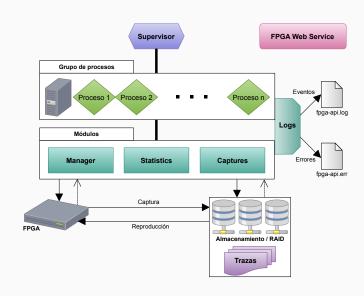
- · PHP (HTML, JavaScript, CSS)
- · Framework propio
- · Bootstrap, jQuery

#### **BACK-END - SERVICIO WEB FPGA**

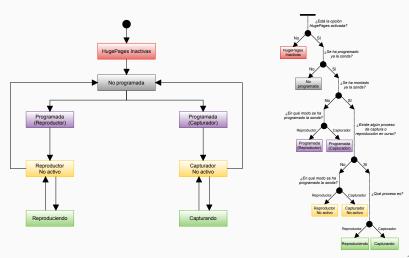
- · Formalizar y exponer la funcionalidad de la FPGA
- · Permite conocer el estado de la misma y de aspectos relacionados
- · Implementación REST-like



### **BACK-END - ARQUITECTURA INTERNA**

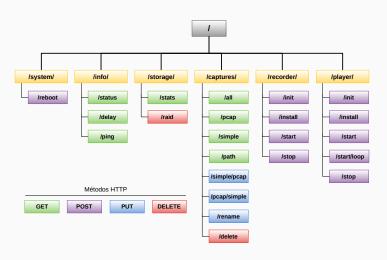


· Formaliza el estado de la FPGA de forma no persistente



#### BACK-END - API REST-LIKE

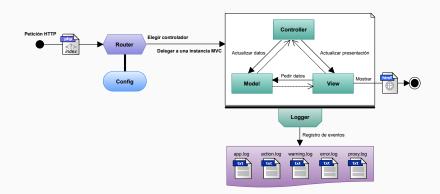
· API REST-like - Métodos accesibles por HTTP



#### FRONT-END - FRAMEWORK - ARQUITECTURA INTERNA

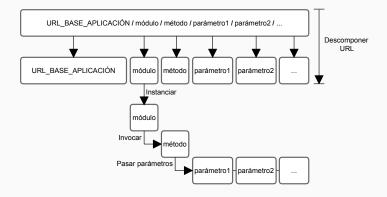
## Framework propio

- · Únicamente la funcionalidad necesaria
- · Mayor control sobre el funcionamiento interno del mismo

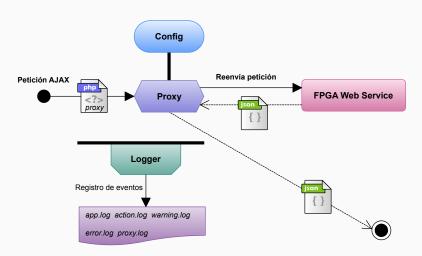


#### FRONT-END - FRAMEWORK - ROUTER

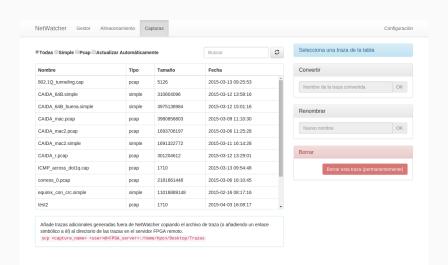
· Carga el módulo/método correspondiente para cada petición HTTP



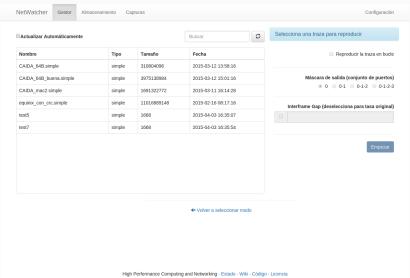
· Comunicación con el Servicio Web FPGA



## FRONT-END - DISEÑO - CAPTURAS



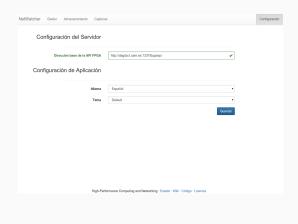
# FRONT-END - DISEÑO - GESTOR REPRODUCCIÓN



# FRONT-END - DISEÑO - ESTADO

· Diseño responsive - adaptado a cada dispositivo







#### CONCLUSIONES

- · Gestión del sistema completo mediante una interfaz web
  - · Control de la FPGA de forma intuitiva
- · Trabajo extensible a otras sondas de red
  - · Arquitectura base
  - · Módulos independientes del modelo de sonda
    - · Clasificación y conversión de trazas
    - · Almacenamiento
    - · Velocidad del disco
    - · Estado global del sistema
- · Se registra el uso tanto del Back-End como del Front-End
- · Se cumplen todos los objetivos propuestos

#### CONTRIBUCIONES

- Proyecto europeo de federación Fed4FIRE
  - · Desarrollado de forma paralela al TFG
  - · Back-End utilizado en la integración del testbed de la FPGA
    - Permite exponer la funcionalidad de la sonda de red sin que el usuario tenga acceso al servidor al que está conectada
- · The Open Source Network Tester
  - · Posible incorporación de la interfaz desarrollada
- · Proyecto disponible en GitHub
  - · Liberado bajo licencia MIT
  - · Documentación extensiva

LÍNEAS DE TRABAJO FUTURO

# LÍNEAS DE TRABAJO FUTURO

- · Extensión a más modelos de sondas de red
- · Módulo de identificación y acreditación
- · Soporte a más tipos de trazas
- · Registro de estadísticas de rendimiento
- · Traducción de la interfaz a más idiomas

