Universidad Autónoma de Madrid

Escuela Politécnica Superior

Doble Grado en Ingeniería Informática y Matemáticas

TRABAJO DE FIN DE GRADO

INTERFAZ WEB PARA LA GESTIÓN DE SONDAS DE RED DE ALTAS PRESTACIONES

Juan Sidrach de Cardona Mora
Tutor: Dr. Sergio López-Buedo

JUNIO 2015

INTERFAZ WEB PARA LA GESTIÓN DE SONDAS DE RED DE ALTAS PRESTACIONES

Autor: Juan Sidrach de Cardona Mora
Tutor: Dr. Sergio López-Buedo

Dpto. de Tecnología Electrónica y de las Comunicaciones
Escuela Politécnica Superior
Universidad Autónoma de Madrid

JUNIO 2015

Agradecimientos

TODO: Agradecimientos.

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Phasellus laoreet dolor at sodales porta. Morbi facilisis hendrerit lacus vel sollicitudin. Aenean eleifend urna metus, eget vestibulum libero dictum tincidunt. Curabitur quis ultrices lorem. Duis ultricies, eros eget condimentum pharetra, tellus eros lobortis nulla, vel mattis nibh dui et felis. Interdum et malesuada fames ac ante ipsum primis in faucibus. Nam non lorem et ligula condimentum molestie. Fusce quis dolor non metus suscipit commodo. Praesent vel pulvinar lectus. Nullam ac dui eget magna accumsan volutpat. Aliquam sed purus quis lorem dictum rutrum auctor eu enim. Pellentesque a urna ac ligula cursus lacinia. Aenean sodales justo massa, vel imperdiet justo imperdiet ut. Nulla euismod pulvinar arcu eu convallis. Vivamus a tempus nunc, et vulputate nulla.

Sed dapibus aliquam imperdiet. Vivamus est quam, fermentum vitae augue id, ultricies tincidunt massa. Praesent tincidunt ex sem, ut aliquet nulla imperdiet eu. Duis ac ultricies lorem. Aenean consequat ipsum nec arcu aliquam, sit amet interdum quam tempus. In justo odio, bibendum vel nulla nec, aliquet tristique justo. In vel metus ut libero suscipit ultricies.

Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos himenaeos. Proin urna elit, iaculis id quam at, pretium laoreet ipsum. Phasellus ultricies faucibus ex et eleifend. Quisque facilisis erat dolor, ac rhoncus erat convallis et. Aliquam semper eleifend imperdiet. Sed eros ipsum, sagittis in pellentesque vel, vestibulum a augue. Duis sapien mauris, fringilla a tortor ut, sollicitudin volutpat nunc. Pellentesque vestibulum vel arcu in molestie. Nullam fermentum dolor luctus metus efficitur pulvinar. Pellentesque risus enim, tempus id ullamcorper in, maximus id nisl. Cras rhoncus consequat augue eu gravida. Ut efficitur mauris vitae orci dignissim sagittis. Suspendisse vitae massa eget nunc bibendum interdum.

Vestibulum quis turpis sed diam facilisis convallis. Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos himenaeos. Vivamus congue tellus nec lobortis feugiat. Nam hendrerit ullamcorper tempus. Proin maximus, lacus at tempor pellentesque, sem nisi facilisis lorem, sagittis tristique mauris dui at est. Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos himenaeos. Mauris pellentesque lobortis leo, ac dictum urna tempus id. Curabitur sed ante leo. Proin laoreet nisi nec dictum auctor. Mauris lacinia erat ut massa viverra, nec tempus metus elementum. Cras ut blandit justo, in pretium massa. In hac habitasse platea dictumst. Donec malesuada viverra quam, in ultricies libero. Phasellus finibus velit in sem tempus mattis at tristique ligula.

"In the beginning the Universe was created. This has made a lot of people very angry and been widely regarded as a bad move." – Douglas Adams

Abstract

Abstract — TODO: Resumen en inglés, 250-500 palabras.

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Aliquam malesuada libero auctor sapien volutpat, sed fringilla enim tristique. Aliquam varius lorem in risus tempus egestas. Aenean accumsan elementum diam vel commodo. Nulla lectus sapien, finibus ac mauris non, efficitur venenatis felis. Donec at rutrum dolor, a lobortis arcu. In fermentum hendrerit bibendum. Phasellus eget arcu quam. Maecenas vulputate sapien eu dictum pulvinar. Suspendisse sit amet neque a turpis efficitur dapibus ut et turpis.

Vestibulum commodo faucibus tellus vitae consequat. Donec purus enim, hendrerit vitae feugiat sed, sagittis in tortor. Duis sed ex non ligula cursus dapibus. Etiam pellentesque suscipit dolor, vel facilisis est ornare sed. Nullam eleifend tellus non elementum efficitur. Donec semper felis ac porttitor ultricies. Vestibulum sodales justo nisl, in egestas lacus egestas nec. Fusce faucibus felis lacus, sit amet placerat justo porta vitae. Nullam volutpat viverra lorem quis euismod. Duis felis erat, dictum et sem vitae, fringilla ultrices dui. Morbi mattis arcu at orci accumsan facilisis. Aenean tortor velit, hendrerit id vulputate ac, sagittis nec libero. Donec elementum dolor orci, a mattis augue lobortis nec. Suspendisse vulputate, diam vel accumsan pellentesque, ex purus volutpat ipsum, vel luctus urna sem non turpis. Donec vitae molestie odio.

Donec lobortis, eros non sodales dapibus, ex eros sollicitudin tortor, ut vulputate massa nibh sit amet ipsum. Sed a lectus eu diam pretium vestibulum. Pellentesque finibus, felis ac finibus vulputate, libero mauris placerat nulla, ut vestibulum ante metus ut neque. Aliquam tempus tortor ac mauris pulvinar iaculis. Vivamus pretium id libero sed tempus. Donec tincidunt turpis tempor vehicula egestas. Vestibulum elementum, urna non tincidunt tempus, risus ipsum posuere felis, ac suscipit diam nunc et neque. Vestibulum faucibus leo vel nibh tempor tincidunt. Nullam nunc augue, aliquet in congue nec, gravida at risus. Proin semper iaculis nisi vitae imperdiet. Suspendisse sed risus feugiat, dapibus sapien quis, pulvinar turpis.

Maecenas convallis aliquet euismod. Donec sollicitudin ligula nec lorem dignissim, sit amet finibus felis mollis. Fusce eget sapien eu sapien blandit congue quis a odio. Fusce accumsan condimentum dapibus. Aliquam eu ante porttitor nulla pellentesque feugiat pharetra nec mauris. Ut tincidunt urna vitae ligula mattis malesuada. Interdum et malesuada fames ac ante ipsum primis in faucibus. Integer pretium tincidunt nisi, in pulvinar velit dapibus et.

Key words — TODO: Palabras clave en inglés, separadas por coma.

Resumen

Resumen — TODO: Resumen en español, 250-500 palabras.

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Aliquam malesuada libero auctor sapien volutpat, sed fringilla enim tristique. Aliquam varius lorem in risus tempus egestas. Aenean accumsan elementum diam vel commodo. Nulla lectus sapien, finibus ac mauris non, efficitur venenatis felis. Donec at rutrum dolor, a lobortis arcu. In fermentum hendrerit bibendum. Phasellus eget arcu quam. Maecenas vulputate sapien eu dictum pulvinar. Suspendisse sit amet neque a turpis efficitur dapibus ut et turpis.

Vestibulum commodo faucibus tellus vitae consequat. Donec purus enim, hendrerit vitae feugiat sed, sagittis in tortor. Duis sed ex non ligula cursus dapibus. Etiam pellentesque suscipit dolor, vel facilisis est ornare sed. Nullam eleifend tellus non elementum efficitur. Donec semper felis ac porttitor ultricies. Vestibulum sodales justo nisl, in egestas lacus egestas nec. Fusce faucibus felis lacus, sit amet placerat justo porta vitae. Nullam volutpat viverra lorem quis euismod. Duis felis erat, dictum et sem vitae, fringilla ultrices dui. Morbi mattis arcu at orci accumsan facilisis. Aenean tortor velit, hendrerit id vulputate ac, sagittis nec libero. Donec elementum dolor orci, a mattis augue lobortis nec. Suspendisse vulputate, diam vel accumsan pellentesque, ex purus volutpat ipsum, vel luctus urna sem non turpis. Donec vitae molestie odio.

Donec lobortis, eros non sodales dapibus, ex eros sollicitudin tortor, ut vulputate massa nibh sit amet ipsum. Sed a lectus eu diam pretium vestibulum. Pellentesque finibus, felis ac finibus vulputate, libero mauris placerat nulla, ut vestibulum ante metus ut neque. Aliquam tempus tortor ac mauris pulvinar iaculis. Vivamus pretium id libero sed tempus. Donec tincidunt turpis tempor vehicula egestas. Vestibulum elementum, urna non tincidunt tempus, risus ipsum posuere felis, ac suscipit diam nunc et neque. Vestibulum faucibus leo vel nibh tempor tincidunt. Nullam nunc augue, aliquet in congue nec, gravida at risus. Proin semper iaculis nisi vitae imperdiet. Suspendisse sed risus feugiat, dapibus sapien quis, pulvinar turpis.

Maecenas convallis aliquet euismod. Donec sollicitudin ligula nec lorem dignissim, sit amet finibus felis mollis. Fusce eget sapien eu sapien blandit congue quis a odio. Fusce accumsan condimentum dapibus. Aliquam eu ante porttitor nulla pellentesque feugiat pharetra nec mauris. Ut tincidunt urna vitae ligula mattis malesuada. Interdum et malesuada fames ac ante ipsum primis in faucibus. Integer pretium tincidunt nisi, in pulvinar velit dapibus et.

Palabras clave — TODO: Palabras clave en español, separadas por coma.

Glosario

Back-end Componentes internos de la aplicación que procesan los datos provenientes del front-end. 3, 11, 12, 14, 21–23, 25, 26, 39, 41, 76, 77, 80

Bitstream En este contexto se refiere al binario que configura el Hardware de la FPGA. 36

Framework Entorno software que proporciona una funcionalidad base para facilitar la organización y desarrollo de aplicaciones similares. 14, 15, 25, 41, 71–74, 80, 81

Front-end Interfaz, parte de la aplicación que interacciona directamente con el usuario. 3, 11, 12, 14, 15, 21–23, 25, 26, 39, 41, 43, 76, 78, 80

Proxy Servidor que sirve de intermediario entre las peticiones de recursos que realiza un cliente a otro servidor. 71, 74, 81

Script Programa interpretado que se almacena en un archivo de texto plano. 77, 78, 80

Servicio Web Conjunto de métodos remotos accesibles a través de la red. 24, 26, 36, 51, 52, 55–59, 71, 74, 79, 83, 84

Simple Formato de traza que acepta la FPGA utilizada. 18, 52, 60–63, 68, 109–111, 115, 116

Traza Archivo que contiene paquetes de red capturados. 2, 6, 7, 18, 19, 23, 25, 28, 30–33, 39, 52, 57, 59–65, 67, 68, 85–98, 104–106, 108–118

Acrónimos

AJAX Asynchronous JavaScript and XML. 15, 74

API Application Programming Interface (métodos públicos de una aplicación). 57, 83, 84

FPGA Field-Programmable Gate Array. 1, 5, 17–19, 22, 24, 26, 36–38, 51, 52, 55–64, 69, 71, 74, 79, 83–97, 99, 101, 103–106

HTML HyperText Markup Language. 13, 15

HTTP Hypertext Transfer Protocol. 6, 21–23, 25, 71, 83

IFG InterFrame Gap (pausa temporal entre paquetes). 18, 32, 65, 91, 93, 105

JSON JavaScript Object Notation. 23, 79, 83

Pcap Packet capture (formato de traza, utilizado por programas como *Wireshark* y *tcpdump*). 18, 52, 68, 109, 111–113, 115–117

PHP PHP Hypertext Pre-processor. 15, 69, 71, 74, 76–78, 80, 81

RAID Redundant Array of Independent Disks. 2, 19, 27, 57, 59, 66, 67, 100, 101, 107

REST Representational State Transfer. 14, 22, 23

URL Uniform Resource Locator. 23, 69, 73, 83

Índice general

Índice de tablas

Índice de figuras

1

Introducción

Este Trabajo de Fin de Grado, realizado en colaboración con el grupo de investigación *High-Performance Computing and Networking (HPCN)*, tiene como propósito el desarrollo de una interfaz web para la gestión de sondas de red de altas prestaciones. En los siguientes apartados se explican la motivación y los objetivos principales del mismo, sucedidos de una descripción de la estructura del resto de la memoria.

1.1. Motivación

Una sonda de red es un dispositivo capaz de capturar tráfico de red (sonda pasiva) o de inyectarlo (sonda activa). Este dispositivo puede ser algo tan sencillo como un ordenador convencional, en el cual se ha instalado una tarjeta *Ethernet* estándar o una tarjeta a medida basada en FPGA. La aplicación a desarrollar se basará en una sonda de este último tipo [1].

Hasta ahora, la única posibilidad existente es interaccionar con esta sonda desde la línea de comandos, lo que dificulta su gestión para personas sin conocimientos previos de

la misma. Otra dificultad en el control de la sonda es que existen numerosos aspectos relacionados con su funcionamiento que se manejan de forma externa, tales como el almacenamiento, clasificación y gestión de las trazas.

Surge entonces la necesidad de una simplificación en el manejo de la sonda, que permita a usuarios no avanzados su utilización. Para ello, se desarrollará una interfaz gráfica basada en tecnologías web, que facilitará conocer y manejar el estado de la sonda. Además, permitirá administrar otros aspectos del sistema, como los mencionados anteriormente.

1.2. Objetivos

Los objetivos principales planteados en este Trabajo de Fin de Grado son los siguientes:

- Desarrollar una interfaz web que permita la gestión de una sonda de red de altas prestaciones. Esta interfaz permitirá, de manera visual, conocer el estado actual de la sonda de red y configurarla para reproducir o capturar tráfico de red. Además, la interfaz web permitirá gestionar las trazas capturadas con la sonda mecionada. Se pretende así facilitar el control de todos los componentes que intervienen en la captura y reproducción de tráfico de red, y que no sea necesario conocer previamente el funcionamiento interno de la sonda para poder manejarla y experimentar con ella.

- Monitorizar el estado del servidor al que está conectada la sonda de red de altas prestaciones. Para ello, la aplicación mostrará al usuario estadísticas sobre el servidor relevantes en este contexto. Por una parte, se podrá conocer el espacio de almacenamiento disponible para guardar trazas, para que el usuario pueda liberar espacio es caso de ser necesario, y prevenir así que la sonda deje de poder capturar tráfico de red. Por otro lado, si el sistema de archivos en que se almacenan las trazas capturadas con la sonda está sobre un RAID, se podrá conocer la velocidad de escritura global del sistema y de cada uno de los discos que integran el RAID, ya que es un factor que puede limitar el rendimiento de la sonda.

- Registrar estadísticas sobre el uso de la aplicación, lo que ayudará a localizar y solucionar errores internos. Adicionalmente, se podrán analizar estos registros para conocer el grado de utilización de la sonda por diferentes usuarios, y plantearse entonces cómo optimizar el tiempo necesario para realizar las tareas más frecuentes.

1.3. Estructura del documento

En el capítulo 2 se realiza un análisis del estado del arte. Se analizan tanto los sistemas de captura y reproducción de tráfico web existentes como las interfaces de gestión y monitorización de estos sistemas, para posteriormente extraer conclusiones sobre lo estudiado.

En el capítulo 3 se define la aplicación que se va a diseñar, así como la metodología seguida y las herramientas utilizadas en el proyecto. En el capítulo 4 se describen los requisitos funcionales y no funcionales de la aplicación.

En el capítulo 5 se formaliza el diseño de la aplicación a implementar, comentando la arquitectura de la aplicación y los módulos en los que se divide. En el capítulo 6 se documenta la implementación de la aplicación, estructurada en dos partes bien diferenciadas: back-end y front-end. En el capítulo 7 se explica el proceso de pruebas seguido para la verificación y validación de la aplicación construida, comprobando así el correcto funcionamiento de la misma. En el capítulo 8 se especifica cómo se va a realizar el mantenimiento de la aplicación.

En el capítulo 9 se exponen las conclusiones finales sobre el trabajo realizado. Por último, en el capítulo 10 se plantean posibles líneas de trabajo futuro que podrían ser abordadas con el objetivo de mejorar y ampliar diferentes aspectos de la aplicación desarrollada.

2

Estado del arte

TODO: [Introducción]

2.1. Sistemas de captura y/o reproducción de tráfico de red

TODO: Sistemas de captura y/o reproducción de tráfico de red

2.2. FPGA HPCN

TODO: Cambiar organización Los posibles estados de la FPGA son:

- No programada
- Programada para reproducir

- Programada para capturar
- Montada para reproducir
- Montada para capturar
- Reproduciendo una traza
- Capturando tráfico

2.3. Sistemas de gestión y monitorización

TODO: Sistemas de gestión y monitorización Hypertext Transfer Protocol (HTTP)

2.4. Conclusiones

TODO: Conclusiones

3

Definición del proyecto

En este capítulo se definirán y explicarán el alcance del proyecto, la metodología de desarrollo escogida y las herramientas utilizadas.

3.1. Alcance

Esta aplicación tiene como objetivo permitir mediante una interfaz web conocer el estado actual de una sonda de red y gestionarla. Asímismo, se podrán manejar otros aspectos relacionados con la sonda, como el almacenamiento y manejo de las trazas capturadas.

No se pretende, sin embargo, que la interfaz web sea capaz de interactuar con cualquier tipo de sonda de captura y reproducción de tráfico de red, sino sólo con la sonda seleccionada. Tampoco entra dentro del alcance de este proyecto modificar el funcionamiento interno de la sonda, ni siquiera para mejorar su rendimiento, ya que el objetivo final es simplemente facilitar la gestión de una sonda de red de altas prestaciones y de otros componentes que intervienen en el sistema.

3.2. Metodología

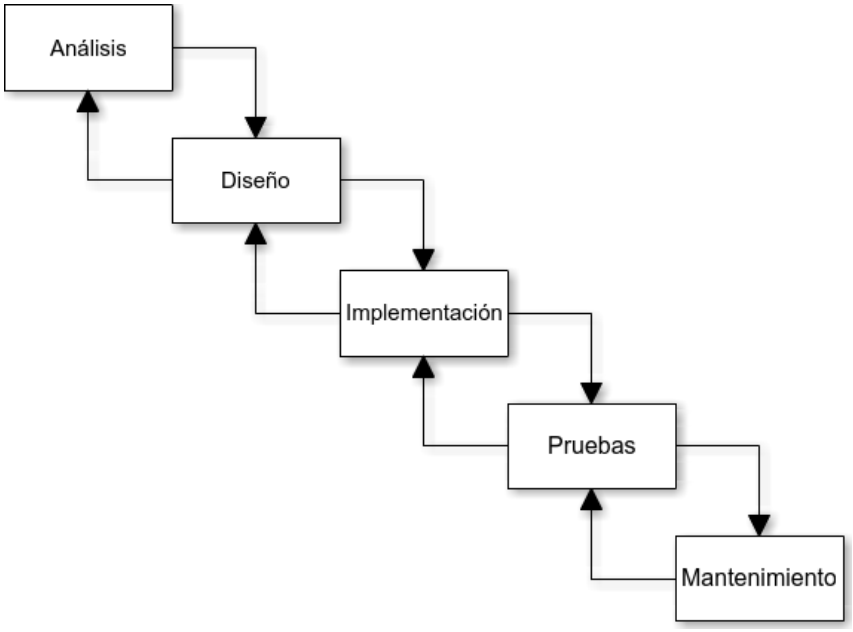

Figura 3.1: Modelo de ciclo de vida en cascada con retroalimentación.

Para el desarrollo de la aplicación se ha optado por seguir un ciclo de vida en cascada con retroalimentación (ver Figura 3.1). Este modelo ordena las etapas del proceso de desarrollo de software, de forma que sólo se pueda iniciar una fase cuando se ha finalizado la anterior. Dada la naturaleza de este proyecto, era necesario un periodo amplio de estudio del problema a resolver antes de poder codificar nada, siendo por ello este modelo más recomendable que adoptar alguna metodología ágil. Por otra parte, se ha descartado utilizar un modelo iterativo o en espiral dado que conllevaría un mayor tiempo de desarrollo al tener que realizarse por módulos y de forma separada cada una de las fases definidas, en vez de simultáneamente y de forma global. Además, el hecho de tener retroalimentación permite volver a etapas anteriores en caso de que sea necesario corregir algún aspecto del sistema.

La distribución temporal de las tareas y sus dependencias se resumen en el diagrama de Gantt de la Figura 3.2. A continuación se detallan la entradas, tareas y salidas de cada una de las fases del desarrollo del proyecto.

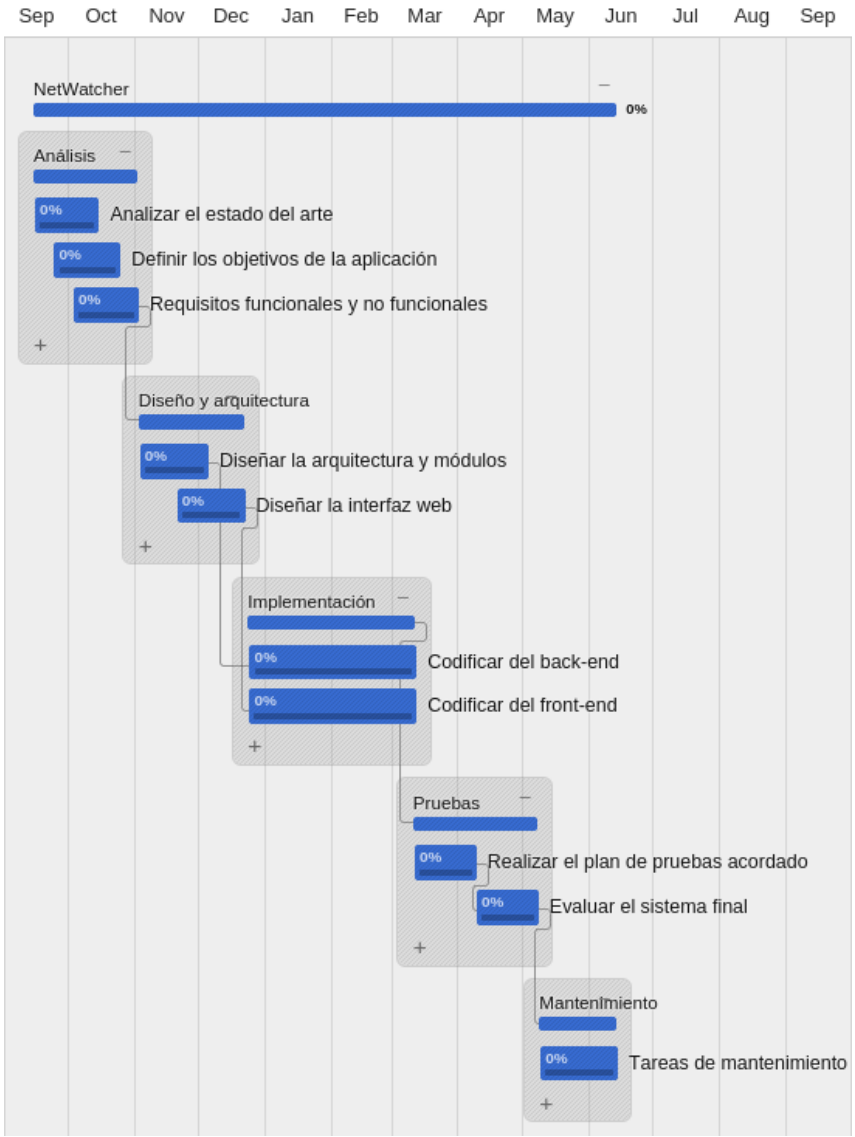

Figura 3.2: Diagrama de Gantt de la planificación temporal del proyecto.

Análisis

Tareas

- Analizar el estado del arte.
- Definir los objetivos de la aplicación.
- Especificar los requisitos funcionales y no funcionales.

Salida

- Definición, objetivos y alcance del proyecto.
- Relación de requisitos.

Diseño y arquitectura

Entrada

- Relación de requisitos.

Tareas

- Diseñar la arquitectura y módulos a implementar.
- Diseñar la interfaz web.

Salida

- Arquitectura de la aplicación.
- Diagramas de diseño.
- Maquetas de la interfaz web.

Implementación

Entrada

- Información sobre la arquitectura y el diseño de la aplicación.
- Maquetas de la interfaz web.

Tareas

- Codificar del back-end.
- Codificar del front-end.

Salida

- Código de la aplicación.
- Documentación del código de la aplicación.

Pruebas

Entrada

- Código de la aplicación.

Tareas

- Realizar el plan de pruebas acordado.
- Evaluar el sistema final.

Salida

- Código de la aplicación validado y verificado.

Mantenimiento

Entrada

- Código de la aplicación validado y verificado.

Tareas

- Analizar, implementar y probar las solicitudes de mejoras propuestas por usuarios.

Salida

- Código de la aplicación validado y verificado, con cambios menores propuestos por usuarios.

3.3. Herramientas

Para el desarrollo de este proyecto han sido necesarias herramientas que cubran las siguientes necesidades:

- Control de versiones.
- Creación de diagramas y maquetas.
- Documentación de la aplicación.
- Plataforma base para el back-end.
- Plataforma base para el front-end.

A continuación se especifican las herramientas elegidas, exponiendo su utilidad. Se detallan también las librerías externas de las que hace uso la aplicación.

Control de versiones: git

En todo proyecto software es fundamental, especialmente si se alarga en el tiempo, hacer uso de una herramienta de control de versiones para el código y la documentación. Se ha elegido con este propósito utilizar la plataforma *GitHub* [2], basada en *git* [3], un sistema distribuido de control de versiones. Esta plataforma es la más popular dentro de las herramientas de control de versiones, y tiene algunas ventajas importantes respecto a otros sistemas similares.

En primer lugar, ofrece alojamiento gratuito para proyectos de código abierto, y también para proyectos privados si se es estudiante. Gracias a esto se ha podido desarrollar todo el código de la aplicación en un proyecto privado, liberándolo al público al finalizar el desarrollo principal, de forma que cualquiera pueda utilizar y mejorar el código existente. Por otra parte, *GitHub* añade a la funcionalidad de *git* la posibilidad de crear una *wiki* del proyecto de forma sencilla, característica que ha sido utilizada en el proyecto. Finalmente, facilita la colaboración entre desarrolladores con una interfaz intuitiva y cuya curva de aprendizaje no tiene una una pendiente demasiado elevada.

Creación de diagramas y maquetas: Cacoo

Para el diseño de la aplicación se han realizado diagramas de flujo y de arquitectura del proyecto, así como maquetas de las diferentes pantallas de la interfaz web. Para ello, se ha utilizado la herramienta *Cacoo* [4], ya que ofrece una licencia gratuita para estudiantes que permite exportar estos gráficos en formato vectorial *svg*, que se pueden redimensionar sin pérdida de resolución. Otra característica interesante es que está basada en tecnologías web, con lo que es accesible desde cualquier navegador, sin ser necesario instalar ningún programa adicional.

Documentación: phpDocumentor y apiDoc

Con el objetivo de documentar la aplicación, se buscó una librería que contase con características particulares. Por un lado, que permitiese crear la documentación mediante anotaciones en el propio código, sin ralentizar demasiado la implementación del proyecto. Por otro, que generase la documentación en formato HyperText Markup Language (HTML), para que se pudiese acceder a ella del mismo modo que a la aplicación, desde un

navegador. Debido a diferencias significativas (en arquitectura y lenguaje) entre el back-end y el front-end, se ha decidido finalmente utilizar una herramienta de documentación distinta para cada parte.

Para el back-end se ha elegido *apiDoc* [5], ya que es multilenguaje y encaja perfectamente dentro de la arquitectura interna (ver sección 5.1). Respecto al front-end, se ha seleccionado *phpDocumentor* [6], al tener una sintaxis similar a *javadoc*, herramienta utilizada en asignaturas del grado.

Plataforma base para el back-end: io.js

Se ha seleccionado *io.js* [7] como framework back-end. Esta plataforma de código abierto, derivada de *node.js* [8], se ha considerado idónea para el proyecto por diversos motivos. Para empezar, utiliza *JavaScript* [9], lenguaje conocido por el estudiante. El hecho de que esté en este lenguaje permite además que se reutilice código entre el back-end y el front-end, ya que es el utilizado por los navegadores web. Otra ventaja es que detrás de *io.js* existe una comunidad enorme, por lo que existen multitud de librerías también de código abierto disponibles y bien documentadas. Por último, es un framework de programación asíncrona (en la que no se tenía experiencia), por lo que su aprendizaje ha sido muy enriquecedor.

Librerías utilizadas para el back-end

Se han utilizado las siguientes librerías back-end de código abierto para *io.js*:

- **Express** [10]: framework minimalista para aplicaciones web con arquitectura REST.
- **Async** [11]: módulo que proporciona funciones para trabajar asíncronamente en *JavaScript*.
- **nodemon** [12]: supervisor que monitoriza cambios en el código de la aplicación y reinicia el servidor automáticamente.

Plataforma base para el front-end: framework propio

Se ha optado por desarrollar un framework propio en PHP Hypertext Pre-processor (PHP) como plataforma base para el front-end (ver apéndice B). Esta decisión está fundamentada en varios motivos. Por un lado, no se quería utilizar un framework que tuviese funcionalidades no necesarias para esta aplicación concreta, y cuya curva de aprendizaje ralentizase el proyecto. Otra razón es que conocer al detalle el framework utilizado ha proporcionado una mayor flexibilidad en el proceso de desarrollo, pudiendo además modificar la estructura y arquitectura del mismo para que se adecuase perfectamente a las necesidades propias. Finalmente, se contaba ya con cierta experiencia programando en PHP, por lo que ha sido el lenguaje elegido.

Librerías utilizadas para el front-end

Además del framework desarrollado, se han utilizado diversas librerías front-end, todas ellas de código abierto. A continuación se enumeran, describiendo brevemente su propósito:

- **Bootstrap** [13]: facilita el desarrollo de aplicaciones web *responsive* [14] mediante plantillas de diseño con tipografía, formularios, botones, cuadros y menús.
- **Bootstrap table** [15]: mejora las tablas de *Bootstrap* permitiendo de manera sencilla insertar un campo de búsqueda, filtrar filas por *checkbox* o *radio button*, ordenar por columnas, paginar automáticamente los resultados, etc.
- **Bootswatch** [16]: colección de temas visuales para *Bootstrap*.
- **Bootstrap Notify** [17]: convierte los avisos de *Bootstrap* en notificaciones emergentes.
- **jQuery** [18]: simplifica la manipulación de documentos HTML, el manejo de eventos y las llamadas AJAX.
- **Chart.js** [19]: permite realizar gráficos simples y atractivos sobre conjuntos de datos.
- **Animate.css** [20]: sencillas animaciones para elementos de la interfaz web.

4

Requisitos

En este capítulo se enumeran los requisitos de la aplicación a desarrollar. Para la elaboración de esta lista de requisitos se ha realizado un análisis sobre el problema planteado: diseñar un servicio que permita gestionar y monitorizar una FPGA que captura y reproduce tráfico de red. Este análisis se ha realizado principalmente mediante la consulta directa con los potenciales usuarios de la aplicación y la evaluación del estado del arte.

Se han agrupado los requistos en dos clases: funcionales y no funcionales. Los primeros describen el comportamiento que tendrá la aplicación, y los segundos los atributos de calidad y restricciones de la misma.

4.1. Requisitos Funcionales

Los requisitos funcionales que deberá cumplir la aplicación desarrollada son los siguientes:

RF. 1 *Se podrá conocer el estado actual de la FPGA entre los posibles estados descritos en 2.2.*

RF. 2 *Se podrá configurar la FPGA para captura de tráfico de red.*

RF. 3 *Una vez configurada la FPGA para captura de tráfico de red, se le podrá ordenar que capture tráfico de red desde un puerto específico de la FPGA. Este tráfico se irá guardando en una traza en formato simple, hasta llegar a un tamaño decidido por el usuario.*

RF. 4 *Si existe una captura en curso, el se podrá parar dicha captura, borrándose la traza asociada a la captura.*

RF. 5 *Si existe una captura en curso, se podrán conocer los parámetros con los que se inició dicha captura, así como el tiempo que ha transcurrido desde el inicio y cuántos bytes se ha capturado hasta el momento.*

RF. 6 *Se podrá configurar la FPGA para la reproducción de una traza.*

RF. 7 *Una vez configurada la FPGA para la reproducción de una traza, se le podrá ordenar que reproduzca una traza concreta en formato simple. La reproducción se realizará con una una serie de parámetros dados por el usuario: máscara de puertos a los que dirigir la reproducción, InterFrame Gap (pausa temporal entre paquetes) (IFG) asociado y reproducir en bucle o solo una vez.*

RF. 8 *Si existe una reproducción de traza en curso, se podrá parar dicha reproducción.*

RF. 9 *Si existe una reproducción de traza en curso, se podrán conocer los parámetros con los que se inició dicha reproducción, así como el tiempo que ha transcurrido desde el inicio y cuántos paquetes se han reproducido hasta el momento.*

RF. 10 *Se podrá configurar y consultar en qué directorio se almacenan las trazas.*

RF. 11 *Se podrá conocer la lista de trazas existentes, así como su tamaño, fecha y tipo (simple o Packet capture (formato de traza, utilizado por programas como Wireshark y tcpdump) (pcap)).*

RF. 12 *Una traza en formato simple podrá ser convertida a formato pcap.*

RF. 13 *Una traza en formato pcap podrá ser convertida a formato simple.*

RF. 14 *Una traza podrá ser renombrada.*

RF. 15 *Una traza podrá ser borrada.*

RF. 16 *Se podrán conocer el espacio total y el espacio ocupado del sistema de archivos que contiene las trazas.*

RF. 17 *Si el sistema de archivos que contiene las trazas es un RAID, se podrá conocer la velocidad de escritura global del RAID, así como la de cada disco que lo compone.*

RF. 18 *Si el sistema de archivos que contiene las trazas es un RAID, se podrá formatear y recrear el RAID.*

4.2. Requisitos No Funcionales

Los requisitos no funcionales que deberá cumplir la aplicación desarrollada son los siguientes:

RNF. 1 *La funcionalidad descrita en 4.1 será accesible al usuario mediante una interfaz gráfica.*

RNF. 2 *Se podrán seleccionar dos idiomas para la interfaz gráfica: inglés y español.*

RNF. 3 *Se podrán seleccionar distintos temas (aspectos visuales) para la interfaz gráfica.*

RNF. 4 *La interfaz gráfica será una web adaptativa, de forma que se pueda visualizar en distintas resoluciones de pantalla, como las de ordenadores y móviles.*

RNF. 5 *La interfaz gráfica estará disponible aun cuando haya algún fallo en el servidor que aloja la FPGA, e informará del error.*

5

Diseño

En este capítulo se describe el diseño de la aplicación a desarrollar. Tras analizar los requisitos especificados en el capítulo 4, se ha decidido dividir la aplicación en dos partes, alojadas cada una en un servidor distinto: una interfaz web (front-end) y un servicio web (back-end). Estos componentes están conectados por una red interna, y la comunicación entre ellos se realiza mediante llamadas HTTP (ver Figura 5.1).

La arquitectura propuesta tiene una serie de ventajas respecto a tener todos los elementos del sistema en un mismo servidor físico. En primer lugar, se sobrecarga menos el servidor de la sonda de red, minimizando así el impacto que la aplicación pueda tener sobre el rendimiento de la captura y reproducción. En segundo lugar, una división clara entre el back-end y el front-end facilita la adopción de tecnologías distintas en ambos, utilizando en cada uno las que mejor se adapten al problema dado, y sin miedo a incompatibilidades (pues se comunican entre ellos por HTTP, que es estándar). En tercer lugar, se posibilita el gestionar desde un mismo front-end distintas sondas de red que tengan instalado el mismo back-end, sin que el usuario tenga que cambiar de página. Por último, al estar alojados en servidores distintos, la interfaz web podrá informar siempre al usuario del estado del sistema incluso cuando el servicio web no esté disponible.

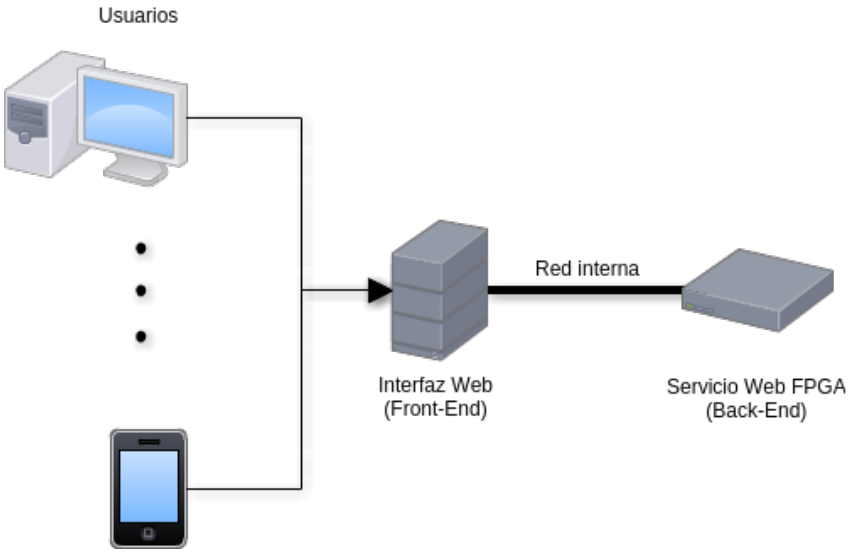

Figura 5.1: Arquitectura general de la aplicación.

5.1. Back-End - Servicio Web FPGA

El componente back-end se encarga de la interacción con la sonda de red (implementada en una FPGA) y con el resto de partes involucradas en la reproducción y captura de tráfico de red. Para ello, recibe peticiones HTTP del front-end (actuando en este caso como cliente), que se traducen en acciones sobre el sistema o en respuestas sobre el estado del mismo.

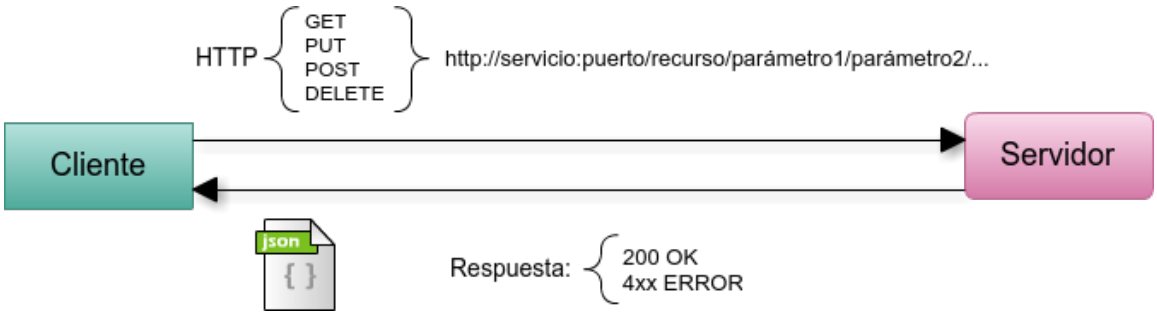

Figura 5.2: Diagrama de flujo de un servicio REST.

La arquitectura de comunicación externa del back-end se basa en el modelo de cliente-servidor REST (ver Figura 5.2). Dentro de las directrices que marca este modelo, sólo se han considerado útiles para el problema dado un subconjunto de ellas:

- El protocolo entre el cliente y el servidor debe ser sin estado: cada mensaje HTTP tiene que contener toda la información necesaria para comprender la petición.

- Las operaciones se aplican sobre recursos mediante llamadas a métodos HTTP: *GET* para obtener información sobre un recurso, *POST*/*PUT* para actualizarlos o crearlos y *DELETE* para borrarlos.
- Cada recurso debe tener un identificador único (en este caso, una Uniform Resource Locator (URL) única).

Se ha decidido no adoptar el resto de directrices REST debido a que no encajaban dentro del modelo de funcionamiento de la aplicación. Así, no se facilita el descubrimiento automático de recursos y métodos, ya que se ha considerado que no tiene sentido siendo éste un subsistema interno y no un componente público. Por otra parte, no se permiten distintas representaciones de un mismo recurso, siendo JavaScript Object Notation (JSON) la única representación utilizada. No seguir estas directrices simplifica además la implementación del back-end.

Internamente, el back-end se estructura tal y como se describe en la Figura 5.3. Un supervisor se encarga de vigilar al grupo de procesos que atienden las peticiones del front-end. Este grupo tiene tantos procesos como núcleos el servidor, adaptándose así a su arquitectura interna y consiguiendo por tanto una mayor disponibilidad y un menor tiempo de respuesta. Por otro lado, con el objetivo de tener información detallada sobre el uso del servicio web, se registran todos los eventos y errores del back-end en los *logs* correspondientes. Por último, se ha dividido el servicio web en tres módulos, cada uno con una funcialidad asociada: *manager*, *captures* y *statistics*.

5.1.1. Manager

Este módulo se encarga de gestionar el estado de la sonda de red y del servidor que la aloja. Permite por tanto instalar, programar y montar la sonda en modo reproducción o en modo captura, ordenarle reproducir o capturar tráfico y pararla. Adicionalmente, maneja también otros aspectos del sistema, posibilitando reiniciar el servidor y formatear el sistema de almacenamiento en caso de ser necesario.

5.1.2. Captures

Este módulo se ocupa de todos los aspectos relacionados con las trazas de tráfico de red. Permite así listar todas las traza disponibles, mostrando su nombre, fecha, tipo y

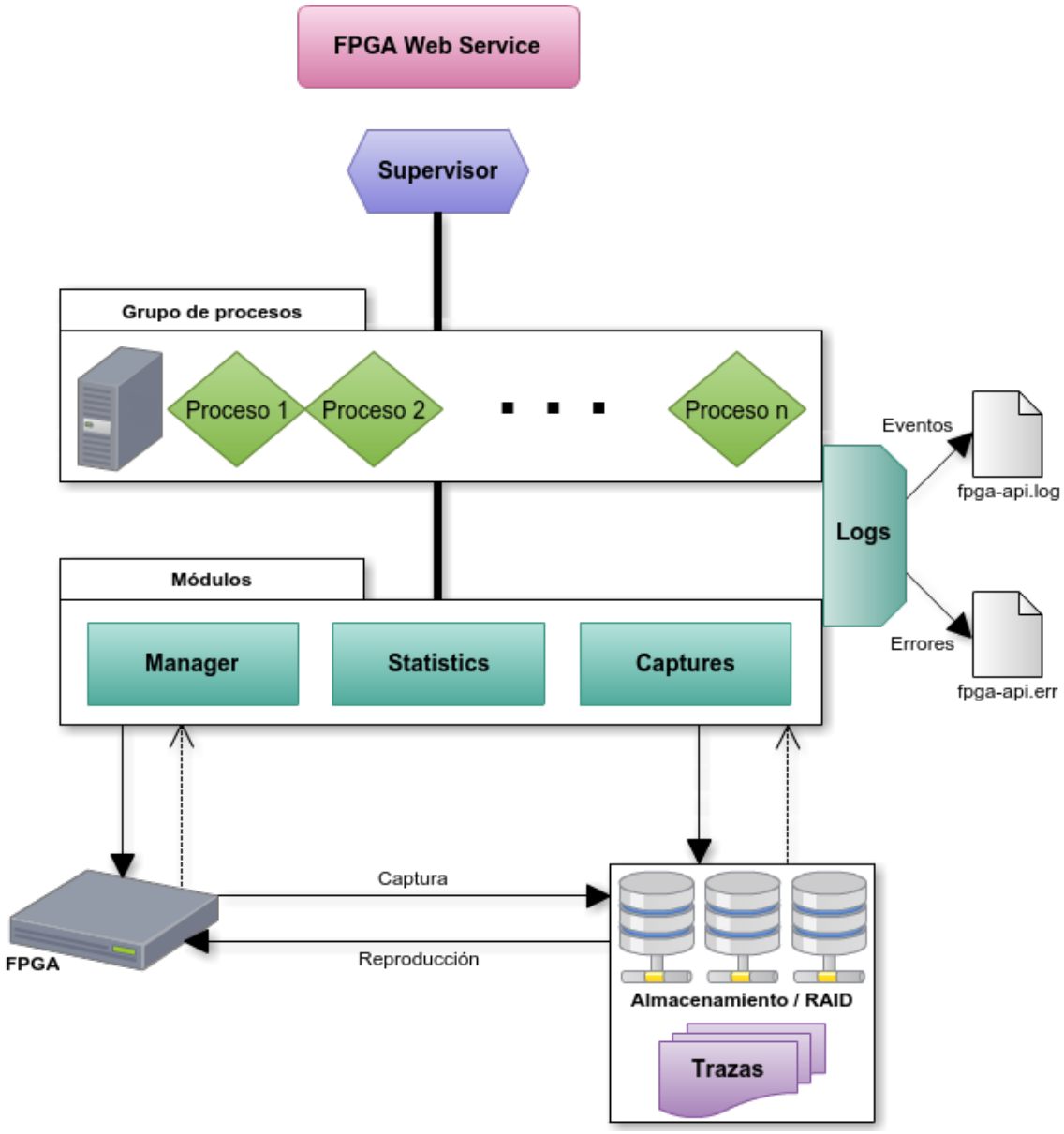

Figura 5.3: Arquitectura del Servicio Web FPGA.

tamaño. Por otra parte, sobre una traza concreta es capaz de detectar el formato interno de la misma, convertirla entre los formatos soportados, renombrarla o borrarla para liberar espacio de almacenamiento.

5.1.3. Statistics

Este módulo tiene como objetivo informar sobre el estado actual de la sonda de red, y proporcionar estadísticas sobre la reproducción o captura (en caso de existir una en curso). Permite conocer además medidas sobre el almacenamiento: espacio ocupado, espacio disponible, velocidad de escritura global y por discos.

5.2. Front-End - Interfaz web

El front-end se encarga de mostrar una interfaz web al usuario, recoger las acciones de éste y transformarlas en peticiones HTTP al back-end, informando de forma visual del resultado de la solicitud. Este componente utiliza como punto de partida el framework propio desarrollado (ver apéndice B). Dicho framework provee de una arquitectura y funcionalidad base a la interfaz, estructurando además los módulos de la misma siguiendo el patrón modelo-vista-controlador.

En el apartado visual, se ha decidido adoptar un diseño *responsive*. Esta filosofía de diseño se basa en la idea de que se debe adaptar la forma de mostrar una página para que la experiencia del usuario sea óptima independientemente del dispositivo que utilice (móvil, ordenador de sobremesa, etc.). Para ello se utilizan una cuadrícula que cambia de posición y tamaño según sea el dispositivo desde el que se accede a la interfaz. Ésta filosofía de diseño tiene una diferencia fundamental respecto al diseño *adaptative*, que simplifica su implementación: mientras este último se basa en cargar distintos recursos de estilo según las características del dispositivo, el diseño *responsive* utiliza una única cuadrícula que se ajusta en base a dichas características.

Respecto al idioma de la interfaz web, ésta estará disponible tanto en inglés como en español, pudiendo el usuario elegir el idioma que prefiera. De forma similar, también se podrá seleccionar un tema visual para el front-end. Estos temas cambian el esquema de colores y aspectos menores de la interfaz gráfica.

5.2.1. Maquetas

En este apartado se exponen las maquetas de las páginas principales de la interfaz, que sirven como guía para la implementación del front-end. Todas ellas cuentan con una barra superior de navegación, con enlaces al resto de pantallas principales de la interfaz.

En la Figura 5.4 se muestra la maqueta de la pantalla de configuración de la aplicación. En esta página se podrán configurar, mediante un formulario, la dirección del Servicio Web FPGA (el back-end), el idioma y el tema visual de la interfaz.

Figura 5.4: Maqueta de la pantalla de configuración de la aplicación.

En la Figura 5.5 se muestra la maqueta de la pantalla de almacenamiento. Esta página mostrará gráficas sobre el espacio disponible, y sobre estadísticas del RAID en caso de estar configurado. También se dará opción a formatear el RAID en caso de que no tenga un rendimiento aceptable.

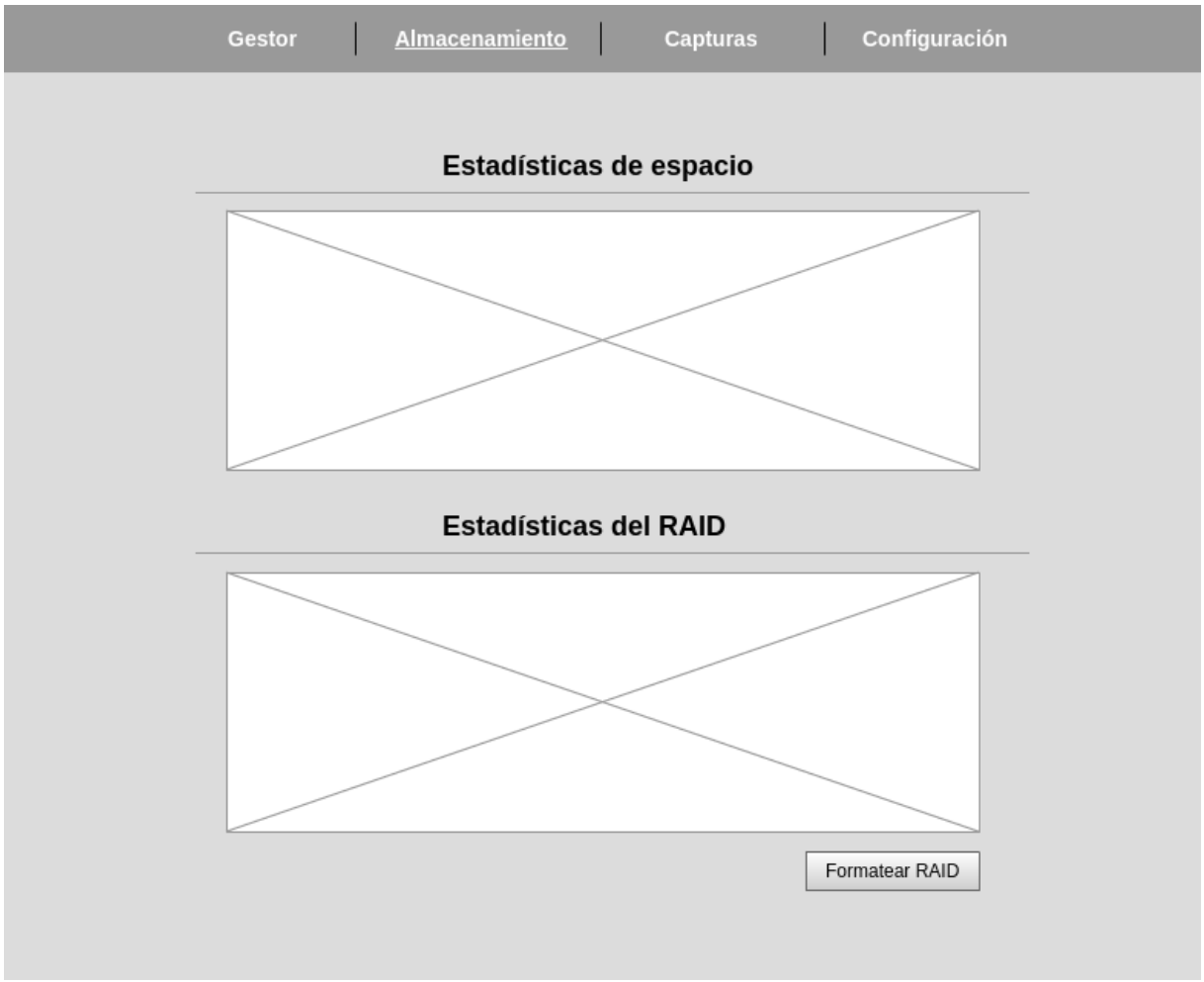

Figura 5.5: Maqueta de la pantalla de almacenamiento.

En la Figura 5.6 se muestra la maqueta de la pantalla de gestión de trazas. A la izquierda se podrán visualizar, en una tabla, todas las trazas disponibles, con su nombre, tipo, tamaño y fecha. Sobre esta tabla, una barra de acciones permitirá filtrar las trazas según su tipo, o buscar alguna concreta por su nombre. A la derecha se mostrará un panel con posibles acciones a realizar sobre la traza seleccionada de la tabla: convertirla a otro formato, renombrarla o borrarla.

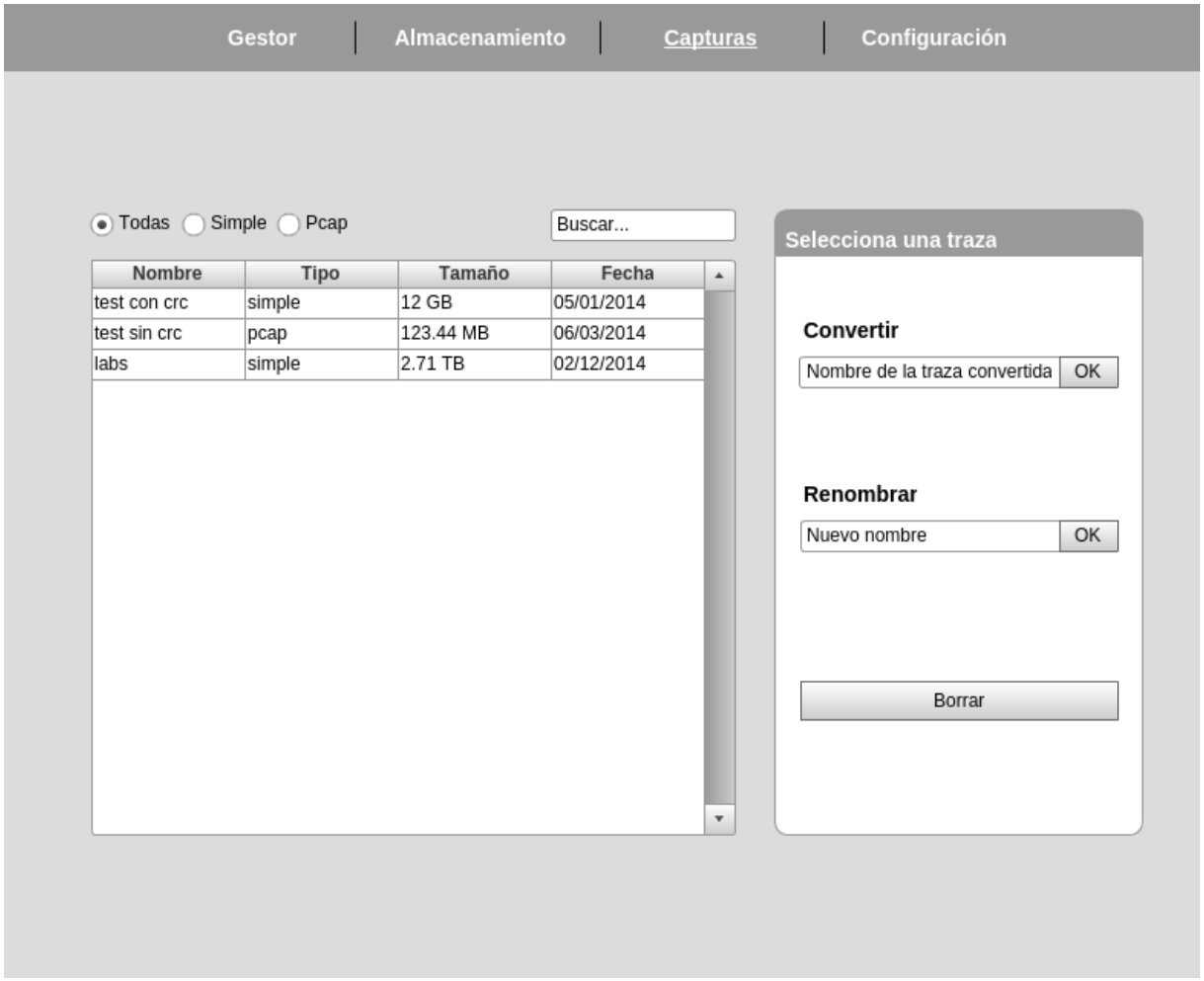

Figura 5.6: Maqueta de la pantalla de gestión de trazas.

En la Figura 5.7 se expone la maqueta de una de las pantallas de la página de gestión, que se mostrará en caso de que no se haya seleccionado aún ningún modo o cuando se quiera seleccionar otro. Esta pantalla consta de dos botones, y pulsándo alguno se inicializará la sonda en el modo correspondiente.

Figura 5.7: Maqueta de la pantalla de gestión - selección de modo.

En la Figura 5.8 se expone la maqueta de una de las pantallas de la página de gestión, que se mostrará cuando la sonda haya sido inicializada en modo captura. En esta pantalla se podrá rellenar un formulario con el nombre de la traza a capturar, su tamaño y el puerto del que capturar. Pulsando el botón *Capturar* se iniciará la captura de dicha traza. También se podrá volver a la página de selección de modo, pulsando el enlace inferior *Cambiar de modo*.

Figura 5.8: Maqueta de la pantalla de gestión - formulario para capturar.

En la Figura 5.9 se expone la maqueta de otra de las pantallas de gestión, que se mostrará cuando la sonda esté capturando tráfico de red. En esta pantalla se podrán visualizar distintas estadísticas de la captura en curso, hasta que ésta finalice. Adicionalmente, una barra de progreso indicará qué porcentaje de la traza ha sido ya capturado. También se podrá parar la captura, pulsando el botón *Detener la captura*.

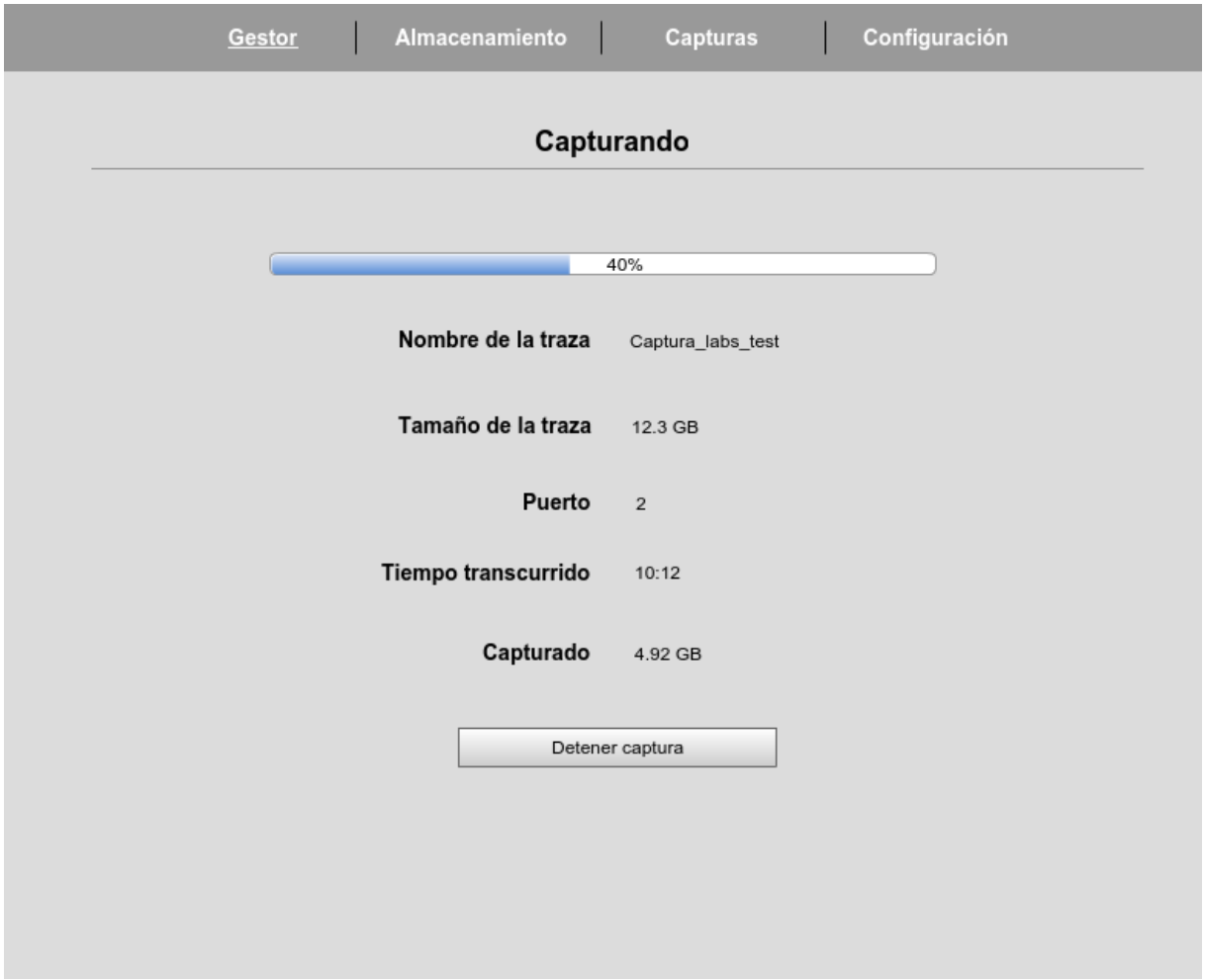

Figura 5.9: Maqueta de la pantalla de gestión - capturando.

En la Figura 5.10 se expone la maqueta de otra de las pantallas de la página de gestión, que se mostrará cuando la sonda haya sido inicializada en modo reproducción. A la izquierda se podrán visualizar, en una tabla, todas las trazas disponibles para reproducir, con su nombre, tipo, tamaño y fecha. Sobre esta tabla, una barra de acciones permitirá filtrar las trazas según su tipo, o buscar alguna concreta por su nombre. A la derecha se mostrará un panel con un formulario para configurar las opciones de reproducción: en bucle o no, IFG y máscara de reproducción. Pulsando el botón *Reproducir* se iniciará la reproducción de la traza seleccionada. También se podrá volver a la página de selección de modo, pulsando el enlace inferior *Cambiar de modo*.

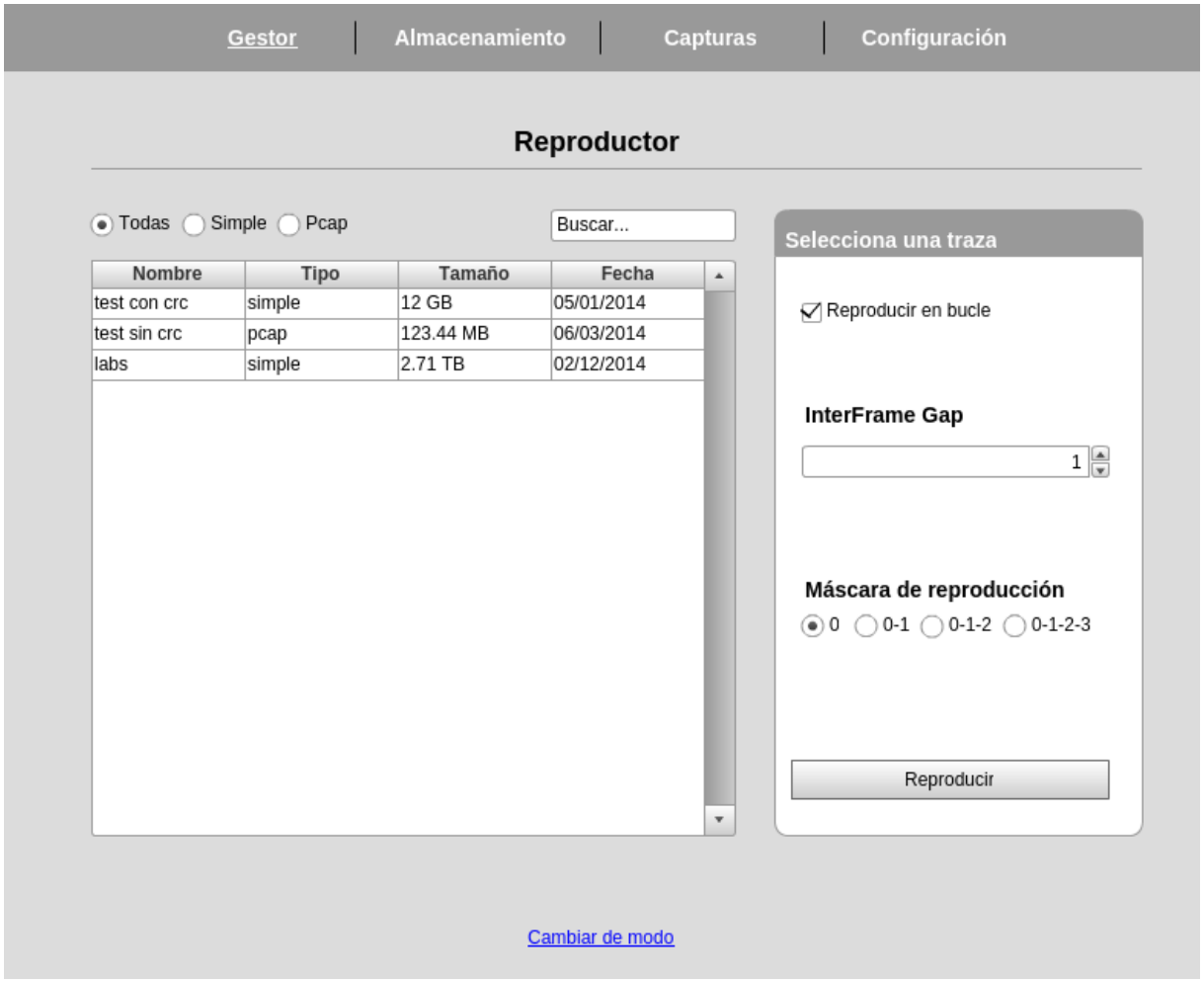

Figura 5.10: Maqueta de la pantalla de gestión - formulario para reproducir.

En la Figura 5.11 se expone la maqueta de otra de las pantallas de gestión, que se mostrará cuando la sonda esté reproduciendo una traza. En esta pantalla se podrán visualizar distintas estadísticas de la reproducción en curso, hasta que ésta finalice. También se podrá parar la reproducción, pulsando el botón *Detener la reproducción*.

Figura 5.11: Maqueta de la pantalla de gestión - reproduciendo.

6

Implementación

TODO: [Introducción]

6.1. Back-End

Introducción implementación back-end

Stack de librerías: io.js, express, supervisor, apiDoc

1 párrafo: servicio instalado que se autoinicia

Arbol rutas 6.2

FSM de estados FPGA 6.2

cuando llega una petición que depende del estado, primero se determina el estado. Para esto se van realizando tests de forma incremental etc. árbol de transiciones, 6.3

es necesario puesto que el servidor es stateless

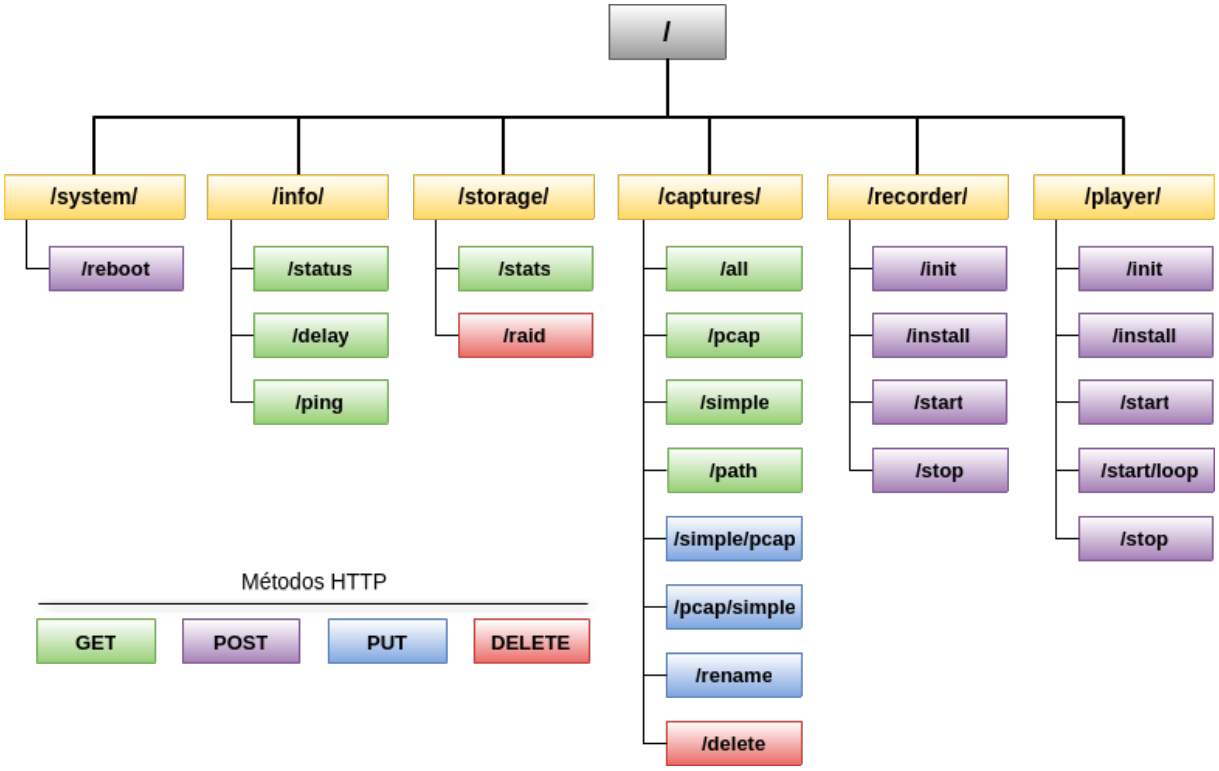

Figura 6.1: Métodos públicos del Servicio Web FPGA.

Internamente, las transiciones

[1] Estado por defecto al iniciar el servidor sin seleccionar la opción de arranque con *HugePages*.

[2] Se reinicia el servidor, seleccionando la opción de arranque con la opción *HugePages* activa.

[3] Se programa la FPGA en modo reproductor con el bitstream correspondiente y se reinicia el servidor.

[4] Se programa la FPGA en modo capturador con el bitstream correspondiente y se reinicia el servidor.

[5] Se monta la FPGA sobre el servidor.

[6] Se monta la FPGA sobre el servidor.

[7] Se reinicia el servidor.

[8] Se reinicia el servidor.

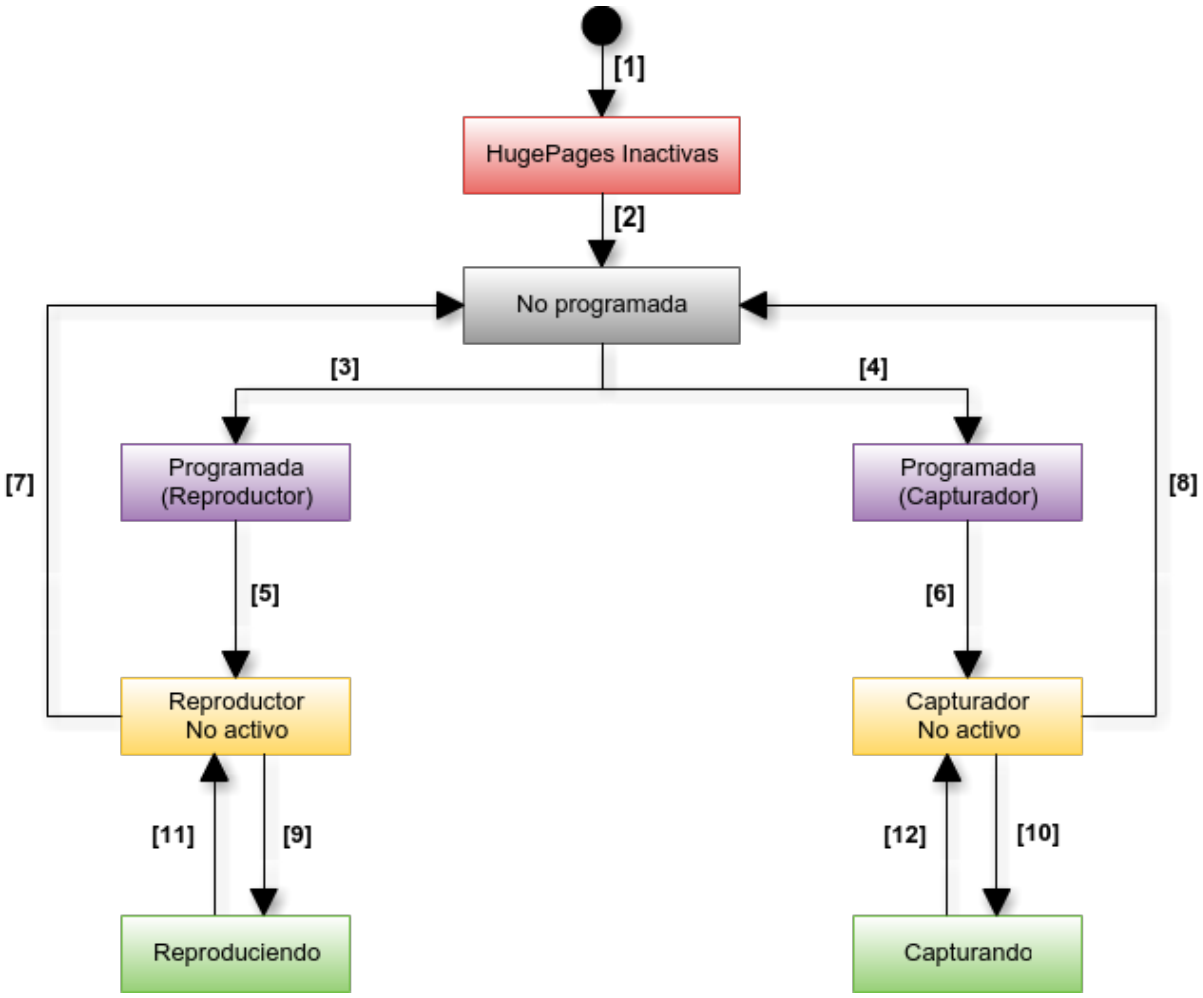

Figura 6.2: Máquina de Estados Finita para el estado de la FPGA.

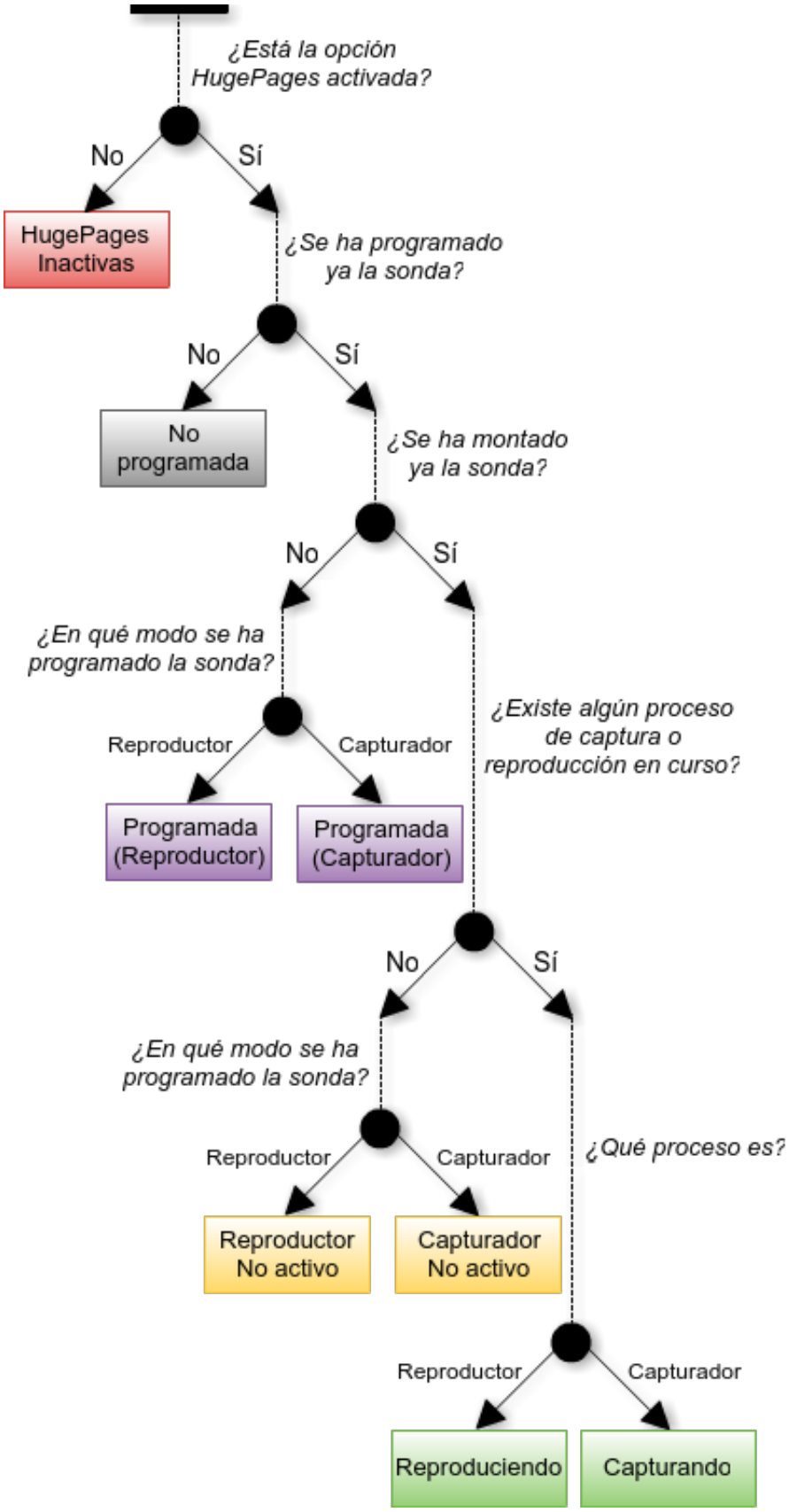

Figura 6.3: Árbol de decisión para determinar el estado de la FPGA.

[9] Se ordena a la sonda reproducir una traza.

[10] Se ordena a la sonda capturar una traza.

[11] Se para la reproducción, o porque se ha acabado el contenido de la traza o porque es detenida el usuario.

[12] Se para la captura, o porque se ha capturado todo lo que se quería o porque es detenida por el usuario.

Captura árbol de archivos 6.4

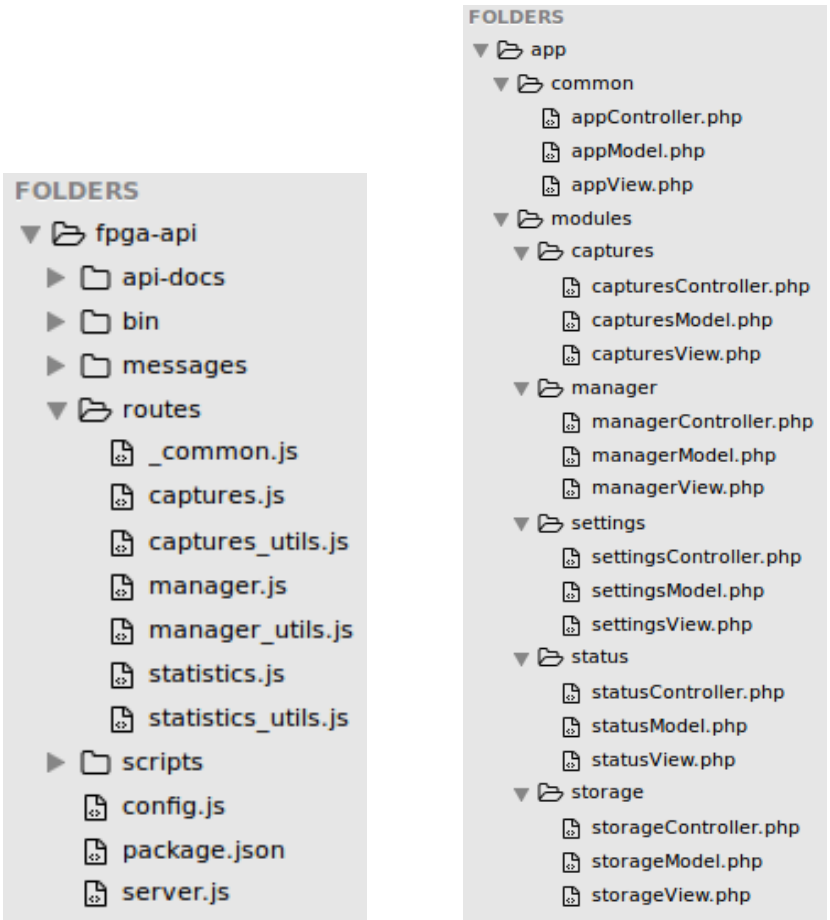

Figura 6.4: Árboles con los principales archivos de código del back-end (a la izquierda) y del front-end (a la derecha).

6.2. Front-End

Introducción

Resultado Capturas diseño responsive (misma página desde dos sitios) 6.5

Figura 6.5: Página de la aplicación visualizada desde un dispositivo móvil.

Stack de librerías: MVC propio,Bootstrap,jQuery,gettext, etc.

Captura árbol de archivos 6.4

Internacionalización

Temas (captura algún temas) 6.6

6.3. Documentación

Se ha creado distinta documentación del proyecto según a quién esté dirigida. Por un lado, se ha escrito un manual de usuario (disponible en el apéndice A), que pretende ser una guía completa y suficiente para la instalación, configuración y uso de la aplicación. Adicionalmente, se han publicado en el repositorio de *GitHub* del proyecto (`github.com/JSidrach/NetWatcher`) una serie de páginas en formato *wiki* (ver Figura

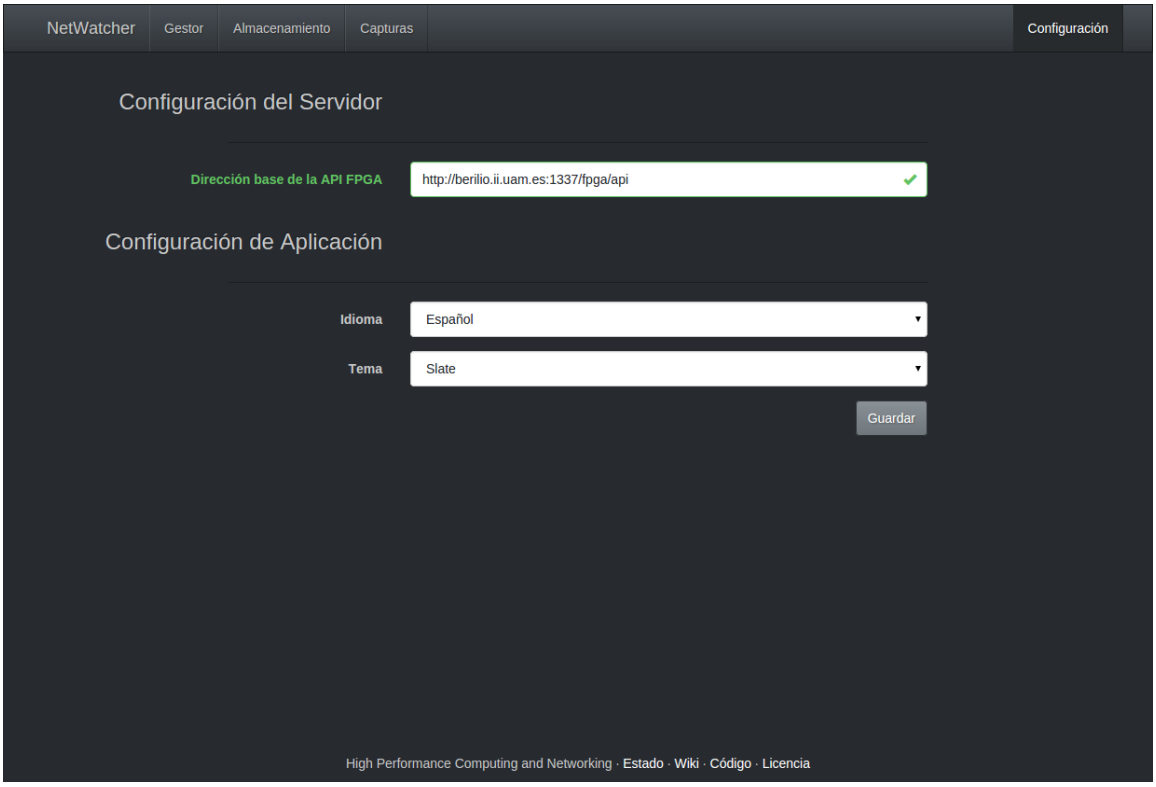

Figura 6.6: Página de la aplicación con un tema oscuro seleccionado.

6.7). Estas páginas, en inglés, recogen los aspectos más importantes de la aplicación, tanto para el usuario final como para desarrolladores.

A nivel específico de desarrollador, se han utilizado dos herramientas para crear la documentación interna, accesible a través del navegador y en inglés. La documentación del front-end se ha generado con *phpDocumentor* (ver Figura 6.8), y la del back-end con *apiDoc*. Esta última se adjunta también, traducida al español, en el apéndice C. Por último, en el apéndice B se explican la arquitectura y funcionalidad del framework base para el front-end.

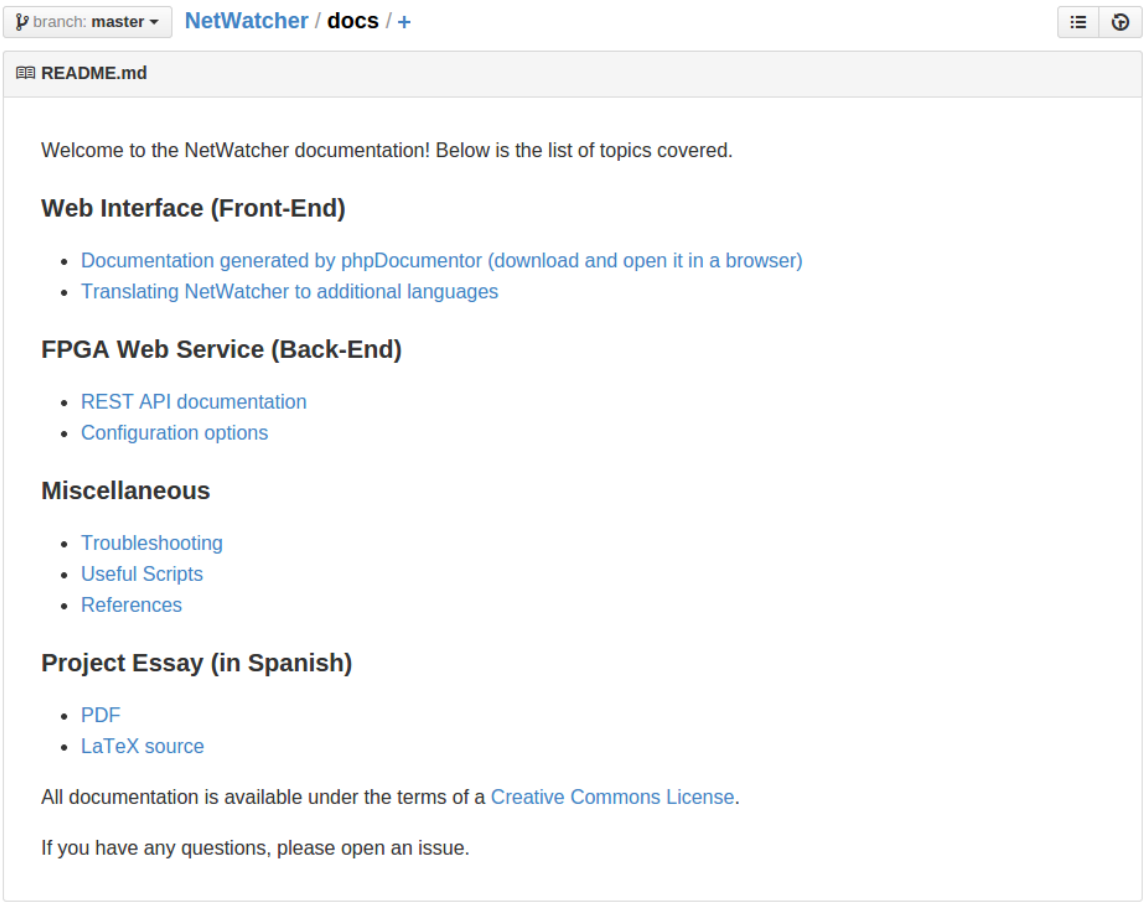

Figura 6.7: Captura de una de las páginas de la wiki del proyecto.

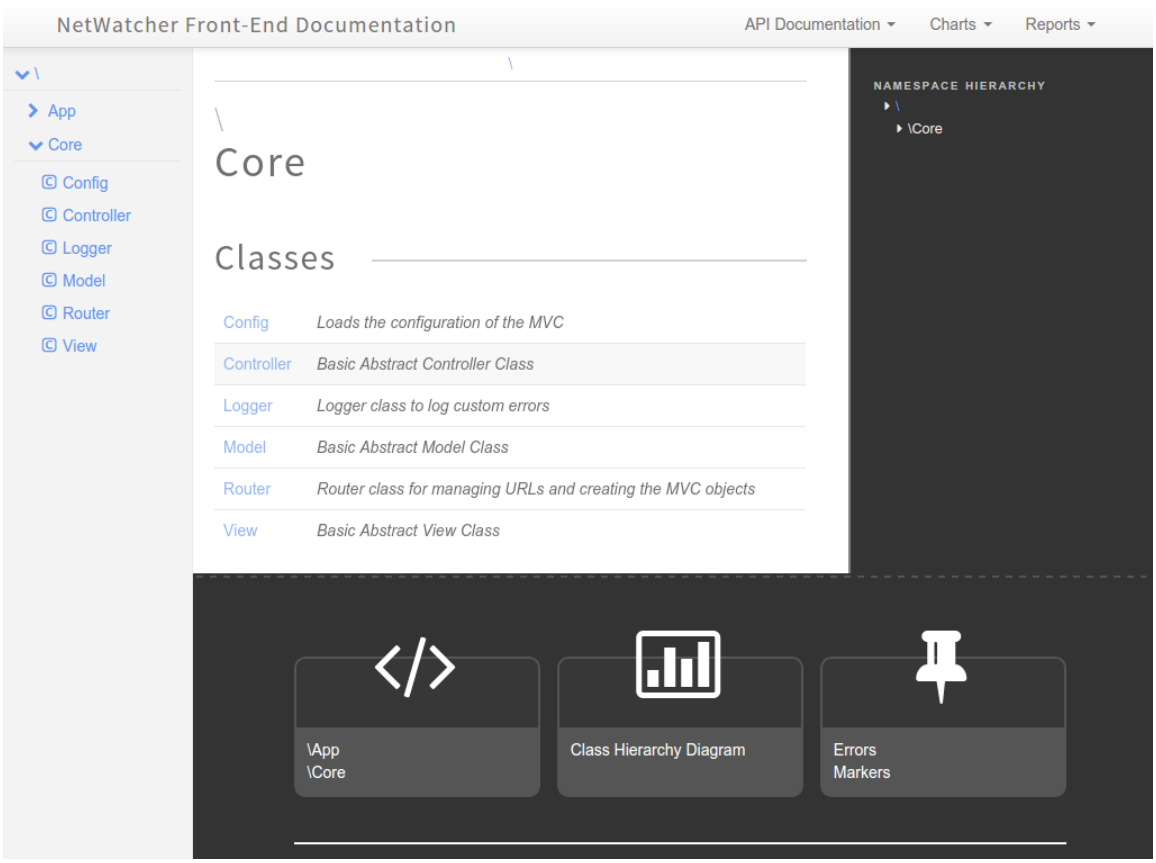

Figura 6.8: Documentación web del front-end.

7

Pruebas

TODO: [Introducción] set postman para el back-end

7.1. Pruebas de verificación

TODO: Pruebas de verificación

7.2. Pruebas de validación

TODO: Pruebas de validación

8

Mantenimiento

TODO: [Introducción] Open Source/GitHub Issues/Pull Requests

9

Conclusiones

TODO: Conclusiones sobre el trabajo realizado

10

Líneas de trabajo futuro

En el contexto de este Trabajo de Fin de Grado, se ha desarrollado una interfaz web para el manejo de sondas red de altas prestaciones. Gracias al trabajo realizado, se han identificado áreas de interés que podrían ser consideradas con el objetivo de mejorar y ampliar la aplicación en el futuro, y que no han podido ser abordadas en el mismo por la limitación del tiempo disponible. Se describen a continuación algunas de estas posibles mejoras.

Estandarización del Servicio Web

La aplicación implementada gestiona un dispositivo concreto de captura y reproducción de tráfico de red. Aunque algunos componentes son específicos para la FPGA utilizada, también se han desarrollado componentes más genéricos como los de gestión de capturas o almacenamiento. Es por ello que una posible área de mejora sería estandarizar el Servicio Web, documentando los métodos mínimos necesarios para el funcionamiento del servicio de forma genérica. Esto facilitaría la tarea de añadir una interfaz gráfica a otros dispositivos de reproducción y captura de tráfico de red.

Soporte de subtipos de trazas pcap adicionales

El sistema de gestión de trazas actual soporta los formatos simple y pcap. Las trazas en formato pcap tienen sin embargo subtipos, cada uno con características distintas que en el sistema actual se descartan. En línea con la estandarización del Servicio Web, poder distinguir entre los distintos subtipos de trazas pcap facilitaría obtener información adicional propia de cada subformato, permitiendo además clasificar y convertir entre cada uno de los subtipos.

Registro de estadísticas adicionales

El sistema actual consta de un módulo que proporciona estadísticas en tiempo real sobre el estado de la FPGA y de los distintos componentes que intervienen en el proceso de captura y reproducción. Estos datos no se almacenan de forma persistente una vez obtenidos. Una opción sería guardar en una base de datos estas estadísticas y parámetros de utilización de la FPGA. Esto permitiría un análisis posterior de estas estadísticas almacenadas para sacar conclusiones sobre distintos parámetros como el rendimiento o las operaciones más frecuentes.

Localización en otros idiomas

El trabajo base para dar soporte a diferentes idiomas en la interfaz gráfica ya ha sido realizado, y actualmente la aplicación está disponible en español e inglés. Por tanto, es posible añadir idiomas adicionales a la interfaz traduciendo las distintas cadenas de texto a otros idiomas, sin ser necesario esfuerzo adicional a nivel de diseño e implementación.

Módulo de autenticación

Dado que la interfaz web está pensada para ser utilizada en redes internas, sin acceso desde el exterior, no se ha planteado implementar un módulo de autenticación que impida a usuarios no autorizados el acceso a la aplicación. Desarrollar este módulo de autenticación haría posible instalar el servidor en una dirección pública, sin ceder por ello el control del sistema a una persona ajena. Esto permitiría que un usuario autorizado pudiera utilizar la interfaz desde cualquier punto con conexión a internet.

Bibliografía

[1] J.F. Zazo y col. "TNT10G: a high-accuracy 10 GbE traffic player and recorder for multi-Terabyte traces". En: *ReConFigurable Computing and FPGAs (ReConFig), International Conference*. 2014.

[14] Ethan Marcotte. *Responsive Web Design*. URL: `http://alistapart.com/article/responsive-web-design`.

[24] Trygve Reenskaug. *The Model-View-Controller (MVC)*. URL: `http://heim.ifi.uio.no/~trygver/2003/javazone-jaoo/MVC_pattern.pdf`.

[25] *Same origin policy*. URL: `http://www.w3.org/Security/wiki/Same_Origin_Policy`.

[31] *PSR-4*. URL: `http://www.php-fig.org/psr/psr-4`.

[34] *HTTP method definitions*. World Wide Web Consortium (W3C). URL: `http://www.w3.org/Protocols/rfc2616/rfc2616-sec9.html`.

[35] *HTTP code definitions*. World Wide Web Consortium (W3C). URL: `http://www.w3.org/Protocols/rfc2616/rfc2616-sec10.html`.

Referencias

Las siguientes direcciones web enlazan a información extendida sobre las herramientas, lenguajes de programación y librerías mencionadas en la memoria.

[2] *GitHub*. URL: https://github.com.

[3] *Git*. URL: http://git-scm.com.

[4] *Cacoo*. URL: https://cacoo.com.

[5] *apiDoc*. URL: http://apidocjs.com.

[6] *phpDocumentor*. URL: http://www.phpdoc.org.

[7] *io.js*. URL: https://iojs.org.

[8] *Node.js*. URL: https://nodejs.org.

[9] *JavaScript*. URL: https://developer.mozilla.org/docs/Web/JavaScript.

[10] *Express*. URL: http://expressjs.com.

[11] *Async*. URL: https://github.com/caolan/async.

[12] *nodemon*. URL: http://nodemon.io.

[13] *Bootstrap*. URL: http://getbootstrap.com.

[15] *Bootstrap table*. URL: http://bootstrap-table.wenzhixin.net.cn.

[16] *Bootswatch*. URL: https://bootswatch.com.

[17] *Bootstrap Notify*. URL: http://bootstrap-notify.remabledesigns.com.

[18] *jQuery*. URL: https://jquery.com.

[19] *Chart.js*. URL: http://www.chartjs.org.

[20] *Animate.css*. URL: http://daneden.github.io/animate.css.

[21] *Debian distribution*. URL: http://www.debian.org.

[22] *The Apache HTTP Server Project*. URL: http://httpd.apache.org.

[23] *Apache module mod_ rewrite*. URL: http://httpd.apache.org/docs/current/mod/mod_rewrite.html.

[26] *GNU gettext*. URL: http://www.gnu.org/software/gettext.

[27] *Poedit*. URL: http://poedit.net.

[28] *Composer*. URL: https://getcomposer.org.

[29] *BowerPHP*. URL: http://bowerphp.org.

[30] *Packagist*. URL: https://packagist.org.

[32] *Bower*. URL: http://bower.io.

[33] *Bower packages*. URL: http://bower.io/search.

[36] *JSON specification*. URL: http://json.org.

Apéndices

A

Manual de Usuario

Este manual pretende ser una guía para la instalación, configuración y uso de la interfaz web para la gestión de sondas de red de altas prestaciones.

A.1. Instalación del Servicio Web FPGA

Requisitos

El servidor que aloje el Servicio Web FPGA debe cumplir los siguientes requisitos:

- La FPGA para capturar/reproducir tráfico debe estar conectada.
- El sistema operativo debe estar basado en una distribución *Debian* [21] y tener una arquitectura de 64 bits.
- La opción por defecto en el gestor de arranque debe ser iniciar con la opción *HugePages* activa.

- El usuario *root* debe existir.

Instalación

Para instalar el Servicio Web FPGA, comprobar que se cumplan todos los requisitos y seguir las instrucciones que se describen a continuación:

1. Descargar el código fuente del repositorio del proyecto (github.com/JSidrach/NetWatcher). La instalación se realiza de forma remota, así que no es necesario descargárselo en el propio servidor, aunque sí en un entorno con terminal.
2. Descomprimir el archivo *.zip*.
3. Editar el archivo `./fpga-api/scripts/update_server.sh`, estableciendo los parámetros `SERVER_IP` y `SERVER_PATH` como la dirección del servidor remoto que alojará el Servicio Web FPGA y la ruta donde guardar el código, respectivamente.
4. Situarse en la carpeta `./fpga-api/`.
5. Desplegar el servidor ejecutando el siguiente comando:

   ```
   ./scripts/update_server.sh
   ```

6. Iniciar sesión en el servidor remoto.
7. Iniciar el Servicio Web ejecutando el siguiente comando:

   ```
   sudo service fpga-api start
   ```

8. Compruebe que el servidor está activo con el siguiente comando:

   ```
   sudo service fpga-api status
   ```

A.2. Configuración del Servicio Web FPGA

Para configurar el Servicio Web FPGA, inicie sesión en el servidor en el que se instaló este servicio. Los distintos parámetros de configuración vienen recogidos en el archivo `config.js`, dentro de la carpeta raíz del servicio (el contenido de la variable `SERVER_PATH`, establecida en la instalación). Edite las distintas variables de este archivo (explicadas en la Tabla A.1) para configurar el servicio. No es necesario reiniciar el servicio para que los cambios en el archivo `config.js` se reflejen en el servidor.

Variable	Tipo	Descripción
BASE_PREFIX	Cadena de texto	Prefijo base de la API
PORT	Número entero	Puerto del servicio
MAX_DELAY	Número entero	Retraso máximo entre el *timestamp* de las peticiones y el *timestamp* del servidor. Si es menor o igual que 0, no se descartará ninguna petición basándose en el *timestamp*
IMPACT_BIN	Cadena de texto	Ruta al ejecutable `impact` de *Xilinx*
CAPTURES_DIR	Cadena de texto	Directorio donde se guardarán las trazas (debe acabar en /)
RAID	Booleano	Bandera que indica si el RAID está activo o o no. Establezca esta variable como *true* sólo si `CAPTURES_DIR` está sobre un RAID y las variables `RAID_DEV` y `RAID_DISKS` están asignadas.
RAID_DEV	Cadena de texto	Ruta al RAID
RAID_DISKS	Array de cadenas	Discos físicos del RAID (por ejemplo: `/dev/sdc`, `/dev/sdd`, etc.)

Tabla A.1: Variables de configuración del Servicio Web FPGA

A.3. Instalación de la interfaz web

Requisitos

El servidor que aloje la interfaz web debe cumplir los siguientes requisitos:

- *Apache httpd* [22] debe estar instalado.
- La dirección del Servicio Web FPGA debe ser accesible desde este servidor.

Instalación

Para instalar la interfaz web, comprobar que se cumplan todos los requisitos y seguir las instrucciones que se describen a continuación:

1. Descargar el código fuente del repositorio del proyecto (github.com/JSidrach/NetWatcher).
2. Descomprimir el *.zip* y mueva la carpeta base *NetWatcher* al directorio público de *Apache* (normalmente `/var/www/html/`).

3. Situarse en la carpeta base *NetWatcher*.

4. Instalar los paquetes y librerías necesarios ejecutando el siguiente comando:

   ```
   sudo ./scripts/build.sh -install
   ```

A.4. Configuración de la interfaz web

Se puede configurar la interfaz web accediendo en el navegador a la página de configuración, `IP_SERVIDOR_APACHE/NetWatcher/settings`. En esta pantalla (Figura A.1) se puede configurar el idioma, el aspecto visual (tema) y la dirección del Servicio Web FPGA. Para que los cambios se reflejen en la interfaz web es necesario guardarlos. En el resto del manual se presupone que el idioma seleccionado es español.

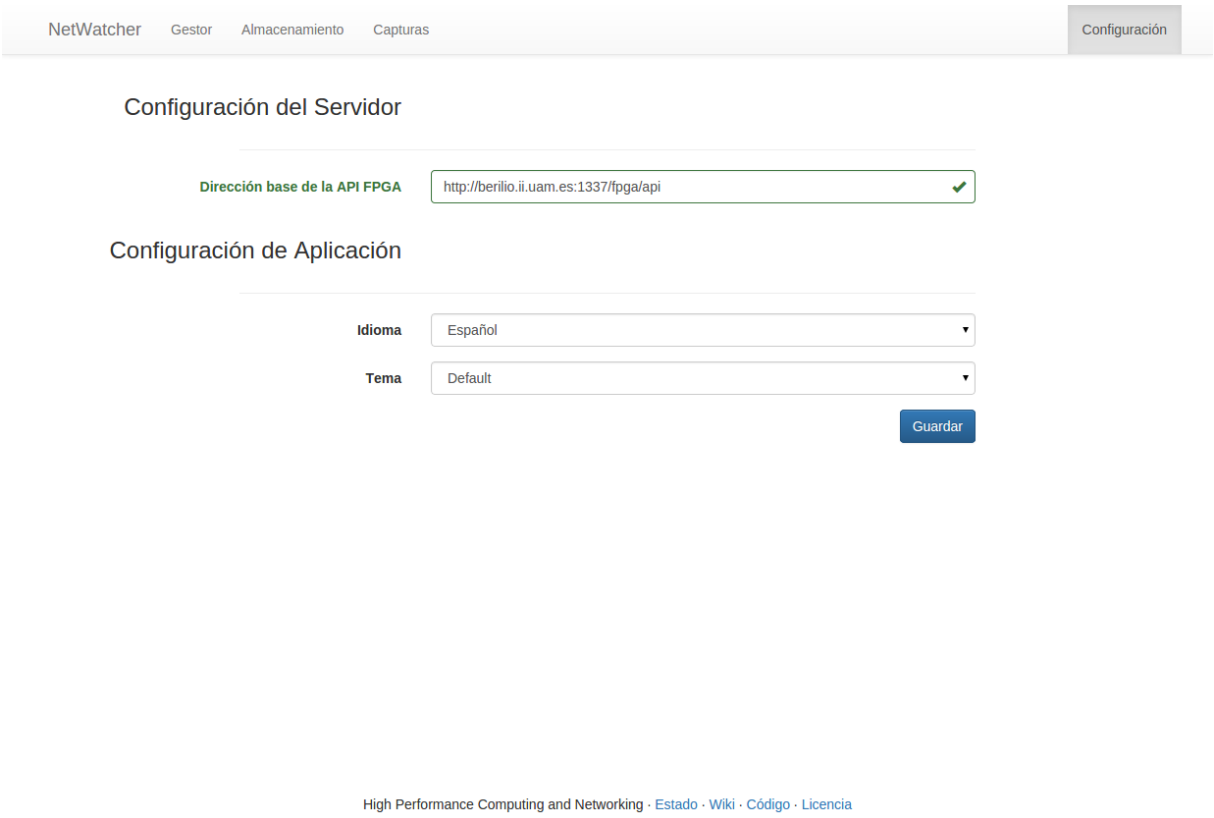

Figura A.1: Página de configuración de la interfaz web.

A.5. Uso de la aplicación

Una vez instalados y configurados tanto el Servicio Web FPGA como la interfaz web, ya se puede utilizar la interfaz. Esta interfaz se puede usar desde cualquier navegador, y tanto en ordenador como en móvil. Todas las pantallas tienen las mismas barras de navegación.

Desde la barra de navegación superior se puede acceder a las siguientes pantallas:

- **Gestor**: administración de la FPGA.
- **Almacenamiento**: estadísticas de almacenamiento y del RAID, si está activo.
- **Capturas**: gestión de las trazas almacenadas.
- **Configuración**: explicada en la sección A.4.

La barra de navegación inferior contiene los siguientes elementos:

- **Estado**: enlace a la pantalla con estado actual del sistema.
- **Wiki**: enlace a la documentación del proyecto.
- **Código**: enlace al repositorio de código del proyecto.
- **Licencia**: despliega la licencia del proyecto.

Adicionalmente, se puede acceder a la documentación interna autogenerada del proyecto (en inglés) mediante las siguientes rutas relativas a la dirección base de la interfaz web:

- **Documentación del Servicio Web FPGA**: `/docs-back-end/`.
- **Documentación de la interfaz web**: `/docs-front-end/`.

En las siguientes subsecciones se explica cómo utilizar las principales pantallas interactivas de la interfaz web.

A.5.1. Gestor

En esta pantalla se controla el estado de la FPGA. El contenido de esta pantalla, y por tanto las acciones disponibles, cambian según el estado actual de la FPGA.

Si la FPGA no ha sido inicializada, la pantalla de gestión permitirá seleccionar un modo en el que inicializarla:

- **Reproductor**: permite reproducir trazas en formato simple.
- **Capturador**: permite capturar tráfico web, almacenándolo en una traza en formato simple.

Para elegir un modo basta con pulsar uno de los dos botones de la interfaz (ver Figura A.2). Esta elección de modo no es definitiva, ya que se puede cambiar de modo en cualquier momento siempre que la FPGA no esté capturando o reproduciendo tráfico.

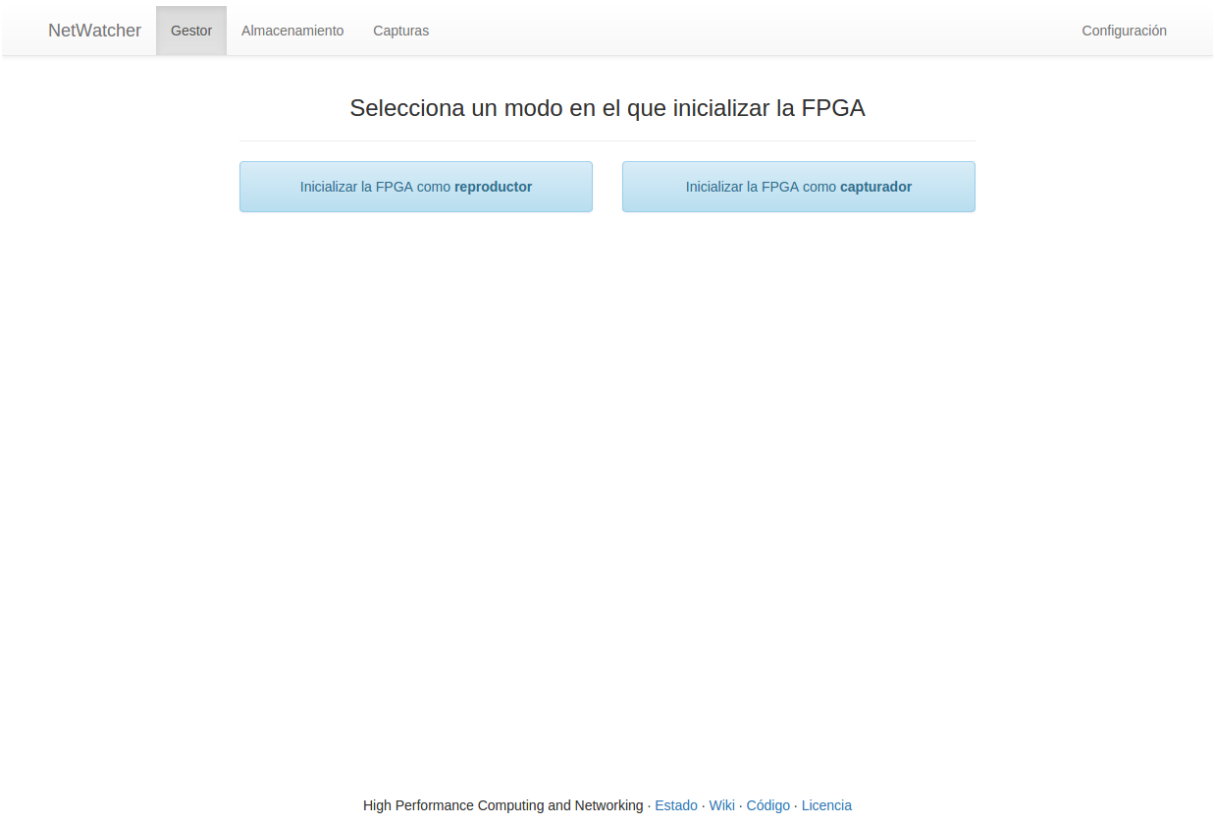

Figura A.2: Página de gestión - selección de modo.

Una vez seleccionado un modo, un cuadro de diálogo muestra el progreso de la inicialización: programando la FPGA, reiniciando el servidor y montando la FPGA (ver

Figura A.3).

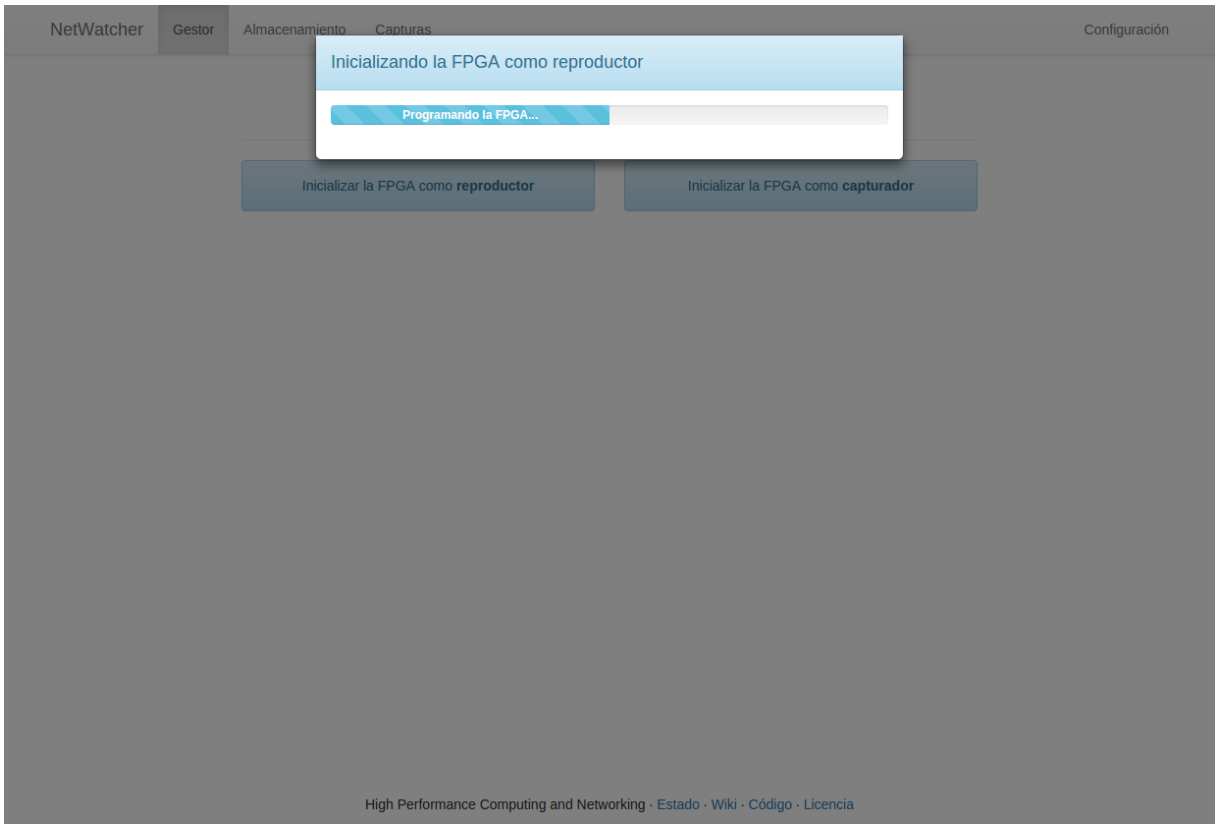

Figura A.3: Página de gestión - selección de modo en progreso.

Si la FPGA ha sido inicializada en modo capturador, la pantalla de gestión mostrará un formulario en el que se configurarán los parámetros de una captura (ver Figura A.4). Este formulario contiene los siguientes campos, todos ellos obligatorios:

- **Nombre de la nueva traza**: nombre que tendrá la traza en la que se almacenará el tráfico capturado, en formato simple.
- **Bytes a capturar**: número total de bytes que se capturarán, y su unidad (Bytes, KB, MB, GB).
- **Puerto a capturar**: puerto del que se capturará el tráfico entrante (0, 1, 2, 3).

Los dos primeros campos se iluminarán en verde cuando sean introducidos correctamente y en rojo cuando sean incorrectos. Cuando todos los campos sean válidos se activará el botón de *Empezar*, y si se pulsa la FPGA comenzará a capturar tráfico con los parámetros indicados.

También es posible, en vez de capturar tráfico, volver a seleccionar modo pulsando el correspondiente enlace debajo del formulario.

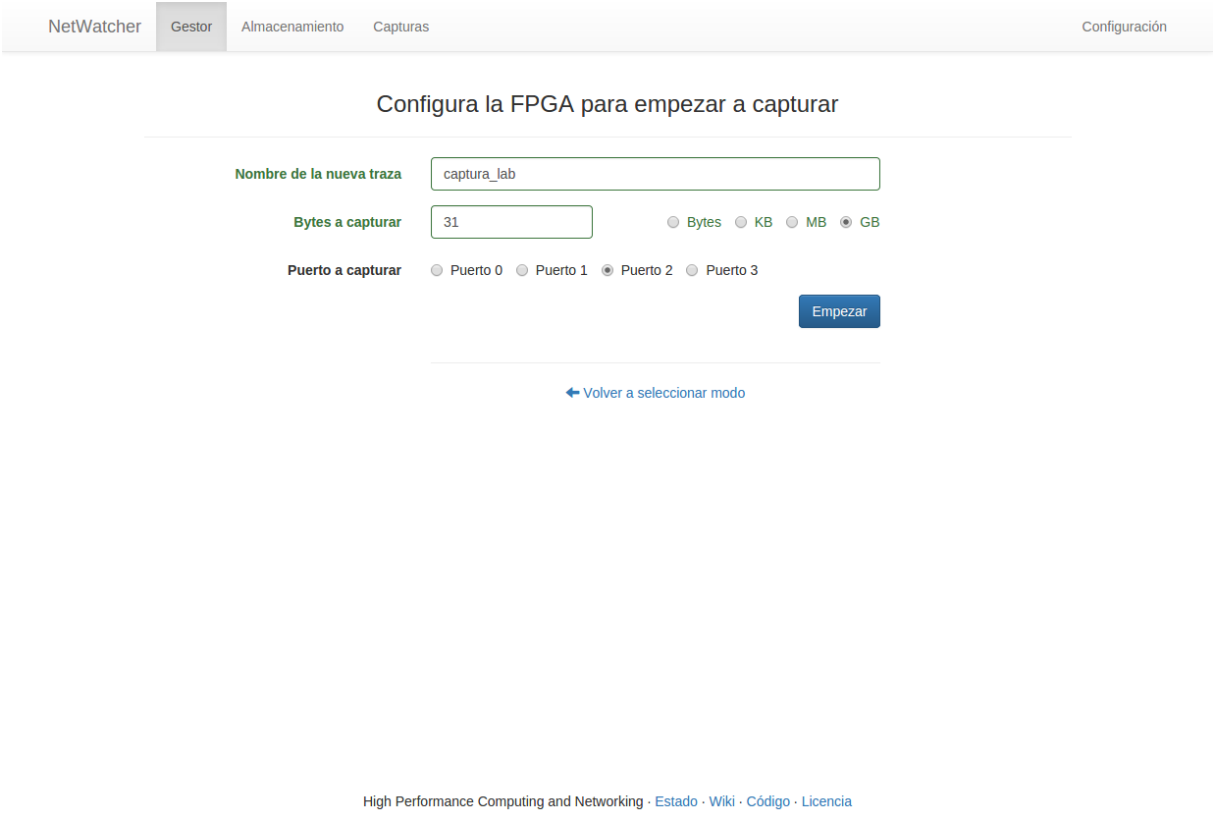

Figura A.4: Página de gestión - capturar tráfico.

Si la FPGA está capturando tráfico, la pantalla de gestión mostrará el progreso de la captura en curso (ver Figura A.5). Se podrán visualizar las siguientes estadísticas de la captura en curso:

- **Nombre de la traza**: nombre de la traza en la que se está almacenando el tráfico capturado, en formato simple.
- **Puerto**: puerto del que se está capturando el tráfico entrante.
- **Tiempo transcurrido**: contador del tiempo que ha transcurrido desde que se inició la captura.
- **Bytes Capturados**: número de bytes que se han capturado ya.
- **Bytes Totales**: número total de bytes a capturar.
- **Ratio Medio**: velocidad media a la que se está capturando (estimación a partir de los bytes capturados y el tiempo transcurrido).

- **Ratio Actual**: velocidad a la que se ha capturado el tráfico desde la última actualización.

Se puede detener la captura en curso pulsando el botón de *Parar la captura*, y se borrará lo almacenado hasta el momento en la traza.

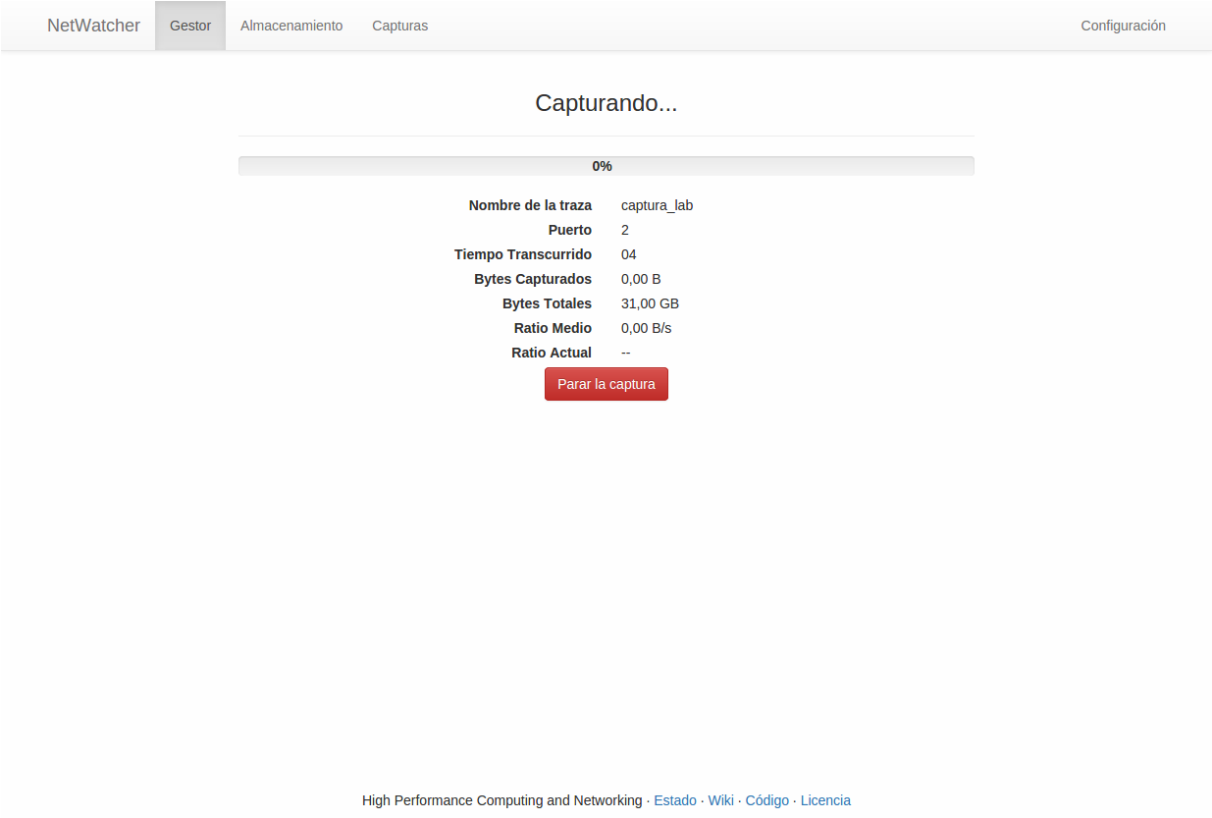

Figura A.5: Página de gestión - capturando tráfico.

Si la FPGA ha sido inicializada en modo reproductor, la pantalla de gestión mostrará una tabla y un formulario (ver Figura A.6). La tabla contiene una fila por cada traza disponible, con su nombre, tipo (simple), tamaño y fecha. Además, una barra superior asociada a esta tabla permite controlar el contenido de la misma mediante las siguientes acciones (de izquierda a derecha): activar la actualización automática de las trazas disponibles, buscar una traza por su nombre y actualizar manualmente las trazas disponibles. Pulsando sobre una fila de la tabla se seleccionará la traza correspondiente para su reproducción. Por otra parte, el formulario contiene los siguientes campos:

- **Reproducir la traza en bucle**: si se habilita, la traza se reproducirá en un bucle infinito.

- **Máscara de salida**: conjunto de puertos a los que se reproducirá la traza (0, 0-1, 0-1-2, 0-1-2-3).
- **Interframe Gap**: pausa temporal entre paquetes (si se deshabilita, tasa original con la que se capturó la traza).

Cuando se haya seleccionado una traza de la tabla y todos los campos del formulario sean válidos se activará el botón de *Empezar*, y si se pulsa la FPGA comenzará a reproducir la traza seleccionada con los parámetros indicados.

También es posible, en vez de reproducir tráfico, volver a seleccionar modo pulsando el correspondiente enlace debajo del formulario.

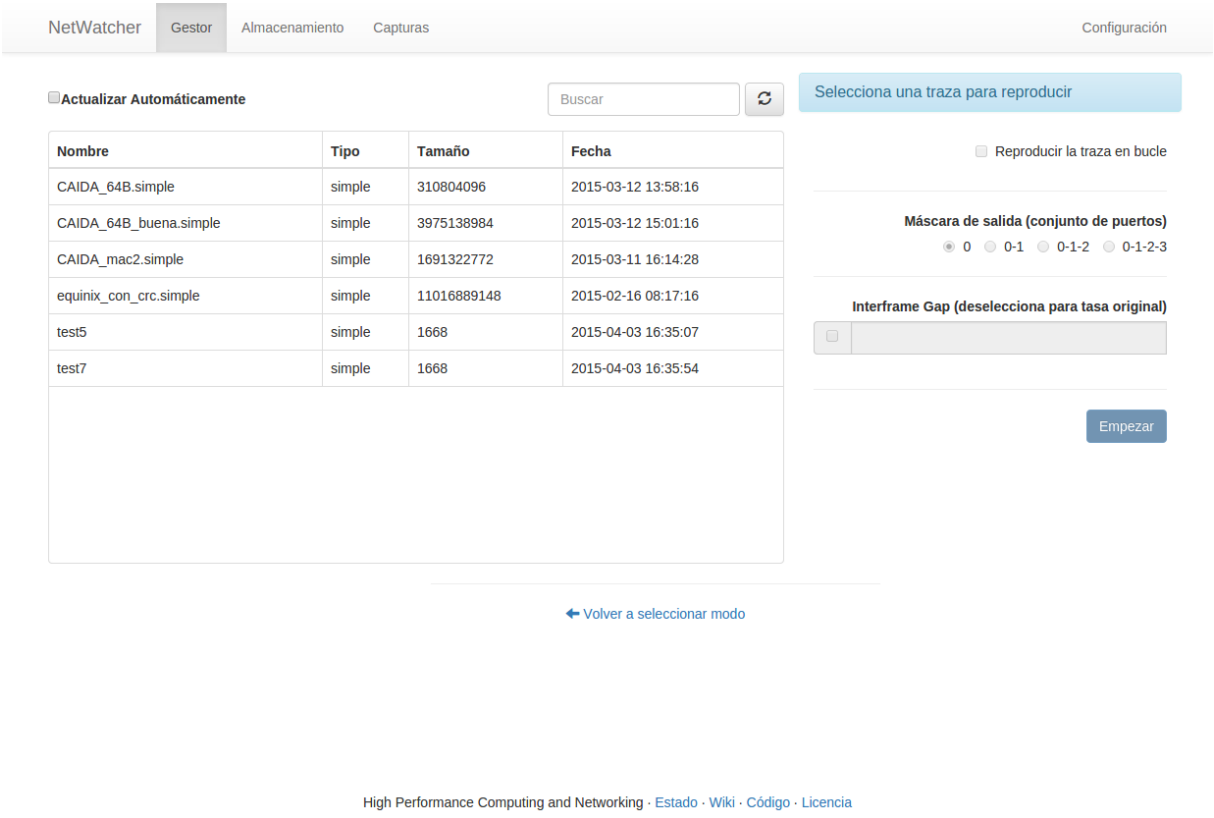

Figura A.6: Página de gestión - reproducir traza.

Si la FPGA está reproduciendo una traza, la pantalla de gestión mostrará el progreso de la reproducción en curso (ver Figura A.7). Se podrán visualizar las siguientes estadísticas de la reproducción en curso:

- **Nombre de la traza**: nombre de la traza que se está reproduciendo.

- **Tamaño**: número de bytes que ocupa la traza que se está reproduciendo.
- **Fecha**: fecha en que se creó la traza que se está reproduciendo.
- **Tiempo Transcurrido**: contador del tiempo que ha transcurrido desde que se inició la captura.
- **Paquetes Enviados**: número de paquetes que se han enviado en la reproducción actual.
- **Reproducción en Bucle**: indica si se está reproduciendo la traza en un bucle infinito o no.
- **Interframe Gap**: valor del IFG en la reproducción actual.
- **Máscara**: conjunto de puertos en los que se está reproduciendo la traza seleccionada (0, 0-1, 0-1-2, 0-1-2-3).

Se puede detener la reproducción en curso pulsando el botón *Parar la reproducción*.

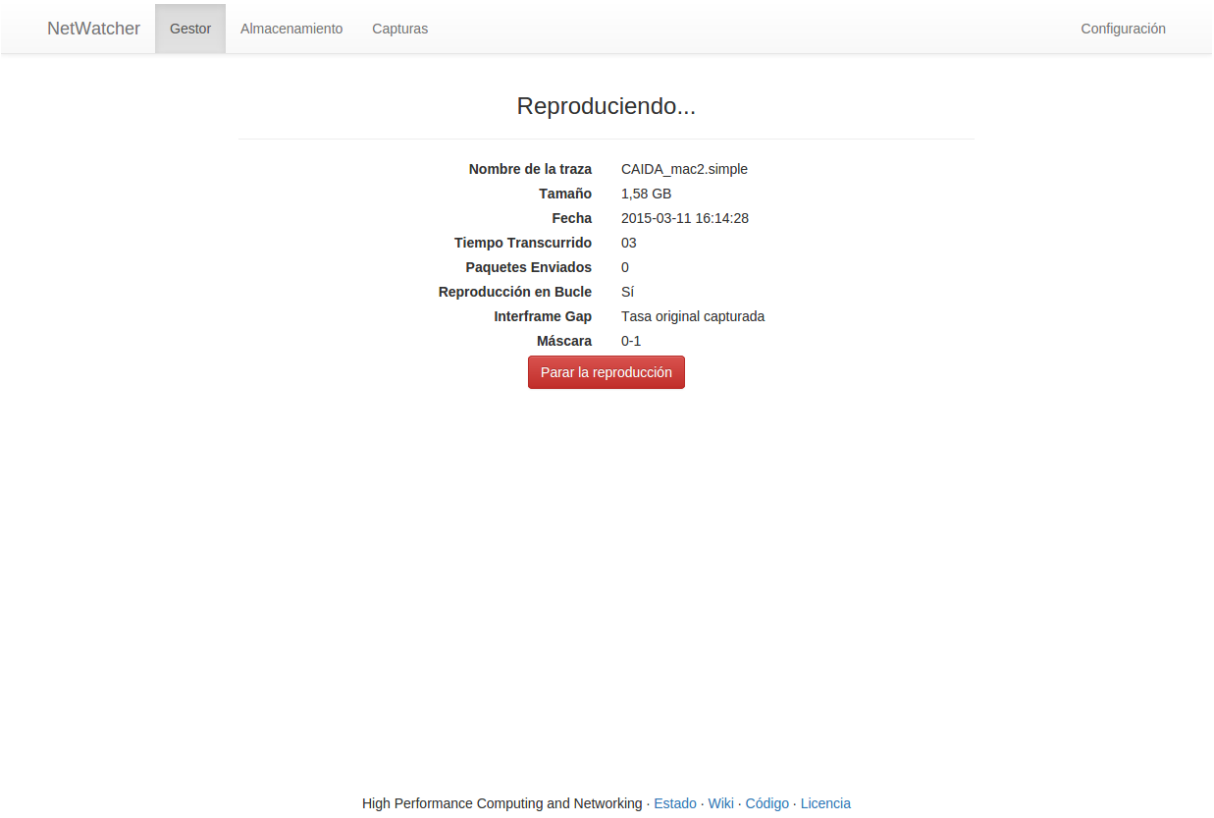

Figura A.7: Página de gestión - reproduciendo traza.

A.5.2. Almacenamiento

En esta pantalla se pueden visualizar distintas estadísticas de almacenamiento del sistema. Está compuesta por dos paneles:

- **Estadísticas de espacio (Figura A.8)**: este panel muestra estadísticas del espacio total, ocupado y disponible, resumido además en un gráfico circular (en rojo la proporción de disco ocupado y en turquesa la proporción de disco disponible).

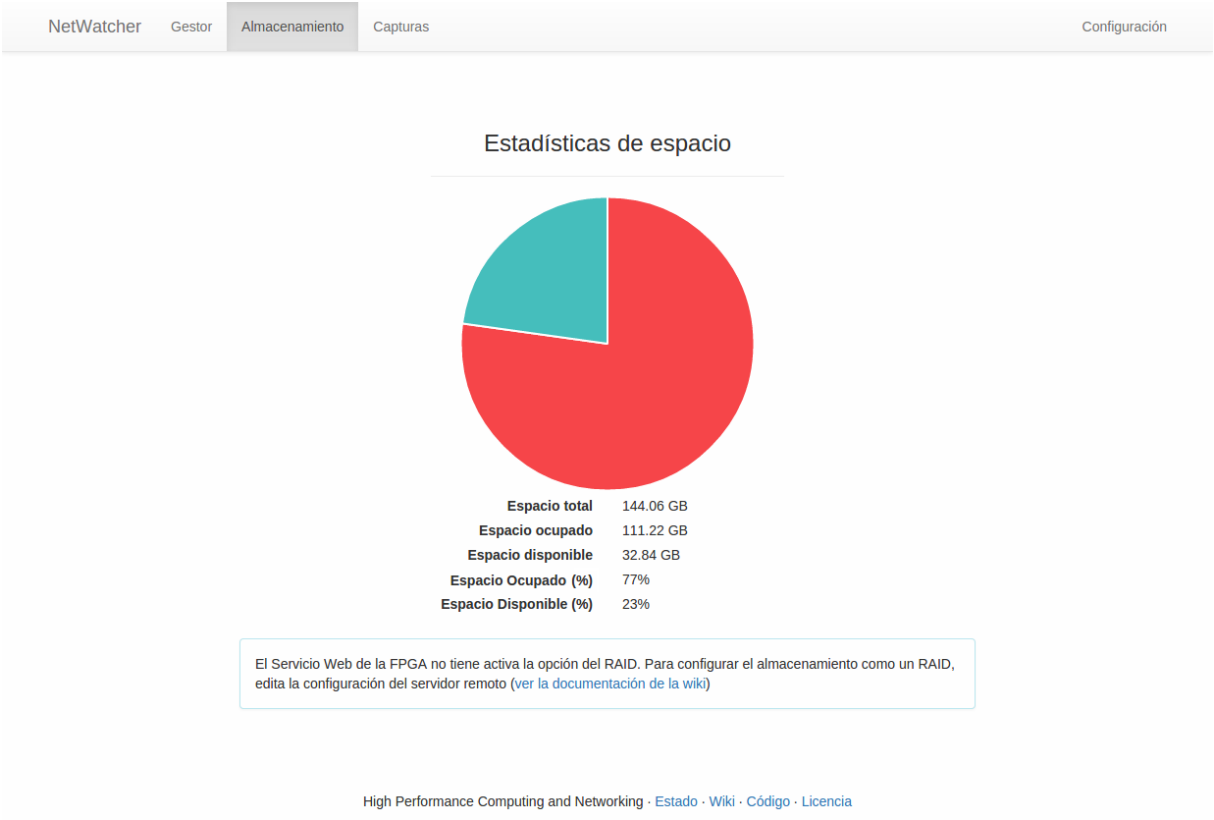

Figura A.8: Página de almacenamiento, con RAID no activo.

- **Estadísticas del RAID (Figura A.9)**: solo se mostrarán estas estadísticas si el sistema de almacenamiento está configurado como un RAID (ver sección A.2). En este panel, un gráfico de barras muestra la velocidad de escritura de cada disco del RAID. Debajo de este gráfico se indica la velocidad global de escritura del RAID. El color de esta cifra depende de la velocidad de escritura: verde (velocidad superior a la recomendada), amarillo (velocidad suficiente) o rojo (velocidad por debajo del mínimo aceptable). Si la velocidad es insuficiente se mostrará un cuadro de diálogo adicional para formatear y recrear el RAID pulsando el botón *Formatear el RAID*

(cuidado: formatear el RAID borrará todos los datos del mismo). Este diálogo se puede ocultar pulsando el botón *Descartar*.

Figura A.9: Página de almacenamiento, con RAID activo.

A.5.3. Capturas

En esta pantalla se pueden gestionar las trazas almacenadas (ver Figura A.10), mediante una tabla y un panel de acciones. La tabla contiene una fila por cada traza disponible, con su nombre, tipo, tamaño y fecha. Además, una barra superior asociada a esta tabla permite controlar el contenido de la misma mediante las siguientes acciones (de izquierda a derecha): filtrar las trazas que se muestran según su tipo, activar la actualización automática de las trazas disponibles, buscar una traza por su nombre y actualizar manualmente las trazas disponibles. Pulsando sobre una fila de la tabla se seleccionará la traza correspondiente, activándose el panel de acciones. Este panel permite, mediante cada uno de sus subpaneles, las siguientes operaciones:

- **Convertir**: crea una nueva traza a partir de la traza seleccionada cambiando el tipo

(si la original tiene formato simple la convertida tendrá formato pcap, y viceversa).

- **Renombrar**: cambia el nombre de la traza seleccionada al nuevo nombre introducido.
- **Borrar**: borra del disco la traza seleccionada.

Los dos primeros subpaneles permitirán realizar su acción (se activará el correspondiente botón de *OK*) cuando el campo de texto asociado a cada operación sea introducido correctamente.

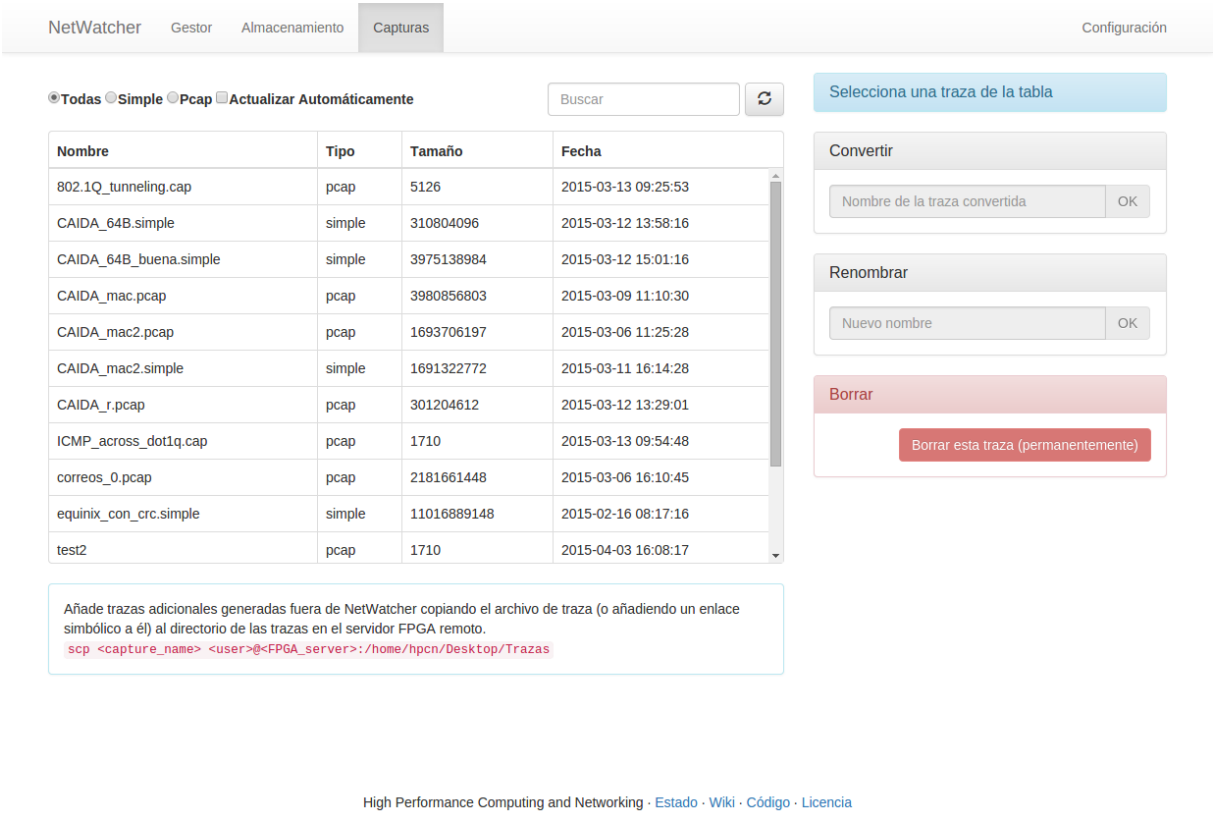

Figura A.10: Página de capturas.

A.5.4. Estado

En esta pantalla se puede comprobar el estado de los distintos componentes que forman la aplicación (ver Figura A.11). Cada componente tiene un test asociado cuyo resultado se refleja en un panel. Cada test puede tener tres resultados distintos: *OK* (test pasado, en verde), *No Implementado* (test no implementado, en amarillo) y *Error* (test fallado, en rojo). Los componentes sobre los que se comprueba su estado son los siguientes:

- **Módulo Rewrite**: soporte para reescritura de URL.
- **Módulo Gettext**: soporte para localización (traducción a distintos idiomas).
- **Variables de Sesión**: soporte para el uso de sesiones en PHP.
- **Permisos de escritura**: permisos para escribir *logs* y archivos de configuración.
- **Servidor Proxy**: servidor proxy habilitado para llamadas a la API FPGA.
- **FPGA API**: servidor de la FPGA activo.
- **Relojes Sincronizados**: diferencia de relojes entre el cliente y el servidor FPGA dentro del umbral permitido.

Adicionalmente, una barra de progreso encima de todo los paneles resume el estado global del sistema.

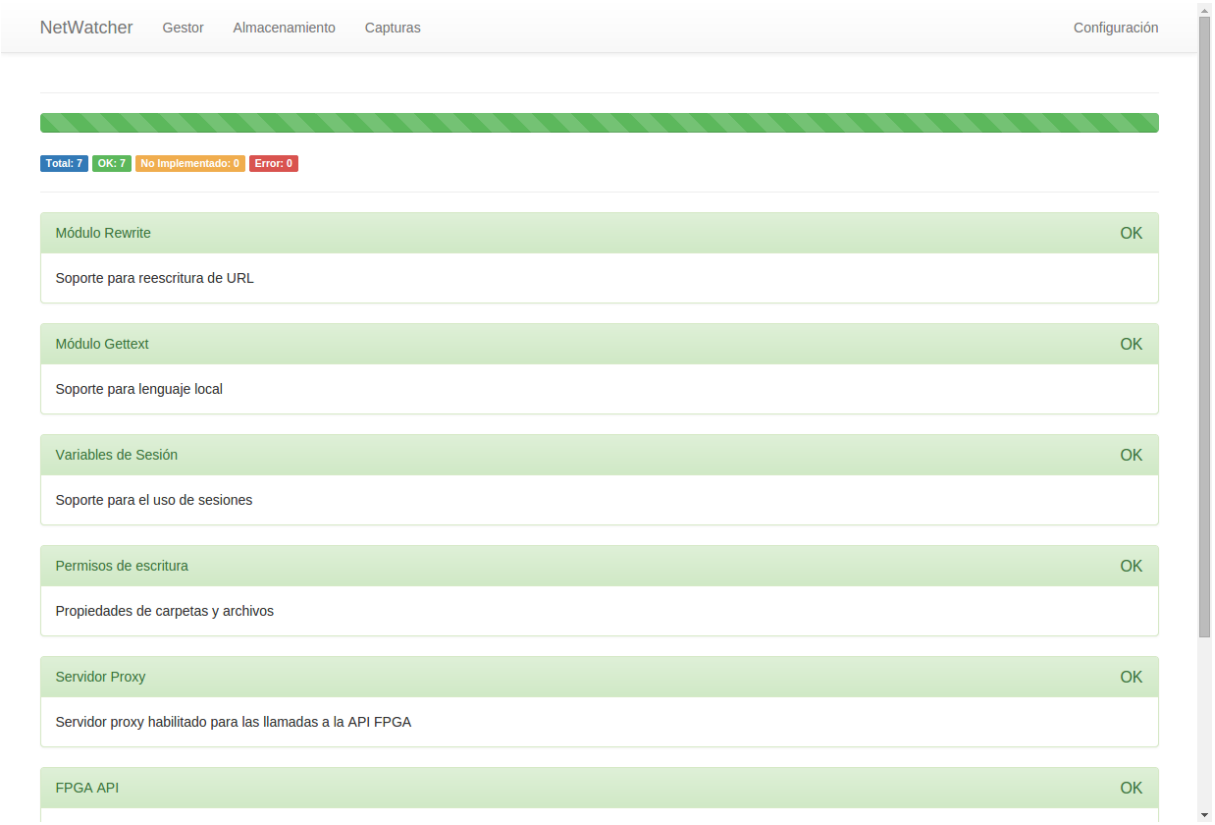

Figura A.11: Página de estado del sistema.

A.6. Solución de problemas

Si tras seguir las instrucciones paso a paso algo impide el correcto funcionamiento de la aplicación, se puede consultar la página de solución de problemas (en inglés), disponible dentro del repositorio del proyecto en:

github.com/JSidrach/NetWatcher/blob/master/docs/wiki/Troubleshooting.md

B

Framework desarrollado

En este apéndice se explican los distintos componentes del framework desarrollado en el que se ha implementado la interfaz web. Este framework está implementado en PHP sobre *Apache httpd* [22]. Sirve de base para la organización y desarrollo de la aplicación, proveyéndola de un gestor de rutas, un patrón de arquitectura para los módulos de la aplicación (modelo-vista-controlador), un proxy simplificado para las llamadas al Servicio Web FPGA, soporte para la internacionalización de la interfaz, gestión automática de dependencias, y registro de eventos (ver Figura B.1).

B.1. Gestión de rutas

El componente de gestión de rutas del framework se encarga de interpretar las peticiones realizadas por el usuario y delegarlas al módulo apropiado. Con este fin, todas las peticiones HTTP, a excepción de las que van dirigidas al *proxy* (ver sección B.3), se redirigen utilizando *mod_rewrite* [23] al archivo *index.php*. Este archivo a su vez invoca el método estático *Router->dispatch()*.

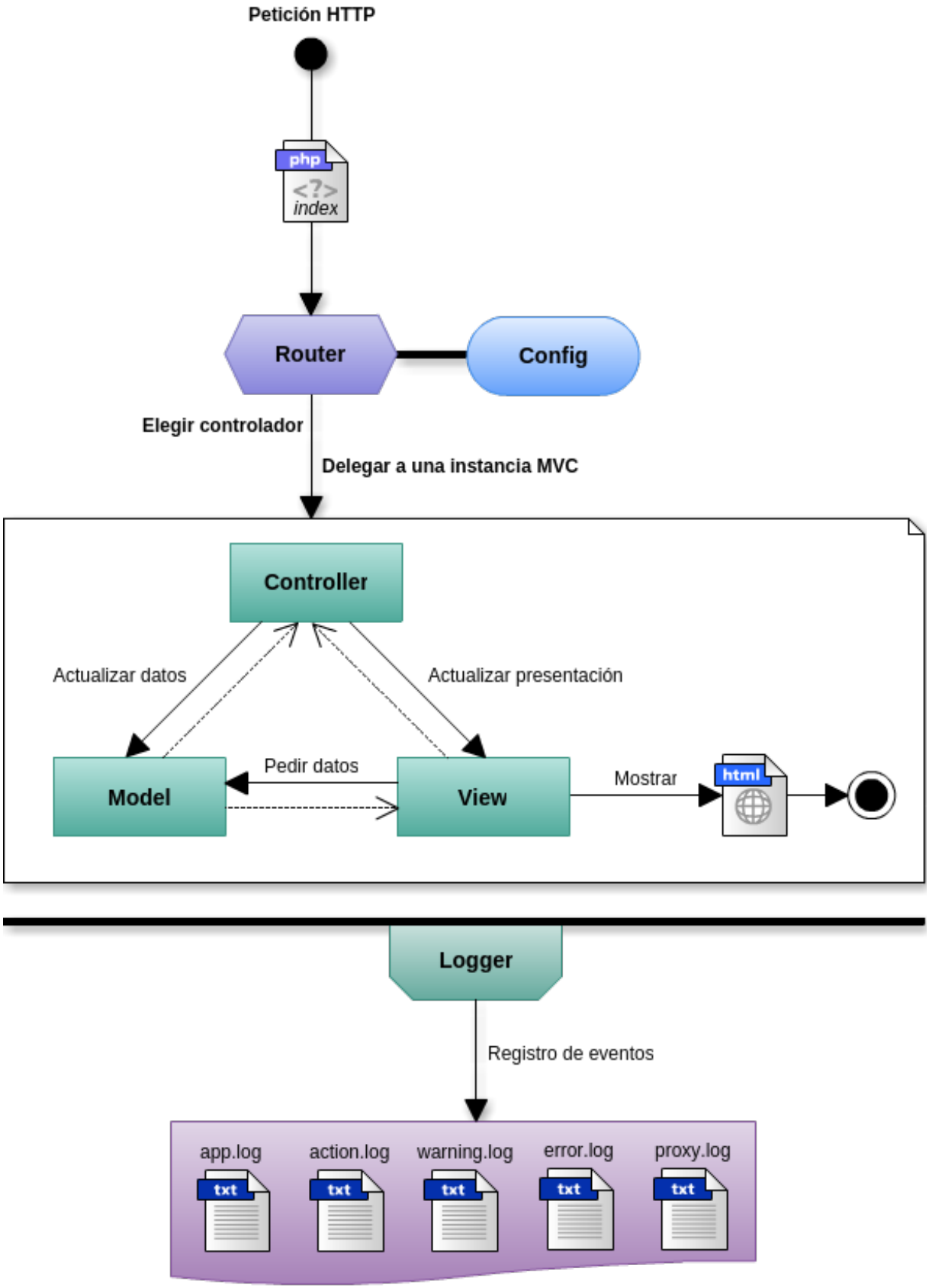

Figura B.1: Arquitectura del framework desarrollado.

El método *Router->dispatch()* divide la URL solicitada siguiendo el siguiente formato:

URL_BASE_APLICACIÓN/módulo/método/parámetro1/parámetro2/...

Una vez identificadas las partes de la URL, se crea una instancia del módulo correspondiente y se llama al método indicado con los parámetros de la petición (si existiesen), delegándole el control de la solicitud (ver Figura B.2). Por otro lado, si la URL acaba en la URL base de la aplicación, se cargan el módulo y método por defecto; y si la URL acaba en el módulo, se carga el método por defecto (ver sección B.6). En caso de que la URL contenga un módulo o método no existente, se redirecciona la petición a la página de *Error 404 - Página no encontrada*.

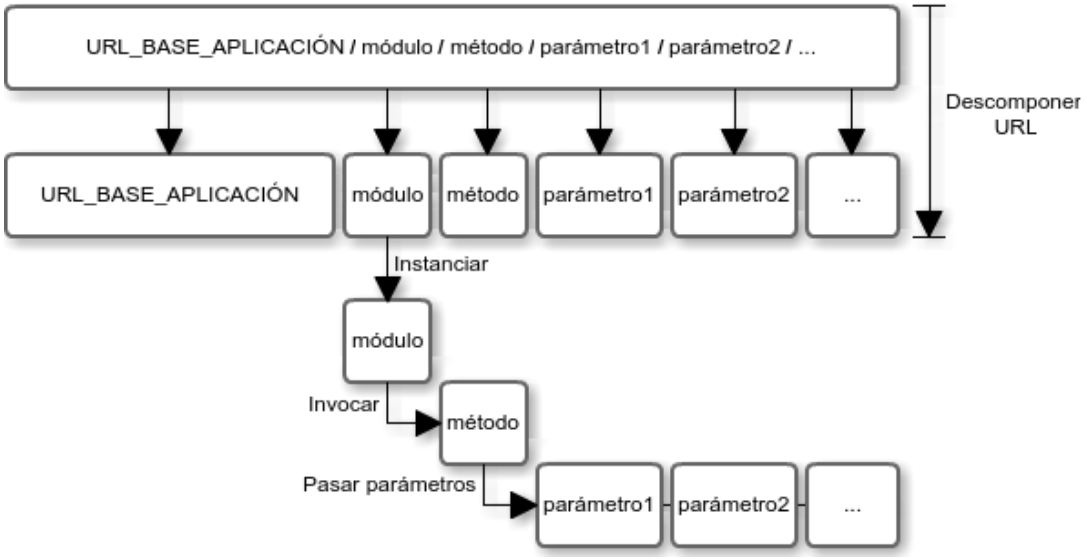

Figura B.2: Esquema de flujo del método *Router->dispatch()*.

B.2. Patrón de arquitectura para los módulos

Las aplicaciones desarrolladas sobre el framework se estructuran en módulos que siguen el patrón de arquitectura modelo-vista-controlador [24]. Este patrón separa la lógica de negocio de la interfaz de usuario, facilitando la evolución por separado de ambos aspectos e incrementando la reutilización y flexibilidad de los módulos de la aplicación.

Los componentes o capas de este patrón de arquitectura son:

- **Modelo**: contiene el estado, los datos y la lógica interna de negocio.
- **Vista**: construye la representación del modelo.

- **Controlador**: gestiona las peticiones del usuario.

Cuando un usuario realiza una acción en la interfaz web, el controlador gestiona la solicitud notificando la acción al modelo, que se actualiza en consecuencia. Posteriormente, el controlador ordena a la vista mostrar al usuario el nuevo estado de la aplicación. La vista consulta entonces el nuevo modelo y lo representa, en el caso de este framework en forma de página web.

Las clases abstractas *Model*, *View* y *Controller* incluidas en el framework proporcionan una implementación base de este patrón. Cada módulo de la aplicación debe heredar cada una de las tres clases e implementar en ellas su funcionalidad propia.

B.3. Redireccionamiento de peticiones AJAX

Por motivos de rendimiento (no sobrecargar el servidor del Servicio Web FPGA incluyéndole también la interfaz) y disponibilidad (la interfaz web debe ser accesible aunque el Servicio Web FPGA no esté operativo), el Servicio Web FPGA y la interfaz web no están alojados en el mismo servidor. Esto plantea un problema ya que se necesitan realizar peticiones AJAX desde el cliente al Servicio Web FPGA, y los navegadores web no permiten por motivos de seguridad que un cliente se comunique con un dominio distinto a la web original solicitada [25].

Para resolver esto, el framework contiene un servidor proxy simplificado. Este proxy no es genérico, ya que siempre redirecciona a la dirección IP del Servicio Web FPGA. Así, cuando la interfaz web quiera realizar una petición AJAX al Servicio Web FPGA, hará la petición al servidor proxy, éste redirigirá la petición al Servicio Web FPGA, obtendrá la respuesta y la reenviará de vuelta al cliente (ver Figura B.3).

B.4. Internacionalización de la interfaz

El framework desarrollado facilita la traducción de la aplicación a distintos idiomas mediante la librería *gettext* [26] para PHP. Esta librería proporciona funciones ("_" y "*gettext*") que reciben cadenas de texto y devuelven su equivalente en el idioma de la aplicación seleccionado, consultando un archivo previamente creado (catálogo) que contiene cadenas de texto originales y su traducción.

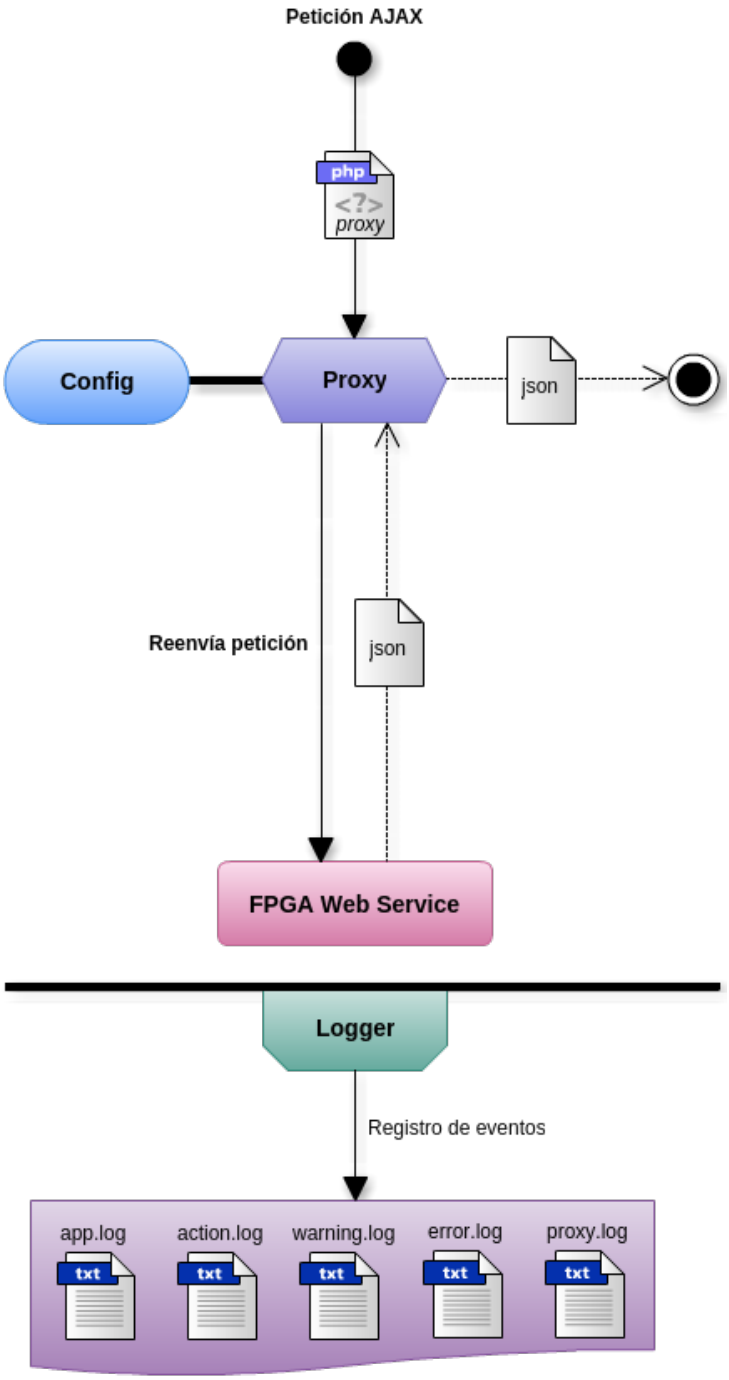

Figura B.3: Arquitectura del proxy desarrollado.

Es necesario un catálogo por cada idioma que se quiera añadir a la aplicación. Los catálogos se almacenan en la carpeta del proyecto `./locale/`. Para crear y gestionar los catálogos es recomendable utilizar la herramienta *Poedit* [27], que permite editarlos con una interfaz gráfica. Para obtener las cadenas de texto que se necesitan traducir, se escanean todos archivos del proyecto en busca de las palabras clave, y se añaden las cadenas de texto al catálogo para su traducción por parte del desarrollador.

En el Código B.1 se describe un ejemplo de cómo imprimir una cadena traducida a otro idioma mediante una llamada a la función "_". Si el idioma base de los catálogos es el inglés y el idioma establecido en la aplicación es español, la función "_" busca la cadena en inglés (idioma base) *'Example of string'* en el catálogo español y devuelve la cadena de texto *'Ejemplo de cadena'*, que finalmente se imprime con *echo*.

Código B.1: Ejemplo de traducción en PHP con la librería *gettext*

```
/* Set the app language */
putenv('LANG=' . 'es_ES.utf8');
putenv('LANGUAGE=' . 'es_ES.utf8');
setlocale(LC_ALL, 'es_ES.utf8');
bindtextdomain('messages', 'locale');
bind_textdomain_codeset('messages', 'utf-8');
/* Print the example string */
echo _('Example␣of␣string');
```

B.5. Gestión de dependencias

Como en la mayoría de proyectos, es conveniente poder utilizar librerías externas y no tener que invertir tiempo en resolver problemas que ya han sido solucionados por otros anteriormente, siempre que la solución encaje dentro de la propia aplicación. Para manejar la descarga e instalación local de estas librerías externas se han elegido dos gestores de dependencias: *Composer* [28] para el back-end y *BowerPHP* [29] para el front-end. Estos gestores permiten además tener un control sobre la versión exacta necesaria de cada librería, evitando así incompatibilidades.

Composer

Composer es un gestor de dependencias y requisitos back-end para PHP. Las librerías externas back-end que se necesitan para la aplicación se declaran, una vez localizadas en el repositorio de paquetes de *Composer* [30], en el archivo `composer.json` (ver Código B.2). *Composer* posibilita también, siguiendo el estándar PSR-4 [31], incluir en una sola línea de código PHP tanto las dependencias de librerías externas como módulos propios:

```
require_once ('vendor/autoload.php');
```

Las dependencias se descargan e instalan de forma local al proyecto ejecutando el script `./scripts/build.sh --install`.

Código B.2: Ejemplo de fichero *composer.json*

```
{
  "name": "NetWatcher",
  "type": "project",
  "license": "MIT",
  "authors": [
    {
      "name": "JSidrach",
      "email": "juan.sidrach@gmail.com",
      "role": "Developer"
    }
  ],
  "config": {
    "vendor-dir": "vendor/"
   },
  "require": {
    "php": ">=5.5.0",
    "beelab/bowerphp": "dev-master"
  },
  "autoload": {
    "psr-4": {
      "Core\\": "lib/"
    }
  }
}
```

BowerPHP

BowerPHP es una implementación en PHP de *Bower* [32], el gestor de dependencias front-end para aplicaciones web. Las librerías externas que se necesitan para la aplicación se declaran, una vez localizadas en el repositorio de paquetes de *Bower* [33], en el archivo `bower.json` (ver Código B.3). Las dependencias se descargan e instalan de forma local al proyecto ejecutando el script `./scripts/build.sh --install`.

Código B.3: Ejemplo de fichero *bower.json*

```
{
  "name": "NetWatcher",
  "authors": [
    "JSidrach <juan.sidrach@gmail.com>"
  ],
  "private": true,
  "dependencies": {
    "jquery": "2.*",
    "bootstrap": "3.*",
    "bootstrap-table": "1.*",
    "remarkable-bootstrap-notify": "3.*",
    "animate.css": "3.*",
    "chartjs": "1.*"
  }
}
```

B.6. Configuración

Para la configuración interna de la aplicación se utiliza la clase *Config*, compuesta por métodos estáticos. En esta clase se definen también las variables globales de la aplicación: nombres de carpetas y archivos, módulo a cargar por defecto, método a invocar por defecto, dirección IP del Servicio Web FPGA, idiomas disponibles, idioma por defecto, temas visuales disponibles y tema visual por defecto.

Las variables que puede cambiar el usuario (idioma por defecto, tema visual por defecto y dirección IP del Servicio Web FPGA) no se inicializan por definición en el código sino que se leen de distintos ficheros de la carpeta `./config/` en formato JSON.

La configuración global de la aplicación se carga siempre al principio, mediante una llamada al método estático *load* de la clase *Config*.

B.7. Registro de eventos

Registrar todos los eventos asociados a la aplicación es muy útil, ya que permite conocer cómo el usuario utiliza la aplicación y solucionar problemas internos. Para ello, se utiliza la clase *Logger*, que contiene métodos estáticos con los que registrar eventos manualmente dentro del código del proyecto. Adicionalmente, utilizando las funciones estándar de PHP *set_exception_handler* y *set_error_handler*, se redirigen los errores y excepciones a funciones que los registran (de la clase *Logger* también).

Cada evento se guarda en un registro (línea de texto) precedido de la fecha y hora en que se produjo, así como la dirección IP del usuario. Los registros se almacenan en diferentes ficheros dentro de la carpeta `./log/`:

- `app.log`: registro general, contiene todos los eventos de la aplicación.
- `action.log`: contiene registros de los eventos relacionados con acciones del usuario.
- `proxy.log`: contiene registros de los eventos relacionados con las peticiones al módulo proxy.
- `warning.log`: contiene registros de los eventos relacionados con avisos y advertencias.
- `error.log`: contiene registros de los errores de la aplicación.

B.8. Scripts adicionales

Para automatizar tareas que se realizan con frecuencia en el desarrollo de la aplicación, este framework contiene una carpeta (`./scripts/`) con scripts con este propósito, que pueden ser invocados desde la carpeta raíz del proyecto ejecutando el archivo `./scripts/build.sh` con distintos parámetros:

- `--doc`: genera la documentación automática a partir del código del front-end y del back-end, en la carpeta `./docs/`.
- `--upgrade`: actualiza las librerías externas necesarias para la aplicación.

- `--install`: instala las dependencias externas (paquetes y librerías) necesarias para la aplicación.
- `--check`: realiza un análsis léxico y sintáctico sobre todo el código PHP de la aplicación.
- `--permissions`: otorga los permisos mínimos necesarios de lectura/escritura/ejecución a los archivos y carpetas del proyecto.
- `--clear`: borra los archivos de *logs*.
- `--backup`: comprime la carpeta del proyecto en un archivo en formato *.zip*, y lo guarda con la fecha actual en la carpeta superior a modo de copia de seguridad.

B.9. Conclusiones

Se ha desarrollado un framework que sirve de base para la interfaz web, proporcionando un conjunto mínimo de funcionalidad necesaria para el problema planteado. Aunque desarrollarlo ha supuesto un coste temporal adicional para el proyecto, ha repercutido positivamente en fases posteriores de la implementación.

Conocer al detalle el framework sobre el que se basa la aplicación y tener un control total sobre el mismo ha permitido agilizar el proceso de desarrollo. Además, se ha adquirido experiencia en distintos conceptos útiles: orientación a objetos en PHP, patrón de diseño modelo-vista-controlador, gestión automática de dependencias y librerías externas, internacionalización de interfaces web y codificación de un servidor proxy simplificado.

C

API del Servicio Web FPGA

En este apéndice se detallan los métodos de la API del Servicio Web FPGA. Esta documentación puede también consultarse de manera interactiva (Figura C.1) en la propia página de la aplicación (en inglés), accediendo desde el navegador a la ruta relativa *NetWatcher/docs-back-end/*. Al ser un Servicio Web, cada método se invoca mediante una llamada HTTP [34].

Se han agrupado todos los métodos disponibles en tres categorías, coincidiendo con los módulos implementados: gestión, trazas y estadísticas. Para cada método, se especifica su ruta (relativa a la ruta del Servicio Web), los parámetros necesarios para su invocación y las posibles salidas, con un ejemplo cada una. Los parámetros se pasan por la propia URL o en la cabecera en el caso del *timestamp*. Cada método devuelve siempre un código de estado HTTP [35] y una salida en formato JSON [36].

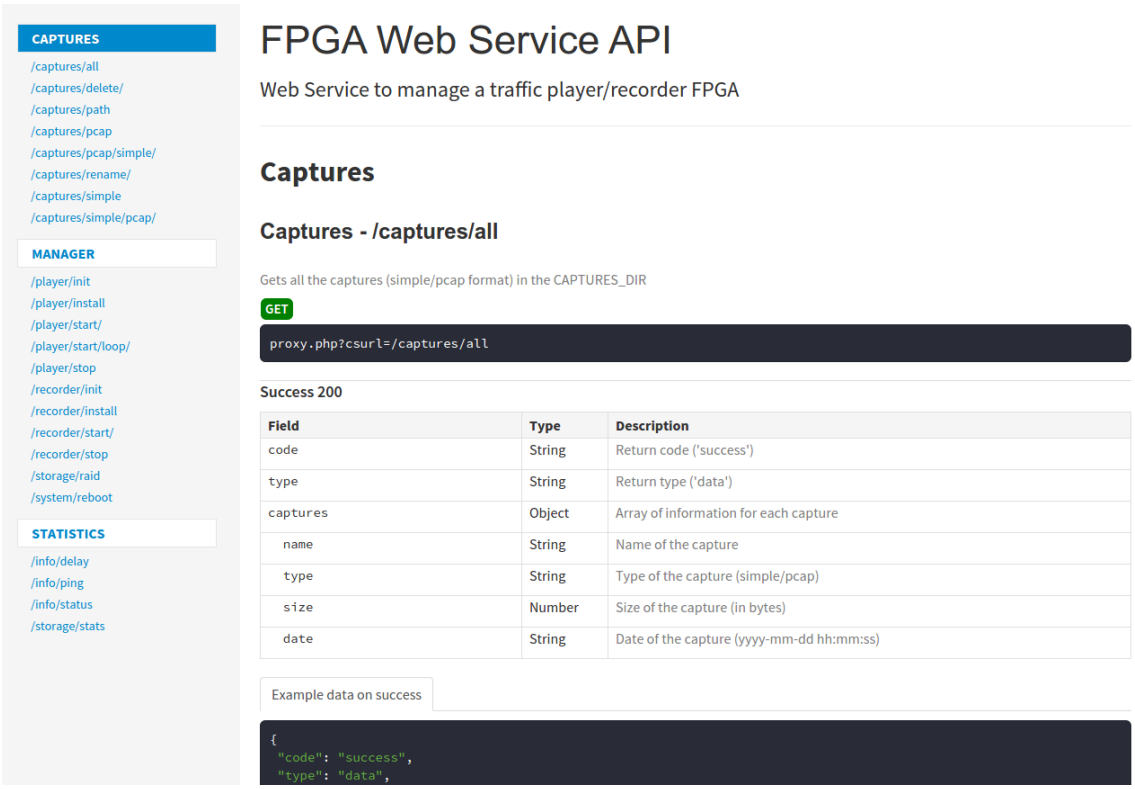

Figura C.1: Documentación web de la API del Servicio Web FPGA.

C.1. Métodos de Gestión

C.1.1. POST /system/reboot

Reinicia el servidor remoto. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.1.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.1: Parámetros de */system/reboot*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** se ha ordenado con éxito el reinicio del servidor remoto. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.2.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.2: Salida de */system/reboot* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The host is rebooting now."
}
```

- **412 Error:** el servidor remoto no puede ser reiniciado ya que la FPGA está siendo usada. Este código de error es retornado junto a los parámetros indicados en la Tabla C.3.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del error

Tabla C.3: Salida de */system/reboot* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "notification",
  "description": "The host can not be rebooted. The FPGA
    ↪ is being used."
}
```

C.1.2. POST /player/init

Programa la FPGA para reproducir trazas y reinicia el servidor remoto. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.4.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.4: Parámetros de */player/init*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** se ha programado con éxito la FPGA para reproducir trazas y se va a reiniciar el servidor remoto. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.5.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.5: Salida de */player/init* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has been initialized. The host
    ↪  will reboot now."
}
```

- **412 Error:** la FPGA no puede ser programada ya que está siendo usada. Este código de error es retornado junto a los parámetros indicados en la Tabla C.6.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.6: Salida de */player/init* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is already
    ↪ running, stop it to init the FPGA."
}
```

C.1.3. POST /recorder/init

Programa la FPGA para capturar trazas y reinicia el servidor remoto. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.7.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.7: Parámetros de */recorder/init*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** se ha programado con éxito la FPGA para reproducir trazas y se va a reiniciar el servidor remoto. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.8.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.8: Salida de */recorder/init* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has been initialized. The host
    ↪  will reboot now."
}
```

- **412 Error:** la FPGA no puede ser programada ya que está siendo usada. Este código de error es retornado junto a los parámetros indicados en la Tabla C.9.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.9: Salida de */recorder/init* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is already
    ↪ running, stop it to init the FPGA."
}
```

C.1.4. POST /player/install

Instala y monta la FPGA para reproducir trazas. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.10.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.10: Parámetros de */player/install*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA se ha instalado y montado con éxito, y está lista para reproducir trazas. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.11.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.11: Salida de */player/install* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has been mounted and is ready
    ↪ to be used."
}
```

- **412 Error:** la FPGA no puede ser instalada y montada ya que no ha sido programada. Este código de error es retornado junto a los parámetros indicados en la Tabla C.12.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.12: Salida de */player/install* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA must be
    ↪ programmed before mounted."
}
```

C.1.5. POST /recorder/install

Instala y monta la FPGA para capturar trazas. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.13.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.13: Parámetros de */recorder/install*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA se ha instalado y montado con éxito, y está lista para capturar trazas. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.14.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.14: Salida de */recorder/install* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has been mounted and is ready
    ↪ to be used."
}
```

- **412 Error:** la FPGA no puede ser instalada y montada ya que no ha sido programada. Este código de error es retornado junto a los parámetros indicados en la Tabla C.15.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.15: Salida de */recorder/install* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA must be
    ↪ programmed before mounted."
}
```

C.1.6. POST /player/start/:capturename/:mask/:ifg

Reproduce una traza con los parámetros indicados. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.16.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
capturename	Parámetro URL	Cadena de texto	Nombre de la traza a reproducir
mask	Parámetro URL	Número	Máscara de reproducción (0-1-2-3)
ifg	Parámetro URL	Número	IFG (0 para tasa original)

Tabla C.16: Parámetros de */player/start*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA ha empezado a reproducir la traza seleccionada con los parámetros indicados. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.17.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.17: Salida de */player/start* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has started playing a capture
    ↪ ."
}
```

- **400 Error:** la FPGA no puede reproducir la traza ya que los parámetros pasados son inválidos. Este código de error es retornado junto a los parámetros indicados en la Tabla C.18.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.18: Salida de */player/start* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "Invalid parameters. The FPGA could not
    ↪ start playing a capture."
}
```

- **412 Error:** la FPGA no puede reproducir la traza ya que no ha sido instalada y montada para reproducir trazas. Este código de error es retornado junto a los parámetros indicados en la Tabla C.19.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.19: Salida de */player/start* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is not
    ↪ programmed and mounted as a player."
}
```

C.1.7. POST /player/start/loop/:capturename/:mask/:ifg

Reproduce en bucle una traza con los parámetros indicados. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.20.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
capturename	Parámetro URL	Cadena de texto	Nombre de la traza a reproducir
mask	Parámetro URL	Número	Máscara de reproducción (0-1-2-3)
ifg	Parámetro URL	Número	IFG (0 para tasa original)

Tabla C.20: Parámetros de */player/start/loop*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA ha empezado a reproducir en bucle la traza seleccionada con los parámetros indicados. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.21.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.21: Salida de */player/start/loop* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has started playing a capture
    ↪ ."
}
```

- **400 Error:** la FPGA no puede reproducir la traza ya que los parámetros pasados son inválidos. Este código de error es retornado junto a los parámetros indicados en la Tabla C.22.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.22: Salida de */player/start/loop* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "Invalid parameters. The FPGA could not
    ↪ start playing a capture."
}
```

- **412 Error:** la FPGA no puede reproducir la traza ya que no ha sido instalada y montada para reproducir trazas. Este código de error es retornado junto a los parámetros indicados en la Tabla C.23.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.23: Salida de */player/start/loop* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is not
    ↪ programmed and mounted as a player."
}
```

C.1.8. POST /recorder/start/:capturename/:port/:bytes

Captura una traza con los parámetros indicados. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.24.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
capturename	Parámetro URL	Cadena de texto	Nombre de la traza a capturar
port	Parámetro URL	Número	Puerto a capturar (0-1-2-3)
bytes	Parámetro URL	Número	Bytes a capturar

Tabla C.24: Parámetros de */recorder/start*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA ha empezado a capturar una traza con los parámetros indicados. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.25.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.25: Salida de */recorder/start* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has started recording data."
}
```

- **400 Error:** la FPGA no puede empezar a capturar ya que los parámetros pasados son inválidos. Este código de error es retornado junto a los parámetros indicados en la Tabla C.26.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.26: Salida de */recorder/start* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "Invalid capture name (must not exist)."
}
```

- **412 Error:** la FPGA no puede empezar a capturar ya que no ha sido instalada y montada para capturar trazas. Este código de error es retornado junto a los parámetros indicados en la Tabla C.27.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.27: Salida de */recorder/start* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is not
    ↪ programmed and mounted as a recorder."
}
```

C.1.9. POST /player/stop

Detiene la reproducción de traza en curso. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.28.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.28: Parámetros de */player/stop*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA ha detenido la reproducción en curso. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.29.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.29: Salida de */player/stop* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has stopped playing a capture
    ↪ ."
}
```

- **412 Error:** no se ha podido detener la reproducción ya que no existe ninguna en curso. Este código de error es retornado junto a los parámetros indicados en la Tabla C.30.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.30: Salida de */player/stop* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is not playing
    ↪ a capture."
}
```

C.1.10. POST /recorder/stop

Detiene la captura de traza en curso. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.31.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.31: Parámetros de */recorder/stop*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la FPGA ha detenido la captura en curso. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.32.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.32: Salida de */recorder/stop* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The FPGA has stopped recording data."
}
```

- **412 Error:** no se ha podido detener la captura ya que no existe ninguna en curso. Este código de error es retornado junto a los parámetros indicados en la Tabla C.33.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.33: Salida de */recorder/stop* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "fpga_invalid_state",
  "description": "Invalid State. The FPGA is not
    ↪ recording data."
}
```

C.1.11. DELETE /storage/raid

Borra (formatea y vuelve a crear) el RAID de almacenamiento. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.34.

Parámetro	**Clase**	**Tipo**	**Descripción**
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.34: Parámetros de */storage/raid*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** se ha formateado y vuelto a montar el RAID de almacenamiento. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.35.

Nombre	**Tipo**	**Descripción**
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.35: Salida de */storage/raid* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The RAID has been formatted and mounted
    ↪  properly."
}
```

- **412 Error:** no se ha formateado el RAID ya que o está activado o la FPGA está en uso. Este código de error es retornado junto a los parámetros indicados en la Tabla C.36.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('fpga_invalid_state')
description	Cadena de texto	Descripción del error

Tabla C.36: Salida de */storage/raid* asociada al código 412

Ejemplo de datos asociados al código 412:

```
{
  "code": "error",
  "type": "notification",
  "description": "The RAID could not be formatted, RAID
    ↪ configuration option is not set or the FPGA is
    ↪ running."
}
```

C.2. Métodos de Estadísticas

C.2.1. GET /info/ping

Método para comprobar si el servidor está operativo. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** servidor operativo. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.37.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')

Tabla C.37: Salida de */info/ping* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success"
}
```

C.2.2. GET /info/delay

Solicita la diferencia de tiempos existente entre los relojes del cliente y del servidor (en segundos). Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.38.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)

Tabla C.38: Parámetros de */info/delay*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** solicitud con éxito. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.39.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('data')
delay	Número	Diferencia entre relojes (en segundos)
maxDelay	Número	Máxima diferencia permitida (en segundos)

Tabla C.39: Salida de */info/delay* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "data",
  "delay": 1,
  "maxDelay": 30
}
```

C.2.3. GET /info/status

Solicita el estado actual de la FPGA. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK - hugepages_off:** opción *HugePages* del sistema operativo no activa. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.40.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('hugepages_off')
description	Cadena de texto	Descripción del código de estado

Tabla C.40: Salida de */info/status* asociada al código 200 - hugepages_off

Ejemplo de datos asociados al código 200 - hugepages_off:

```
{
  "status": "hugepages_off",
  "description": "HugePages is not enabled. To fix this,
    ↪ the host should be rebooted with this option
    ↪ selected on the GRUB menu."
}
```

- **200 OK - init_off:** la FPGA aún no ha sido configurada para captura o reproducción. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.41.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('init_off')
description	Cadena de texto	Descripción del código de estado

Tabla C.41: Salida de */info/status* asociada al código 200 - init_off

Ejemplo de datos asociados al código 200 - init_off:

```
{
  "status": "init_off",
  "description": "The FPGA is not configured either as
    ↪ player or as recorder yet."
}
```

- **200 OK - mount_off:** la FPGA está inicializada pero no ha sido montada aún. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.42.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('mount_off')
description	Cadena de texto	Descripción del código de estado

Tabla C.42: Salida de */info/status* asociada al código 200 - mount_off

Ejemplo de datos asociados al código 200 - mount_off:

```
{
  "status": "mount_off",
  "description": "The FPGA is initialized but not mounted
    ↪ ."
}
```

- **200 OK - player_ready:** la FPGA está lista para reproducir una traza. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.43.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('player_ready')
description	Cadena de texto	Descripción del código de estado

Tabla C.43: Salida de */info/status* asociada al código 200 - player_ready

Ejemplo de datos asociados al código 200 - player_ready:

```
{
  "status": "player_ready",
  "description": "The FPGA is ready to reproduce a
    ↪ capture."
}
```

- **200 OK - recorder_ready:** la FPGA está lista para capturar una traza. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.44.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('recorder_ready')
description	Cadena de texto	Descripción del código de estado

Tabla C.44: Salida de */info/status* asociada al código 200 - recorder_ready

Ejemplo de datos asociados al código 200 - recorder_ready:

```
{
  "status": "player_ready",
  "description": "The FPGA is ready to record a capture."
}
```

- **200 OK - playing:** la FPGA está reproduciendo una traza. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.45.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('playing')
description	Cadena de texto	Descripción del código de estado
capture	Cadena de texto	Nombre de la traza en reproducción
size	Número	Tamaño de la traza en reproducción
date	Cadena de texto	Fecha de la traza en reproducción
elapsed_time	Número	Tiempo transcurrido desde el inicio (segundos)
packets_sent	Número	Paquetes enviados
loop	Booleano	*true* si se está reproduciendo en bucle
interframe_gap	Número	IFG (0 si es la tasa original)
mask	Número	Máscara de reproducción (0-1-2-3)

Tabla C.45: Salida de */info/status* asociada al código 200 - playing

Ejemplo de datos asociados al código 200 - playing:

```
{
  "status": "playing",
  "description": "The FPGA is reproducing a capture.",
  "capture": "my_capture.simple",
  "size": 714131923845,
  "date": "2014-09-29 15:40:34",
  "elapsed_time": 548,
  "packets_sent": 394578123,
  "loop": true,
  "interframe_gap": 0,
  "mask": 3
}
```

- **200 OK - recording:** la FPGA está capturando una traza. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.46.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de estado ('recording')
description	Cadena de texto	Descripción del código de estado
capture	Cadena de texto	Nombre de la traza a capturar
elapsed_time	Número	Tiempo transcurrido desde el inicio (segundos)
bytes_captured	Número	Bytes capturados
bytes_total	Número	Total de bytes a capturar
port	Número	Puerto que está siendo capturado (0-1-2-3)

Tabla C.46: Salida de */info/status* asociada al código 200 - recording

Ejemplo de datos asociados al código 200 - recording:


```
{
  "status": "recording",
  "description": "The FPGA is recording a capture.",
  "capture": "flows_test",
  "elapsed_time": 447,
  "bytes_captured": 5984234711238,
  "bytes_total": 23485635234172 4128,
  "port": 2
}
```


C.2.4. GET /storage/stats

Solicita estadísticas del almacenamiento. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** estadísticas obtenidas. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.47.

Nombre	**Tipo**	**Descripción**
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('data')
total_space	Número	Espacio total (en bytes)
used_space	Número	Espacio utilizado (en bytes)
raid_stats	Objeto	Estadísticas del RAID
raid_stats.raid_active	Booleano	*true* si el RAID está activo
raid_stats.write_speed	Número	Velocidad de escritura del RAID (B/s)
raid_stats.disks	Vector	Vector con estadísticas de cada disco
raid_stats.disks.name	Cadena de texto	Nombre del disco
raid_stats.disks.write_speed	Número	Velocidad de escritura del disco (B/s)

Tabla C.47: Salida de */storage/stats* asociada al código 200

Ejemplo de datos asociados al código 200:


```
{
  "code": "success",
  "type": "data",
  "total_space": 240972104,
  "used_space": 70828412,
  "raid_stats": {
    "raid_active": true,
    "raid_name": "/dev/md0",
    "write_speed": 4051114978890,
    "disks": [
      {
        "name": "/dev/sdc",
        "write_speed": 15435231341
      },
      {
        "name": "/dev/sdd",
        "write_speed": 32112351239
      },
      {
        "name": "/dev/sde",
        "write_speed": 19123843109
      }
    ]
  }
}
```


C.3. Métodos de Trazas

C.3.1. GET /captures/all

Solicita información sobre todas las trazas disponibles. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** información de las trazas obtenida. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.48.

Nombre	**Tipo**	**Descripción**
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('data')
captures	Vector	Vector con información de las trazas
captures.name	Cadena de texto	Nombre de la traza
captures.type	Cadena de texto	Tipo de traza (simple o pcap)
captures.size	Número	Tamaño de la traza (en bytes)
captures.date	Cadena de texto	Fecha de la traza

Tabla C.48: Salida de */captures/all* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "data",
  "captures": [
    {
      "name": "flows_crc",
      "type": "simple",
      "size": 956092345897,
      "date": "2015-03-05 13:42:15"
    },
    {
      "name": "my_capture.simple",
      "type": "pcap",
      "size": 4981234712,
      "date": "2015-02-16 11:08:18"
    },
    {
      "name": "capture_labs.pcap",
      "type": "pcap",
      "size": 30563653141,
      "date": "2015-01-11 17:32:19"
    }
  ]
}
```

C.3.2. GET /captures/simple

Solicita información sobre todas las trazas en formato simple disponibles. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** información de las trazas en formato simple obtenida. Este código de éxito

es retornado junto con los parámetros indicados en la Tabla C.49.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('data')
captures	Vector	Vector con información de las trazas
captures.name	Cadena de texto	Nombre de la traza
captures.type	Cadena de texto	Tipo de traza (simple)
captures.size	Número	Tamaño de la traza (en bytes)
captures.date	Cadena de texto	Fecha de la traza

Tabla C.49: Salida de */captures/simple* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "data",
  "captures": [
    {
      "name": "flows_crc",
      "type": "simple",
      "size": 956092345897,
      "date": "2015-03-05 13:42:15"
    }
  ]
}
```

C.3.3. GET /captures/pcap

Solicita información sobre todas las trazas en formato pcap disponibles. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** información de las trazas en formato pcap obtenida. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.50.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('data')
captures	Vector	Vector con información de las trazas
captures.name	Cadena de texto	Nombre de la traza
captures.type	Cadena de texto	Tipo de traza (pcap)
captures.size	Número	Tamaño de la traza (en bytes)
captures.date	Cadena de texto	Fecha de la traza

Tabla C.50: Salida de */captures/pcap* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "data",
  "captures": [
    {
      "name": "my_capture.simple",
      "type": "pcap",
      "size": 4981234712,
      "date": "2015-02-16 11:08:18"
    },
    {
      "name": "capture_labs.pcap",
      "type": "pcap",
      "size": 30563653141,
      "date": "2015-01-11 17:32:19"
    }
  ]
}
```

C.3.4. GET /captures/path

Solicita información sobre dónde se almacenan las trazas. Este método no requiere parámetros.

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** información de las trazas en formato pcap obtenida. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.51.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('data')
path	Cadena de texto	Carpeta donde se almacenan las trazas

Tabla C.51: Salida de */captures/path* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "data",
  "path": "/dev/raid/captures/"
}
```

C.3.5. PUT /captures/rename/:oldname/:newname

Renombra una traza. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.52.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
oldname	Parámetro URL	Cadena de texto	Nombre de la traza a renombrar
newname	Parámetro URL	Cadena de texto	Nuevo nombre de la traza

Tabla C.52: Parámetros de */captures/rename*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la traza se ha renombrado con éxito. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.53.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.53: Salida de */captures/rename* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The capture has been successfully
    ↪ renamed."
}
```

- **400 Error:** no se ha podido renombrar la traza (está en uso o el nuevo nombre no es válido). Este código de error es retornado junto a los parámetros indicados en la Tabla C.54.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del error

Tabla C.54: Salida de */captures/rename* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "The capture could not be renamed. The
    ↪ new name is already in use or the capture is
    ↪ being used."
}
```

C.3.6. PUT /captures/simple/pcap/:name/:convertedname

Convierte una traza de formato simple a formato pcap. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.55.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
name	Parámetro URL	Cadena de texto	Nombre de la traza a convertir
convertedname	Parámetro URL	Cadena de texto	Nombre de la traza convertida

Tabla C.55: Parámetros de */captures/simple/pcap*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la traza se ha convertido con éxito. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.56.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.56: Salida de */captures/simple/pcap* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The capture has been successfully
    ↪ converted."
}
```

- **400 Error:** no se ha podido convertir la traza (el nuevo nombre no es válido o la traza original no está en formato simple). Este código de error es retornado junto a los parámetros indicados en la Tabla C.57.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del error

Tabla C.57: Salida de */captures/simple/pcap* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "The capture could not be converted. The
    ↪  capture has not a valid format or name, or the
    ↪ new name is already in use."
}
```

C.3.7. PUT /captures/pcap/simple/:name/:convertedname

Convierte una traza de formato pcap a formato simple. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.58.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
name	Parámetro URL	Cadena de texto	Nombre de la traza a convertir
convertedname	Parámetro URL	Cadena de texto	Nombre de la traza convertida

Tabla C.58: Parámetros de */captures/pcap/simple*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la traza se ha convertido con éxito. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.59.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.59: Salida de */captures/pcap/simple* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The capture has been successfully
    ↪ converted."
}
```

- **400 Error:** no se ha podido convertir la traza (el nuevo nombre no es válido o la traza original no está en formato pcap). Este código de error es retornado junto a los parámetros indicados en la Tabla C.60.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del error

Tabla C.60: Salida de */captures/pcap/simple* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "The capture could not be converted. The
    ↪  capture has not a valid format or name, or the
    ↪ new name is already in use."
}
```

C.3.8. DELETE /captures/delete/:name

Borra una traza. Los parámetros necesarios para la invocación de este método se detallan en la Tabla C.61.

Parámetro	Clase	Tipo	Descripción
timestamp	Cabecera	Número	Tiempo transcurrido (ms) desde el 1 de Enero de 1970 00:00:00 UTC hasta ahora (salida de *Date.now()*)
name	Parámetro URL	Cadena de texto	Nombre de la traza a borrar

Tabla C.61: Parámetros de */captures/delete*

A continuación se enumeran los distintos códigos de retorno asociados a este método:

- **200 OK:** la traza se ha borrado con éxito. Este código de éxito es retornado junto con los parámetros indicados en la Tabla C.62.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('success')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del código de retorno

Tabla C.62: Salida de */captures/delete* asociada al código 200

Ejemplo de datos asociados al código 200:

```
{
  "code": "success",
  "type": "notification",
  "description": "The capture has been successfully
    ↪ deleted."
}
```

- **400 Error:** no se ha podido borrar la traza (está en uso o no existe). Este código de error es retornado junto a los parámetros indicados en la Tabla C.63.

Nombre	Tipo	Descripción
code	Cadena de texto	Código de retorno ('error')
type	Cadena de texto	Código de tipo ('notification')
description	Cadena de texto	Descripción del error

Tabla C.63: Salida de */captures/delete* asociada al código 400

Ejemplo de datos asociados al código 400:

```
{
  "code": "error",
  "type": "notification",
  "description": "The capture could not be deleted (it is
    ↪  in use or it does not exist)."
}
```