Silicium:

```
<u>1<sup>ère</sup> possibilité</u> : optimal
                                                                      8 bits
                                                                              12 bits 32 bits
                  N° Trigger
N° Front End
                                 N° Mode
                                              Nbr strips touchés
                                                                    N° strip
                                                                             Charge Temps
                                                                                                  Nbr
    8 bits
                    24 bits
                                   8 bits
                                                     8 bits
                                                                                                  strips
                                                                    N° strip Charge Temps
                                                                                                  touchées
<u>2</u><sup>ème</sup> <u>possibilité</u>:
                                                                   12 bits
                                                                             12 bits 32 bits
N° Front End
                                 N° Mode
                                                 Nbr de traces
                  N° Trigger
                                                                            Charge Temps
                                                                  Position
                                                                                                Nbr de
                     24 bits
                                   8 bits
                                                     8 bits
    8 bits
                                                                  Position
                                                                            Charge
                                                                                     Temps
                                                                                                traces
<u>3</u>ème <u>possibilité</u> : optimale 2
                                                                          8 bits
                                                                                           12 bits
                                                            8 bits
                                                                                                              12 bits
                                                                                                                          32 bits
N° Front End N° Trigger N° Mode Nbr strips touchés
                                                          N° strip
                                                                    Nbr échantillon
                                                                                       Échantillon 1 .... Échantillon n
                                                                                                                          Temps
                                                                                                                                     Nbr
    8 bits
                 24 bits
                             8 bits
                                             8 bits
                                                                                                                                     strips
                                                          N° strip Nbr échantillon
                                                                                       Échantillon 1 ..... Échantillon n
                                                                                                                          Temps
                                                                                                                                     touchés
<u>4</u>ème possibilité:
                                                         12 bits
                                                                          8 bits
                                                                                           12 bits
                                                                                                              12 bits
                                                                                                                          32 bits
                                                                                                                          Temps
N° Front End N° Trigger N° Mode
                                      Nbr de traces
                                                        Position
                                                                    Nbr échantillon
                                                                                       Échantillon 1
                                                                                                      .... Échantillon n
                                                                                                                                     Nbr de
                 24 bits
    8 bits
                             8 bits
                                          8 bits
                                                                                       Échantillon 1 .... Échantillon n
                                                                                                                          Temps
                                                       Position
                                                                    Nbr échantillon
                                                                                                                                     traces
```