データーシートの読み方 著者:とうちゃん

1. 初めに(読み飛ばしてもよい)

電装部員が新しい部品を買うとき、大体 web サイトでよく取り上げられている商品を探して買うと思います。そしてそのようにして買った部品を web サイトのとおりに配線してもうまくいかないこともよくあります。

Web サイトで書いてある方法でうまくいかなかった場合その部品を使うことを諦めるべきなのでしょうか?答えは No です。私たちは、まだ「取扱説明書」を見落としています。

2. データシートは「取扱説明書」

データシートとは各部品に必ずついている「取扱説明書」です。データシートには 様々な情報が記載されています。例えば、電装班員が一番知りたい情報である配線方法、 また電圧、電流の動作範囲などなど電装作業に必要な情報が大体記載されています。

3. データシートの入手方法

- ① 秋月の商品ページにアクセスします。 https://akizukidenshi.com/catalog/g/gl-14053/
- ② 黄色のマーカー部分をクリック



4.データシートの読み方①~タクトスイッチ "JF-15CKCRNP2"~

https://www.nkkswitches.co.jp/product/detailed/JF-15CKCRNP2.html にアクセスする



これはダウンロードしたタクトスイッチのデータシートの 4 ページ目です。これを見ると真ん中の線が切れている部分がスイッチの実質の役割を果たしていて真ん中をつなげると正しく動作しそうだとわかります。

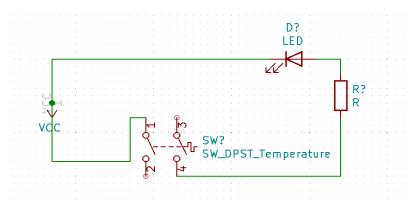
次に2ページ目を見てみましょう。

	共 通 仕 様
回 路	単極単投
電 流 容 量	50mA 24V DC
接触抵抗	50mΩ以下 (20mV 10mAにて)
絶 縁 抵 抗	DC 250V 500MΩ以上
耐 電 圧	AC 250V 1分間以上
機械的開閉耐久性	500,000回以上
電気的開閉耐久性	500,000回以上
使用温度範囲	−25~+85°C
操作量	0.4 ^{+0.1} mm 0.8 ^{+0.3} mm(ピアノタッチ形)
操作力	3±0.8N 2±0.6N(ピアノタッチ形)
はんだ耐熱性	▶はんだごてをご使用の場合:ランクB▶はんだ槽をご使用の場合:ランクB「取扱説明/はんだ付け」D-8~D-9ページ参照

試験条件および判定基準は「共通試験方法」D-1ページ〜内をご確認ください。

電流容量とは wikipedia によると「導体がその温度定格を超えることなく使用条件下で継続的に流すことができるアンペア単位の最大電流」、つまり部品が壊れない最大の電流、電圧の値という意味です。

タクトスイッチの電流容量は表より 50mA,24V,DC とあります。mbed は max40mA,3.3V しかでないので、直接 mbed とスイッチをつなげても問題はないことがわかります。 以上より回路図は以下のようになります。



タクトスイッチ回路図

4. データシートの読み方②~8ビットシフトレジスタ U74HC595AG-D16-T~

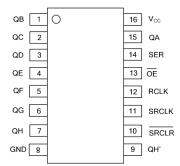
シフトレジスタとは

値を保存、消去できる回路(フリップ・フロップ回路)を多数連結することにより、クロック信号が入力される度に記憶された内容が隣の回路に移動していくもの。

https://akizukidenshi.com/catalog/g/gl-14053/にアクセス。

U74HC595A CMOS IC

■ PIN CONFIGURATION



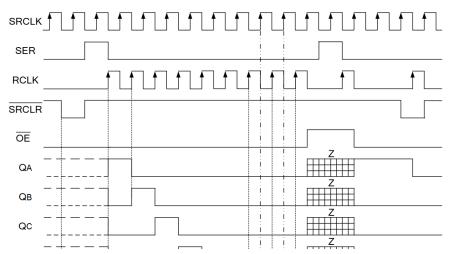
■ FUNCTION TABLE

これはデータシート2ページ目にある表で、シフトレジスタのピン配置を表しています。この表から"SER","RCLK","SRCLK","SRCLR"というのがキーワードになってそうとわかります。

次に3ページを見てみましょう。

ע א עט עט עE ער עט ער

■ TIMING DIAGRAM



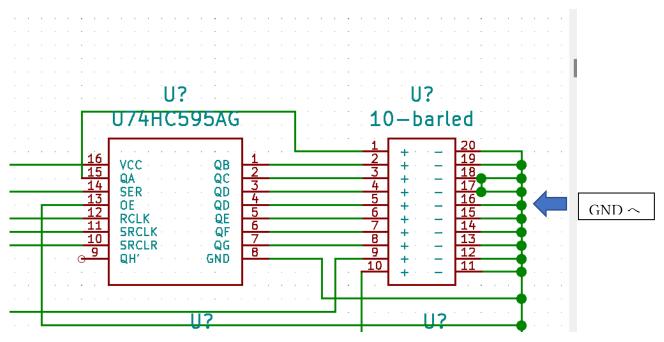
やはり"SER","RCLK","SRCLK","SRCLR"というのがキーワードになっていそうです。ここで「シフトレジスタ SER」と Google 検索してみると、一番初めの検索結果に以下のようなものがありました。

https://synapse.kyoto/glossary/74hc595/page001.html (シナプスのハード制作記) この web サイトにあった情報を表にまとめてみます。

ピン名	役割
SRCLR	電源に接続
SER	入力端子、SRCLKの立ち上がりに反応して動作する
SRCLK	シフトレジスタの動作の起点
QH'	もう一つのシフトレジスタのSERにつなぐと16ビットのシフトレジスタになる
RCLK	LOW→HIGHにすることでシフトレジスタの値を保存できる
QA~QH	出力ピン
OE	GNDに接続

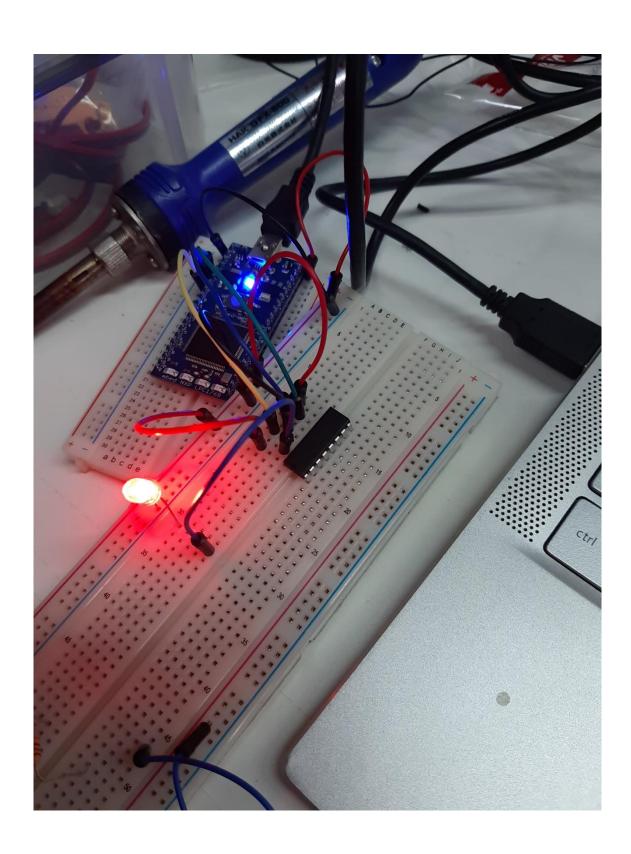
この表より SRCLK \rightarrow SER \rightarrow RCLK の順番で動作させればうまくシフトレジスタの値を保存できそうだとわかります。

以上の考察より回路を組むと



プログラムは以下のようになります

```
(グローバル スコープ)
        #include "mbed.h"
3
        DigitalOut srk(p5); //SRCLKにつなぐ
       DigitalOut rk(p6); //RCLKにつなぐ
DigitalOut ser(p7);//SERにつなぐ
int level[8] = { 1,0,0,0,0,0,0,1 };
int Make_Barled_Shine(int[8]);
4
5
6
8
      □int main() {
9
            while (1) {
0
                 Make Barled Shine(level);
23
      [ }
      int Make_Barled_Shine(int lev[])
4
5
6
             rk = 0;
             int BitLength = sizeof(level) / sizeof(int);
8
             int i = 0;
9
            srk = 1:
Ō
            srk = 0;
            for (i = 0; i < 8; i++) {
1
2 3
                 if (lev[i] == 1)
                 {
4
                      ser = 1;
5
6
                 else
8
                      ser = 0;
9
0
             rk = 1;
23
            return 0;
```



あとがき

電装部員が電装部品を実装するとき、部品の回路図とプログラムが両方載っているサイトを参考にしていることが多いように思います。そこで、逆にこのマニュアルでは、プログラムも回路図もない状態から電装部品を実装していく過程をまとめました。長々と書きましたが、このマニュアルで電装班員の制作の幅が広がれば幸いです。