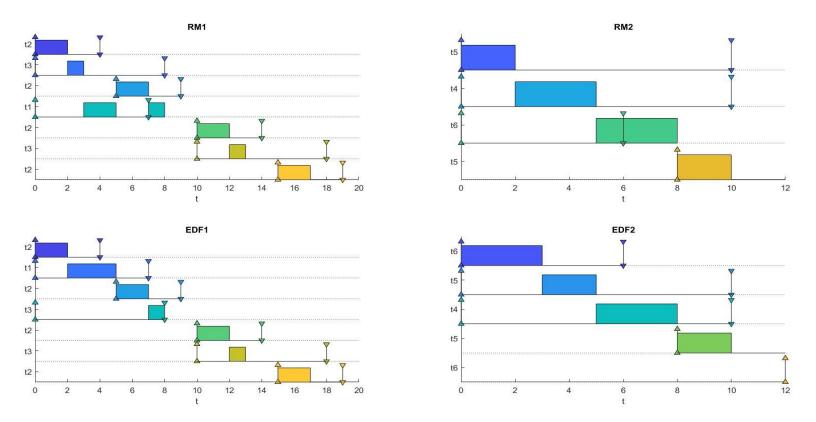
تحلیل زمانبندی بیدرنگ با استفاده از دو الگوریتم RM و EDF

استاد امین عنایت زارع

اعضای گروه: محمدحسین موذننیا زینب واعظزاده صادق همدانیپور

شرح مجموعه وظايف



مجموعه سری اول برای تحلیل و بررسی انتخاب شده. مجموعه و زمانبندی سری دوم نیز مشابه سری اول خواهد بود و نتیجهگیری یکسان.

مجموعه اول وظیفههای ما در اینجا از سه وظیفه t1، t1 و t3 تشکیل شده است.

وظیفه t1 دارای زمان اجرای ۳، دوره تناوب ۲۰، زمان ورود ۰ و مهلت اجرای ۷ می باشد.

وظیفه t2 نیز زمان اجرای ۲، دوره تناوب ۵، زمان ورود ۰ و مهلت اجرای ۴ را دارد.

در نهایت t3 را داریم که پارامترهای آن نیز شامل زمان اجرای ۱، دوره تناوب ۱۰، زمان ورود ۰ و مهلت اجرای ۸ است.

تحليل نحوه اجراى الگوريتم زمانبندى RM

همانگونه که میدانیم در این الگوریتم اولویت هر وظیفه براساس نرخ آن، یعنی معکوس دوره تناوب آن وظیفه تعیین میشود. در نتیجه بالاترین اولویت به وظیفهای تخصیص داده میشود که کمترین دوره تناوب را دارد.

در اینجا نرخ هر سه وظیفه تعریف شده را محاسبه میکنیم.

$$R = \frac{1}{T}$$

$$R_1 = \frac{1}{20} = 0.05$$

$$R_2 = \frac{1}{5} = 0.2$$

$$R_3 = \frac{1}{10} = 0.1$$

از محاسبه نرخ وظیفهها متوجه میشویم بالاترین اولویت با t2 بوده و پس از آن t3 و در نهایت آخرین اولویت با t1 میباشد.

قبل از اجرای زمانبندی شرط لازم و کافی الگوریتم را بررسی میکنیم. شرط لازم:

$$\sum_{i=1}^{n} \frac{Ci}{Ti} \le 1$$

$$\frac{C1}{T1} + \frac{C2}{T2} + \frac{C3}{T3} \le 1$$

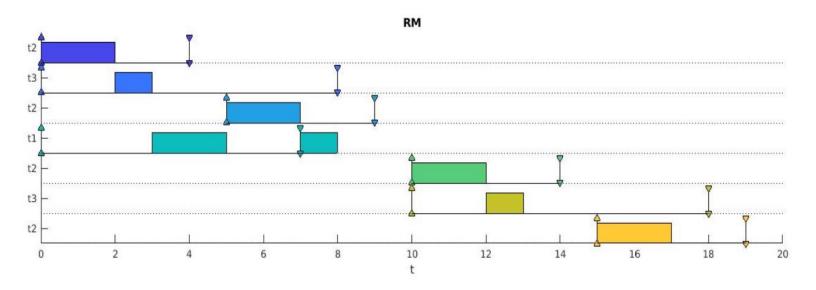
$$\frac{3}{20} + \frac{2}{5} + \frac{1}{10} = \frac{13}{20} = 0.65$$

شرط كافي:

$$\sum_{i=1}^{n} \frac{C_i}{T_i} \le n(2 - 1)$$

 $0.65 \le 0.779$

با انجام محاسبات بالا متوجه می شویم که این مجموعه وظایف هم شرط لازم و هم شرط کافی زمان بندی RM را دارند.



تصوير بالا نمودار زمان بندى اين وظيفهها با الگوريتم RM مى باشد.

همانگونه که انتظار میرفت اول t2 اجرا شده (از لحظه \circ تا t)، سپس چون اولویت بعدی با t3 است، از لحظه t تا t3 اجرا شده است. بعد از آن نوبت t3 شده و این وظیفه پردازنده را در اختیار می گیرد ولی پس از گذر t واحد زمانی (در لحظه t) و قبل از اتمام آن، وظیفه t2 دوباره وارد سیستم می شود t

و چون الگوریتم از نوع قبضه ای و غیرانحصاری است، سیستمعامل پردازنده را از t1 گرفته و اختیار t2 قرار میدهد. پس از ۲ واحد زمانی و اتمام وظیفه t2، سیستمعامل دوباره پردازنده را در اختیار t1 قرار میدهد تا به اتمام برسد. ولی مهلت زمانی t1 که لحظه ۷ بوده بلافاصله پس از اتمام وظیفه t2 سرمیرسد. در نتیجه وظیفه t1 به اصطلاح miss میشود.

تا لحظه ۱۰ که وظیفههای t2 و t3 وارد سیستم میشوند، زمان بیکاری پردازنده بوده (Idle Time)، از ۱۰ تا ۱۲ پردازنده در اختیار t2 بوده و پس از اتمام آن t3 پردازنده را در اختیار میگیرد. پس از اتمام t3 یعنی لحظه ۱۳ هیچ وظیفهای در صف آماده نیست پس پردازنده دوباره وارد زمان بیکاری میشود. تا اینکه در لحظه ۱۵ دوره تناوب t2 سر میرسد و این وظیفه وارد سیستم میشود. بعد از تمام شدن t2 باز هم صف آماده خالی شده و هیچ وظیفهای برای انجام وجود ندارد در نتیجه پردازنده وارد زمان بیکاری میشود.

در لحظه ۲۰ همه وظیفهها به صورت همزمان دوباره وارد سیستم شده و تمام سناریو گفته شده در بالا تکرار میشود.

تحليل نحوه اجراى الگوريتم زمانبندى EDF

در الگوریتم EDF که یکی از الگوریتمهای زمان بندی کلاس پویا میباشد، اولویت هر وظیفه بر اساس مهلت زمانی آن وظیفه تعیین میشود. در نتیجه بالاترین اولویت به وظیفهای داده میشود که کوتاه ترین مهلت زمانی مطلق را دارد.

در الگوریتم EDF شرط لازم و کافی برای قابل زمانبندی بودن یک وظیفه دورهای این است که مهلت زمانی مطلق آن وظیفه با دوره تناوب آن برابر باشد.

یک مجموعه وظیفه دوره ای که در آن مهلت زمانی مطلق با دوره تناوب برابر است اگر و تنها اگر عامل بهره وری پردازنده (PUF) کوچک تر یا مساوی یک باشد، یعنی:

$$\sum_{i=1}^{n} \frac{C_i}{T_i} \le 1$$

$$U_1 = \frac{3}{20} = 0.15$$

$$U_2 = \frac{2}{5} = 0.4$$

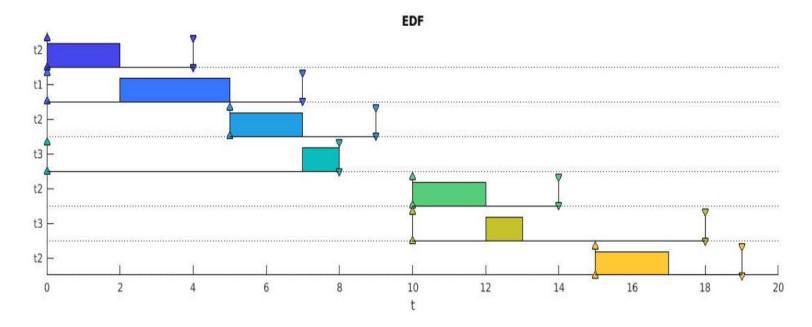
$$U_1 = \frac{1}{10} = 0.1$$

$$0.15 + 0.4 + 0.1 = 0.65$$

 $U_1 + U_2 + U_3 \le 1$

0.65 ≤ 1 ❤

در نتيجه اين مجموعه وظايف با الگوريتم EDF قابل زمانبندي ميباشند.



طبق تعریف وظیفهها و در الگوریتم EDF بالاترین اولویت با t2 بوده و بعد از آن t1 و در آخر t3.

همانگونه که در تصویر بالا میبینیم اول t2 اجرا شده (از لحظه و تا ۲)، سپس t1 از لحظه ۲ تا ۵ اجرا شده است. بعد از اتمام t1 وظیفه 2t دوباره وارد سیستم شده و در صف آماده قرار می گیرد. الان دو وظیفه t2 و t3 در صف آماده قرار دارند ولی چون اولویت t2 بالاتر است، این وظیفه پردازنده را در اختیار می گیرد.

بعد از اتمام t2 تنها t3 در صف آماده وجود دارد پس سیستمعامل پردازنده را به آن میدهد. t3 دقیقا در آخرین لحظه مهلت اجرای خود به اتمام میرسد.

بعد از تمام شدن 13 هیچ وظیفهای در صف اولویت وجود ندارد و پردازنده وارد زمان بیکاری (Idle Time) میشود. تا اینکه در لحظه ۱۰ هر دو وظیفه 25 و وارد سیستم میشوند. با توجه به اولویت بالاتر 12 اول این وظیفه اجرا می شود و پس از اتمام آن 13 پردازنده را در اختیار میگیرد. وظیفه 13 در لحظه ۱۳ به اتمام رسیده و تا لحظه ۱۵ که وظیفه 12 وارد سیستم میشود پردازنده در زمان بیکاری است. بعد از ورود 12 در لحظه ۱۵ سیستمعامل پردازنده را در اختیار آن قرار میدهد. برای تکمیل 12 به ۲ واحد زمانی نیاز داریم. پس از تکمیل اجرای 21 هیچ وظیفهای در صف آماده وجود ندارد و پردازنده دوباره وارد زمان بیکاری میشود.

در نهایت در لحظه ۲۰ همه وظیفه وارد سیستم شده و تمام سناریو گفته شده در بالا دوباره تکرار میشود.

نتیجه گیری و مقایسه

پس از اجرای دو الگوریتم روی دو مجموعه وظیفه به نتایج زیر میرسیم:

- ♦ این مجموعه وظایف شرط لازم و کافی الگوریتم RM را دارند.
- ❖ در مجموعه اول الگوریتم RM بالاترین اولویت با t2 بوده و پس از آن t3و در نهایت t1.
- ❖ در مجموعه اول الگوریتم RM و در سیکل اول اجرای آن، وظیفه 11 miss t1شده و در مهلت مقرر خود به اتمام نمی رسد.
 - ❖ دلیل این اتفاق قبضهای بودن این الگوریتم است.
- ❖ مجموع زمان بیکاری پردازنده (Idle Time) در یک سیکل ۲۰ واحدی
 الگوریتم ۷ RM واحد زمانی است.
 - ♦ این مجموعه وظایف شرط لازم و کافی الگوریتم EDF را هم دارند.
- ❖ در مجموعه اول الگوریتم EDF بالاترین اولویت با t2 بوده و پس از آن
 t1 و در نهایت t3.
- ❖ مجموع زمان بیکاری پردازنده (Idle Time) در یک سیکل ۲۰ واحدی
 الگوریتم ۷ EDF واحد زمانی است.
- ❖ در مجموعه دوم الگوریتم RM وظیفه tb ددلاین خود را از دست داده و miss میشود. درحالی که الگوریتم EDF به درستی زمانبندی را انجام میدهد.
- ❖ در الگوریتم EDF همه وظیفهها در هر دو مجموعه در مهلت زمانی خود
 به اتمام میرسند و هیچ وظیفه ای miss نمیشود.

❖ در نهایت میتوان نتیجه گرفت که در اجرای این دو مجموعه وظیفه الگوریتم EDF بهتر عمل میکند.