

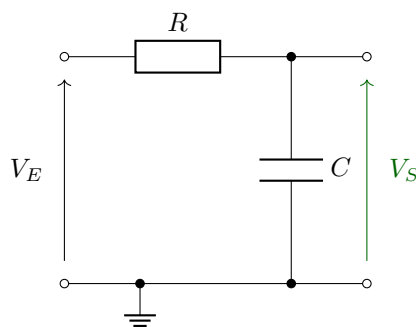
Séance 3

SÉANCE 3 / FILTRAGE D'UN SIGNAL ÉLECTRIQUE

Pour ce TD, on pourra s'appuyer sur les fiches résumées : **Régime Harmonique**, **Ampli Linéaire Intégré** et **Filtre d'ordre 1**

Mission 3.1 - Charge et décharge d'un condensateur

Soit le circuit suivant :



1. Donnez le lien entre $V_E(t)$ et $V_S(t)$.
2. Donnez l'expression de $V_S(t)$ pour $t > 0$ pour $V_E(t) = E$ (constante). On supposera le condensateur totalement déchargé à $t = 0$ (c'est à dire si $V_S(0) = 0$) et tracez $V_S(t)$.
3. Donnez le protocole de mesure de la **réponse indicielle** de ce circuit.

Mission 3.2 - Filtre analogique d'ordre 1

On reprend le schéma de l'exercice précédent (exercice 3.1), mais cette fois-ci, nous nous plaçons dans un régime harmonique. Ce circuit est alors alimenté par une source de tension sinusoïdale de pulsation ω_0 . On prendra $R = 1 \text{ M}\Omega$ et $C = 100 \text{ nF}$.

1. Déterminez la **fonction de transfert** $T(j\omega) = V_S/V_E$ en fonction de la pulsation et des éléments du montage.
2. Déduisez la **pulsation de coupure** ω_0 de $T(j\omega)$ et le **gain dans la bande-passante** en fonction des éléments du montage.
3. Tracez le **diagramme de Bode** du gain et de la phase en fonction de la pulsation.

On réalise la réponse en fréquence de ce système expérimentalement à l'aide d'un générateur de fonction ($R_s = 50 \Omega$) et d'un oscilloscope numérique ($R_e = 1 \text{ M}\Omega$).

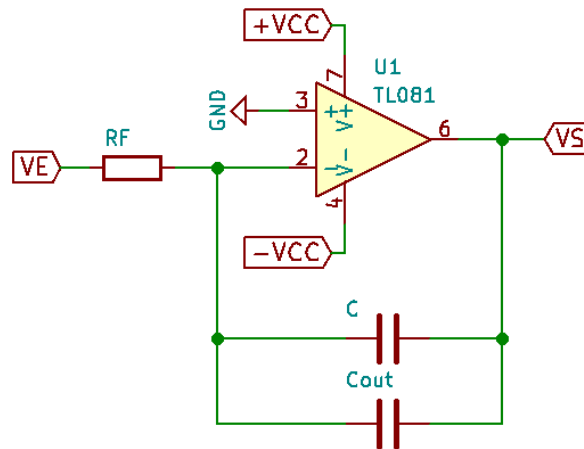
Après analyse, nous obtenons une fréquence caractéristique $\omega_c = 20 \text{ rd/s}$ et une amplification dans la bande passante de 0.5.

4. Proposez une explication à ces résultats.
5. On met deux étages de ce type en **cascade**. Quelle est la fonction de transfert alors obtenue ?

Mission 3.3 - Filtre universel

Bloc intégrateur

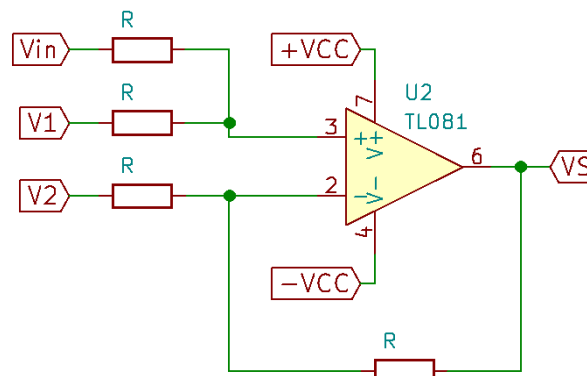
On se propose d'étudier la réponse du système suivant :



Donner la relation entre V_S et V_E .

Bloc additionneur

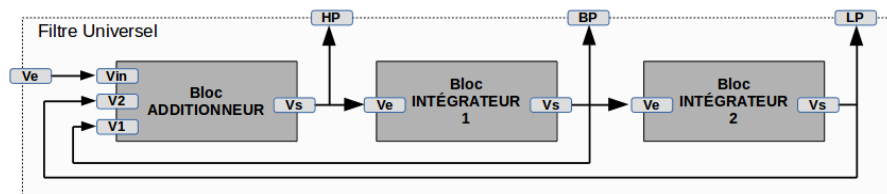
On s'intéresse à présent au bloc suivant :



Donner la relation entre V_S , V_1 , V_2 et V_{in} .

Structure universelle

Soit la structure suivante, basée sur les montages vus précédemment :



1. Calculer V_{HP} en fonction de V_{in} et des divers composants.
2. Calculer V_{BP} et V_{LP} .
3. Que peuvent signifier les noms donnés aux signaux de sortie?

Mission 3.3 - Filtre universel (suite)

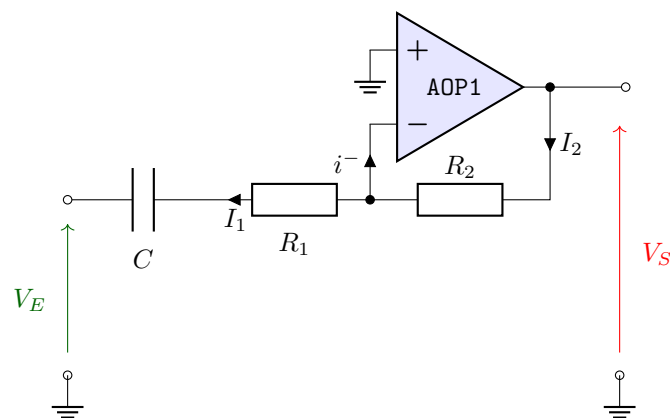
Etude du composant UAF42

On souhaite s'intéresser au composant UAF42, dont quelques pages de documentation technique sont données en annexe.

1. Retrouve-t-on la structure étudiée précédemment dans le schéma de la page 1 de la documentation technique ?
2. Le câblage de la figure 1 de la page 6 de la documentation technique est-il conforme à la structure universelle proposée précédemment ?
3. Retrouve-t-on la fonction de transfert calculée précédemment ?
4. Que doivent valoir R_{F1} et R_{F2} pour obtenir une pulsation de coupure de $30 \cdot 10^3 \text{ rad/s}$?

Mission 3.B1 - Impact des ALI

On se propose d'étudier le montage suivant :



1. Donnez la fonction de transfert de ce montage dans le cas des hypothèses classiques sur les amplificateurs intégrés (régime linéaire en particulier : $V^+ = V^-$).
2. Donnez la fonction de transfert de ce même montage en faisant l'hypothèse que la relation qui régit l'amplificateur linéaire est la suivante : $V_S = A_0 \cdot (V^+ - V^-)$.
3. Donnez la fonction de transfert de ce même montage en faisant l'hypothèse que la relation qui régit l'amplificateur linéaire est la suivante : $V_S = A(j\omega) \cdot (V^+ - V^-)$.

On prendra

$$A(j\omega) = \frac{A_0}{1 + j\omega/\omega_0}$$

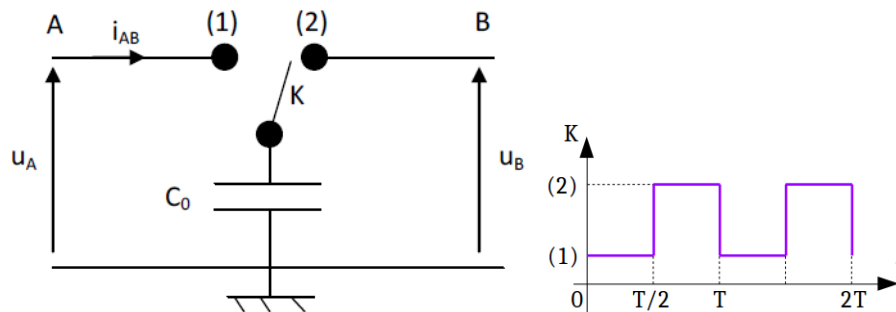
4. Expliquez alors la différence de comportement obtenu entre les 3 modélisations.

Mission 3.B2 - Filtre à capacité commutée

Nous allons nous intéresser à présent à des filtres dont la fréquence de coupure est pilotable par un signal extérieur.

Capacité commutée

On donne dans un premier temps la structure suivante, dont l'interrupteur K est piloté par le signal de commande ci-dessous :

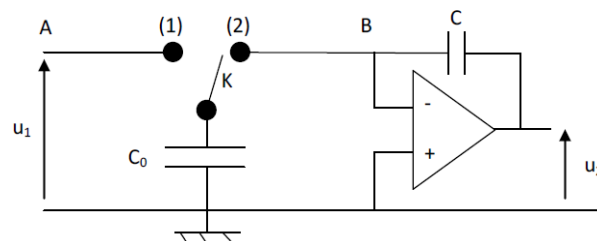


1. Calculer la charge stockée dans C_0 entre les instants 0 et $T/2$, puis entre les instants $T/2$ et T .
2. Quelle quantité de charges passe de A vers B entre les instants 0 et T ?
3. Calculer alors le courant moyen circulant du point A au point B pendant une période T .
4. Donner l'expression de la résistance équivalente R_{AB} vue entre les bornes A et B de cette cellule.

Intégrateur à capacité commutée

On réalise un intégrateur à partir du circuit de la figure 2.

1. Donner la fonction de transfert du circuit $T(j\omega) = u_2/u_1$ en fonction de R_{AB} et de C .



2. Que devient alors la fonction de transfert $T(j\omega) = u_2/u_1$ en fonction des éléments du système (C_0 et C) ?
3. Quel est l'intérêt d'un tel circuit ?



UNIVERSAL ACTIVE FILTER

Check for Samples: [UAF42](#)

FEATURES

- **VERSATILE:**
 - Low-Pass, High-Pass
 - Band-Pass, Band-Reject
- **SIMPLE DESIGN PROCEDURE**
- **ACCURATE FREQUENCY AND Q:**
 - Includes On-Chip 1000pF $\pm 0.5\%$ Capacitors

APPLICATIONS

- **TEST EQUIPMENT**
- **COMMUNICATIONS EQUIPMENT**
- **MEDICAL INSTRUMENTATION**
- **DATA ACQUISITION SYSTEMS**
- **MONOLITHIC REPLACEMENT FOR UAF41**

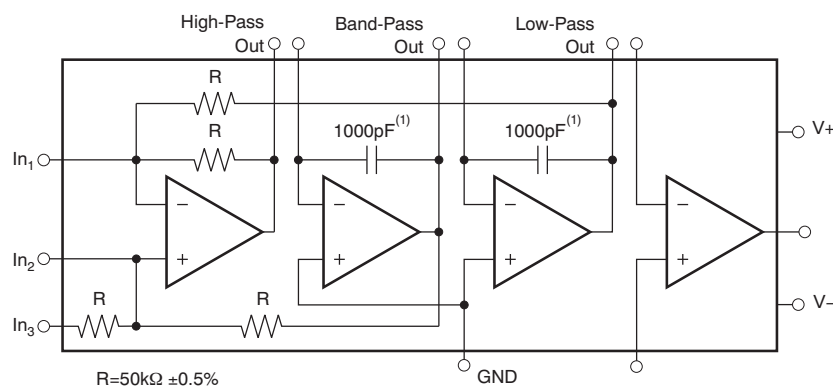
DESCRIPTION

The UAF42 is a universal active filter that can be configured for a wide range of low-pass, high-pass, and band-pass filters. It uses a classic state-variable analog architecture with an inverting amplifier and two integrators. The integrators include on-chip 1000pF capacitors trimmed to 0.5%. This architecture solves one of the most difficult problems of active filter design—obtaining tight tolerance, low-loss capacitors.

A DOS-compatible filter design program allows easy implementation of many filter types, such as Butterworth, Bessel, and Chebyshev. A fourth, uncommitted FET-input op amp (identical to the other three) can be used to form additional stages, or for special filters such as band-reject and Inverse Chebyshev.

The classical topology of the UAF42 forms a time-continuous filter, free from the anomalies and switching noise associated with switched-capacitor filter types.

The UAF42 is available in 14-pin plastic DIP and SOIC-16 surface-mount packages, specified for the -25°C to $+85^{\circ}\text{C}$ temperature range.


NOTE: (1) $\pm 0.5\%$.


Please be aware that an important notice concerning availability, standard warranty, and use in critical applications of Texas Instruments semiconductor products and disclaimers thereto appears at the end of this data sheet.

All trademarks are the property of their respective owners.

PRODUCTION DATA information is current as of publication date. Products conform to specifications per the terms of the Texas Instruments standard warranty. Production processing does not necessarily include testing of all parameters.

Copyright © 1992–2010, Texas Instruments Incorporated

ELECTRICAL CHARACTERISTICS

At $T_A = +25^{\circ}\text{C}$, and $V_S = \pm 15\text{V}$, unless otherwise noted.

PARAMETER	CONDITIONS	UAF42AP, AU			UNIT
		MIN	TYP	MAX	
FILTER PERFORMANCE					
Frequency Range, f_n	$f = 1\text{kHz}$		0 to 100		kHz
Frequency Accuracy				1	%
vs Temperature			0.01		%/ $^{\circ}\text{C}$
Maximum Q			400		—
Maximum (Q • Frequency) Product			500		kHz
Q vs Temperature	$(f_0 \cdot Q) < 10^4$		0.01		%/ $^{\circ}\text{C}$
	$(f_0 \cdot Q) < 10^5$		0.025		%/ $^{\circ}\text{C}$
Q Repeatability	$(f_0 \cdot Q) < 10^5$		2		%
Offset Voltage, Low-Pass Output				± 5	mV
Resistor Accuracy			0.5	1	%
OFFSET VOLTAGE⁽¹⁾					
Input Offset Voltage	$V_S = \pm 6\text{V to } \pm 18\text{V}$		± 0.5	± 5	mV
vs Temperature			± 3		$\mu\text{V}/^{\circ}\text{C}$
vs Power Supply		80	96		dB
INPUT BIAS CURRENT⁽¹⁾					
Input Bias Current	$V_{CM} = 0\text{V}$		10	50	pA
Input Offset Current	$V_{CM} = 0\text{V}$		5		pA
NOISE					
Input Voltage Noise					
Noise Density: $f = 10\text{Hz}$					
Noise Density: $f = 10\text{kHz}$					
Voltage Noise: BW = 0.1Hz to 10Hz					
Input Bias Current Noise					
Noise Density: $f = 10\text{kHz}$			2		fA/ $\sqrt{\text{Hz}}$
INPUT VOLTAGE RANGE⁽¹⁾					
Common-Mode Input Range	$V_{CM} = \pm 10\text{V}$	80	± 11.5		V
Common-Mode Rejection			96		dB
INPUT IMPEDANCE⁽¹⁾					
Differential			$10^{13} 2$		ΩpF
Common-Mode			$10^{13} 6$		ΩpF
OPEN-LOOP GAIN⁽¹⁾					
Open-Loop Voltage Gain	$V_O = \pm 10\text{V}, R_L = 2\text{k}\Omega$	90	126		dB
FREQUENCY RESPONSE					
Slew Rate	$G = +1$		10		V/ μs
Gain-Bandwidth Product			4		MHz
Total Harmonic Distortion			0.1		%
OUTPUT⁽¹⁾					
Voltage Output	$R_L = 2\text{k}\Omega$	± 11	± 11.5		V
Short Circuit Current			± 25		mA

(1) Specifications apply to uncommitted op amp, A_4 . The three op amps forming the filter are identical to A_4 but are tested as a complete filter.

APPLICATION INFORMATION

The UAF42 is a monolithic implementation of the proven state-variable analog filter topology. This device is pin-compatible with the popular UAF41 analog filter, and it provides several improvements.

The slew rate of the UAF42 has been increased to 10V/μs, versus 1.6V/μs for the UAF41. Frequency • Q product of the UAF42 has been improved, and the useful natural frequency extended by a factor of four to 100kHz. FET input op amps on the UAF42 provide very low input bias current. The monolithic construction of the UAF42 provides lower cost and improved reliability.

DESIGN PROGRAM

Application report [SBFA002](#) (available for download at www.ti.com) and a computer-aided design program also available from Texas Instruments, make it easy to design and implement many kinds of active filters. The DOS-compatible program guides you through the design process and automatically calculates component values.

Low-pass, high-pass, band-pass and band-reject (notch) filters can be designed. The program supports the three most commonly-used all-pole filter types: Butterworth, Chebyshev and Bessel. The less-familiar inverse Chebyshev is also supported, providing a smooth passband response with ripple in the stop band.

With each data entry, the program automatically calculates and displays filter performance. This feature allows a spreadsheet-like *what-if* design approach. For example, a user can quickly determine, by trial and error, how many poles are required for a desired attenuation in the stopband. Gain/phase plots may be viewed for any response type.

The basic building element of the most commonly-used filter types is the second-order section. This section provides a complex-conjugate pair of poles. The natural frequency, ω_n , and Q of the pole pair determine the characteristic response of the section. The low-pass transfer function is shown in [Equation 1](#):

$$\frac{V_O(s)}{V_I(s)} = \frac{A_{LP}\omega_n^2}{s^2 + s\frac{\omega_n}{Q} + \omega_n^2} \quad (1)$$

The high-pass transfer function is given by [Equation 2](#):

$$\frac{V_{HP}(s)}{V_I(s)} = \frac{A_{HP}s^2}{s^2 + s\frac{\omega_n}{Q} + \omega_n^2} \quad (2)$$

The band-pass transfer function is calculated using [Equation 3](#):

$$\frac{V_{BP}(s)}{V_I(s)} = \frac{A_{BP}(\omega_n/Q)s}{s^2 + s\frac{\omega_n}{Q} + \omega_n^2} \quad (3)$$

A band-reject response is obtained by summing the low-pass and high-pass outputs, yielding the transfer function shown in [Equation 4](#):

$$\frac{V_{BR}(s)}{V_I(s)} = \frac{A_{BR}(s^2 + \omega_n^2)}{s^2 + s\frac{\omega_n}{Q} + \omega_n^2} \quad (4)$$

The most common filter types are formed with one or more cascaded second-order sections. Each section is designed for ω_n and Q according to the filter type (Butterworth, Bessel, Chebyshev, etc.) and cutoff frequency. While tabulated data can be found in virtually any filter design text, the design program eliminates this tedious procedure.

Second-order sections may be noninverting ([Figure 1](#)) or inverting ([Figure 2](#)). Design equations for these two basic configurations are shown for reference. The design program solves these equations, providing complete results, including component values.

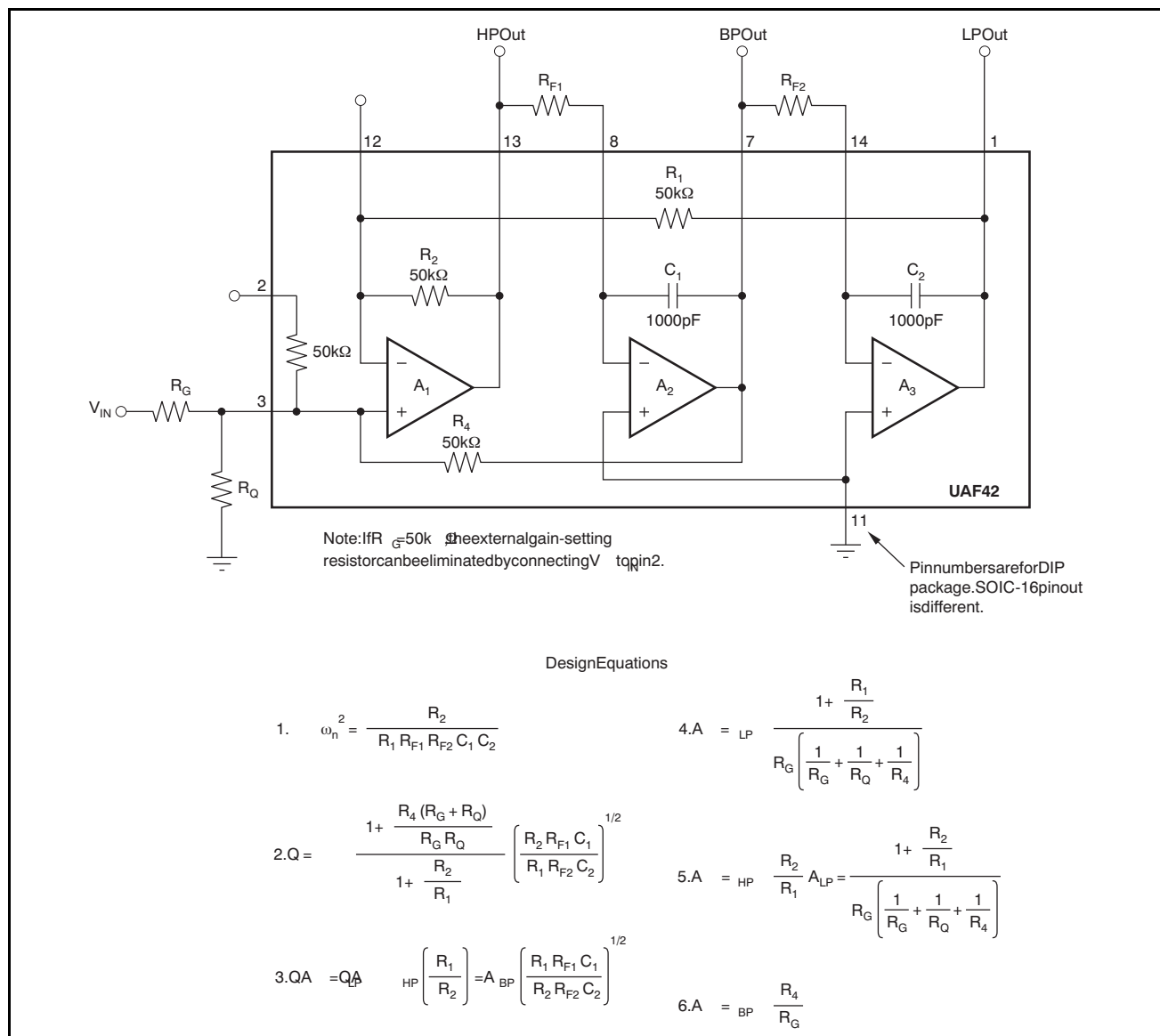


Figure 1. Noninverting Pole-Pair