

Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н. Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н. Э. Баумана)

ФАКУЛЬТЕТ «Информатика и системы управления»	
КАФЕДРА «Программное обеспечение ЭВМ и информационные технологии»	

Отчет по практикуму №1 по курсу "Архитектура ЭВМ"

Тема	Разработка и отладка программ в вычислительном комплексе Тераграф с помощью			
	библиотеки leonhard x64 xrt			
Студе	ент Сапожков А. М.			
Групп	иа_ ИУ7-53Б			
Оценка (баллы)				
•	одаватель Попов А. Ю.			

Содержание

1	Вы	Выполнение лабораторной работы			
	1.1	Индивидуальное задание	4		
	1.2	Код программы	4		
	1.3	Тестирование программного обеспечения	10		
Зғ	клю	очение	11		

Введение

Практикум посвящен освоению принципов работы вычислительного комплекса Тераграф и получению практических навыков решения задач обработки множеств на основе гетерогенной вычислительной структуры. В ходе практикума необходимо ознакомиться с типовой структурой двух взаимодействующих программ: хост-подсистемы и программного ядра sw_kernel. Участникам предоставляется доступ к удаленному серверу с ускорительной картой и настроенными средствами сборки проектов, конфигурационный файл для двухъядерной версии микропроцессора Леонард Эйлер, а также библиотека leonhard х64 хrt с открытым исходным кодом.

1 Выполнение лабораторной работы

1.1 Индивидуальное задание

Вариант 1 (19)

Сетевой коммутатор на 128 портов. Сформировать в хост-подсистеме и передать в SPE таблицу коммутации из 254 ір адресов 195.19.32.1/24 (адреса 195.19.32.1 .. 195.19.32.254). Каждому адресу поставить в соответствие один из 128 интерфейсов (целые числа 0..127). Выполнить тестирование работы коммутатора, посылая из хост-подсистемы ір адреса и сравнивая полученный от GPC номер интерфейса с ожидаемым.

1.2 Код программы

```
Листинг 1.1 - \text{sw} kernel main.c
```

```
1 #include <stdlib.h>
2 #include <unistd.h>
3 #include "Inh64.h"
4 #include "gpc io swk.h"
5 #include "gpc_handlers.h"
7 #define SW KERNEL VERSION 26
8 #define DEFINE LNH_DRIVER
9 #define DEFINE MQ R2L
10 #define DEFINE MQ L2R
11 #define fast recall
12
13 #define TEST STRUCTURE 1
14
15 extern Inh Inh core;
16 extern global memory io gmio;
17 volatile unsigned int event source;
18
19 int main(void) {
      //Leonhard driver structure should be initialised
20
      Inh init();
21
```

```
22
       //Initialise host2gpc and gpc2host queues
       gmio init(Inh core.partition.data partition);
23
       for (;;) {
24
           //Wait for event
25
           while (!gpc start());
26
27
           //Enable RW operations
28
           set gpc state(BUSY);
           //Wait for event
29
30
           event source = gpc config();
           switch(event source) {
31
32
               case __event__(insert_burst) : insert_burst(); break;
               case event (search burst) : search burst(); break;
33
           }
34
           // Disable RW operations
35
36
           set gpc state(IDLE);
           while (gpc start());
37
38
       }
39
40 }
41
42 void insert burst() {
       Inh del str sync(TEST STRUCTURE);
43
       unsigned int count = mq receive();
44
       unsigned int size in bytes = 2*count*sizeof(uint64 t);
45
       uint64_t *buffer = (uint64_t*) malloc(size_in_bytes);
46
       buf_read(size_in_bytes, (char*)buffer);
47
       for (int i=0; i<count; i++) {
48
49
           Inh ins sync(TEST STRUCTURE, buffer[2*i], buffer[2*i+1]);
50
       Inh_sync();
51
       free (buffer);
52
53 }
54
55 void search burst() {
56
       Inh sync();
       unsigned int count = Inh get num(TEST STRUCTURE);
57
       mq send(count);
58
       auto key = mq receive();
59
       Inh search(1, key);
60
       mq send(lnh core.result.value);
61
62|}
```

Листинг 1.2 - host main.cpp

```
1 #include <iostream>
2 #include <stdio.h>
3 #include <stdexcept>
4 #include <iomanip>
5 #ifdef _WINDOWS
6 #include <io.h>
7 #else
8 #include <unistd.h>
9 #endif
10
11
12 #include "experimental/xrt device.h"
13 #include "experimental/xrt kernel.h"
14 #include "experimental/xrt bo.h"
15 #include "experimental/xrt ini.h"
16
17 #include "gpc defs.h"
18 #include "leonhardx64_xrt.h"
19 #include "gpc handlers.h"
20
21 #define BURST 254
22
23 union uint64 {
      uint64 t
24
                  u64;
25
      uint32 t
                 u32[2];
                u16 [4];
      uint16 t
26
27
      uint8 t
                  u8[8];
28|\};
29
30 uint64 t rand64() {
      uint64 tmp;
31
      tmp.u32[0] = rand();
32
33
      tmp.u32[1] = rand();
      return tmp.u64;
34
|35|
36
37 static void usage()
38|{
      39
40 }
```

```
41
42 | const uint64_t start_ip = 195019032001;
43
44 int main(int argc, char** argv)
45 {
46
       unsigned int cores count = 0;
       float LNH CLOCKS PER SEC;
47
48
49
       __foreach_core(group, core) cores_count++;
50
       //Assign xclbin
51
       if (argc < 3) {
52
53
           usage();
           throw std::runtime error("FAILED TEST\nNouxclbinu
54
              specified");
       }
55
56
       //Open device #0
57
       leonhardx64 Inh inst = leonhardx64(0,argv[1]);
58
       __foreach_core(group, core) {
59
           Inh inst.load sw kernel(argv[2], group, core);
60
       }
61
62
63
       uint64 t
          *host2gpc_buffer[LNH_GROUPS_COUNT][LNH_MAX_CORES_IN_GROUP];
64
       foreach core(group, core) {
           host2gpc buffer[group][core] = (uint64 t*)
65
              malloc(2*BURST*sizeof(uint64 t));
66
       }
67
       uint64 t
          *gpc2host buffer[LNH GROUPS COUNT][LNH MAX CORES IN GROUP];
       foreach core(group, core) {
68
           gpc2host buffer[group][core] = (uint64 t*)
69
              malloc(2*BURST*sizeof(uint64_t));
70
       }
71
72
       uint64 t tmp ip[4];
       printf("Input_your_IP:_");
73
       scanf("\%||u.\%||u.\%||u.\%||u", tmp_ip, tmp_ip + 1, tmp_ip + 2,
74
          tmp ip + 3);
       printf("Got_{\square}IP:_{\square}\%Ilu.\%Ilu.\%Ilu.\%Ilu.\%Ilu.n", tmp ip[0], tmp ip[1],
75
```

```
tmp ip[2], tmp ip[3]);
76
        int64 t user ip = ((tmp ip[0] * 1000 + tmp ip[1]) * 1000 +
           tmp_{ip}[2]) * 1000 + tmp_{ip}[3];
        int64 t offset = user ip - start ip;
77
        printf("Offset_from_the_start_IP:_1%d\n", offset);
78
79
        if (offset < 0 \mid \mid offset >= BURST) {
80
            printf("Error: \( \text{incorrect} \( \text{IP} \\ n \) );
81
82
83
            return -1;
        }
84
85
        uint64 t user key = offset;
86
87
        uint64 t start key = 0;
88
        __foreach_core(group, core) {
89
90
            for (int i=0; i < BURST; i++) {
                 host2gpc buffer[group][core][2*i] = start key + i;
91
92
                 host2gpc buffer[group][core][2*i+1] = rand64() % 128;
93
94
            }
        }
95
96
97
        foreach core(group, core) {
            Inh inst.gpc[group][core]->\
98
            start_async(__event__(insert_burst));
99
       }
100
101
        __foreach_core(group, core) {
102
            Inh_inst.gpc[group][core]->buf_write(BURST*2*\
103
            sizeof(uint64 t),(char*)host2gpc buffer[group][core]);
104
       }
105
106
        __foreach_core(group, core) {
107
            Inh inst.gpc[group][core]->buf write join();
108
        }
109
110
        __foreach_core(group, core) {
111
            Inh inst.gpc[group][core]->mq send(BURST);
112
113
            Inh inst.gpc[group][core]->mq send(user key);
       }
114
```

```
115
        foreach core(group, core) {
116
            Inh inst.gpc[group][core]->\
117
            start async( _event__(search_burst));
118
119
       }
120
       unsigned int count[LNH GROUPS COUNT][LNH MAX CORES IN GROUP];
121
        unsigned int answer[LNH GROUPS COUNT][LNH MAX CORES IN GROUP];
122
123
124
        foreach core(group, core) {
            count[group][core] =
125
               Inh inst.gpc[group][core]->mq receive();
            answer[group][core] =
126
               Inh inst.gpc[group][core]->mq receive();
       }
127
128
129
       foreach core(group, core) {
            Inh inst.gpc[group][core]->buf read(count[group][core]*2*\
130
            sizeof(uint64 t),(char*)gpc2host buffer[group][core]);
131
       }
132
133
        foreach core(group, core) {
134
135
           Inh inst.gpc[group][core]—>buf read join();
       }
136
137
138
        __foreach_core(group, core) {
139
            uint64 t value = answer[group][core];
140
            uint64 t orig value =
141
               host2gpc_buffer[group][core][2*user_key+1];
            printf("Your_interface:_\%llu_\", value);
142
143
            if (value == orig value) {
144
                printf("(CORRECT)\n");
145
146
            }
            else {
147
148
                printf("(INCORRECT)\n");
            }
149
       }
150
151
152
```

1.3 Тестирование программного обеспечения

```
Input your IP: 195.19.32.1
Got IP: 195.19.32.1
Offset from the start IP: 0
Your interface: 103 (CORRECT)
```

Рисунок 1.1 – Тест программы

Заключение

В ходе практикума было проведено ознакомление с типовой структурой двух взаимодействующих программ: хост-подсистемы и программного ядра sw_kernel. Была разработана программа для хост-подсистемы и обработчика программного ядра, выполняющия действия, описанные в индивидуальном задании.