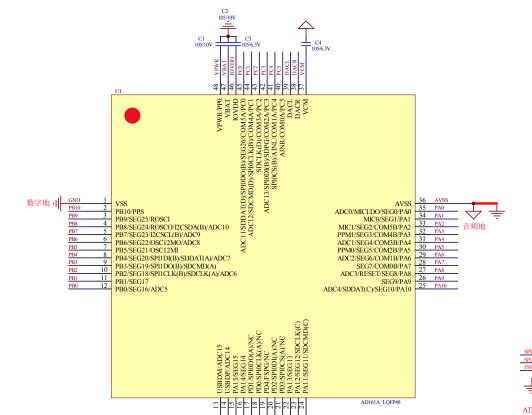


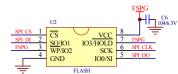
VPWR: 充电输入,带路径管理,工作电压不超过6V: VBAT: 电池供电接口, 不超过5V: IOVDD: 内部 LDO输出, GPIO逻辑电压: 模拟音频接口: DACL/R: 模拟音频输出 AINL/R: 模拟 Inein输入(纯模拟通路) — - PC4, PC5 MICO/1: 麦克风模拟输入(支持音频ADC采样) PAI, PA2 MICLDO: 麦克风供电输出— — — — AVSS: 音頻模拟地 特殊功能IO: ADCx: 10bit ADC输入通道 USBDM&DP: USB1.1信号 PD口: Flashw动接口 — — — — — - PD0, PD1, PD2, PD3, PD4 RESET: 默认长按复位 支持断码LCD

产品设计安全规范。
1.VPMR、VBMT、IOVID的电容必须促证底量和容值。电容制压值应大于工作电压一倍以上:
2.1电电力家必须管理程、如果电池不管理程、硬件设计常添加过速过速电路。
3.4旁接印和图形物料:USBM、5DF、Incellider,充电输入、电池等、假好静电和浪涌保护措施、整机ED 应符合最低标准,接触±4K、空气±8K。
整机ED 应符合最低标准,接触±4K、空气±8K。
2.1上把C内置电电池充电管理 (Ibuts120m/G/VPMR-46V),VPMR输入集成路径管理。
USAT定地的,VPMR输入电供系使混涂工作;
2.VBAT输入电压SV、VPMR输入电压SAL、VPMR-46K),VPMR-46K),以PMR-46K,包括15-25K,以PMR-46K,电压SAL 、PMR-46K,电压SAL 、PMR-46K,电



U盘/PC 外置Flash





AD161AO:外置Flash, PIN17-PIN21对应Flash接口 AD161A2/4:内置Flash, PIN17-PIN21是NC

MCU