

1 SPI'er

- Anvendes over korte afstande.
- Ingen error correction
- Køre Master/slaves princippet
 - Typisk kun 1:n
- Sender 1 bit pr. clock
 - MSB sendes først og derefter skubber man bare ind
- Data flyttes synkront og begge veje
- Master styrer klokken

1.1 SPI timing

- CPOL (polaritet) - På rising eller falling edge der læses på
- CPHA (fase) - Læser data og gør data klar