

České
vysoké
učení technické
v Praze

F3

Fakulta elektrotechnická
Katedra mikroelektroniky

Reflektometr v časové oblasti

Bc. Petr Polášek

Vedoucí: Ing. Viktor Adler, Ph.D.

Obor: Elektronika a komunikace

Studijní program: Elektronika

Listopad 2019

I. OSOBNÍ A STUDIJNÍ ÚDAJE

Příjmení: **Polášek** Jméno: **Petr** Osobní číslo: **435028**
Fakulta/ústav: **Fakulta elektrotechnická**
Zadávající katedra/ústav: **Katedra mikroelektroniky**
Studijní program: **Elektronika a komunikace**
Studijní obor: **Elektronika**

II. ÚDAJE K DIPLOMOVÉ PRÁCI

Název diplomové práce:

Reflektometr v časové oblasti

Název diplomové práce anglicky:

Time-Domain Reflectometer

Pokyny pro vypracování:

Prostudujte problematiku časové reflektometrie a navrhnete schéma zapojení a zkonstruujte samostatně fungující měřicí zařízení pracující na principu časové reflektometrie (TDR, Time-Domain Reflectometry) a využijte techniku vzorkování v ekvivalentním čase. Jako budící signál měřeného obvodu použijte obdélníkový signál, u něhož se snažte dosáhnout co nejkratší náběžné hrany. Implementujte zpracování změřených vzorků tak, aby se dala určit poloha a typ diskontinuity na měřeném vedení. Dále implementujte kalibrační metodu využívající předem známé vlastnosti vhodných mechanických kalibrů.

Konzultant: prof. Ing. Karel Hoffmann, CSc.

Seznam doporučené literatury:

Ndagijimana Fabien, Signal Integrity: From High-Speed to Radiofrequency Applications, J.Wiley & Sons, New York, 2014
Cataldo Andrea, De Benedetto Egidio, Cannazza Giuseppe, Broadband Reflectometry for Enhanced Diagnostics and Monitoring Applications, Springer-Verlag Berlin Heidelberg, 2011
Fabien Ndagijimana, Signal Integrity: From High-speed to Radiofrequency Applications, J. Wiley&Sons, New York, 2014

Jméno a pracoviště vedoucí(ho) diplomové práce:

Ing. Viktor Adler, Ph.D., katedra elektromagnetického pole FEL

Jméno a pracoviště druhé(ho) vedoucí(ho) nebo konzultanta(ky) diplomové práce:

[Empty box]

Datum zadání diplomové práce: **04.10.2019**

Termín odevzdání diplomové práce: _____

Platnost zadání diplomové práce: **30.09.2021**

Ing. Viktor Adler, Ph.D.
podpis vedoucí(ho) práce

podpis vedoucí(ho) ústavu/katedry

prof. Mgr. Petr Páta, Ph.D.
podpis děkana(ky)

III. PŘEVZETÍ ZADÁNÍ

Diplomant bere na vědomí, že je povinen vypracovat diplomovou práci samostatně, bez cizí pomoci, s výjimkou poskytnutých konzultací.
Seznam použité literatury, jiných pramenů a jmen konzultantů je třeba uvést v diplomové práci.

Datum převzetí zadání

Podpis studenta

Poděkování

Děkuji svým rodičům i celé rodině, že mi byli oporou po celou dobu mého studia.

Děkuji Ing. Viktoru Adlerovi, PhD. a prof. Ing. Karlu Hoffmannovi, CSc. za umožnění přístupu k mikrovlnné měřicí technice a možnost konzultování detailů této práce.

Děkuji Ing. Viktoru Adlerovi za významnou pomoc při analýze vysokofrekvenčních parametrů substrátu použitého pro plošný spoj reflektometru.

Děkuji také studentskému klubu Silicon Hill a projektu „MacGyver - Bastlíři SH“ za umožnění přístupu k měřicímu vybavení.

Prohlášení

Prohlašuji, že jsem předloženou práci vypracoval samostatně a že jsem uvedl veškeré použité informační zdroje v souladu s Metodickým pokynem č. 1/2009 o dodržování etických principů při přípravě vysokoškolských závěrečných prací.

Dále prohlašuji, že nemám závažný důvod proti užití tohoto školního díla ve smyslu §60 zákona č. 121/2000 Sb., o právu autorském, o právech souvisejících s právem autorským a o změně některých zákonů (autorský zákon).

V Praze, 9. listopadu 2019

.....
Bc. Petr Polášek

Abstrakt

Tato práce se zabývá konstrukcí reflektometru v časové doméně, výsledkem je funkční zařízení s ovládacím softwarem. Cílem bylo vyvinout zařízení pro měření odrazů na vedení schopné detekce závad na vedení s přesností detekce polohy závady v řádu jednotek centimetrů. Důraz byl kláden na co nejmenší cenu výsledného zařízení a zároveň co nejjednodušší konstrukci, ovšem se snahou, aby tato kritéria neomezovala použitelnost či funkčnost zařízení.

Výsledné zařízení dokáže měřit ve frekvenčním rozsahu do řádu jednotek GHz, vzorkovací krok měření je 20 ps, ekvivalentní vzorkovací kmitočet je tedy $50 \text{ GSa}\cdot\text{s}^{-1}$. Tento vzorkovací krok teoreticky umožňuje rozlišovací schopnost polohy závady na vedení 0,3 cm ve vakuu, v reálném prostředí může být i lepší. Samostatně dokáže zařízení detektovat jednoduché závady, jejich typ a polohu. V součinnosti s počítačem je možné provést i kalibraci pomocí kalibrační sady pro korekci nedokonalostí zařízení.

V práci je popsána vytvořená konstrukce reflektometru a princip jeho funkce. Jednotlivé funkční bloky jsou podrobně popsány, vysvětlen je i postup optimalizace těchto bloků k dosažení co nejlepších parametrů zapojení. Vysvětleny jsou i metody detekce závad na vedení, kalibrace zařízení a autokalibrace.

Práce ze zabývá i případnými možnostmi, jak by bylo možné rozšířit schopnosti tohoto zařízení o funkci transmisometru, která by umožnila používat toto zařízení jako vektorový analyzátor v časové oblasti.

Klíčová slova: reflektometrie, reflektometr, TDR

Vedoucí: Ing. Viktor Adler, Ph.D.

Abstract

This work deals with construction of reflectometer in time domain, which is implemented as functional device along with control software. The goal was to develop a device capable of measuring reflections on transmission lines caused by faults with spatial resolution on the order of units of centimetres. The emphasis was to develop a cheap and simple device while trying not to limit the functionality or capability of the device.

The resulting device is able to measure up to units of GHz, sampling step is 20 ps, resulting in equivalent sampling rate of $50 \text{ GSa}\cdot\text{s}^{-1}$. This sampling step theoretically allows spatial resolution of 0,3 cm in vacuum, possibly even less in real environment. The device can detect simple faults on its own, along with their type and position. When used with computer, it is possible to perform calibration using calibration set.

The work contains explanation of the construction and its principles. Each functional block is described in detail as well as the optimisations which were used to obtain the best possible parameters of the construction. Also explained are methods of detection of faults on the transmission line, calibration and autocalibration of the device.

This work also deals with eventual possibilities of extending the capabilities of the device by implementing a function of transmisometer, which could allow to use the device as a vector network analyzer in time domain.

Keywords: reflectometer, reflectometry, TDR

Title translation: Time-Domain Reflectometer

Obsah

Slovník	1	8.7 Logaritmický detektor	51
Seznam zkratok použitých v textu	3	8.8 Digitalizace měřeného průběhu .	51
1 Zadání a vlastní cíle návrhu	5	8.9 Komunikace s počítačem.....	52
1.1 Zadání	5	8.10 Navržená deska plošných spojů	54
1.2 Vlastní cíle návrhu	5		
2 Princip reflektometrie	7		
3 Budicí signál	11	9 Popis firmware	63
3.1 Základní požadavky na vlastnosti budicího signálu	11	9.1 Technické parametry firmware ..	63
3.2 Výběr budicího signálu a možnosti jeho syntézy.....	12	9.2 Autokalibrace a autodiagnostika zařízení	63
3.3 Zvolený budicí signál a obvodové řešení	18	9.2.1 Detekce stability fázového závěsu	63
4 Vzorkování odraženého signálu	23	9.2.2 Autokalibrace stejnosměrné složky	64
4.1 Obvodové řešení vzorkovače	25	9.2.3 Kalibrace napěťových úrovní	64
5 Separace budicího a odraženého signálu	27	9.2.4 Odhad šumové úrovně a průměrování	64
6 Rozšíření dynamického rozsahu, potlačování šumu a rušení	31	9.2.5 Autokalibrace polohy budicího pulzu	67
7 Navržené blokové zapojení reflektometru	35	9.2.6 Kalibrace polohy roviny měření	68
8 Princip zapojení	37	9.3 Postup ovládání firmware	69
8.1 Základní princip zapojení	37	10 Popis software	75
8.2 Blokové zapojení.....	37	10.1 Ovládání software	75
8.3 Generování potřebných hodinových signálů	37	11 Kalibrace	81
8.4 Tvorba budicího pulzu.....	41	11.1 Chybový model	81
8.5 Přizpůsobovací obvody a testovací port.....	43	11.2 Chyby pramenící z nepřesnosti frekvence fázového závěsu	81
8.6 Vzorkovací obvody a oddělovací zesilovač	45	11.3 Měření parametrů chybového modelu	81
		11.4 Kompenzace chyb.....	81
		11.5 Omezení plynoucí z omezené šířky pásmá zapojení	81
		12 Detekce závad	83
		12.1 Princip hledání závad	83
		12.2 Základní typy závad.....	83

12.3 Složené závady	84
13 Změřené parametry	85
13.1 Průběh budicího pulzu	85
13.2 Parametry fázového závěsu.....	86
13.3 TDR měření vstupní impedance reflektometru.....	88
13.4 Měření vstupní impedance reflektometru pomocí VNA	88
13.5 Měření parametrů použitého substrátu	89
14 Uživatelské rozhraní a popis ovládání	93
14.1 Chování zařízení v autonomním režimu	94
14.1.1 Autokalibrace	94
14.1.2 Kalibrace pomocí kalibračních standardů	94
14.1.3 Měření	94
14.1.4 Vyhodnocení změřených dat	94
14.2 Chování zařízení v režimu s připojeným počítačem	94
14.2.1 Autokalibrace	94
14.2.2 Kalibrace pomocí kalibračních standardů	94
14.2.3 Měření	94
14.2.4 Vyhodnocení změřených dat	94
15 Závěr	95
A Literatura	97

Obrázky

2.1 Znázornění jednoho odrazu na vedení.	8	6.1 Převodní funkce logaritmického detektoru AD8309 [Ana99]	33
2.2 Příklad odezvy na komplexní impedanci na vedení [CBC11].	9	6.2 Chyba převodní funkce logaritmického detektoru AD8309 [Ana99]	33
3.1 Diracovo delta.	13	7.1 Základní blokové schéma navržené architektury reflektometru.	36
3.2 Gaussův pulz, variance=0.05. . .	13	8.1 Blokové zapojení reflektometru. .	38
3.3 Jehlový generátor s lavinovým generátorem, SRD a zkratovacím vedením [Tek68].	14	8.2 Vnitřní blokové zapojení obvodu Si5351, převzato z [Sil18].	38
3.4 Jednotkový skok.	14	8.3 Zapojení hodinového generátoru Si5351.	41
3.5 Chybová funkce.	15	8.4 Zapojení generátoru budicích pulzů.	42
3.6 Funkce sinc(x).	16	8.5 Schéma přizpůsobovacích obvodů. .	43
3.7 Diskrétní bílý šum.	17	8.6 Schéma použité pro simulaci vstupní impedance v programu LTSpice.	44
3.8 Autokorelace diskrétního bílého šumu z 3.7.	17	8.7 Vstupní impedance reflektometru. .	44
3.9 Typické zapojení LVPECL výstupu, převzato [Hol02].	19	8.8 Přizpůsobení vstupní impedance reflektometru.	45
3.10 Typické zapojení LVDS výstupu, převzato z [Hol02].	20	8.9 Zapojení vzorkovacích obvodů. .	46
3.11 Typické zapojení CML výstupu, převzato z [Hol02].	20	8.10 Přenos oddělovacího zesilovače. .	47
3.12 Výstupní průběh SATA redriveru [Tex16b].	21	8.11 Přenos celého systému přizpůsobení-vzorkovač-zesilovač. .	48
4.1 Blokové zapojení PLL Si5351 [Sil18].	24	8.12 Absolutní chyba linearity oddělovacího zesilovače.	49
4.2 Praktické zapojení vzorkovacího můstku do 1 GHz, převzato z [Hou00].	25	8.13 Zapojení proudového zdroje. .	49
5.1 Směrová odbočnice, převzato z [Tut14].	27	8.14 Zapojení napájecích zdrojů vzorkovacích obvodů.	50
5.2 Odporový směrový můstek, převzato z [DM15].	28	8.15 Přenosová charakteristika aktivních napájecích filtrů.	51
5.3 Časově oddělitelná odezva na jednotkový skok.	29	8.16 Schéma sekundárního vzorkovače a logaritmického detektoru.	52

8.17 Změřená závislost výstupního napětí na kódovém slově DAC, celkové zobrazení.	53	9.3 Závislost diference rozptylu (červeně) a součinu rozptylu s počtem průměrů (modře) na počtu provedených průměrů pro celočíselné výpočty.	66
8.18 Změřená závislost výstupního napětí na kódovém slově DAC, výřez problematické oblasti.	53	9.4 Budicí pulz při připojeném standardu „load“ přímo k testovacímu portu. Červeně je vyznačena diference při průměrování přes 8 bodů. Maximum diference odpovídá přibližně středu náběžné hrany.	68
8.19 Zapojení mikrokontroléru.	54	9.5 Odezva v rovině měření při připojeném standardu „open“, čáry vyznačují úrovně 20 % (tmavě červená) a 80 % (tmavě zelená) náběžné hrany a jejich polohu v čase. Délka náběžné hrany v tomto úseku je 180 ps. Při měření mezi body 10 % a 90 % náběžné hrany je tato délka 280 ps.	69
8.20 Vrchní strana desky plošných spojů, neosazená.	55	9.6 Uvítací obrazovka s informací o verzi.	69
8.21 Spodní strana desky plošných spojů, neosazená.	55	9.7 Obrazovka zobrazovaná po dobu inicializace fázového závěsu.	70
8.22 Vrchní strana desky plošných spojů, osazená.	56	9.8 Obrazovka s informacemi o stabilitě jednotlivých částí PLL Si5351.	70
8.23 Spodní strana desky plošných spojů, osazená.	56	9.9 Čekání na zásah uživatele - autokalibrace stejnosměrné složky, kalibrace úrovní a měření úrovně šumu.	70
8.24 Testovací konektor, koplanární vedení a motiv budiče a vzorkovače.	57	9.10 Probíhající autokalibrace stejnosměrné složky.	71
8.25 Fázový závěs, generátor budicích impulzů a napájecí zdroje.	58	9.11 Probíhající autokalibrace napěťových úrovní a měření úrovně šumu.	71
8.26 Okolí fázového závěsu a budiče v návrhovém prostředí KiCAD.	58	9.12 Výsledek autokalibrace napěťových úrovní a měření šumu.	71
8.27 Budič, rezistivní dělič, koplanární vedení a testovací konektor.	59	9.13 Hrubé hledání náběžné hrany.	71
8.28 Hlavní vzorkovač.	60		
8.29 Oddělovací zesilovač.	60		
8.30 Proudový zdroj.	61		
8.31 Sekundární vzorkovač a logaritmický detektor.	62		
8.32 Kombinovaný symetrický zdroj pro analogové části reflektometru.	62		
9.1 Závislost rozptylu na počtu provedených průměrů.	65		
9.2 Závislost diference rozptylu (červeně) a součinu rozptylu s počtem průměrů (modře) na počtu provedených průměrů pro výpočet v plovoucí desetinné řádce.	66		

9.14 Čekání na zásah uživatele - přesné hledání náběžné hrany.	71	10.7 Informace o úspěšném potvrzení vzdáleného přístupu.	77
9.15 Přesné hledání náběžné hrany. .	72	10.8 Grafické rozhraní, čekání na zásahu uživatele - autokalibrace napěťových úrovní, úrovně šumu a hrubé pozice budicího pulzu.	78
9.16 Úspěšné nalezení přesné polohy náběžné hrany.	72	10.9 Grafické rozhraní, zařízení je připraveno na měření.	79
9.17 Čekání na zásah uživatele - připojení DUT a začátek měření. .	72	10.10 Probíhající měření s aktuálními změřenými daty.	79
9.18 Čekání na proběhnutí prvního měření.	72	13.1 Fotografie měřicí sestavy s osciloskopem LeCroy Waverunner 6 Zi.	85
9.19 Průběh měření, 33. průměr.	72	13.2 Náběžná hrana budicího signálu změřená osciloskopem LeCroy Waverunner 6 Zi.	86
9.20 Měření dokončeno.	73	13.3 Fotografie měřicí sestavy s mainframem 86100C.	87
9.21 Měření dokončeno, začátek přibližování změřených dat.	73	13.4 Měření sestupné hrany na mainframe Agilent 86100C.	87
9.22 Měření dokončeno, konec přibližování změřených dat.	73	13.5 TDR měření vstupní impedance reflektometru.	88
9.23 Přiblížená data vycentrovaná na polohu diskontinuity.	73	13.6 Měření vstupní impedance reflektometru pomocí VNA. Modře je označeno měření v logické úrovni 1 a žlutě měření v logické úrovni 0.	89
9.24 Informační obrazovka o typu diskontinuity, obecná diskontinuita. .	74	13.7 Měření vstupní impedance reflektometru pomocí VNA. Modře je označeno měření v logické úrovni 0, červeně měření na neosazené desce z obr. 8.24 terminované 50Ω terminátorem.	90
9.25 Přiblížená odezva na kalibr typu „open“.	74	13.8 Detail kalibru „match“.	90
9.26 Informační obrazovka o typu diskontinuity, kalibr typu „open“. .	74	13.9 Testovací deska plošných spojů pro změření parametrů substrátu. .	91
9.27 Informační obrazovka o zobrazení všech diskontinuit.	74		
10.1 Test dostupnosti sériových portů.	76		
10.2 Chybové hlášení o nedostupnosti sériových portů, oríznuto.	76		
10.3 Hledání sériových portů.	76		
10.4 Hlášení v případě, kdy není připojen žádný virtuální sériový port.	77		
10.5 Hlášení v případě, kdy je nalezen vhodný virtuální sériový port.	77		
10.6 Hlášení v případě, kdy je nalezen vhodný virtuální sériový port.	77		

Slovník

aperturový čas Aperturový čas je doba, po kterou přechází vzorkovač ze stavu, kdy jeho výstup sleduje vstup do stavu, kdy je výstup nezávislý na vstupu. Po tuto dobu se nelineárně mění vlastnosti vzorkovače. Výstupní napětí je tak nelineární funkcí vstupního napětí. Pokud jsou zpracovávány signály, u kterých již není aperturový čas zanedbatelně malý, je omezena jak linearita vzorkovače, tak jeho časová rozlišovací schopnost.

Clipline V překladu zkratovací vedení. Jde o krátký úsek vedení zakončený zkratem, který se používal v lavinových generátorech pro vytvoření ultrakrátkých impulzů.

Koefficient odrazu (Γ) Je definován jako $\Gamma = \frac{Z_L - Z_0}{Z_L + Z_0}$. Z_0 je charakteristická impedance vedení a Z_L je impedance zátěže.

Koefficient prostupu (T) Je definován jako $T = \frac{2Z_0}{Z_L + Z_0}$. Platí, že $T + \Gamma = 1$.

Prokládání ADC Technika pro rychlejší vzorkování pomocí n ADC, jejichž hodinové signály jsou fázově posunuté. Jde o možnost, jak zvyšovat vzorkovací frekvenci na n -násobek vzorkovací frekvence samotného ADC. S počtem převodníků však roste cena zařízení, v nejlepším případě lineárně.

redriver Speciální budič sběrnice, který se používá ve sběrnicích USB, SATA a SAS v případě, kdy je sběrnice vedena dlouhou cestou po desceplošných spojů. V takovém případě vlivem disperze dochází k deformaci náběžných hran na přenášených datech. Redrivery dokáží vliv disperze potlačovat tím, že na vstupu mají tvarovací obvody, které zajišťují korektní příjem dat. Na výstupu pak mají možnost na náběžných hranách vytvářet překmit, který kompenzuje disperzní ztráty. Míru vstupní i výstupní korekce bývá možné v krocích nastavit tak, aby odpovídaly fyzickým parametry vytvořených spojů [Tex16b].

Seznam zkratek použitých v textu

ADC Analog-Digital Converter.

CML Current Mode Logic.

CMOS Complementary Metal Oxide Semiconductor.

DAC Digital-Analog Converter.

DDS Direct Digital Synthesis.

ECL Emitter Coupled Logic.

FDTD Finite-difference time-domain.

FPGA Field Programmable Gate Array.

HAL Hot Air (Solder) Leveling.

HCMOS High Speed CMOS.

HCSL High-Speed Current Steering Logic.

HDMI High-Definition Multimedia Interconnect.

LVCMOS Low Voltage CMOS.

LVDS Low Voltage Differential Signaling.

LVPECL Low Voltage Positive Emitter Coupled Logic.

PCI-Express Peripheral Component Interconnect Express.

PLL Phase Locked Loop.

RAM Random Access Memory.

SAS Serial Attached Small Computer System Interface.

SATA Serial Advanced Technology Attachment.

SRD Step recovery diode.

TCXO Temperature Compensated Crystal Oscillator.

TDR Time domain reflectometry.

TRL Thru-Reflect-Line.

TTL Transistor-Transistor Logic.

UOML Unknown-Open-Match-Line.

USB Universal Serial Bus.

VCO Voltage Controlled Oscillator.

VML Voltage Mode Logic.

VNA Vector Network Analyzer.

Kapitola 1

Zadání a vlastní cíle návrhu

1.1 Zadání

Zadání této práce je vytvořit samostatně funkční reflektometr v časové oblasti na principu vzorkování v ekvivalentním čase. Budicí signál by měl být obdélníkového tvaru s co nejkratší náběžnou (či sestupnou) hranou. Zařízení by mělo být schopné samostatné funkce a mělo by být schopné určit polohu a typ základních typů diskontinuit na vedení. Mělo by být též možné provést kalibraci zařízení pomocí mechanických kalibrů.

1.2 Vlastní cíle návrhu

Mimo již zmíněných cílů, které vycházejí ze zadání práce, vznikly další cíle, jejichž dosažení není zadáním nijak vyžadováno, ale které si autor stanovil jako svoje vlastní cíle, kterých by chtěl v rámci této práce dosáhnout. Jejich hlavním společným faktorem je požadavek na minimalismus celé konstrukce, jak z pohledu složitosti zapojení, tak i jeho velikosti a konečně také ceny. Zařízení by mělo být opakovatelně vyrábětelné, poud možno i v amatérských podmínkách. Podmínkou pro dodržení těchto cílů je však to, aby jejich splnění nedegradovalo kvalitu výsledného zařízení na mez použitelnosti.

■ Jednoduchost zapojení.

Konstrukce by měla být co nejjednodušší a obsahovat co nejméně komponent, aby měla co nejméně stupňů volnosti a bylo ji možné optimalizovat již ve fázi návrhu pomocí simulací a výpočtů. Tím se zmenšuje počet nezbytných cyklů návrhu, výroby a měření, které je nezbytné projít, aby zařízení splňovalo očekávané vlastnosti.

■ Použití pouze běžně dostupných a nahraditelných komponent.

Konstrukce by neměla obsahovat žádné komponenty, které jsou nenahraditelné. Jejich nedostupnost na trhu by pak znamenala, že zařízení již



není možné vyrobit. V horším případě by se celá architektura zapojení musela přepracovat. Použité komponenty by navíc měly být pokud možno běžně dostupné - konstrukce by se měla pokud možno vyhnout například zákaznickým obvodům nebo na míru vyrobeným polovodičovým součástkám.

■ **Použití pouze běžných konstrukčních metod.**

Konstrukce by se měla vyhnout výrobním postupům, které se používají pouze u specializovaných zařízení a které není možné snadno replikovat. Tím jsou myšleny například polovodičové prvky pájené přímo substrátem na plošný spoj a následně strojově bondované.

■ **Použití pouze technologií nevyžadujících speciální provozní podmínky.**

Zařízení by mělo být pokud možno minimálně závislé na podmírkách okolního prostředí. Neměly by být použity například technologie vyžadující kryogenické chlazení, udržování konstantní teploty, speciální atmosféry nebo dokonalé stínění před světlem.

■ **Žádné manuálně nastavované prvky při výrobě.**

Konstrukce by neměla obsahovat žádné nastavitelné prvky, které by se musely po vyrobení prvotně nastavit. Všechny takové prvky by měly být řízené elektronicky a nastavované v rámci autokalibrace zařízení.

■ **Jednoduchost ovládání.**

Zařízení by mělo uživatele celým procesem autokalibrace a měření co nejjednodušejí provést. Zařízení by mělo samo nalézt možné závady na vedení a označit jejich typ a polohu.

■ **Komunikace s počítačem.**

Zařízení by mělo být schopné komunikovat s počítačem přes rozhraní Universal Serial Bus (USB) a umožnit uložení změřených dat, rozšířené ovládání a případně složitější metody kalibrace.

Kapitola 2

Princip reflektometrie

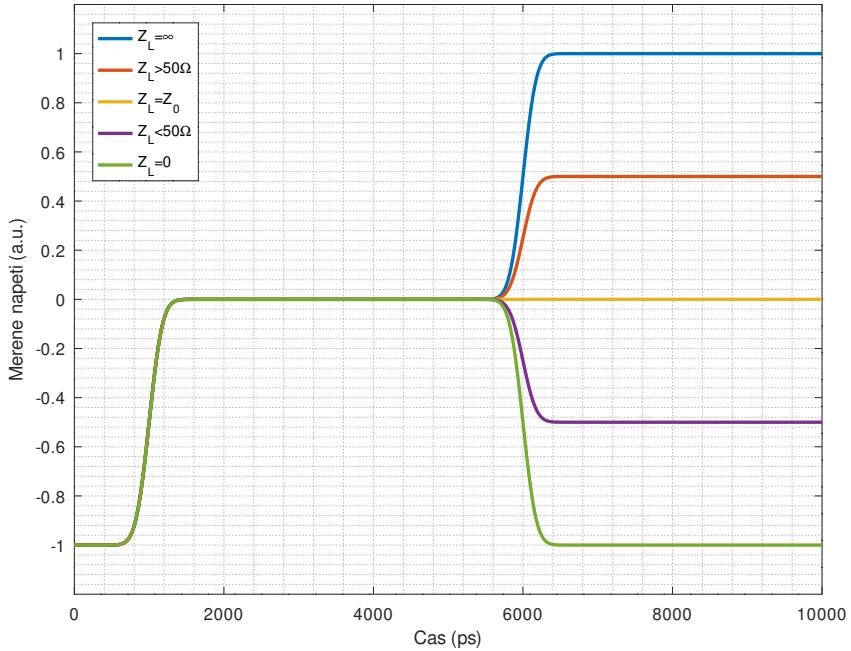
Pojmem Time domain reflectometry (TDR) je v této práci myšleno měření vlastností jednobranu pomocí měření odrazů budicího signálu v časové oblasti. Budicím signálem je myšlen obecně jakýkoli kauzální signál. Tento budicí signál je elektricky zaveden do měřeného objektu, načež se měří odezva tohoto systému v čase. Pokud bychom označili budicí signál jako $x(t)$, měřený signál jako $y(t)$ a impulsní odezvu systému jako $h(t)$, pak pro kauzální lineární časově invariantní systém platí:

$$y(t) = x(t) * h(t). \quad (2.1)$$

Cílem takového zařízení je ze známých $x(t)$ a $y(t)$ spočítat nebo odhadnout $h(t)$. Za předpokladu, že měřený systém je elektrické vedení, na kterém se nachází čistě reálný impedanční profil, může odezva vypadat podobně jako na obr. 2.1, tato impulzní odezva se dá vcelku jednoduše analyzovat [CBC11].

Postupně je možné analyzovat tuto impulzní odezvu tak, že se postupuje od okamžiku budicího signálu, až je nalezen první odraz. Z tohoto odrazu a známého budicího signálu je možné spočítat koeficient odrazu Koeficient odrazu (Γ) a prostupu Koeficient prostupu (T) v daném místě. Dále postupuje jen množství energie definované koeficientem prostupu a energií obsažené v budicím signálu. Při znalosti této energie, koeficientu odrazu dalšího bodu, kde nastává odraz a koeficientu prostupu prvního odrazu (energie odražená od druhé diskontinuity musí opět projít první diskontinuitou). Takto se postupuje až do konce naměřených dat.

Takto jednoduchý postup ovšem zanedbává vliv vícenásobných odrazů. Přesné výsledky dává pouze pro jeden jediný (resp. první) odraz. Čím více diskontinuit na vedení se nachází, tím více se bude nalezené řešení odchylovat od reality. Pro přesnější analýzu je nezbytné, aby byly uvažovány i vícenásobné odrazy. Je možné mezi jednotlivé kroky analýzy impedančního profilu vložit další analytický krok, který zajistí odečtení vlivu vícenásobných odrazů. Tímto krokem je provedení FDTD simulace s použitím již získaného částečného impedančního profilu, který je virtuálně bezodrazně zakončen. Výsledkem takovéto FDTD simulace je odezva takovéhoto úseku vedení (jako průběh



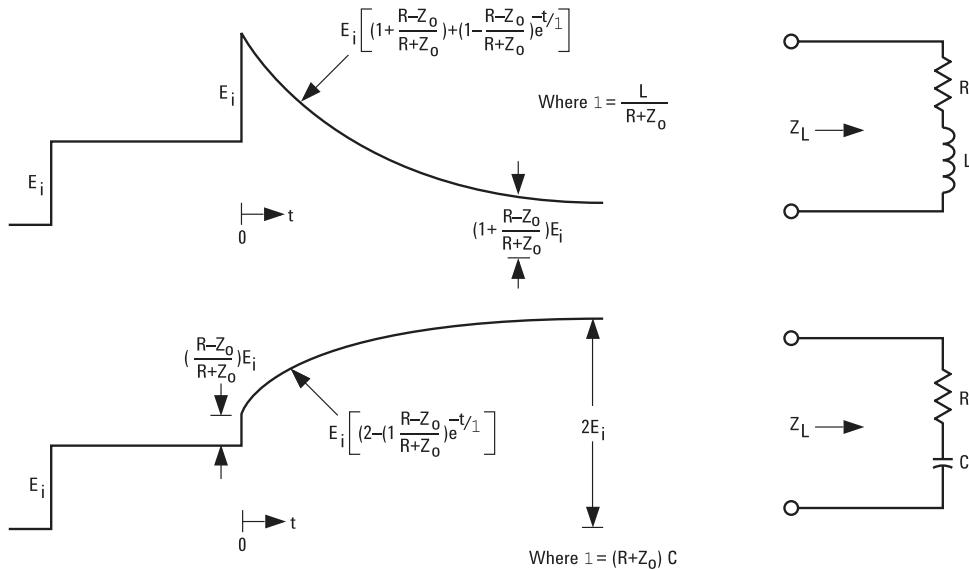
Obrázek 2.1: Znázornění jednoho odrazu na vedení.

odraženého signálu, tak prostupujícího). Nasimulovaný odražený signál je možné odečíst od změrených dat, čímž jsou odstraněny vícenásobné odrazy v již známé části vedení. Dále se pokračuje v analýze tohoto rozdílu měřených a simulovaných dat. Dále se hledá další odraz na vedení a postup se opakuje, dokud není zpracováno celé vedení, nebo dokud energie ve vedení není všechna odražena zpět (platí pro bezetrátová vedení). Při znalosti fázové rychlosti v daném vedení je možné přepočítat časovou osu na osu prostorovou a odhadnout tedy, kde se nachází diskontinuity.

Dále je možné z těchto odrazů zjišťovat, zda jde o odraz způsobený spojením dvou vedení o rozdílné impedanci (taková diskontinuita se vyznačuje koeficientem odrazu, který se při měření ze dvou stran jeví tak, že má z každé strany koeficient odrazu s jiným znaménkem) nebo o lokální chybu způsobenou například mechanickým poškozením vedení (například navrtaný kabel ve zdi). Taková závada by měla mít z obou stran totožné vlastnosti.

Pro zpracování obecně komplexních koeficientů odrazu (tedy například část vedení, která se chová kapacitně nebo induktivně) by bylo nezbytné vytvořit algoritmus, který by byl schopen rozeznávat v impulsní odesvě nejen čistě reálné odrazy mající v naměřených datech podobu Kroneckerova delta, ale i exponenciální průběhy odpovídající komplexním impedancím, např. na obr. 2.2. Takový algoritmus může být již výrazně náročnější na implementaci, neboť může vyžadovat vícerozměrnou optimalizaci k tomu, aby bylo dosaženo simulací změřené odesvě. Vyvstává také otázka, jak analyzovat,

zda jde o přítomnost komplexní impedance na vedení nebo například speciálně zhotovené části vedení, která má spojitý profil impedance, který napodobuje přítomnost komplexní impedance na vedení.



Obrázek 2.2: Příklad odezvy na komplexní impedanci na vedení [CBC11].

Veškeré tyto úvahy se však týkají převážně bezetrátových vedení, případně vedení, kde je snadné odhalit ztrátové prvky. Obtížné je například měření útlumu měřeného vedení, neboť samotný útlum vedení nemusí být měřitelný jako odraz. Je-li totiž vedení po celé délce homogenní, nevznikají na něm žádné odrazy, avšak vlivem ztrát dielektrika nebo konečnou vodivostí vodičů se část přenášené energie mění na teplo. Další problém je měření části vedení, která se nachází za ideálním útlumovým článkem nebo nějakým prvkem, který transformuje impedanci. Teoreticky není možné odhalit útlumový článek, pokud není možné různými způsoby zakončit vedení, aby byl odhalen vliv zakončení vedení na celkovou odezvu. I při takovém postupu však není možné určit, kde přesně se takový prvek nachází, protože na něm nevzniká žádný odraz, kterým by bylo možné zjistit jeho polohu.

Vzhledem ke značné složitosti této analýzy je zpravidla na reflektometrech a kabelových analyzátorech přítomna pouze funkce detekce první diskontinuity, její polohy a charakteru (zkrat, rozpojení, obecně jiná impedance) [MOH09].

Dalším tématem je měření aktivních prvků, neboť v takovém případě je možné dosáhnout koeficientu odrazu s velikostí větší než 1. V takovém případě je možné analýzou pouze zjistit přítomnost aktivního prvku a jeho odezvu, pro zjištění vlastností takového prvku (například vytvoření modelu tranzistoru) je nezbytné znát vnitřní model takového prvku, což již není úlohou reflektometru. Obecně také může být obtížné analyzovat vedení, na kterém se může nacházet nějaký nelineární prvek (takovým případem může být i například přítomnost vlhkosti ve vedení, která změní impedance vedení, ovšem nad přibližně 3 GHz kvůli dielektrické relaxaci přestane mít vliv [BB97]).

2. Princip reflektometrie

Závěrem této části práce může být tedy konstatování, že je jednoduché odhalit první diskontinuitu (nebo největší, jsou-li ostatní dostatečně malé). Obtížnější je charakterizovat ji, má-li komplexní impedanci. Mnohem obtížnější je analýza celého vedení, v případě uvažování obecně komplexní impedance může být nemožné získat jednoznačnou analýzu takového vedení, protože může být způsobena jak komplexní impedancí na vedení, tak zvláštně vytvořenému vedení. Přítomnost nelinearit na vedení může zcela znemožnit jakoukoli analýzu nebo způsobit celkovou nesprávnost takové analýzy.

V dalších kapitolách budou rozebrány jednotlivé stavební bloky nezbytné pro konstrukci TDR a možnosti jejich implementace s přihlédnutím k jednoduchosti fyzické implementace a možností následného zpracování naměřených dat.

Kapitola 3

Budicí signál

■ 3.1 Základní požadavky na vlastnosti budicího signálu

Budicí signál musí splňovat jisté podmínky, aby jej bylo možné použít pro charakterizaci měřeného systému. Následuje formulace základních kritérií pro výběr vhodného budicího signálu.

■ Fyzikální realizovatelnost

Vzhledem k tomu, že navrhované zařízení musí být realizovatelné, je nezbytné, aby i budicí signál byl fyzikálně realizovatelný. Vzhledem k fyzikálním a praktickým omezením (existence materiálové disperze, nemožnost vytvoření nekonečně velkého proudu, neexistuje bezkapacitní prostředí, neexistuje bezindukční vedení, neexistuje zdroj schopný dodat nekonečné množství energie) není možné vytvořit nespojitý signál. Derivace napětí takového signálu tedy nemůže být nekonečná. Nespojité signály je tak možné pouze approximovat spojitými signály, což omezuje například délku a strmost náběžných hran v těchto approximovaných nespojitech. Toto fyzikální omezení tedy omezuje frekvenční spektrum takového budicího signálu, zejména jeho šířku.

■ Spektrální požadavky

Spektrum budicího signálu by mělo být pokud možno konstantní a co nejširší. Neobsahuje-li budicí signál nějakou část spektra, není možné otěstovat odezvu systému na tuto část spektra a plně tedy charakterizovat měřený systém. Důvod pro požadavek na rovné spektrum vyplývá z omezeného dynamického rozsahu reflektometru - pokud by část spektra měla příliš malou úroveň, bylo by měření v této části spektra buď více zatížené šumem, případně až neměřitelné. V případě měření některých systémů může být výhodné používat úzkopásmový signál, například při měření části systému nacházející se za pásmovou propustí. V takovém případě by mohla být odezva od části systému za pásmovou propustí

maskována mnohem silnějším odrazem od propusti. Jedná se však o specifický případ, který je možné vyřešit i jinými metodami, například redukcí odrazu v nechťém pásmu [MP74]. Pro zcela obecné použití by měl být širokopásmový signál vhodnější.

■ **Jednoduchost**

Zvolený budicí signál by měl být jednoduchý na vytvoření. Se složitostí signálu může růst složitost zapojení, které by ho mělo generovat, jeho fyzická velikost, případně i náklady na takové zařízení.

■ **Rozlišitelnost budicího signálu od odrazů**

Budicí signál musí být rozlišitelný od odrazů. Kupříkladu pro buzení periodickým signálem by mělo platit, že odezva měřeného systému na budicí signál musí být kratší než perioda budicího signálu. V opačném případě by se překrývala část odezvy s odezvou od další periody budicího signálu.

■ **3.2 Výběr budicího signálu a možnosti jeho syntézy**

V této části jsou uvedeny možné podoby budicích signálů a obecné možnosti jejich syntézy. Zároveň jsou zde diskutovány jejich vlastnosti a možnosti následného zpracování. U signálů jsou uvedeny i již existující implementace reflektometrů s těmito budicími signály.

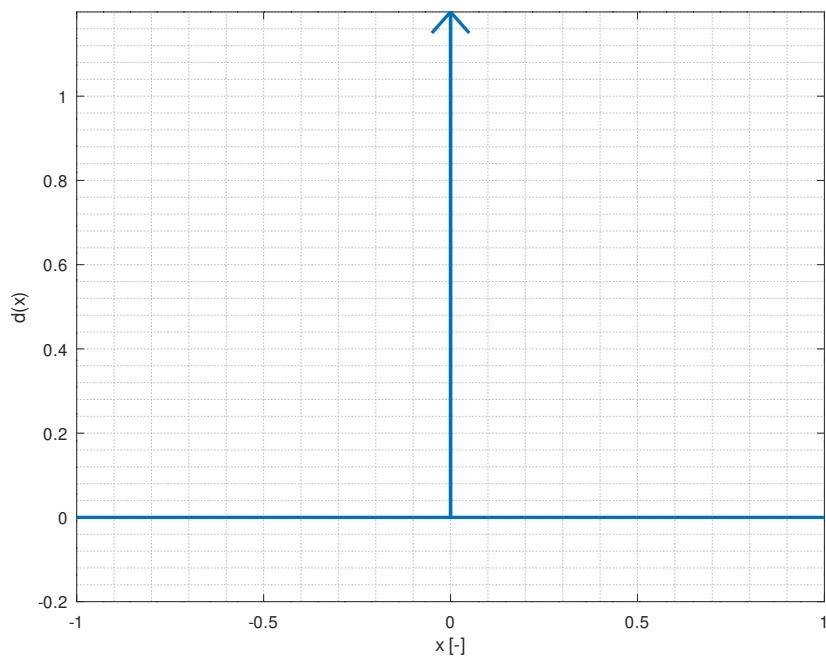
■ **Diracovo delta**

Diracovo delta (na obr. 3.1) je velice jednoduchý signál, který je jedním z ideálních budicích signálů, jeho spektrum je konstanta, má tedy neomezenou šířku frekvenčního pásma. Odezva na Diracovo delta odpovídá impulzní odezvě systému. Bohužel není fyzikálně realizovatelný, jak je shrnuto v předchozí části textu, neboť je nespojitý a vyžaduje nekonečně rychlé změny napětí a proudu v obvodu. Je tedy možné pouze jej approximovat, čímž se změní jeho spektrum. Výsledný signál bude mít spektrum odpovídající spektru Diracova delta filtrovaného dolní propustí, čímž se jeho šířka pásma omezí na konečnou velikost. Možná podoba takového signálu je Gaussův pulz na obr. 3.2.

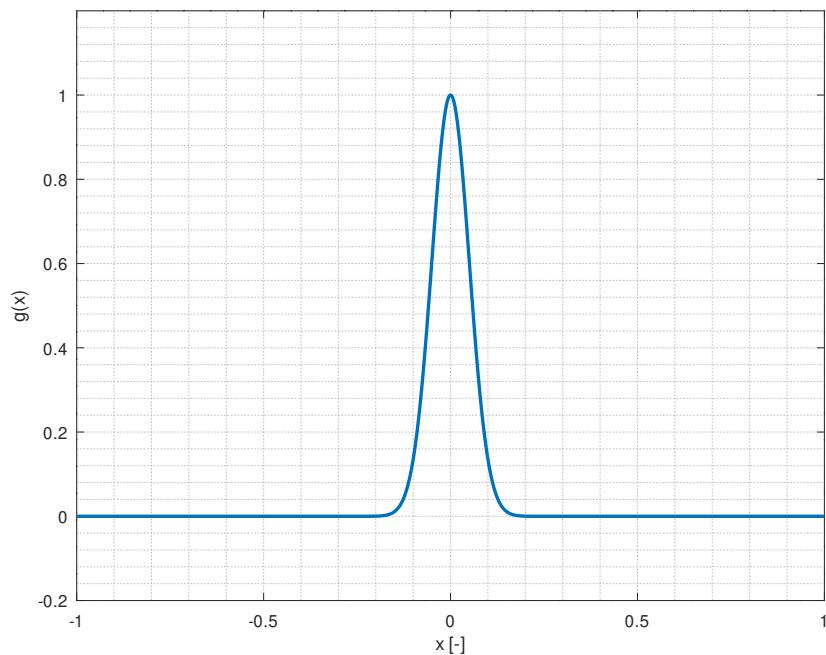
Aproximaci Diracova delta je možné vytvořit pomocí lavinových generátorů impulzů [Wil98], [Wil03]. Pro dosažení impulzu o délce menší než stovky pikosekund je možné použít kombinaci lavinového generátoru impulzů, Step recovery diode (SRD) a takzvané Clipline podle obr. 3.3 [Tek85] [Tek68]. Takové řešení je však již prostorově náročné, protože vyžaduje zdroj lavinového napětí, transformátory a zkratovací vedení.

■ **Jednotkový skok**

Jednotkový skok na obr. 3.4 odpovídá časovému integrálu Diracova delta

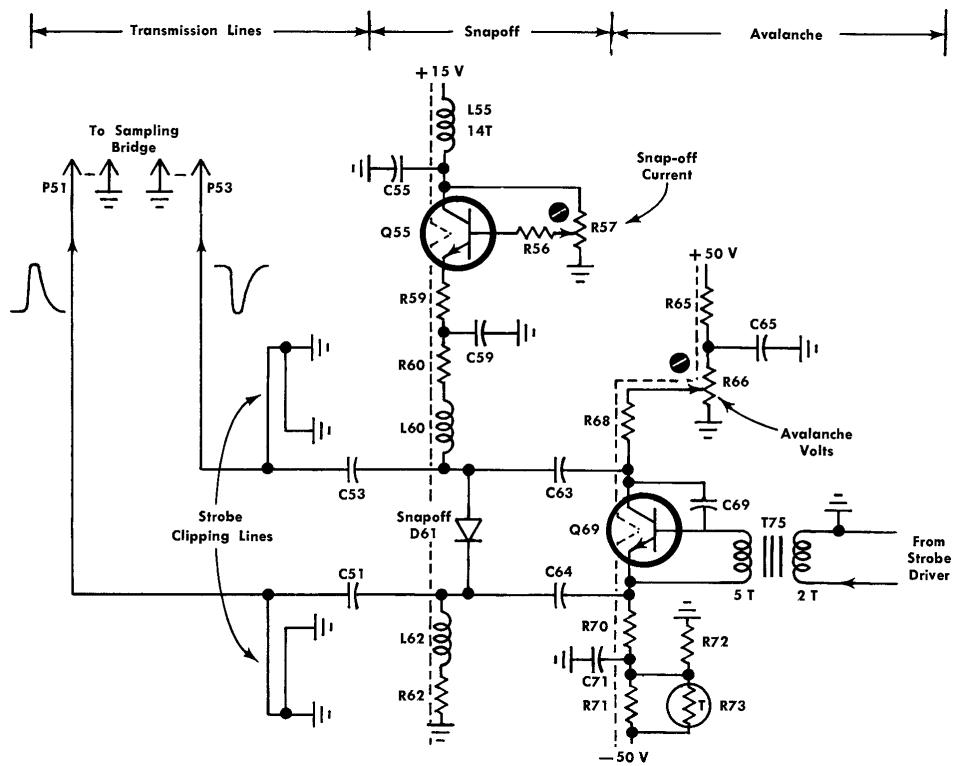


Obrázek 3.1: Diracovo delta.

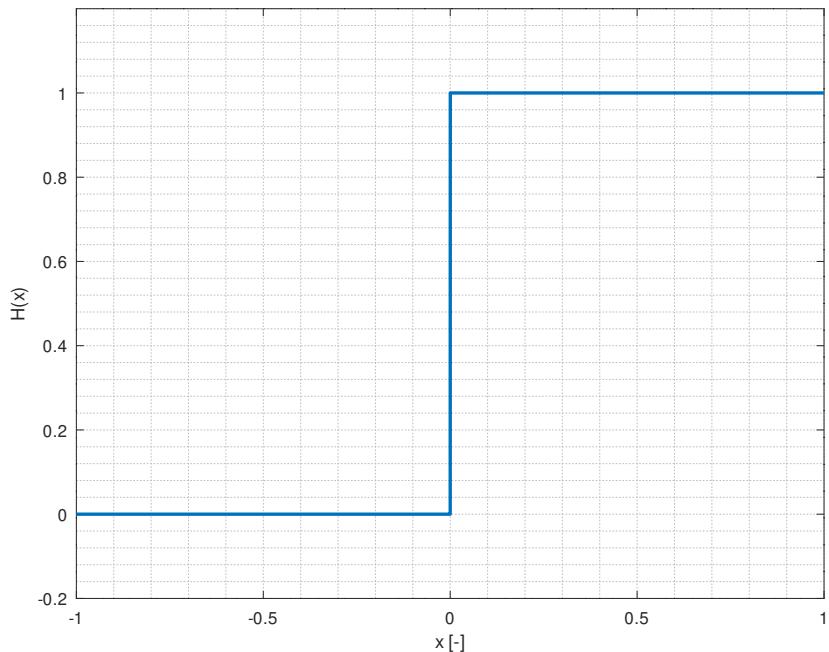


Obrázek 3.2: Gaussův pulz, variance=0.05.

3. Budicí signál



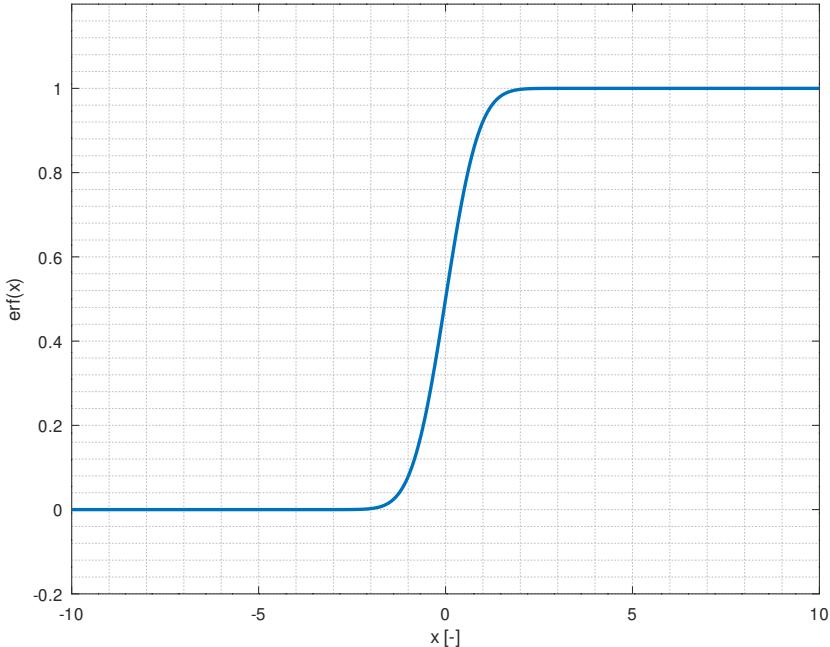
Obrázek 3.3: Jehlový generátor s lavinovým generátorem, SRD a zkratovacím vedením [Tek68].



Obrázek 3.4: Jednotkový skok.

$$H(x) = \int_{-\infty}^x \delta(t) dt. \quad (3.1)$$

Opět se jedná o nespojitý signál, který nejde realizovat, jen approximovat. Reálná approximace jednotkového skoku je například chybová funkce $\text{erf}(x)$ na obr. 3.5.



Obrázek 3.5: Chybová funkce.

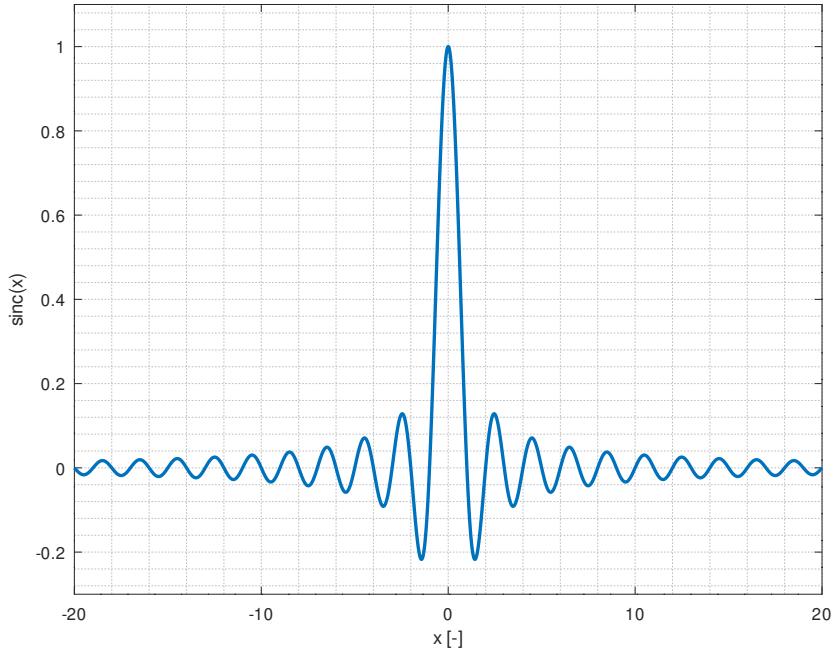
Tento budicí signál je možné jednoduše generovat pomocí rychlých logických obvodů. Moderní logické obvody používané pro vysokorychlostní spoje (SATA, SAS, USB 3, PCI-Express) v řádu jednotek Gbit s^{-1} již mají náběžné hrany o délce kratší než 100 ps [Mic08], [Tex16a], [Tex12], [Tex18]. Vzhledem k tomu, že pro převod skokové odezvy na impulsní je možné použít jednoduchý vztah

$$h(t) = \frac{da(t)}{dt}, \quad (3.2)$$

a že je syntéza jednotkového skoku možná přímo pomocí logického obvodu, je výhodnější použít jednotkový skok než Diracovo delta. Pravděpodobně z těchto důvodů se u běžných reflektometrů používá právě jednotkový skok jako budicí signál.

■ Funkce $\text{sinc}(x)$

Další možný budicí signál je funkce $\text{sinc}(x)$ na obr. 3.6. Tato je již idealizovaně fyzikálně proveditelná (musela by být nekonečně dlouhá),



Obrázek 3.6: Funkce $\text{sinc}(x)$.

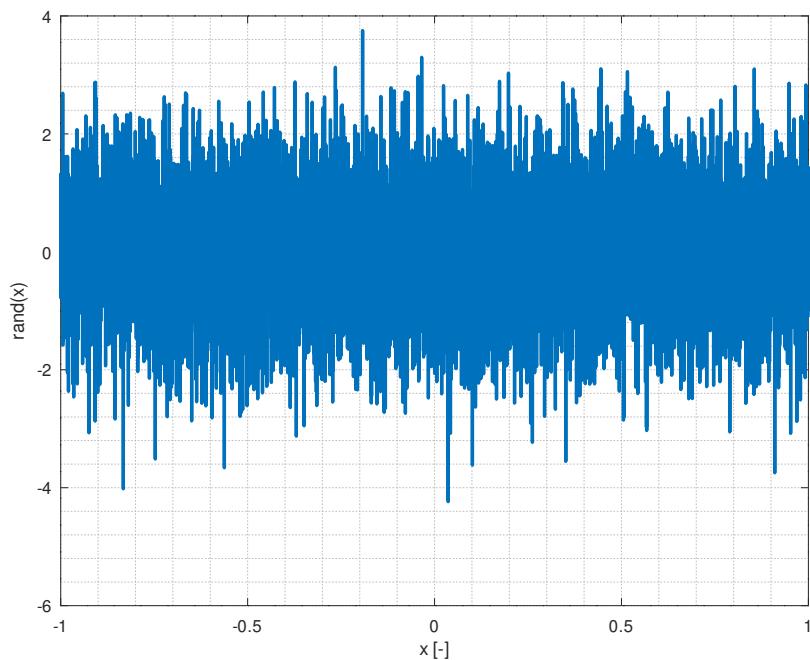
spektrum funkce je konstantní až do mezní frekvence, dále je nulové. Vzhledem k ostrému omezení spektra bohužel není možné změřenou odezvu převést na impulsní odezvu, což komplikuje další zpracování. Autokorelace této funkce je opět $\text{sinc}(x)$, není tedy možné takto jednoduše takovouto odezvu analyzovat.

Pro vytvoření průběhu funkce $\text{sinc}(x)$ je možné modulovat harmonický signál obálkou [MP74], ovšem taková obálka by musela být přesně synchronizována s nosným harmonickým signálem, aby nedocházelo ke zkreslení spektra. Jedna z možností, jak přesně simulovat tuto funkci je přímá digitální syntéza, pro tu by ovšem bylo nezbytné použít obvod DDS s hodinovou frekvencí nejméně dvakrát větší než požadované pásmo, tedy vyšší jednotky GHz. Tento signál nenabízí tedy ani snadnou implementaci, ani vhodné vlastnosti pro použití jako buzení.

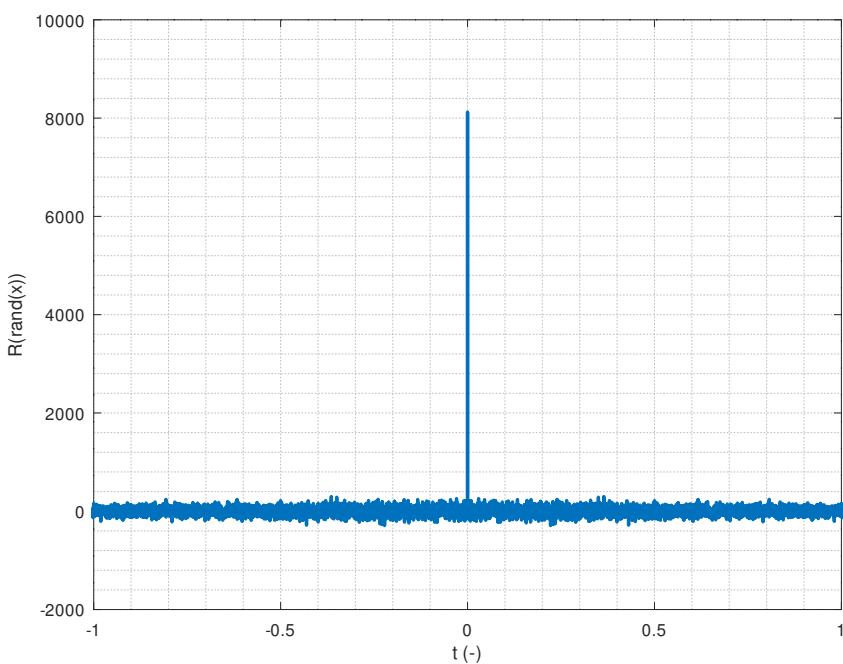
■ Bílý šum

Při použití bílého šumu (obr. 3.7) je možné získat impulsní odezvu pomocí autokorelace odezvy soustavy. Taková operace zároveň může potlačit nežádaný šum. Pro použití bílého šumu by ale bylo nezbytné, aby budicí šum byl rozlišitelný od šumu nežádaného. Toho lze dosáhnout například zapínáním a vypínáním budicího šumu.

Širokopásmový šum je také možné jednoduše vytvořit, například pomocí šumových diod. Modulaci tohoto šumu je možné provádět například pomocí polovodičových mikrovlnných přepínačů. Takový budicí signál je



Obrázek 3.7: Diskrétní bílý šum.



Obrázek 3.8: Autokorelace diskrétního bílého šumu z 3.7.

tedy možné jednoduše vytvořit i zpracovávat. Podstatná nevýhoda bílého šumu spočívá v náhodnosti, a z toho vyplývající neperiodicity, kvůli které není možné odezvu systému na takový signál měřit v ekvivalentním čase, jen v reálném čase. Je možné ovšem rovnou měřit autokorelací, tedy násobením odezvy systému se zpozděnou kopíí, kterou je možné vzorkovat pomalu. Autokorelace diskrétního bílého šumu se nachází na obr. 3.8. Bohužel takový přístup vyžaduje použití zpožďovacího vedení s proměnnou délkou, které musí být buď vytvořeno jako mechanický pohyblivý díl nebo jako vedení s velkým množstvím odboček, pak ale je časový krok měření omezen polohou odboček a celková délka měření je omezena délkou vedení [CF05]. Tuto metodu měření je možné použít pro měření na vedení, na kterém se nachází aktivní zařízení, protože nežádané signály je možné do velké míry odfiltrovat autokorelací. Tato metoda může být tedy výhodná pro měření na předem známých systémech (pevná nehybná vedení), například ve strojích, továrnách, dopravních prostředcích, pro obecné použití se však nezdá být praktická.

■ Deterministický šum

Za deterministický šum je možné považovat například vedení, které slouží k digitální komunikaci, přičemž obsah posílaných zpráv je známý nebo se tyto zprávy opakují. Pro měření touto metodou je však nezbytná znalost konkrétního měřeného systému [CF05], nejde tedy o všeobecně použitelnou metodu.

■ 3.3 Zvolený budicí signál a obvodové řešení

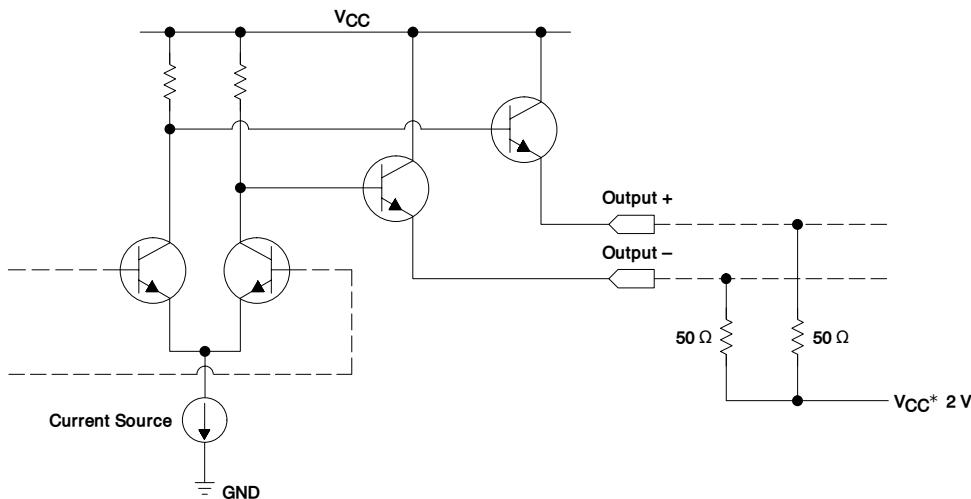
Pro jednoduchost syntézy a dobré vlastnosti byl vybrán jednotkový skok. Kvůli rychlostním požadavkům není možné použít klasické logické obvody z řad TTL, CMOS, LVCMOS, HCMOS, ECL apod. kvůli velké délce náběžné hrany [DDGC11]. U téhoto technologií je náběžná hrana zpravidla delší než 1 ns. Vzhledem k vývoji dnešní techniky, zejména v oblasti vysokorychlostních digitálních přenosů, však již existují velice rychlé logické obvody schopné dosahovat náběžných hran o délce kratší než 100 ps. Ve všech dnešních počítacích se již nacházejí technologie jako USB3, HDMI nebo Display Port, PCI-Express, SATA nebo SAS (v serverech), které právě takové obvody vyžadují, díky čemuž jsou dnes již tyto obvody velmi levné. Tyto technologie jsou zpravidla pevně spojeny s metodou signalizace. Používané metody jsou vždy symetrické kvůli šumové odolnosti, používají signalizaci o rozkmitu rádově stovek milivoltů kvůli rychlosti a vyzařování do okolí.

Běžně používané signalizační technologie:

■ LVPECL

Nízkonapěťová varianta dřívějšího ECL, která je navíc referencovaná vůči kladnému napájecímu pólu. Vnitřní zapojení je uvedeno na schématu 3.9. Jsou navrženy pro připojení k impedanci 50Ω , bohužel výstupní budiče

jsou zapojeny jako emitorové sledovače [Hol02], jsou tedy silně nelineární, nemají definovanou impedanci a nejsou tedy vhodné jako budicí obvod do reflektometru, neboť v reflektometru se vyžaduje dobré přizpůsobení měřicího portu, tedy jeho impedance musí být přesně definovaná a konstantní, navíc není žádoucí, aby se měřicí port choval nelineárně.



Obrázek 3.9: Typické zapojení LVPECL výstupu, převzato [Hol02].

■ LVDS

Tato signalizace se běžně používá pro přenos obrazu po HDMI nebo Display Port. Se zmenšeným rozkmitem (250 mV) se používá i pro SATA a SAS. Vnitřní zapojení je uvedeno na schématu 3.10. Výstupní budiče jsou zapojeny jako CMOS push-pull budiče [Hol02] zapojené do drainů tranzistorů, velice podobně jsou i budiče technologie VML [Hol02] a HCSL, očekává se diferenciální zakončení přibližně 100Ω , případně $2 \times 50\Omega$ s pevným středem. Tyto budiče by měly být méně nelineární než LVPECL, opět však zpravidla není výstupní impedance garantována.

■ CML

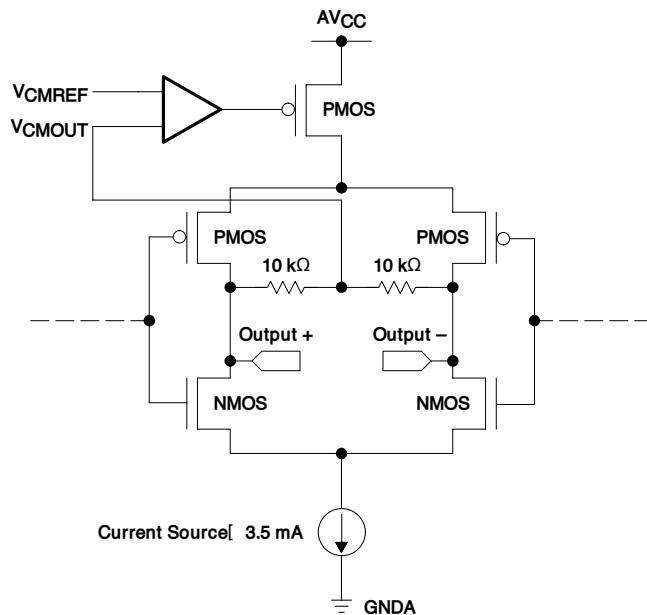
CML je signalizační standard používaný zejména pro přenos hodinových signálů. Vnitřní zapojení je uvedeno na schématu 3.11. Výstupní budiče jsou zapojeny do kolektoru resp. drainu tranzistoru [Hol02], jsou terminovány na 50Ω , tato hodnota a její tolerance bývá garantována [Mic08]. Vzhledem k zapojení do kolektoru a interní terminaci je takovýto budič velice dobře přizpůsobený k 50Ω vedení.

■ USB

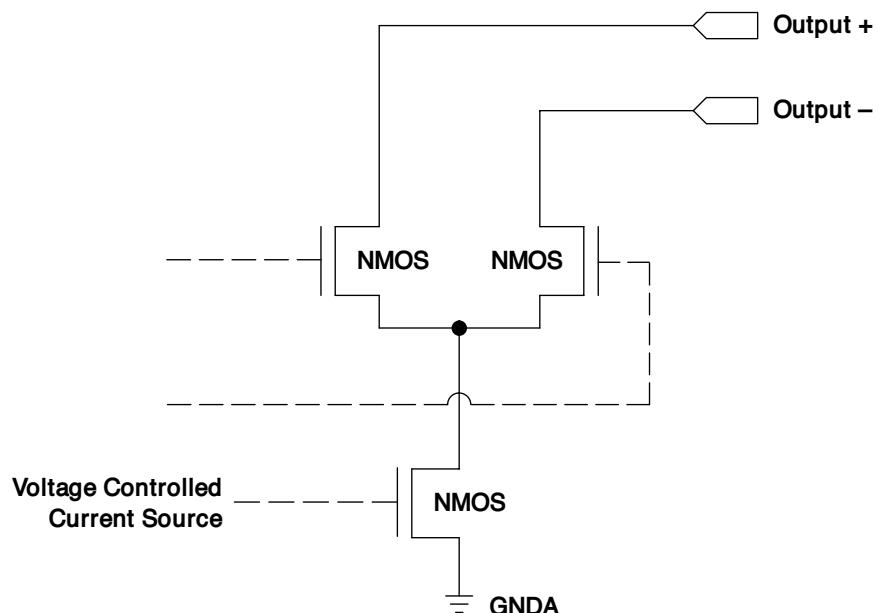
Další signalizační standard používá například USB, ovšem standard USB 3.0 [Hew08] nespecifikuje přímo technologii, jak této signalizace dosáhnout. Vzhledem k této nejasnosti byly USB redrivery vyřazeny z výběru.

Kvůli dobrému přizpůsobení, linearitě a vysoké rychlosti byla zvolena technologie CML. Další výhodou je, že některým CML logickým členům je

3. Budicí signál

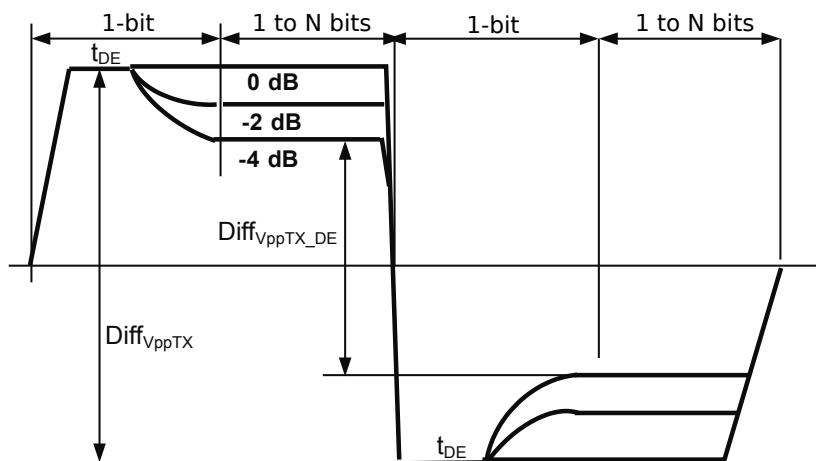


Obrázek 3.10: Typické zapojení LVDS výstupu, převzato z [Hol02].



Obrázek 3.11: Typické zapojení CML výstupu, převzato z [Hol02].

možné měnit napájecí napětí výstupních budičů [Mic09]. Nejrychlejší dostupné CML budiče mají typickou délku náběžné hrany 60 ps (garantovaný rozsah 30 ps–95 ps, uvádí se pro 20 %–80 % konečného napětí) [Mic09], [Mic08]. Jsou přímo určeny pro digitální přenosy o rychlostech v řádu $\text{Gb}\cdot\text{s}^{-1}$. Tyto budiče tedy splňují požadavek na šířku pásmo budicího signálu. Další důvod pro použití technologie CML je ten, že SATA/SAS/USB redriverы obvykle obsahují i logiku, která detekuje, zda je přítomen validní signál odpovídající danému přenosovému médiu a v případě, že jej nedetekují, přejdou do úsporného režimu. Přesná metoda, jak je toto spojení detekováno, není zpravidla popsána, hrozilo by tedy, že by se mohl redriver chovat nedefinovaně. Další problém těchto redriverů je to, že jsou určeny pro kompenzaci vlivu frekvenční charakteristiky a ztrát na FR-4 substrátu, takže výsledný signál není prostý obdélníkový průběh, ale složitější stupňovitý průběh jako na obr. 3.12 [Tex16b].



Obrázek 3.12: Výstupní průběh SATA redriveru [Tex16b].

Kapitola 4

Vzorkování odraženého signálu

Má-li být doržen Nyquistův vzorkovací teorém, je nezbytné vzorkovat budicí a odražený signál na nejméně dvakrát větší frekvenci, než se nachází nejvyšší frekvenční složka měřených signálů. Vybraný zdroj budicího signálu má šířku frekvenčního pásma až 9 GHz, je tedy nezbytné, aby vzorkovač byl schopen vzorkovat alespoň na $18 \text{ GSa}\cdot\text{s}^{-1}$. Tento vztah platí při zanedbání frekvenční charakteristiky vzorkovače, který se může chovat jako dolní propust, a tedy minimální vzorkovací frekvence může být nižší. Takovýmto vzorkovacím frekvencím se však blíží jen Flash ADC, které však při takovýchto rychlostech jsou nanejvýš osmibitové, tedy nabízejí dynamický rozsah nanejvýš 48 dB. Nejrychlejší převodníky zatím (v roce 2019) nedosahují vzorkovacích frekvencí ani 10 GHz při dostatčném dynamickém rozsahu. Pro rychlejší vzorkování se používá tzv. Prokládání ADC, tedy prokládání většího počtu převodníků. Pro přenos a zpracování dat z takto rychlých převodníků jsou potřeba i velmi rychlá FPGA, případně ještě signálové procesory. Tato metoda je ve výsledku v současné době velmi nákladná, navíc má malý dynamický rozsah.

Od doby prvních digitálních osciloskopů se používá technika známá jako vzorkování v „ekvivalentním čase“. Tato metoda spočívá ve vzorkování periodického signálu přes větší množství jeho period, přičemž postupně se doplňují změřené body, dokud nejsou nalezeny všechny body měřeného průběhu. Hlavní nevýhoda tohoto postupu je nemožnost vzorkování jednorázových signálů (např. šum). Zásadní výhoda tohoto postupu je ovšem možnost částečně potlačit rušení z okolí, jsou-li asynchronní vůči vzorkování. Případně je možné i zvětšit dynamický rozsah, je-li použit rychlý vzorkovač pro navzorkování signálu pro pomalejší vícebitový ADC. Existují dva základní přístupy, jak provádět toto vzorkování:

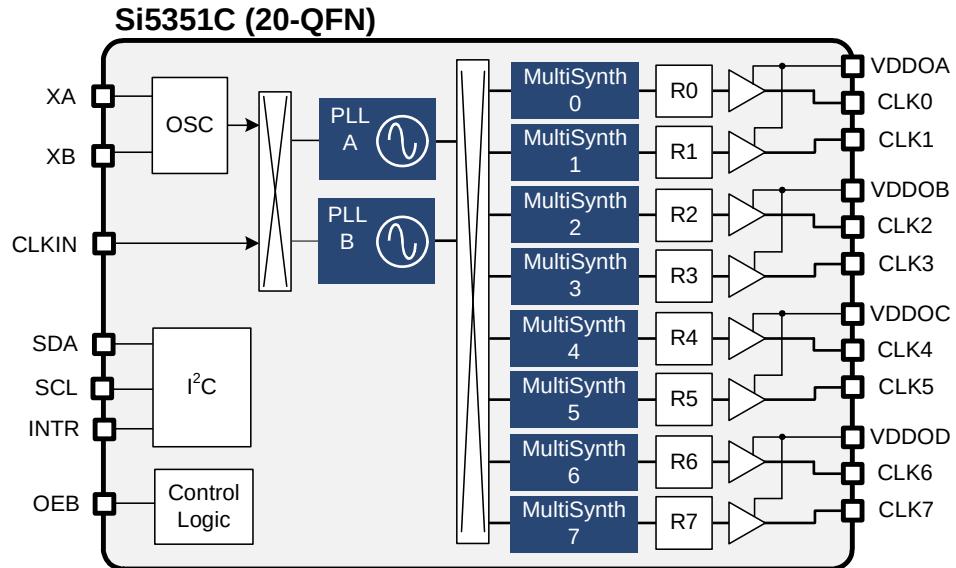
■ Náhodné vzorkování

Vzorky jsou odebírány neustále, je zaznamenáván časový rozdíl mezi spouštěcí událostí (zde začátek budicího signálu) a nejbližší následující periodou vzorkovacího hodinového signálu. Postupně se tak náhodně doplňují naměřené body, až vznikne dostatečně přesný obraz měřeného signálu. Tato metoda je vhodná například pro osciloskopy, protože zpra-

vidla není možné synchronizovat přesně vzorkovací hodinový signál se spouštěcí událostí.

■ Postupné vzorkování

Vzorky jsou odebírány při každé periodě měřeného průběhu tak, že jednotlivé odebrané vzorky jsou časově seřazeny. Toho se dá dosáhnout fázovým posouváním vzorkovacího hodinového signálu oproti spouštěcí události, což je možné udělat pomocí digitálních zpožďovacích linek nebo tak, že vzorkovací hodinový signál a budicí signál budou mít nepatrně jinou frekvenci [DJJ03]. První řešení může být jednodušší na implementaci, ale zpožďovací linka omezuje krok měření a maximální počet odebraných vzorků [BCL⁺13], [NR09]. Druhé řešení se dá vytvořit pomocí DDS [TKF⁺13] nebo fázového závěsu, který podporuje násobení nebo dělení frekvencí neceločíselným násobkem. Do nedávné doby nebylo řešení pomocí fázových závěsů praktické, protože vyžadovalo fázový závěs pro vytvoření vysokofrekvenční reference a další dva fázové závěsy pro vytvoření dvou rozdílných frekvencí. V posledních letech se však objevily fázové závěsy, které všechny tyto funkce (včetně VCO) integrují do jediného integrovaného obvodu a prakticky vyžadují pouze kmitočtovou referenci v podobě krystalu nebo krystalového oscilátoru [Ana08], [Sil18].



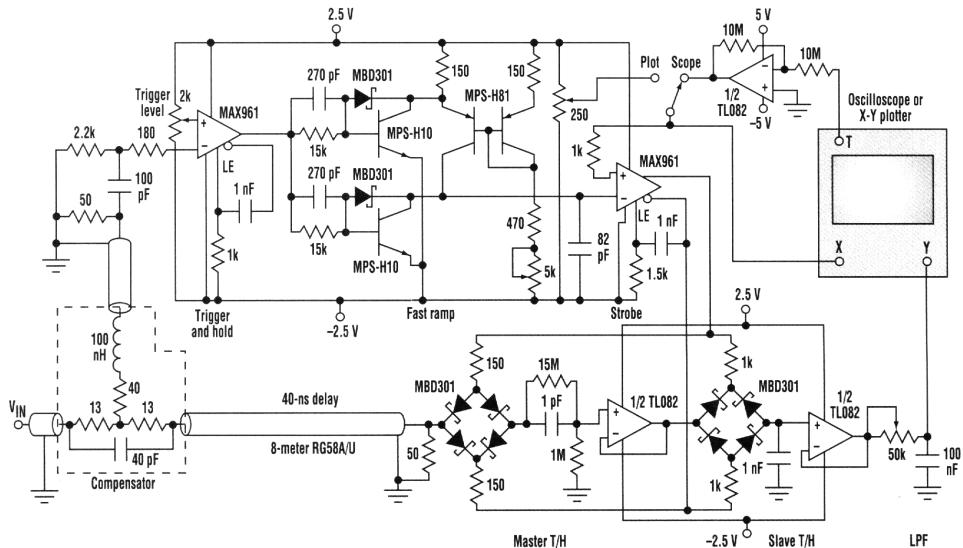
Obrázek 4.1: Blokové zapojení PLL Si5351 [Sil18].

Vzhledem k existenci dostupných fázových závěsů umožňujících velkou integraci a miniaturizaci zapojení bylo zvoleno postupné vzorkování pomocí fázového závěsu. Vybraný fázový závěs Si5351 obsahuje v jednom pouzdře dva neceločíselné fázové závěsy [Sil18], dva vysokofrekvenční VCO a osm výstupních neceločíselných děliček. Díky tomuto vývoji v integraci je možné celý hodinový generátor zmenšit do podoby jednoho integrovaného obvodu,

jedinou potřebnou externí součástkou je krystal nebo krystalový oscilátor. Neceločíselná část násobiče frekvence umožňuje krok po 2^{-20} referenční frekvenci, je tedy možné měnit podíl frekvencí hodinových signálů s krokem menším než 1 ppm. Při rozdílu frekvencí 1 ppm je počet vzorkovaných bodů celkem 1 000 000, což je počet bodů, který je prakticky nedosažitelný se zpožďovacími linkami.

4.1 Obvodové řešení vzorkovače

Pro měření je potřeba vzorkovač s velkou šírkou pásma, nezbytný je i malý aperturový čas. Historicky se pro tyto účely používaly diodové vzorkovače [Tek68], [Tek85], příklad takového zapojení na obr. 4.2. V dnešní době existují již dostatečně rychlé track-and-hold zesilovače [MGD⁺15], tedy zesilovače, které je možné řízeně zastavit, přičemž na jejich výstupu zůstane napětí, které se tam nacházelo v okamžiku vypnutí zesilovače. Mezní kmitočet běžně prodávaných typů se pohybuje v současné době okolo 8 GHz. Bohužel jsou oproti diodovým vzorkovačům velice nákladné.



Obrázek 4.2: Praktické zapojení vzorkovacího můstku do 1 GHz, převzato z [Hou00].

Diodové vzorkovače se používaly již v prvních digitálních osciloskopech a reflektometrech, protože jejich šířka použitelného frekvenčního pásma je omezena téměř výhradně sériovým dynamickým odporem diodového vzorkovače, velikostí vzorkovacího kondenzátoru a aperturovým časem. Aperturový čas je doba, po kterou trvá rozepnout vzorkovač, závisí zejména na kapacitě diody (bariérové i difuzní) a zapojení budiče, který diody rozepíná. Pro toto použití jsou zejména vhodné Schottkyho diody kvůli malé paralelní kapacitě a možnosti velice rychle diody rozepnout. Speciálně pro použití ve vzorkovačích se

4. Vzorkování odraženého signálu

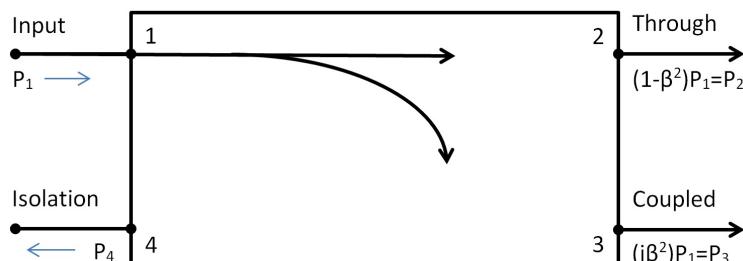
vyrábí přesné vyvážené diodové čtveřice [Ava18], které umožňují silně potlačit průnik vzorkovacího buzení do vzorkovaného signálu, což umožňuje použití velmi malých vzorkovacích kondenzátorů, a tedy velkou šířku užitečného frekvenčního pásma takového vzorkovače.

Kapitola 5

Separace budicího a odraženého signálu

Pro potřeby zpracování změřených dat je nezbytné separovat budicí signál od jeho odrazů. Takou separaci je možné provádět buď hardwarově v době měření nebo až během zpracování změřených dat. Cílem je dosáhnout toho, aby byly tyto dva signály zcela oddělené (či oddělitelné při zpracování). Možné metody separace:

■ Směrová odbočnice

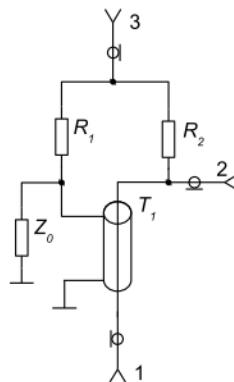


Obrázek 5.1: Směrová odbočnice, převzato z [Tut14].

Pomocí tradičních odbočnic jako na obr. 5.1 je možné provádět separaci s velkou izolací nechtěného signálu, ovšem nesplňují požadavek na šířku zpracovávaného pásma [Tut14]. Problematická je také skutečnost, že s rostoucí šírkou použitelného pásma odbočnice obvykle klesá směrovost odbočnice. Dochází tedy pouze k částečné separaci, další separační krok by byl nezbytný během zpracování naměřených dat.

■ Odporový můstek

Pomocí odpornových můstků je možné provádět separaci signálů s velmi velkou šírkou pásma, např. v [DM15] a obr. 5.2 uveden můstek pro pásmo 300 kHz–13,5 GHz. Opět je však separace budicího pulzu a odezvy pouze částečná, neboť tento můstek má konečnou směrovost.



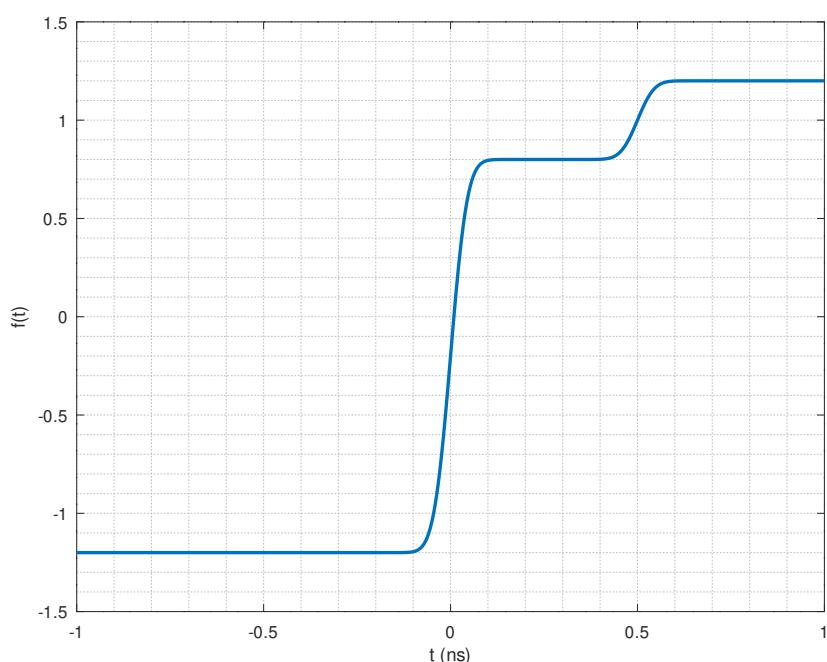
Obrázek 5.2: Odporový směrový můstek, převzato z [DM15].

■ Časové oddělení

Pokud má budicí signál tu vlastnost, že má omezenou délku, po kterou se mění a mimo ni je konstantní (vybraný jednotkový skok tuto vlastnost splňuje), je možné jej od odrazů separovat tak, že je časově posunut vůči odezvě systému. Toho je možné dosáhnout například použitím dokonalého vedení bez odrazů, které se zapojí mezi bod měření a měřený systém. Jeho délka musí být minimálně taková, aby se nemohla nikdy překrývat nekonstantní část budicího signálu s odrazy. Pokud je v naměřených datech známá poloha budicího pulzu (nebo je-li možné jej spolehlivě identifikovat), je možné naměřená data rozdělit na část buzení a část odpovědi měřeného systému. První část pak může sloužit ke korekci frekvenční charakteristiky změřené odezvy systému a odhadu šumového spektra. Známe-li i přesnou délku prodlužovacího vedení (hrubě z návrhu zařízení, přesně pomocí kalibrace), je možné provést kalibraci měřící roviny. Při použití této metody separace stačí vzorkování pouze jednoho průběhu, snižuje tedy počet potřebných vzorkovačů ze dvou (nebo více) na jeden. Z toho také vyplývá, že měřená data nejsou zatížena chybou, která by mohla vzniknout vzhledem k rozdílným vlastnostem jednotlivých vzorkovačů.

Na obrázku 5.3 je znázorněna odezva na chybovou funkci pro 50Ω zakončené 75Ω terminátorem. Buzení se nachází v čase $t = 0\text{ ns}$, odezva v čase $t = 0,5\text{ ns}$. Průběh budicí funkce je předem známý, nekonstantní část průběhu se nepřekrývá s odezvou, je tedy možné je v časové oblasti $t \in (0\text{ ns}; 0,5\text{ ns})$ rozdělit na dva samostatné průběhy.

Pro vybraný budicí signál (jednotkový skok) je tedy možné provést separaci od odrazů zpožďovacím vedením a vhodným rozdělením naměřených dat na dvě části. Toto řešení se jeví jako obvodově i výpočetně nejjednodušší z uvažovaných metod separace.



Obrázek 5.3: Časově oddělitelná odezva na jednotkový skok.

Kapitola 6

Rozšíření dynamického rozsahu, potlačování šumu a rušení

Pro co nejpřesnější měření je nezbytné dosáhnout co největšího SNR (signal to noise ratio). Prvním limitujícím faktorem je dynamický rozsah ADC. V případě měření v reálném čase by bylo možné použít nanejvýš osmibitové převodníky, které mají dynamiku přibližně 48 dB podle vztahu 6.1.

$$DR_n = 20 \log (2^n - 1) \quad (6.1)$$

Pro nižší rychlosti jsou dostupné již ADC s vyšší přesností, někdy již integrované přímo do mikrokontrolérů. Běžně se integrují převodníky až do $1 \text{ MSa} \cdot \text{s}^{-1}$ při rozlišení 12 bitů, tedy s dynamickým rozsahem přibližně

$$DR_{12} \doteq 72 \text{ dB} \quad (6.2)$$

Pro aplikace ve zvukové technice jsou pak dostupné šestnáctibitové až dvacetičtyřbitové převodníky (obvykle do $96 \text{ kSa} \cdot \text{s}^{-1}$) s dynamikou od

$$DR_{16} \doteq 96 \text{ dB} \quad (6.3)$$

až do

$$DR_{24} \doteq 144 \text{ dB} \quad (6.4)$$

Druhý údaj je však pouze teoretický, převodníky sice nabízejí tento počet bitů, ovšem jejich vlastní šum zpravidla omezuje použitelný rozsah na méně než 100 dB. Přesné 24 bit převodníky, které mají skutečně dynamický rozsah odpovídající počtu bitů, vzorkují zpravidla nanejvýš na desítkách Hz. Takové rychlosti jsou však pro použití v reflektometru příliš pomalé, neboť změření odezvy systému by bylo velice zdlouhavé.

Vzhledem k rychlosti se zdají být použitelné nanejvýš 12 bitové–16 bitové převodníky. Existují ovšem metody rozšíření dynamického rozsahu, zpravidla spoléhající na zkreslení měřených dat nelineární funkcí, která umožní navzorkovaná data inverzní funkcí převést zpět na původní signál, přičemž ale nedojde ke ztrátě přesnosti, nýbrž k jejímu zlepšení v určité části převodní

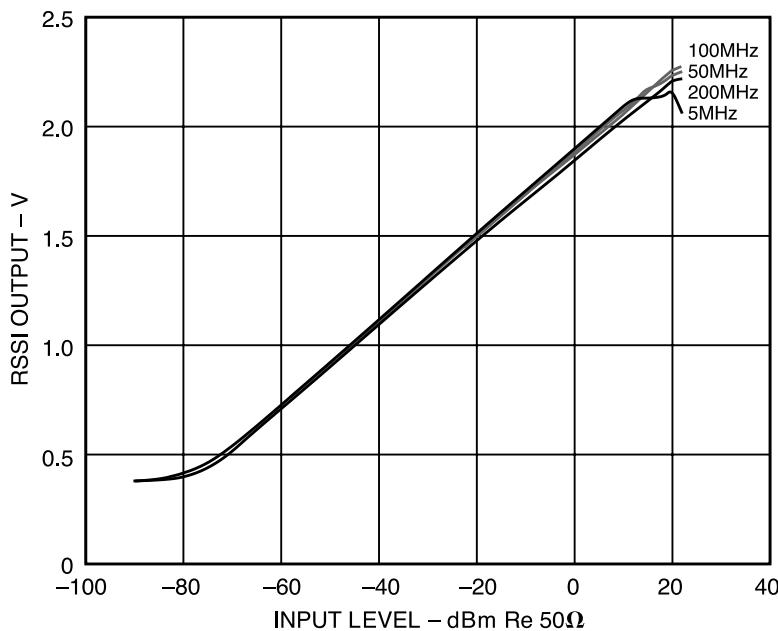
6. Rozšíření dynamického rozsahu, potlačování šumu a rušení

charakteristiky. Pro účely telefonie se v minulosti používaly například komprese definované ve standardu G.711 od ITU-T. Tyto komprese umožňovaly komprimovat logaritmicky enkódovaná data z 14 bitů na 8, přičemž uživatel po dekomprezii pozoroval výrazně menší zkreslení, než k jakému by došlo, pokud by bylo použita přímo osmibitová kvantizace.

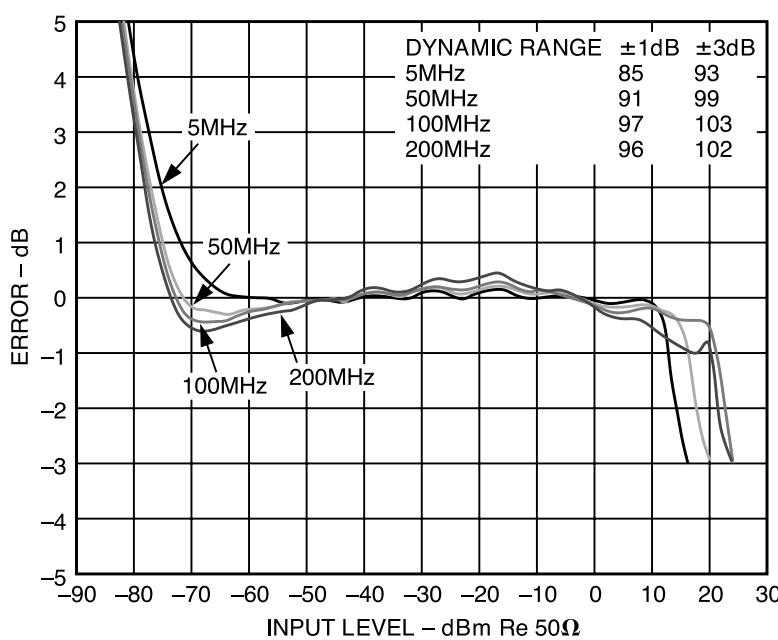
Pro účely měření vysokofrekvenčních signálů se vyrábí logaritmické detektory s rozsahem až 100 dB [Ana99] 6.1. Pro nízké frekvence poskytuje např. detektor AD8309 85 dB dynamického rozsahu při toleranci ± 1 dB, tolerance je zakreslena v grafu 6.2. Logaritmus je prostá funkce, je tedy možné spočítat její inverzní funkci. Podle 6.1 odpovídá vstupnímu rozsahu -70 dBm– 10 dBm výstupní rozsah o velikosti 1,5 V. Při uvažování převodníku s referencí 3,3 V a rozlišení 12 bitů odpovídá nejmenší měřitelný rozdíl napětí převodníkem 0,8 mV, což s detektorem odpovídá vstupnímu rozlišení přibližně 0,043 dB. Kombinací takového detektoru s dvanáctibitovým převodníkem a proložením dat získaných z lineárního a logaritmického měření je možné vytvořit převodník, který se přesností blíží rychlému šestnáctibitovému převodníku.

Pro potlačení šumu v měřeném průběhu je možné použít velké převzorkování signálu a aplikovat na tato data filtr pro potlačení šumu mimo užitečné pásmo. Dále je možné měřený průběh opakovat měřit a statisticky zpracovávat (bud jednoduchým průměrem nebo např. Kalmanovými filtry).

Použitím měření v ekvivalentním čase je také možné redukovat rušení z okolí za předpokladu, že žádný násobek tohoto rušivého signálu není přesně roven vzorkovacímu kmitočtu. Pak se toto rušení projeví jako šum, který je možné odstranit či alespoň potlačit metodami zmíněnými v předchozím odstavci. V opačném případě je možné rušení potlačit pouze tak, že se provede měření s jinou vzorkovací frekvencí.



Obrázek 6.1: Převodní funkce logaritmického detektoru AD8309 [Ana99]



Obrázek 6.2: Chyba převodní funkce logaritmického detektoru AD8309 [Ana99]

Kapitola 7

Navržené blokové zapojení reflektometru

V předchozích kapitolách byly vysvětleny technologie, které byly uvažovány pro návrh architektury jednoduchého reflektometru a následně byly z nich vybrány ty nejvhodnější nebo nejjednodušší na implementaci. Pro jednotlivé části reflektometru tedy budou použity tyto stavební bloky:

■ Buzení

Pro buzení bude použito buzení approximovaným jednotkovým skokem pomocí budiče technologie CML, kterým je možné dosáhnout approximace s náběžnou hranou o délce kratší než 100 ps, typicky okolo 60 ps, tedy s užitečnou šírkou pásma v jednotkách GHz. Výstup je dobře přizpůsoben pro použití v $50\ \Omega$ systémů.

■ Separace budicího a odraženého signálu

Pro separaci buzení od odezvy systému bude použito prodlužovací vedení jako metoda pro dosažení časového posunu. Samotná separace bude probíhat až z navzorkovaných dat během zpracování.

■ Vzorkování

Data budou sbírána pomocí postupného vzorkování v ekvivalentním čase pomocí vyvážených diodových můstků. Touto metodou je možné vzorkovat měřený signál pomocí pomalých převodníků s větším dynamickým rozsahem a přesností, je také možné potlačit ruchy z okolí. Byla navržena metoda pro měření s dynamickým rozsahem nejméně 80 dB.

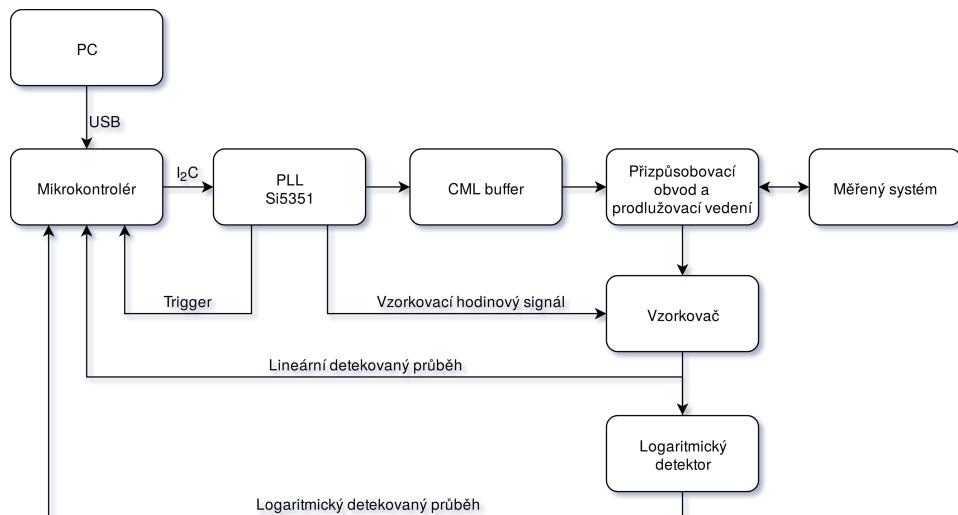
■ Generování signálů pro řízení reflektometru

Pro řízení jednotlivých částí reflektometru bude použita PLL Si5351, která disponuje 8 výstupy, které je možné konfigurovat jako diferenciální výstupy. Jednotlivé výstupy mohou mít neceločíselné vzájemné poměry frekvencí (krok nastavení je menší než 1 ppm), je možné dosáhnout vzorkování s krokem menším než 100 ps, tedy ekvivalentní vzorkovací frekvence větší než $10\text{ GSa}\cdot\text{s}^{-1}$. Díky proudovým výstupům je možné ji přímo propojit jak se vstupy CML logických prvků, tak ji použít pro spínání diodových vzorkovačů. Je možné i vygenerovat synchronizační

7. Navržené blokové zapojení reflektometru

hodinový signál pro mikrokontrolér, aby se provádělo vzorkování v přesně stanovený čas.

Z těchto jednotlivých prvků je tedy již možné navrhnout základní blokové zapojení navrhované architektury.



Obrázek 7.1: Základní blokové schéma navržené architektury reflektometru.

Kapitola 8

Princip zapojení

8.1 Základní princip zapojení

Zapojení se skládá z generátoru impulsů, vzorkovacích obvodů a řídicího fázového závěsu, který tyto dvě části synchronizuje. Generátor impulzů se používá pro tvorbu budicího signálu, který je zaveden do měřeného systému. Pomocí vzorkovacího můstku se pak provádí měření odezvy měřeného systému. Fázový závěs časuje spouštění generátoru a vzorkovače asynchronně tak, aby se postupně spouštěcí událost obou části vzájemně posouvala. Tím dochází k tomu, že každý vzorek odpovídá jinému bodu měřené odezvy. Zařízení tedy pracuje v režimu měření v ekvivalentním čase. To znamená, že měřená odezva není změřena v reálném čase, ale je pomalu sbírána. V navrženém zapojení dojde při každé periodě budicího signálu ke změření jednoho vzorku odezvy systému.

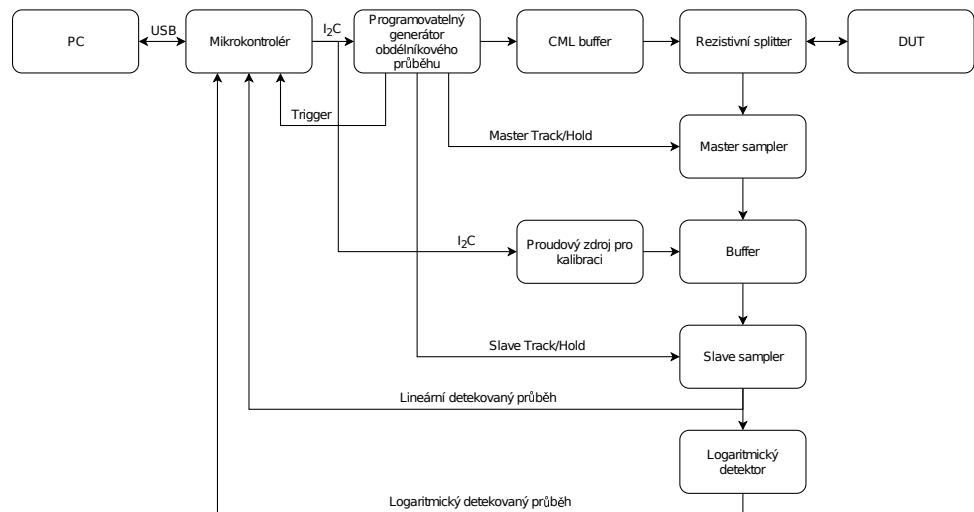
8.2 Blokové zapojení

Podrobnější blokové zapojení reflektometru je znázorněno na obrázku 8.1. V dalších částech této kapitoly jsou jenotlivé bloky popsány do hloubky.

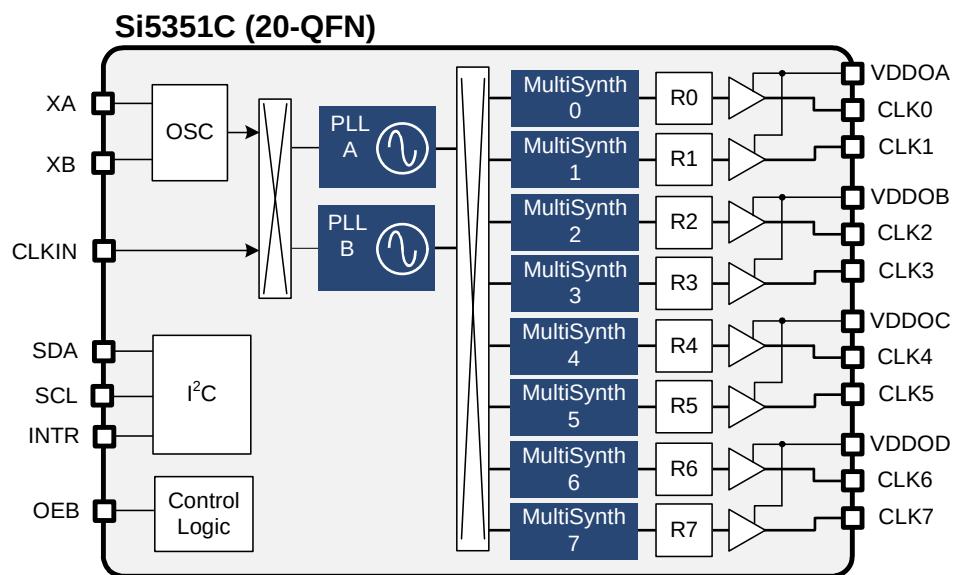
8.3 Generování potřebných hodinových signálů

Hlavním prvkem celého zapojení je vícekanálový digitální fázový závěs, který je postaven na obvodu Si5351C-B [Sil18]. Tento obvod obsahuje krytalový oscilátor, na nějž jsou zavěšeny dva interní oscilátory VCO. Vnitřní blokové schéma je možné vidět na obrázku 8.2.

Frekvenci těchto oscilátorů je možné nezávisle nastavit. Jejich frekvence f_{VCO} může být neceločíselným násobkem frekvence krytalového oscilátoru



Obrázek 8.1: Blokové zapojení reflektometru.



Obrázek 8.2: Vnitřní blokové zapojení obvodu Si5351, převzato z [Sil18].

f_{XTAL} .

$$f_{\text{VCO}} = f_{\text{XTAL}} \left(a + \frac{b}{c} \right) \quad (8.1)$$

Koeficient a může nabývat hodnot $\langle 15, 90 \rangle$. V neceločíselném režimu může koeficient c nabývat hodnot $\langle 0, 1048575 \rangle$, koeficient b pak $\langle 0, c \rangle$. Je tedy možné nastavit frekvenci oscilátorů tak, že se liší o méně než 1 ppm. Při použití těchto dvou frekvencí jako časovacích signálů pro buzení a vzorkování je tedy možné odebírat až 1048576 vzorků. Dochází totiž k tomu, že s každou periodou se postupně hrany těchto obdélníkových signálů vůči sobě časově posunou o fixní časový krok. Tento krok je možné spočítat z nastavených frekvencí oscilátorů.

$$\begin{aligned} f_{\text{VCO1}} &= f_{\text{XTAL}} \left(a_1 + \frac{b_1}{c_1} \right) \\ f_{\text{VCO2}} &= f_{\text{XTAL}} \left(a_2 + \frac{b_2}{c_2} \right) \end{aligned} \quad (8.2)$$

Za těmito oscilátory ještě následují děličky. Ty také umožňují neceločíselné dělení, které je ovšem nevýhodné, protože může zvyšovat fázové chvění výstupního signálu. Proto jsou použity pouze v celočíselném režimu. Děličky jsou použity kvůli omezenému vzorkovacímu kmitočtu použitého ADC. Výsledkem jsou tedy dvě frekvence f_{OUT1} a f_{OUT2} . Označíme-li společný dělicí poměr d a za předpokladu, že $a_1 = a_2 = a$, $c_1 = c_2 = c$ a $b_2 = 0$:

$$\begin{aligned} f_{\text{OUT1}} &= \frac{f_{\text{VCO1}}}{d} = f_{\text{XTAL}} \left(\frac{a + \frac{b_1}{c}}{d} \right) \\ f_{\text{OUT2}} &= \frac{f_{\text{VCO2}}}{d} = f_{\text{XTAL}} \left(\frac{a}{d} \right) \end{aligned} \quad (8.3)$$

Pak se během jedné periody oscilátory vůči sobě posunou o čas T_{SHIFT} :

$$\begin{aligned} T_{\text{SHIFT}} &= T_{\text{OUT2}} - T_{\text{OUT1}} = \frac{1}{f_{\text{OUT2}}} - \frac{1}{f_{\text{OUT1}}} \\ T_{\text{SHIFT}} &= \frac{d}{f_{\text{XTAL}}} \left(\frac{1}{a} - \frac{1}{a + \frac{b_1}{c}} \right) = \frac{d}{af_{\text{XTAL}}} \left(\frac{1}{1 + a \frac{c}{b_1}} \right) \end{aligned} \quad (8.4)$$

Pro minimalizaci fázového chvění je podle [Sil18] a [Sil15] vhodné preferovat celočíselné násobení i dělení, je-li to možné. Dále může fázové chvění zmenšit i použití sudých násobitelů a dělitelů. V navrženém zapojení je tedy fázový závěs nastaven takto:

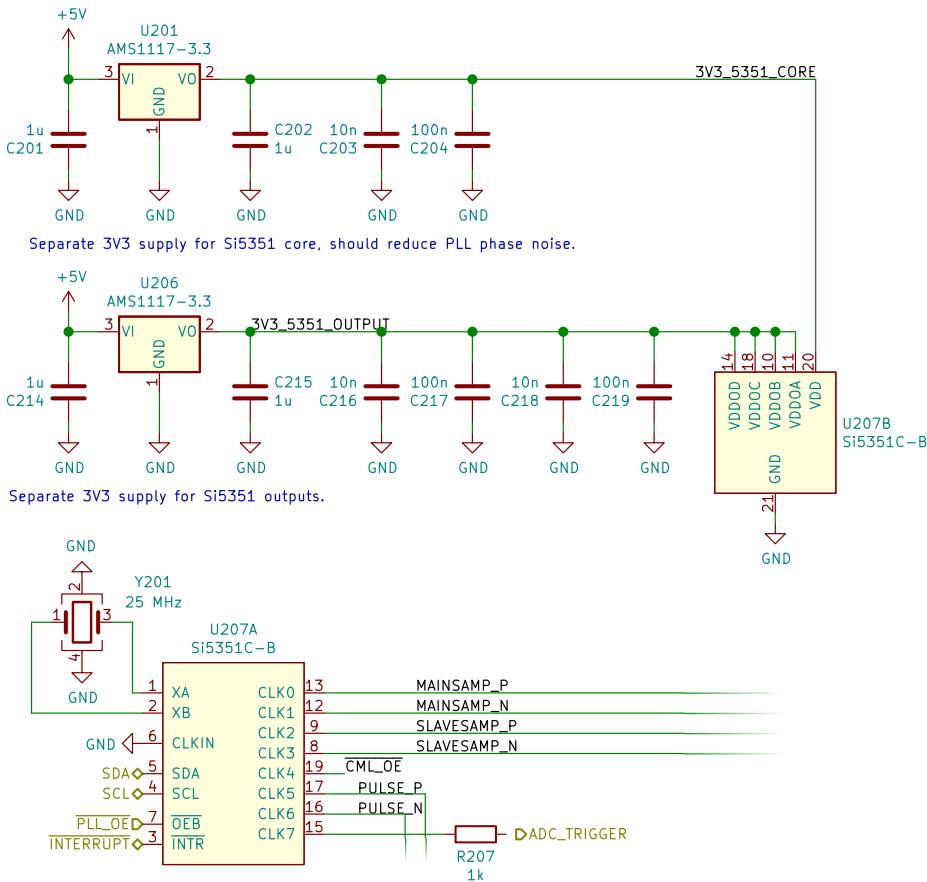
$$\begin{aligned}
f_{\text{XTAL}} &= 25 \text{ MHz} \\
a &= 24 \quad b_1 = 24/8 = 3 \\
c &= 500000/8 = 62500 \quad d = 128 \cdot 46 = 5888 \\
f_{\text{OUT1}} &\doteq 101\,902 \text{ kHz} \doteq f_{\text{OUT2}} \\
T_{\text{SHIFT}} &= \frac{46 \cdot 128}{24 \cdot 25000000} \left(\frac{1}{1 + 24 \cdot \frac{500000}{24}} \right) \doteq 19,627 \text{ ps}
\end{aligned} \tag{8.5}$$

Podobný princip měření pomocí dvou oscilátorů o podobné frekvenci se již v literatuře objevil, avšak zatím nebyl implementován přímo pomocí fázového závěsu. V [DJJ03] byly použity dva nezávislé oscilátory. Toto řešení je sice jednodušší, avšak není možné zajistit, jak velký bude časový krok měření. Vzhledem ke skutečnosti, že oscilátory jsou závislé na teplotě a dalších vnějších vlivech, není možné zajistit ani dlouhodobou stabilitu. Při použití dvojitého fázového závěsu s neceločíselným násobitelem však je možné tuto dlouhodobou stabilitu zajistit. Krok měření je pak závislý pouze na frekvenci jediného krystalového oscilátoru. Při použití TCXO může být tato stabilita velmi dobrá, na úrovni jednotek ppm.

Další podobný způsob časování vzorkování je použit v [TKF⁺13], kde je využito FPGA jako DDS. Výstup z této DDS je filtrován dolní propustí a následně zaveden do komparátoru, rímž je získáván obdélníkový řídicí signál. Řízení vzájemné polohy budicího pulzu a vzorkování je pak dosaženo nastavováním fáze sinusového signálu, který je generován DDS. Tento systém umožňuje krok vzorkování v jednotkách pikosekund. Je tedy podobný vlastnostmi konstrukci popsane v této práci. Něvýhodou je však to, že autoři se příliš nezabývali generátorem impulzů, náběžná hrana použitého generátoru činí přibližně 2 ns. Důvod, proč tak autoři učinili, je možná omezení vyplývající ze zvoleného způsobu vzorkování pomocí komparátoru a digitálního integrátoru.

Zapojení hodinového generátoru s fázovým závěsem Si5351 je zobrazeno na 8.3. Symbol obvodu je rozdelený na dvě části, U207A a U207B. Kromě samotného obvodu Si5351 je potřeba pouze referenční krystal a napájecí obvody. Napájení je rozděleno na dvě domény. První je jádro fázového závěsu, které napájí interní logické obvody a VCO. Druhá napájí výstupní budiče. Toto rozdělení by mělo omezit fázový šum generovaných hodinových signálů způsobený rušením na napájení VCO [Sil15]. Pro krystalový oscilátor není potřeba používat zatěžovací kondenzátory, jsou obsaženy uvnitř obvodu Si5351, je možné je nastavit v rozsahu 4 pF–10 pF.

Výstupní budiče obvodu Si5351 jsou slučitelné jak s CMOS obvody a jejich modernějšími variantami, tak i s obvody rodin TTL, ECL, CML, LVDS a podobnými. Budiče jsou proudové, proud je možné nastavit ve čtyřech krocích v rozsahu 2 mA–8 mA [Sil18]. Tohoto faktu je využito v zapojení, 4 výstupy jsou použity přímo pro proudové buzení vzorkovacích můsteků, 2 výstupy pro



Obrázek 8.3: Zapojení hodinového generátoru Si5351.

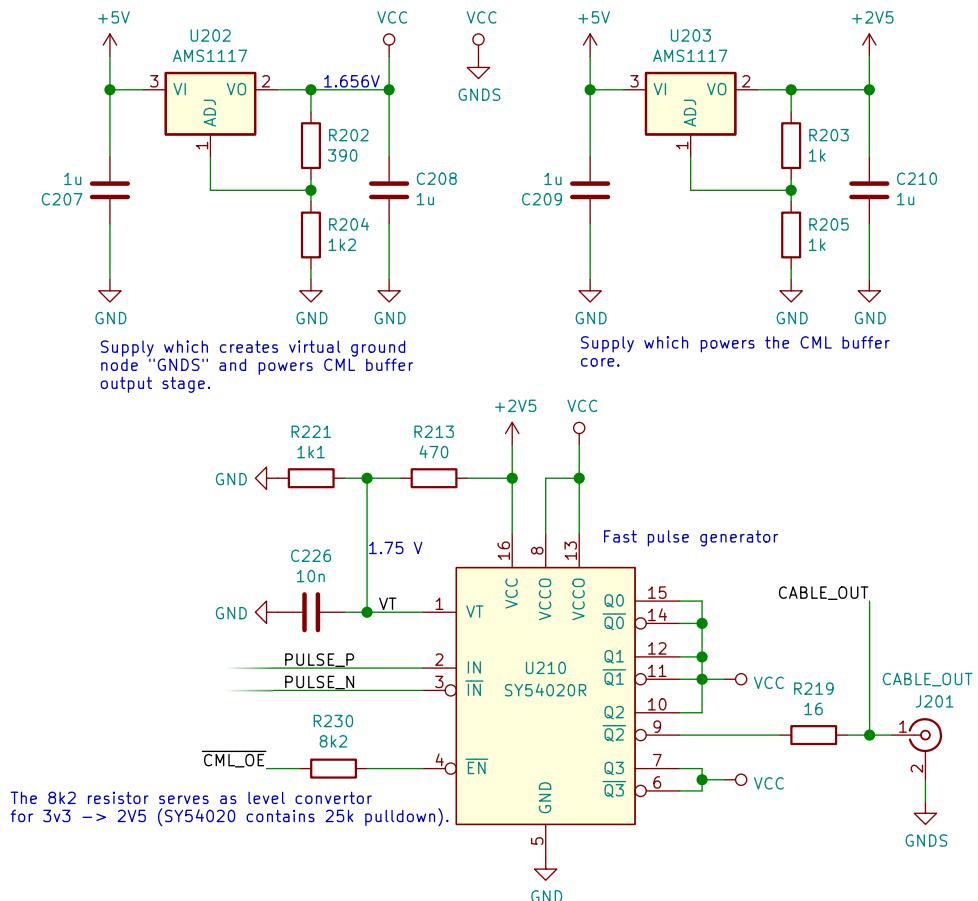
buzení CML bufferu, jeden výstup pro synchronizaci vzorkování použitého mikrokontroléru a jeden výstup pro řízení stavu CML bufferu.

Dle katalogových údajů by tento fázový závěs měl typicky dosahovat mezivrcholového fázového šumu 70 ps, maximálně 155 ps. Dle výrobce by mělo jít o parametry v „nejhorším možném případě v reálné aplikaci ... skutečné vlastnosti mohou být výrazně lepší“ [Sil18]. Bohužel není uvedeno, jak se tento parametr mění v závislosti na nastavení násobicích a dělicích sekcí. Není uveden ani histogram šumu, jeho frekvenční spektrum, ani efektivní hodnota. Spektrum fázového šumu je možné najít v [JMN14], bohužel se nejedná o ověřený zdroj.

8.4 Tvorba budicího pulzu

Pro tvorbu budicích pulzů byl vybrán obvod SY54020, který je původně určen jako CML buffer. Logické obvody CML používají logické úrovně referencované vůči kladnému pólmu napájení, výstupy i vstupy těchto obvodů jsou přizpůsobené impedanci $50\ \Omega$. Podle katalogových údajů [Mic09] by měla

výstupní impedance ležet v rozsahu 45Ω – 55Ω . Hlavní důvod pro použití tohoto bufferu je vysoká rychlosť, dle katalogových údajů by měla délka náběžných a sestupných hran spadat do rozsahu 35 ps–100 ps, typicky 60 ps. Tento údaj je udáván pro body, kde prochází náběžná hrana 20 % a 80 % mezi původním a konečným napětím. U obvodu Si5351 by podle katalogových údajů měl tento parametr být typicky 1 ns, maximálně 1,5 ns. Použitím obvodu SY54020 by tedy mělo být možné zkrátit náběžné hrany o 90 %–98 % oproti přímému použití výstupu z obvodu Si5351 jako zdroje budicích pulzů. Dle katalogových údajů by špičkový aditivní fázové chvění mělo být přibližně 1 ps, tedy přibližně o dva řády lepší, než fázové chvění obvodu Si5351. Použití budiče SY54020 by tedy mělo mít zcela minimální vliv na celkovou úroveň fázového chvění.

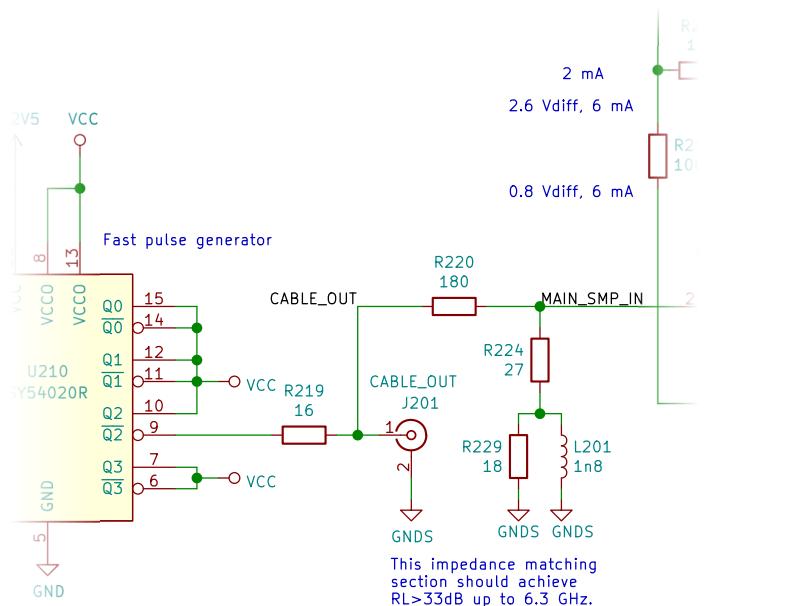


Obrázek 8.4: Zapojení generátoru budicích pulzů

Postatná výhoda obvodu SY54020 spočívá v oddělení napájecích úrovní vstupů a výstupů tohoto obvodu. V zapojení je vstupní část obvodu napájena 3,3 V, výstupní část 1,65 V, tedy přesně polovičním napájecím napětím. Tato napájecí hladina označená jako VCC, a zároveň jako GNDS, je použita jako virtuální analogová země. Všechny následující obvody jsou vztažené k této virtuální zemi. Zapojení generátoru budicích impulzů je na obrázku 8.4.

8.5 Přizpůsobovací obvody a testovací port

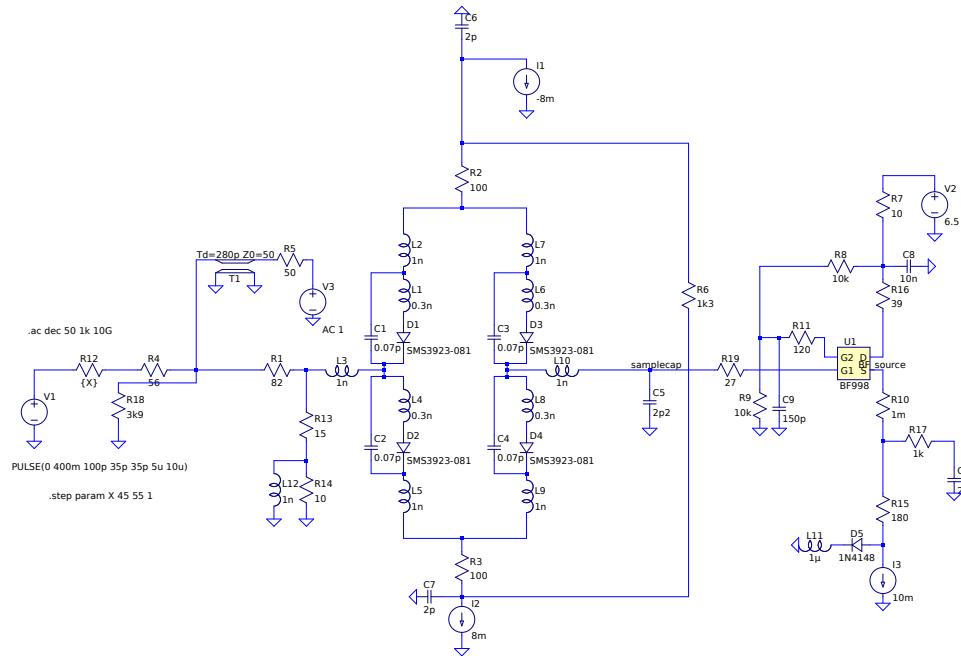
Generátor budicích impulzů z předchozího bodu je nezbytné připojit k měřícímu portu. K tomuto portu však musí být zároveň připojeny vzorkovací obvody. Proto jsou nezbytné přizpůsobovací obvody, které umožňují připojit k testovacímu portu obě tyto části při dodržení vstupní impedance. Jejich zapojení je uvedeno na obrázku 8.5.



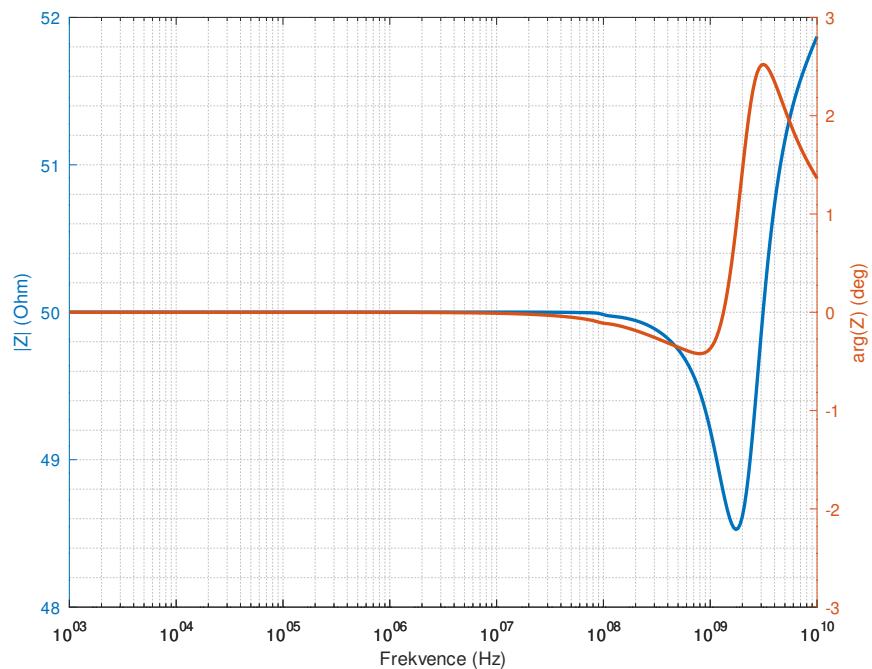
Obrázek 8.5: Schéma přizpůsobovacích obvodů.

Přizpůsobovací obvody jsou navrženy tak, aby bylo dosaženo co nejlepšího impedančního přizpůsobení na testovacím konektoru. Problematická je impedance vzorkovacího můstku, neboť na jeho výstupu je připojen vzorkovací kondenzátor, který způsobuje rezonanci pouzdra vzorkovacího můstku na frekvenci přibližně 1,7 GHz. Vliv této rezonance na vstupní impedance reflektometru je částečně potlačen použitím děliče sestaveného z odporů R220, R224 a R229 a cívky L201 (označení podle obrázku 8.5). Výsledná impedance je zakreslena v grafu 8.7, parametr S_{11} pak v grafu 8.8. Simulace byla provedena bez vední T1, které se nachází na schématu 8.6. Hodnoty použitych součástek v děliči se mezi schématy liší, protože během vývoje zařízení byly použité diodové můstky HSMS-282P vyřazeny z výroby. Jako náhrada byly vybrány diodové můstky SMS3923-081LF. Díky podrobnějšímu SPICE modelu bylo možné do simulace zahrnout i vliv parazitních vlastností pouzdra tohoto můstku, což umožnilo další optimalizaci. Konečné hodnoty použitych součástek se nachází ve schématu použitém v simulaci.

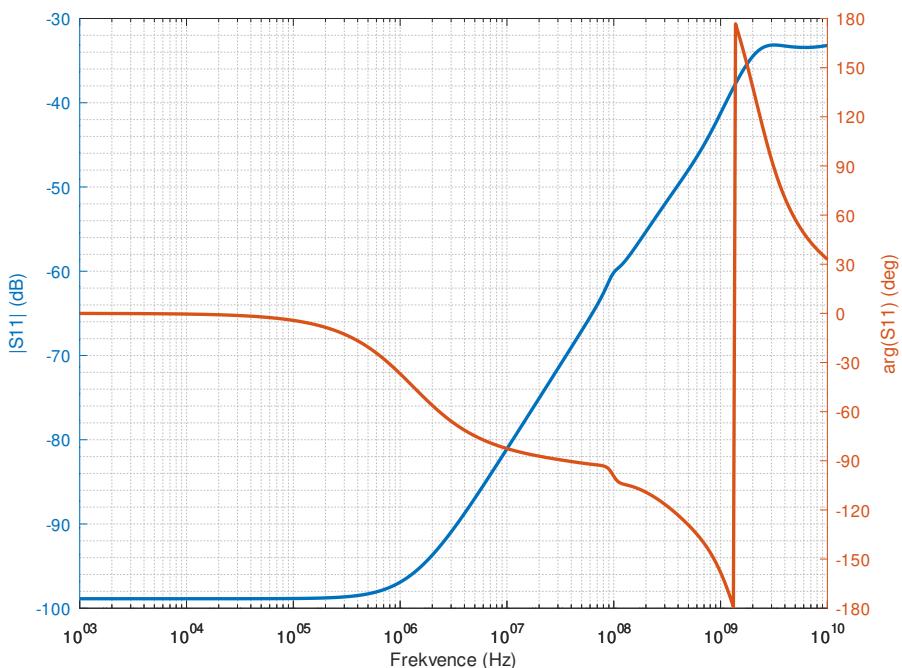
Vstupní impedance byla simulována do 10 GHz. V celém simulovaném



Obrázek 8.6: Schéma použité pro simulaci vstupní impedance v programu LTSpice.



Obrázek 8.7: Vstupní impedance reflektometru.



Obrázek 8.8: Přizpůsobení vstupní impedance reflektometru.

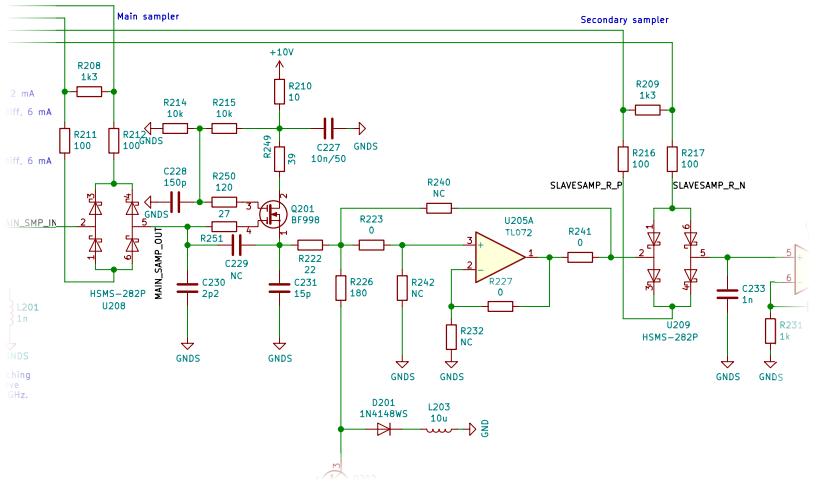
pásmu se vstupní impedance odchyluje od nominálních $50\ \Omega$ o méně než $\pm 2\ \Omega$. Parametr $|S_{11}|$ je vykreslen v grafu 8.8. V celém rozsahu je menší než -33 dB , což odpovídá koeficientu odrazu $\Gamma <= 0.023$. Navržené přizpůsobení by tedy mělo být velmi dobré. Vzhledem k tomu, že konektory obvykle způsobují odraz větší, než je odraz vycházející ze simulace, měl by být klíčovým prvkem pro dosažení malého odrazu na testovacím portu kvalitní konektor a připojovací vedení. Při uvažování tolerance impedance budiče SY54020, která se pohybuje v rozsahu $45\ \Omega$ – $55\ \Omega$, se přizpůsobení zhorší, nicméně v celém rozsahu je lepší než -30 dB .

8.6 Vzorkovací obvody a oddělovací zesilovač

Vzorkování je v reflektometru prováděno ve třech stupních. První stupeň je tvořený diodovým můstekem U208 (na obrázku 8.9) a kondenzátorem C230. Druhý stupeň vzorkování je tvořen diodovým můstekem U209 a kondenzátorem C233. Třetí stupeň probíhá uvnitř mikrokontroléru v ADC.

První vzorkovací stupeň je připojen k obvodu Si5351, který proudově napájí vzorkovací můstek. Proud nastavený na budičích tohoto obvodu je 8 mA . V době, kdy vzorkovač sleduje vstupní signál, jsou diody sepnuty v propustné oblasti, můstek se pak chová přibližně jako rezistor o odporu jednotek Ω zapojený mezi vstupem a vzorkovacím kondenzátorem. V okamžiku, kdy má být odebrán vzorek měřeného napětí, se obrátí směr proudu tekoucí skrz můstek,

čímž se můstek rozepne. Po rozepnutí má můstek charakter kondenzátoru o kapacitě desetin pikofaradu. Aby můstek co nejméně ovlivňoval vstupní impedanci reflektometru, je připojen přes přizpůsobovací obvody. Kondenzátor C230 musí mít co nejmenší kapacitu, aby příliš kapacitně nezatěžoval vzorkovací můstek. Při použití většího kondenzátoru klesá šířka propustného pásma vzorkovače a zvětšuje se vliv vzorkovače na vstupní impedanci reflektometru. Pro potlačení kapacitního charakteru vzorkovače je v přizpůsobovacím obvodu použita kombinace R229 a L201, které částečně na vysokých frekvencích stáčí impedanci zpět k reálným hodnotám. Při použití příliš malého kondenzátoru je problematická parazitní kapacita diodového můstku v rozepnutém stavu, měřený signál pak výrazně „prosakuje“ do navzorkovaného signálu i v okamžiku, kdy je diodový můstek rozepnutý.



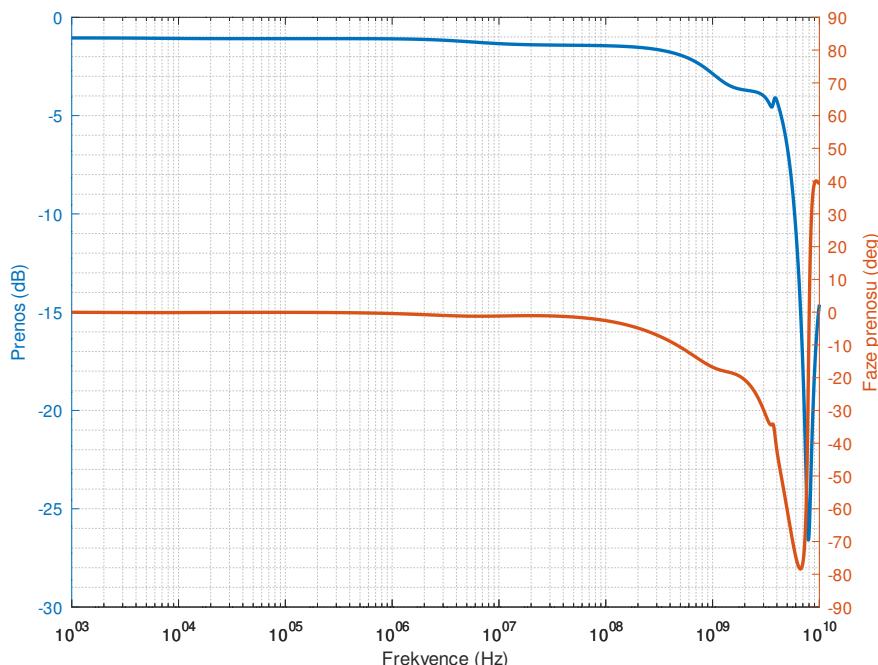
Obrázek 8.9: Zapojení vzorkovacích obvodů.

Vzhledem k velice malé kapacitě vzorkovacího kondenzátoru je nezbytné, aby obvody připojené k němu měly minimální vstupní proud. To by bylo možné zajistit přímo unipolárním operačním zesilovačem U205, avšak má velkou vstupní kapacitu, přibližně 27 pF [Hou00]. Proto je použit oddělovací zesilovač s unipolárním dvouhradlovým tranzistorem BF998 s malou kapacitou hradla. Vstupní impedance oddělovacího zesilovače je přibližně do 900 MHz takřka čistě imaginární, kapacita odpovídající této impedance je přibližně 0,6 pF na 10 MHz a 0,9 pF na 1 GHz. Zesilovač je zapojen jako sledovač signálu s jednotkovým ziskem. V source tranzistoru je zapojen proudový zdroj kvůli minimalizaci zkreslení. Dle simulace by stejnosměrné zkreslení zesilovače mělo být lepší než 0,0005 %, absolutní chyba výstupního napětí je uvedena v grafu 8.12. Rozkmit měřeného napětí je podle simulací 20 mV.

Při návrhu zapojení byly uvažovány i varianty s jinými tranzistory. Bohužel nebyl nalezen žádný tranzistor, který by byl schopen pracovat do vyšších frekvencí a přitom měl nízký vstupní proud hradla. Moderní tranzistory HEMT bohužel zpravidla mají vstupní proud v řádu mikroampérů. Rychlejší

tranzistory typů MOSFET nebo MESFET se vyrábí pouze pro výkonové aplikace. Ke vhodným tranzistorům typu JFET se bohužel dodávají pouze S-parametry a nejsou dostupné parametry pro SPICE modely. Nakonec tedy byl zvolen tranzistor BF998.

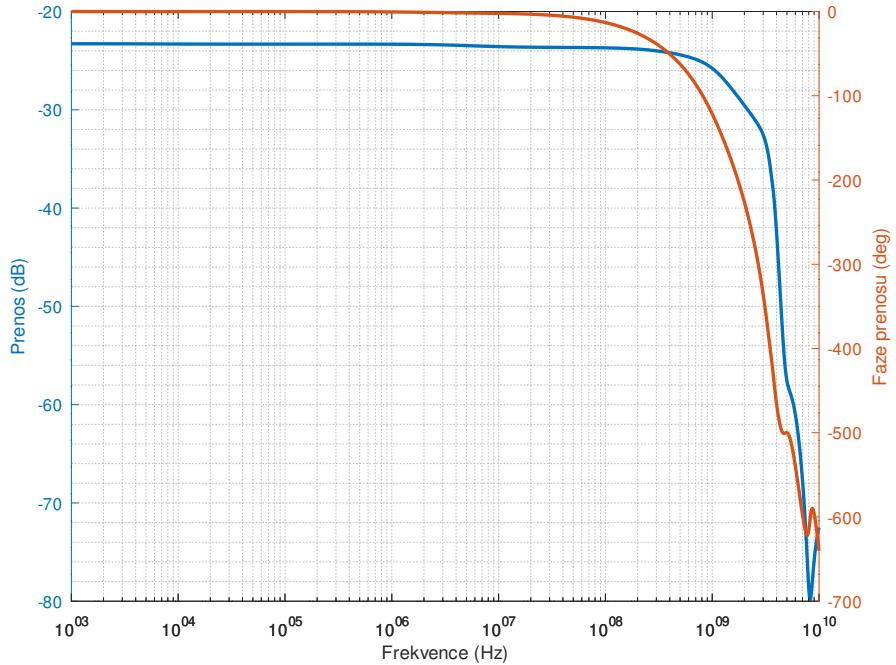
Maximální hodnotu kapacity kondenzátoru C230 určuje i oddělovací zesilovač. Při kapacitě větší než 1,5 pF se oddělovací zesilovač rozkmital, což bylo zjištěno v zapojení během testování. Následně byla tato skutečnost potvrzena simulací a opravena. Proto jsou v zesilovači použity odpory R249, R250 a R251. R251 omezuje kladnou zpětnou vazbu a tlumí rezonanci páru U208 – C230, čímž je zabráněno rozkmitání zesilovače. Odpor R249 nadále zeslabuje tuto kladnou zpětnou vazbu. Odpor R250 zvětšuje vstupní impedanci zesilovače a zvětšuje šířku pásma tohoto oddělovacího stupně. Kondenzátor C231 není v konečném zapojení použit, neboť zmenšoval použitelnou šířku pásma zesilovače a zhoršoval stabilitu zapojení. Přenosová charakteristika oddělovacího zesilovače je uvedena v grafu 8.10. Podle těchto odsimulovaných výsledků by měla být 6dB šířka pásma přibližně 5,9 GHz.



Obrázek 8.10: Přenos oddělovacího zesilovače.

Celková přenosová charakteristika od testovacího portu až k výstupu oddělovacího zesilovače je uvedena v grafu 8.11. 6dB šířka pásma pak činí přibližně 1,93 GHz.

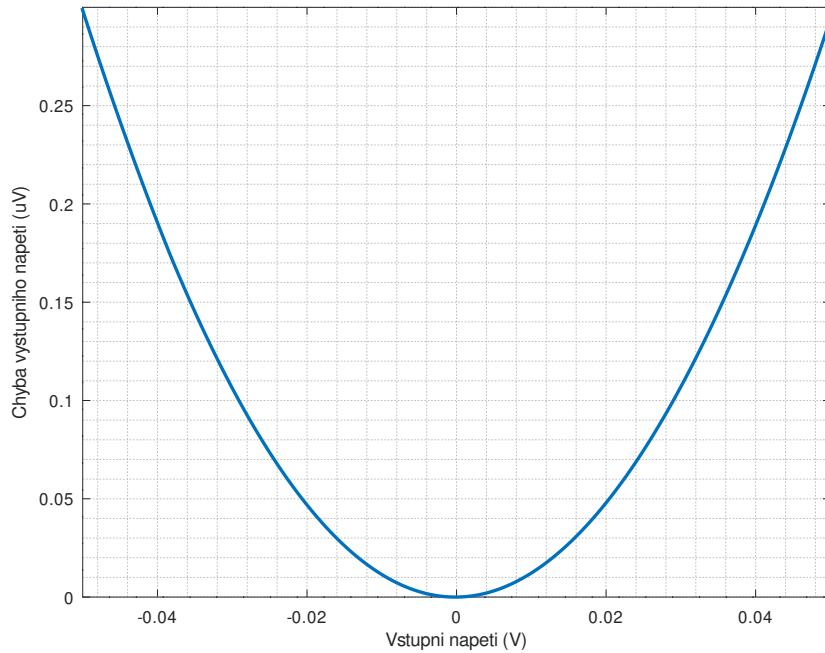
Simulace nebyla provedena s idealizovaným proudovým zdrojem, ale již v zapojení, které je uvedeno na schématu 8.9. Simulovaná data by tak měla lépe odpovídat realitě. Důvod, proč na schématu 8.6 není uvedeno celé zapojení



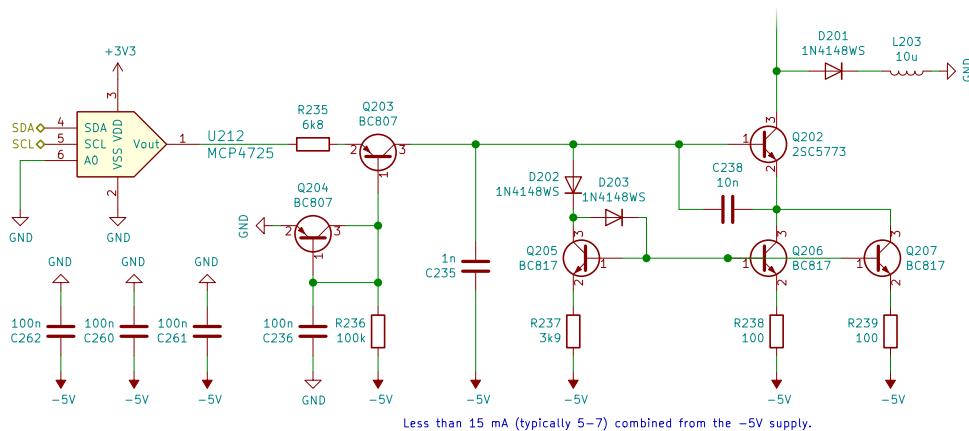
Obrázek 8.11: Přenos celého systému přizpůsobení-vzorkovač-zesilovač.

proudového zdroje, ale jen idealizovaného zdroje, je časová náročnost výpočtu. Při simulacích vstupní impedance má tato část minimální vliv na výsledky, ale výrazně zpomaluje výpočty, proto byla ze simulací týkajících se vstupní impedance a tranzientních simulací oddělovacího zesilovače vynechána. Celé zapojení proudového zdroje je vidět na schématu 8.13.

Proudový zdroj na schématu 8.13 napájí oddělovací zesilovač. Zdroj je řízen DAC, je možné jej nastavit v rozsahu 0 mA–15,9 mA v 4096 krocích po přibližně 3,88 μ A. Zdroj je určen k autokalibraci reflektometru, umožňuje stejnospěrné posunutí měřeného signálu. Tento autokalibrační proces je nezbytný kvůli výrobním tolerancím a teplotní závislosti unipolárního dvouhradlového tranzistoru BF998. Proudový zdroj je zapojen jako kaskodové proudové zrcadlo. Odpor R235 spolu s tranzistory Q203 a Q204 slouží jako převodník z napětí na proud. Tranzistory Q202, Q205, Q206 a Q207 tvoří proudové zrcadlo. V emitorech tranzistorů jsou zapojeny odpory, čímž se zrcadlo podobá Widlarově proudovému zrcadlu se zesilovacím poměrem přibližně 60. Tranzistor Q202 je vysokofrekvenční typ s $f_T = 6$ GHz při 8 mA a nízkou výstupní kapacitou kolektoru, maximálně $C_{ob} < 1,8$ pF. Pro ochranu tranzistoru Q202 před ladinovým průrazem během zapínání reflektometru a autokalibrace je použita dioda D201, která omezuje napětí kolektor-emitor na tranzistoru Q202 na přibližně 4 V, průrazné napětí tranzistoru je dle katalogových údajů 6 V. Proudový zdroj je navržen tak, že není možné nastavit proud emitorem tranzistoru Q202 větší než 15 mA, přičemž povolený trvalý proud je 50 mA. Tranzistor by tedy měl být kompletně ochráněn před poškozením. Pro potla-



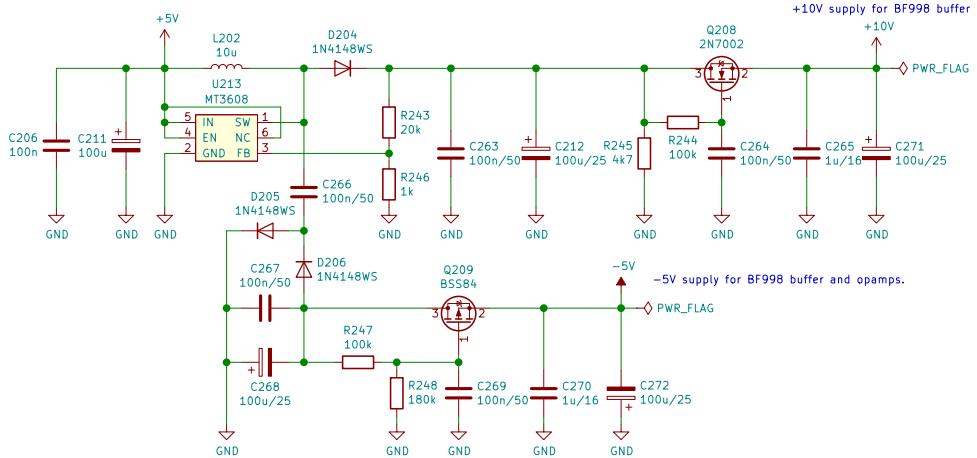
Obrázek 8.12: Absolutní chyba linearity oddělovacího zesilovače.



Obrázek 8.13: Zapojení proudového zdroje.

8. Princip zapojení

čení vlivu kapacity diody D201 na přenos oddělovacího zesilovače na vysokých frekvencích je použita cívka L203.



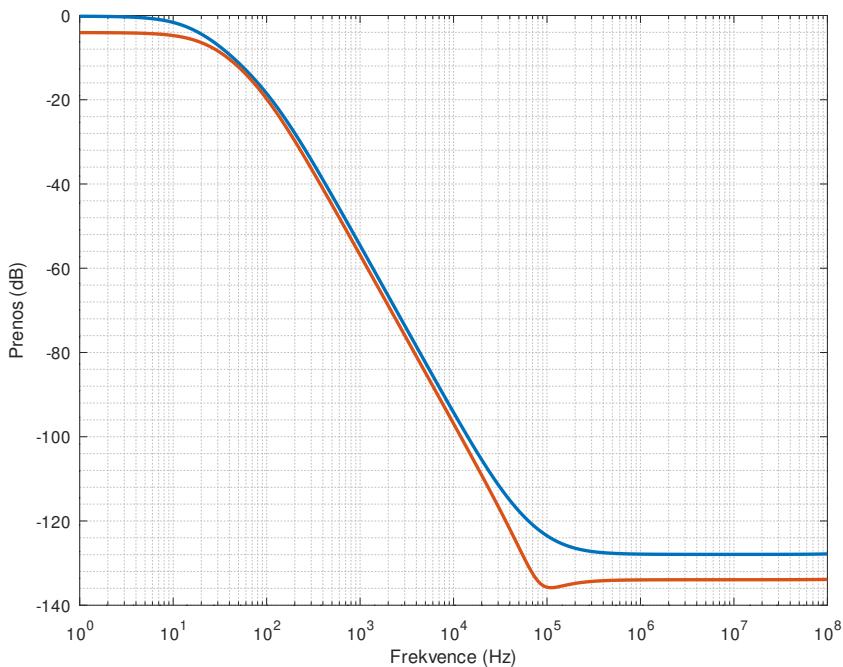
Obrázek 8.14: Zapojení napájecích zdrojů vzorkovacích obvodů.

Napájecí zdroj operačních zesilovačů, proudového zdroje a oddělovacího zesilovače je na schématu 8.14. Zdroj je napájen z 5 V získávaných z USB. Jádrem je spínaný zdroj MT3608 pracující na frekvenci 2 MHz, který je nastaven na napětí 12,6 V. Tato napájecí větev je filtrována aktivním filtrem s tranzistorem Q208. Napájecí hladina 12,6 V je filtrována RC článkem R244-C264. Toto vyfiltrované napětí je zapojeno do gate tranzistoru Q208, který je zapojen jako sledovač. Teoreticky je tak možné zajistit značné potlačení zvlnění napětí na napájecí větvi. Výsledkem je vyfiltrované nestabilizované napětí približně 10 V. Potlačení zvlnění by dle simulace mělo být približně –128 dB na frekvenci 2 MHz, kde pracuje spínaný zdroj. Přenosová charakteristika tohoto aktivního filtru je na grafu 8.15, je vyznačená modře.

Záporná napájecí větev je získávána z téhož zdroje pomocí nábojové pumpy tvořené kondenzátory C266 – C268 a diodami D205 a D206. Výsledné napětí je približně –12 V. Tranzistor Q209 opět tvoří aktivní filtr. Odporovým děličem je nastaveno výstupní napětí približně –5 V. Potlačení zvlnění by dle simulace mělo být približně –134 dB na frekvenci 2 MHz, kde pracuje spínaný zdroj. Přenosová charakteristika tohoto aktivního filtru je na grafu 8.15, je vyznačená oranžově.

Za předpokladu, že simulace odpovídají reálnému chování navržených obvodů, mělo by být zvlnění na napájecích větvích způsobené spínaným zdrojem potlačeno aktivními filtry natolik, že by nemělo být měřitelné a nemělo by nijak ovlivňovat měření.

Za oddělovacím zesilovačem následuje jednotkový sledovač s operačním zesilovačem TL072, který slouží ke snížení výstupní impedance oddělovacího zesilovače. Výstup tohoto zesilovače je opět vzorkován pomocí vzorkovacího můstku U209 do 1 nF kondenzátoru. Oddělovací zesilovač má sice vysokou impedanci, takže téměř nezpůsobuje drift napětí na vzorkovacím kondenzátoru



Obrázek 8.15: Přenosová charakteristika aktivních napájecích filtrů.

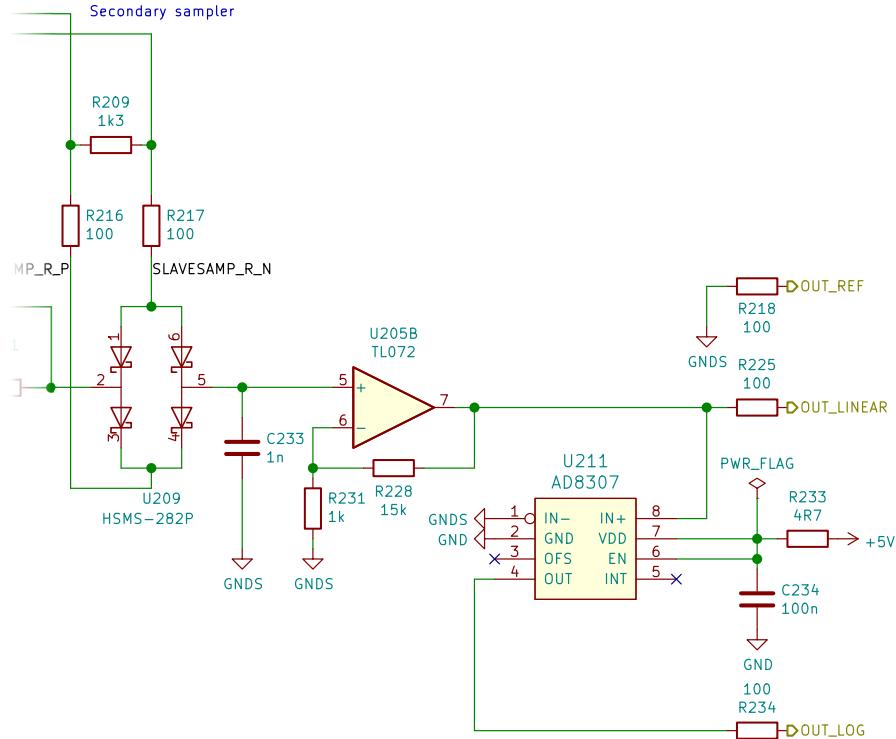
C230, nicméně vzhledem ke svodovému proudu vzorkovacího můstku U208 je tento drift nenulový. Proto těsně před sepnutím můstku U208 se rozepne můstek U209. Vzhledem k tomu, že kapacita kondenzátoru C233 je o 3 řády větší, než kapacita kondenzátoru C230, je i výsledný drift o 3 řády menší. Napětí po tomto sekundárním vzorkování je zesíleno v zesilovači U205 na schématu 8.16.

8.7 Logaritmický detektor

Toto navzorkované napětí je převáděno na logaritmickou podobu pomocí logaritmického detektoru AD8307. Logaritmický detektor byl použit pro rozšíření dynamického rozsahu měření dvanáctibitového ADC. Bohužel, v rámci testování se ukázalo, že šum vzorkovacích obvodů je příliš velký a logaritmický detektor nepřinášel žádné zpřesnění měřených hodnot. Změřená závislost výstupního napětí logaritmického detektoru na kódovém slově DAC je v grafu 8.17, přibližená problematická oblast v grafu 8.18.

8.8 Digitalizace měřeného průběhu

Navzorkovaný průběh je třeba pro zpracování zdigitalizovat. K tomuto účelu je použit interní ADC použitého mikrokontroléru STM32F103. Tento převodník

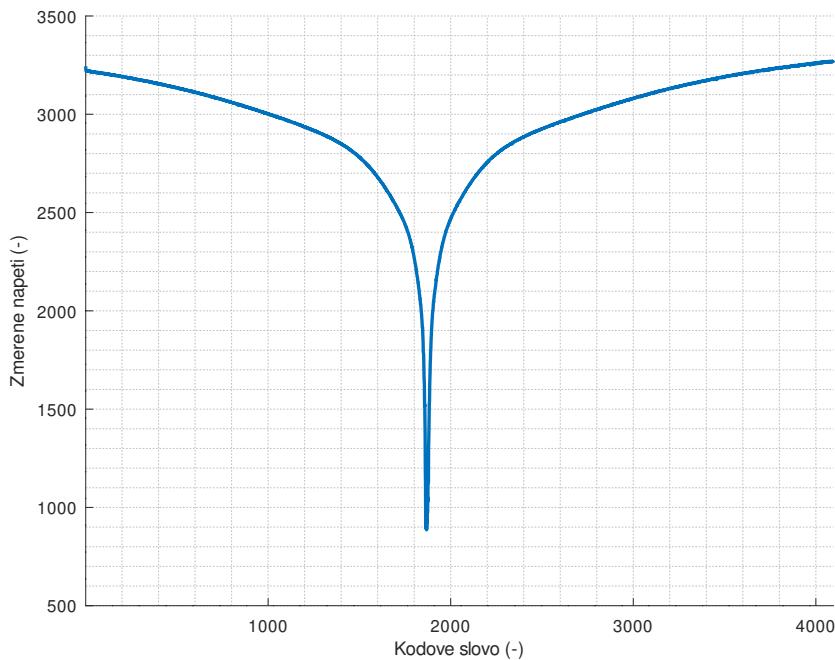


Obrázek 8.16: Schéma sekundárního vzorkovače a logaritmického detektoru.

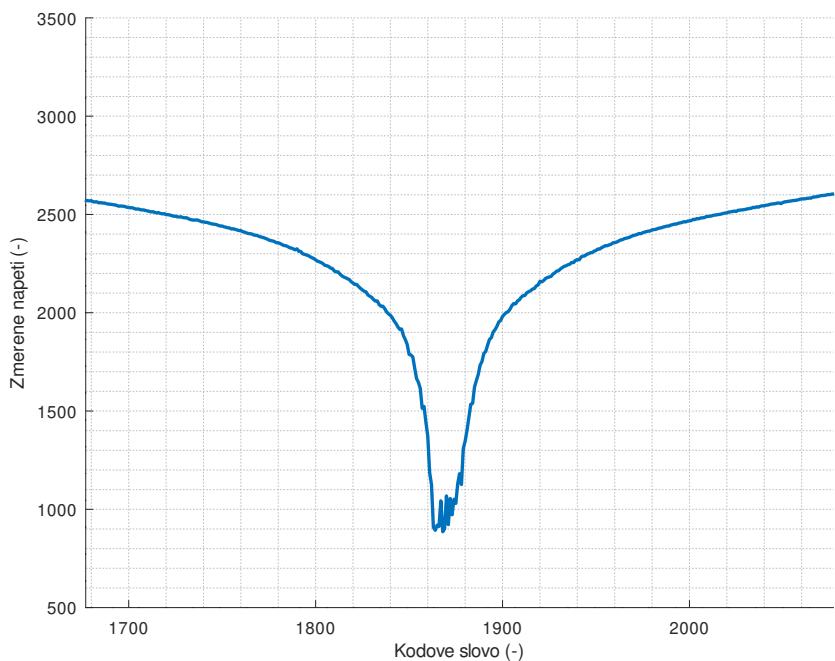
má rozlišení 12 bitů a maximální vzorkovací kmitočet $1 \text{ MSa}\cdot\text{s}^{-1}$. Podstatná výhoda interního převodníku je automatizace obsluhy měření. Digitalizace je synchronizována se vzorkováním, obvod Si5351 generuje synchronizační signál, kterým se digitalizace spouští. Ihned po dokončení digitalizace se vyvolává přerušení, které změřený vzorek zpracuje. Tento proces by bylo možné ještě zjednodušit použitím DMA v procesoru, avšak bylo zvoleno řešení s přerušením, protože přerušení řeší i průměrování a další úkony. Zapojení mikrokontroléru je vyobrazeno na schématu 8.19.

8.9 Komunikace s počítačem

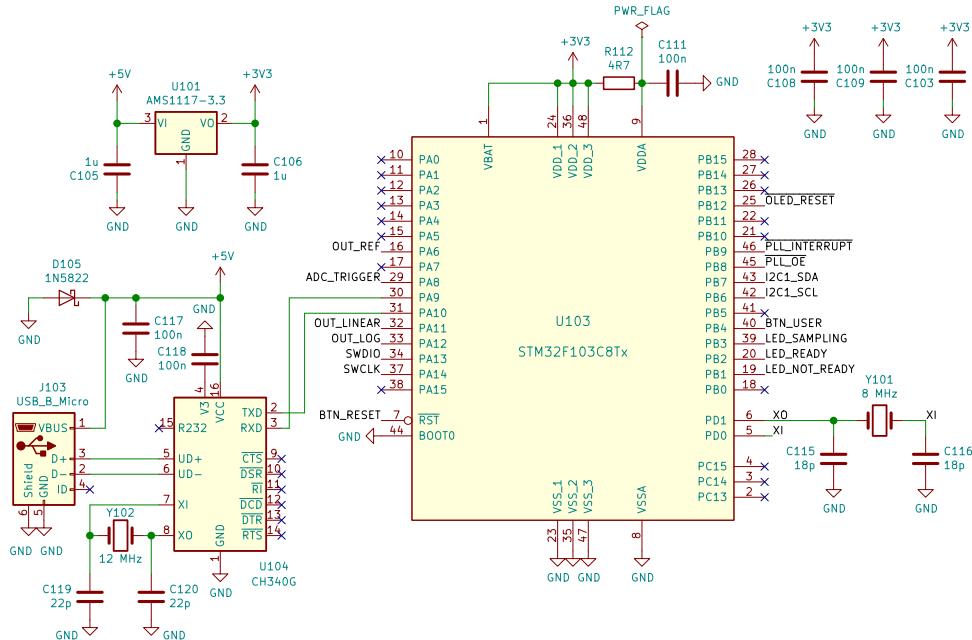
Komunikace reflektometru s počítačem je zajištěna pomocí virtuálního sériového portu. Ten je tvořen převodníkem CH340G, který podporuje standardní přenosové rychlosti, navíc nabízí i nestandardní rychlosti až do 2 MBd. Pro komunikaci s reflektometrem slouží ovládací software napsaný v prostředí Octave.



Obrázek 8.17: Změřená závislost výstupního napětí na kódovém slově DAC, celkové zobrazení.



Obrázek 8.18: Změřená závislost výstupního napětí na kódovém slově DAC, výřez problematické oblasti.



Obrázek 8.19: Zapojení mikrokontroléra.

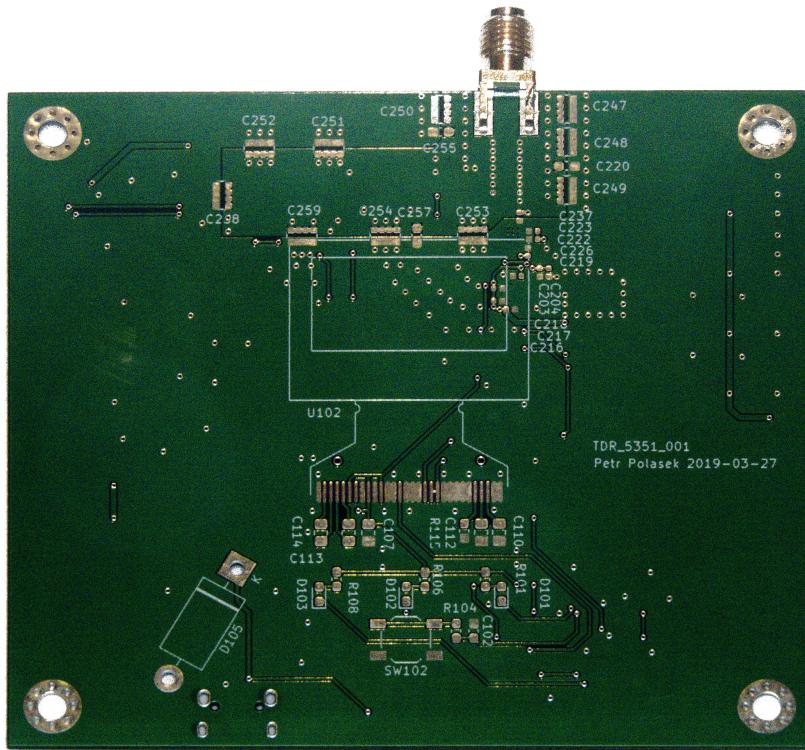
8.10 Navržená deska plošných spojů

Plošný spoj reflektometru byl navržen v návrhovém prostředí KiCAD. Vysokofrekvenční část spojů zahrnuje pouze cestu mezi konektorem, budičem a vzorkovačem. Tato cesta je dlouhá pouze několik milimetrů. Proto byl spoj navržen s předpokladem, že na takto krátkou vzdálenost není nezbytné použít materiál určený pro vysokofrekvenční zapojení. Byl proto použit obyčejný substrát typu FR-4 o tloušťce 0,6 mm, motiv je pouze oboustranný. Tloušťka byla zvolena tak, aby koplanární vedení nemusela být širší než přibližně 1 mm při mezeře mezi vedením a zemnicí plochou větší než 0,2 mm. Požadavek na mezeru vychází z běžných výrobních požadavků a tolerancí výrobců plošných spojů. Navržená a vyrobená deska plošných spojů je vyfocena na obr. 8.20 a 8.21. Osazená a otestovaná deska plošných spojů je na obrázcích 8.22 a 8.23. Velké hnědé součástky, které jsou osazeny z obou stran desky plošných spojů, jsou kondenzátorová pole, která slouží ke spojení virtuální a skutečné signálové země pro vysoké frekvence, ohraničují celou oblast virtuální země. Okolí testovacího portu s koplanárním vedením je na obr. 8.24.

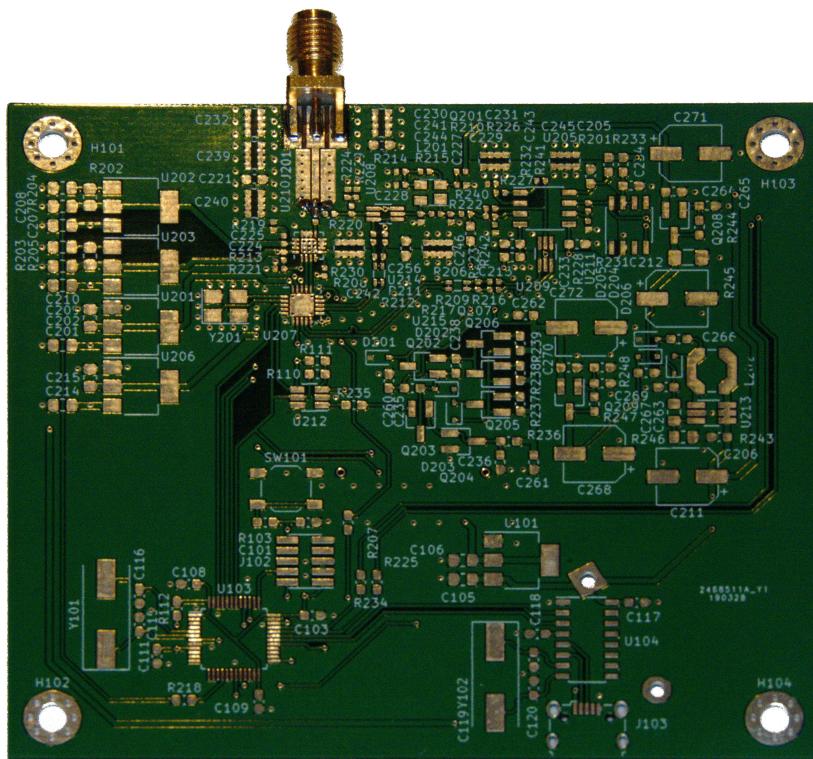
Na obr. 8.24 je vidět koplanární vedení vedoucí ke konektoru. Délka tohoto vedení je necelých 8 mm, šířka vodiče je 0,775 mm a šířka mezery 0,2 mm. Při tloušťce substrátu 0,6 mm a permitivitě $\epsilon_r = 4,6$ vychází impedance tohoto koplanárního vedení na $50,01 \Omega$.

Pod konektorem se nachází také koplanární vedení. Jeo délka je 5,3 mm, šířka vodiče je 2 mm a šířka mezery 0,2 mm. Tato část vedení byla bohužel nesprávně navržena, šířka pájecí plošky pro konektor měla být správně

8.10. Navržená deska plošných spojů

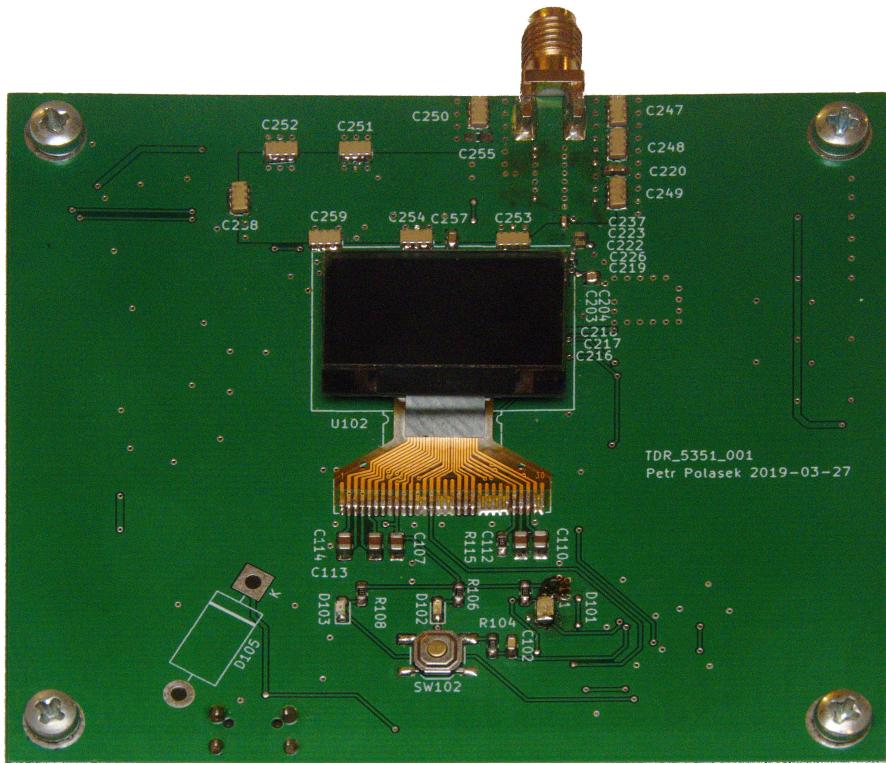


Obrázek 8.20: Vrchní strana desky plošných spojů, neosazená.

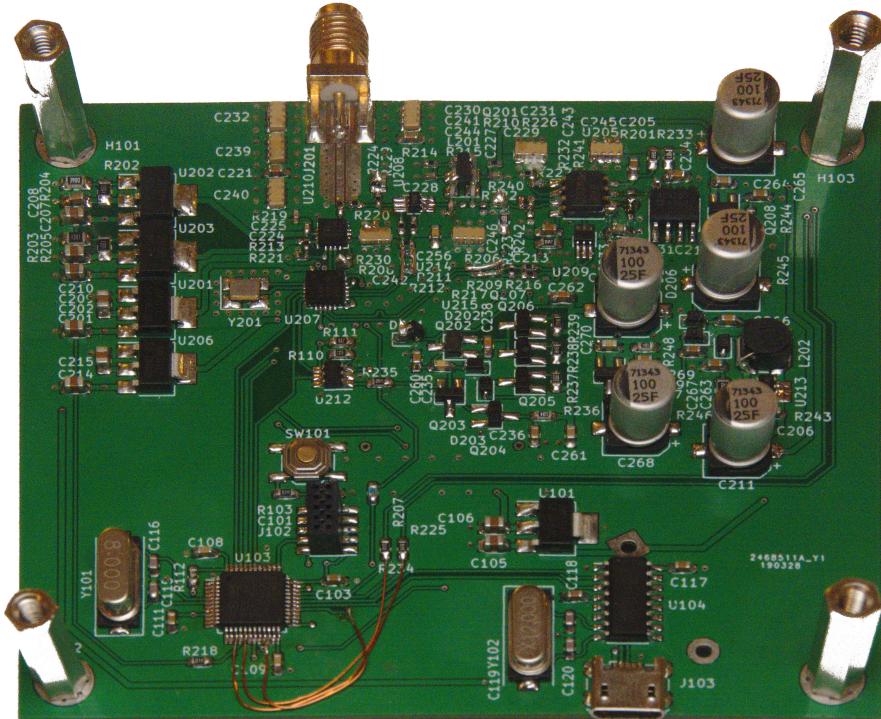


Obrázek 8.21: Spodní strana desky plošných spojů, neosazená.

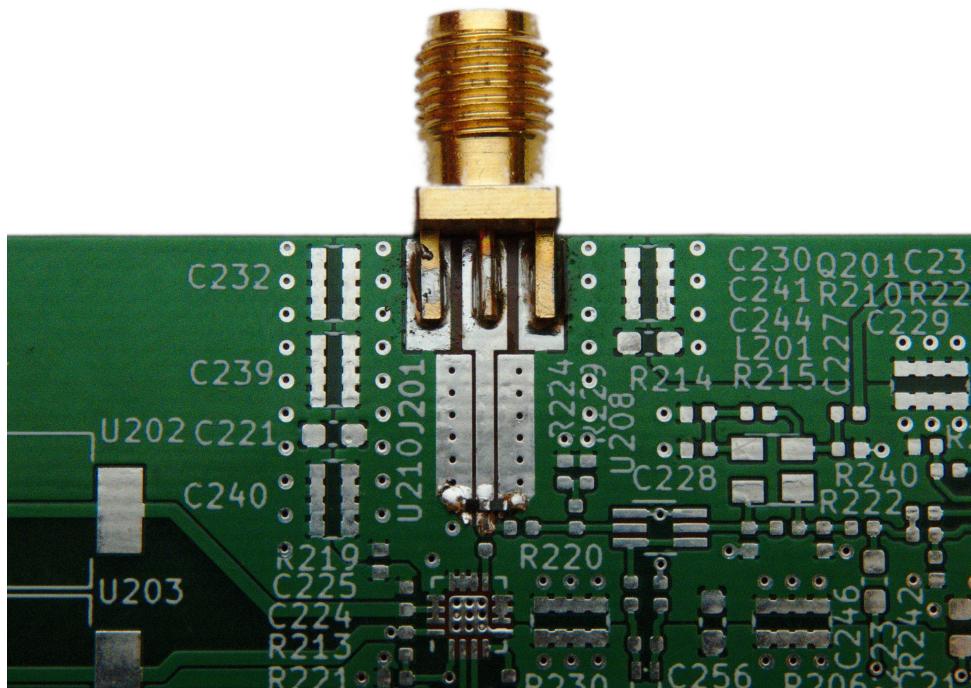
8. Princip zapojení



Obrázek 8.22: Vrchní strana desky plošných spojů, osazená.



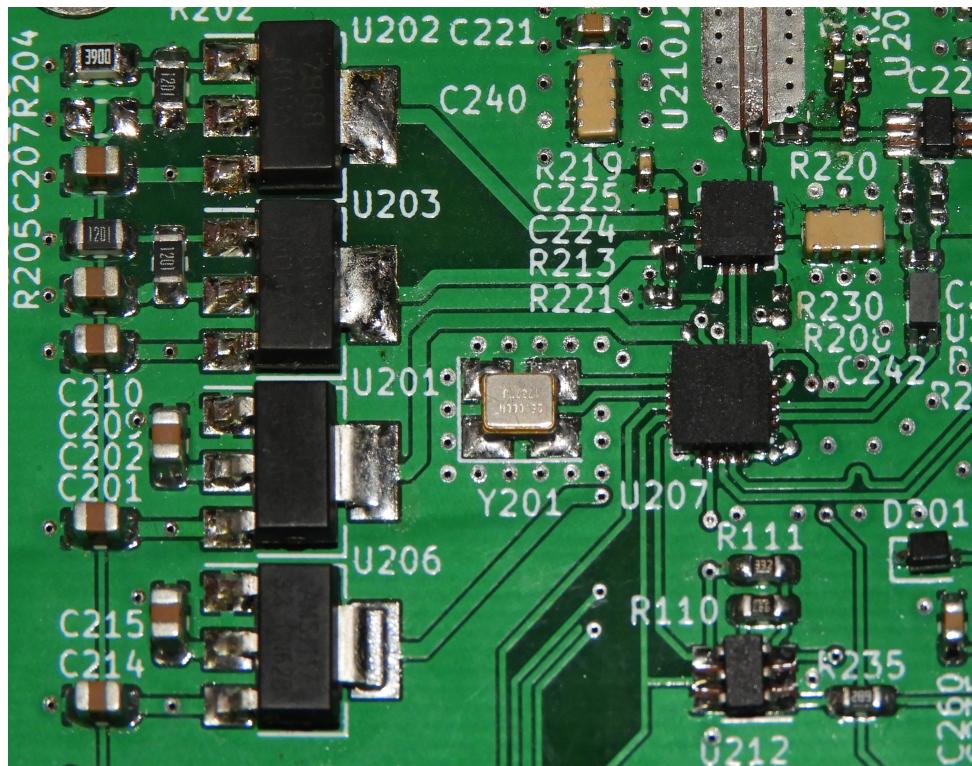
Obrázek 8.23: Spodní strana desky plošných spojů, osazená.



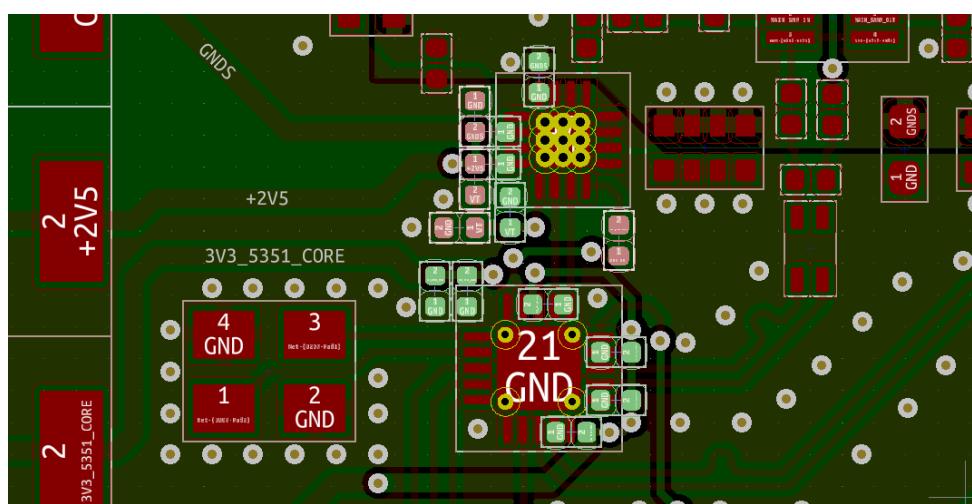
Obrázek 8.24: Testovací konektor, koplanární vedení a motiv budiče a vzorkovače.

přibližně 1,1 mm a mezera 0,9 mm. Takto má tato část vedení impedanci přibližně 30Ω – 40Ω namísto 50Ω . Spočtená impedance je uvedená jako rozsah, protože geometrické rozměry se nacházejí v rozsahu, kde se různé analytické nástroje ve výsledku lišily, protože obvykle pracují pouze pro určitý rozsah poměru šírky vedení k tloušťce substrátu. Během měření se také ukázalo, že použitý SMA konektor nebyl pro toto použití vhodný, neboť má velké výrobní tolerance a malou opakovatelnost montáže.

Na obrázku 8.25 se nachází napravo uprostřed fázový závěs Si5351 s referenčním krystalem. Nad ním se nachází budič SY54020. Nalevo se nacházejí celkem čtyři napájecí zdroje. Spodní dva zdroje slouží pro napájení fázového závěsu. Jeden napájí výstupní budiče, druhý vnitřní logiku a oba vnitřní oscilátory. Horní dva zdroje slouží pro napájení budiče SY54020, jeden napájí vstupní obvody, druhý výstupní budiče. Obě komponenty vyžadují nízkou impedanci napájecích větví, proto je blízko těchto komponent na každé napájecí věti velké množství vyrovnávacích kondenzátorů. Většinu těchto kondenzátorů není možné vyfotit, protože se nacházejí pod displejem, který je na druhé straně plošného spoje. Jejich poloha je vidět v obr. 8.26, jde o snímek z návrhového prostředí KiCAD. Zmíněné kondenzátory byly zvýrazněny. Červená vrstva je strana, kde se nachází fázový závěs a budič. Zelená vrstva je strana s displejem. Většina kondenzátorů se nachází z opačné strany desky plošných spojů než fázový závěs a budič, aby byly se zemí spojeny co nejkratší cestou. Pro napájecí zdroje byly použity lineární stabilizátory pro zajištění co nejmenšího šumu na napájecích větvích.

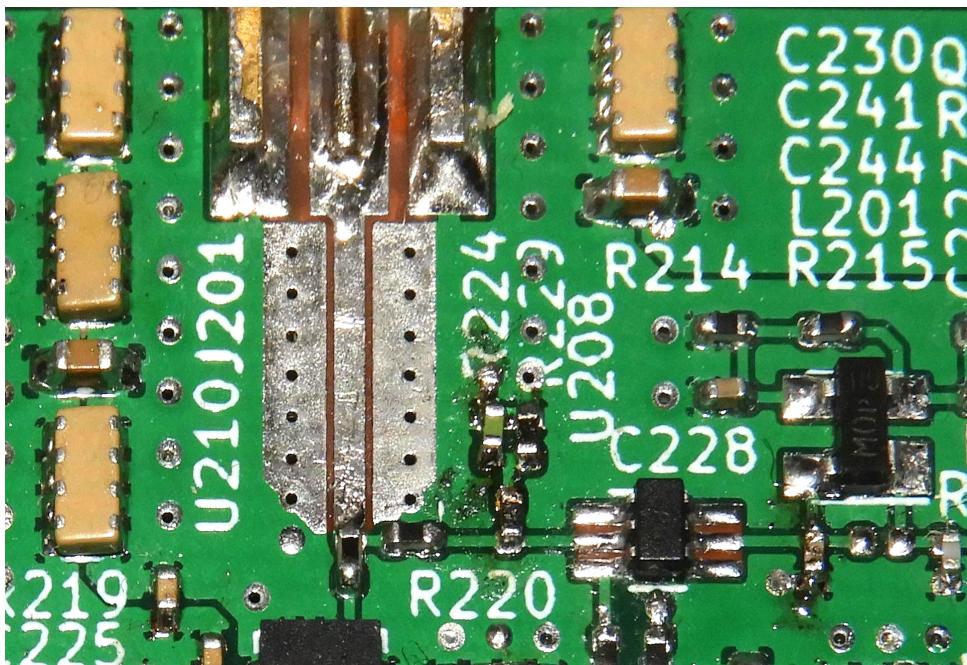


Obrázek 8.25: Fázový závěs, generátor budicích impulzů a napájecí zdroje.



Obrázek 8.26: Okolí fázového závěsu a budiče v návrhovém prostředí KiCAD.

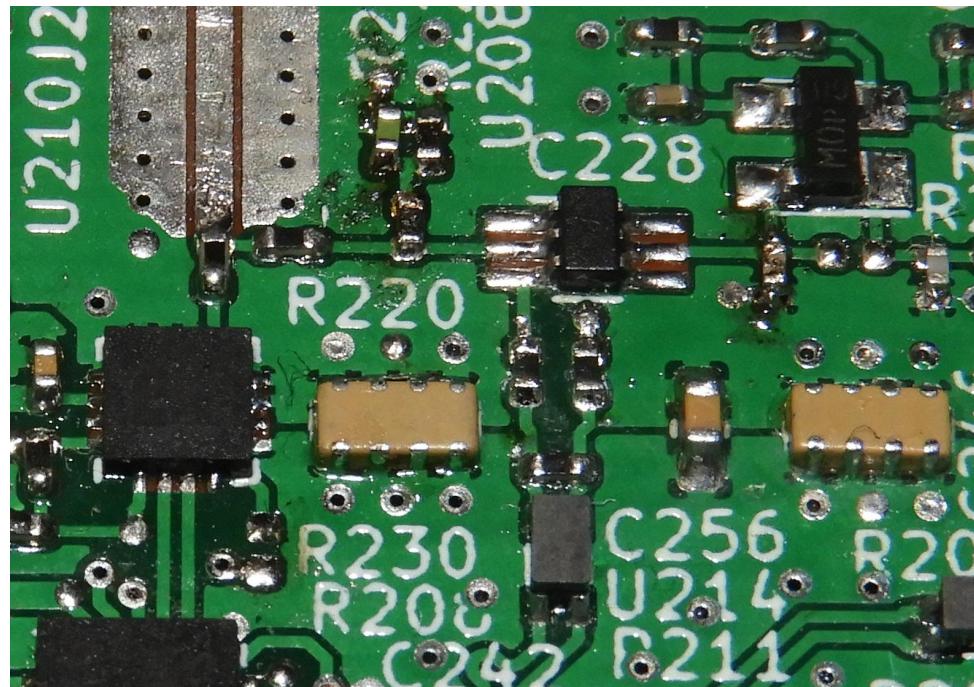
Na obrázku 8.27 je okolí testovacího konektoru. Na spodním okraji se nachází budič SY54020, přímo nad ním se nachází rezistivní splitter určený k přizpůsobení budiče a vzorkovače k 50Ω vedení. Splitter je připojen ke konektoru pomocí koplanárního vedení. Pro zajištění správné impedance a minimálních ztrát je z koplanárního vedení odstraněna nepájivá maska. U zvoleného výrobce bohužel nebyla k dispozici možnost nechat vyrobit desku plošných spojů bez povrchové úpravy. Možnosti povrchové úpravy byly olovnatý HAL, bezolovnatý HAL a zlacení ENIG. Podle [SP18] a [WCBR08] je z těchto možností lepší volba HAL, protože vedení s touto povrchovou úpravou má vlivem menší drsnosti povrchu nižší ztráty.



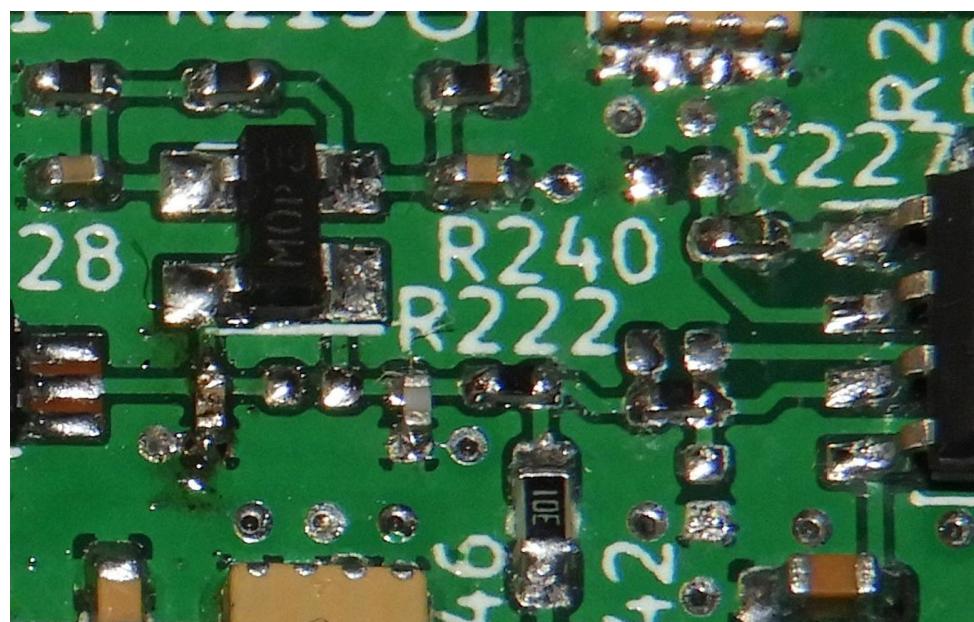
Obrázek 8.27: Budič, rezistivní dělič, koplanární vedení a testovací konektor.

Na obr. 8.28 je vidět hlavní vzorkovač. V plastovém pouzdře se 6 vývody se nachází diodový můstek SMS3923-081. Pod ním se nachází 150Ω rezistory a balun, přes které je přivedeno buzení z fázového závěsu Si5351. Tyto komponenty byly použity pro zvýšení souhlasné impedance buzení a tedy zvýšení vstupní impedance vzorkovače. Balun byl později odstraněn, neboť způsoboval rezonanční zákmity na hranách měřeného průběhu. Napravo od vzorkovače je oddělovací zesilovač, lépe je vidět na obr. 8.29. Nad tranzistorem BF998 se nachází odpory pro nastavení pracovního bodu. Vpravo se nachází operační zesilovač TL072, ve spodní části odpor, který vede do proudového zdroje, který se využívá pro autokalibraci.

Na obr. 8.30 je proudový zdroj, který je součástí oddělovacího zesilovače. Pouzdro s 6 vývody v levé části je DAC, kterým se celý zdroj řídí. Ve spodní části se nachází převodník z napětí na proud, vpravo proudové zrcadlo. Tranzistor Q202 je VF tranzistor 2SC5773, jeho kolektor je připojen k oddělovacímu

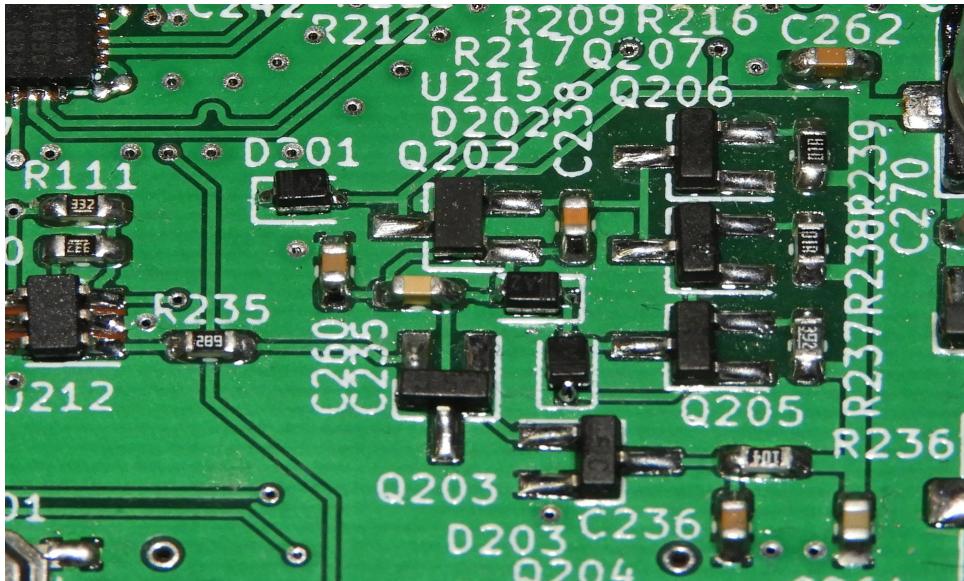


Obrázek 8.28: Hlavní vzorkovač.



Obrázek 8.29: Oddělovací zesilovač.

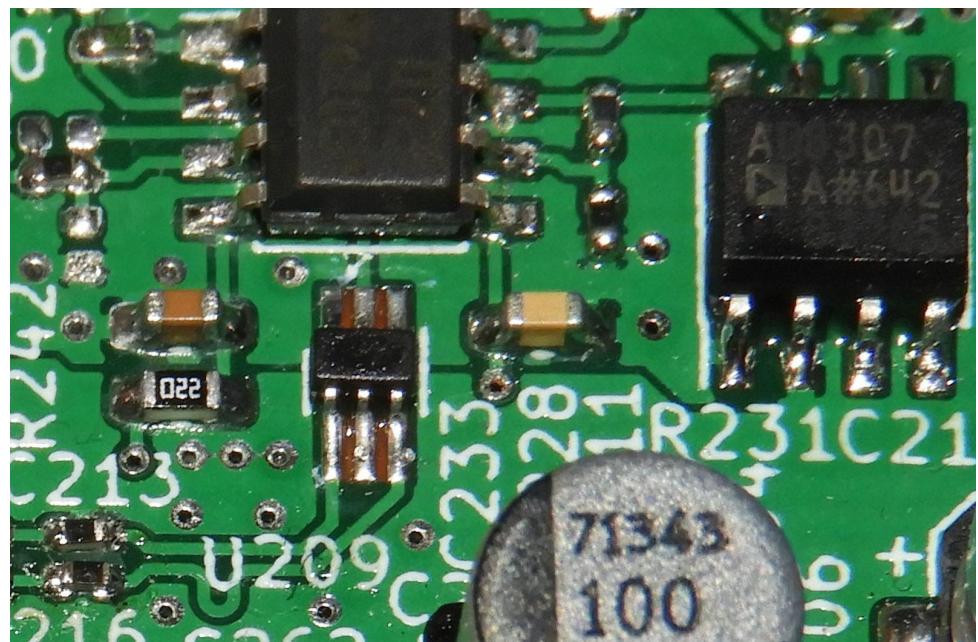
zesilovači.



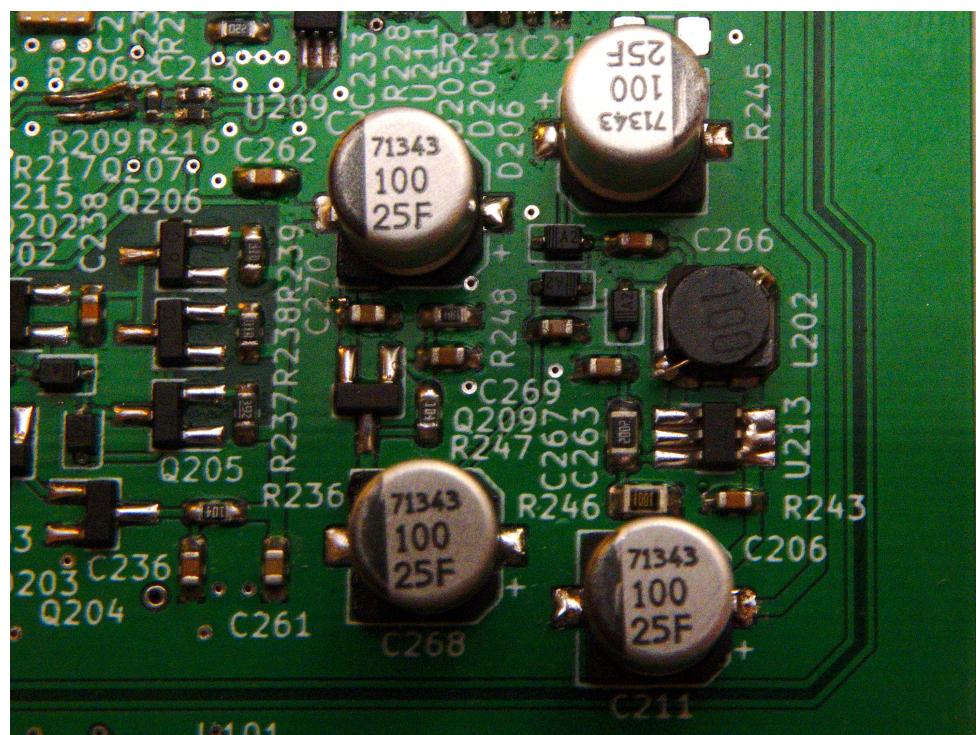
Obrázek 8.30: Proudový zdroj.

Na obr. 8.31 je sekundární vzorkovač a logaritmický detektor. Vzorkovací můstek je opět připojen k fázovému závěsu přes odpory a balun, který byl také později odstraněn. V levé spodní části fotografie je vidět meandr sloužící k vyvážení délek diferenciálního páru. Diferenciální pár, který budí vzorkovací můstek primárního i sekundárního vzorkovače, má takto vyvažované délky vodičů, aby se všechny diody ve vzorkovacích můstcích spínaly ve stejný okamžik. Výstup sekundárního vzorkovače je připojen do operačního zesilovače TL072. Zde se zesílí, aby byl co nejlépe využit rozsah použitého ADC. Zároveň je tento signál přiveden do logaritmického detektoru kvůli možnosti rozšíření dynamického rozsahu měření. Bohužel se později ukázalo, že úroveň šumu v navzorkovaném signálu je příliš vysoká, a tedy nepřináší detektor rozšíření dynamického rozsahu. Dynamický rozsah měření se tedy ve výsledku vylepšuje pomocí průměrování podle [Sch86].

Na fotografii 8.32 je symetrický spínaný zdroj pro analogové části reflektometru. Napájí oddělovací zesilovač, proudový zdroj oddělovacího zesilovače a operační zesilovač. V šestinohém pouzdře je samotný měnič MT3608, v těsné blízkosti jsou umístěny blokovací keramické kondenzátory a zpětná vazba kladné napájecí větve. Nalevo od cívky měniče se nachází nábojová pumpa, která vytváří zápornou napájecí větev. Mezi elektrolytickými kondenzátory v levé části se nachází aktivní filtr záporné napájecí větve.



Obrázek 8.31: Sekundární vzorkovač a logaritmický detektor.



Obrázek 8.32: Kombinovaný symetrický zdroj pro analogové části reflektometru.

Kapitola 9

Popis firmware

Pojmem firmware je v této kapitole myšlen program, který běží v mikrokontroléru, obsluhuje všechny části reflektometru, poskytuje uživatelské rozhraní a zajišťuje měření, vyhodnocování měření a komunikaci s počítačem. Firmware je napsán v jazyce C, knihovny pro ovládání periferií byly převzaty od výrobce. Všechn ostatní zdrojový kód je vlastní, vznikl v rámci této práce.

9.1 Technické parametry firmware

Použitý mikrokontrolér disponuje 20 kB RAM. Jeden měřený vzorek zabírá 12 bitů, bez použití komprese dat je možné do RAM uložit 10000 vzorků. Parametr $\frac{ab}{c}$ v rovnici 8.4 určuje délku měřeného souboru dat. Vzhledem k použitým hodnotám má měřený soubor dat 500000 bodů s časovým krokem přibližně 19,62 ps. Část RAM ovšem zabírá program pro svůj chod, délka měřicího okna byla nakonec zvolena 4096 bodů, což umožňuje v rámci jednoho okna změřit interval o délce přes 80 ns. Ve vakuu tento interval odpovídá délce měřeného úseku 12 m. Pro koaxiální kabely odpovídá měřený úsek přibližně 7,9 m–10,2 m při uvažování typického rozsahu zkracovacího činitele 0,66–0,85. V případě potřeby měřit delší vedení se může měřicí okno posunout a měřit další úsek vedení. Tento nedostatek tedy nebrání měřit libovolně dlouhá vedení, pouze znamená, že pro delší vedení je nezbytné provádět měření po částech.

9.2 Autokalibrace a autodiagnostika zařízení

9.2.1 Detekce stability fázového závěsu

Po zapnutí mikrokontrolér zapne všechny svoje interní periferie, načež začne komunikovat s fázovým závěsem Si5351. Nejprve je kontrolován indikátor úspěšného startu fázového závěsu, firmware čeká, dokud není fázový závěs

připraven. Firmware pak nakonfiguruje všechny registry fázového závěsu, ovšem prozatím je nastaven tak, aby negeneroval žádné řídicí signály. Následně kontroluje firmware diagnostické registry fázového závěsu pro zjištění, zda je stabilní krystalový oscilátor. Fázový závěs je schopen indikovat stav, kdy vysazuje krystalový oscilátor [Sil18], například kvůli nedostatečnému zisku oscilátoru. Dále jsou kontrolovány indikátory nestability fázového závěsu, která může být způsobena například špatně navrženým napájením obvodu, které má na pracovních frekvencích VCO pak příliš vysokou impedanci (interní VCO pracují ve frekvenčním rozsahu 600 MHz–900 MHz). Pokud během fáze testování nenastane žádná z popsaných chyb, pokračuje program dále, jinak se zastaví a informuje uživatele o chybě.

9.2.2 Autokalibrace stejnosměrné složky

Dalším krokem autokalibrace je nastavení stejnosměrného posuvu měřeného signálu. Tento krok je nezbytný kvůli rozptylu parametrů tranzistoru BF998 použitého v oddělovacím zesilovači, testuje se při odpojeném měřeném vedení. Fázovému závěsu se nyní zapnou všechny výstupy, není však generován budicí impulz, výstup obvodu je ovládán firmwarem. Nejprve je nastavena logická úroveň 1, firmware postupně inkrementuje kódové slovo DAC, dokud se nedostane měřené napětí do měřitelného rozsahu. Pokud tento test selže, je opět indikována chyba. Výstup pro budicí impulz se přepne do logické úrovně 0. Ze změřených napětí se spočítá, jak je nezbytné dále posunout měřený signál tak, aby průměr napětí v obou stavech ležel uprostřed rozsahu ADC. Podle tohoto výsledku je kódové slovo DAC inkrementováno nebo dekrementováno, dokud není dosaženo požadovaného stavu.

9.2.3 Kalibrace napěťových úrovní

V dalším kroku se provede kalibrace logických úrovní a zjištění úrovně šumu v měřeném signálu. V obou logických úrovních budicího pulzu je nejprve změřeno 4096 vzorků, ze kterých se spočítá průměr. Potom se změří dalších 4096 vzorků, které jsou použity pro spočítání rozptylu měřených hodnot. Tím se získá informace o statických napěťových úrovních pro stavy odpovídající vedení zakončenému otevřeným koncem a zkratem, tedy pro koeficienty odrazu -1 a $+1$, čímž je získán teoretický rozsah měřených hodnot. Rozptyl hodnot je podstatný pro odhad vhodného počtu průměrování. Vhodný počet průměrování byl uvažován jako počet průměrů, při kterých již byl šum podstatně potlačen, avšak dále by jeho úroveň klesala již pomalu.

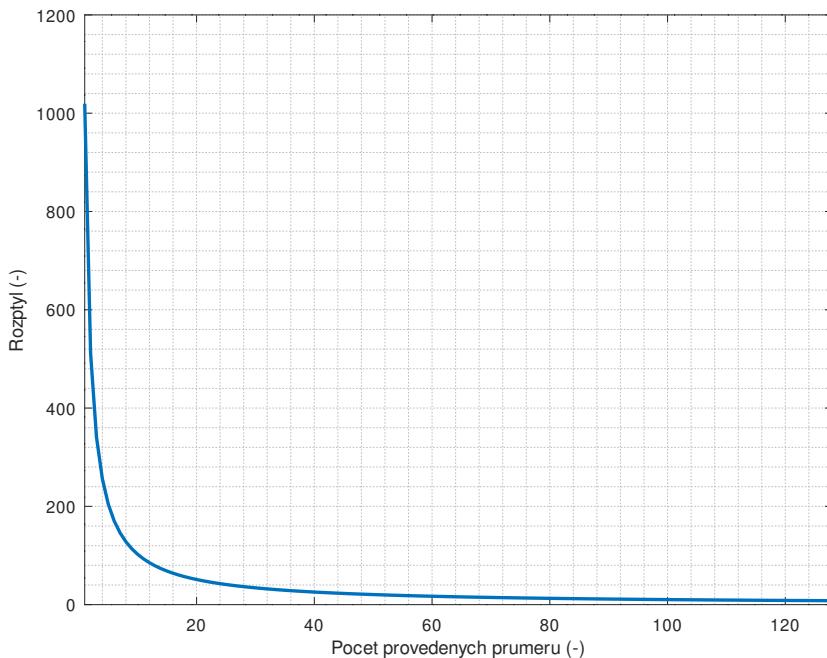
9.2.4 Odhad šumové úrovně a průměrování

Pro průměrování je použit algoritmus, který se v minulosti objevil např. v osciloskopech značky Hewlett-Packard [Sch86]. Tento algoritmus je počítán

celočíselně a pro svůj chod potřebuje množství paměti odpovídající pouze jedinému zaznamenanému průběhu. Pro algoritmus je potřeba jen soubor předchozích změřených dat y_{i-1} , nový změřený vzorek x a proměnná i vyjadřující, kolikátý průměr je právě měřen.

$$y_i[n] = \frac{x + i \cdot y_{i-1}[n]}{i + 1} \quad (9.1)$$

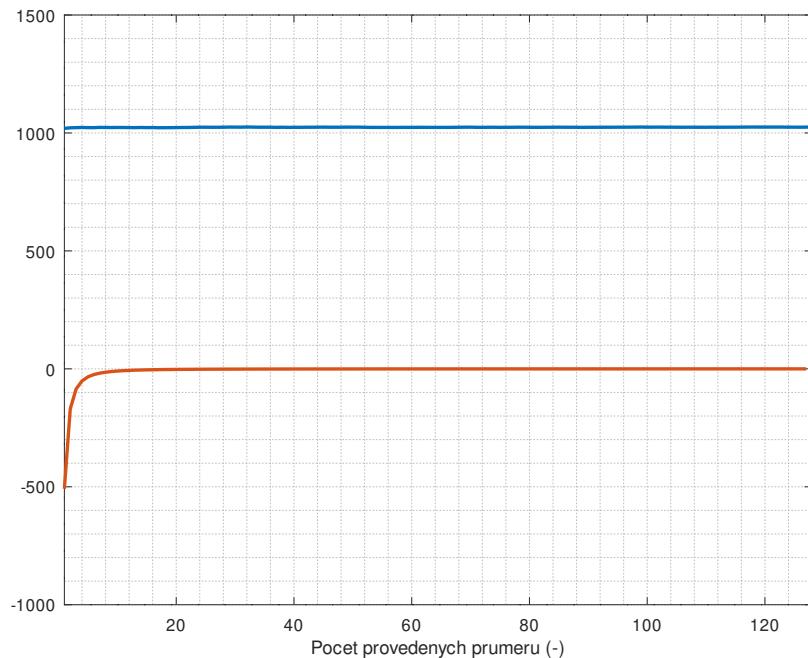
Tento algoritmus byl numericky simulován, nejprve v přesné podobě v plovoucí desetinné čárce a poté v celočíselné podobě. Pro simulaci byla použita náhodná data s rozptylem 1024, a tedy směrodatnou odchylkou 32. Tato hodnota je blízká reálně měřeným hodnotám v realizovaném zapojení reflektometru. Graf 9.1 vychází z dat simulovaných v plovoucí desetinné čárce, pro celočíselnou variantu není graf uveden, neboť rozdíl mezi nimi není rozpoznatelný. Rozdíly jsou znázorněny na následujících grafech. Výpočty byly provedeny $256\times$, výsledky byly zprůměrovány, aby byly křivky v grafech hladké. Bez průměrování jsou křivky lehce zatížené šumem.



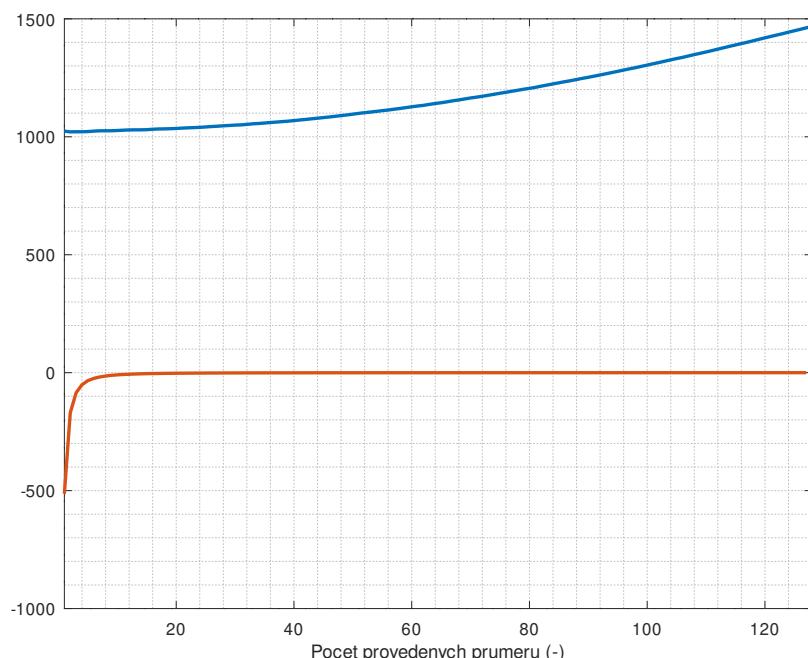
Obrázek 9.1: Závislost rozptylu na počtu provedených průměrů.

Průběh této závislosti odpovídá funkci $\frac{1}{N}$, což je možné vizualizovat tak, že se rozptyl ve všech bodech pronásobí počtem průměrů, který danému bodu odpovídá. Na grafu 9.2 je vidět, že součin rozptylu s počtem průměrů je přibližně konstantní a odpovídá počátečnímu rozptylu. Diference rozptylu se pro větší počet průměrů než 16 blíží nule. Pro více než 16 průměrů, tedy polovinu směrodatné odchylky, tedy již úroveň šumu výrazně neklesá.

9. Popis firmware



Obrázek 9.2: Závislost diference rozptylu (červeně) a součinu rozptylu s počtem průměrů (modře) na počtu provedených průměrů pro výpočet v plovoucí desetinné řádce.



Obrázek 9.3: Závislost diference rozptylu (červeně) a součinu rozptylu s počtem průměrů (modře) na počtu provedených průměrů pro celočíselné výpočty.

V případě celočíselných výpočtů vypadá diference rozptylu podobně, ovšem ze součinu počtu průměrů a rozptylu je vidět, že závislost rozptylu na počtu průměrů neodpovídá již přesně hyperbolické funkci. Jde o vliv numerických chyb způsobovaných zaokrouhlováním výsledků. Pro větší počet průměrů než je směrodatná odchylka měřeného signálu, již znatelně stoupají numerické chyby. Význam tohoto faktu spočívá v tom, že již nestoupá odstup užitečného signálu od šumu, protože dominantním zdrojem šumu jsou chyby zaokrouhlování.

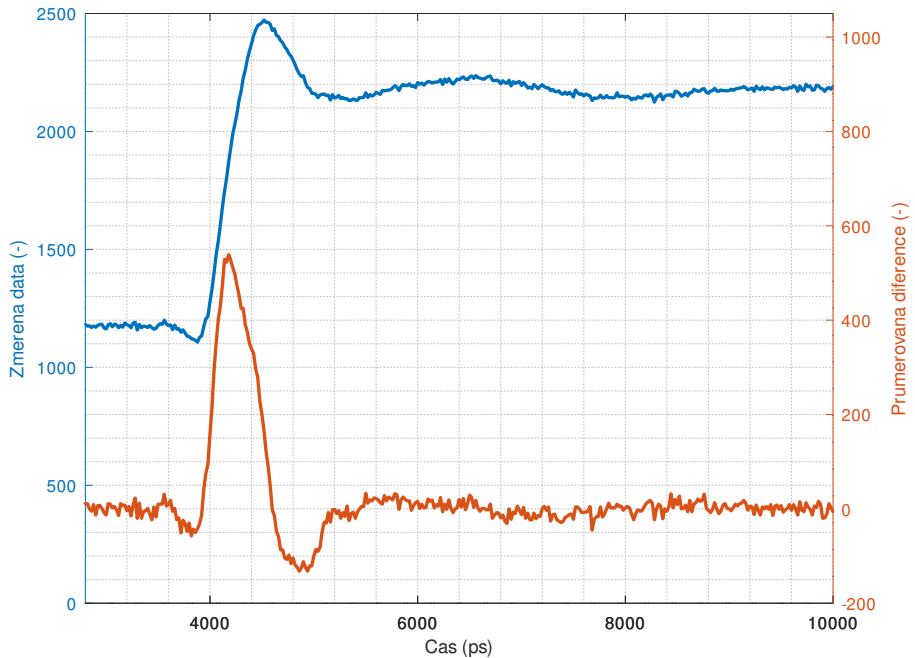
Výsledkem těchto simulací je odhad vhodného počtu průměru. Optimální počet průměrů N tedy leží v rozsahu $\langle \frac{\sigma}{2}, \sigma \rangle$, kde σ je směrodatná odchylka měřeného signálu. Po změření rozptylu měřeného signálu je tedy možné přímo odhadnout vhodný počet průměrování.

■ 9.2.5 Autokalibrace polohy budicího pulzu

Při zapnutí fázového závěsu je fázový rozdíl mezi budicím signálem a vzorkovacím signálem náhodný. Proto je potřeba najít polohu budicího pulzu v měřených datech. Vzhledem k tomu, že není pro nedostatek RAM možné uložit celé měření a v uložených datech hledat budicí impulz, je využito přímého hledání náběžné hrany, kdy se ukládá pouze posledních 8 vzorků. Ta probíhá tak, že v obslužném přerušení se ukládá posledních 8 měřených vzorků, ze kterých se počítá průměr diferencí přes těchto 8 vzorků kvůli zvýšení imunity vůči šumu. Výpočet této průměrné diference je možné zjednodušit podle vzorce 9.2.

$$diff_{AVG8}[n] = \frac{1}{8} \sum_{k=0}^7 \frac{x[n-k] - x[n-(k+1)]}{2} = \frac{x[n] - x[n-8]}{16} \quad (9.2)$$

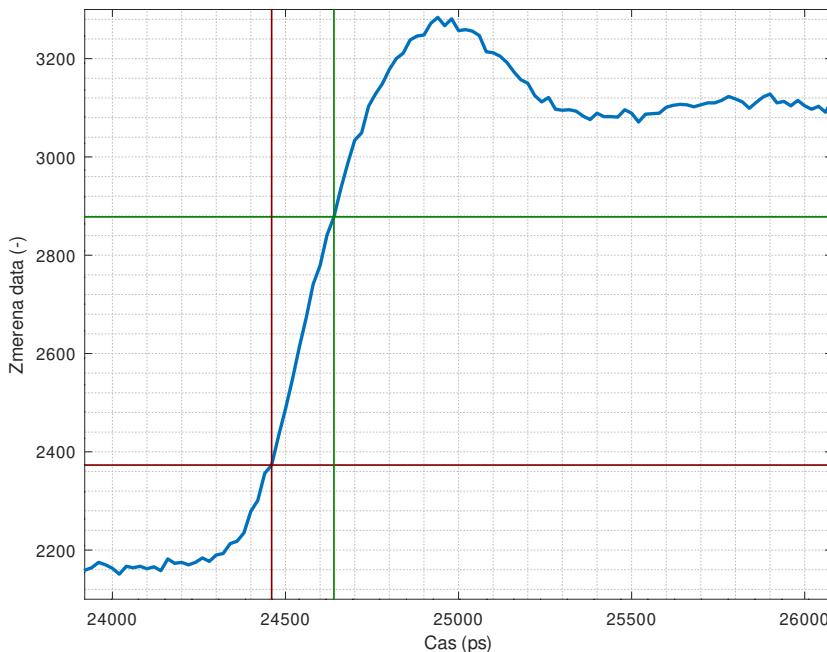
Pak platí, že pro průměr n diferencí je potřeba spočítat jen diferenci ze dvou vzorků vzdálených o n prvků. Tato operace tedy pro každý změřený vzorek vyžaduje jedinou matematickou operaci, a tedy zabere malé množství výpočetního času, díky čemuž je možné tento výpočet umístit do obslužného přerušení. Z tohoto spočteného průměru diferencí se hledá maximum, tedy oblast s nejvyšší strmostí. Během fáze hledání náběžné hrany je mimo přerušení sledována odhadnutá poloha náběžné hrany. Pokud se tato poloha čtyřikrát v řadě ocitne v tolerančním poli ± 256 bodů, je tato poloha uznána jako skutečná poloha náběžné hrany. Celá tato autokalibrační fáze probíhá s odpojeným měřeným systémem.



Obrázek 9.4: Budicí pulz při připojeném standardu „load“ přímo k testovacímu portu. Červeně je vyznačena differenze při průměrování přes 8 bodů. Maximum differenze odpovídá přibližně středu náběžné hrany.

■ 9.2.6 Kalibrace polohy roviny měření

Následně je poloha měřicího okna nastavena 512 bodů před detekovanou hranu budicího pulzu. Reflektometr čeká na zásah uživatele, je vyžadováno připojení vedení, na jehož konec se později bude připojovat měřený systém. Na konec vedení je při tomto kalibračním kroku připojený kalibr typu „open“. Průběh v okolí budicího pulzu je osmkrát změřen a zprůměrován. Ve změřeném průběhu je v oblasti odhadnuté náběžné hrany v rovině měření změřena počáteční napětí před náběžnou hranou a konečné napětí po náběžné hraně, odhad probíhá na základě maxima, ke kterému dochází na náběžné hraně v rámci překmitu. Následně proběhne hledání bodů, kde náběžná hrana prochází 20 % a 80 % mezi počátečním a konečným napětím. Z polohy těchto bodů je lineárně extrapolován počátek odezvy v rovině měření tak, aby při měření již nebyla měřena část systému před rovinou měření. Budicí impulz je tedy po tomto kroku již mimo okno měření a nadále již v měření nijak nevystupuje. Ukázková odezva kalibru „open“ společně s vyznačenými význačnými body je na grafu 9.5.



Obrázek 9.5: Odezva v rovině měření při připojeném standardu „open“, čáry vyznačují úrovně 20 % (tmavě červená) a 80 % (tmavě zelená) náběžné hrany a jejich polohu v čase. Délka náběžné hrany v tomto úseku je 180 ps. Při měření mezi body 10 % a 90 % náběžné hrany je tato délka 280 ps.

■ 9.3 Postup ovládání firmware

Po zapnutí se zobrazí obrazovka s informací o verzi firmware, datu a času jeho komplikace. Její podoba je vidět na obrázku 9.6. Všechny dále uvedené obrázky byly vyexportovány z běžícího zařízení, mely by tedy přesně odpovídat zobrazovaným informacím.



Obrázek 9.6: Uvítací obrazovka s informací o verzi.

Prozatím není zařízení interaktivní, pouze oznamuje stav autokalibračních postupů. Následuje detekce stability fázového závěsu, tuto část ukazují obrázky 9.7 a 9.8. Ukazatel ve spodní části je běžící, aby uživateli signalizoval, že zařízení běží a nezastavilo se například z důvodu nějaké chyby.



Obrázek 9.7: Obrazovka zobrazovaná po dobu inicializace fázového závěsu.

Po inicializaci následuje indikace stability jednotlivých částí PLL podle obrázku 9.8. V případě, že je vše v pořádku, zobrazí se hlášení „PLL Startup complete“ a program pokračuje dále. V případě, že dojde k chybě, program se zde zastaví s indikací chyby „PLL Startup error“.



Obrázek 9.8: Obrazovka s informacemi o stabilitě jednotlivých částí PLL Si5351.

Před autokalibrací polohy budicího pulzu, autokalibrací stejnosměrné složky a odhadu šumové úrovně je uživatel požádán, aby odpojil od reflektometru všechna připojená vedení nebo DUT. Tento požadavek je uveden na obr. 9.9. V tuto chvíli se zastaví běžící ukazatel ve spodní části obrazovky, aby signalizoval čekání.



Obrázek 9.9: Čekání na zásah uživatele - autokalibrace stejnosměrné složky, kalibrace úrovni a měření úrovni šumu.

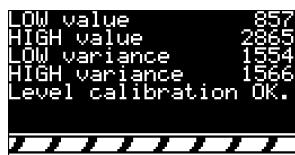
V průběhu autokalibračních kroků je uživatel postupně informován o probíhajícím kroku, případně o jeho postupu. Takto proběhne autokalibrace stejnosměrné složky (obr. 9.10) a měření napěťových úrovní a úrovně šumu (obr. 9.11). Následně je uživatel informován o výsledku autokalibrace napěťových úrovní a šumu (obr. 9.12), ze kterých je možné odhalit některé možné závady. Pokud by například jedna z úrovní byla rovna 0 nebo 4095, případně kdyby se obě přibližně rovnaly, pak je možné usuzovat na chybu ADC nebo hardwarovou závadu. Pokud by vyšla variance měřeného signálu příliš vysoká nebo příliš nízká, mohla by tato informace indikovat chybu vzorkovače.



Obrázek 9.10: Probíhající autokalibrace stejnosměrné složky.

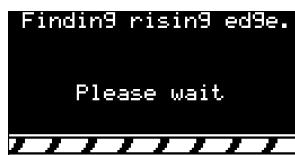


Obrázek 9.11: Probíhající autokalibrace napěťových úrovní a měření úrovně šumu.



Obrázek 9.12: Výsledek autokalibrace napěťových úrovní a měření šumu.

Po změření napěťových a šumových úrovní následuje hrubé hledání náběžné hrany budicího signálu, indikováno je dle obr. 9.13.



Obrázek 9.13: Hrubé hledání náběžné hrany.

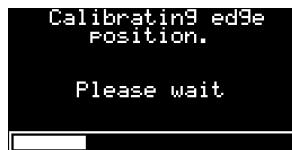
Po hrubém nalezení polohy hrany budicího signálu je uživatel vyzván k připojení testovacího vedení a připojení standardu „open“ na konec vedení podle obr. 9.14.



Obrázek 9.14: Čekání na zásah uživatele - přesné hledání náběžné hrany.

Přesné hledání polohy měřicí roviny trvá delší dobu, protože dochází k opakování měření a průměrování. Tento proces je tedy indikován ukazatelem průběhu, ze kterého je možné odhadnout, kdy bude proces dokončen. Tento

krok je uveden na obr. 9.15. Po dokončení hledání je zobrazeno potvrzení o úspěšném dokončení autokalibrace podle obr. 9.16.



Obrázek 9.15: Přesné hledání náběžné hrany.



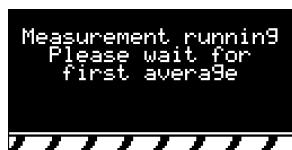
Obrázek 9.16: Úspěšné nalezení přesné polohy náběžné hrany.

Nyní je již zařízení připraveno k měření. Uživatel je dle obr. 9.17 vyzván k připojení DUT a potvrzení začátku měření tlačítkem.



Obrázek 9.17: Čekání na zásah uživatele - připojení DUT a začátek měření.

Během prvního měření je zobrazena informace o čekání na dokončení prvního měření dle obr. 9.18.



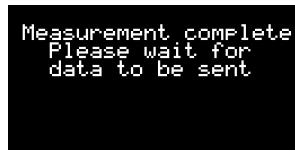
Obrázek 9.18: Čekání na proběhnutí prvního měření.

V průběhu dalších měření je průběh každého měření indikován ukazatelem v levé spodní části obrazovky dle obr. 9.19 a celkový počet změřených průběhů je uveden v pravé spodní části obrazovky. Změřený a zprůměrovaný průběh je vidět v horní části obrazovky.



Obrázek 9.19: Průběh měření, 33. průměr.

V případě, že je zařízení ovládáno z počítače, je na konci měření zobrazena výzva k vyckání na odeslání zprůměrovaných změrených dat do počítače. Tato výzva je vyobrazena na obr. 9.20.



Obrázek 9.20: Měření dokončeno.

V případě, že je zařízení ovládáno bez využití počítače, přiblíží se změřená data tak, aby každý změřený bod odpovídal jednomu horizontálnímu bodu na displeji. Začátek tohoto procesu je zachycen na obr. 9.21, konec tohoto procesu pak na obr. 9.22.



Obrázek 9.21: Měření dokončeno, začátek přiblížování změřených dat.



Obrázek 9.22: Měření dokončeno, konec přiblížování změřených dat.

Po přiblížení se změřený průběh začne plynule posouvat až k části průběhu, kde byla detekována diskontinuita na vedení podle obr. 9.23. Firmware jako diskontinuitu považuje jakoukoli část změřeného průběhu, kde diference průběhu odpovídá $|\Gamma| > 0,15$. Zde několik sekund počká, aby si jej uživatel mohl prohlédnout.



Obrázek 9.23: Přiblížená data vycentrovaná na polohu diskontinuity.

Následně se zobrazí informační text, který informuje o pořadí diskontinuity, koeficient odrazu v místě diskontinuity, detekovaný typ závady a polohu závady. Poloha je indikována v časových jednotkách, protože nejsou známé

parametry vedení. Poloha je vztažena vůči detekované poloze roviny měření. Tato informační obrazovka je vyobrazena na obr. 9.24.

```
Discontinuity # 1
Refl. coeff. 0.146
Type of reflection:
HIGHER IMPEDANCE
Position: 400 ps
Press button
```

Obrázek 9.24: Informační obrazovka o typu diskontinuity, obecná diskontinuita.

Odezva na kalibr typu „open“ je na obr. 9.25. Z levé strany je průběh uprostřed obrazovky, odpovídá $\Gamma = 0$, v místě diskontinuity přejde až k vrchnímu okraji obrazovky, který odpovídá $\Gamma = 1$. Spodní okraj obrazovky odpovídá $\Gamma = -1$.



Obrázek 9.25: Přiblížená odezva na kalibr typu „open“.

Průběhu na obr. 9.26 odpovídá informační obrazovka z obr. 9.26. Koeficient Γ je přibližně roven 1, odpovídá tedy odrazu na kalibr „open“.

```
Discontinuity # 1
Refl. coeff. 1.094
Type of reflection:
OPEN
Position: 300 ps
Press button
```

Obrázek 9.26: Informační obrazovka o typu diskontinuity, kalibr typu „open“.

Poté, co jsou uživateli popsány všechny diskontinuity (firmware detekuje pouze 8 největších diskontinuit), zobrazí se informace o tom, že všechny diskontinuit již byly zobrazeny. Tato informace je vidět na obr. 9.27. Poté je možné celé měření opakovat.

```
All discontinuities
shown!
Press button
```

Obrázek 9.27: Informační obrazovka o zobrazení všech diskontinuit.

Kapitola 10

Popis software

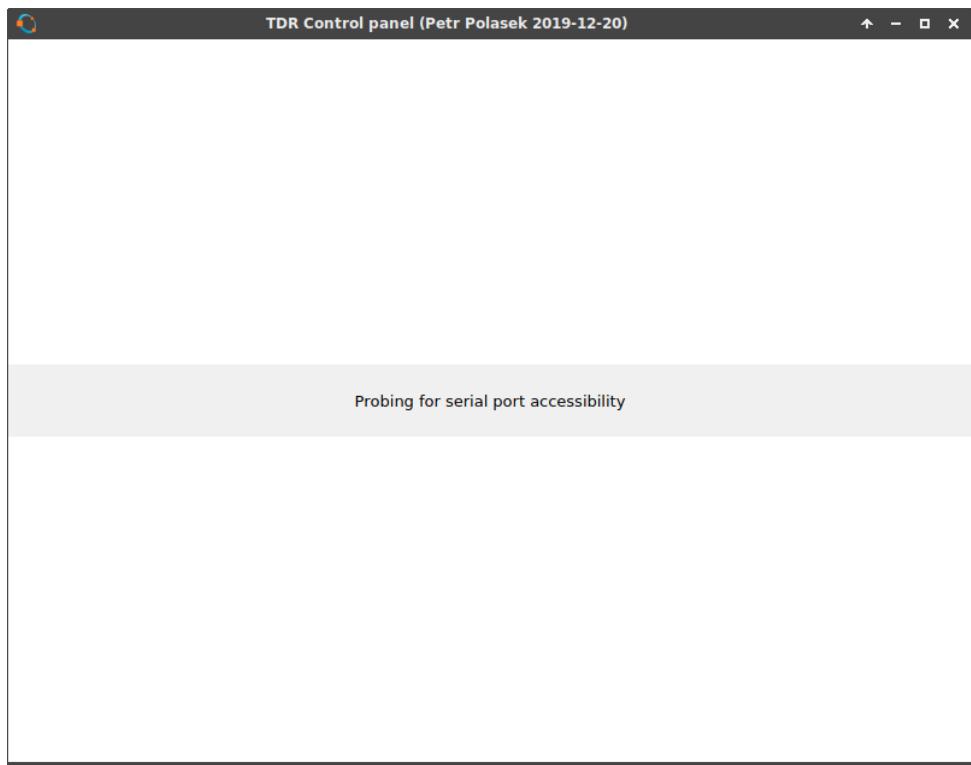
Pojmem firmware je v této kapitole myšlen program, který je spuštěn v počítači, ke kterému je připojen reflektometr. Tento program slouží pro ovládání reflektometru, zobrazování změřených dat a kalibraci reflektometru. Kalibrace probíhá pomocí změření odezvy na tři mechanické kalibry. Software předpokládá kalibry „open“, „short“ a „match“.

Software je napsán v prostředí GNU Octave a určen pro operační systém GNU/Linux. S menšími úpravami by mělo být možné tento software provozovat i pod operačním systémem Windows. Prostředí Octave je z převážné části kompatibilní s programovacím jazykem MATLAB, v lehce upravené podobě by mělo být možné ovládací program spustit i v prostředí MATLAB. Prostředí Octave bylo zvoleno, protože jde o jazyk určený pro matematické úlohy, podobně jako MATLAB, ovšem je šířeno zdarma pod licencí GNU GPL, k obsluze reflektometru tedy není třeba pořizovat nákladnou licenci na prostředí MATLAB. Další výhodou je, že Octave je multiplatformní, a není tedy vázáno jen na běžné počítače, ale je možné jej provozovat i na levných jednodeskových počítačích, např. na Raspberry Pi.

10.1 Ovládání software

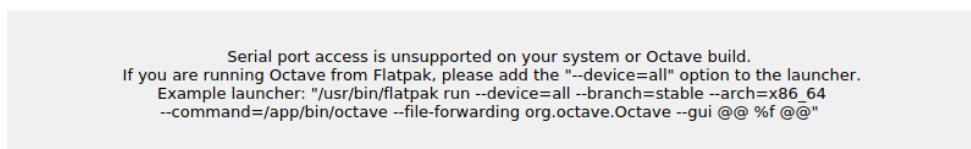
Nejprve software testuje dostupnost sériových portů podle obr. 10.1. Tento problém může na operačním systému GNU/Linux nastat v případě, kdy uživatel, který prostředí Octave spouští, nemá dostatečná práva na přístup k sériovým portům. Druhou možností, kdy k této chybě může dojít, je v případě, kdy je Octave spouštěno z kontejneru Flatpak bez povolení k přístupu k hardware. V případě operačního systému Windows může být příčinou chyby buď nedostatečné oprávnění uživatele nebo otevření sériového portu jiným programem, protože oproti operačnímu systému GNU/Linux neumožňuje otevřít sériový port ve více programech najednou.

10. Popis software



Obrázek 10.1: Test dostupnosti sériových portů.

V případě, že dojde k problému s přístupem k sériovému portu, je o této skutečnosti uživatel informován včetně návodů, co je možné v tomto případě dělat podle obr. 10.2. Uveden je příklad opravy spouštěcího příkazu pro kontejnery Flatpak.



Obrázek 10.2: Chybové hlášení o nedostupnosti sériových portů, oříznuto.

V případě, že je přístup k sériovým portům povolen, začne program vyhledávat virtuální sériové porty připojené přes USB, přičemž zobrazí hlášení jako na obr. 10.3. Ty se v prostředí GNU/Linux jmenní `/dev/ttyUSB*`.



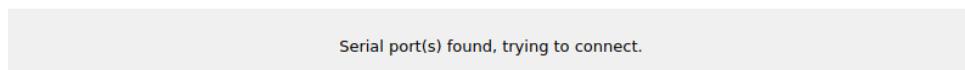
Obrázek 10.3: Hledání sériových portů.

Pokud není nalezen žádný virtuální sériový port, je zobrazeno hlášení na

obrázku 10.4, které vyzývá uživatele k připojení reflektometru. Pokud je vhodný port nalezen, zobrazí se hlášení z obrázku 10.5.

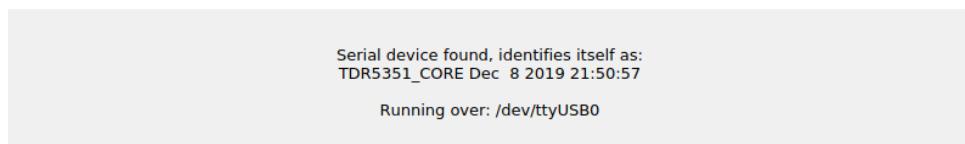


Obrázek 10.4: Hlášení v případě, kdy není připojen žádný virtuální sériový port.



Obrázek 10.5: Hlášení v případě, kdy je nalezen vhodný virtuální sériový port.

Software následně nalezený port otestuje tak, že na něj pošle zprávu **DEV?**, na kterou očekává odpověď. V případě, že je součástí odpovědí text **TDR5351_CORE**, je port považován za port, na kterém se nachází reflektometr. Plná identifikace zařízení obsahuje ještě informaci o datu a času komplikace firmware, tento identifikátor je vidět na obr. 10.6. Zařízení je následně poslán příkaz **REM!**, kterým je zařízení informováno o požadavku na dálkové ovládání. Software očekává potvrzení ve formě zprávy **REM.**, načež se spustí vlastní rozhraní pro ovládání reflektometru. Celý úspěšný proces potvrzování je ještě indikován zprávou na obr. 10.7.

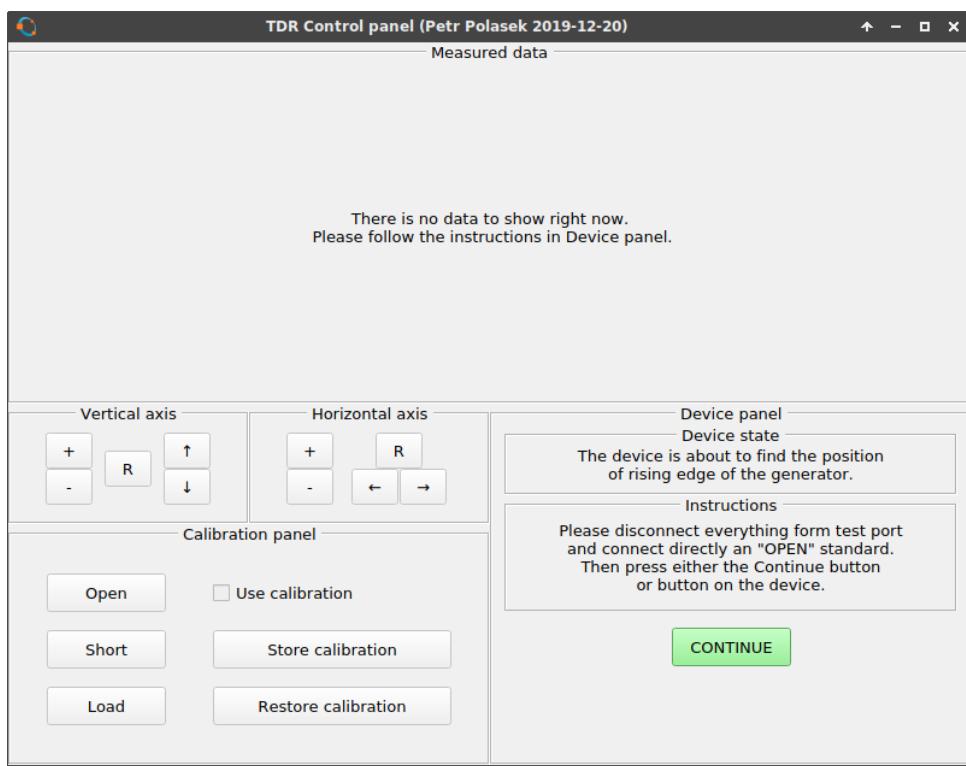


Obrázek 10.6: Hlášení v případě, kdy je nalezen vhodný virtuální sériový port.



Obrázek 10.7: Informace o úspěšném potvrzení vzdáleného přístupu.

Po připojení k reflektometru se zobrazí ovládací rozhraní, které je vidět na obr. 10.8. V tuto chvíli čeká reflektometr na odpojení všech zařízení od měřicího portu a potvrzení uživatelem. To je možné udělat jak barevně zvýrazněným tlačítkem **CONTINUE**, tak stiskem tlačítka na reflektometru. V případě odpojení ovládacího programu je možné program znovu spustit, přičemž reflektometr tato událost nijak nezasáhne - není potřeba znova provádět autokalibraci, ani se nepřeruší měření. Grafické rozhraní je možné k reflektometru připojit kdykoli, není potřeba jej spustit při zapínání reflektometru.



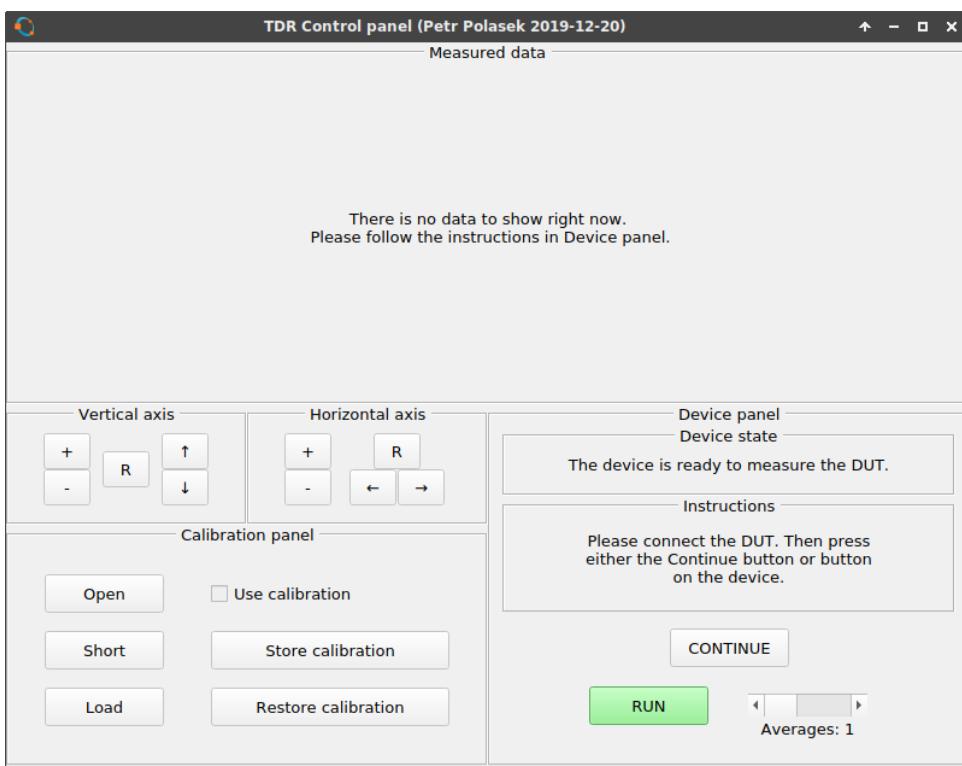
Obrázek 10.8: Grafické rozhraní, čekání na zásahu uživatele - autokalibrace napěťových úrovní, úrovň šumu a hrubé pozice budicího pulzu.

Grafické rozhraní postupně uživatele provází autokalibrací, vždy poskytuje informace o aktuálním probíhajícím kroku. Zároveň informuje uživatele srozumitelnou formou o tom, co se od něj očekává. Veškerá tlačítka se podle aktuálního stavu automaticky uzamykají a odemykají, případně podbarvují nebo mizí tak, aby uživatel nemohl provést neočekávaný požadavek, který by v dané chvíli buď nedával smysl, případně uživatele mátl.

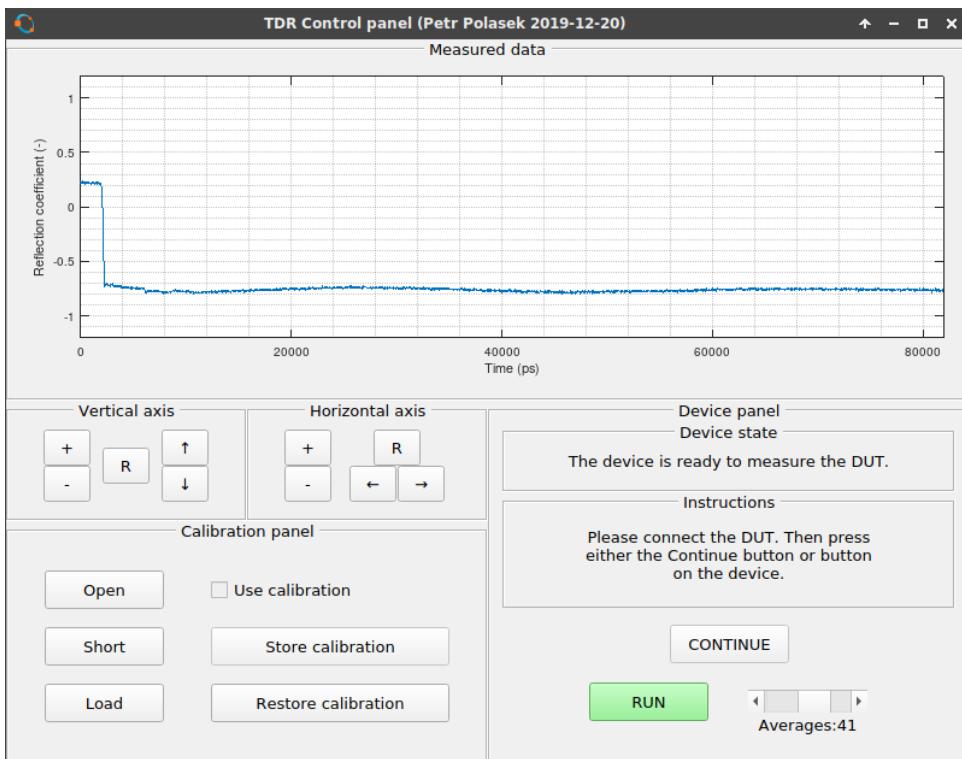
V okamžiku, kdy jsou provedeny všechny autokalibrační procesy, je uživateli předloženo rozhraní podle obr. 10.9. Objevily se nové ovládací prvky, tlačítka START a posuvník pro nastavení počtu průměrování. Uživatel může nastavit pomocí posuvníku požadovaný počet průměrování. Program automaticky nastaví na posuvníku počet průměrování, který je dle odhadu šumové úrovně ideální, nicméně uživatel může toto nastavení dle svých potřeb změnit v rozsahu 1–64.

Jakmile software obdrží první měřená data, zobrazí je v grafu jako na obr. 10.10. Poté se odemknou ovládací prvky a s grafem je možné manipulovat. Graf je možné horizontálně i vertikálně zvětšovat i posouvat. V případě nastavení mimo změřená data je možné osy resetovat do původního stavu.

Ve stavu, kdy je reflektometr připraven k měření, je možné stisknout tlačítka na kalibračním panelu. Stiskem tlačítek „Open“, „Short“ nebo „Load“ se započne měření daného mechanického kalibru. Také je možné kalibrační data



Obrázek 10.9: Grafické rozhraní, zařízení je připraveno na měření.



Obrázek 10.10: Probíhající měření s aktuálními změřenými daty.

10. Popis software

načíst ze souboru.

Kapitola 11

Kalibrace

- **11.1 Chybový model**
- **11.2 Chyby pramenící z nepřesnosti frekvence fázového závěsu**
- **11.3 Měření parametrů chybového modelu**
- **11.4 Kompenzace chyb**
- **11.5 Omezení plynoucí z omezené šířky pásma zapojení**

Změřenou odezvu $y(t)$ je nezbytné dále zpracovávat. Uvedená impulzní odezva je zatížena několika různými zdroji chyb. Prvním zdrojem chyb je samotný budicí pulz, jenž není ideální a je nezbytné nejprve provést kalibrační měření pro odstranění tohoto zdroje chyb. Jednou z možností, jak odstranit tento zdroj chyb, je změřit ideálně zakončený testovací port. Pro tento typ zakončení by mělo platit, že nedochází k žádným odrazům, a tedy by pro impulzní odezvu takového kalibračního standardu mělo platit následující tvrzení.

$$h(t) = \begin{cases} 1 & t = 0; \\ 0 & t \neq 0; \end{cases} \quad (11.1)$$

Pak platí tedy, že:

$$y(t) = x(t). \quad (11.2)$$

Takto je možné zjistit podobu budicího pulzu. Takováto metoda kalibrace však pokrývá jen jeden zdroj chyb. Mezi další zdroje chyb

Pomocí kalibračních metod je možné data získaná jako odezvu na tento budicí signál transformovat do podoby, která je vhodnější pro další zpracování. Pro plné odstranění vlivu průběhu budicího signálu na odezvě je vhodné měřenou odezvu transformovat do podoby impulzní nebo skokové odezvy. Tuto korekci měřených dat je možné provést buď v časové oblasti např. Wienerovou dekonvolucí nebo ve frekvenční oblasti. Pouhá korekce do podoby impulsní odezvy je však nedostačující pro korekci měřených dat, neboť Kalibrací je možné také zároveň odstranit vliv nedokonalostí reflektometru a připojeného vedení, např. přeslechy, útlum vedení a odrazy na konektorech [RR08].

Z této impulzní odezvy je možné nadále analyzovat měřený systém. V případě reflektometrie je typicky požadován jako výstup měření impedanční profil měřeného systému.

Kapitola 12

Detekce závad

Aby reflektometr nevyžadoval proškolenou obsluhu znalou teorie reflektometrie, je firmware vybaven automatickou detekcí základních typů diskontinuit. Firmware automaticky hledá prvních 8 největších základních diskontinuit.

12.1 Princip hledání závad

Reflektometr hledá diskontinuity ve změřených a zprůměrovaných datech, které jsou při výpočtech ještě normovány podle změřených úrovní tak, aby odpovídaly rozsahu koeficientu odrazu $\Gamma \in \langle -1, 1 \rangle$. V takto znormovaných datech hledá diferenci přes 16 vzorků. Firmware nejprve najde největší diferenci, je-li její absolutní hodnota větší než 0,15, pak ji firmware přidá do seznamu nalezených diskontinuit. Okolo bodu, kde byla nalezena největší differenci se vytvoří zakázané pásmo o šířce ± 16 vzorků, kde se dále již diskontinuity nehledají. Poté firmware najde další největší diferenci, přičemž ignoruje oblast okolo první nalezené největší differenci. Takto firmware postupuje, dokud nachází diskontinuity, jimž odpovídá koeficient odrazu větší než 0,15, nebo dokud není nalezeno osm diskontinuit.

12.2 Základní typy závad

Podle typu diskontinuity se zobrazí na displeji reflektometru její identifikace. Firmare je schopen identifikovat celkem 6 druhů diskontinuit:

- $\Gamma > 0,9$

Diskontinuita je považována za **OPEN**, tedy rozpojený konec vedení.

- $\Gamma < -0,9$

Diskontinuita je považována za **SHORT**, tedy zkratovaný konec vedení. K této i předchozí diskontinuitě může dojít buď mechanickým poškozením vedení nebo jeho rozpojením.

- $\Gamma = 1/3 \pm -0,08$

Diskontinuita je považována za **IMPEDANCE DOUBLED**, tedy zdvojnásobení impedance.

- $\Gamma = -1/3 \mp -0,08$

Diskontinuita je považována za **IMPEDANCE HALVED**, tedy přechod na poloviční impedanci vedení. K této závadě může dojít například v místě, kde je vedení rozdvojeno a jsou na něj připojena dvě vedení o stené impedance jako první vedení.

- $\Gamma > 0$

V případě, že diskontinuita neodpovídá ani jedné z předchozích chyb, je indikována buď tato nebo následující chyba. Tato je označena jako **HIGHER IMPEDANCE**, tedy přechod vedení na vyšší impedance.

- $\Gamma < 0$

Tato diskontinuita je označena jako **LOWER IMPEDANCE**, tedy přechod vedení na nižší impedance.

12.3 Složené závady

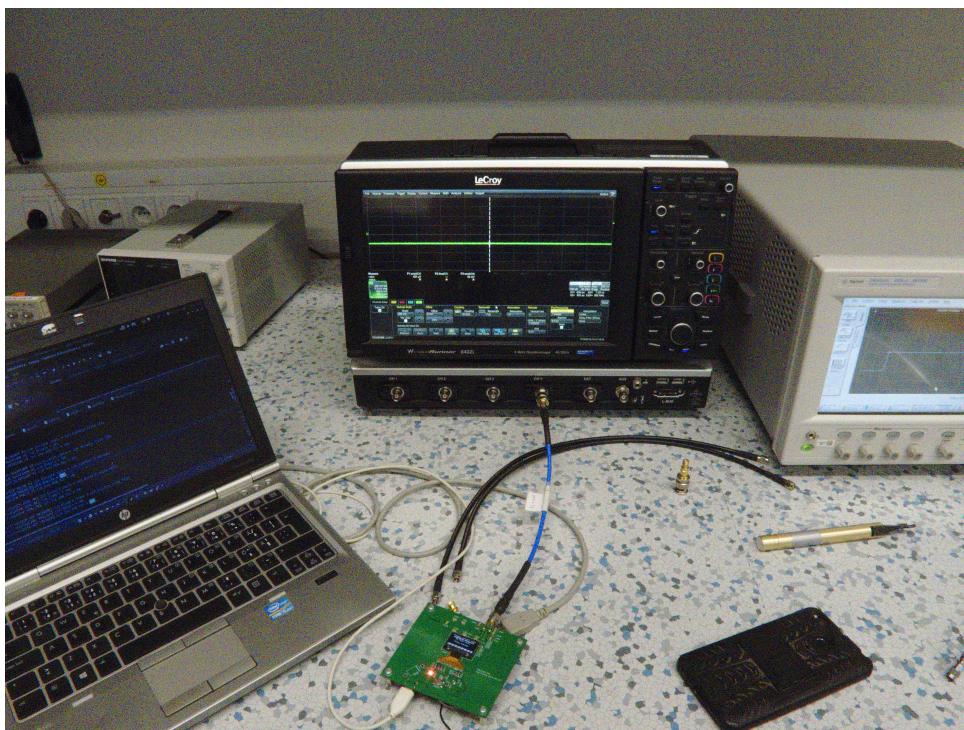
Firmware není schopen identifikovat vícenásobné odrazy. K identifikaci vícenásobných odrazů by bylo nezbytné provádět simulaci vedení a postupně simulací získat impedanční profil vedení. Bohužel pro takovouto operaci ne-disponuje použitý mikrokontrolér dostatkem paměti ani výpočetního výkonu. Výpočet impedančního profilu ze změřené odezvy navíc není jednoznačný, navíc není možné identifikovat jevy na vedení, které se neprojevují odrazy. Není možné například identifikovat v signálové cestě útlumové články nebo rozbočovače, pokud doržují impedance vedení. Z těchto důvodů nebyl ve firmware implementován režim identifikace složených závad a vícenásobných odrazů.

Kapitola 13

Změřené parametry

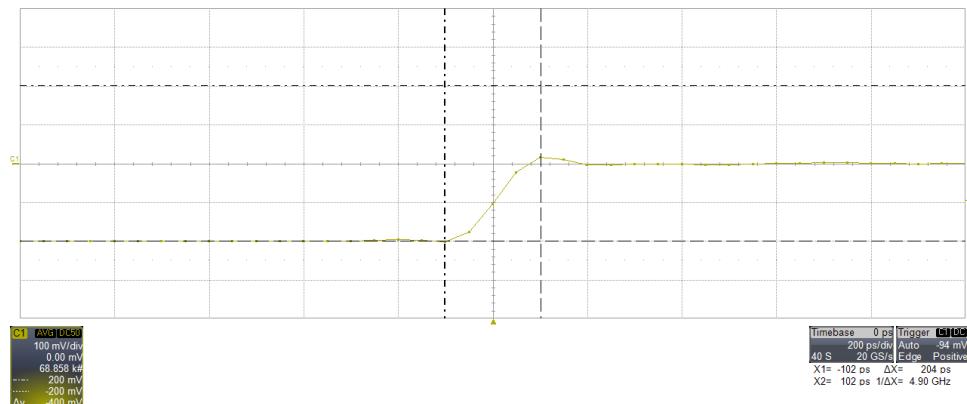
13.1 Průběh budicího pulzu

Průběh budicího pulzu byl nejprve změřen osciloskopem Teledyne LeCroy WaveRunner 6 Zi. Tento osciloskop vyniká vzorkovací frekvencí $40 \text{ GSa}\cdot\text{s}^{-1}$ v reálném čase a analogovou šířkou pásma 4 GHz. Měřicí soustava s tímto osciloskopem je na fotografii 13.1. Bohužel v měření na grafu 13.2 se ukázalo, že šířka pásma 4 GHz je pro toto měření nedostatečná.



Obrázek 13.1: Fotografie měřicí sestavy s osciloskopem LeCroy Waverunner 6 Zi.

Následně byl budicí pulz změřen vzorkovací hlavou Agilent 86015C v



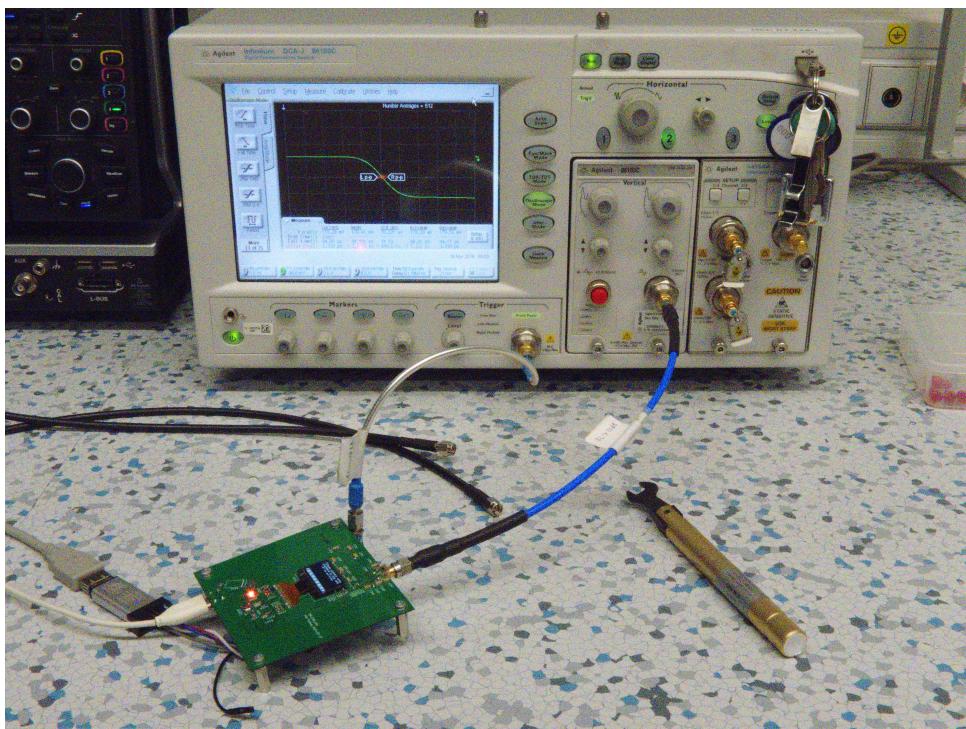
Obrázek 13.2: Náběžná hrana budicího signálu změřená osciloskopem LeCroy Waverunner 6 Zi.

mainframe Agilent 86100C s měřením v ekvivalentním čase a analogovou šírkou pásma 20 GHz. Pro měření bylo nezbytné připojit jak měřený signál, tak spuštěcí signál. Měřicí soustava je uvedena na fotografi 13.3. Změřený průběh je uveden na grafu 13.4. Změřená délka sestupné hrany se pohybuje v rozsahu 80 ps–95 ps. Bohužel výrobce u vzorkovací hlavy neuvádí, jaká je nejkratší měřitelná délka náběžné hrany. Proto není možné usuzovat, zda se jedná již o skutečnou délku náběžné hrany, nebo zda je měření zatíženo schopnostmi použité vzorkovací hlavy. Z měření je však možné usuzovat, že délka náběžné hrany je kratší nebo rovna 80 ps.

13.2 Parametry fázového závěsu

Snahou v této části měření bylo změřit fázový šum fázového závěsu. Tato snaha bohužel byla z větší části neúspěšná. Nejprve byl vyzkoušen osciloskop Teledyne LeCroy WaveRunner 6 Zi, který umí měřit fázový šum a ze změřených dat vytvořit graf histogramu fázového šumu, graf frekvenčního spektra šumu a numerické statistiky. Bohužel se ukázalo, že tento osciloskop, který katedra elektromagnetického pole vlastní, není vybaven softwarovou licencí na tato měření. Vyzkoušen byl tedy mainframe Agilent DCA-J 86100C, který podle označení DCA-J obsahuje hardwarové vybavení potřebné pro měření jitteru. Bohužel i u tohoto osciloskopu se také ukázalo, že není vybaven softwarovou licencí pro tato měření. Bez této licence je schopen pouze zobrazit dvě statistické hodnoty, mezivrcholovou úroveň fázového šumu a efektivní úroveň fázového šumu. Nakonec byl pouze změřen fázový šum mezi dvěma výstupy připojenými ke stejnemu fázovému závěsu. Výsledkem měření je tedy fázový šum odpovídající šumu mezi dvěma výstupy diferenciálního páru. Toto měření je vidět na grafu 13.4. Mezikálový šum tedy dosahuje mezivrcholové úrovně 21 ps a efektivní úrovně 3,4 ps.

■ 13.2. Parametry fázového závěsu



Obrázek 13.3: Fotografie měřicí sestavy s mainframem 86100C.



current	mean	std dev	minimum	maximum
Rise time(2)	Edge?			
Fall time(2)	85.6 ps	89.00 ps	2.46 ps	78.9 ps
Jitter p-p(2)	23.33 ps	20.926 ps	2.494 ps	15.56 ps
Jitter RMS(2)	3.41 ps	3.413 ps	92 fs	3.31 ps
				3.74 ps

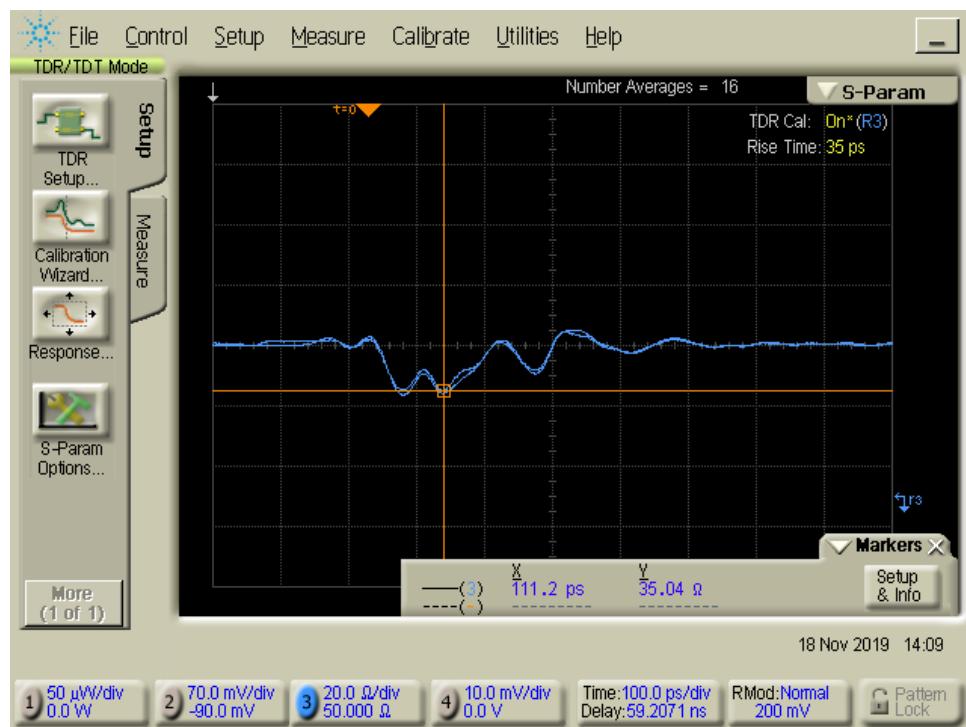
18 Nov 2019 10:11



Obrázek 13.4: Měření sestupné hrany na mainframe Agilent 86100C.

■ 13.3 TDR měření vstupní impedance reflektometru

Vstupní impedance reflektometru byla změřena pomocí TDR hlavy Agilent 54754A v mainframe Agilent 86100C. Před použitím byla provedena kompletní kalibrace TDR hlavy pomocí kalibrů open, short a match. Podle očekávání na přechodu mezi konektorem a plošným spojem dochází k poklesu impedance přibližně na 35 ps. K dalšímu poklesu impedance dochází nejspíše na přechodu mezi koplanárním vedení pod konektorem a úzkým koplanárním vedením. Dále již impedance reflektometru odpovídá 50 Ω.

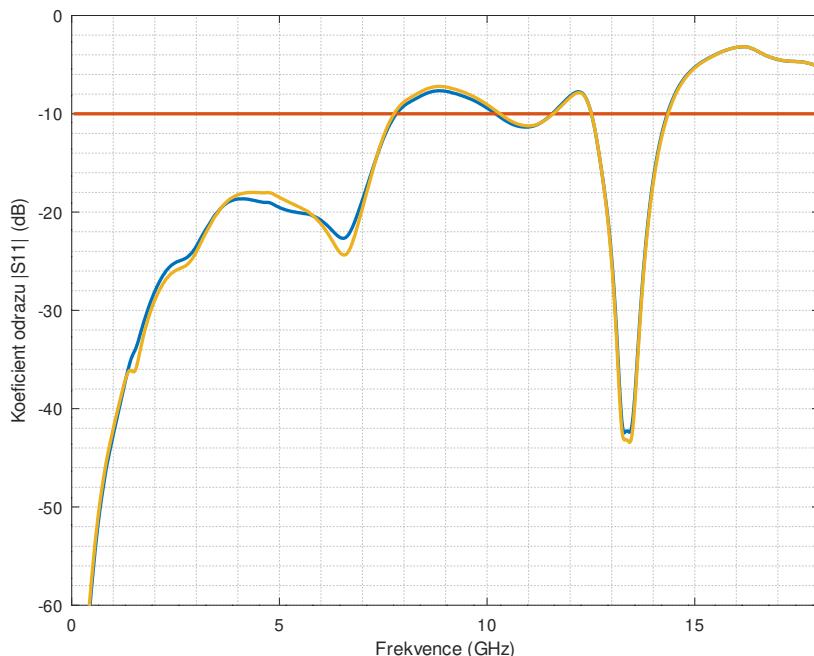


Obrázek 13.5: TDR měření vstupní impedance reflektometru.

■ 13.4 Měření vstupní impedance reflektometru pomocí VNA

Měření impedance bylo zopakováno pomocí VNA Agilent E8364A. Výsledek měření je prezentován v grafu 13.6. Parametr S_{11} je menší než -20 dB pro frekvence do $3,5$ GHz a menší než -10 dB pro frekvence do $7,7$ GHz. Měření bylo provedeno při různých výkonech generátoru ve VNA za účelem zjištění, zda se vstupní port chová lineárně. Test probíhal pro výkony do 0 dBm, neprojevovaly se žádné viditelné nelineární jevy.

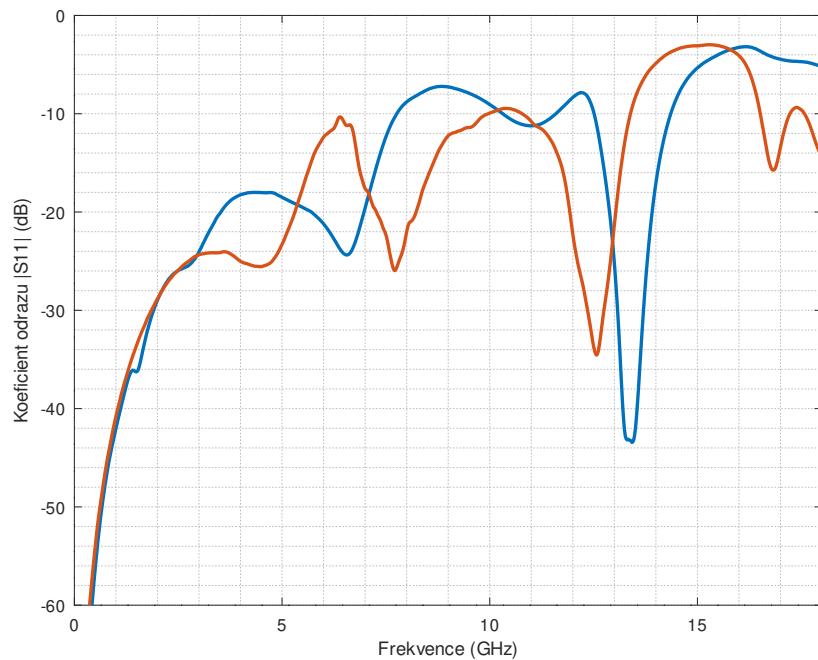
Toto měření bylo opakováno s neosazenou deskou plošných spojů z obr. 8.24, změřený průběh parametru S_{11} je v grafu 13.7. Změřený průběh je velmi podobný osazené desce plošných spojů, charakteristické prvky se vyskytují na podobných frekvencích a s podobnou velikostí. Zavěrem tohoto měření je tedy fakt, že špatné přizpůsobení vstupu není způsobeno navrženým splitterem, budičem, ani vzorkovačem, nýbrž nesprávným návrhem vedení pod konektorem a nekvalitním konektorem.



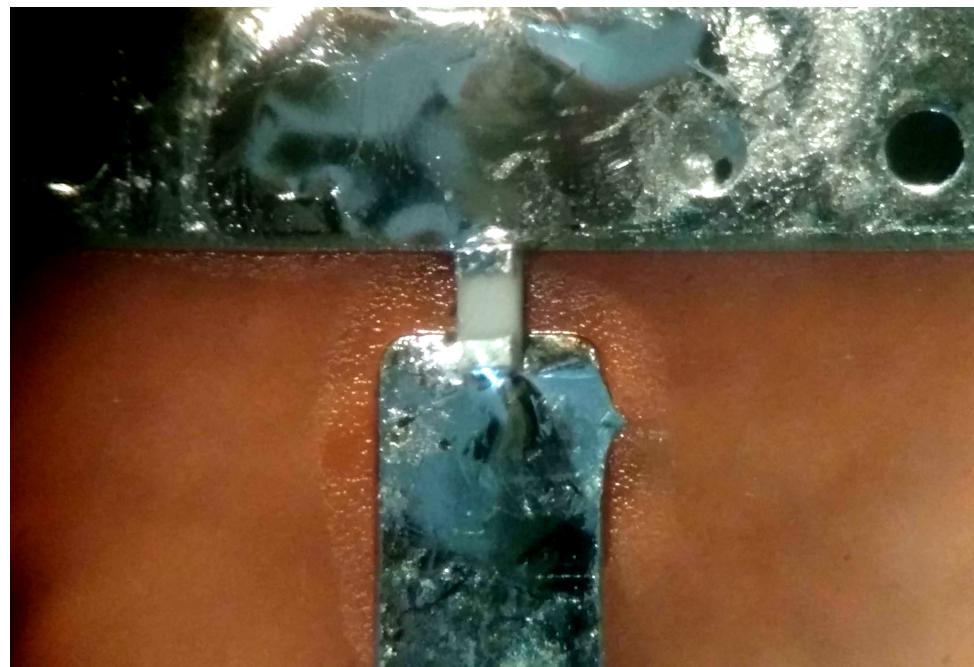
Obrázek 13.6: Měření vstupní impedance reflektometru pomocí VNA. Modře je označeno měření v logické úrovni 1 a žlutě měření v logické úrovni 0.

13.5 Měření parametrů použitého substrátu

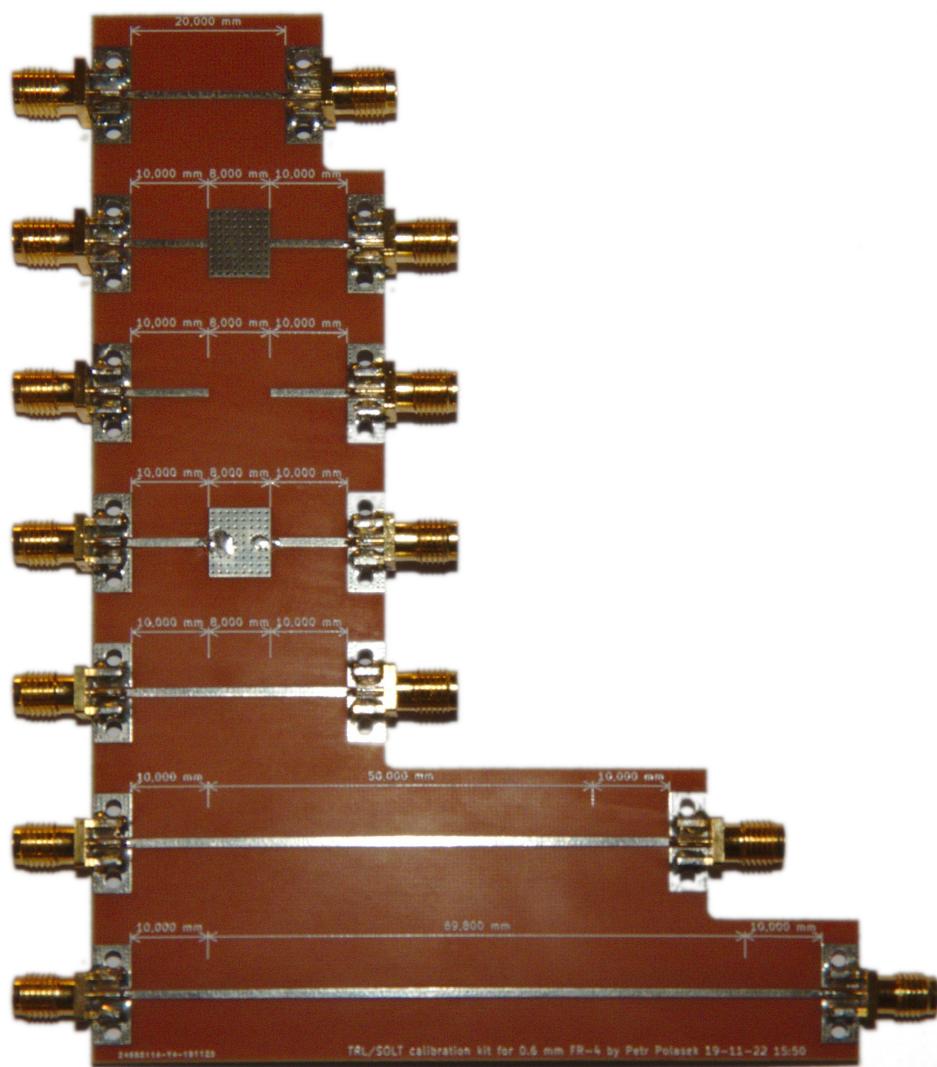
Pro ověření permitivity použitého substrátu byla vytvořena testovací deska s kalibry pro kalibrační metody TRL a UOML. Tato deska je na fotografii 13.9. Nachází se na ní zeshora postupně kalibrační vedení nulové délky „thru“, kalibry „short“, „open“ a „match“. Pod nimi se nachází tři vedení různých délek. Zeshora jsou to vedení délky 8 mm, 50 mm a 69,8 mm. Tloušťka substrátu a povrchová úprava je stejná jako u reflektometru, tedy 0,6 mm a olovnatý HAL. Deska byla navržena tak, aby bylo možné na ni namontovat jak kvalitní konektory Southwest Endlauch, tak i připájet levné konektory použité na reflektometru. Detail kalibru „match“ v podobě rezistoru velikosti 0201 je na fotografii 13.8, pro srovnání velikosti má otvor napravo od rezistoru průměr 0,3 mm.



Obrázek 13.7: Měření vstupní impedance reflektometru pomocí VNA. Modře je označeno měření v logické úrovni 0, červeně měření na neosazené desce z obr. 8.24 terminované 50Ω terminátorem.



Obrázek 13.8: Detail kalibru „match“.



Obrázek 13.9: Testovací deska plošných spojů pro změření parametrů substrátu.

Kapitola 14

Uživatelské rozhraní a popis ovládání

■ 14.1 Chování zařízení v autonomním režimu

■ 14.1.1 Autokalibrace

- Kalibrace polohy budicího pulzu
 - Kalibrace polohy měřící roviny
 - Měření vzdálosti a úhlu

14.1.2 Kalibrace pomocí kalibračních standardů

■ 14.1.3 Měření

14.1.4 Vyhodnocení změřených dat

■ 14.2 Chování zařízení v režimu s připojeným počítačem

14.2.1 Autokalibrace

■ 14.2.2 Kalibrace pomocí kalibračních standardů

■ 14.2.3 Měření

■ 14.2.4 Vyhodnocení změřených dat

Kapitola 15

Závěr

Příloha A

Literatura

- [Ana99] Analog Devices Inc., Norwood, *AD8309 Datasheet*, 1999.
- [Ana08] Analog Devices Inc., Norwood, *ADF4350 Wideband Synthesizer with Integrated VCO*, 2008.
- [Ava18] Avago Technologies, Austin, *HSMS282x datasheet*, 2018.
- [BB97] R. Buchner and J. Barthel, *A Time Domain Reflectometer for Dielectric Relaxation Spectroscopy of Electrolyte Solutions*, Berichte der Bunsengesellschaft für physikalische Chemie **101** (1997), no. 10, 1509–1516.
- [BCL⁺13] G. Bencivenni, E. Czerwinski, E. De Lucia, G. De Robertis, D. Domenici, O. Erriquez, G. Fanizzi, G. Felici, R. Liuzzi, F. Loddo, M. Mongelli, G. Morello, A. Ranieri, and V. Valentino, *A Time Domain Reflectometer with 100 ps precision implemented in a cost-effective FPGA for the test of the KLOE-2 Inner Tracker readout anodes*, Nuclear Instruments and Methods in Physics Research Section A: Accelerators, Spectrometers, Detectors and Associated Equipment **698** (2013), 185 – 191.
- [CBC11] Andrea Cataldo, Egidio De Benedetto, and Giuseppe Cannazza, *Broadband Reflectometry for Enhanced Diagnostics and Monitoring Applications (Lecture Notes in Electrical Engineering)*, Springer, Berlin, 2011.
- [CF05] Chet Lo and C. Furse, *Noise-domain reflectometry for locating wiring faults*, IEEE Transactions on Electromagnetic Compatibility **47** (2005), no. 1, 97–104.
- [DDGC11] A. De Angelis, M. Dionigi, R. Giglietti, and P. Carbone, *Experimental Comparison of Low-Cost Sub-Nanosecond Pulse Generators*, IEEE Transactions on Instrumentation and Measurement **60** (2011), no. 1, 310–318.

- [DJJ03] Donghwan Lee, Jinho Sung, and Jaehong Park, *A 16 ps-resolution Random Equivalent Sampling circuit for TDR utilizing a Vernier time delay generation*, 2003 IEEE Nuclear Science Symposium. Conference Record (IEEE Cat. No.03CH37515), vol. 2, Oct 2003, pp. 1219–1223 Vol.2.
- [DM15] N. Drobotun and P. Mikheev, *A 300 kHz–13.5 GHz directional bridge*, 2015 European Microwave Conference (EuMC), Sep. 2015, pp. 287–290.
- [Hew08] Hewlett-Packard Company and Intel Corporation and Microsoft Corporation and NEC Corporation and ST-NXP Wireless and Texas Instruments, *Universal Serial Bus 3.0 Specification*, 11 2008.
- [Hol02] Nick Holland, *Interfacing between LVPECL, VML, CML, and LVDS Levels*, Tech. report, Texas Instruments, Dallas, 11 2002.
- [Hou00] Hubert Houtman, *1-GHz sampling oscilloscope front end is easily modified*, Electronic Design **48** (2000), no. 19, 175 (English), Copyright - Copyright Penton Media, Inc. Sep 18, 2000; Last updated - 2012-02-25; CODEN - ELODAW.
- [JMN14] John Miles (KE5FX) Jason Mildrum (NT7S), *Si5351 Investigations Part 7*, 11 2014, <https://nt7s.com/2014/11/si5351a-investigations-part-7/>.
- [MGD⁺15] K. N. Madsen, T. D. Gathman, S. Daneshgar, T. C. Oh, J. C. Li, and J. F. Buckwalter, *A high-linearity, 30 gs/s track-and-hold amplifier and time interleaved sample-and-hold in an inp-on-cmos process*, IEEE Journal of Solid-State Circuits **50** (2015), no. 11, 2692–2702.
- [Mic08] Micrel, Inc., San Jose, *SY54017 datasheet*, 5 2008.
- [Mic09] Micrel, Inc., San Jose, *SY54020AR datasheet*, 4 2009.
- [MOH09] MOHR Test and Measurement LLC, *CT-100B Datasheet*, 2009.
- [MP74] N. A. M. Mackay and S. R. Penstone, *A High-Sensitivity Narrow-Band Time-Domain Reflectometer*, IEEE Transactions on Instrumentation and Measurement **23** (1974), no. 2, 155–158.
- [NR09] C. Negrea and M. Rangu, *Sequential sampling time domain reflectometer*, 2009 15th International Symposium for Design and Technology of Electronics Packages (SIITME), Sep. 2009, pp. 367–371.
- [RR08] A. Rumiantsev and N. Ridler, *Vna calibration*, IEEE Microwave Magazine **9** (2008), no. 3, 86–99.

- [Sch86] Rodney T. Schlater, *Waveform Graphics for a 1-Ghz Digitizing Oscilloscope*, Hewlett-Packard Journal **37** (1986), no. 4, 20–25, <https://www.hpl.hp.com/hpjournal/pdfs/IssuePDFs/1986-04.pdf>.
- [Sil15] Silicon Laboratories Inc., Austin, *AN619: Manually Generating an Si5351 Register Map*, 2015.
- [Sil18] Silicon Laboratories Inc., Austin, *Si5351 datasheet*, 2018.
- [SP18] P. Seiler and D. Plettemeier, *Measurement of pcb surface finishes for substrate characterization up to 67 ghz*, 2018 IEEE International Symposium on Antennas and Propagation USNC/URSI National Radio Science Meeting, July 2018, pp. 1059–1060.
- [Tek68] Tektronix, Inc., Beaverton, Oregon, *Type S-1 Sampling Head Instruction Manual*, 1968.
- [Tek85] Tektronix, Inc., Beaverton, Oregon, *S-4 Sampling Head Instruction Manual*, 3 1985.
- [Tex12] Texas Instruments, Dallas, *SN65LVPE501 datasheet*, 5 2012.
- [Tex16a] Texas Instruments, Dallas, *SN75LVCP600S datasheet*, 3 2016.
- [Tex16b] Texas Instruments, Dallas, *SN75LVCP601 datasheet*, 3 2016.
- [Tex18] Texas Instruments, Dallas, *TUSB1002 datasheet*, 11 2018.
- [TKF⁺13] D. Trebbels, A. Kern, F. Fellhauer, C. Huebner, and R. Zengerle, *Miniaturized FPGA-Based High-Resolution Time-Domain Refractometer*, IEEE Transactions on Instrumentation and Measurement **62** (2013), no. 7, 2101–2113.
- [Tut14] Elmin Tutkur, *Wideband Directional Couplers and Power Splitters*, Master’s thesis, Chalmers University of Technology, Gothenburg, 2014.
- [WCBR08] X. Wu, D. Cullen, G. Brist, and O. M. Ramahi, *Surface finish effects on high-speed signal degradation*, IEEE Transactions on Advanced Packaging **31** (2008), no. 1, 182–189.
- [Wil98] Jim Williams, *AN72: A Seven-Nanosecond Comparator for Single Supply Operation: Guidance for Putting Civilized Speed to Work*, Tech. report, Linear Technology Co., Milpitas, 5 1998.
- [Wil03] _____, *AN94: Slew Rate Verification for Wideband Amplifiers: The Taming of the Slew*, Tech. report, Linear Technology Co., Milpitas, 5 2003.