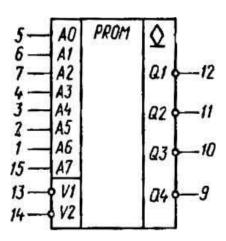
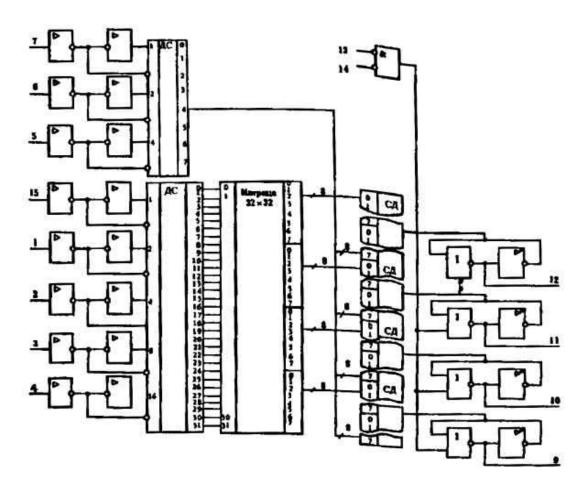
KP556**PT**4, **KP**556**PT4A**

Микросхемы представляют собой программируемое постоянное запоминающее устройство емкостью 1024 бит (256х4) с открытым коллектором. Запись информации в ППЗУ (программирование) производится потребителем путем пережигания ни- хромовых перемычек импульсом тока 1 раз за время эксплуатации ИС. Содержат. 2860 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г.



Условное графическое обозначение КР556РТ4



Функциональная схема КР556РТ4, КР556РТ4А

Назначение выводов: 1, 2, 3, 4, 5, 6, 7, 15 - входы адресные А6...А0, А7; 8 - общий; 9, 10, 11, 12 - выходы $\overline{Q4}...\overline{Q1}$; 13, 14 - входы выборки кристалла $\overline{V1}$, $\overline{V2}$; 16 - напряжение питания.

Таблица истинности

Вход выборки кристалла		Вход адреса							Выход разряда				
<u>V1</u>	<u>V2</u>	Α0	A1	A2	А3	Α4	A 5	A6	Α7	$\overline{Q1}$	$\overline{Q2}$	$\overline{Q3}$	$\overline{Q4}$
0	0	Состояния выходов разрядов соответствуют заложенной программе											
Любая комбинация, не совпадающая с предыдущей		Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	1	1	1	1
1	1	Состояния выходов разрядов соответствуют заложенной программе											
Любая комбинация, не совпадающая с предыдущей		Х	Χ	Χ	Χ	Χ	X	Χ	Χ	0	0	0	0

Электрические параметры

Номинальное напряжение питания	5 B ± 5%
Напряжение на антизвонном диоде	≤ -1,2 B
Выходное напряжение низкого уровня	≤ 0,5 B
Ток потребления	≤ 130 мА
Входной ток низкого уровня	≤ -0,25 mA
Входной ток высокого уровня	≤ 40 мкА
Выходной ток высокого уровня	≤ 100 мкА
Время выборки разрешения	≤ 30 нс
Время выборки адреса	≤ 70 нс
Коэффициент программируемости (до 100 шт):	
- KP556PT4	0,5
- KP556PT4A	0,75