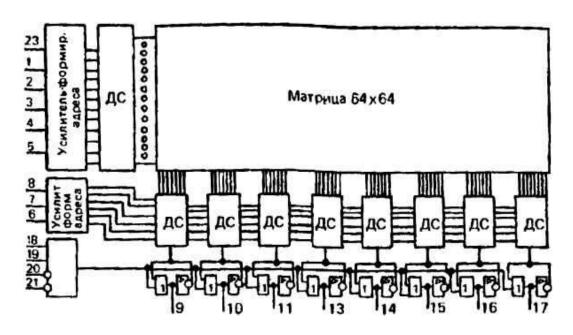
KP556**PT**5

Микросхема представляет собой программируемое постоянное запоминающее устройство емкостью 4096 бит (512х8) с открытым коллектором, с однократным электрическим программированием пережиганием перемычек. Включает матрицу памяти 64*64, усилители считывания, входной и выходной дешифраторы, схемы программирования. Содержит 9707 интегральных элементов. Корпус типа 239.24-2, масса не более 4 г.

8-40	DC	I_{y_0}	<u>g</u>
$\delta \longrightarrow A2$		91	10
5 A3		42	11
3 - A5		93	—13
2 A6		44	14
23-48		45	—15
18 V1 19 V2		46	16
20-0V3 21-0V4		97	17
. [

Условное графическое обозначение КР556РТ5



Функциональная схема КР556РТ5

Назначение выводов: 1, 2, 3, 4, 5, 6, 7, 8, 23 - входы адресные А7...А0, А8; 9, 10, 11, 13, 14, 15, 16, 17 - выходы; 18, 19, 20, 21 - входы разрешения выборки; 22 - напряжение питания (в режиме программирования); 24 - напряжение питания.

Таблица истинности

Состояние входов				C	0-0-0-0
V1	V2	<u>V</u> 3	$\overline{V4}$	Состояние выхода	Операция
1	1	0	0	1/0	Считывание
Любая комбинация, не совпадающая с предыдущей		1	Хранение		

Электрические параметры

Номинальное напряжение питания	.5 B ± 5%
Выходное напряжение низкого уровня	.≤0,5 B
Прямое падение напряжения на антизвонном диоде	.≤ -1,5 B
Ток потребления	.≤ 190 mA
Входной ток низкого уровня	.≤ -0,25 MA
Входной ток высокого уровня	.≤ 40 MKA
Выходной ток высокого уровня	.≤ 100 мкА
Время выборки адреса	.≤ 70 нс
Время выборки разрешения	.≤ 30 нс
Коэффициент программирования (до 100 шт)	.0,65