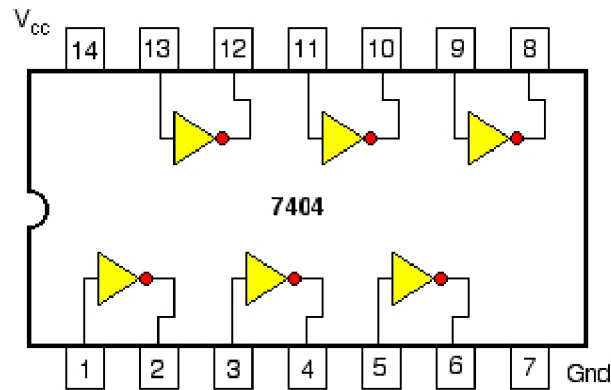


PORTA NOT 74LS04

Circuito integrado de tecnologia TTL que possui **seis portas lógicas NOT**.



Porta lógica

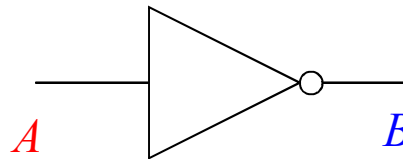
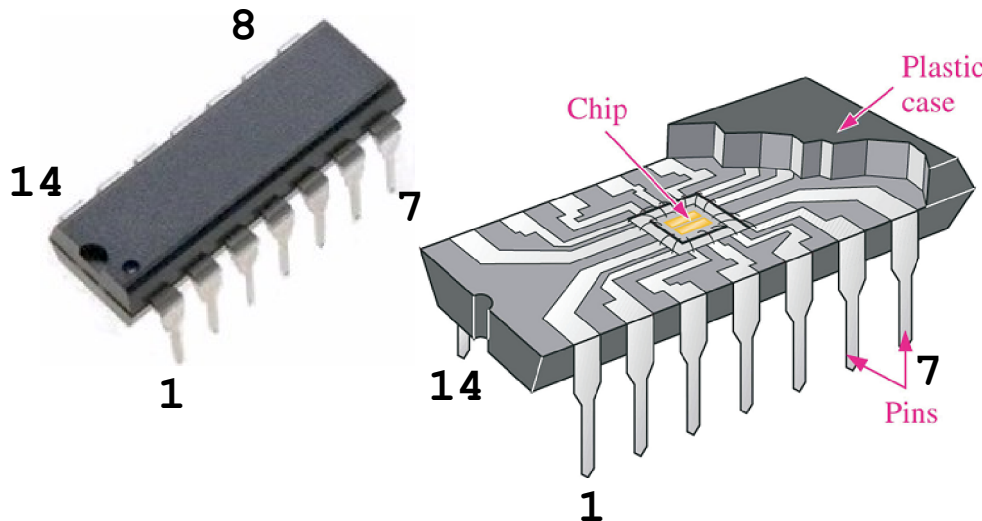


Tabela verdade

<i>A</i>	<i>B</i>
0	1
1	0

DIP

FAMILIA *TTL*



Encapsulamento em linha dupla, abreviado como DIP ou "DIL" (*Dual In-Line Package*).

- ❑ Tensão de alimentação: $4,75V < V_{cc} < 5,25V$
- ❑ Níveis lógicos de tensão:

	ENTRADA	SAÍDA
5,0V	1	1
2,0V	Área de incerteza	
0,8V	0	0
0,0V		