

PINOUT einer BIM111 bzw. BIM113 von oben auf die Platine gesehen

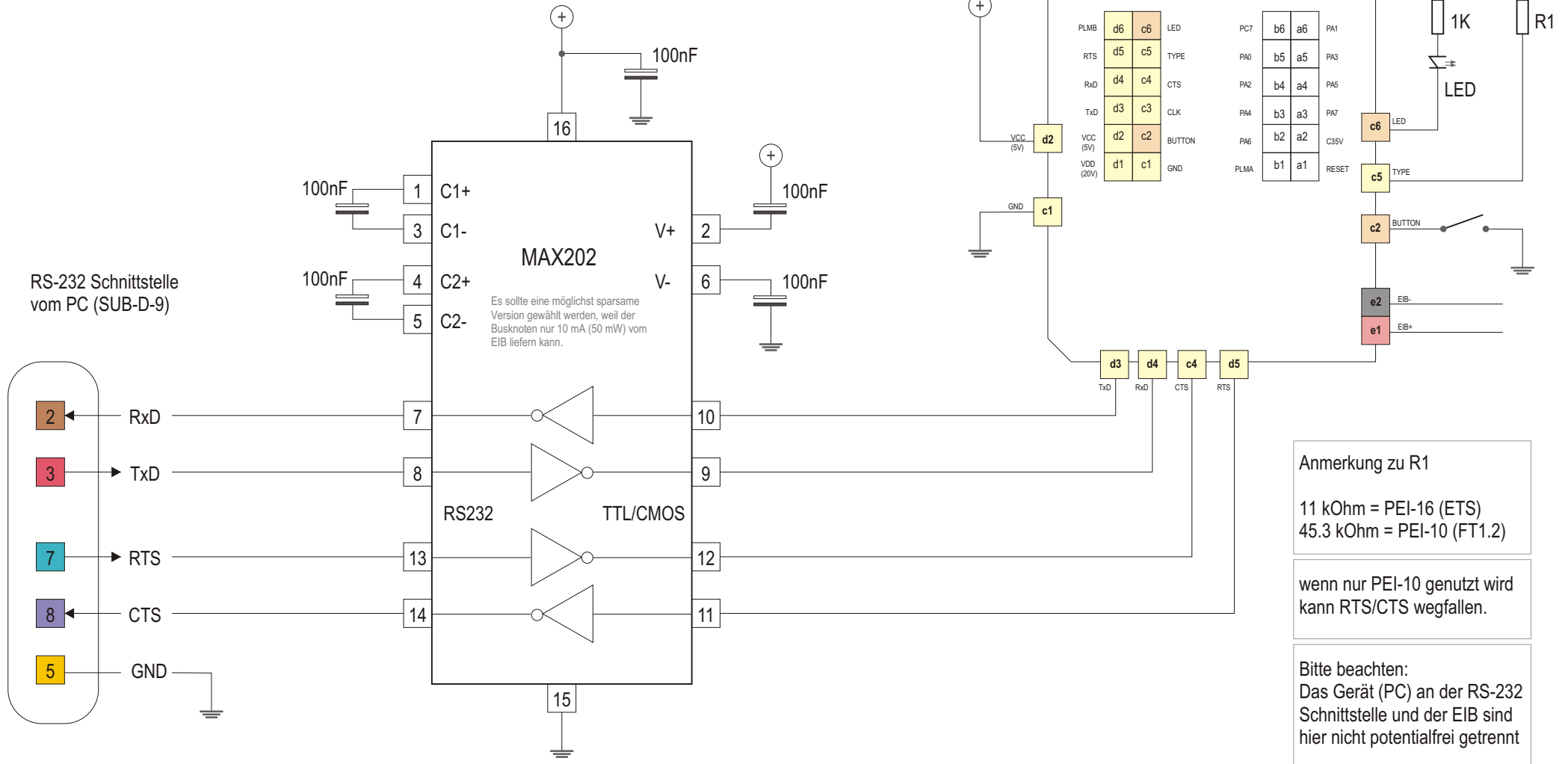
PLMB	d6	c6	LED	PC7	b6	a6	PA1
RTS	d5	c5	TYPE	PA0	b5	a5	PA3
RxD	d4	c4	CTS	PA2	b4	a4	PA5
TxD	d3	c3	CLK	PA4	b3	a3	PA7
VCC (5V)	d2	c2	BUTTON	PA6	b2	a2	C35V
VDD (20V)	d1	c1	GND	PLMA	b1	a1	RESET

EIB-	e2
EIB+	e1

	PEI Pins
	Programming
	Reset / Buffer Time
	Port A

Schaltplan für EIB Businterface

Ver 03. 15.Dez.03



Schaltplan für EIB / BCU Kopplung

Ver 04. 23.Feb.04

