

Programowanie współbieżne

Lista zadań nr 6

Na ćwiczenia 25. listopada 2021

Zadanie 1. W 32-bitowym systemie komputerowym wszystkie komórki pamięci są atomowymi 32-bitowymi rejestrami MRMW. Chcesz w tym systemie zasymulować programowo 64-bitowy rejestr za pomocą dwóch rejestrów 32-bitowych. W tym celu implementujesz metody **read()** i **write()**, które odczytują i zapisują te dwa rejestry po kolei. Czy otrzymany 64-bitowy rejestr jest bezpieczny, regularny, atomowy czy też nie spełnia żadnego z tych warunków?

Zadanie 2. Algorytm Petersona spełnia warunki wzajemnego wykluczania i niezagłodzenia, jeśli zmienne **flag[0]**, **flag[1]** oraz **victim** oznaczają rejestry atomowe. Czy te warunki zostaną zachowane, jeśli dla **flag[0]** i **flag[1]** użyjemy rejestrów regularnych?

Zadanie 3. Rejestr typu SRSW nazywamy **1-regularnym**, jeśli spełnia następujące warunki:

- wywołanie **read()** która nie jest współbieżne z żadnym wywołaniem **write()** zawsze zwraca wartość umieszczoną tam przez ostatnie wcześniejsze wywołanie **write()**,
- wywołanie **read()** współbieżne z dokładnie jednym wywołaniem **write()** zwraca wartość zapisaną przez to wywołanie, lub przez ostatnie wcześniejsze wywołanie **write()**,
- w przeciwnym przypadku (wywołanie **read()** jest współbieżne z wieloma wywołaniami **write()**) wartość zwracana przez **read()** jest dowolna.

Skonstruuj M-wartościowy 1-regularny rejestr SRSW używając $O(\log M)$ Boolowskich regularnych rejestrów SRSW. Uzasadnij poprawność swojej konstrukcji.

Def. Rejestr nazwiemy **dobrym**, jeśli dla każdego ciągu współbieżnych dostępu do tego rejestru (zapisów i odczytów) każda wartość odczytana występuje wśród wartości zapisanych (tzn. wartości odczytane nie biorą się "z powietrza").

Zadanie 4. Mamy dobry rejestr typu MRSW. Dla dowolnego ciągu współbieżnych dostępu do tego rejestru porządek zapisów jest jednoznacznie wyznaczony (bo jest tylko jeden wątek zapisujący). Możemy więc wszystkie zapisy ponumerować,

oznaczając i -ty zapis przez W^i . Przez R^i oznaczmy odczyt rejestru, który zwrócił wartość zapisaną tam przez zapis W^i . Zauważmy, że w każdym ciągu dostępów do rejestru może być co najwyżej jeden zapis W^i , oraz że istnieją takie ciągi dostępów, w których występuje wiele odczytów R^i . Pokaż, że dobry rejestr MRSW jest **regularny** wtedy i tylko wtedy, gdy dla każdego ciągu dostępów:

dla każdego i nie jest prawdą, że $R^i \rightarrow W^i$ (*), oraz
dla każdych i oraz j nie jest prawdą, że $W^i \rightarrow W^j \rightarrow R^i$ (**).

Strzałka \rightarrow oznacza relację porządku częściowego na zdarzeniach odczytu i zapisu.

Zadanie 5. Pokaż, że dobry rejestr typu MRMW jest **atomowy** wtedy i tylko wtedy gdy w każdym ciągu dostępów do tego rejestru można ponumerować zapisy i odczyty w taki sposób by spełnione były warunki (*), (**) oraz

dla dla każdych i oraz j jeśli $R^i \rightarrow R^j$ to $i \leq j$ (***).

Podobnie jak w poprzednim zadaniu, strzałka \rightarrow oznacza relację porządku częściowego na zdarzeniach odczytu i zapisu, a R^i odczyt rejestru, który zwrócił wartość zapisaną tam przez zapis W^i .

Zadanie 6. Pokaż poprawność konstrukcji regularnego M-wartościowego rejestru MRSW używającej regularnych rejestrów Boolowskich MRSW.

Wskazówka: The Art of Multiprocessor Programming 2e, rozdział 4.2.3.

Zadanie 7. Pokaż poprawność konstrukcji atomowego rejestru MRSW używającej atomowych rejestrów SRSW.

Wskazówka: TAoMP 2e, rozdział 4.2.5.

Zadanie 8. Pokaż poprawność konstrukcji atomowego rejestru MRMW używającej atomowych rejestrów MRSW.

Wskazówka: TAoMP 2e, rozdział 4.2.6.