# Ex1

指令执行的次数:

2 + (10\* 101) = 1012

指令大小:

4 \* 12 = 48 bytes

## Ex2

	[11:10]	[9:5]	[4:0]
3个两地址指令	'00', '01', '10'	'00000' to '11111'	'00000' to '11111'
30个单地址指令	'11'	'00000' to '11101'	'00000' to '11111'
45个零地址指令	'11'	'11110'	'00000' to '11111'
	'11'	'11111'	'00000' to '01100'

# 存在符合要求的指令编码

2.	[11:10]	[9:5]	[4:0]
3个两地址指令	'00', '01', '10'	'00000' to '11111'	'00000' to '11111'
31个单地址指令	'11'	'00000' to '11110'	'00000' to '11111'
32个零地址指令	'11'	'11111'	'00000' to '11111'

最多存在32个零地址指令,所以不存在符合要求的指令编码

	[11:10]	[9:5]	[4:0]
3个两地址指令	'00', '01', '10'	'00000' to '11111'	'00000' to '11111'
24个零地址指令	'11'	'00000'	'00000' to '10111'
31个单地址指令	'11'	'00001' to '11111'	'00000' to '11111'

最多可以为这一处理器编码31个单地址指令

#### Ex3

i.	43	4F	4D	50	55	54	45	52
	С	0	М	P	U	Т	E	R
2.	52	45	54	55	50	4D	4F	43
	R	E	Т	U	Р	M	0	С

- 3. 4F4D, 5055, 5445
- 4. 45545550, 5455504D, 55504D4F

## Ex4

- 1.2ns + 0.1ns = 2.1ns
- 2. 5 cycles / 4 instructions = 1.25
- 3. 执行时间 = 指令数 \* CPI \* 时钟周期 加速比 = (指令数 \* 1 \* 7) / (指令数 \* 1.25 \* 2.1) = 2.67

## Ex5

1. 仅考虑数据冒险时: 5 级流水线CPI = 6 / 5; 12 级流水线CPI = 11 / 8

加速比 
$$= \frac{(6/5)*1*指令数}{(11/8)*0.6*指令数} = 1.45$$

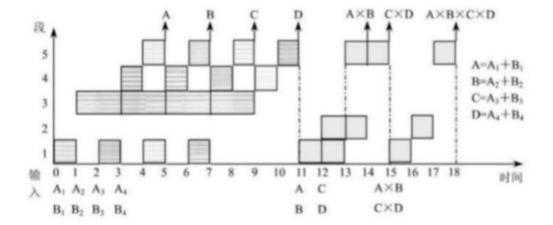
2. 考虑分支错误的停顿时:

CPI = 分支预测指令 CPI + 非分支预测指令 CPI

= CPI + 0.2 \* CPI 额外 \* 0.05

第一台机器: CPI = 6/5+0.2\*0.05\*2=1.22

第二台机器: CPI = 11 / 8 + 0.2 \* 0.05 \* 5 = 1.425



吞吐率: 
$$TP = \frac{7}{18\Delta t}$$

加速比: 
$$S = \frac{29\Delta t}{18\Delta t} = 1.61$$

加速比: 
$$S = \frac{29\Delta t}{18\Delta t} = 1.61$$
  
效率:  $E = \frac{4 \times 5 + 3 \times 3}{5 \times 18} = 0.322$