

参考自龙邱、山外、逐飞、TRK、FDRM原理图

2018.3.31 BY xhJiang

NOTE:

1. VREFH 和VREFL 之间最好有一个0.1uF的钽电容。
2. VDDA 和VSSA 之间最好有一个0.1uF的钽电容。
3. VDD经过保险丝直接与供电电源连接,需要先通过1uF电容
4. VSSA 和VREFL 在铺地层要与VSS 单点连接。
5. 不焊接保险丝, 可以测核心板电流
6. 在BYP引脚上的10nF电容将显著降低输出噪声, 但如果输出噪声不是主要问题的话, 它可以是没有连接的。
SPX3819启动速度与BYP电容的大小成反比。需要缓慢的输出电压的应用程序应该使用更大的CBYP。但是, 如果需要快速的打开, 可以忽略BYP电容器
7. SPX3819 可以使用类似其他IC代替,如性能更佳的SP6205EM5-L-3-3/TR,两者均由EXAR生产
8. 采用2脚无源晶振,5032封装,有条件尽量改为有源晶振提高时钟稳定性
9. OLED使用IO模拟SPI/IC通信
10. 蓝牙串口使用汇承BT,如若使用其他BT请注意引脚更换
11. SPX3819输入输出电容若不使用钽电容, 请更换容值为2.2uF

