製品仕様書/Product Specification	No.	IS-6803-	-000	来歴	2
AZHI ENGI / Troduct opcomodulor	頁/Page		1/6		
「標題:6803 シリーズ ESD プロテクターチップ <1005 サイズ>	制定年月日/ISSU	JUED DATE		609/11/18	
SUBJECT: Series 6803 ESD protector chip <1005 size>	改訂年月日/REV	ISED DATE		'13/10/21	

1. 適用範囲

本仕様書は、イリソ電子工業株式会社製 6803 シリーズ

ESD プロテクターチップに関する仕様及び性能上の必要事項について Series 6803, IRISO ELECTRONICSCO., LTD... 規定する。

1. Scope

This product specification is applied for the ESD protector chip Series 6803, IRISO ELECTRONICSCO, LTD.

2. 構造及び寸法

構造、寸法、主要部品の材質、表面処理等は添付図による。 (鉛フリーめっき仕様とする。)

適用品番:IMSA-6803-01Y900 (IMSA-6803-01A)

Applied to: IMSA-6803-01Y900 (IMSA-6803-01A)

4. Rating
(1)Maximum rating voltage: DC 15V, AC 11V
(2)Temperature operation : -40° C \sim +105 $^{\circ}$ C Δ (3)Temperature storage : -40° C \sim +105 $^{\circ}$ C

2. Configuration, dimensions and materials

See the product drawing attached. (Applied to Pb free plate product)

3. 定格

(1)最大定格電圧: DC 15V, AC 11V

(2)使用温度範囲:−40℃~+105℃ (Topr)△ (3)保存温度範囲:−40℃~+105℃ (Tstg)

5. Performances

All performance tests, unless otherwise specified, is taken as per following environmental conditions.

Ambient temperature: 15~35°C Ambient humidity: 25~75%RH

試験環境

特に規定のある場合を除き、性能試験は、下記の試験条件のもとで行う。

常温:15 ~ 35℃

常湿:25 ~ 75%RH (相対湿度)

5.電気的特性/Electrical performance

	項目/Item	条件/Test condition	規格/Specification
5-1	ピーク電圧	静電気シミュレータにより、15kVをコンデンサ C=150pF に充電後、	PV= 600V 以下
	ピーク電流	抵抗 R=330Ωを介し、気中放電によりチップに初回印加したときのピー	PI=20A以上
		ク電圧とピーク電流を測定する。(下図参照)	
	Peak voltage(PV)		PV= 600V MAX.
	Peak current(PI)	PV and PI shall be measured when surge voltage of 15kV, form	PI= 20A MIN.
		C=150pF through R=330 Ω (IEC-61000-4-2), is applied to the chip at	
		the first time by air-discharge method using ESD simulator.	
		(Refer to the below fig.)	
		Air Discharge	
		R charge	
		± V charge ≥330 chm DUT	
		= v charge	
		150 pF	
		•	
		ESD simulator part Measuring fixture & DUT	
5-2	絶縁抵抗	電極間に DC15V を印加し測定する。	IR=10MΩ以上
	Insulation Resistance(IR)	Voltage of DC15V shall be applied between the electrodes.	$ $ IR= 10M Ω MIN.
5-3	静電容量	AC1V、1MHz の条件で測定する。	C= 0.25pF以下
0-0	即屯石里	HOIVE HAILE VIKITE CHILLY So	C 0.23pr 5/
	Capacitance(C)	The capacitance shall be measured on the following conditions.	C= 0.25pF MAX.
		AC 1V, Frequency= 1MHz	0 0.2072 1.222
5-4	サージ耐性	15kVをコンデンサ C=150pF に充電後、抵抗 R=330Ωを介し、気中放	
		電により20回印荷し、その間のPV、PI、IR、及びその後のCを測定	IR=10MΩ以上 C=0.25pF以下
	Surge life test	する。	
			PV= 900V MAX. PI= 20A MIN.
		Surge voltage(IEC-61000-4-2 15kV Air) is applied to the chip	IR= $10M\Omega$ MIN. C= $0.25pF$ MAX.
		20 times. PV, PI and IR are measured during the pulse injections.	
5-5	外観	The capacitance C is measured after the test. ルーペ (10×以上)	 有害となる割れ、剥がれ、変形、変色のな
5-0	/ TE/U	\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\	行音ではる音はは、利がすば、変形、変色のは い事。
	Appearance	Loupe (Magnification 10× more)	v - च- o
			Should not have any flaw, scratch,
			discoloration, and crushed.

		No.	IS-680	03-000	来歷	2	頁	2/6
幾械的	り特性/Mechanical	performance						
	項目/Item	条件/Test condition			規格/S	pecificatio	n	
-1	振動試験	全振幅 : 1.5mm または 98m/s ²	ĺ	外観:割	れ等の異常	常なきこと	<u> </u>	
		掃引時間 : 12 分間で 10-500-10Hz	-	PV=900V	/ 以下	PI= 20A	以上	
	Vibration test	X軸に対して1回/4時間(計1回/4時間)		IR= 10M	Ω以上	C = 0.25	pF以下	
		Y,Z 軸に対して各1回/2時間(計2回/4時間)計8時間						
			j	Appearar	ice: No I	Damage su	ich as ci	acks
		Amplitude: 1.52mm or 98m/s ²		should be	caused i	in chip ele	ment.	
		Sweep time: 10-500-10Hz in 12 minutes.		PV = 900V	J MAX.	PI=20A	MIN.	
		Duration: 1time (total of 1Times/4 hours) X axes.		IR= 10M	Ω MIN.	C = 0.25	pF MAX	Ĺ.
		1 times in each (total of 2 Times/4 hours) Y, Z axes.						
		Total of 8hours.						
o	游下海般针脸	1811.7 fd + C		从知, 虫形	- 66 as DD 3	14.2 3 1		

パルス幅:6msec 外観:割れ等の異常なきこと 6-2 落卜衝擊試験 波形: 半サイン波 981 m/s² PV=900V以下 PI=20A以上 Shock test 印加方向:6面(X,Y,Z方向) IR= 10MΩ以上 C=0.25pF以下 印加回数:各方向3回(計18回) Appearance: No Damage such as cracks should be caused in chip element. Pulse width: 6msec PV= 900V MAX. PI= 20A MIN. Waveform: Half sine 981 m/s² Direction: 6 sides (X,Y, Z direction) IR= $10M\Omega$ MIN. C= 0.25pF MAX. No of impact: 3 times each (total 18 times) 耐基板曲げ性 6-3 試験基板に実装した状態で下図に示すように3mmたわませ10±1秒間 外観:端子電極の剥離なきこと 保持する。試験後、端子電極剥離を確認する。 Bend strength of 試験基板材質:ガラスエポキシ銅箔積層板(t=1.6mm) Appearance: the end face Should not have peeling of the electrode. plating Mount the chip to test substrate. Apply pressure in direction of arrow unit band width reaches 3mm illustrated in the figure below and hold for 10 ± 1 sec. After the test, check the electrodes if there were any peeling Material of test substrate: Glass fiber base epoxy resin. (t=1.6mm) 加圧冶具(1mm/s) Pressuring jig(1mm) 340 試験用基板 Test substrate たわみ量 45 Strength 端子電極固着性 試験基板に実装した状態で下図に示すように基板に水平方向に 5N の荷 外観:端子電極の剥離なきこと 6-4 重を 10±1 秒間加える。試験後、端子電極剥離を確認する。 Adhesion Electrode 試験基板材質:ガラスエポキシ銅箔積層板(t=1.6mm) Appearance: Should not have peeling of the electrode. Mount the chip to test substrate. Apply pressure (5N) to specimen as illustrated in the figure below and hold for 10 ± 1 sec. After the test, check the electrodes if there were any peeling

Material of test substrate: Glass fiber base epoxy resin. (t=1.6mm)

試験用基板 Test substrate

1.0

加圧冶具 Pressuring jig

2

No.	IS-6803-000	来歷	2	頁	3/6

'	項目/Item	条件/Test condition	規格/Specification
7-1	耐熱性	基板に実装した状態で以下の条件にて試験を実施する。	PV= 900V 以下
_	14437177	温度:125±2℃	PI= 20A以上
	Heat resistance	試験時間: 1000 時間	IR=10MΩ以上
	Treat resistance		
		試験完了後、PV、PI、IR、Cを測定する。	C= 0.25pF 以下
			TALL COOLING AND
		The chip is mounted on the substrate, and the examination is	PV= 900V MAX.
		executed on the following conditions.	PI= 20A MIN.
		Temperature: $125\pm2^{\circ}$ C	IR= $10M\Omega$ MIN.
		Time:1000 hours	C=0.25pF MAX.
		It shall be measured PV, PI, IR and C.	
7-2	耐寒性	基板に実装した状態で以下の条件にて試験を実施する。	PV=900V以下
		温度:-55±3℃	PI= 20A 以上
	Cold resistance	試験時間: 1000 時間	IR= 10MΩ以上
	Cold Tobiblance		
		試験完了後、PV、PI、IR、C を測定する。	C= 0.25pF 以下
			TYL COCTACAT
		The chip is mounted on the substrate, and the examination is	PV= 900V MAX.
		executed on the following conditions.	PI= 20A MIN.
		Temperature: -55 ± 3 °C	IR= $10M\Omega$ MIN.
		Time:1000 hours	C= 0.25pF MAX.
		It shall be measured PV, PI, IR and C.	
'-3	耐湿性	基板に実装した状態で以下の条件にて試験を実施する。	PV=900V以下
]		温度:60±2℃	PI= 20A 以上
1	Humidity	相対湿度:90~95%	IR= 10MΩ以上
	_	試験時間: 1000 時間	C=0.25pF以下
		試験完了後、PV、PI、IR、Cを測定する。	0.20p1
			PV= 900V MAX.
i		The chip is mounted on the substrate, and the examination is	PI= 20A MIN.
		executed on the following conditions.	$IR = 10M\Omega$ MIN.
l		Temperature: $60\pm2^{\circ}$ C	
l		Humidity: 90~95%	C=0.25pF MAX.
		Time:1000 hours	
		It shall be measured PV, PI, IR and C.	
/-4	耐湿負荷	基板に実装した状態で以下の条件にて試験を実施する。	PV=900V以下
- 1		温度:60±2℃	PI= 20A 以上
1	Loading under	相対湿度:90~95%	IR= 10MΩ以上
	Humidity	印加電圧: DC15V	C= 0.25pF 以下
- 1		試験時間: 1000 時間	
		試験完了後、PV、PI、IR、Cを測定する。	PV=900V MAX.
		The chip is mounted on the substrate, and the examination is	PI= 20A MIN.
			$IR = 10M\Omega$ MIN.
- 1		executed on the following conditions.	C= 0.25pF MAX.
			LEUZODE WAA.
		Temperature: 60±2°C	0 01-01-21-22
		Humidity: 90~95%	0 0.20pz 2.22.21
		Humidity: 90∼95% Applied voltage: DC15V	
		Humidity: 90~95% Applied voltage: DC15V Time:1000 hours	O VIEGE TIME
		Humidity: 90∼95% Applied voltage: DC15V	
7-5	冷熱衝擊試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件1>	外観:割れ等の異常なきこと
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C.	
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。	外観:割れ等の異常なきこと PV=900V以下
'-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: -40℃~105℃	外観:割れ等の異常なきこと PV=900V 以下 PI=20A 以上
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分	外観:割れ等の異常なきこと PV=900V 以下 PI=20A 以上 IR=10MΩ以上
'-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40°C~105°C サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、C を測定する。	外観:割れ等の異常なきこと PV=900V 以下 PI=20A 以上
'-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40°C~105°C サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is	外観:割れ等の異常なきこと PV=900V 以下 PI=20A 以上 IR=10MΩ以上 C=0.25pF 以下
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. 〈条件 1〉 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40°C~105°C サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions.	外観:割れ等の異常なきこと PV= 900V 以下 PI= 20A 以上 IR= 10MΩ以上 C= 0.25pF 以下 Appearance: No Damage such as cra
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40°C~105°C サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40°C~105°C	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each)	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40°C~105°C サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40°C~105°C	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each)	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30分 試験完了後、PV、PI、IR、C を測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each)	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C.	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
77-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C.	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C.	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C.	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C. 30 minutes → 30 minutes → 30 minutes	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C.	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C. 30 minutes 30 minutes 30 minutes	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C. 30 minutes 30 minutes +105±2℃ Ambient Temperature -40±3℃	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.
7-5	冷熱衝撃試験	Humidity: 90~95% Applied voltage: DC15V Time:1000 hours It shall be measured PV, PI, IR and C. <条件 1> 基板に実装した状態で以下の条件にて試験を実施する。 サイクル温度: −40℃~105℃ サイクル数: 1000 サイクル、各 30 分 試験完了後、PV、PI、IR、Cを測定する。 The chip is mounted on the substrate, and the examination is executed on the following conditions. Temperature: −40℃~105℃ After 1000 cycles (30 min for each) It shall be measured PV, PI, IR and C. 30 minutes 30 minutes 30 minutes	外観:割れ等の異常なきこと PV=900V以下 PI=20A以上 IR=10MΩ以上 C=0.25pF以下 Appearance: No Damage such as crashould be caused in chip element. PV=900V MAX. PI=20A MIN. IR=10MΩ MIN.

No.	IS-6803-000	来歷	2	頁	4/6

7-6	To have worked.		
1-0	耐溶剤性 Solvent ability	イソプロピルアルコールに 60±10 秒浸漬する。 The chip shall be put into the isopropyl-alcohol for 60±10sec.	電極及び保護まく表面に異常なきこと。 There shall be no remarkable abnormality on appearance.

8. その他の性能/ Others performance

<u>0. cv.</u>)他の性能/ Others p	<u>Deriormance</u>	<u>, </u>
	項目/Item	条件/Test condition	規格/Specification
8-1	はんだ付け性	チップをフラックス(ロジン系低活性タイプ)に 5~10 秒浸漬する。 そして、245±5℃の無鉛はんだ槽(Sn, Ag 3wt%, Cu 0.5wt%:JEITA 推	電極面積の 95%以上にはんだがむらなく付着する事。
	Solder ability	奨) に 3±0.5 秒浸す。	Solder shall be covered 95% or more of
		The chip shall be put into the soldering flux (low-active rosin type) bath. Thereafter it shall be put into the solder bath(Sn, Ag 3wt%,Cu 0.5wt%: recommended by JEITA)245 \pm 5°C, 3 \pm 0.5sec.	the electrode area.
8-2	フローはんだ耐熱性	チップを 260±5℃のはんだ槽に 10±1 秒間浸す。2 回繰り返した後 PV、PI、IR、C を測定する。 Δ	外観:割れ等の異常なきこと PV=900V 以下 PI=20A 以上
	Resistance to dip-flow solder heat	The chip shall be put into the solder bath of $260\pm5^{\circ}$ C for 10 ± 1 sec to do the process 2times. It shall be measured PV, PI, IR and C. \triangle	IR=10MΩ以上 C=0.25pF以下
			Appearance: No Damage such as cracks should be caused in chip element. PV= 900V MAX. PI= 20A MIN. IR= $10M\Omega$ MIN. C= 0.25 pF MAX.

No.

230°Cmore 45^{⁺¹⁵}sec

IS-6803-000

来歷

端子電極食われのなきこと

appearance.

There shall be no solder leaching on

頁

5/6

9. 注意事項/Cautions

電極の

耐はんだ食われ

Solder leaching

8-4

・製品には天地方向があり、実装する際は黒色の保護層が上面になるよう、ご使用下さい。

260℃±5℃のはんだ槽に30±1秒間浸す。

The chip shall be put into the solder bath $260\pm5^{\circ}$ C, 30 ± 1 sec.

- ・チップ部品の実装工程では、極稀にチップ立ちが発生することがあります。予め接着剤を用いることで対策が可能であり、ご使用を推奨致します。
- ・保管方法 納入包装状態のまま常温(15~35℃)、常湿(25~85%RH)で保管する。また、直射日光及び有害ガス(塩素、硫黄等)の影響を受けない場所に保管してください。
- ・保管期間 1年以内にご使用ください。1年以上経過したものは、使用前にはんだ付け性を確認した上でご使用ください。
- ・本製品は半導体ではない為、梱包状態での帯電による静電気破壊はありません。
- ・製品を基板に実装する場合は、製品本体に実装時の吸着ノズル圧力や位置ずれ、位置決め時の機械的衝撃や応力など、過度な衝撃荷重が加わらないようにして下さい。
- ・吸着ノズルの下死点が低すぎる場合は、実装時、製品に過大な力が加わりわれの原因となるので、吸着ノズルの圧力は、静荷重で1~3Nとして下さい。
- · Please note that there is the up and down direction in this product, the black plane should be oriented to the top in mounting process.
- · And at the mounting process, we recommend to prefix it with exclusive glue to avoid the problem of chip standing in the flow soldering.
- The taping products should be stored at a temperature $15\sim35^{\circ}$ C and a humidity $25\sim85^{\circ}$ C RH% and should not be to direct sunlight and harmful gas.
- · The products should be used within 1 year after delivery. So after the above period, the solder ability should be checked before soldering.
- This products is not a semiconductor and shall not be destructed by static electricity in the package.
- In case of mounting products on board, Please do not add excessive impact strength that pressure and position gap of adsorption nozzle, mechanical shock and pressure.
- In case of bottom dead center of the adsorption nozzle it too low, Please set the pressure of the adsorption nozzle in 1~3N in a dead load, because at the time of mounting, excessive power is added to a product and causes the breaking.

No	IS-6803-000	来歴	2	頁	6/6

10.その他/Others

10-1.製品品番(単品とリール)/Part number(discrete and reel)

-		
	単品品番/discrete	リール品番(個数)/reel(pcs)
	IMSA-6803-01A	IMSA-6803-01Y900(10,000pcs)

10-2.原産国/Country of origin

日本製/Made in Japan

10-3.ODC 使用の有無/ODC

本部品(ユニット)は原材料から製品の完成までの全工程において ODC(特定フロン、特定ハロン、1-1-1 トリクロロエタン、四塩化炭素)を一切使用しておりません。

The specified (UNIT) shall not be used Ozone Depleting Chemicals (Chlorofluorocarbons, Halon, 1-1-1. Trichloroethane, Carbon tetrachloride) from the material to all through its process.

10-4.RoHS 指令対応/RoHS directive compliance

本製品には RoHS 指令の規制対象物である、鉛、水銀、カドミウム、六価クロム、臭素系難燃剤(PBDE、PBB)は使用されておりません。 This product comply with RoHS directive that is restricting the use of following 6 hazardous substances, Pb, Ag, Cd, Cr6+, Brominated flame Retardation material such as PBDE and PBB.

10-5.現品票/Product label

専用エンボステープ側面に現品票を貼ります。これには、品名、部番(※)、数量、及び製造番号が記載されております。 (※)貴社部品番号にて記載。

Product label shall be put on the side of taping reel. It is filled with the product label, parts No. (**), quantity, and lot number. (**)Customer parts number shall be written.

現品票の例

見 品 勇	
納入先	御中
品 名	ESD チップ
部品番号	
数量	10, 000 PCS
製造番号	
IRS No.	IMSA-6803-01Y900

An example of the product label

CUSTOMER		
ITEM	ESD Chip	
PARTS No.		
QUANTITY	10, 000 PCS	
LOT No.		
IRS No.	IMSA-6803-01Y900	

10-6.外箱現品表の表示/Outer product label

下記現品票を外側側面に貼っています。尚、これには品質保証部の合格印が捺印されています。

Outer product label shall be put on the outside of cardboard box.

Quality department stamp shall be put the seal on the label.

外箱ラベルの例



10-7和文と英文の差異について/Differences of description between Japanese and English

和文と英文の内容に差異が生じた場合には、和文の内容を優先致します。

If differences of description between Japanese and English are there in this specification, priority shall be given to Japanese on.