

ردیس دانشکده های فنی دانشگاه تهران	رشته تحصیلی: م هندسی کامپیوتر	نیمسال اول ۱۴۰۲–۱۴۰۱
انشکده برق و کامپیوتر	مقطع تحصیلی: کارشناسی	مدت امتحان: ۹۰ دقیقه
م درس: طراحی کامپیوتری سِستمهای دیجیتال	تاریخ امتحان ۱۴۰۱/۱۰/۱۲	امتحان به صورت جزوه: باز
م استاد:	ساعت:	صفحه ۱ از ۳
م و نام خانوادگی: .	شماره دانشجویی:	گرایش:

لطفا به نكات زير توجه فرماييد:

- امتحان در دو بخش برگزار می شود
- در بخش اول که به عنوان میان ترم برگزار می شود در زمان امتحان مسیر داده و کنترلر سوال را طراحی می کنید و در ایلرن آپلود می کنید.
- در بخش دوم که تا آخر وقت روز امتحان مهلت دارید، باید کد وریلاگ شبیه سازی شده را با رعایت ساختاری که در تمرین انجام داده اید آپلود کنید.
- به همراه کدها باید یک گزارش آپلود کنید که صراحتا مشخص کنید مسیر داده و کنترلر طراحی شده در بخش اول امتحان چه مشکلات احتمالی داشته و چگونه بر طرف شده است و مسیر داده و کنترلر جدید (در صورت نیاز) با مشخص شدن تفاوتها آپلود شود.

به روش FSM + Datapath) FSMD) ماژولی طراحی کنید که یک ماتریس ۵ در ۵ در ۶۴، مطابق توضیحات زیر را از ورودی دریافت کرده و تابع colParity که در ادامه آمده است را روی آن اعمال کند. سعی کنید در طراحی مسیرداده و کنترلر از حداقل مدارهای محاسباتی استفاده کنید.

فایل های ورودی:

ترتیب ۲۵ درایه واقع در هر خط، بدین صورت است که از خانه پایین چپ (x, z) = (3, 3) شروع کرده و با حرکت به سمت راست و بالا به خانه بالا راست (x, z) = (2, 2) میرسیم. مسیر خواندن خانه این درایه ها در چند مرحله اول به شکل زیر است:

 $(3,3) \Rightarrow (4,3) \Rightarrow (0,3) \Rightarrow (1,3) \Rightarrow (2,3) \Rightarrow (3,4) \Rightarrow (4,4)$... نکته مهم: برای خواندن ورودی تنها مجاز به استفاده از یک رجیستر ۲۵ بیتی هستید.

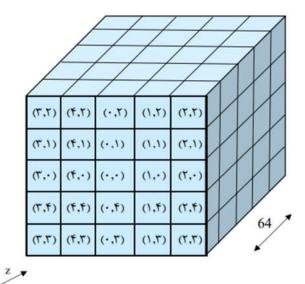


	پردیس دانشکده های فنی دانشگاه تهران	رشته تحصیلی: مهندسی کامپیوتر	
	دانشکده برق و کامپیوتر	مقطع تحصیلی: کارشناسی	
- 55	دانشکده برق و کامپیوتر نام درس: طراحی کامپیوتری سِستمهای دیجیتال	تاریخ امتحان ۱۴۰۱/۱۰/۱۲	
	نام استاد:	ساعت:	
	نام و نام خانوادگی: .	شماره دانشجویی:	

نیمسال اول ۱۴۰۲–۱۴۰۱ مدت امتحان: **۹۰ دقیقه** امتحان به صورت جزوه: **باز** صفحه ۲ از ۳

گرایش:

شكل ماتريس ورودى:



فایل های خروجی:

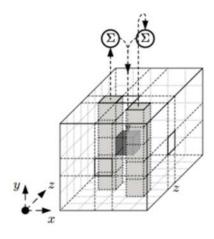
نام این فایل ها را به صورت "output_i.txt" در نظر بگیرید که در آن i شماره فایل است. تمامی فایل های خروجی را در همان فولدر "tests" بسازید و ذخیره کنید. درایه ها را به همان ترتیبی که خوانده اید(پس از اجرای تابع)، در فایل خروجی بنويسيد.

تابع colParity:

تابع colParity برای هر بیت در ماتریس A به صورت زیر تعریف می شود:

 $A[i][j][k] = A[i][j][k] \oplus parity(A[i-1][0...4][z]) \oplus parity(A[i+1][0...4][z-1])$ این تابع به ازای هر بیت در ماتریس، parity دو ستون مشخص شده در فرمول بالا را محاسبه کرده و عملیات xor را بین نتایج بدست آمده و مقدار خانه انتخاب شده انجام می دهد.

شکل زیر، عملیات colParity را برای یکی از خانه های ماتریس نشان می دهد:



راهنمایی: parity یک مجموعه بیت مشخص می کند که تعداد یک ها در این مجموعه زوج است یا فرد. در صورت فرد بودن، نتیجه عملیات یک بیت ۱ و در غیر اینصورت یک بیت ۱ است.



پردیس دانشکده های فنی دانشگاه تهران	رشته تحصیلی: م هندسی کامپیوتر	نیمسال اول ۱۴۰۲–۱۴۰۱
دانشکده برق و کامپیوتر	مقطع تحصیلی: کارشناسی	مدت امتحان: ۹۰ دقیقه
نام درس: طراحی کامپیوتری سِستمهای دیجیتال	تاریخ امتحان ۱۴۰۱/۱۰/۱۲	امتحان به صورت جزوه: باز
نام استاد:	ساعت:	صفحه ۳ از ۳
نام و نام خانوادگی: .	شماره دانشجویی:	گرایش:



نكات پياده سازى:

- مقدار هر خانه در ماتریس باید حتما با استفاده از الگوی بالا محاسبه شود و استفاده از مقادیر hard code
- فرآیند پیمایش ماتریس باید با استفاده از controller صورت بگیرد و استفاده از حلقه های for به هیچ وجه مجاز نست.
 - عدم رعایت هر یک موارد فوق منجر به کسر بخشی از نمره این سوال می گردد.
- بخش زیادی از نمره نهایی شما، مربوط به اجرای درست برنامه میشود. بنابراین با بررسی تست کیسهای مختلف و متنوع از اجرای درست برنامه خود مطمئن شوید.

مواردی که باید تحویل دهید:

- گزارش شامل طراحی کنترلر (FSM) و مسیر داده بر روی کاغذ
- تمامی فایل های لازم برای اجرای پروژه (فایل های hdl، تست بنج و...).

موفق باشيد