

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.04 Программная инженерия

по лабораторной работе № 2

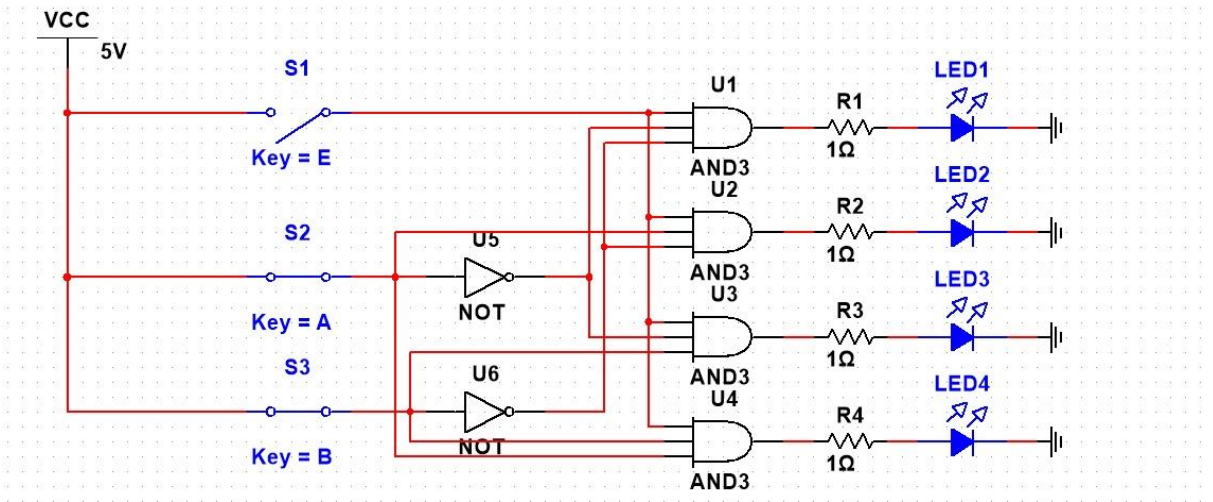
Название: Исследование дешифраторов
Дисциплина: Архитектура ЭВМ

Преподаватель	Т. Д. Крыгина
(Подпись, дата)	(И.О. Фамилия)

МГТУ им. Н.Э. Баумана

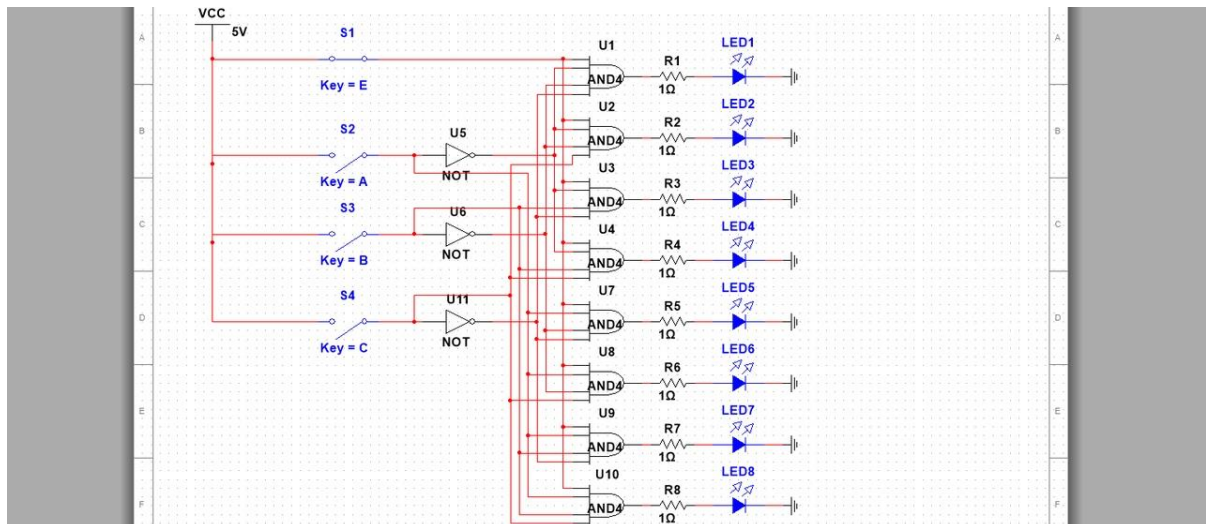
Цель работы – изучение принципов построения и методов синтеза дешифраторов; макетирование и экспериментальное исследование дешифраторов.

Линейный двухвходовый дешифратор



<i>E</i>	<i>A</i>	<i>B</i>	<i>F</i> ₀	<i>F</i> ₁	<i>F</i> ₂	<i>F</i> ₃
0	∇	∇	0	0	0	0
1	0	0	1	0	0	0
1	0	1	0	1	0	0
1	1	0	0	0	1	0
1	1	1	0	0	0	1

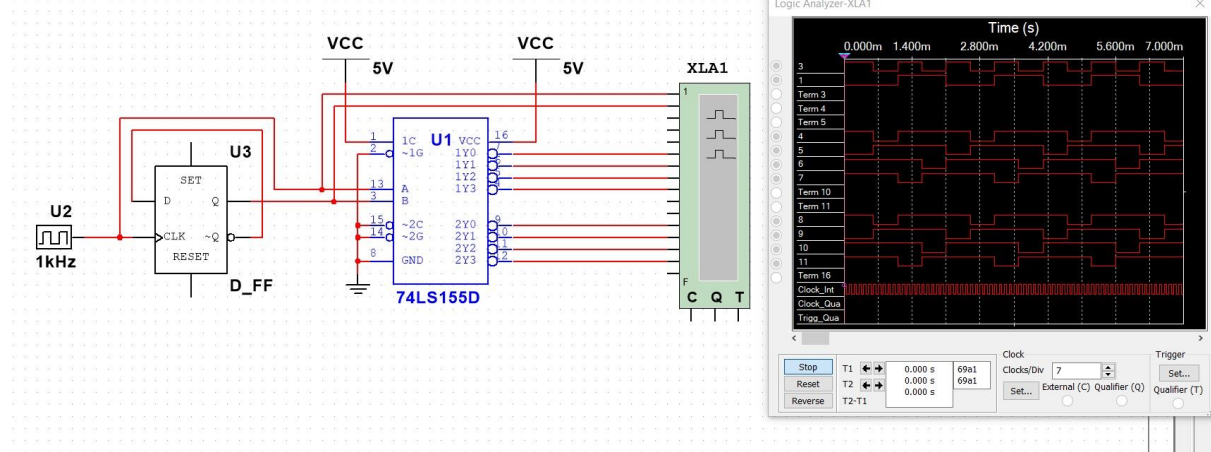
Линейный трехходовый дешифратор



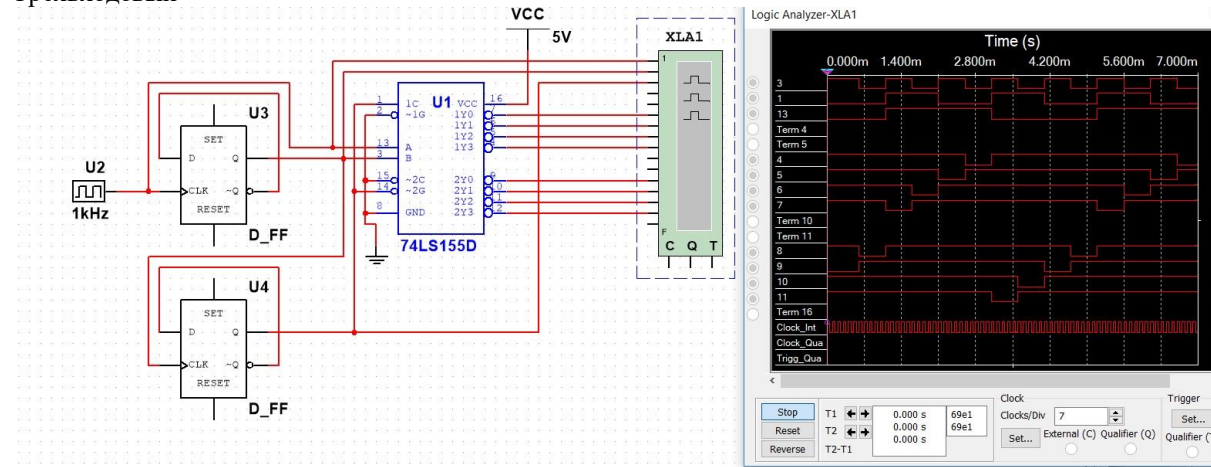
E	A	B	C	F_0	F_1	F_2	F_3	F_4	F_5	F_6	F_7
0	∇	∇	∇	0	0	0	0	0	0	0	0
1	0	0	0	1	0	0	0	0	0	0	0
1	0	0	1	0	1	0	0	0	0	0	0
1	0	1	0	0	0	1	0	0	0	0	0
1	0	1	1	0	0	0	1	0	0	0	0
1	1	0	0	0	0	0	0	1	0	0	0
1	1	0	1	0	0	0	0	0	1	0	0
1	1	1	0	0	0	0	0	0	0	1	0
1	1	1	1	0	0	0	0	0	0	0	1

Дешифратор ИС К155ИД4 (74LS155)

Двухвходовый



Трехвходовый



Трехходовый дешифратор 533ИД7 (74LS138)

