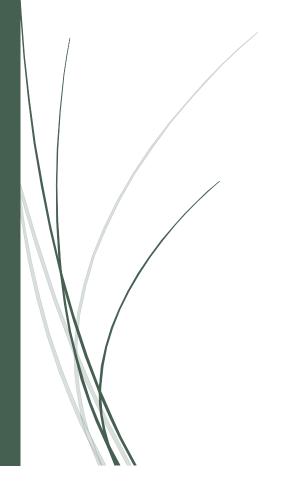
17-10-2021

Teclado matricial

Martínez Coronel Brayan Yosafat



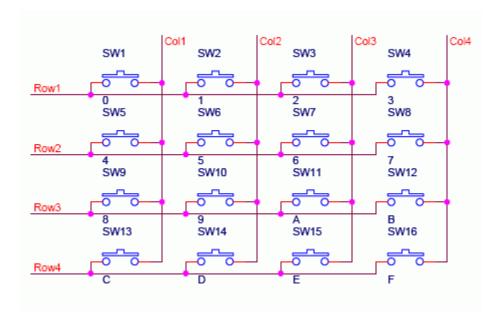
3CM17 Introducción a los microcontroladores FERNANDO AGUILAR SÁNCHEZ

Objetivo

Al término de la sesión, los integrantes del equipo contaran con la habilidad de realizar un teclado matricial.

Introducción teórica

Es un conjunto de botones agrupados, al igual que las matrices de LED, en arreglos de filas y columnas. Pese a que además de números puede contener otros caracteres como letras y otros símbolos, al fin y al cabo lo único que generan son señales eléctricas al presionar cualquier botón. En la siguiente ilustración se muestra el diagrama de un teclado de 8 x 8.



El teclado es mucho más fácil de conectar que la matriz de LEDs porque desde que se prende el sistema se alimenta a la matriz y al oprimir algún botón se cierra una circuito correspondiente a una fila y a una columna –como si fuera una coordenada- Por otra parte, dependiendo de las conexiones y del tipo de resistencia a emplear –ya sea pull-up o pull-down– pueden tenerse estados lógicos BAJOS al usar el pull-up o estados lógicos ALTOS al emplear el pull-down. En el video siguiente se muestra el funcionamiento básico de un teclado.

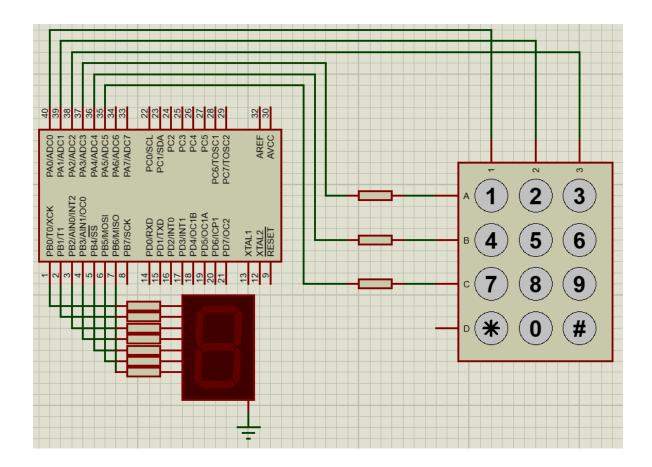
Sin embargo esto no sirve para identificar cuál botón se ha presionado ya que al presionarse se sabe que algún botón de cierta columna (o fila) ha cerrado el circuito, pero no se sabe a cuál fila (o columna) pertenece. Lo que debe hacerse es un barrido de filas (o columnas), esto es, que una fila quede activada mientras las otras se mantienen desactivadas por cierto lapso y después la siguiente fila queda activada y el resto se desactivan; este proceso se hace consecutivamente hasta la última fila para iniciar nuevamente con la primera fila.

Materiales y Equipo empleado

- CodeVision AVR
- AVR Studio 4
- Microcontrolador ATmega 8535
- 1 Display cátodo común
- 9 botones
- 7 Resistores de 330 Ω a 1/4 W
- 3 Resistores de 100 Ω a 1/4 W

Desarrollo experimental

Diseño de un teclado matricial de 3*3, con despliegue a display a 7 segmentos. Los pines C0, C1 y C2 serán los pines de salida por donde se enviarán los códigos de "saceneo", los pines C3, C4 y C5 serán los pines de entrada donde se leerán los botones presionados.



Estructura del programa

/***************

This program was created by the CodeWizardAVR V3.46a Automatic Program Generator

© Copyright 1998-2021 Pavel Haiduc, HP InfoTech S.R.L. http://www.hpinfotech.ro

Project : Version :

Date : 09/10/2021

Author:
Company:
Comments:

Chip type : ATmega8535
Program type : Application

```
AVR Core Clock frequency: 1.000000 MHz
Memory model
                     : Small
External RAM size
                     : 0
Data Stack size
               : 128
***********************************
#include <mega8535.h>
#include <delay.h>
// Declare your global variables here
unsigned char tecla, lectura;
const char tabla7segmentos [10] = \{0x3f,0x06,0x5b,0x4f,0x66,0x6d,0x7d,0x07,0x7f,0x6f\};
void main(void)
// Declare your local variables here
// Input/Output Ports initialization
// Port A initialization
// Function: Bit7=In Bit6=In Bit5=In Bit4=In Bit3=In Bit2=Out Bit1=Out Bit0=Out
DDRA=(0<<DDA7) | (0<<DDA6) | (0<<DDA5) | (0<<DDA4) | (0<<DDA3) | (1<<DDA2) |
(1<<DDA1) | (1<<DDA0);
// State: Bit7=T Bit6=T Bit5=T Bit4=T Bit3=T Bit2=1 Bit1=0 Bit0=0
PORTA=(0<<PORTA7) | (0<<PORTA6) | (0<<PORTA5) | (0<<PORTA4) | (0<<PORTA3) |
(1<<PORTA2) | (0<<PORTA1) | (0<<PORTA0);
// Port B initialization
// Function: Bit7=Out Bit6=Out Bit5=Out Bit4=Out Bit3=Out Bit2=Out Bit1=Out Bit0=Out
DDRB=(1<<DDB7) | (1<<DDB6) | (1<<DDB5) | (1<<DDB4) | (1<<DDB3) | (1<<DDB2) |
(1<<DDB1) | (1<<DDB0);
// State: Bit7=0 Bit6=0 Bit5=0 Bit4=0 Bit3=0 Bit2=0 Bit1=0 Bit0=0
PORTB=(0<<PORTB7) | (0<<PORTB6) | (0<<PORTB5) | (0<<PORTB4) | (0<<PORTB3) |
(0<<PORTB2) | (0<<PORTB1) | (0<<PORTB0);
// Port C initialization
// Function: Bit7=In Bit6=In Bit5=In Bit4=In Bit3=In Bit2=In Bit1=In Bit0=In
```

```
DDRC=(0<<DDC7) | (0<<DDC6) | (0<<DDC5) | (0<<DDC4) | (0<<DDC3) | (0<<DDC2) |
(0 < < DDC1) \mid (0 < < DDC0);
// State: Bit7=T Bit6=T Bit5=T Bit4=T Bit3=T Bit2=T Bit1=T Bit0=T
PORTC=(0<<PORTC7) | (0<<PORTC6) | (0<<PORTC5) | (0<<PORTC4) | (0<<PORTC3) |
(0<<PORTC2) | (0<<PORTC1) | (0<<PORTC0);
// Port D initialization
// Function: Bit7=In Bit6=In Bit5=In Bit4=In Bit3=In Bit2=In Bit1=In Bit0=In
DDRD=(0<<DDD7) | (0<<DDD6) | (0<<DDD5) | (0<<DDD4) | (0<<DDD3) | (0<<DDD2) |
(0 < < DDD1) \mid (0 < < DDD0);
// State: Bit7=T Bit6=T Bit5=T Bit4=T Bit3=T Bit2=T Bit1=T Bit0=T
PORTD=(0<<PORTD7) | (0<<PORTD6) | (0<<PORTD5) | (0<<PORTD4) | (0<<PORTD3) |
(0<<PORTD2) | (0<<PORTD1) | (0<<PORTD0);
// Timer/Counter 0 initialization
// Clock source: System Clock
// Clock value: Timer 0 Stopped
// Mode: Normal top=0xFF
// OC0 output: Disconnected
TCCR0=(0<<WGM00) | (0<<COM01) | (0<<COM00) | (0<<CS01) |
| (0 < < CS00);
TCNT0=0x00;
OCR0 = 0x00;
// Timer/Counter 1 initialization
// Clock source: System Clock
// Clock value: Timer1 Stopped
// Mode: Normal top=0xFFFF
// OC1A output: Disconnected
// OC1B output: Disconnected
// Noise Canceler: Off
// Input Capture on Falling Edge
// Timer1 Overflow Interrupt: Off
// Input Capture Interrupt: Off
// Compare A Match Interrupt: Off
// Compare B Match Interrupt: Off
```

```
TCCR1A=(0<<COM1A1) | (0<<COM1A0) | (0<<COM1B1) | (0<<COM1B0) | (0<<WGM11) |
(0<<WGM10);
TCCR1B=(0<<ICNC1) | (0<<ICES1) | (0<<WGM13) | (0<<WGM12) | (0<<CS12) | (0<<CS11) |
(0 < < CS10);
TCNT1H=0x00;
TCNT1L=0x00;
ICR1H=0x00;
ICR1L=0x00;
OCR1AH = 0x00;
OCR1AL=0x00;
OCR1BH=0x00;
OCR1BL=0x00;
// Timer/Counter 2 initialization
// Clock source: System Clock
// Clock value: Timer2 Stopped
// Mode: Normal top=0xFF
// OC2 output: Disconnected
ASSR=0<<AS2;
TCCR2=(0<<WGM20) | (0<<COM21) | (0<<COM20) | (0<<WGM21) | (0<<CS21)
| (0 < < CS20);
TCNT2=0x00;
OCR2 = 0x00;
// Timer(s)/Counter(s) Interrupt(s) initialization
TIMSK=(0<<OCIE2) | (0<<TOIE2) | (0<<TICIE1) | (0<<OCIE1A) | (0<<OCIE1B) | (0<<TOIE1) |
(0 < < OCIE0) \mid (0 < < TOIE0);
// External Interrupt(s) initialization
// INT0: Off
// INT1: Off
// INT2: Off
MCUCR=(0<<ISC11) | (0<<ISC10) | (0<<ISC01) | (0<<ISC00);
MCUCSR = (0 < < ISC2);
// USART initialization
// USART disabled
```

```
UCSRB=(0<<RXCIE) | (0<<TXCIE) | (0<<UDRIE) | (0<<RXEN) | (0<<TXEN) | (0<<UCSZ2) |
(0 < RXB8) \mid (0 < TXB8);
// Analog Comparator initialization
// Analog Comparator: Off
// The Analog Comparator's positive input is
// connected to the AINO pin
// The Analog Comparator's negative input is
// connected to the AIN1 pin
ACSR=(1<<ACD) | (0<<ACBG) | (0<<ACO) | (0<<ACI) | (0<<ACIC) | (0<<ACIS1) |
(0 < < ACISO);
SFIOR=(0<<ACME);
// ADC initialization
// ADC disabled
ADCSRA=(0<<ADEN) | (0<<ADSC) | (0<<ADATE) | (0<<ADIF) | (0<<ADIE) | (0<<ADPS2) |
(0 < ADPS1) \mid (0 < ADPS0);
// SPI initialization
// SPI disabled
SPCR=(0<<SPIE) | (0<<SPE) | (0<<DORD) | (0<<MSTR) | (0<<CPOL) | (0<<CPHA) |
(0 < < SPR1) \mid (0 < < SPR0);
// TWI initialization
// TWI disabled
TWCR = (0 < TWEA) | (0 < TWSTA) | (0 < TWSTO) | (0 < TWEN) | (0 < TWIE);
while (1)
   {
     tecla = 0;
     PORTA=0b00111110;
     lectura=PINA&0b00111000;
     if (lectura = = 0b00110000) tecla = 1;
     if (lectura==0b00101000) tecla=4;
     if (lectura==0b00011000) tecla=7;
     PORTA=0b00111101;
```

```
lectura=PINA&0b00111000;

if (lectura==0b00110000) tecla=2;

if (lectura==0b00101000) tecla=5;

if (lectura==0b00011000) tecla=8;

PORTA=0b00111011;

lectura=PINA&0b00111000;

if (lectura==0b00110000) tecla=3;

if (lectura==0b00101000) tecla=6;

if (lectura==0b00011000) tecla=9;

PORTB=tabla7segmentos [tecla];

delay_ms(50);

}
```

Observaciones y Conclusiones

Por un pequeño error, me tomó mucho tiempo encontrarlo, la práctica era sencilla, pero estaba usando el pin a en vez del c, algo pequeño pero que tomó demasiado tiempo. Espero me sirva de lección para no ser distraído.

Bibliografía

Teclado matricial: https://blog.330ohms.com/2017/09/27/como-funcionan-los-teclados-matriciales-y-matrices-de-leds/