```
#include "stm32f10x.h"
3
    volatile static int i;
4
5
    int main(){
6
      RCC->APB2ENR \mid = (1<<4);
7
8
      // RCC ( Reset & Clock Control )
      // APB2ENR Register'i RCC'nin kontrolündedir. Baslangiç degeri 0'dir yani bütün bitleri 0 dir.
9
10
      // PortC 'yi aktif etmek için register'in 4.bitini 1 yapiyoruz.
11
12
      GPIOC->CRH |=(1<<21);
13
14
15
       GPIOC giris çikis birimlerinden C portunu seçiyoruz
       CRL ve CRH ( Configuration Register (LOW-HIGH) )
16
       CRL de olan portlar [0,7], CRH de olan portlar [8,15]
17
18
       13. Portu kontrol edecegimiz için CRH kullaniyoruz, kontrol için 4 bit'lik veriye ihtiyacimiz var
19
       bu bitler CNF1 (register'in 23.biti), CNF0 (register'in 22.biti),
      MODE1 (register'in 21.biti), MODE0 (register'in 20.biti)
20
21
      (Tablodan bitlerin ne anlama geldigine bakiniz)
22
      bu bitlerin varsayilan degeri 0100'dir. Yapmak istedigimiz 0010.
23
24
       12. satirdaki kodda yapilan islem;
25
       "|" isareti or anlamina gelmektedir.
       (1<<21) anlami: 0x0000 0000 0000 0000 0000 0000 0001 degerini 21 kez sola shift etmek
26
       27
28
       bu degeri CRH register'i ile or'luyoruz.
29
30
                                                    " bu bitleri 0010 olacak sekilde düzenleyecegiz.
                                     0 \times 0100 \ 0100 \ \overline{0100} \ 0100 \ 0100 \ 0100 \ 0100 \ 0100
       CRH'nin Varsayilan degeri:
31
32
                                            OR
33
       34
                                     _____
                                     35
       CRH'nin Yeni degeri:
       Hala istedigimiz 0010 bitlerini elde edemedik bu yüzden bir islem daha yapacagiz.
36
37
38
      GPIOC->CRH &=\simeq(1<<22);
39
40
41
       39.satirdaki kodda yapilan islem;
42
       "&" isareti and anlamina gelmektedir.
       "~" isareti degili anlamina gelmektedir.
43
44
       CRH'nin suanki degeri:
                                       45
                                           AND
       ~(1<<22) ile olusturdugumuz deger:
                                       46
47
                                       48
      CRH'nin Yeni degeri:
       istedigimiz 0010 degerine ulastik
                                                 "----"
49
50
      artik PortC 13'u output olarak kullanabilecegiz ve led yanacak.
51
52
53
54
      while(1){
55
   GPIOC -> ODR | = (1 << 13);
                         // led söner
         /* 55.satirda
56
57
         ODR ( Output Data Register ) Varsayilan degeri O'dir. O iken aktiftirler.
58
         13.bit, 13.pine denk gelmektedir bu yuzden bu biti 1 yapacagiz ve led sönecektir.
59
        for (i=0; i<500000; i++) {} // bekleme süresi yaratacak
    GPIOC->ODR&=\sim (1<<13); // led yanar
61
62
         /* 61.satirda
63
         ledi yakmak için 13. biti 0 yapiyoruz.
64
65
        for( i=0;i<500000;i++) {}</pre>
66
67
      }
68
69
70
71
```