

**Nombre:****DNI:****Grupo:**

Sobre 10, cada respuesta vale 2 si es correcta, 0 si está en blanco o claramente tachada, y -2/3 si es errónea.  
Anotar las respuestas (**a**, **b**, **c** o **d**) en la siguiente tabla.

|   |   |   |   |   |
|---|---|---|---|---|
| 1 | 2 | 3 | 4 | 5 |
| b | c | a | c | d |

**1.** Los procesadores IPF tienen arquitectura de repertorio (ISA)...

- a. IA-32
- b. IA-64
- c. AMD64
- d. EM64T

Ver Tema2.1, tr.9

**2.** En la arquitectura IA-32 el registro contador de programa se denomina...

- a. PC
- b. RCP
- c. EIP
- d. PC32

Ver Tema2.1 tr.15

**3.** La función que realiza el comando `gcc -S p1.c` se denomina...

- a. Compilar
- b. Ensamblar
- c. Enlazar
- d. Linkar

Ver Práct2 Fig.1/Tema2.1 tr.16

**4.** La arquitectura IA-32 contempla realizar operaciones con datos en punto flotante de tamaño...

- a. 32bits
- b. 64bits e incluso >64bits
- c. Ambas respuestas son correctas
- d. Ambas respuestas son incorrectas

Ver Tema2.1 tr.18

**5.** En x86\_64...

- a. Hay 64 registros de tamaño 64bits, no de otros tamaños
- b. Hay 8 registros de tamaño 8bits, 16 de 16bits, 32 de 32bits, y 64 registros de 64bits
- c. Hay 8 registros de cada tamaño: 8, 16, 32, 64bits
- d. Cada registro tiene una versión de 64bits (RN), de 32bits (RNd), de 16bits (RNw) y de 8 bits (RNb/l)

Ver Práct2 p.15/Tema2.1 tr.43