

Nombre:**DNI:****Grupo:**

Sobre 10, cada respuesta vale 2 si es correcta, 0 si está en blanco o claramente tachada, y -2/3 si es errónea.
Anotar las respuestas (**a, b, c o d**) en la siguiente tabla.

1	2	3	4	5
d	a	b	c	b

1. En la etapa de Decodificación, la Unidad de Control utiliza el registro
 - a. PC (contador de programa)
 - b. MAR (Memory Address Register)
 - c. MDR (Memory Data Register)
 - d. IR (Instruction Register) Ver Tema1, tr.26-28
2. Un dato con direccionamiento inmediato está almacenado... Ver Tema1, tr.32-33
 - a. En la propia instrucción máquina, tras el codop (y posiblemente tras otra información de direccionamiento)
 - b. En un registro del procesador, listo para ser usado inmediatamente por la ALU
 - c. En memoria principal, junto con todos los datos que usa el programa
 - d. En memoria virtual
3. Un dispositivo de E/S con buffers es probable que también disponga de otra característica arquitectural, a saber... Ver Tema1 tr.39
 - a. Línea RDY para insertar estados de espera
 - b. Línea IRQ para petición de interrupción
 - c. Línea BR para petición de uso del bus
 - d. Bus de datos duplicado para transferir independientemente datos de E/S y datos del buffer
4. Una máquina de tipo 2/3 corresponde a... Ver Tema1 tr.19
 - a. Una máquina de pila
 - b. Una máquina de acumulador
 - c. Una máquina de registros de propósito general
 - d. Ninguna de las respuestas anteriores es correcta
5. Un benchmark de CPU intenta medir únicamente las prestaciones de la CPU, pero inevitablemente también mide... Ver Tema1 tr.50
 - a. Las prestaciones del compilador y de los dispositivos de E/S
 - b. Las prestaciones de la memoria cache y del bus del sistema (en la placa madre)
 - c. Las prestaciones de la memoria principal y de la memoria virtual
 - d. Todas las respuestas anteriores son correctas