R/W 1RQ D7 D6 D6 D7 D7 D7 D7 D7 D7 D7 D7 D7 VCC WE A13 A23 A21 OE OE D5 D4 D4 D4 VCC WE A13 A23 A21 OE OE D5 D4 D4 D4 AT28C256 (32Kx8bit) EEPROM ⊃AT28C256 (32Kx8bit) EEPROM A14 A12 A6 A6 A3 A2 A1 A0 D0 D1 GND A14 A12 A7 A6 A5 A2 A2 A1 A0 D1 D1 GND VCC WE A13 A83 A10 OE OE D5 D6 D7 R/W 02 1RQ 07 06 08 03 01 02 02 00 0CD VCC WE A13 A23 A21 OE OE D5 D4 D4 D4 AT28C256 (32Kx8bit) EEPROM AT28C256 (32Kx8bit) EEPROM A14 A12 A7 A6 A2 A2 A1 A0 D0 GND A14 A12 A7 A6 A2 A2 A1 A0 D0 GND

| Marcon | M