سيستم عامل جلسه 7

قطعه بندی Memory segmentation

دیدگاه کاربرنسبت به حافظه، با حافظه فیزیکی یکسان نیست. این موضوع برای دیدگاه برنامه نویس نسبت به حافظه هم درست است. در واقع، برخورد با حافظه بر حسب ویژگیهای فیزیکی آن، برای سیستم عامل و برنامه نویس راحت نیست. چه میشد اگر سخت افزار می توانست یک راهکار حافظه فراهم کند که دیدگاه برنامه نویس را به حافظه فیزیکی واقعی نگاشت (تبدیل-به نحوی عوض کردن) کند

یادداشت:

قطعهبندی در حافظه سیستم عامل به معنای تقسیم بخشهای حافظه رایانه به قطعات کوچکتر و اختصاص دادن آنها به فرآیندهای مختلف است. هدف از قطعهبندی حافظه جلوگیری از دسترسی ناصحیح یا غیرمجاز به حافظه توسط یک فرآیند دیگر، افزایش کارایی و بهبود عملکرد سیستم عامل و کنترل منابع سیستم است.

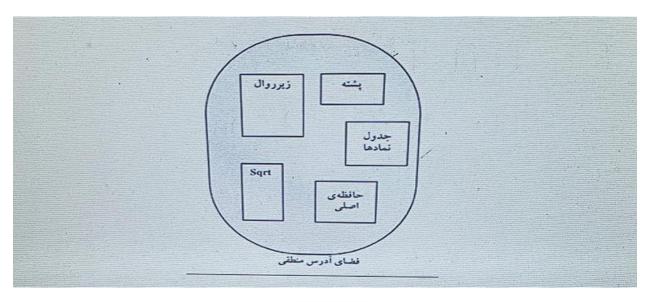
در قطعهبندی حافظه، هر فرآیند در سیستم، قسمتی از حافظه را به عنوان فضای کاری خود در اختیار دارد و تنها به آن بخش از حافظه دسترسی دارد.

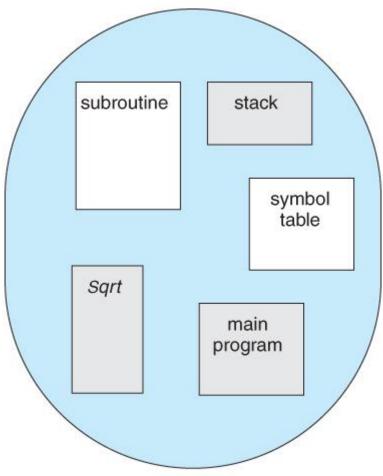
این باعث می شود که فرآیندها بتوانند مستقل از یکدیگر کار کنند و مشکلاتی مانند تداخل دادهها و تلاقی اطلاعات در حافظه رخ ندهد. در سیستم عامل، قطعهبندی حافظه توسط مدیریت حافظه (Memory Management) کنترل می شود. این مدیریت شامل فعالیتهایی نظیر تخصیص حافظه به فرآیندها، آزادسازی حافظه در صورت نیاز و مدیریت حافظه از طریق تکنیکهایی مانند Paging است

سیستم آزادی عمل بیشتری برای مدیریت حافظه داشت، در حالی که برنامه نویس یک محیط برنامه نویسی طبیعی تر را خواهد داشت. قطعه بندی چنین کاری را انجام می دهد.

روش اصلی

برنامه نویسها ترجیح میدهند حافظه را به صورت مجموعه ای از قطعاتی با طول متغییر در نظر بگیرند که لازم نیست ترتیبی بین قطعات وجود داشته باشد





logical address

هنگام نوشتن برنامه، برنامه نویس آن را به عنوان یک برنامه اصلی با مجموعه ای از متدها، رویهها یا توابع در نظر می گیرد. ممکن است شامل ساختمان دادههای گوناگونی مثل اشیا (Objects)، پشتهها (Stacks)، متغییر ها (Variables) و غیره باشد. به هرکدام از این پیمانهها (Module) یا عناصر داده به وسیله نامشان مراجعه می شود. برنامه نویس درباره "پشته"، "کتابخانهی توابع ریاضی " و " برنامه اصلی " صحبت می کند و به آدرسهای حافظه ای که این عناصر را در آن جا ذخیره شده اند اشاره نمی کند. او دغدغهی این را ندارد که آیا پشته، قبل یا بعد از تابع ()sqrt ذخیره شده است یا نه. هر کدام از این قطعات، اندازههای متفاوتی دارند. اندازهی آنها به وسیلهی اهداف آنها در برنامه مشخص می شود. عناصر موجود در یک قطعه، به وسیلهی آفست آنها از آغاز قطعه مشخص می شود: مثل اولین دستور برنامه، هفتمین مدخل بر پشته در داخل پشته، پنجمین دستور ()sqrt و غیره...

قطعه بندی (segmentation) یک الگوی مدیریت حافظه است که این دیدگاه برنامه نویس نسبت به حافظه را پشتیبانی میکند. فضای آدرس منطقی، مجموعه ای از قطعات است. هر قطعه دارای نام و طول است. آدرسها، نام قطعه و آفستی در داخل قطعه را مشخص میکنند.

بنابراین برنامه نویس هر آدرس را با دو کمیت مشخص میکند:

نام قطعه و یک آفست (فاصله از مبدا)

برای سهولت پیاده سازی، قطعات شماره گذاری میشوند و از طریق این شماره به آنها مراجعه میشود (نه نام قطعه). بنابراین این آدرس منطقی شامل یک دوتایی است

<آفست و شماره صفحه>

معمولاً وقتی برنامه ترجمه (Compile - Interpreter) میشود، کامپایلر به طور خودکار قطعات برنامهی ورودی را میسازد.

سخت افزار قطعه بندی (Segmentation Hardware)

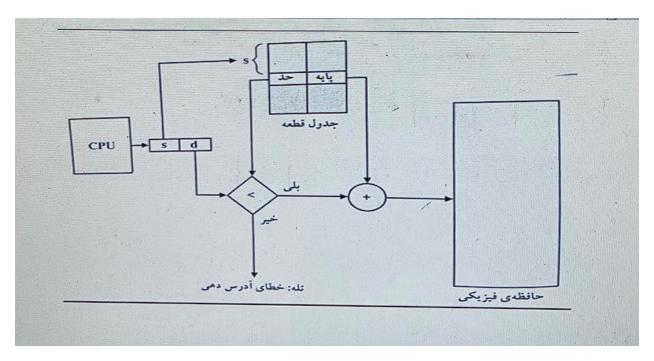
گرچه برنامه نویس می تواند از طریق آدرس دو بعدی به اشیای برنامه مراجعه کند ولی حافظه ی فیزیکی واقعی، دنباله ی یک بعدی ی از بایتها است. لذا باید یک پیاده سازی ای را تعریف کنیم که آدرسهای دو بعدی تعریفی برنامه را به آدرسهای فیزیکی یک بعدی نگاشت کند.

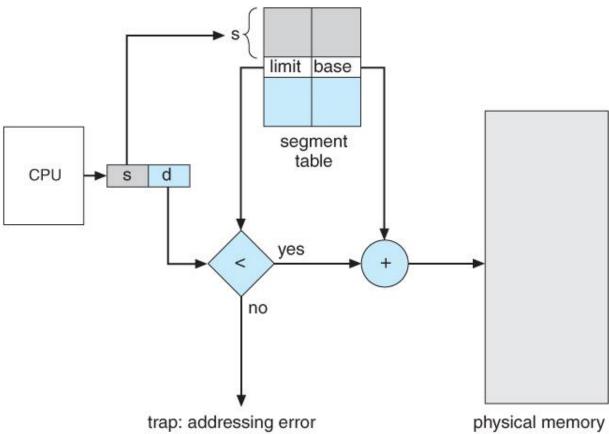
این نگاشت توسط جدول قطعه (Segment table) انجام میشود. هر مدخل جدول قطعه دارای یک پایهی قطعه و یک حد قطعه است

پایهی قطعه شامل آدرس شروع حافظهی فیزیکی است که قطعه در آن جا قرار دارد و حد قطعه، طول قطعه را مشخص میکند

آدرس منطقی شامل دو بخش است:

شماره ی قطعه که با s نمایش داده می شود و آفستی که در قطعه که با s نمایش داده می شود. شماره ی قطعه به عنوان اندیسی در جدول قطعه مورد استفاده قرار می گیرد. افست s مربوط به آدرس منطقی باید بین صفر و حد قطعه باشد. اگر نباشد تله ای برای سیستم عامل در نظر می گیریم (آدرس منطقی از قطعه خارج شده است). اگر افست معتبر باشد و به پایه ی قطعه اضافه می شود تا آدرس فیزیکی بایت مطلوب تولید شود. قطعه در واقع آرایه ای از جفت پایه s حد است

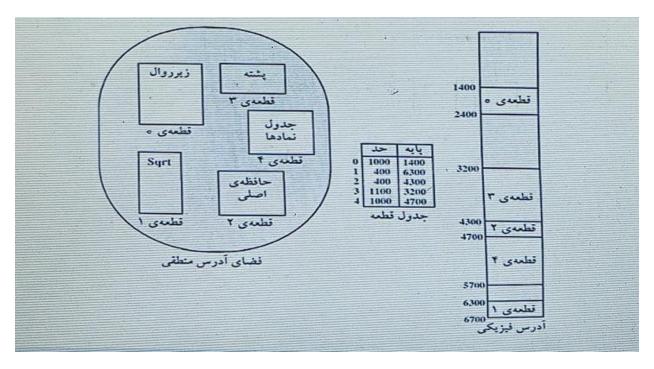


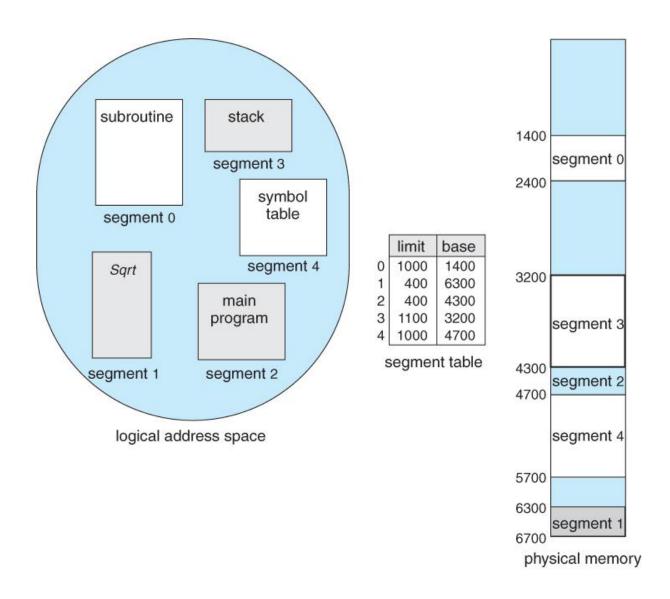


در شکل زیر پنج قطعه وجود دارد که از 0 تا 4 شماره گذاری شده اند و این قطعات به صورتی که نشان داده شده است

در حافظه فیزیکی ذخیره شده اند. به ازای هر قطعه یک مدخل در جدول قطعه وجود دارد که آدرس شروع قطعه در حافظه فیزیکی (پایه) و طول قطعه (حد) را مشخص میکند.

به عنوان مثال: قطعه ی 2 برابر با 400 بایت است که از محل 4300 شروع می شود. بنابراین، ارجاع به بایت 53 از قطعه ی 2، به محل 4300+53=4353 نگاشت می شود ازجاع به قطعه ی 3 و بایت شماره 852 به محل 3200+852=4052 نگاشت می شود (3200 پایه ی قطعه 3 است). ارجاع به بایت 1222 از قطعه 0 منجر به تله ای به سیستم عامل می شود، زیرا طول این قطعه 1000 بایت است.





صفحه بندی (paging)

قطعه بندی اجازه میدهد که فضای آدرس یک فرایند، همجوار (پیوسته) نباشد. صفحه بندی، یک طرح دیگر از مدیریت حافظه است که اجازه میدهد فضای آدرس فیزیکی فرایند، همجوار نباشد.

صفحه بندی از تکه تکه شدن خارحی و نیاز به فشرده سازی اجتناب می کند. در حالی که قطعه بندی نمی تواند، علاوه بر این، مساله ی برازش تکههایی با اندازه متغییر را بر روی دیسک ذخیره ساز پشتیبان، حل می کند. این مساله به این دلیل به وجود می آید

که در صورت نیاز به مبادلهی قطعات کد یا دادههای موجود در حافظه به بیرون از حافظه باید فضایی در ذخیره ساز پشتیبان پیدا شود ذخیره ساز پشتیبان با همان مساله های تکه تکه شدن که در مورد حافظهی اصلی مطرح شد، مواجه است ولی دستیابی به آن کندتر است و در نتیجه فشرده سازی ممکن نیست. به دلیل این امتیازات صفحه بندی نسبت به روشهای پیشین، شکلهای مختلف صفحه بندی در اکثر سیستمهای عامل مورد استفاده قرار می گیرد. از سیستمهای عامل کامپیوترهای بزرگ گرفته تا گوشیهای هوشمند. صفحه بندی از طریق هماهنگی بین سیستم عامل و سخت افزار کامپیوتر انجام می گیرد.

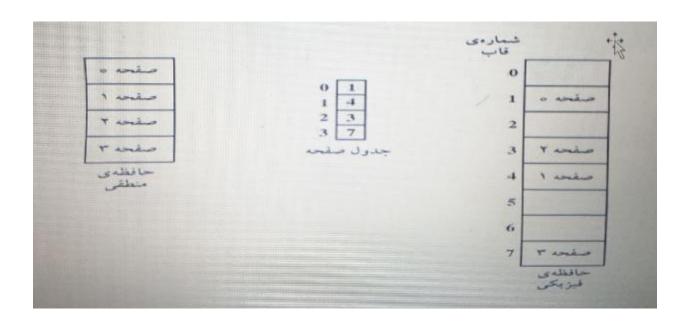
روش اصلی صفحه بندی

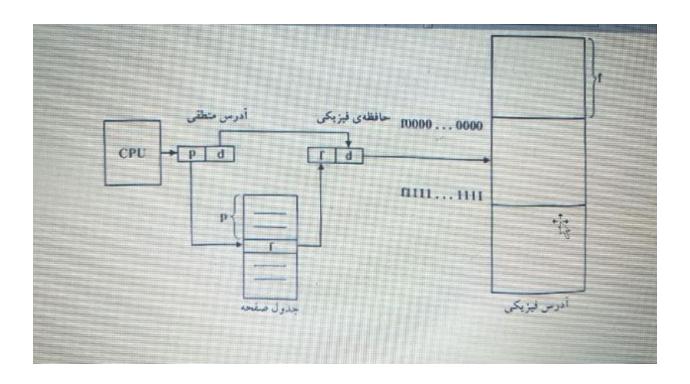
روش اصلی برای پیاده سازی صفحه بندی، تقسیم حافظهی فیزیکی به بلوکهایی با انداره اندازه ی ثابت به نام قاب (Frames) و تقسیم حافظهی منطقی به بلوکهایی با انداره یکسان به نام صفحات (Pages) است. وقتی فرایندی میخواهد اجرا شود، صفحات آن از سیستم فایل یا ذخیره ساز پشتیبان (Hard Disk - HDD) به قابهای آزاد حافظه بار میشوند. ذخیره ساز پشتیبان به بلوکهایی با اندازهی ثابت تقسیم میشوند که هم اندازهی حافظه یا خوشههایی از چندین قاب است. این ایدهی بسیار ساده، عملکرد فوق العاده و نتیجهی گسترده ای دارد.

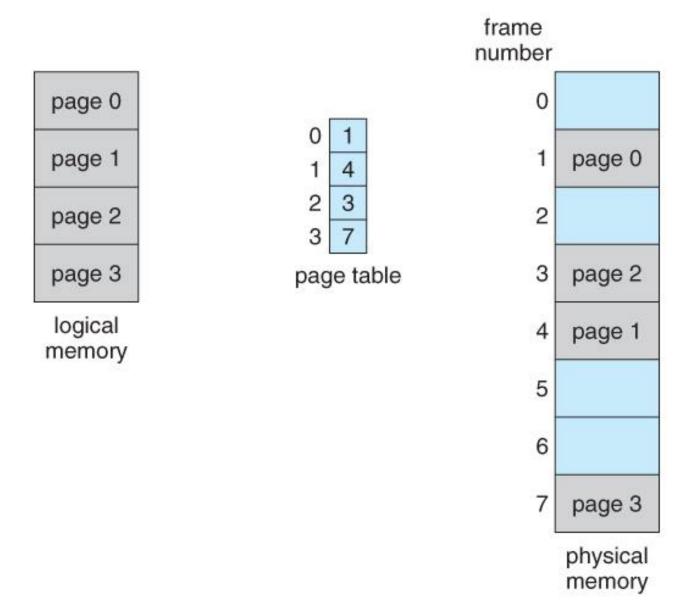
هر آدرسی که توسط پردازنده تولید میشود به دو بخش تقسیم میشود

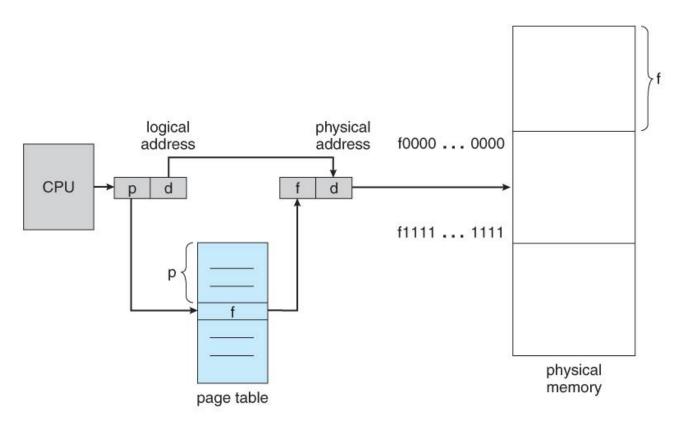
شماره صفحه (P) و آفست صفحه (D)

شمارهی صفحه به عنوان اندیسی برای جدول به کار میرود. جدول صفحه حاوی آدرس پایهی هر صفحه در حافظه فیزیکی است. این آدرس پایه، با آفست صفحه ترکیب می شود تا فضای آدرس فیزیکی تولید و به واحد حافظه آرسال شود.

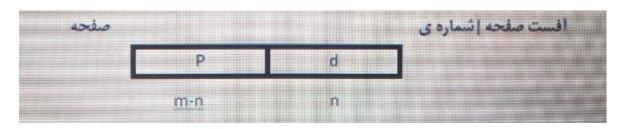






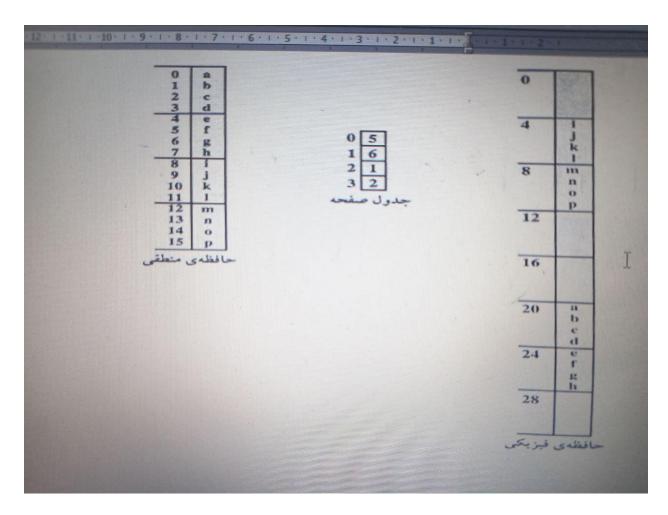


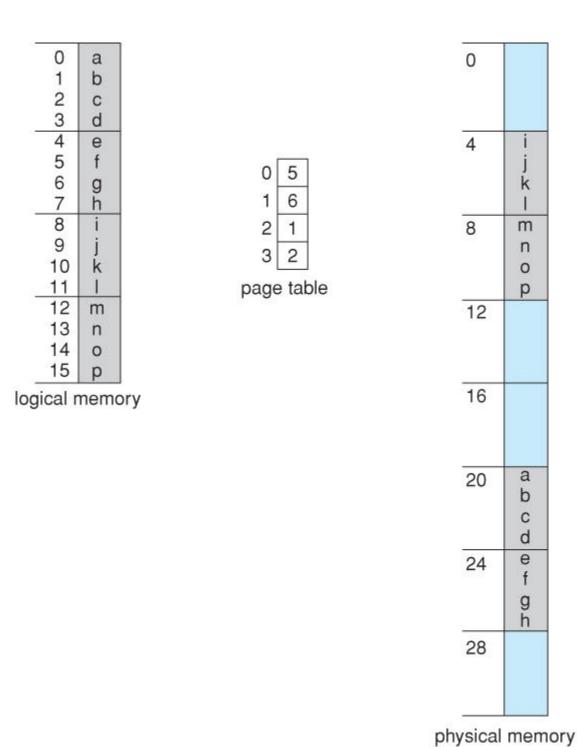
اندازهی صفحه (مثل اندازهی قاب) توسط سخت افزار تعریف ی شود. اندازهی صفحات معمولاً توانی از 2 است. که بر اساس معماری کامپیوتر، بین 512 بایت و 1 گیگابایت به ازای هر صفحه است. چون اندازه صفحه، توان 2 است. ترجمه ی آدرس منطقی به شماره صفحه و آفست صفحه، آسان است. اگر اندازهی فضای آدرس منطقی 2^m باشد و اندازهی صفحه برابر با 2^n واحد آدرس (بایت یا کلمه) باشد، آن گاه 2^n بیت با ارزش آدرس منطقی، شماره ی صفحه و 2^n بیت کم ارزش، آفست صفحه را تعیین می کند. بنابراین این آدرس منطقی به صورت زیر است



page number	page offset
p	d
m-n	п

که در آن p اندیس جدول صفحه و d تفاوت مکان (Displacement) در داخل صفحه است





به عنوان مثال حافظه ی شکل بالا را در نظر بگیرید. در این جا n=2 و n=4 است. با استفاده از صفحه ی 4 بایتی و حافظه فیزیکی n=2 بایتی (8 صفحه)، نشان می دهیم که حافظه از دیدگاه کاربر چگونه به حافظه فیزیکی نگاشت می شود. آدرس منطقی صفر،

صفحه صفر و آفست صفر است. با مراجعه به جدول صفحه (از طریق اندیس شماره صفحه) متوجه می شویم که صفحه ی صفر در قاب (Frame) 5 قرار دارد.

لذا آدرس منطقی صفر به آدرس فیزیکی

[0 + (5x4) + 0] 20 نگاشت می شود. آدرس منطقی 3 (صفحه صفر، آفست 3) به آدرس فیزیکی $[5 \times 4] = [5 \times 4] = [20]$ نگاشت می شود و آدرس منطقی 4 نیز صفحه 1 و آفست صفر است. با مراجعه به جدول مشخص می شود که صفحه ی یک و به قاب 6 نگاشت می شود. لذا آدرس منطقی 3 به آدرس فیزیکی $[5 \times 4] = [20 \times 4] = [20 \times 4] = [20 \times 4]$ آدرس منطقی 13 به آدرس فیزیکی 9 نگاشت می شود.

طول صفحه
$$\mathbf{x}$$
 شماره قاب(F) = آدرس فیزیکی + (d)offset