

Chip 1V4_TI PAL16L8

Inputs :

DSL=1; A19=2; A18=3; A17=4; A16=5; A15=6; RESETCPUL=7; A14=8; A13=9; MUX=11

Outputs :

DSMCL=12; CLKCT=14; MA8=15; CSFDCL=17; CS175L=18; ROMCSL=19

Storage :

P13=13; P16=16

Equations :

$$/ROMCSL = /A19 * /DSL * /A18 * /A17 * A16 * /A15$$

$$+ A19 * /DSL * A18 * /A17 * /A16 * /A15 * /P13$$

$$/CS175L = /A19 * /DSL * /A18 * /A17 * A16 * A15 * A14 * A13$$

$$/CSFDCL = /A19 * /DSL * /A18 * /A17 * A16 * A15 * A14 * /A13$$

$$/P16 = /A19 * /DSL * /A18 * /A17 * A16 * /A15 * /A14$$

$$+ /P16 * RESETCPUL$$

$$/MA8 = A17 * MUX$$

$$+ A16 * /MUX$$

$$/CLKCT = DSL$$

$$/P13 = /A19 * /DSL * /A18 * /A17 * /A16 * P16 * A15 * A14$$

$$+ A19 * RESETCPUL * /P13$$

$$+ A18 * RESETCPUL * /P13$$

$$+ A17 * RESETCPUL * /P13$$

$$+ /A16 * RESETCPUL * /P13$$

$$+ A15 * RESETCPUL * /P13$$

$$+ DSL * RESETCPUL * /P13$$

$$/DSMCL = /A19 * /A18 * /A17 * /A16$$

$$+ /A19 * /A18 * /A17 * A16 * A15 * /A14$$

$$+ /A19 * /A18 * A17$$

$$+ A19 * A18 * /A17 * /A16 * A15 * /P13$$

$$+ A19 * A18 * /A17 * A16 * /P13$$

Trump card logic

