UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO



JNAM, Facultad de Ingeniería Autor: Santiago Cruz Carlos	21/10/2017 22:36 Titulo: Tarea 6
sábado, 21 de octubre de 2017, Ciuda	ad Universitaria, México, DF
2 de 3	

21/10/2017 22:36 Titulo: Tarea 6

TITULO: TAREA ANALISIS DE CIRCUITO

Tarea diseñar un FPB's de 2° orden con las siguientes características Fc=250[Hz]
Ho=1
Alfa=0.7071

BIOGRAFIA:

PRAT VIÑAS Lluis, <u>Circuitos y dispositivos electrónicos Fundamentos de electrónica</u> Alfaomega 6ª Edición, México DF.

Tarea 6: analizar circuito por: tierra virtual,