



Universidade Federal do Maranhão - UFMA
Centro de Ciências Exatas e Tecnologia - CCET
Departamento de Engenharia de Eletricidade
Av. dos Portugueses, s/nº - Campus Universitário do Bacanga
65080-040 - São Luís - MA - Brasil

Laboratório de Circuitos Digitais

Prof. Braga Jr.

Guia de Laboratório VII

Contadores Síncronos

Objetivo

Estudar, ensair e montar contadores síncronos.

1. Proponha um contador síncrono de 8 bits com flip-flop JK. Altere esse circuito para que ele possa ter um módulo configurável, ou seja uma entrada de 8 bits deverá informar quantos estados esse contador terá.
2. Ao término deste laboratório gere um relatório conciso de todos os passos necessários para sua implementação e submeta através da página da disciplina no SIGAA considerando o prazo máximo de submissão.

Bibliografia

Ivan V. Idoeta e Francisco G. Capuano, *Elementos de Eletrônica Digital*, 40a ed., Editora Érica, 2009.

Ronald J. Tocci e Neal S. Widmer, *Sistemas Digitais: Princípios e Aplicações*, 8a edição, Pearson -Prentice Hall, 2004.

Herbert Taub, *Circuitos Digitais e Microprocessadores*, McGraw-Hill, 1a ed, 1984.

Thomas L. Floyd, *Sistemas Digitais: Fundamentos e Aplicações*, Bookman, 2007.