# Desarrollo de un sistema dinámico de verificación de software basado en un comprobador de satisfacibilidad lógica





Trabajo fin de máster del Máster en Investigación en Ingeniería del Software de la Universidad Nacional de Educación a Distancia

Ponente: Diego J. Romero López

Tutor: Elena Ruiz-Larrocha

# Índice

- 1. Introducción
- 2. Lógica proposicional
- 3. Árboles Binarios de Decisión
- 4. Verificación de software
- 5. Conclusiones
- 6. Problemas abiertos

## 1. Introducción

La complejidad del software llega a niveles en los que es imposible abarcar los estados del sistema.

Hay sistemas críticos que no deben fallar.

Si fallan, es una catástrofe.

El coste de comprobar manualmente todos los estados de un sistema software es demasiado elevado.

¿Puede el sistema recuperarse si detecta un fallo?

## Ejemplos de sistemas críticos:

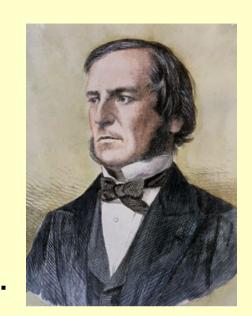
- Aviónica.
- Transportes: vehículos, trenes...
- Sistemas médicos.
- Sistemas militares
- Banca
- Sistemas de posicionamiento geográfico

# 2. Lógica booleana

Definida por George Boole en el S. XIX.

Axiomatización del pensamiento filosófico.

Es la base de toda la lógica en computación.



Permite almacenar conocimiento con una expresión lógica.

Ej:

 $RESERVA_{estado = PENDIENTE} \land PAGA \Rightarrow RESERVA_{estado = PAGADO}$ 

### Definición

Una proposición lógica es:

- TRUE
- FALSE
- ¬ q, donde q es una proposición y ¬ el operador de negación.
- p OP q, con p y q proposiciones y OP un operador lógico.
- Operadores lógicos:
  - NOT
  - AND
  - OR
  - IMP

## Leyes de la lógica proposicional

#### Asociativas

$$p \lor (q \lor r) \Leftrightarrow (p \lor q) \lor r$$
$$p \land (q \land r) \Leftrightarrow (p \land q) \land r$$

#### Distributivas

$$p \land (q \lor r) \Leftrightarrow (p \land q) \lor (p \land r)$$
$$p \lor (q \land r) \Leftrightarrow (p \lor q) \land (p \lor r)$$

Leyes de De Morgan.

$$\neg (p \land q) \Leftrightarrow \neg p \lor \neg q$$

$$\neg (p \lor q) \Leftrightarrow \neg p \land \neg q$$

## **Satisfacibilidad**

Una expresión lógica es *satisfacible* cuando se puede obtener el valor cierto (TRUE) para al menos una asignación de valores de verdad a sus proposiciones.

#### Satisfacibles

$$p \land (q \land r)$$

$$p \land (\neg p \lor r)$$

$$(p \land r) \lor \neg q$$

#### No satisfacibles

$$(p \land not \ r) \land (not \ p \land r)$$
$$p \land (\neg p \land r)$$

Nuestro objetivo es comprobar la satisfacibilidad de forma eficiente.

## ¿Cómo podemos hacerlo (de forma eficiente)?

- Analizador sintáctico.
- Procesamiento de texto.
- Resolutores SAT.
- Árboles Binarios de Decisión

# 3. Árboles Binarios de Decisión

Estructura de datos basada en la expansión de Boole-Shannon:

$$F = xF_{(x=1)} + \neg xF_{(x=0)}$$

