

Técnicas de optimización de Árboles Binarios de Decisión para implementación de máquinas de estados

Trabajo fin de máster del
Máster en Investigación en Ingeniería del Software
de la Universidad de Educación a Distancia

Diego J. Romero López

Índice

Agradecimientos.....	4
Introducción.....	5
Objetivo.....	7
Lógica proposicional.....	9
Definición.....	9
Constantes.....	9
TRUE.....	9
FALSE.....	9
Operadores.....	9
Operador de negación.....	9
Operador de conjunción.....	9
Operador de disyunción inclusiva.....	10
Resto de operadores.....	10
Precedencia.....	11
Propiedades.....	11
Propiedad asociativa.....	11
Asociatividad del operador OR.....	11
Asociatividad del operador AND.....	11
Asociatividad del operador de equivalencia.....	11
Propiedad distributiva.....	11
Distribución de la conjunción con respecto a la disyunción.....	11
Distribución de la disyunción con respecto a la conjunción.....	11
Leyes de De Morgan.....	11
Árboles Binarios de Decisión.....	13
Introducción.....	13
Árboles reducidos.....	15
No-redundancia.....	16
Unicidad de cada vértice.....	16
Orden de las variables.....	17
Definición.....	19
Operaciones.....	20
Creación.....	20
Apply.....	23
Restrict.....	25
Swap.....	28
Algoritmos.....	31
Sifting de Rudell.....	31
Software.....	32
Herramientas usadas.....	32
antlr3.....	32
Javaluator.....	33
Diseño.....	34
Implementación.....	34
Manual de uso de los binarios.....	34
Ejemplos de uso de la API.....	35
Experimentos y resultados.....	37

Problemas abiertos.....	38
Bibliografía.....	39

Agradecimientos

Agradezco al Prof. Dr. José Luis Bernier el haberme dado la oportunidad de trabajar en este trabajo fin de máster.

Por último, también agradezco a mi familia el haberme apoyado de multitud de formas a lo largo de todo el máster y en especial, este trabajo que supone el colofón del mismo.

Introducción

En general, cuando se piensa en un sistema tolerante a fallos, se suele pensar en sistemas software que tienen vidas a su cargo, como software para aviónica o para centrales nucleares, pero, supongamos por un momento un sistema web que gestione ocupaciones de reserva de plazas para un lavadero de coches. Desde el momento que el cliente inicia su compra, está reservando un intervalo de tiempo. Este intervalo de tiempo se almacena en un estado que podríamos calificar como “pendiente”, puesto que todavía no se ha pagado, y bloquea la selección de esa misma ranura de tiempo para el resto de clientes. Obviamente, en este sistema, hay condiciones de carrera puesto que los clientes entran en la web de forma paralela.

Ahora, supongamos además que hay varios servicios (lavado, encerado, control de presión, limpieza interior del vehículo...) que son seleccionables y que cada uno de ellos se realiza en una ubicación distinta en distintos “box”. Así, internamente el sistema deberá llevar el control de la ocupación de cada “box”.

Cuando se realice un pago por internet, con todo el protocolo de comunicación que ha de ser implementado, deberá marcar la venta como pagada y reservar efectivamente la ocupación para el cliente, es obvio que éste se ha introducido en una máquina de estados implementada en el sitio web. Cuando el pago sea efectivo, deberá generar un ticket para que el encargado pueda leer de forma automática qué servicios ha comprado el cliente. Por supuesto, en este ticket deberá indicar quién ha realizado la compra.

Este tipo de problemas de restricciones de competencia entre instancias de un sistema pueden bien con bloqueos o pueden modelarse con árboles binarios de decisión (Binary Decision Diagram, BDD, en inglés) de forma que el sistema sea capaz de detectar inconsistencias y por ende, verificar que el proceso se encuentra con unos datos incorrectos y por tanto, cancelar el procedimiento actual y volver a un estado seguro. En el caso de una detección de un estado inconsistente, el software podrá detener el proceso y volver al estado correcto más cercano. En nuestro ejemplo, cancelar la compra.

Otro ejemplo más lejano a un usuario normal puede ser el de desarrollo de software para sistemas de control. Se modelan los estados como proposiciones lógicas y se estructura un BDD con todas las restricciones. Este árbol se mantiene en memoria y refleja el estado real del sistema. De forma que cuando el sistema entre en un estado inconsistente, puede reiniciarlo o volver a un estado seguro. Un ejemplo de este tipo de sistemas puede ser cualquier software que compruebe que una máquina industrial está funcionando correctamente.

En definitiva, sea cual sea el uso que se le dé, usar un BDD como software de control adicional permite que se detecten errores en el software y que el sistema vuelva al estado estable más cercano. Además, el BDD reflejará en cada momento el estado real del sistema.

Una vez puesto en situación, podemos entonces entender que en este trabajo se ha implementado esa *piedra angular*. Una librería eficiente para BDDs que implementa todas las herramientas para que un equipo de ingenieros de software la puedan usar para construir sistemas tolerantes a fallos.

Además, esta implementación sigue las directrices más estrictas en cuanto a desarrollo, de manera que se pueda continuar su desarrollo de forma sencilla por cualquier estudiante de máster o doctorado, al contrario de como ocurre con algunas implementaciones oscuras basadas en lenguajes menos modernos que además tienen un nivel ofuscación y falta de diseño estructurado que hacen difícil el trabajo sobre ellas.

A lo largo de este trabajo se mostrará cómo se ha implementado esta solución, los problemas que se encontraron, las soluciones que se han aportado y los algoritmos que se han usado.

En especial, cabe destacar la parte de optimización de BDDs, en la que se han realizado varios experimentos con varios algoritmos que tratan, mediante el intercambio de variables de reducir el número de nodos de un árbol de este tipo.

Inicialmente daremos una pequeña introducción sobre qué son este tipo de estructuras, luego hablaremos sobre su implementación y por último mostraremos esos resultados de optimización de tamaño de BDDs sobre varios *benchmarks* basados en el formato DIMACS [DIMACS].

Objetivo

El objetivo de este trabajo fin de máster era realizar un estudio completo de algún método de verificación de software. Me decidí por los árboles binarios de decisión, en primer lugar porque ya había trabajado con ellos con anterioridad y el tema no me era del todo desconocido y en segundo lugar, porque era uno de los temas más explotado en cuanto a verificación de software y hardware, lo que me permitiría encontrar abundante información y ejemplos de uso en el mundo real.

Una vez fijado el tema, quería desarrollar una serie de experimentos que mostrasen cómo optimizar árboles binarios de decisión de forma sencilla. Esto no es fácil y en sucesivos trabajos he visto que los algoritmos exactos tienen órdenes de eficiencia muy grandes. Hasta que llegué al trabajo de [Rudell93], en el que, mediante una operación constante, monta dos algoritmos de optimización de BDDs.

Una vez que tuve claro en qué dirección iba a ir el trabajo, pensé en la implementación. Inicialmente no sabía si tomar una implementación referencia o realizar yo una propia. Es cierto que hay mucho software sobre este tema y todas está muy estudiada. Por ejemplo, las librerías BuDDy [BuDDy] y CUDD [CUDD] ofrecen dos de las librerías más usadas y eficientes. Ahora bien, la calidad del software de estos proyectos es escasa. La legibilidad del código es pequeña y la documentación se refiere a su uso, pero no a su diseño. Estos paquetes tienen como objetivo el ser los más rápidos en cuanto a tiempo de ejecución, pero no logran tener ser un software de calidad ni muchos menos.

Estando en un máster de Ingeniería del Software, decidí hacer una implementación que respetase algo más los estándares y buenas prácticas y que, además, me permitiese realizar experimentos de forma sencilla y sabiendo exactamente qué estaba ocurriendo.

He llegado a leer determinados trabajos en los que se hacía uso de paquetes con BDDs en los que los autores no sabían como funcionaban éstos, y eso nos parece un grave error. Si no sabes exactamente como está hecho, ¿cómo puedes extraer conclusiones científicas?

De esta forma, decidí realizar una implementación desde cero de una librería de BDDs. Puesto que la eficiencia y el competir con otras implementaciones más asentadas no era mi objetivo, me decidí por usar un lenguaje de programación que ofreciese lo mejor de los dos mundos. Por un lado quería que estuviese cercano a la máquina en cuanto a eficiencia y por otro quería que me resolviera algunos temas como la gestión de memoria dinámica. Por todo eso, escogí el lenguaje estrella de la plataforma JVM, Java.

Comencé comprobando como efectivamente era muy costoso la creación de árboles simplemente mediante un generador recursivo y se necesitaba una funcionalidad más elaborada para alcanzar un orden de eficiencia que no fuera exponencial. Mi objetivo era tener un paquete no que pudiera competir en tiempo con BuDDy o el CUDD, sino que me permitiera trabajar con distintos algoritmos y con el que pudiera realizar experimentos.

Además, los paquetes de software existentes usaban aristas complementadas, de lo que yo no era muy partidario, ya que se pierde la unicidad del BDD ante una fórmula lógica determinada.

También comprobé como es complicada la paralelización de este tipo de algoritmos¹.

En definitiva, en este trabajo se incluye una librería de uso de BDD basada en Java que puede integrarse en sistemas de verificación formal o en sistemas de control. También se muestran una

¹ <Ucranianos> lo han implementado, pero para ello han tenido que modificar radicalmente el enfoque que se hacía hasta ese momento en la construcción de BDDs.

serie de resultados en los que se puede comprobar cómo se comportan los distintos algoritmos de reducción del número de vértices en árboles binarios de decisión.

Lógica proposicional

Definición

La lógica proposicional (o lógica clásica) es aquella determinada por enunciados que pueden ser o bien ciertos, o bien falsos.

De forma formal, podemos decir que una proposición p es:

- $p = \text{TRUE}$
- $p = \text{FALSE}$
- $\neg q$, donde q es una proposición y \neg el operador de negación
- Dadas p y q proposiciones y OP un operador lógico, $p \text{ OP } q$ es otra proposición lógica.

A continuación explicamos cada uno de estos conceptos

Constantes

TRUE

Proposición cierta. Se representa como TRUE, true, 1 o T.

FALSE

Proposición falsa. Se representa con FALSE, false, 0 o F.

Operadores

Los operadores en la lógica proposicional se definen mediante tablas de verdad. En este trabajo nos centraremos en la interpretación semántica de las fórmulas dejando para el lector la demostración sintáctica, dado que está demostrado [LICS] que son equivalentes.

Operador de negación

p	$\neg p$
0	1
1	0

Operador de conjunción

Este operador proporciona una proposición cierta siempre y cuando al menos una de las proposiciones, que actúan como sus operandos, lo sea.

p	q	$p \text{ AND } q$
0	0	0

0	1	0
1	0	0
1	1	1

Muchas veces este operador se identifica con los símbolos \cdot , AND. También suele escribirse yuxtaponiendo directamente las variables, de forma que se escribirían una detrás de otra, por lo que si vemos $F = xy$, nos referiremos a $F = x \text{ AND } y$.

Operador de disyunción inclusiva

Este operador proporciona una proposición cierta siempre y cuando al menos una de las proposiciones, que actúan como sus operandos, lo sea.

p	q	$p \vee q$
0	0	0
0	1	1
1	0	1
1	1	1

Este operador se identifica con los símbolos OR, \vee , +.

Resto de operadores

El resto de operadores posibles puede definirse en función de los ya indicados. Por ejemplo, el operador de implicación obedece la siguiente tabla de verdad:

p	q	$p \Rightarrow q$	$\neg p \vee q$
0	0	1	1
0	1	1	1
1	0	0	0
1	1	1	1

Para el operador de equivalencia tendríamos algo parecido

p	q	$p \Leftrightarrow q$	$(\neg p \vee q) \wedge (p \vee \neg q)$
0	0	1	1
0	1	0	0
1	0	0	0
1	1	1	1

No es nuestro objetivo mostrar todos los posibles operadores binarios lógicos, por lo que, ante un operador no incluido aquí, supondremos que la fórmula puede convertirse sin problemas a cualquier combinación de los operadores incluidos anteriormente.

En este trabajo no vamos a detallar todos los operadores posibles como XOR, NAND, NOR, etc. El lector puede encontrar más información en [LICS] y conociendo su comportamiento ante las

entradas, si la salida es determinista podrá expresarlo como combinación de AND, OR y NOT.

Precedencia

De aquí en adelante, vamos a suponer que la precedencia de operadores sigue el siguiente orden:

- NOT
- AND
- OR
- \rightarrow

De todas formas, salvo en el caso de NOT, vamos a incluir paréntesis para evitar confusiones entre las distintas precedencias.

Propiedades

Propiedad asociativa

Los operadores OR, AND y \leftrightarrow son asociativos, esto quiere decir que se cumplen estas equivalencias:

Asociatividad del operador OR

$$p \vee (q \vee r) \Leftrightarrow (p \vee q) \vee r$$

Asociatividad del operador AND

$$p \wedge (q \wedge r) \Leftrightarrow (p \wedge q) \wedge r$$

Asociatividad del operador de equivalencia

$$(p \Leftrightarrow (q \Leftrightarrow r)) \Leftrightarrow ((p \Leftrightarrow q) \Leftrightarrow r)$$

Propiedad distributiva

Distribución de la conjunción con respecto a la disyunción

$$p \wedge (q \vee r) \Leftrightarrow (p \wedge q) \vee (p \wedge r)$$

Distribución de la disyunción con respecto a la conjunción

$$p \vee (q \wedge r) \Leftrightarrow (p \vee q) \wedge (p \vee r)$$

Leyes de De Morgan

Las leyes de De Morgan relacionan los operadores AND y OR con el de negación según la siguiente expresión:

$$\neg(p \wedge q) \Leftrightarrow \neg p \vee \neg q$$

$$\neg(p \vee q) \Leftrightarrow \neg p \wedge \neg q$$

Estas propiedades son interesantes debido a que deberemos tener un algoritmo para negar el árbol que deberá recorrer todos los nodos e ir intercambiando los descendientes de cada vértice. PENSAR.

Árboles Binarios de Decisión

Introducción

Un árbol binario de decisión [BRYANT1986] es una forma de representar tablas de verdad basada en la expansión de Boole², en la que se enuncia que cualquier fórmula lógica puede descomponerse en la expresión:

$$F = xF_{(x=1)} + \neg xF_{(x=0)}$$

Donde $F_{(x=0)}$ es la expresión F asignando a la variable x el valor *false* y $F_{(x=1)}$ es la expresión F sustituyendo la variable x por el valor *true*.

Si representamos esta expresión de forma gráfica tendremos un nodo con la expresión F (que depende de la variable x), de forma que si se le da a la x el valor 0 se obtiene $F_{(x=0)}$ y si se le da el valor 1 se obtiene $F_{(x=1)}$. La asignación de $x=0$ la marcamos con una arista discontinua, y la asignación de $x=1$ la marcamos con una arista continua.

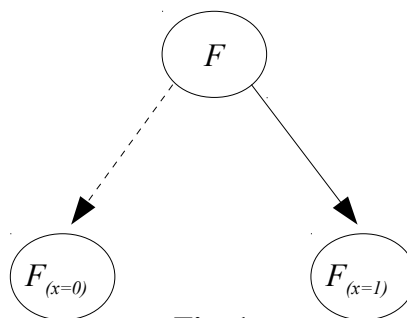
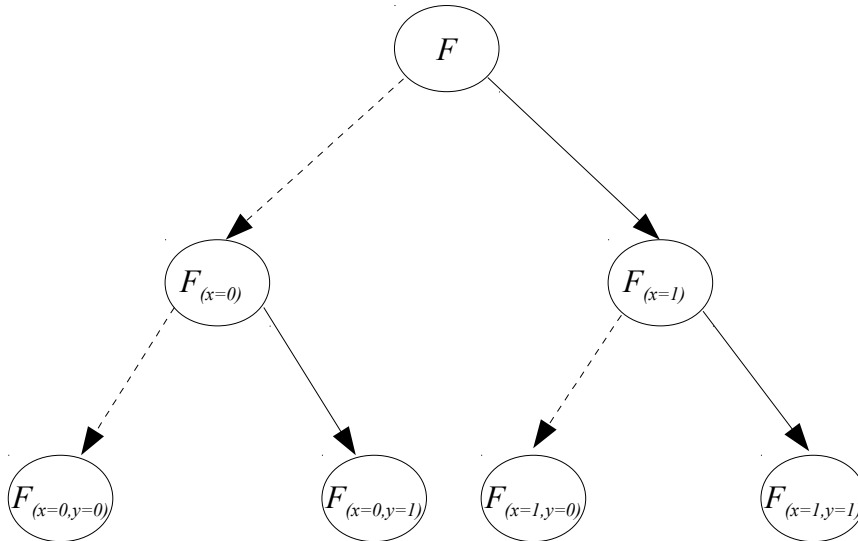


Fig. 1

Si F depende de otra variable, llamada y , podremos repetir este mismo proceso de bifurcación de asignaciones con $F_{(x=0)}$ y con $F_{(x=1)}$. Es decir, si suponemos que la siguiente variable es y , tendríamos el siguiente árbol de decisión:

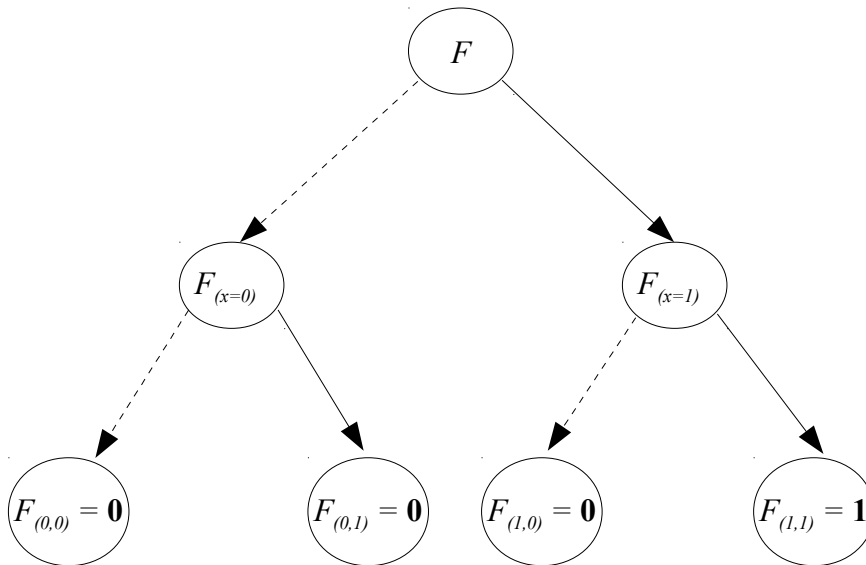
² También se le suele llamar expansión de Shannon, aunque su creador fue George Boole, matemático, lógico y filósofo inglés del siglo XIX. Nosotros usaremos distintamente cualquiera de estos dos nombres.

**Fig. 2**

Como podemos ver, hablamos de árboles binarios de decisión porque cada nodo tiene exactamente dos nodos descendientes.

Puede ocurrir que alguno de los nodos no dependa de ninguna variable y tenga un valor constante (**0** ó **1**). En ese caso, ese nodo será un nodo hoja, dado que no tendrá descendientes, y sólo podrá tomar el valor *true* o *false*.

Vamos a ver un ejemplo de fórmula lógica real $F = xy$. Y tomando el orden de las variables como x , y luego, y . También, para facilitar la visibilidad del diagrama, suponemos que $F_{(a,b)} = F_{(x=a,y=b)}$.

**Fig. 3**

Notemos que al nodo que viene de una arista punteada se le suele llamar, *low*, y al de la línea llena *high*, debido a que son producto de la asignación de **0** y **1** a su vértice padre, respectivamente.

Otro ejemplo en el que podemos ver varios niveles es el siguiente: $F = xz + y$, con el orden x, y, z .

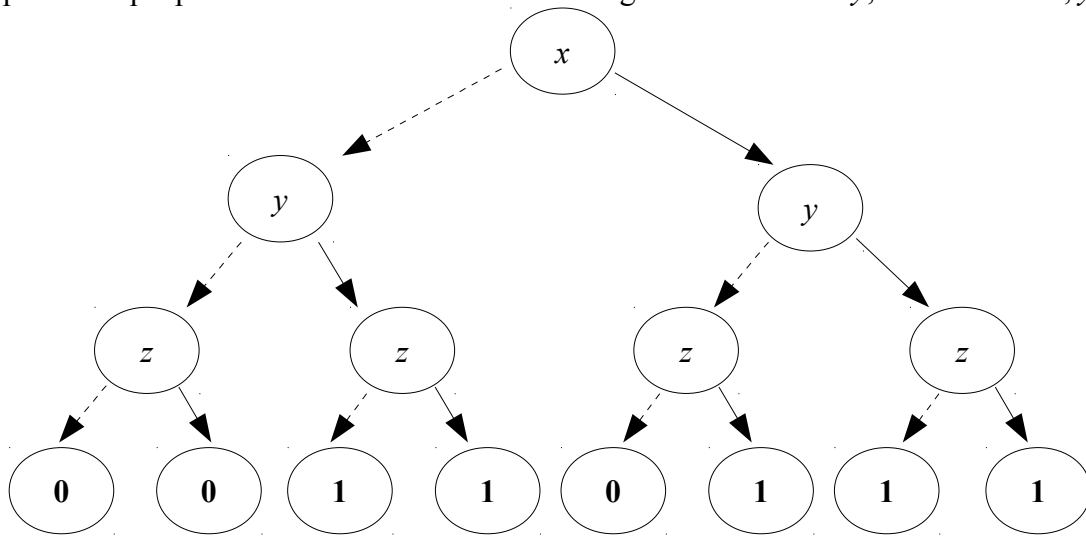


Fig. 4

Como se puede ver en este ejemplo, hay ramas completas repetidas. En la siguiente sección vamos a mostrar cómo se pueden reducir los BDD haciendo que pasen de ser árboles binarios a dígrafos acíclicos.

Árboles reducidos

Dado el árbol de la Fig. 3 (función $F = xy$), un detalle importante que podemos apreciar en este diagrama es la repetición de nodos. Es decir, podemos ver cómo se repiten los nodos hoja y tenemos tres nodos con el valor 0 y sólo uno con el valor 1. Si eliminamos los nodos con el mismo valor, obtenemos el siguiente árbol binario reducido:

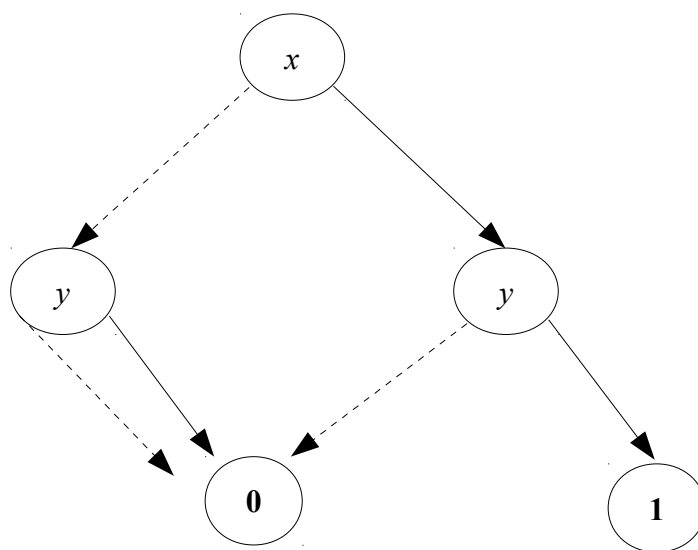


Fig. 5

Como podemos ver, hemos reducido el árbol en 2 nodos sobre un total de 7 nodos. Esto no puede

parecer mucho, pero pensemos a gran escala, en fórmulas de miles de variables, conseguir una reducción de un tercio de su tamaño es muy deseable.

También vemos como, en el nodo y de la izquierda, independientemente del valor que tome y , se obtiene el valor **0**. ¿No se podría tener una normas para reducir aún más el árbol evitando repeticiones innecesarias?

Randal Bryant en la Universidad Carnegie Mellon inventó el concepto de Diagrama de Decisión Binario Ordenado Reducido Compartido en [BRYANT1986], indicando las restricciones que debía tener un BDD para que fuera mínimo y único dado el mismo orden de variables. Para ello, el diagrama ha de cumplir dos propiedades.

No-redundancia

En primer lugar, no debe haber vértices redundantes, esto es, no puede haber un vértice cuyos descendientes sean otro. En el caso de que en el proceso de construcción esta casuística se dé, se tomará el nodo descendiente y se eliminará el nodo y se le pasará el

Es decir, dado un vértice v , si $low(v) = high(v)$, entonces se produce la siguiente sustitución:

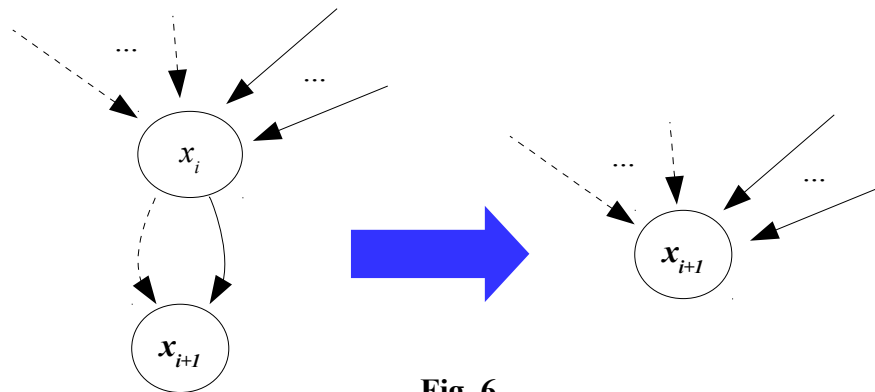
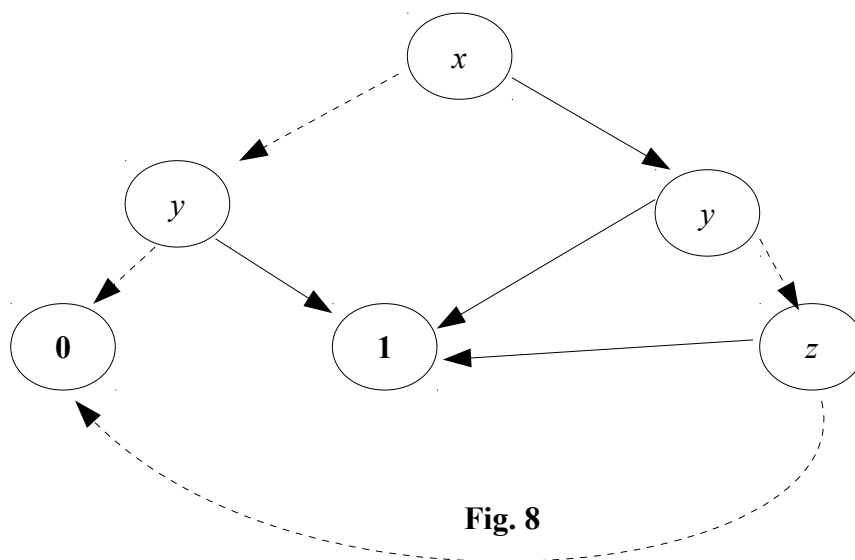
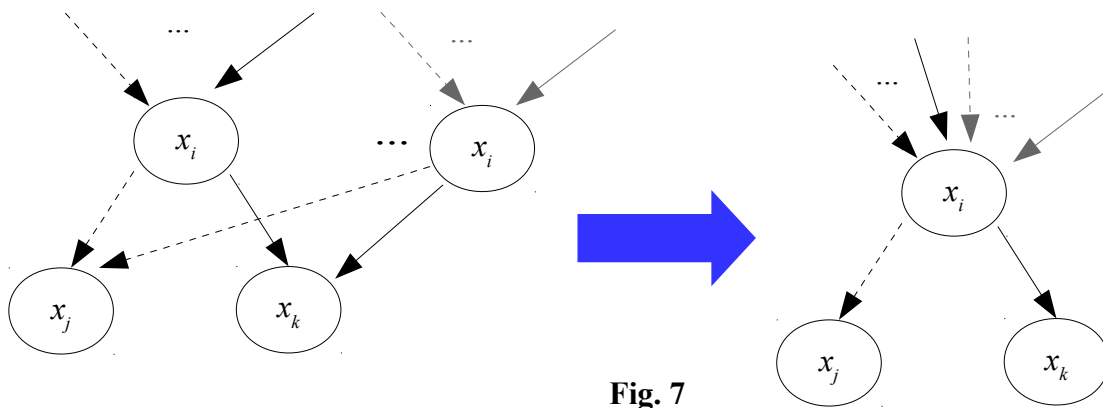


Fig. 6

Unicidad de cada vértice

Si un vértice tiene los mismos descendientes que otro y la misma variable, entonces ha de ser sustituido por éste. Es decir, supongamos que tenemos un árbol que tiene dos vértices distintos u y v que cumplen que ambos tienen la misma variable y que tienen los mismos descendientes low y $high$. Entonces, ambos son el mismo vértice.

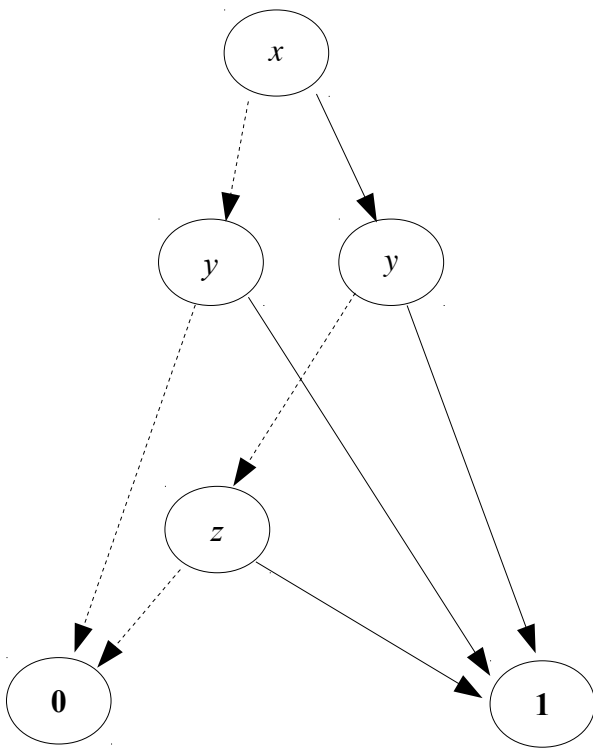
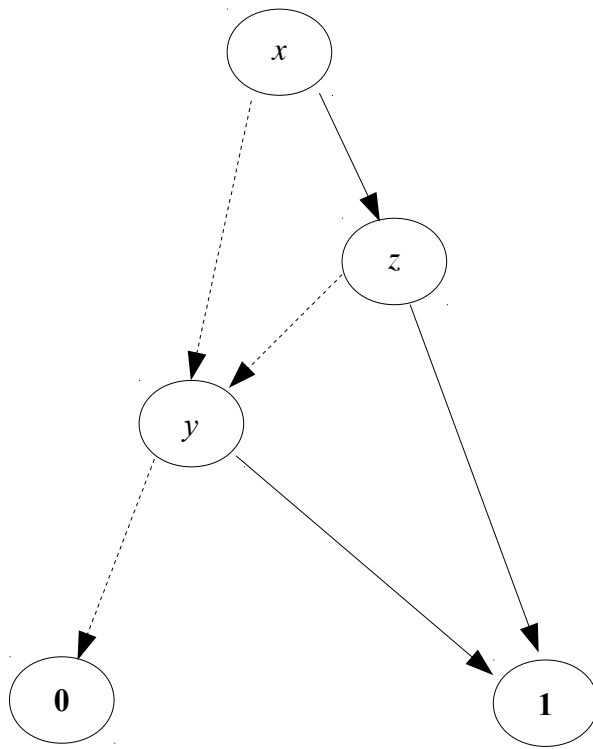


Orden de las variables

Como podemos ver, hablamos de que las variables tienen un orden entre ellas. Esto nos sirve para evitar tener niveles repetidos, tengamos en cuenta que cada camino que va desde la rama raíz representa una asignación de valores de verdad a variables, lo que sería equivalente a una fila de una tabla de verdad, y por tanto, no se puede repetir asignaciones.

De igual forma, hemos de respetar este orden en todas las ramas del árbol, o si no, podríamos encontrarnos con problemas a la hora de evaluar funciones o de reducir el árbol.

Por ejemplo, supongamos la función $F=xz+y$, mostramos a continuación dos órdenes de los posibles, (x, y, z) y en la imagen de la derecha (x, z, y) :

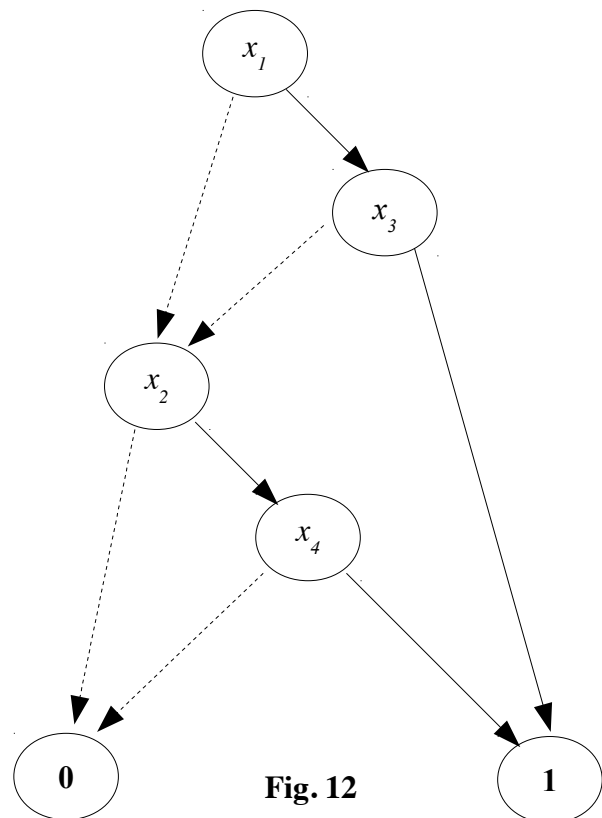
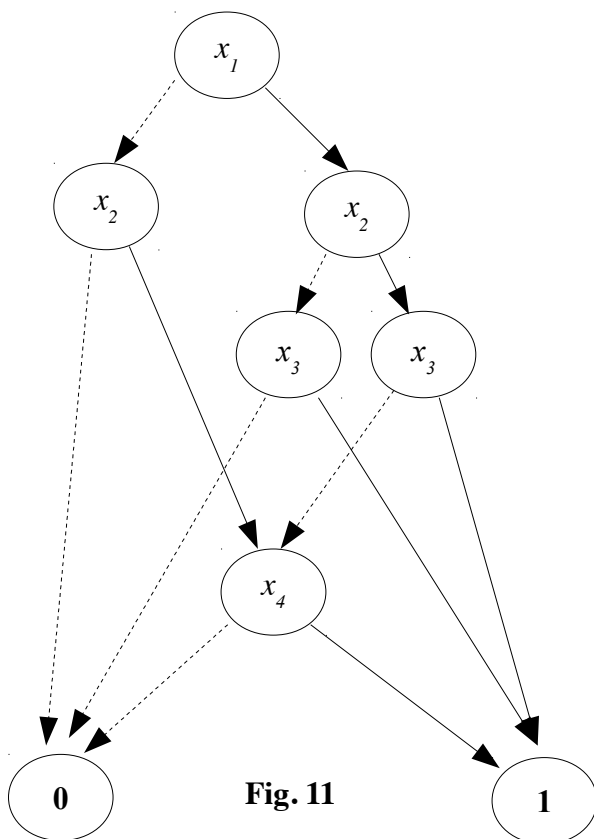
**Fig. 9****Fig. 10**

El BDD de la figura 9, que es el que tiene el orden (x, y, z) tiene un nodo más que el árbol de la figura 10, que es el que tiene el orden (x, z, y) . Como podemos ver, el orden es determinante en cuanto al tamaño del árbol.

Por supuesto, en este sencillo ejemplo sólo se incrementa de tamaño el BDD un vértice, lo que no es mucho. Ahora bien, pensemos en el árbol para la fórmula lógica $F = x_1x_3 + x_2x_4$. Si suponemos que el subíndice de cada variable indica su orden en el árbol, obtendríamos un BDD de 8 vértices. En cambio, si le dotamos de un orden algo más inteligente, siendo éste (x_1, x_3, x_2, x_4) , el BDD es de un tamaño de 6 vértices.

A continuación se muestran los árboles gráficamente:

A continuación se muestran los árboles gráficamente:



Notemos cómo se puede pasar de un número de nodos exponencial a uno lineal simplemente cambiando el orden a las variables.

De hecho, la mayoría de las estrategias de optimización tratan de encontrar órdenes que reduzcan el tamaño del árbol.

Definición

Ahora que tenemos ciertos conceptos, vamos a dar una definición de lo que es un ROBDD.

Un árbol binario de decisión es un grafo dirigido acíclico con un vértice como raíz.

Cada vértice tiene los siguientes atributos $v = \{id: Int, var: Variable, low: Vertex, high: Vertex\}$.

- *id*: identificador del vértice. Número entero mayor que cero. Nos servirá para identificar cada vértice y distinguirlo del resto.
- *var*: variable que está asociada con el vértice. Como hemos visto antes, cada nivel de vértices tiene asociada una variable. Las variables se numeran como enteros mayores que cero indicando de esta forma el orden que tienen en el árbol, esto es var_i precede a var_j si y solamente si $var_i < var_j$
- *low*: referencia al vértice que se toma cuando se la ruta toma el valor 0 para el vértice actual.
- *high*: referencia al vértice que se toma cuando se la ruta toma el valor 1 para el vértice actual.

No se permiten ciclos en el árbol, esto es,

$$\text{Para todo vértice } v, v.low = u \leftrightarrow v.var < u.var^3$$

A *low* y *high* se le llama los descendientes de cada vértice y cumplen las siguientes propiedades:

Sean v y u vértices del árbol.

- $v.low \neq v.high$
- $v.low = u.low \text{ AND } v.high = u.high \text{ AND } v.var = u.var \leftrightarrow v = u$

Existen unos vértices especiales constantes:

- **1**: $\{id=1, low=null, high=null\}$
- **0**: $\{id=0, low=null, high=null\}$

Estos vértices constantes no tienen descendientes, de ahí que sus atributos *low* y *high* tomen el valor *null*.

Operaciones

Los árboles de decisión tienen una serie de operaciones propias [Bryant1992], [Somenzi].

Creación

Normalmente los autores tal y como ocurre en [Bryant1992][Andersen1999] hacen uso de dos estructuras de datos:

La tabla de vértices en la que un índice nos da la tripleta: *variable*, *low* y *high*. Normalmente a esta tabla se la suele llamar *T*.

Por ejemplo, para el árbol $F = x_1x_3 + x_2$

Tendríamos las variables en orden

Variable	X ₁	X ₂	X ₃
----------	----------------	----------------	----------------

3 En este documento usaremos la notación orientada a objetos para indicar que la propiedad pertenece al objeto, de manera que $v.var$ indica la variable del vértice v .

Índice	1	2	3
---------------	---	---	---

el siguiente árbol su tabla T:

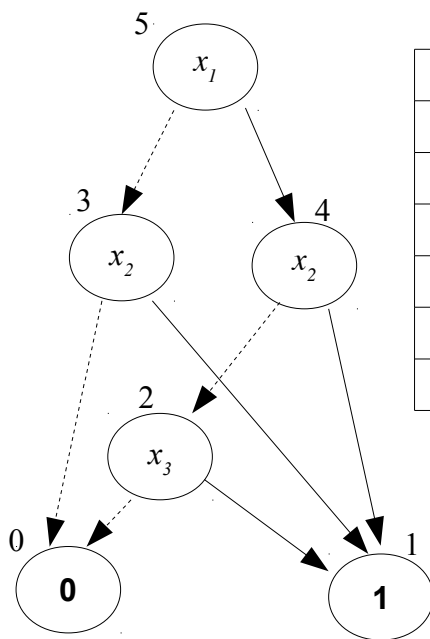


Fig. 9

Id vértice	Variable	Id vértice <i>low</i>	Id vértice <i>high</i>
0			
1			
2	3	0	1
3	2	0	1
4	2	2	1
5	1	3	4

En la tabla *T*, podemos ver como a los nodos hoja *true* y *false* le asignamos de forma arbitraria los identificadores 0 y 1 y obviamente sin variable ni descendientes. El resto de nodos se va asignando de abajo a arriba (veremos más adelante cómo se genera un árbol con la operación *Apply*), aunque en realidad, el identificador da igual, lo que nos tiene que interesar es que esa tabla contiene la estructura arbórea y la asociación entre vértices y variables.

De esta forma, gracias a esta tabla *T* podemos extraer de forma eficiente qué variable tiene el nodo y sus descendientes. Ahora bien, tal y como hemos visto antes, hablamos mucho de unicidad de nodo en cuanto a que sólo existe un nodo con la misma variable, *low* y *high*. Por tanto usaremos una tabla inversa para poder obtener y comprobar que efectivamente sólo hay un único vértice con una variable y unos valores de *low* y *high* determinados. A esta tabla inversa la podemos llamar *H*.

La tabla *H* es una tabla que dada la variable, y valores *low* y *high* obtiene el vértice o nos informa de que no existe en tiempo constante.

A partir de este momento, la construcción sigue un proceso recursivo basado en la expansión de Shannon [Andersen1999]. Mostramos su pseudocódigo a continuación:

```
# Obtiene un nuevo vértice
mk(variable, low, high):
    # Si ambos descendientes son iguales, no creamos un nuevo vértices
    # devolvemos uno de ellos
    if low == high:
        return low
    # Si existe el vértice con la misma variable y descendientes
    # Lo devolvemos
    if H[variable, low, high] != null:
        return H[variable, low, high]
    # Es un nuevo vértice
    v = Vertex(variable, low, high)
    H[variable, low, high] = v
    # Añadimos el vértice v a la tabla T con un id único
    T[T.getNewKey()] = v
    return v

# Construye cada uno de los niveles del árbol
# Nótese que cada nivel es en realidad una variable
build(formula, level):
    if level > n:
        if t == False
            return 0
        return 1
    else:
        # Obtiene el vértice low del nuevo vértice
        low = build(formula(x[level]=0), level+1)
        # Obtiene el vértice high del nuevo vértice
        high = build(formula(x[level]=1), level+1)
        # Nuevo vértice
        return mk(level, low, high)

# Llamada inicial
buildBDD(formula):
    return build(formula, 1)
```

Nótese que en la construcción en el paquete software este es uno de los métodos de construcción de árboles, siendo el otro el uso del algoritmo *Apply*, que se detalla a continuación.

Apply

El algoritmo *Apply* que permite ejecutar una operación binaria lógica entre dos árboles BDD fue detallada en [Bryant1986].

En este algoritmo se va construyendo de forma recursiva gracias a la siguiente propiedad de la expansión de Shannon:

Nuestro pseudocódigo es el siguiente:

```
# Construye una nueva clave para cada vértice
makeUniqueKey(var_index, low, high):
    if(low==null && high==null):
        return var_index+"-"+ "NULL"+"-"+ "NULL";
    return var_index+"-"+low.index+"-"+high.index

# Añade un vértice único a la tabla hash
addNewVertex(var_index, low, high):
    # Obtiene la siguiente clave e incrementa el contador global
    index = getNextKey()
    v = new Vertex(index, var_index, low, high)
    T[index] = v
    U[makeUniqueKey(var_index, low, high)] = v
    V[var_index].add(v)
    return v

# Añade un vértice no-redundante a la tabla hash
addVertex(var, low, high):
    vertexUniqueKey = makeUniqueKey(var_index, low, high)
    if(uniqueKey in U):
        return U[vertexUniqueKey]
    return addNewVertex(var, low, high)

# Aplica el algoritmo Apply a dos vértices
applyVertices(Vertex v1, Vertex v2):
    # Clave hash del subárbol de estos dos vértices
    String key = "1-" + v1.index + "+2-" + v2.index
    if( key in G ):
        return G[key]
```

```
if(v1.isLeaf() && v2.isLeaf()):
    # op es la operación boolean entre dos vértices hoja
    # (que pueden ser true o false)
    if(op(v1,v2)):
        return True # Vértice con el valor true
    return False  # Vértice con el valor false

var = -1
low = null
high = null
# v1.index < v2.index
if (!v1.isLeaf() and (v2.isLeaf() or v1.variable < v2.variable)):
    var = v1.variable;
    low = applyVertex(v1.low, v2)
    high = applyVertex(v1.high, v2)
else if (v1.isLeaf() or v1.variable > v2.variable):
    var = v2.variable
    low = applyVertex(v1, v2.low)
    high = applyVertex(v1, v2.high)
else:
    var = v1.variable
    low = applyVertex(v1.low, v2.low)
    high = applyVertex(v1.high, v2.high)

# Respeta la propiedad de no-redundancia:
# "Ningún vértice ha de tener como low y high a un único vértice."
if(low.index == high.index):
    return low

# Respeta la propiedad de unicidad:
# "Ningún vértice ha de tener la misma variable y vértices
# low y high que otro."
Vertex u = addVertex(var, low, high)
G[key] = u
return u;

# Llamada al algoritmo de apply
apply(operation, bdd1, bdd2):
```



```
# Caché para evitar cálculos repetidos
G = {}

String function = bdd1.function + " "+operation+" "+bdd2.function

# Llenar la tabla hash T que contiene el nuevo árbol
# con vértices de bdd1 y bdd2
root = appyVertex(bdd1.root, bdd2.root)

# Construcción del nuevo BDD
return new BDD(function, root)
```

Restrict

En [Bryant1992], Randal Bryant define esta operación de manipulación de árboles binarios de decisión que asigna valores booleanos a algunas variables, de esta forma restringiendo la ruta desde la raíz del árbol y obteniendo un nuevo árbol de menor tamaño.

De forma gráfica podríamos verlo más fácilmente:

Supongamos el árbol $F = x + yz$

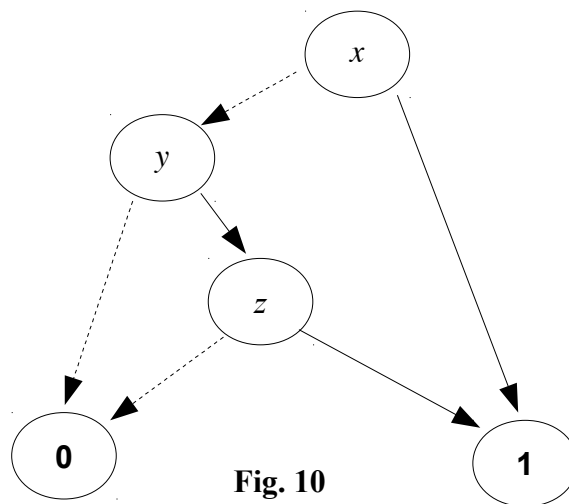
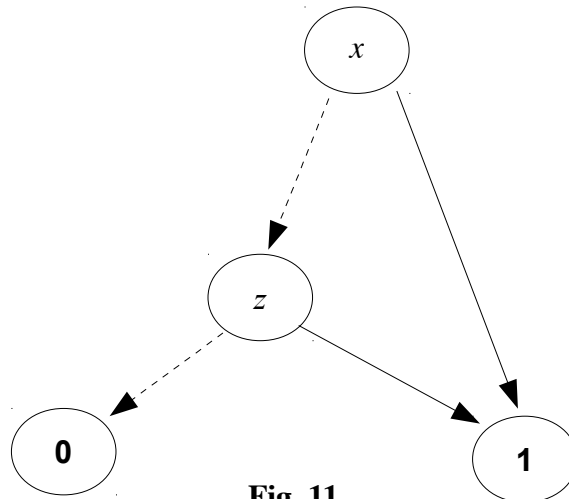


Fig. 10

Si asignamos a la variable y el valor **1**, el BDD perderá todos los vértices con esa variable y se sustituirán por los de su rama *high*. En nuestro caso, sólo hay un vértice, de forma que el *low* del vértice x llegaría directamente al vértice z , es decir:

**Fig. 11**

Como se puede ver a simple vista, este árbol restringido, obedece a la expresión lógica $F_{y=1}=x+z$.

Además de obtener un árbol restringido, esta operación puede usarse para realizar una evaluación lógica de la expresión contenido en el BDD. De esta forma, si se asigna un valor lógico a cada variable, al final se obtendrá un árbol de sólo un vértice, el vértice **1** o **0**. Obviamente el vértice resultante será el que indique el valor de verdad de la expresión lógica contenida en el árbol, dada esa asignación de valores de verdad para las variables.

Obtiene una nueva raíz de un BDD basándose en el BDD con raíz v

y con una asignación de valores booleanos en algunas variables

restrictFromVertex(v, assignement):

 if(v.isLeaf()):

 # Hay un único vértice 1 ó 0

 return T[v.index]

 if(v.variable in assignement):

 boolean value = assignement[v.variable]

 if(value):

 return restrictFromVertex(v.high, assignement)

 else:

 return restrictFromVertex(v.low, assignement)

 else:

 low = restrictFromVertex(v.low, assignement)

 high = restrictFromVertex(v.high, assignement)

 if(low.index == high.index)

 return low

 return addVertex(v.variable, low, high)

Obtiene un nuevo BDD basándose en este BDD junto con una

asignación booleana a algunas variables.

```
restrict(bdd, assignement):  
    restrictedBDD = restrictFromVertex(bdd.root, assignement);  
    rfunction = bdd.function  
    for(pair : assignement.pairs()):  
        variable = VARIABLES[pair.key]  
        value = pair.value  
        rfunction = rfunction.replace(variable, value)
```

```
return new BDD(rfunction, restrictedBDD)
```

Swap

Esta operación intercambia dos niveles del árbol. El objetivo es tener una operación que permita obtener algunos vértices huérfanos, de forma que se puedan eliminar y por tanto reduciendo el tamaño del árbol.

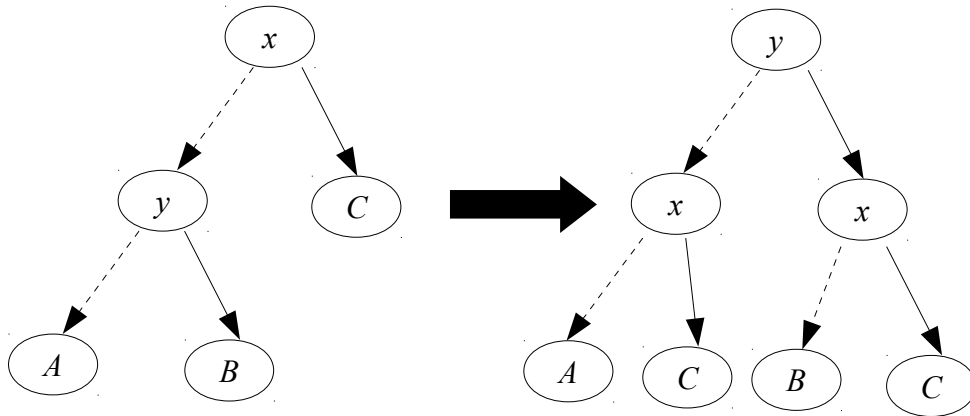
La implementación es ignorada en la mayoría de los trabajos de la bibliografía y en ellos se indica

[Rud93] como referencia. Para comprender mejor esta operación se pueden ver las notas del mismo autor en el taller [Rud93W].

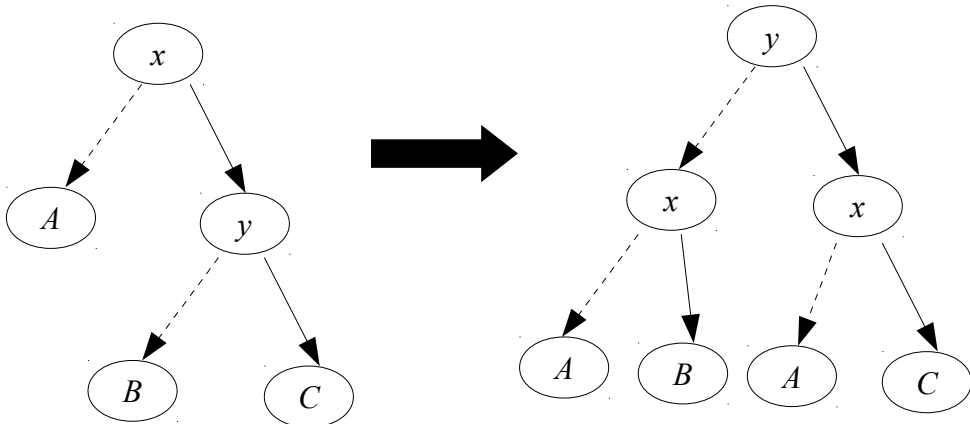
En [JacobiEtAl], los autores indican de forma gráfica cada uno de los posibles cambios escenarios en los que se puede encontrar un vértice que ha de intercambiarse con el del siguiente nivel. Los reproducimos a continuación:

Supongamos que en el nivel actual se encuentra la variable x y en el siguiente la variable y . El resto de vértices que no tengan ninguna de estas dos variables se les pondrá como nombre A , B , C o D .

Caso A



Caso B



Caso C

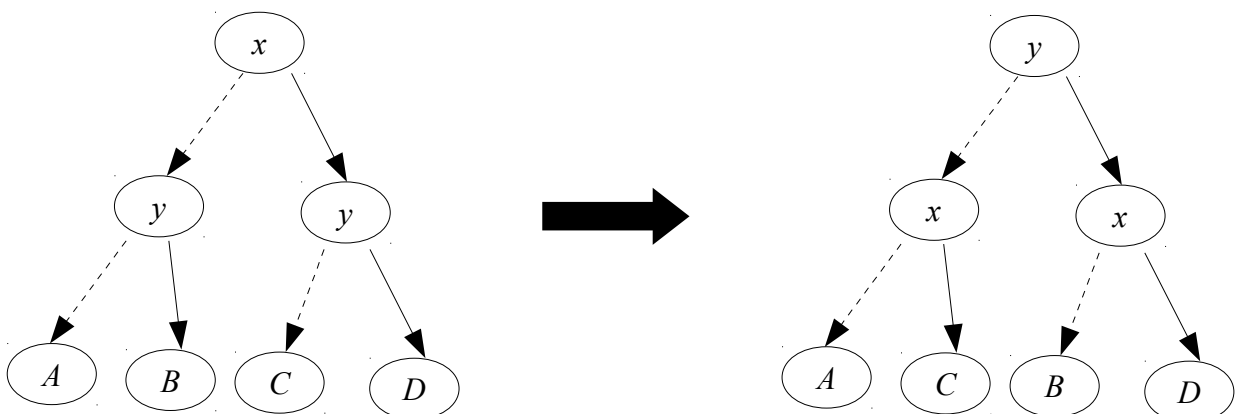


Fig. 11

```

# Caso a:
if (low != null && low.variable == varJ &&
    (high == null || high.variable != varJ)):
    newLow = addWithoutRedundant(varI, A, C)
    newHigh = addWithoutRedundant(varI, B, C)
    setVertex(v, varJ, newLow, newHigh)
    swapWasMade = true

# Caso b:
else if ((low == null || low.variable != varJ) &&
    (high != null && high.variable == varJ)):
    newLow = addWithoutRedundant(varI, A, B)
    newHigh = addWithoutRedundant(varI, A, C)
    setVertex(v, varJ, newLow, newHigh)
    swapWasMade = true

# Caso c:
else if ((low != null && low.variable == varJ) &&
    (high != null && high.variable == varJ)):
    newLow = addWithoutRedundant(varI, A, C)
    newHigh = addWithoutRedundant(varI, B, D)
    this.setVertex(v, varJ, newLow, newHigh)
    swapWasMade = true

# Caso d:
else if ((low == null || low.variable != varJ) &&
    (high == null || high.variable != varJ)):
    swapWasMade = false

# Caso e:
else if ((low == null || low.variable != varJ) && high == null):
    swapWasMade = false

return swapWasMade

# Intercambia un nivel con el siguiente
swap(int level):

    # Si es el último nivel, ignorar
    if(level == variables.size()-1)
        return false

```

```
variableI = variables.getVariableInPosition(level)
variableJ = variables.getVariableInPosition(level+1)

boolean swapWasMade = false

verticesOfThisLevel = V[variableI]
for(Vertex v : verticesOfThisLevel):
    swapWasMade = swapWasMade || swapVertex(v, variableJ)

variables.swap(variableI, variableJ);
return swapWasMade
```

Algoritmos

Con el objetivo de reducir el número de vértices, hemos desarrollado una serie de algoritmos que hacen uso del intercambio de variables.

Sifting de Rudell

Richard Rudell en el año 1993 desarrolló un algoritmo de reducción del número de vértices en árboles BDD. El algoritmo consiste en encontrar la posición óptima de una variable en el árbol, suponiendo que las demás variables están fijas.

Así, comenzamos con una variable determinada y movemos sus vértices hacia el fondo del árbol y luego de vuelta hacia la primera posición. En cada paso vamos calculando el número de vértices que tiene el árbol, de forma, que cuando se termine el proceso se sepa exactamente cuál es la posición que genera un tamaño de árbol menor.

Como ya sabemos la mejor posición, sólo tendremos que subir o bajar los vértices de esa variable hasta encontrar la posición antes encontrada.

Como se puede ver, este algoritmo heurístico es sencillo y da unos resultados muy buenos para problemas con pocas variables. Un aspecto a tener en cuenta es el de cómo ir escogiendo las variables para ir realizando los intercambios. Nosotros hemos optado por ir escogiendo las variables según su número de vértices, tal y como se recomendaba en [??].

Software

Herramientas usadas

Para ejecutar el software proporcionado se necesita una máquina virtual de Java con la versión 7. Concretamente este paquete se ha desarrollado usando OpenJDK7 [OpenJDK].

Dada la naturaleza multiplataforma de Java, no se requiere de ningún sistema operativo específico, ni enlazado con librería externa para su uso, dado que están integradas en el paquete *jar store/DJBDD.jar*.

A continuación, vamos a detallar las librerías usadas, dando un fundamento al motivo que nos ha llevado a hacerlas parte integral de nuestro proyecto:

antlr3

Antlr proporciona la posibilidad de crear reconocedores para gramáticas. En nuestro caso lo hemos usado para proporcionar a nuestra librería de la capacidad de construir árboles a partir de una expresión lógica con la misma sintaxis que una expresión lógica en el lenguaje de programación Java.

Recordemos que la construcción del BDD se realizaba de forma recursiva realizando *Apply* entre sucesivos árboles generados a partir de la expresión lógica. Pues bien, el proceso es el siguiente, tomamos la expresión lógica, la convertimos en un árbol sintáctico abstracto usando antlr3 y vamos recorriendo ese árbol, generando BDDs y vamos operándolos entre ellos hasta obtener uno que contenga toda la expresión completa.

Este paquete contiene herramientas muy sencillas que permiten la creación de un reconocedor sintáctico a partir de una gramática como la que hemos usado:

```
grammar Logic;
```

```
options {  
    output=AST;  
}
```

```
parse  
    : expression EOF!      // omitir token EOF  
    ;
```

```
expression  
    : dimplication  
    ;
```

```
dimplication  
    : isdifferent ('<->'^ isdifferent)*    // '<->' es equivalencia o doble imp.  
    ;
```

```
isdifferent  
    : implication ('!='^ implication)*    // '!=' es lo contrario de <->
```



```

;

implication
: notimplication ('->'^ notimplication)*    // `->` es la implicación
;

notimplication
: or ('!->'^ or)*    // `!->` es la implicación negada
;

or
: and ('||'^ and)*    // `||` es el O lógico
;

and
: not ('&&'^ not)*    // `&&` es el Y lógico
;

not
: '!'^ atom    // `!` es el operador de negación
| atom
;

atom
: ID
| TRUE
| FALSE
| '(! expression )'!    // los paréntesis no tienen valor sintáctico
;

TRUE : 'true';    // True y False los tomamos como palabras reservadas
FALSE : 'false'; //

ID : ('a'..'z' | 'A'..'Z' | '0'..'9' | '_' | '{' | '}')+; // Variable lógica
Space : (' ' | '\t' | '\r' | '\n')+ {$channel=HIDDEN;}; // Caracteres vacíos

```

Para facilitarnos las cosas, se puede ver como hemos incluido cada operador y su negación. Esto permitirá poder negar un árbol completo de forma sencilla sin usar aristas etiquetadas. En siguientes secciones se profundizará en este detalle.

Con respecto a la versión, conocemos que existe una versión nueva de *antlr* (la versión 4), pero dado que nuestra gramática es sencilla y generativa por la derecha, no veíamos la necesidad de usar la nueva versión porque entre otras cosas, éramos familiares a la 3.

Javaluator

Tal y como hemos visto con el apartado de construcción y el anterior, la generación se realiza de forma recursiva generando un árbol sintáctico y generando BDDs y operando sobre ellos hasta obtener el BDD de la raíz, que es el que representa el árbol binario de toda la expresión.

Ahora bien, para dotar de mayor flexibilidad al desarrollador, permitimos que el proceso recursivo de creación del árbol no requiera de un análisis sintáctico, ni del uso de la operación *Apply*, sino simplemente de la creación implícita de la tabla de verdad, evaluando la expresión lógica con todas las posibles combinaciones de asignaciones de valores de verdad para las variables.

Obviamente esta opción no es deseable y es ineficiente, por lo que está desactivada por defecto y sólo debería usarse para expresiones lógicas triviales o cuando tengan un número lo suficientemente pequeño de variables como para ser eficiente, dado que probar todas las combinaciones de n variables implica realizar 2^n evaluaciones.

Diseño

Implementación

La mayoría de las implementaciones actuales están realizadas en código C o C++ de baja calidad. De hecho, en la mayoría de los trabajos encontrados, no se preocupan de detalles de cómo está implementada la operación swap, de manera que a la hora de mostrar resultados, simplemente se desarrolla un algoritmo basado en esta operación y se toman tiempos.

He optado por realizar una implementación libre y gratuita que pudiera usarse como laboratorio por parte de investigadores.

La implementación se encuentra disponible para descargar bajo licencia libre GPL3 con excepción de uso de clases en <https://github.com/diegojromerolopez/djbdd>.

Manual de uso de los binarios

Imprimir el BDD como imagen:

```
java -jar DJBDD.jar --image --<format> <file>
```

Imprimir el BDD a un archivo:

```
java -jar DJBDD.jar --print --<format> <file>
```

Formatos soportados (parámetro <format>)

- **dimacs**: formato de cláusulas en forma normal conjuntiva.
- **cstyle**: expresiones booleanas al estilo de C, precedidas por una línea con todas las variables separadas por comas. Por ejemplo:
 - `a && !b`
 - `a -> (!b && (c || d))`
 - `a <-> (b && !c)`
 - `a != (b && !c)`
- **djbdd**: archivo DJBDD. Formato de texto en el que se pueden guardar los árboles BDD en este paquete.

Ejemplos de uso de la API

```
// These are the boolean variables
String[] variables={"a", "b", "c", "d", "e", "f"};

// You always have to initialize the BDD system before you create any
// BDD object. Be careful with that.
BDD.init(variables);

// The functions are specified as boolean expressions with Java syntax
// adding the operators -> (implication) and <-> (double implication)
String function = "(a && b) || (c && d)";

// With the current implementation, you can only specify
// a static variable ordering, that is, in our example
// the variable ordering of array of strings 'variables'.

// Construction of a new BDD
BDD bdd = new BDD(function);

// Printing the BDD in the standard output
bdd.print();

// You can print it as a image PNG using a dot library
Printer.printBDD(bdd1, "bdd_"+bdd1.size());

// Other BDD
String function2 = "(a && e) || f"
BDD bdd2 = new BDD(function2);
bdd2.print();

// Operations with BDDs

// This BDD is the logical AND between bdd and bdd2
BDD bdd3 = bdd.apply("and", bdd2);

// This BDD is the logical OR between bdd and bdd2
BDD bdd4 = bdd.apply("or", bdd2);
```

```
// Destroy explicitly bdd2
// In case we need to compute sizes, reduce the global graph or print it
bdd2.delete();

// If you think you can have few free memory, you would have to free it
// calling to
BDD.gc();
```

Experimentos y resultados

Problemas abiertos

Bibliografía

- [Andersen1999] An Introduction to Binary Decision Diagrams. H. R. Andersen. Lecture notes for Efficient Algorithms and Programs. IT Universidad de Copenhagen. 1999.
- [Bryant1986] Graph-Based Algorithms for Boolean Function Manipulation, Randal E. Bryant, 1986
- [Bryant1992] Symbolic Boolean Manipulation with Ordered Binary Decision Diagrams, Randal E. Bryant. *Acm Computing Surveys*. 1992.
- [DIMACS] DIMACS CNF formula format. <http://people.sc.fsu.edu/~jburkardt/data/cnf/cnf.html>
- [Somenzi] Binary Decision Diagrams. Fabio Somenzi. Department of Electrical and Computer Engineering. University of Colorado at Boulder.
- [ImpBDDBrace] Efficient implementation of a BDD package, Karl S. Brace, Richard L. Rudell, Randal E. Bryant.
- [ImpBDDStornetta] Implementation of an Efficient Parallel BDD Package. Tony Stornetta, Forrest Brewer.
- [Rud93] *Dynamic variable* ordering for ordered binary decision diagrams. Richard L. Rudell 1993.
- [Rud93W] BDDs: Implementation Issues & Variable Ordering. Richard Rudell 1993.
- [JacobiEtAl] Incremental Reduction of Binary Decision Diagrams. R. Jacobi, N. Calazans, C. Trullemans.
- [OpenJDK7] Plataforma de referencia de desarrollo Java de código abierto. <http://openjdk.java.net/>
- [Javaluator] Librería de evaluación Java. <http://javaluator.sourceforge.net/en/home/>
- [antlr3] Versión 3 del analizador de lenguajes. <http://www.antlr3.org/>
- [LICS] Logic in Computer Science. M. Huth, M. Ryan. Cambridge University Press.