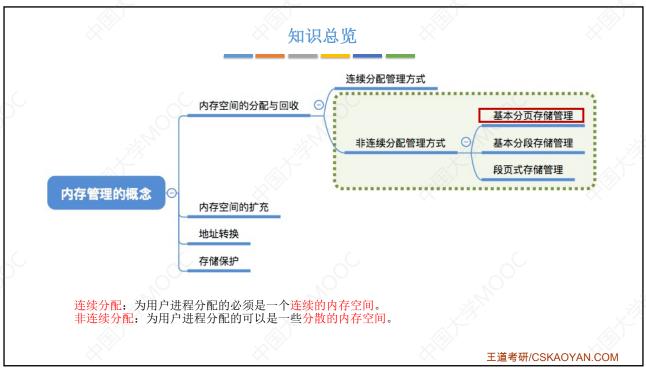
本节内容

基本分页存 储管理的基 本概念

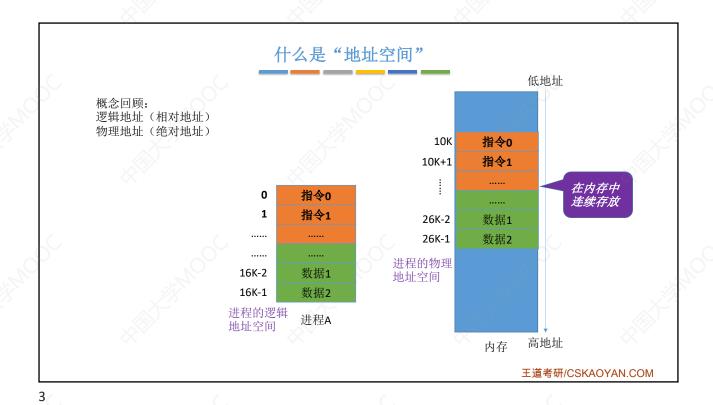
王道考研/CSKAOYAN.COM

1



ว

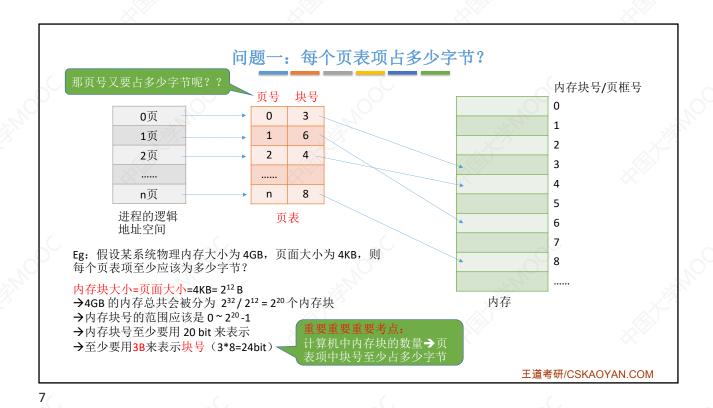
王道考研/cskaoyan.com



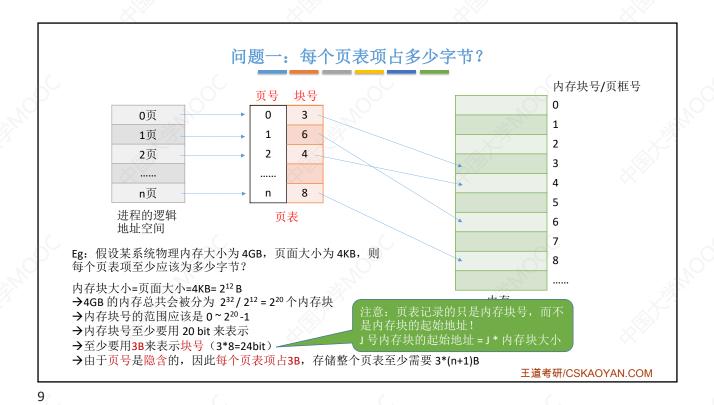
什么是分页存储 低地址 将内存空间分为一个个大小相等的分区(比如:每个分区 4KB),每个分区就是一个"页框"(页框=页帧=内存块=物理 进程A 0 (4KB) 块=物理页面)。每个页框有一个编号,即"页框号"(页框 号=页帧号=内存块号=物理块号=物理页号),页框号从0开始。 将进程的逻辑地址空间也分为与页框大小相等的一个个部分,每个部分称为一个"页"或"页面"。每个页面也有一个编号, 进程A 2 (4KB) 即"页号",页号也是从0开始。 一脸懵逼 Tips:初学易混——页、页面 vs 页框、页帧、物理页 0 指令0 页号、页面号 vs 页框号、页帧号、物理页号 1 指令1 操作系统以页框为单位为各个进程分配内存空间。进程的每个 页面分别放入一个页框中。也就是说,进程的<mark>页面</mark>与内存的页 框有一一对应的关系。 各个页面不必连续存放,可以放到不相邻的各个页框中。 16K-2 数据1 16K-1 数据2 高地址 (注:进程的最后一个页面可能没有一个页框那么大。也就是 内存 进程的逻辑 进程A 说,分页存储有可能产生内部碎片,因此页框不能太大,否则 地址空间 可能产生过大的内部碎片造成浪费) 王道考研/CSKAOYAN.COM

重要的数据结构——页表 为了能知道进程的每个页面在内存中存放的位置,操作系统要为每个进程建立一张<mark>页表</mark>。注:页表通常存在PCB(进程控制块)中 内存块号/页框号 块号 0 0页 0 3 1 1页 1 6 4 2页 2 3 4 n页 8 n 5 进程的逻辑 页表 6 地址空间 7 8 一个进程对应一张页表 2. 进程的每个页面对应一个页表项 3. 每个页表项由"页号"和"块号"组成 内存 4. 页表记录进程页面和实际存放的内存块之间的映射关系 5. 每个页表项的长度是相同的 王道考研/CSKAOYAN.COM

重要的数据结构——页表 内存块号/页框号 块号 页号 0 0页 0 3 1 6 1页 1 2 2页 2 4 3 4 n页 n 8 5 进程的逻辑 页表 6 地址空间 7 8 稍加思考... 内存 如何通过页表实现逻辑地址到物理地址的转换? 王道考研/CSKAOYAN.COM



页表项连续存放,因此页号 可以是隐含的,不占存储空 间(类比数组) 问题一:每个页表项占多少字节? 内存块号/页框号 页号 块号 0 0 3 0页 1 1页 1 6 2 2页 2 4 3 4 n页 8 n 5 进程的逻辑 页表 6 地址空间 7 8 0 3 1 6 ▶ 每个页表项占3B, 内存 且都是连续存放 4 2 假设页表中的各页表项从内存地址为 X 的地方开始连续存放... 如何找到页号为i的页表项? i号页表项的存放地址 = X + 3*I n 8 因此, 页表中的页号可以是隐含的, 即页号不占用存储空间 王道考研/CSKAOYAN.COM



问题二: 如何实现地址的转换 进程在内存中<mark>连续存放时</mark>,操作系统是如何实现逻辑地址到物理地址的转换的? 内存 物理地址 指明了进程在内 存中的<mark>起始位置</mark> 绝对地址) 100 100 **指令1**: 往地址为80 的存储单元中写入1 101 指令2: 18û 1 181 目标逻辑 地址: 80 279 279 ... 相对于起始位 置的"偏移量 王道考研/CSKAOYAN.COM

问题二:如何实现地址的转换 低地址 页框0 (4KB) 进程A_0 (4KB) 将进程地址空间<mark>分页</mark>之后,操作系 *统该如何实现逻辑地址到物理地址* 进程A_3 (4KB) 特点: 虽然进程的各个页面是离散存放的, 但是页面内部是连续存放的 如果要访问逻辑地址 A,则 ①确定逻辑地址A对应的"页号"P ? ②找到P号页面在内存中的起始地址 (需要查页表) 🗸 ③确定逻辑地址A的"页内偏移量"W ? 逻辑地址A对应的物理地址 = P号页面在内存中的起始地址+页内偏移量W 高地址 内存 王道考研/CSKAOYAN.COM

11



12

王道考妍/cskaoyan.com

子问题:如何确定一个逻辑地址对应的页号、页内偏移量?_____

页号 = 逻辑地址 / 页面长度(取除法的整数部分) 页内偏移量 = 逻辑地址 % 页面长度(取除法的余数部分) 在计算机内部,地址是用二进制表示的,如果<mark>页面大小</mark>刚好是 2 的整数幂,则计 算机硬件可以很快速的把逻辑地址拆分 成(页号,页内偏移量)

假设某计算机用32个二进制位表示逻辑地址,页面大小为4KB = 212B = 4096B

王道考研/CSKAOYAN.COM

则末尾 K 位即为页内

扁移量,其余部分就

13

子问题:如何确定一个逻辑地址对应的页号、页内偏移量?_____

页号 = 逻辑地址 / 页面长度 (取除法的整数部分) 页内偏移量 = 逻辑地址 % 页面长度 (取除法的余数部分) 在计算机内部,地址是用二进制表示的,如果页面大小刚好是2的整数幂,则计算机硬件可以很快速的把逻辑地址拆分成(页号,页内偏移量)

假设某计算机用32 个二进制位表示逻辑地址,页面大小为 $4KB = 2^{12}B = 4096B$

Eg: 逻辑地址 4097,用二进制表示应该是 000000000000000100000000001 页号 = 4097/4096 = 1 = 000000000000000001, 页内偏移量 = 4097%4096 = 1 = 000000000000001

假设物理地址也用32个二进制位表示,则由于内存块的大小=页面大小,因此:

根据页号可以查询页表,而页表中记录的 只是内存块号,而不是内存块的起始地址! J号内存块的起始地址 = J* 内存块大小

结论:如果页面大小刚好是2 的整数幂,则只需把页表中记录的物理块号拼接上页内偏移 量就能得到对应的物理地址

王道考研/CSKAOYAN.COM

子问题: 为何页面大小要取2的整数幂?

如何计算:

页号 = 逻辑地址 / 页面长度 (取除法的整数部分) 页内偏移量 = 逻辑地址 % 页面长度 (取除法的余数部分) 在计算机内部,地址是用二进制表示的,如果页面大小刚好是2的整数幂,则计算机硬件可以很快速的把逻辑地址拆分成(页号,页内偏移量)

总结:页面大小刚好是2的整数幂有什么好处?

①逻辑地址的拆分更加迅速——如果每个页面大小为 2^KB,用二进制数表示逻辑地址,则<mark>末尾 K 位</mark>即为<mark>页内偏移量</mark>,其余部分就是<mark>页号</mark>。因此,如果让每个页面的大小为 2 的整数幂,计算机硬件就可以很方便地得出一个逻辑地址对应的页号和页内偏移量,而无需进行除法运算,从而提升了运行速度。

②物理地址的计算更加迅速——根据逻辑地址得到页号,根据页号查询页表从而找到页面存放的内存块号,将二进制表示的内存块号和页内偏移量拼接起来,就可以得到最终的物理地址。

Tips: 学有余力的同学建 议看看二进制数的运算 (计组内容),才更能理 解本质原因

王道考研/CSKAOYAN.COM

15

逻辑地址结构

分页存储管理的逻辑地址结构如下所示:

 31

 12
 11

 0

 页号 P
 页内偏移量 W

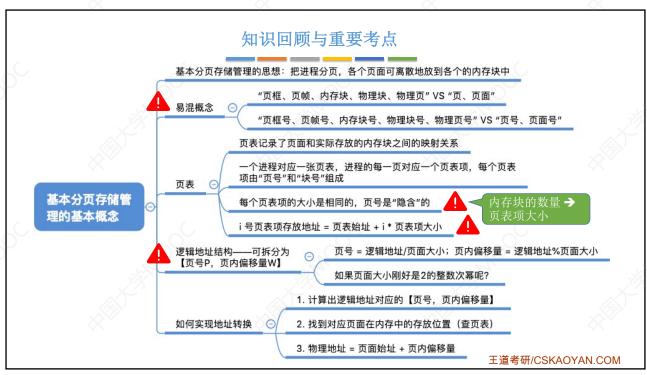
地址结构包含两个部分:前一部分为页号,后一部分为页内偏移量 W。在上图所示的例子中,地址长度为 32 位,其中 0~11位 为"页内偏移量",或称"页内地址";12~31 位为"页号"。

如果有 K 位表示"页内偏移量",则说明该系统中一个页面的大小是 2^K 个内存单元如果有 M 位表示"页号",则说明在该系统中,一个进程最多允许有 2^M 个页面

重要重要重要!!! 页面大小 → 页内偏移量位数 →逻辑地址结构

Tips: 有些奇葩题目中页面大小有可能不是2的整数次幂,这种情况还是得用最原始的方法计算:页号 = 逻辑地址 / 页面长度(取除法的整数部分)页内偏移量 = 逻辑地址 % 页面长度(取除法的余数部分)

王道考研/CSKAOYAN.COM



17



18

王道考研/cskaoyan.com