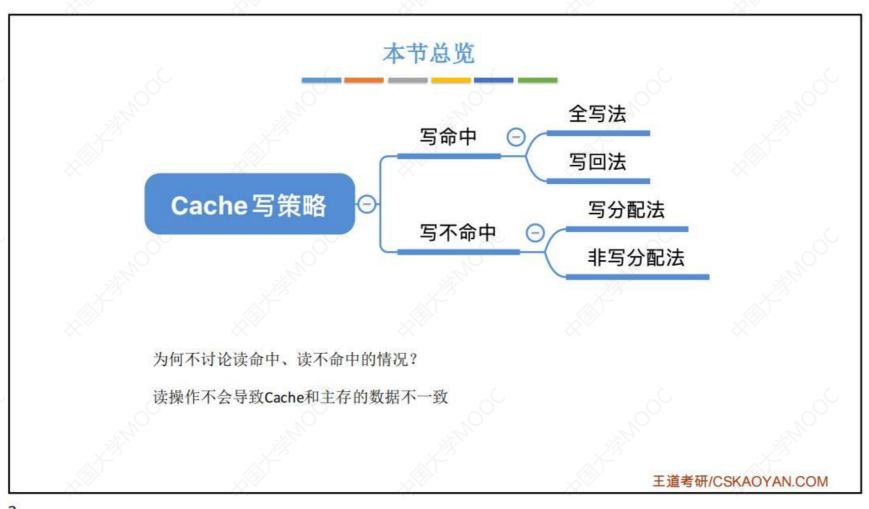
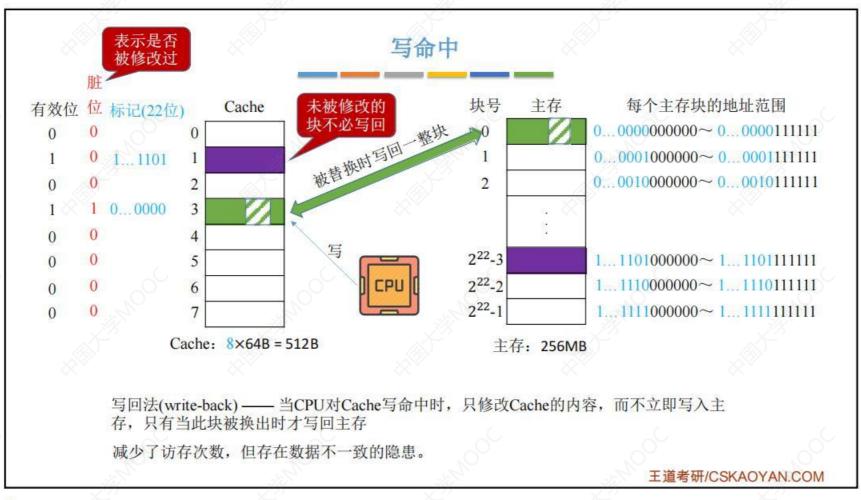
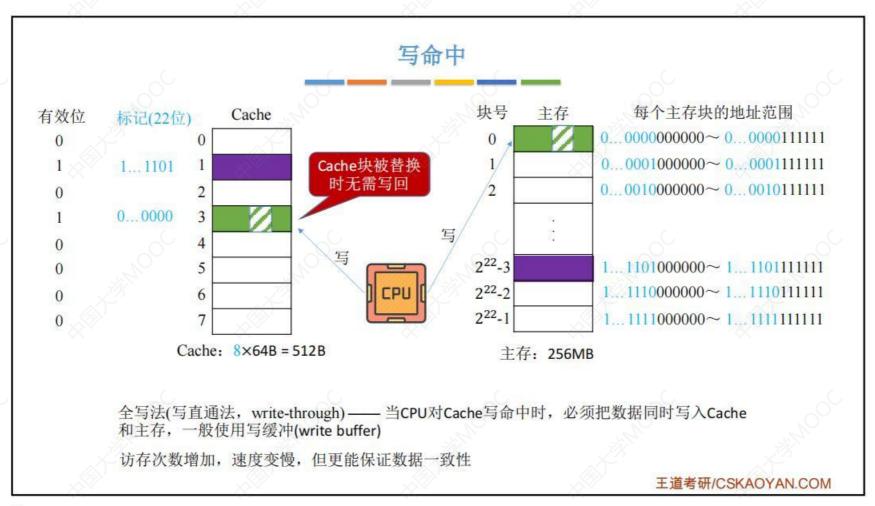
本节内容 Cache 写策略

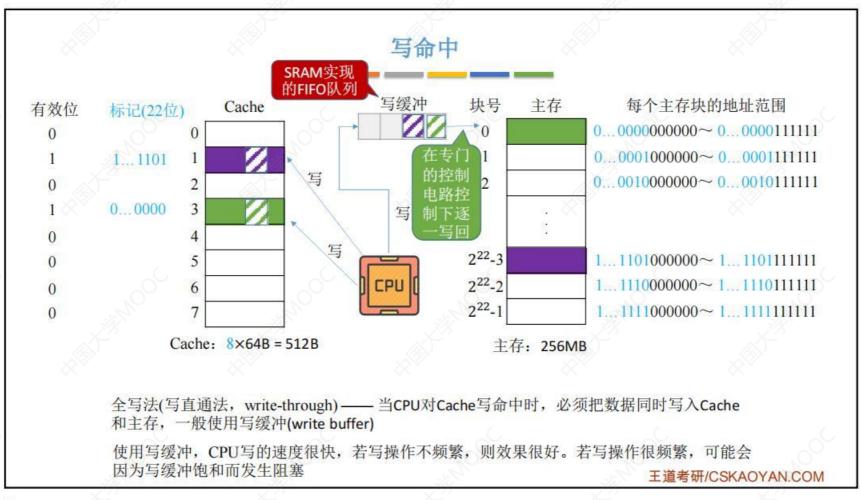
有待解决的问题 主存块号 注意:每次被访问的主存块, 一定会被立即调入Cache Cache块号 1KB 0 1KB 0 1 1KB 1 1KB 2 1KB 主存的地址共22位: 2 1KB 3 1KB 块内地址 12位 10位 1KB 4093 1KB 4M=2²²,1K=2¹⁰ 整个主存被分为2¹² = 4096 块 1KB 4094 1KB Cache (8KB) 4095 1KB 主存 (4MB) 如何区分 Cache 与 主存 的数据块对应关系?Cache 很小, 主存很大。如果Cache满了怎么办? ——Cache和主存的映射方式 -替换算法 • CPU修改了Cache中的数据副本,如何确保主存中数据母本的一致性? ——Cache写策略 王道考研/CSKAOYAN.COM

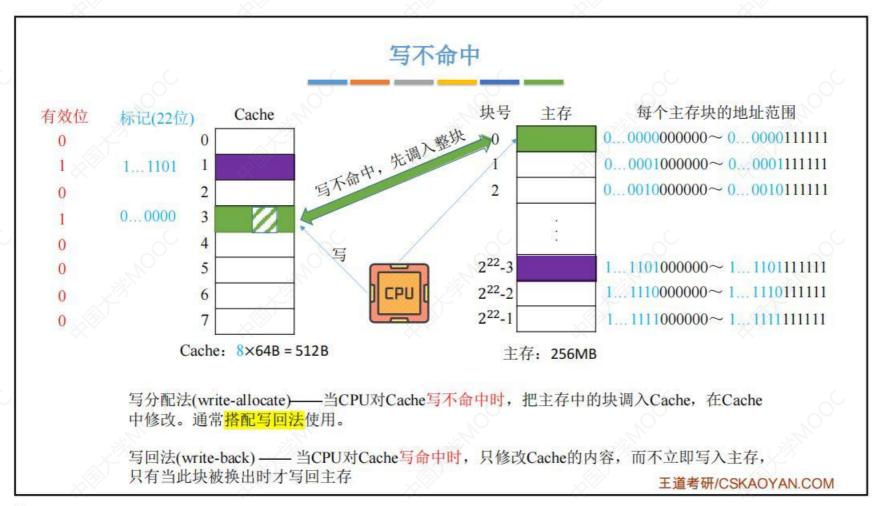
2

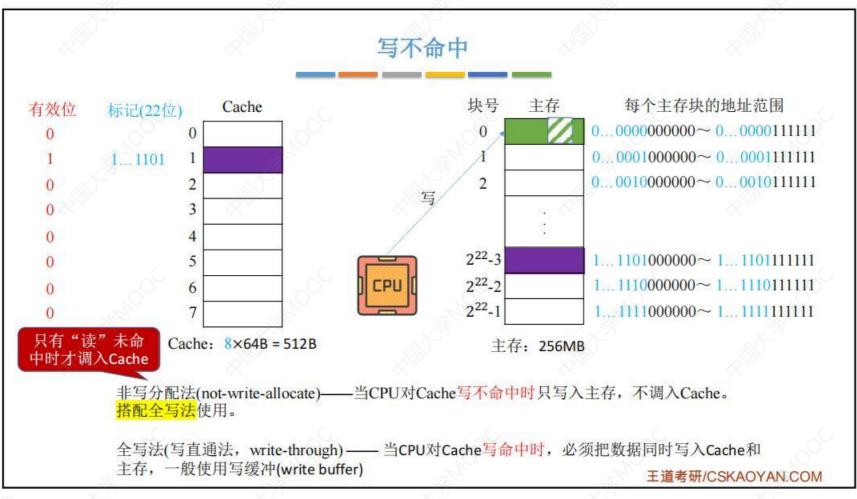


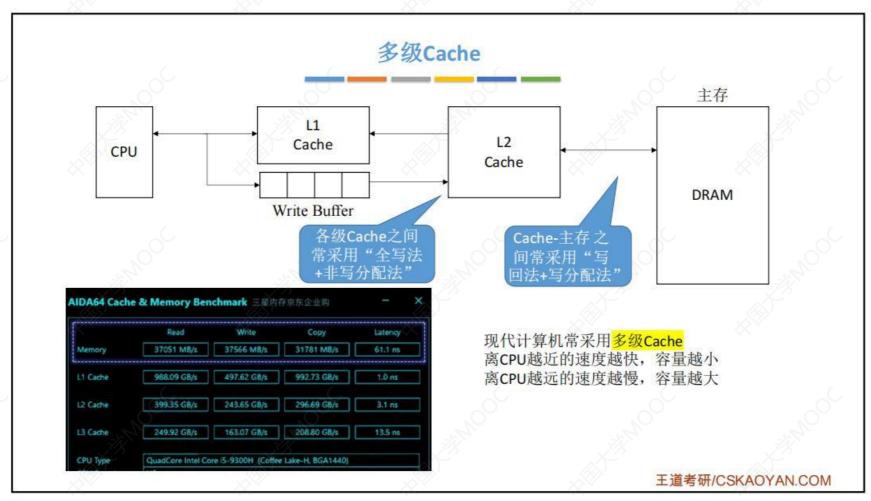


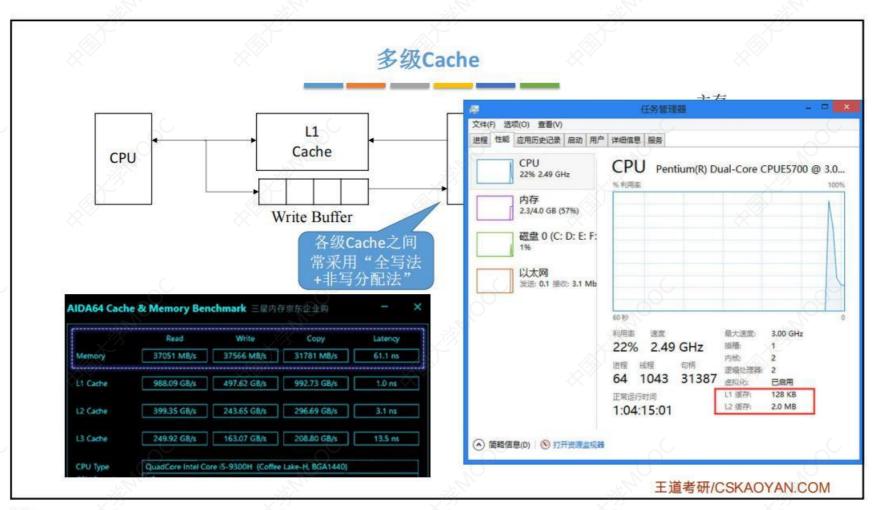




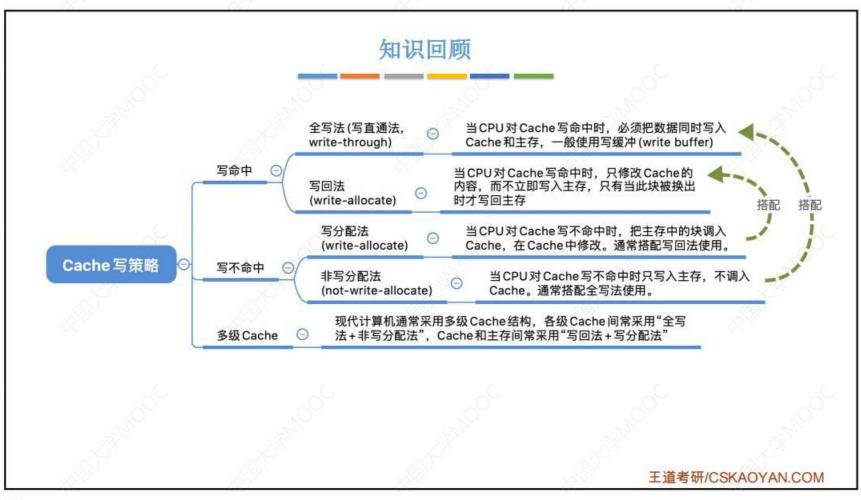








王道考妍/cskaoyan.com





王道考研/cskaoyan.com