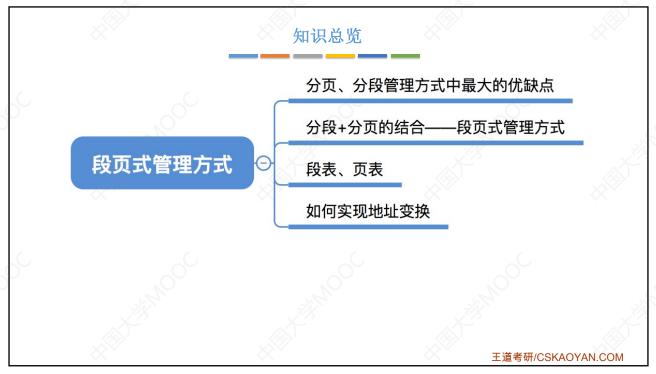
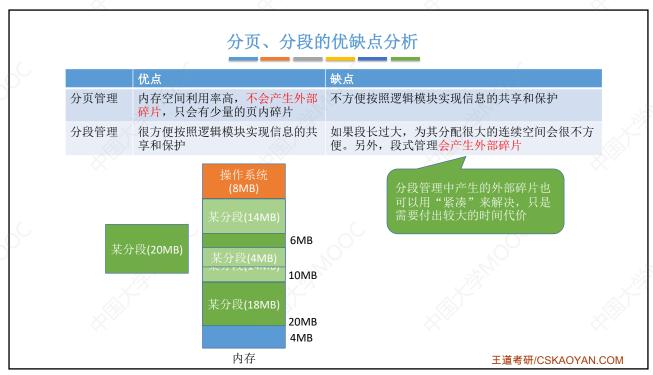


1

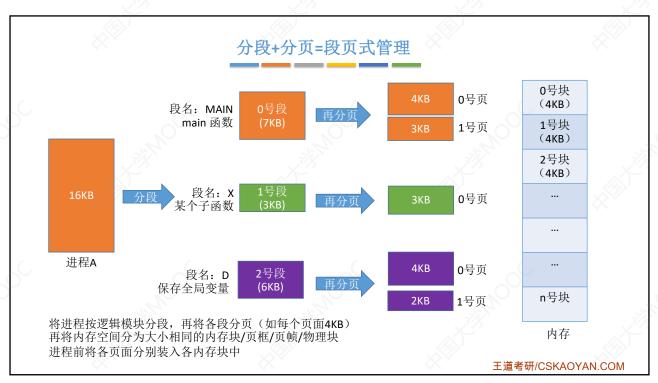


2

王道考研/cskaoyan.com



3



4

王道考研/cskaoyan.com

## 段页式管理的逻辑地址结构

分段系统的逻辑地址结构由段号和段内地址(段内偏移量)组成。如:

31	 16	15	 0
段号		段内地址	J11/2

段页式系统的逻辑地址结构由段号、页号、页内地址(页内偏移量)组成。如:

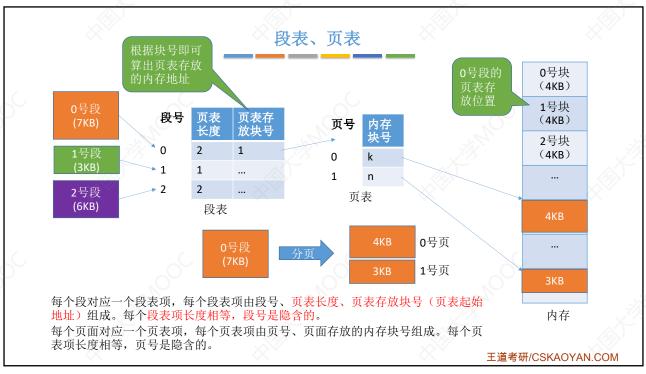
31	 16	15	12	11		0
段号		页号	클	页内偏移量	<u>.</u>	

段号的位数决定了每个进程最多可以分几个段 页号位数决定了每个段最大有多少页 页内偏移量决定了页面大小、内存块大小是多少

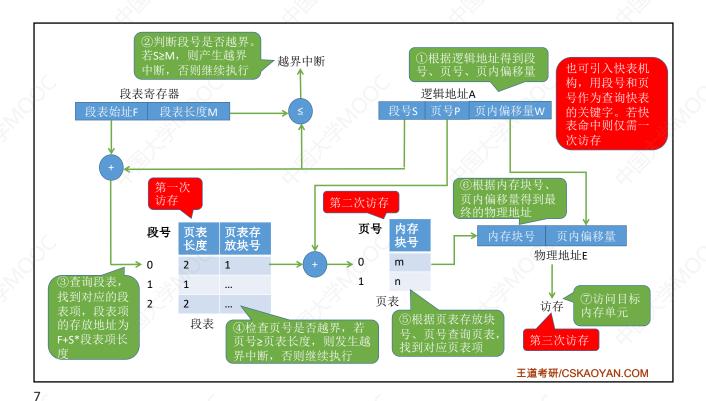
在上述例子中,若系统是按字节寻址的,则 段号占16位,因此在该系统中,每个进程最多有 2<sup>16</sup> = 64K 个段 页号占4位,因此每个段最多有24=16页 页内偏移量占12位,因此每个页面\每个内存块大小为 212 = 4096 = 4KB

方权 对用户是可见的,程序员编程时需要显式地给出段号、段内地址。而将各段"分页"对用户是不可见的。系统会根据段内地址自动划分页号和页内偏移量。 因此段页式管理的地址结构是二维的。

王道考研/CSKAOYAN.COM



6



知识回顾与重要考点 将地址空间按照程序自身的逻辑关系划分为若干个段,在将各段分为大小相等的页面 分段+分页 将内存空间分为与页面大小相等的一个个内存块,系统以块为单位为进程分配内存 逻辑地址结构: (段号,页号,页内偏移量) 每个段对应一个段表项。各段表项长度相同,由段号(隐含)、页表长度、页表存放地址组成 段表、页表 😑 每个页对应一个页表项。各页表项长度相同,由页号(隐含)、页面存放的内存块号组成 1. 由逻辑地址得到段号、页号、页内偏移量 2. 段号与段表寄存器中的段长度比较,检查是否越界 段页式管理 3. 由段表始址、段号找到对应段表项 4. 根据段表中记录的页表长度,检查页号是否越界 5. 由段表中的页表地址、页号得到查询页表,找到相应页表项 6. 由页面存放的内存块号、页内偏移量得到最终的物理地址 地址变换 7. 访问目标单元 -查段表、第二次——查页表、第三次——访问目标单元 访问一个逻辑地址所需访存次数 可引入快表机构,以段号和页号为关键字查询快表,即可直接找到 最终的目标页面存放位置。引入快表后仅需一次访存 王道考研/CSKAOYAN.COM

8







@王道论坛



@王道计算机考研备考 @王道咸鱼老师-计算机考研 @王道楼楼老师-计算机考研



@王道计算机考研

知乎

※ 微信视频号



@王道计算机考研

@王道计算机考研

@王道在线

9