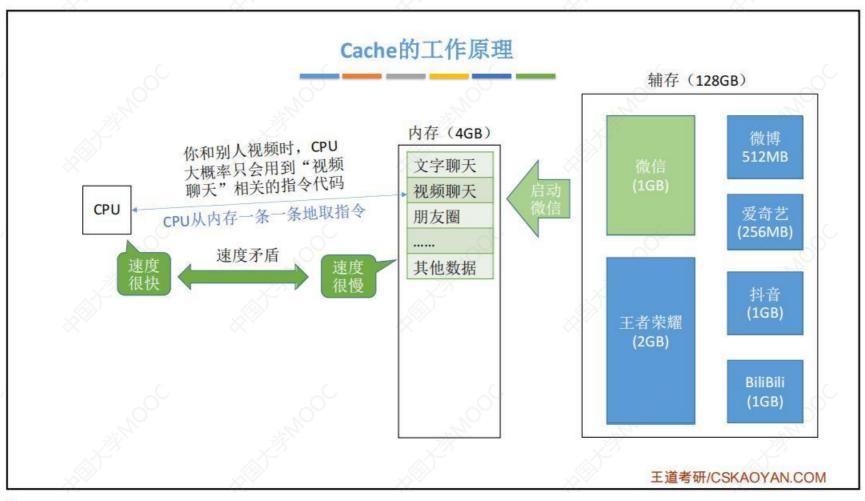
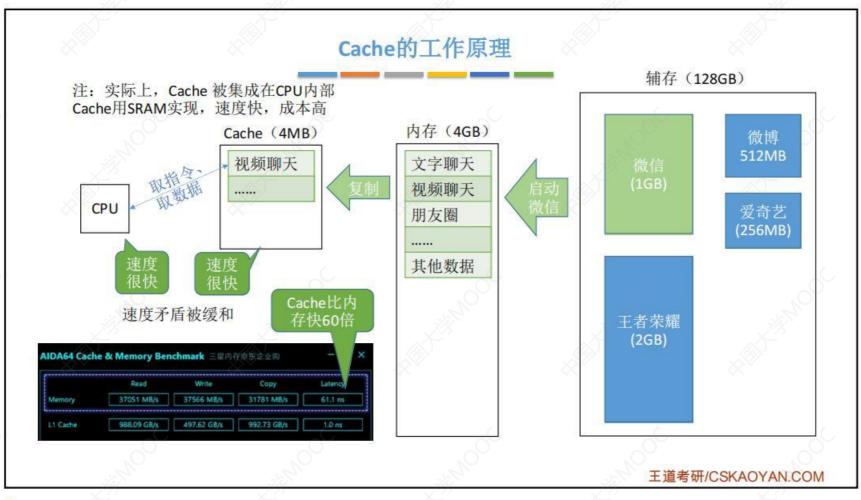


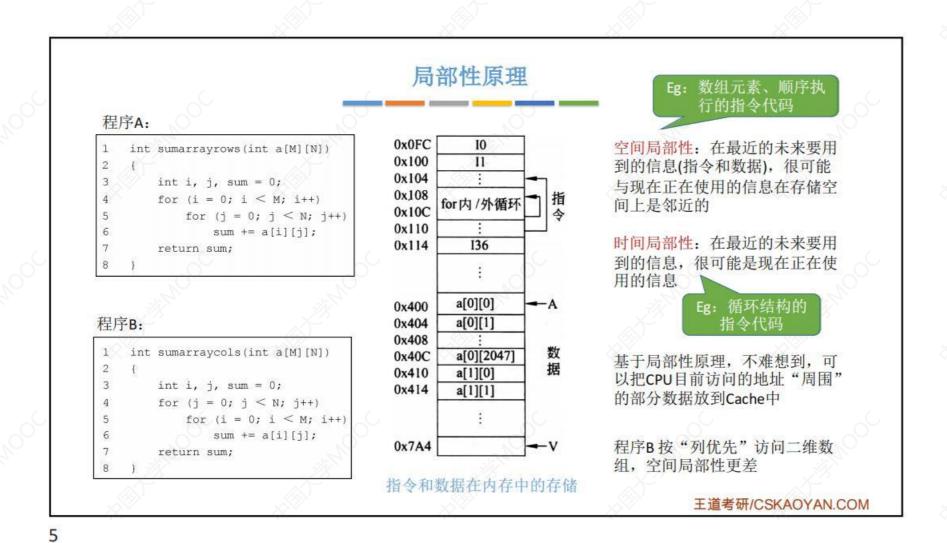


王道考研/cskaoyan.com





王道考研/cskaoyan.com



性能分析 内存 (4GB) Cache (4MB) 设t。为访问一次Cache所需时间, 文字聊天 tm为访问一次主存所需时间 视频聊天 视频聊天 CPU 朋友圈 命中率H: CPU欲访问的信息已在 朋友圈 访问耗时tc Cache中的比率 缺失(未命中) 率M = 1 - H 其他数据 Cache—主存系统的平均访问时间 t为 t = Htc + (1 - H)(tc + tm)访问耗时tm 先访问Cache,若Cache未命中再访问主存 或 $t = Htc + (1 - H)t_m$ 同时访问 Cache和主存,若Cache 命中则立即停止访问主存 王道考研/CSKAOYAN.COM

性能分析

【例3-2】 假设Cache的速度是主存的5倍,且Cache的命中率为95%,则采用Cache后,存储器性能提高多少(设Cache和主存同时被访问,若Cache命中则中断访问主存)?

设Cache的存取周期为t,则主存的存取周期为5t

者Cache和主存同时访问,命中时访问时间为t,未命中时访问时间为5t 平均访问时间为 $0.95 \times t + 0.05 \times 5t = 1.2t$

故性能为原来的 <u>5t</u> ≈4.17倍

若先访问Cache再访问主存,命中时访问时间为t,未命中时访问时间为 t+5t

平均访问时间为 T_a =0.95×t+0.05×6t=1.25t

故性能为原来的 $\frac{5t}{1.25t}$ =4倍

王道考研/CSKAOYAN.COM

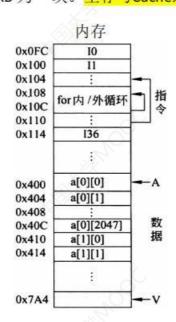
7

有待解决的问题

基于局部性原理,不难想到,可以把CPU目前访问的地址"周围"的部分数据放到Cache中。如何界定"周围"?

将主存的存储空间"分块",如:每 1KB 为一块。主存与Cache之间以"块"为单位进行数据交换

Cache



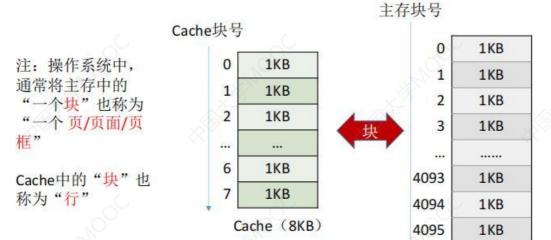
王道考研/CSKAOYAN.COM

有待解决的问题

基于局部性原理,不难想到,可以把CPU目前访问的地址"周围"的部分数据放到Cache中。如何界定"周围"?

将主存的存储空间"分块",如:每1KB为一块。主存与Cache之间以"块"为单位进行数据交换

主存 (4MB)



主存的地址共22位:

块号	块内地址
12位	10位

4M=2²², 1K=2¹⁰ 整个主存被分为 2¹² = 4096 块

王道考研/CSKAOYAN.COM

9

