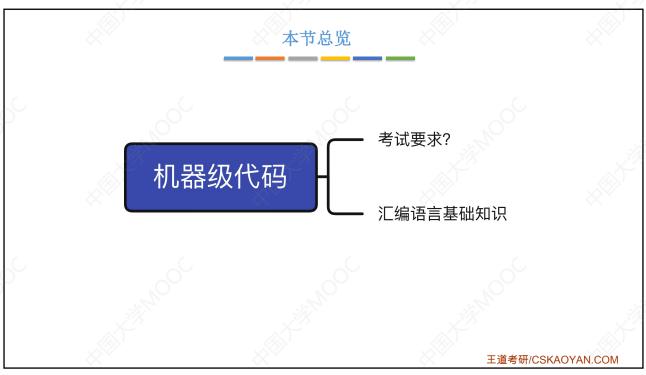
### 本节内容

高级语言与机 器级代码之间 的对应

王道考研/CSKAOYAN.COM

1



2

王道考畊/cskaoyan.com

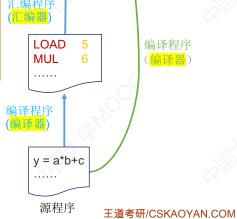
# 

#### 考试要求:

- 只需关注x86汇编语言;若考 察其他汇编语言题目会详细注 释
- 题目给出某段简单程序的C语言、汇编语言、机器语言表示。 能结合C语言看懂汇编语言的 关键语句(看懂常见指令、选 择结构、循环结构、函数调用)
- 汇编语言、机器语言 ——对 应,要能结合汇编语言分析机 器语言指令的格式、寻址方式
- 不会考: 将C语言人工翻译为 汇编语言或机器语言

汇编语言: 助记符

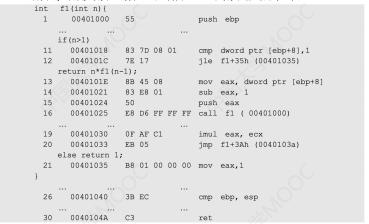
高级语言: C



2

### 历年真题

2. 【2019 統考真題】已知 f(n)=n!=n×(n-1)×(n-2)×····×2×1, 计算 f(n)的 C 语言函数 f1 的源程序 ( 阴影部分) 及其在 32 位计算机 M 上的部分机器级代码如下:



其中, 机器级代码行包括行号、虚拟地址、机器指令和汇编指令, 计算机 M 按字节编址, int 型数据占32 位。请回答下列问题:

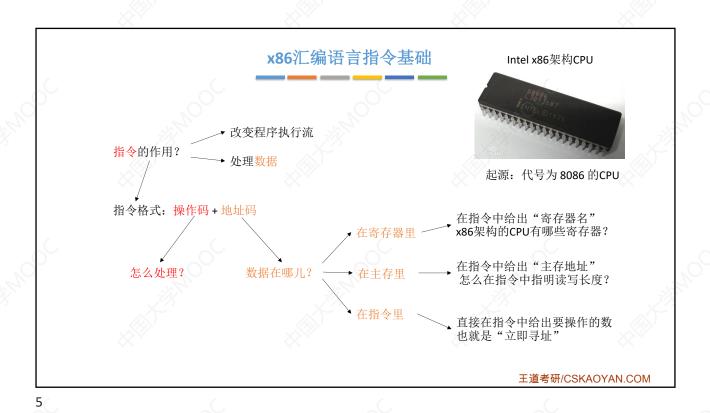


不要慌,问题不大



王道考研/CSKAOYAN.COM

4



以 mov 指令为例 destination: 目的地 source:来源、发源地 #mov指令功能:将源操作数<mark>s</mark>复制到目的操作 数<mark>d</mark>所指的位置 mov 目的操作数d, 源操作数s #将寄存器 ebx 的值复制到寄存器 eax mov eax, ebx mov eax, 5 #将立即数 5 复制到寄存器 eax #将内存地址 af996h 所指的32bit值复制到寄存器 eax mov eax, dword ptr [af996h] mov byte ptr [af996h], 5 #将立即数 5 复制到内存地址 af996h 所指的一字节中 如何指明内存的读写长度: dword ptr——双字,32bit word ptr——单字,16bit byte ptr——字节,8bit adj. hexadecimal; 王道考研/CSKAOYAN.COM

ے

#### x86架构CPU,有哪些寄存器? 每个寄存器都是32bit 31 0 EAX #寄存器→寄存器 mov eax, ebx EBX 通用寄存器 (X = 未知) mov eax, dword ptr [af996h] #主存→寄存器 E = Extended = 32bit#立即数→寄存器 mov eax, 5 ECX EDX ESI 变址寄存器 (I = Index) 变址寄存器可用于线性表、字符串的处理 S = Source, D=Destination EDI **EBP** 堆栈基指针 (Base Pointer) 堆栈寄存器用于实现函数调用 ESP 堆栈顶指针 (Stack Pointer) 王道考研/CSKAOYAN.COM

**x86架构CPU**,有哪些寄存器? 每个寄存器都是32bit

	AX	(低16bit)
	вх	(低16bit)
	СХ	(低16bit)
	DX	(低16bit)
E	SI	
E	DI	
E	ВР	O
E:	SP	

通用寄存器,使用低16bit

mov ax, bx mov ax, word ptr [af996h] mov ax, 5 #寄存器→寄存器 #主存→寄存器 #立即数→寄存器

变址寄存器(I = Index) S = Source, D=Destination 堆栈基指针(Base Pointer)

堆栈顶指针 (Stack Pointer)

两个变址寄存器只能固定使用32bit

两个堆栈寄存器只能固定使用32bit

王道考研/CSKAOYAN.COM

8

王道考妍/cskaoyan.com



## x86架构CPU,有哪些寄存器?

#### 每个寄存器都是32bit

31		0
	AH	AL
	8bit	8bit
	BH	BL
	8bit	8bit
	CH	CL
	8bit	8bit
	DH	DL
	<b>01.1</b>	01.11

通用寄存器,使用指定8bit

mov ah, bl mov ah, byte ptr [af996h] mov ah, 5 #寄存器→寄存器 #主存→寄存器 #立即数→寄存器

8bit 8bit

ESI

EDI

EBP

ESP

变址寄存器 (I = Index) S = Source, D=Destination

两个变址寄存器只能固定使用32bit

堆栈基指针(Base Pointer) 堆栈顶指针(Stack Pointer)

两个堆栈寄存器只能固定使用32bit

王道考研/CSKAOYAN.COM

9

## 更多例子

mov eax, dword ptr [ebx] mov dword ptr [ebx], eax

mov eax, byte ptr [ebx]

mov eax, [ebx]

mov [af996h], eax

#将 ebx 所指主存地址的 32bit 复制到 eax 寄存器中

#将 eax 的内容复制到 ebx 所指主存地址的 32bit

#将 ebx 所指的主存地址的 8bit 复制到 eax

#若未指明主存读写长度, 默认 32 bit

#将 eax 的内容复制到 af996h 所指的地址(未指明长度默认32bit)

mov eax, dword ptr [ebx+8] mov eax, dword ptr [af996-12h] #将 ebx+8 所指主存地址的 32bit 复制到 eax 寄存器中 #将 af996-12 所指主存地址的 32bit 复制到 eax 寄存器中



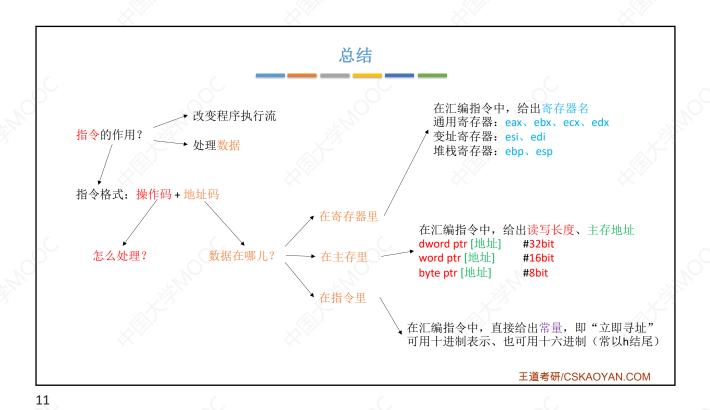


王道考研/CSKAOYAN.COM

10

王道考岍/cskaoyan.com

5



②王道论坛
②王道计算机考研备考
②王道成鱼老师-计算机考研
②王道楼楼老师-计算机考研
③王道楼楼老师-计算机考研
③王道计算机考研
②王道计算机考研
②王道计算机考研
②王道计算机考研
②王道计算机考研
②王道计算机考研
②王道在线

12