

Pre-laboratorio 4

¿Qué sucede con el Program Counter cuando sucede una interrupción?

El Program Counter y el registro de status se van al stack y una vez que termine de ejecutarse la interrupción devuelve el control al CPU que puede continuar con el proceso que fue interrumpido o comenzar nuevamente.

¿Para qué sirven los bits GIE, RBIE y T0IE?

GIE: Sirve para la habilitación general de todas las interrupciones.

RBIE: Permiso de interrupción por cambio de estado en RB7 - RB4

T0IE: Permiso de interrupción de sobre pasamiento del TMR0

¿Qué bits hay que configurar para habilitar las resistencias pull-up internas del PIC16F887?

Se tiene que poner en 0 el bit RBPU, del registro OPTION_REG para habilitar los pull-up del puerto B y se tiene que poner en 1 cualesquiera de los 8 bits del registro WPUB para afirmar que bit va a tener habilitado el pull-up interno.

