

# Lógica Digital - Projeto 3 - my\_mux

## Lógica Digital - Projeto 3 - my\_mux

Projeto em funcionamento

## Código do projeto

### Módulo mux\_2\_1

```
module mux_2_1( input wire sel, A, B, output wire L );  
    // Selecionar o input  
    assign L = sel ? B : A;  
endmodule
```

### Módulo principal

```
module demo_ep4ce6( input wire [3:0] KEY, output wire [0:0] LED );  
    mux_2_1 my_mux( .sel(KEY[2]), .A(KEY[0]), .B(KEY[1]), .L(LED[0]) );  
endmodule
```