# 山东大学计算机科学与技术学院

## 计算机体系结构课程实验报告

学号: 201800130031 | 姓名: 来苑 | 班级: 计科 1 班

实验题目:实验二 用 WinDLX 模拟器执行程序求最大公约数

#### 实验目的:

通过本实验,熟练掌握 WinDLX 模拟器的操作和使用,清楚 WinDLX 五段流水线在执行具体程序时的流水情况,熟悉 DLX 指令集结构及其特点。

#### 硬件环境:

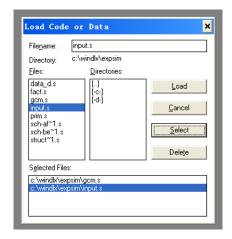
机房

#### 软件环境:

Windows xp

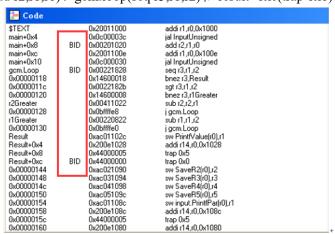
### 实验步骤与内容:

1. 配置 WinDLX, 并将程序 gcm.s 和 input.s 装载如 WinDLX。 装载程序时要注意顺序。

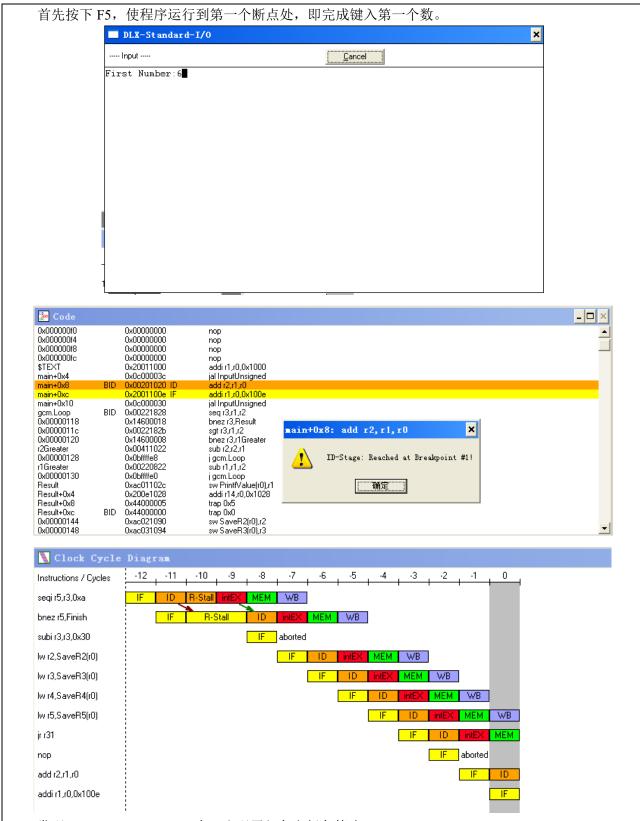


#### 2. 设置断点

分别在 main+0x8(add r2,r1,r0)、gcm.loop(seq r3,r1,r2)和 result+0xc(trap 0x0)设置断点。



3.运行程序(第一组数 6 和 3)

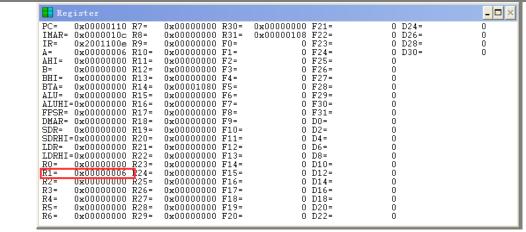


发现 Clock Cycle Diagram 窗口出现了红色和绿色箭头。

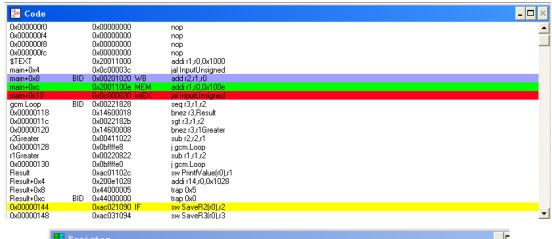
红色箭头是因为 seqi r5,r3,0xa 与指令 bnez r5,Finish 发生了冲突,所以 bnez 指令需要等待 seqi 指令 完成执行,即完成 intEX 阶段才能通过定向得到 r5 寄存器的值,所以此时 bnez 指令发生了 R-Stall 暂停,直到 seqi 指令结束 intEX 阶段。而绿色箭头是因为这里使用了定向技术。

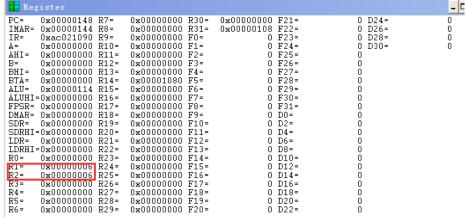
在第三条指令处出现了"aborted"。这是因为上一条指令 bnez 发生了跳转。所以该条指令暂停,留下了气泡。

同时,根据子程序 input.s,可以知道键入的数被保存在 R1 寄存器中,查看 Register 窗口验证。



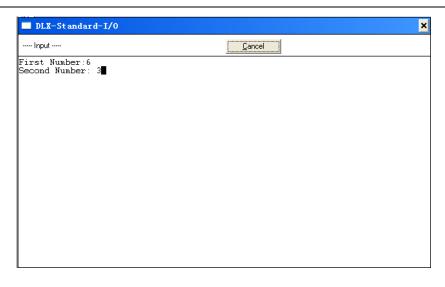
继续单步执行程序。

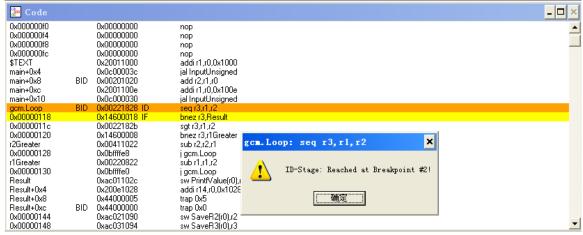


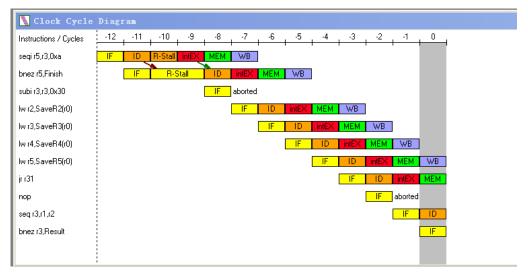


可以看到,第一个数(R1 寄存器中)被保存在了 R2 寄存器中,因为后面要将第二个数保存在 R1 寄存器中,所以这里要进行转存。

继续执行到下一个断点处。键入第二个数"3"。

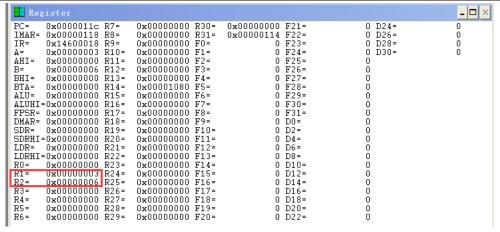




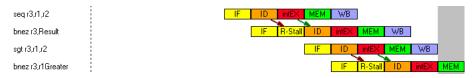


此处出现的"aborted"与上一个原因雷同。

查看寄存器,可以看到,第二个数保存在了R1寄存器中,第一个数保存在了R2寄存器中。



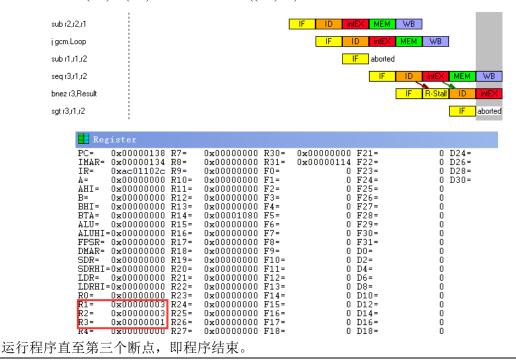
接下来,首先通过 seq 指令判断(R1)和(R2)是否相等,若相等会跳转到 Result 处,但此时不相等,所以继续顺序执行。然后再判断(R1)和(R2)谁更大,若(R1)更大则会跳转至 r1Greater 处,此处(R2)更大,所以顺序执行。

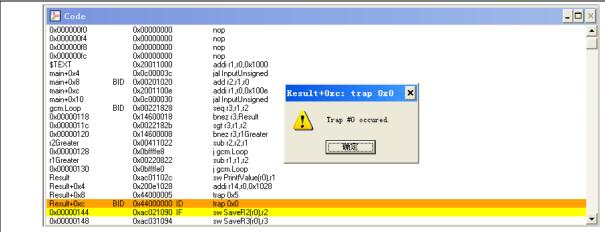


此处的两个红色箭头是因为上下两条指令都使用了 R3 寄存器,执行时有冲突;绿色箭头是因为使用了定向技术。

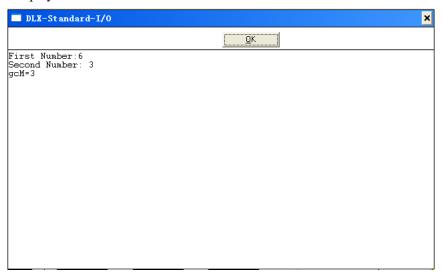
继续单步执行程序,执行(R2)=(R1)-(R2),然后开始新一轮的循环,跳转到了 gcm.Loop,所以这里出现了一个"aborted"。

循环体中再对(R1)和(R2)比较大小,相等((R3)=1),则计算结束,跳转到 Result 处。



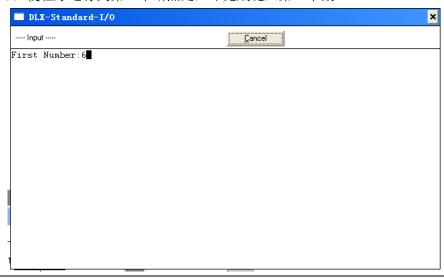


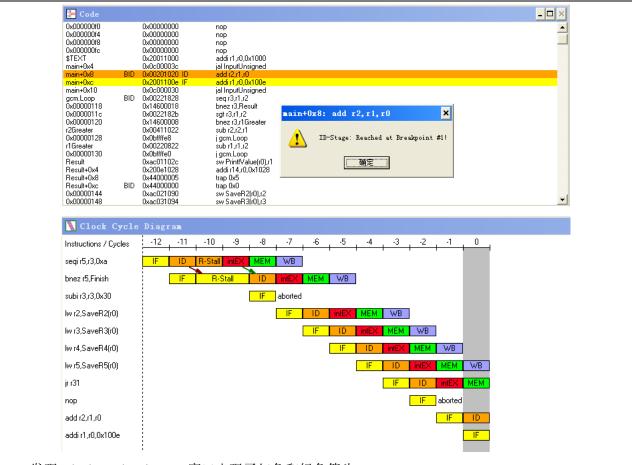
查看 execute/display DLX-I/O 中显示的结果:



## 4. 运行程序(第二组数 6 和 1)

首先按下 F5, 使程序运行到第一个断点处, 即完成键入第一个数。



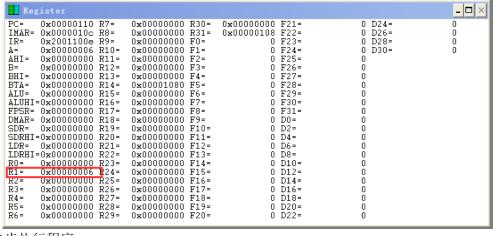


发现 Clock Cycle Diagram 窗口出现了红色和绿色箭头。

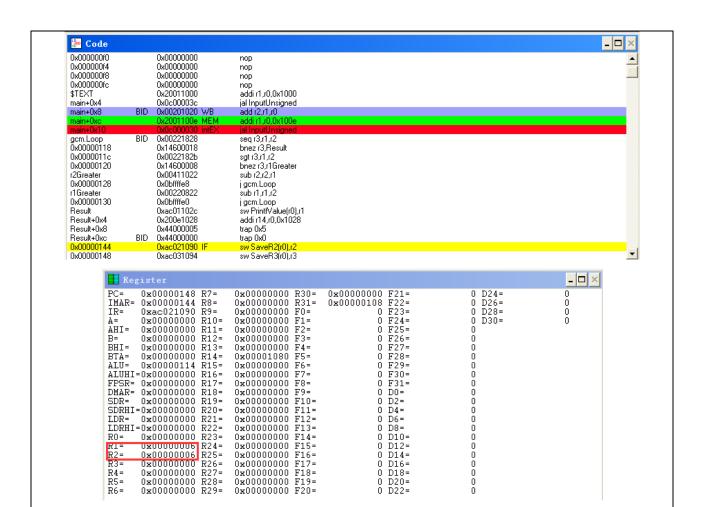
红色箭头是因为 seqi r5,r3,0xa 与指令 bnez r5,Finish 发生了冲突,所以 bnez 指令需要等待 seqi 指令完成执行,即完成 intEX 阶段才能通过定向得到 r5 寄存器的值,所以此时 bnez 指令发生了 R-Stall 暂停,直到 seqi 指令结束 intEX 阶段。而绿色箭头是因为这里使用了定向技术。

在第三条指令处出现了"aborted"。这是因为上一条指令 bnez 发生了跳转。所以该条指令暂停,留下了气泡。

同时,根据子程序 input.s,可以知道键入的数被保存在 R1 寄存器中,查看 Register 窗口验证。

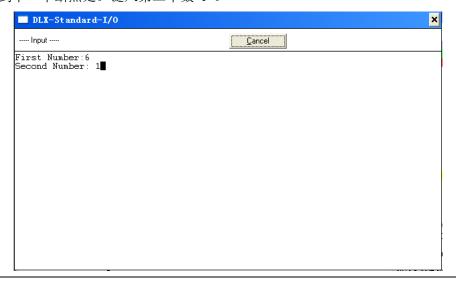


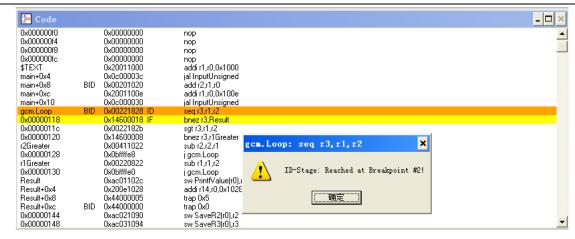
继续单步执行程序。

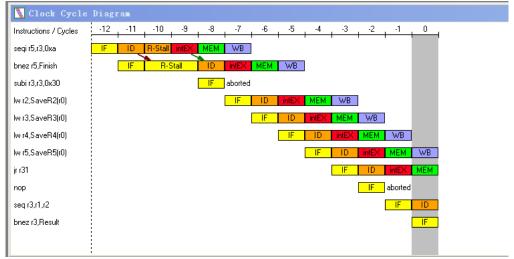


可以看到,第一个数(R1 寄存器中)被保存在了 R2 寄存器中,因为后面要将第二个数保存在 R1 寄存器中,所以这里要进行转存。

继续执行到下一个断点处。键入第二个数"1"。

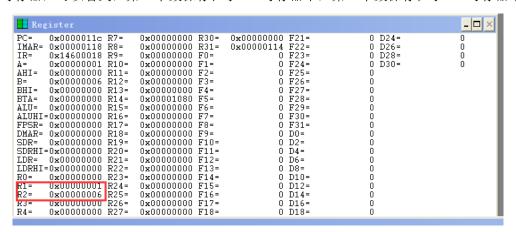




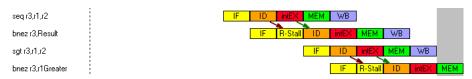


此处出现的"aborted"与上一个原因雷同。

查看寄存器,可以看到,第二个数保存在了R1寄存器中,第一个数保存在了R2寄存器中。

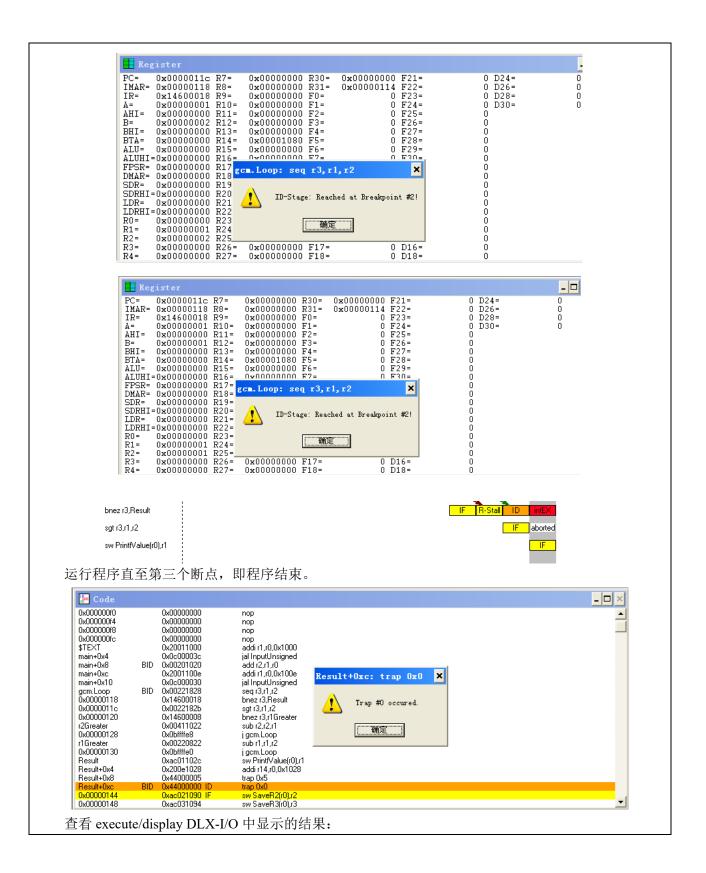


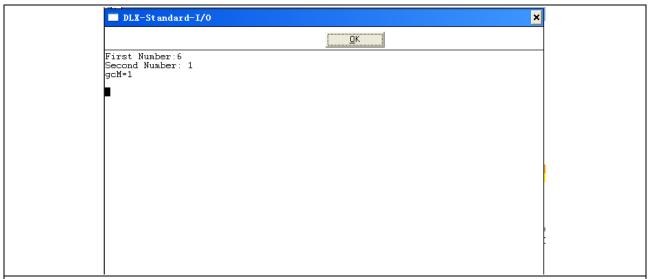
接下来,首先通过 seq 指令判断(R1)和(R2)是否相等,若相等会跳转到 Result 处,但此时不相等,所以继续顺序执行。然后再判断(R1)和(R2)谁更大,若(R1)更大则会跳转至 r1Greater 处,此处(R2)更大,所以顺序执行。



此处的两个红色箭头是因为上下两条指令都使用了 R3 寄存器,执行时有冲突;绿色箭头是因为使用了定向技术。

继续单步执行程序,执行(R2)=(R1)-(R2),然后开始新一轮的循环,跳转到了 gcm.Loop,所以这里 出现了一个"aborted"。 循环体中再对(R1)和(R2)比较大小。 一直循环, 直到(R1)=(R2)。 跳转到 Result。 IF ID INTEX MEM WB IF ID intEX MEM WB j gcm.Loop sub r1,r1,r2 IF aborted seq r3,r1,r2 IF R-Stall ID hnez r3 Besult sgt r3,r1,r2 IF aborted Register 0x00000000 F21= 0x00000114 F22= 0 F23= 0x00000000 R30= 0x00000000 R31= 0x00000000 F0= 0x00000011c R7= 0x00000118 R8= D24= D26= D28= 0 0 0 0x146000110 R9= 0x000000001 R10= IR= A= F23= F24= F25= F26= F27= F28= F29= 0x000000001 0x0000000000 0x00000000 0 0 0 AHI= 0x00000000 R11= 0x000000005 0x0000000000 R12= R13= 0x000000000 BHI= R14 = $0 \times 0.0001080$ ALU= 0x00000000 ALUHI=0x000000000 R16= 0x00000000 F30= R17= R18= 0x00000000 F8= 0x00000000 0x00000000 0x0000000 gcm. Loop: seq r3, r1, r2 ×  $0 \times 000000000$ R19= SDRHI=0x00000000 R20= LDR= 0x00000000 R21= 0x000000 0x000000i ID-Stage: Reached at Breakpoint #2! T.DRHT=0x00000000 0x0000000 0x0000000 0x00000000 R1 =  $0 \times 0 0 0 0 0 0 1 R24 =$  $0 \times 0 0 0 0 0 0 0$ 确定 0x00000005 0x000000 0x00000000 R26= 0x000000 0x00000000 F18= 0 D18= 0x00000000 R27= Register - 0 > 0x0000011c R7= 0x00000118 R8= D24= D26= D28= D30= 0x000000000 R30= 0x000000000 R31= 0x00000000 F21= UXU0000000 F21= 0x00000114 F22= 0 F23= 0 F24= 0 F25= 0 F26= 0 F27= 0 F28= 0 F29= 0x14600018 R9= 0x00000001 R10= Ownnonnon Fo= A= AHI= 0x00000000 R11= 0x00000000 0x00000004 R12= 0x00000000 R13= 0x00000000 R14=  $0 \times 000000000$ BHI= 0x00000000 0x00001080 ALU= 0x00000000 R15= ALUHI=0x00000000 R16= FPSR= 0x00000000 R17= DMAR= 0x00000000 R18= SDR= 0x00000000 R19= SDRHI=0x00000000 R20= 0x00000000 0x00000000 0x00 0x00 gcm.Loop: seq r3, r1, r2 × 0x00 0x00000000 R21=  $0 \times 00$ ID-Stage: Reached at Breakpoint #2! LDR= UXUUU00000 LDRHI=0x00000000 R0= 0x00000000 R1= 0x00000001 0x00 确定 0x00000001 R24=  $0 \times 00$ 0x00000001 R24-0x000000004 R25= 0x000000000 R26= 0x000000000 R27= 0x00000000 F1/-0x000000000 F18= 0 D18-0 D18= 0x00000000 F21= 0x00000114 F22= 0x0000011c R7= 0x00000118 R8= 0x000000000 R30= 0x000000000 R31= PC= IMAR= D24= D26= 0x14600018 R9= 0x00000000 F0= 0x00000000 F1= 0x00000001 R10= 0 F24= D30= 0x000000000 R11= 0x000000003 R12= 0x00000000 Ö F25= F26= Ö 0x00000000 BHI= 0x00000000 R13= 0x00000000 F27= 0000 0 F28= 0 F29= 0 F30= R14= R15= BTA= ALU= 0x00000000  $0 \times 000001080$ 0x000000000 0x000000000 R16= ALUHI 0x00000000 0x000000000 R17 R18 gcm. Loop: seq r3, r1, r2 × DMAR= SDR= SDRHI 0x00000000 0x000000000 LDR= 0x000000000 LDRHI=0x000000000 ID-Stage: Reached at Breakpoint #2! R0 =0x00000000 R1= 0x00000001 确定 R2= R3= R25 R26  $0 \times 0.00000003$ R4= 0x00000000 R27= 0x00000000 F18= 0 D18=





### 结论分析与体会:

本次实验帮助我更深入理解了循环跳转的内部流程,在每次跳转时,流水线都会出现一个"aborted"和残留的一些气泡。

通过 WinDLX,可以从多个角度——代码角度、流水线时钟角度等——观察一个程序的执行,通过单步调试,可以对程序和计算机的理解更透彻。

同时,WinDLX 可以在多种配置下工作,可以改变流水线的结构和时间要求、存储器大小和其他几个控制模拟的参数,使用方便。