

VERDADEIRO OU FALSO

- V F 1. Em um nível superior, um computador consiste em componentes de CPU, memória e E/S.
- V F 2. A função básica de um computador é executar programas.
- V F 3. A execução do programa consiste em repetir o processo de busca de instruções e a execução da instrução.
- V F 4. Interrupções não melhoram a eficiência de processamento.
- V F 5. Um módulo de E/S não pode trocar dados diretamente com o processador.
- V F 6. Uma das principais características de um barramento é que não é um meio de transmissão compartilhado.
- V F 7. Os sistemas de computador contêm uma série de barramentos diferentes que fornecem caminhos entre componentes em vários níveis da hierarquia do sistema de computação.
- V F 8. Em geral, quanto mais os dispositivos são conectados ao barramento, maior o comprimento do barramento e, portanto, maior o atraso de propagação.
- V F 9. Não é possível conectar controladores de E/S diretamente no barramento do sistema.
- V F 10. O método de usar as mesmas linhas para múltiplos propósitos é conhecido como multiplexação de tempo.
- V F 11. Temporização refere-se à forma como os eventos são coordenados no barramento.
- V F 12. Com temporização assíncrona, a ocorrência de eventos no barramento é determinada por um clock.
- V F 13. Como todos os dispositivos em um barramento síncrono estão ligados a uma taxa de clock fixa, o sistema não pode aproveitar os avanços no desempenho do dispositivo.
- V F 14. A unidade de transferência na camada de link é um flit e a transferência da unidade na camada física é um flit.
- V F 15. Um requisito-chave para PCIe é uma capacidade elevada de suportar as necessidades de dispositivos de E/S de taxa de dados mais altos, como Gigabit Ethernet.

MÚLTIPLA ESCOLHA

1. Praticamente todos os projetos de computadores contemporâneos são baseados em conceitos desenvolvidos por _____ no Institute for Advanced Studies, Princeton.
- A. John Maulchy B. John von Neumann
- C. Herman Hollerith D. John Eckert
2. A arquitetura de von Neumann baseia-se em qual conceito?
- A. Os dados e instruções são armazenados em uma única memória de leitura e gravação.
- B. O conteúdo desta memória é endereçável por localização

- C. A execução ocorre de forma sequencial.
- D. Todas as alternativas anteriores.
3. Uma sequência de códigos ou instruções é chamada _____.
- A. software B. memória
- C. interconexão D. registro
4. O processamento necessário para uma única instrução é chamado de ciclo _____.
- A. de execução B. de busca
- C. de instrução D. de pacote
5. Uma _____ é gerada por uma falha, como falha de energia ou erro de paridade de memória.
- A. interrupção de E/S B. interrupção de falha de hardware
- C. interrupção de timer D. interrupção de programa
6. Uma _____ é gerada por alguma condição que ocorre como resultado de uma execução de instrução.
- A. interrupção de timer B. interrupção de E/S
- C. interrupção de programa D. interrupção de falha de hardware failure
7. A estrutura de interconexão deve suportar que transferência?
- A. memória para processador
- B. processador para memória
- C. E/S para ou de memória
- D. todas as alternativas anteriores
8. Um barramento que conecta os principais componentes do computador (processador, memória, E/S) é chamado _____.
- A. barramento de sistema B. barramento de endereço
- C. barramento de dados D. barramento de controle
9. O _____ é usado para designar a origem ou o destino dos dados no barramento de dados.
- A. linhas de sistema B. linhas de dados
- C. linhas de controle D. linhas de endereço
10. As linhas de dados fornecem um caminho para mover dados entre os módulos do sistema e são chamadas coletivamente _____.
- A. barramento de controle B. barramento de endereço
- C. barramento de dados D. barramento de sistema

11. Um _____ é o conjunto de regras de alto nível para trocar pacotes de dados entre dispositivos.

A. barramento B. protocolo

C. pacote D. QPI

12. Cada caminho de dados consiste em um par de fios (referido como _____) que transmite dados um bit de cada vez.

A. faixa B. caminho

C. linha D. barramento

13. A _____ recebe pedidos de leitura e gravação do software acima da TL e cria pacotes de solicitação para transmissão para um destino por meio da camada de ligação.

A. camada de transação B. camada de raiz

C. camada de configuração D. camada de transporte

14. A TL suporta quais dos seguintes espaços de endereços?

A. memória

B. E/S

C. mensagem

D. todas as alternativas anteriores

15. A camada QPI _____ é usada para determinar o curso em que um pacote atravessará as interconexões do sistema disponíveis.

A. de ligação B. de protocolo

C. de roteamento D. Física