
ROVESTI GABRIEL

Iniziato	lunedì, 25 gennaio 2021, 09:30
Stato	Completato
Terminato	lunedì, 25 gennaio 2021, 10:11
Tempo impiegato	41 min. 9 secondi
Valutazione	45,00 su un massimo di 100,00

Domanda **1**

Quante volte la CPU deve accedere alla memoria quando **preleva ed esegue** un'istruzione che ha due operandi, uno con modo di indirizzamento diretto e uno con modo di indirizzamento registro ?

Scegli un'alternativa:

Risposta corretta
Punteggio

Storico 10,00
su 10,00

1°

Contrassegna domanda

 Modifica domanda

☒ a. 2 ✓

☐ b. 3

☐ c. 1

☐ d. 4

☐ e. Nessuna delle precedenti.

Risposta corretta.

La risposta corretta è: 2

Commenta o inserisci punteggio a mano

Storico delle risposte

	Passo	Data/Ora	Azione	Stato	Punteggio
	1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
	2	25/01/2021 10:11	Salvato: 2	Risposta salvata	
	3	25/01/2021 10:11	Tentativo terminato	Risposta corretta	10,00
Domanda 2 Biomatu.	Dato il numero 7,625 la sua rappresentazione in virgola mobile a singola precisione (IEEE 754) è:				

Portella

Punteggio ottenuto 10,00 su 10,00

Contrassegna domanda

Modifica domanda

Scegli un'alternativa:

☐ a. 01110100000000000000000000000100000001

☐ b. 11000000011101000000000000000000000000

☒ c. 010000001111010000000000000000000000 ✓

☐ d. 11110100000000000000000000000100000001

☐ e. Nessun delle precedenti.

Risposta corretta.

La risposta corretta è: 01000000111101000000000000000000

Commenta o inserisci punteggio a mano


Storico delle risposte

Passo	Data/Ora	Azione	Stato	Punteggio
1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
2	25/01/2021 10:11	Salvato: 01000000111101000000000000000000	Risposta salvata	
3	25/01/2021 10:11	Tentativo terminato	Risposta corretta	10,00


Domanda 3

Risposta corretta

Punteggio ottenuto 10,00 su 10,00



Contrassegna domanda



Modifica domanda

Sia data la seguente sequenza di istruzioni MIPS e si consideri la pipeline a 5 stadi vista a lezione con possibilità di data forwarding:

```

ADDI $4, $4, 4
LW   $3, 22($4)
SUB  $4, $2, $1
LW   $4, 20($1)
  
```

Indicare quale delle seguenti affermazioni è vera:

Scegli un'alternativa:

- ☒ a. La sequenza contiene 1 dipendenza di tipo RAW che richiede l'uso del circuito di data forward. ✓
- ☐ b. La sequenza contiene 2 dipendenze di tipo RAW che richiedono l'uso del circuito di data forward.
- ☐ c. La sequenza contiene alcune dipendenze di tipo WAW che richiedono l'uso del circuito di data forward.
- ☐ d. La sequenza contiene alcune dipendenze di tipo sia RAW che WAW che richiedono l'uso del circuito di data forward.
- ☐ e. Nessuna delle precedenti.

Risposta corretta.

La risposta corretta è: La sequenza contiene 1 dipendenza di tipo RAW che richiede l'uso del circuito di data forward.

Commenta o inserisci punteggio a mano

Storico delle risposte

Passo	Data/Ora	Azione	Stato	Punteggio
-------	----------	--------	-------	-----------

1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
2	25/01/2021 10:11	Salvato: La sequenza contiene 1 dipendenza di tipo RAW che richiede l'uso del circuito di data forward.	Risposta salvata	
3	25/01/2021 10:11	Tentativo terminato	Risposta corretta	10,00

Domanda 4

Si consideri la seguente sequenza di istruzioni MIPS. Indicare quale delle seguenti affermazioni è vera:

risposta errata	SW \$2 0 (\$2)
Punteggio	SUB \$1 \$2 \$4
ottenuto -1,00 su 10,00	LW \$1 0 (\$2)
🚩	ADD \$2 \$3 \$1
Contrassegna domanda	BEQ \$1 \$2 24
Modifica domanda	

☐ c. Se il registro 3 contiene il valore 0 allora l'ultima istruzione corrisponde ad un salto sicuramente preso.

☐ d. L'istruzione LW scrive in memoria il valore contenuto nel registro 2. ✖

☐ e. Nessuna delle precedenti.

Storico delle risposte				
Passo	Data/Ora	Azione	Stato	Punteggio
1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
2	25/01/2021 10:11	Salvato: L'istruzione LW scrive in memoria il valore contenuto nel registro 2.	Risposta salvata	

	3	25/01/2021 10:11	Tentativo terminato	Risposta errata	-1,00
Domanda 5					
Risposta errata		Sia data la seguente sequenza di istruzioni MIPS e si consideri la pipeline a 5 stadi vista a lezione con possibilità di data forwarding: SW \$4, 11 (\$1) LW \$2, 8 (\$3) SUB \$3, \$4, \$2 ADD \$3 \$1 \$4			
Punteggio ottenuto -1,00 su 10,00					
T					
Contrassegna					

Modifica domanda

Quale delle seguenti sequenze ordinate corrisponde ad un programma logicamente equivalente al precedente ed è completato in meno cicli di clock:

Scegli un'alternativa:

- ☐ a. SUB \$3, \$4, \$2
SW \$4, 11(\$1)
LW \$2, 8(\$3)
ADD \$3, \$1, \$4
- ☐ b. LW \$2, 8(\$3)
SW \$4, 11(\$1)
SUB \$3, \$4, \$2

ADD \$3 \$1 \$4

☐ c. LW \$2, 8 (\$3)
SUB \$3, \$4, \$2
SW \$4, 11 (\$1)
ADD \$3 \$1 \$4 **✗**

☐ d. SW \$4, 11 (\$1)
SUB \$3, \$4, \$2
LW \$2, 8 (\$3)
ADD \$3 \$1 \$4

Risposta errata.

La risposta corretta è: LW \$2, 8 (\$3)

SW \$4, 11 (\$1)

SUB \$3, \$4, \$2

ADD \$3 \$1 \$4

Commenta o inserisci punteggio a mano

Storico delle risposte

	Passo	Data/Ora	Azione	Stato	Punteggio
	1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
	2	25/01/2021 10:11	Salvato: LW \$2, 8 (\$3) SUB \$3, \$4, \$2 SW \$4, 11 (\$1) ADD \$3 \$1 \$4	Risposta salvata	
	3	25/01/2021 10:11	Tentativo terminato	Risposta errata	-1,00


Domanda 6

Risposta corretta

Punteggio ottenuto 10,00 su 10,00

✓

Contrassegna domanda

 Modifica

Sia data la seguente sequenza di istruzioni MIPS e si consideri la pipeline a 5 stadi vista a lezione:

SW \$5, AA(\$4)

ADD \$3, \$5, \$4

SUB \$3, \$5, \$2

ADD \$2, \$4, \$3

Indicare quale delle seguenti affermazioni è vera:

Scegli un'alternativa:

- ☐ a. Nella seconda istruzione la dipendenza di tipo RAW per il registro 2 viene gestita con un data forwarding dalla fase EX della prima istruzione alla fase EX della seconda.
- ☐ b. Nella seconda istruzione la dipendenza di tipo RAW per il registro 2 viene gestita con un data forwarding dalla fase MEM della prima istruzione alla fase EX della seconda.
- ☒ c. L'esecuzione completa con data forwarding richiede 8 cicli di clock.
- ☐ d. A causa delle due dipendenze di tipo RAW per il registro 3, l'esecuzione dell'ultima istruzione viene gestita con un doppio data forwarding: dalla fase EX della seconda istruzione e dalla fase EX della terza istruzione alla fase EX della quarta.
- ☐ e. Nessuna delle precedenti.

Risposta corretta.

La risposta corretta è: "l'esecuzione completa con data forwarding richiede 8 cicli di clock."

Commenta o inserisci punteggio a mano

Storico delle risposte

Passo	Data/Ora	Azione	Stato	Punteggio
-------	----------	--------	-------	-----------

1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
2	25/01/2021 10:11	Salvato: L'esecuzione completa con data forwarding richiede 8 cicli di clock.	Risposta salvata	
3	25/01/2021 10:11	Tentativo terminato	Risposta corretta	10,00

Domanda 7

Sia data la seguente sequenza di istruzioni MIPS e si consideri la pipeline a 5 stadi vista a lezione con possibilità di data forwarding:

Risposta errata

Punteggio ottenuto -1,00 su 10,00

Contrassegna domanda

Modifica domanda

SW \$3,5 (\$2)

LW \$4,22 (\$1)

ADD \$1,\$3,\$4

SUB \$1 \$2 \$3

Quale delle seguenti sequenze riordinate corrisponde ad un programma logicamente equivalente al precedente ed è completato in meno cicli di clock:

Scegli un'alternativa:

a. LW \$4,22 (\$1)

☐ a. ADD \$1, \$3, \$4
SUB \$1 \$2 \$3

☒ b. ADD \$1, \$3, \$4
SW \$3, 5 (\$2)
LW \$4, 22 (\$1)
SUB \$1 \$2 \$3 **✗**

☐ c. SW \$3, 5 (\$2)
ADD \$1, \$3, \$4
LW \$4, 22 (\$1)
SUB \$1 \$2 \$3

☐ e. nessuna delle precedenti.

Risposta errata.

La risposta corretta è: LW \$4, 22 (\$1)
 SW \$3, 5 (\$2)
 ADD \$1, \$3, \$4

SUB \$1 \$2 \$3

Commenta o inserisci punteggio a mano

Storico delle risposte

Passo	Data/Ora	Azione	Stato	Punteggio
1	25/01/2021	Iniziato	Risposta non ancora	

2	25/01/2021 10:11	Salvato: ADD \$1, \$3, \$4 SW \$3, 5 (\$2) LW \$4, 22 (\$1) SUB \$1 \$2 \$3	Risposta salvata	
3	25/01/2021 10:11	Tentativo terminato	Risposta errata	-1,00

Domanda **8**
Risposta errata

Sia data la seguente sequenza di istruzioni MIPS:
LW \$1, 8(\$7)

Attenuto -1,00
 su 10,00

Contrassegna domanda

Modifica domanda

ADD \$7, \$4, \$1
 SW \$7, 77(\$1)
 SUBI \$1 \$7 2F

Quale delle seguenti sequenze riordinate corrisponde ad un programma logicamente equivalente al precedente:

Scegli un'alternativa:

☐ a.

SW \$7, 77(\$1)
 LW \$1, 8(\$7)
 ADD \$7, \$4, \$1

☒ b.

LW \$1, 0(\$7)
SW \$7, 77(\$1)
ADD \$7, \$4, \$1
SUBI \$1 \$7 2F

☐ c.

LW \$1, 0(\$7)
SUBI \$1 \$7 2F
SW \$7, 77(\$1)

☐ d. LW \$1, 8(\$7)
 ADD \$7, \$4, \$1
 SUB1 \$1, \$7, 2?
 SW \$7, 77(\$1)

☐ e. Nessuna delle precedenti.

Risposta errata.

Commenta o inserisci punteggio a mano

Storico delle risposte

Passo	Data/Ora	Azione	Stato	Punteggio
1	25/01/2021 09:30	Iniziato	Risposta non ancora data	

2	25/01/2021 10:11	Salvato: SW \$7,77(\$1) LW \$1,8(\$7) ADD \$7,\$4,\$1 SUBI \$1 \$7 2F	Risposta salvata	
3	25/01/2021 10:11	Tentativo terminato	Risposta errata	-1,00

Domanda 9
Risposta errata
Punteggio

Sia data la seguente sequenza di istruzioni MIPS e si consideri la pipeline a 5 stadi vista a lezione:

LW \$1, F(\$2)

SW 54, 2B(\$1)

Indicare quale delle seguenti affermazioni è vera:

Scegli un'alternativa:

- ☐ a. L'esecuzione completa con data forwarding richiede 10 cicli di clock di cui 3 stalli.
- ☐ b. L'esecuzione completa con data forwarding richiede 8 cicli di clock di cui 1 stallo.
- ☐ c. L'esecuzione completa con data forwarding e senza data forwarding richiedono lo stesso numero di cicli di clock.
- ☐ d. Nella terza istruzione la dipendenza di tipo RAW per il registro 2 viene gestita con un data forwarding dalla fase EX della seconda istruzione alla fase EX della terza.

- e. Nessuna delle precedenti. **X**

Risposta errata.

La risposta corretta è: L'esecuzione completa con data forwarding richiede 10 cicli di clock di cui 3 stalli.

Commenta o inserisci punteggio a mano

[Storico delle risposte](#)

Passo	Data/Ora	Azione	Stato	Punteggio
1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
2	25/01/2021 10:11	Salvato: Nessuna delle precedenti.	Risposta salvata	
3	25/01/2021 10:11	Tentativo terminato	Risposta errata	-1,00

Risposta corretta	LW \$7, 5D (\$3)
Punteggio ottenuto 10,00 su 10,00	ADD \$4 \$7, \$6
	SW \$6, AC (\$3)
	SUBI \$6, \$3 8F
Contrasegna domanda	Quale delle seguenti sequenze riordinate corrisponde ad un programma logicamente equivalente al precedente ed è completato in meno cicli di clock:
Modifica domanda	Scegli un'alternativa: <input type="radio"/> a.

☐ a.
LW \$7, 5D(\$3)
SW \$6, AC(\$3)
ADD \$4 \$7, \$6
SUBI \$6, \$3 8F
SW \$6, AC(\$3)

☒ b.
LW \$7, 5D(\$3)
SW \$6, AC(\$3)
ADD \$4 \$7, \$6
SUBI \$6, \$3 8F ✓

☐ c.
LW \$7, 5D(\$3)

☒ c. ADD \$4 \$7, \$6
SW \$6, AC(\$3)

☐ d. SW \$6, AC(\$3)
LW \$7, 5D(\$3)
ADD \$4 \$7, \$6
SUBI \$6, \$3 8F

☐ e. nessuna delle precedenti.

Risposta corretta.

La risposta corretta è:

LW \$7, 5D(\$3)

SW \$6, AC(\$3)

ADD \$4 \$7, \$6

SUBI \$6, \$3 \$F

Stato della risposta				
Passo	Data/Ora	Azione	Stato	Punteggio
1	25/01/2021 09:30	Iniziato	Risposta non ancora data	
2	25/01/2021 10:11	Salvato: LW \$7, 5D(\$3) SW \$6, AC(\$3) ADD \$4 \$7, \$6 SUBI \$6, \$3 8F	Risposta salvata	
3	25/01/2021	Tentativo terminato	Risposta corretta	10,00

[Fine revisione](#)