



Soluz. Es4d:

- trattandosi di una cache con associazione a 2 vie, l'indirizzo di memoria centrale deve essere suddiviso nei campi etichetta, set, e parola, ed in particolare:
 - poiché un blocco è costituito da 1 parola, il campo parola è di 0 bit
 - il campo set sarà costituito da 3 bit in quanto: il numero totale di linee della cache è 16 (= 2^4), che devono essere organizzate in gruppi di 2 linee (vie) ognuno; pertanto il numero di gruppi (set) è 8 (= $2^4/2$)
 - il campo tag sarà quindi costituito dai rimanenti (32-3-0) = 29 bit più significativi
- di seguito si mostra, per ogni sequenza di indirizzi, la corrispondente sequenza di hit e miss

```
tag
                           |set]
    miss
                                       blocco
                                              1<sub>dec</sub> in set 001[0]
    2
                                   miss
                                       blocco 134<sub>dec</sub> in set 110[0]
3
    miss
                                       blocco 212<sub>dec</sub> in set 100[0]
4
    hit
5
6
    0000000000000000000000000000000111
                                       blocco 135<sub>dec</sub> in set 111[0]
                                  miss
    miss
                                       blocco 213<sub>dec</sub> in set 101[0]
    000000000000000000000000101000010\\
                                   miss
                                       blocco 162<sub>dec</sub> in set 010[0]
                                       blocco 161<sub>dec</sub> in set 001[1]
    miss
    9
                                       blocco 2<sub>dec</sub> in set 010[1]
                                  miss
                                  miss blocco 44<sub>dec</sub> in set 100[1]
    10
11
    miss blocco 41_{dec} in set 001[1]
    0000000000000000000000000011011101
                                  miss blocco 221<sub>dec</sub> in set 101[1]
set 001[0] si riferisce alla linea 0 del set 001
set 001[1] si riferisce alla linea 1 del set 001
```

