	Sistemi Operativi – Appello	del 14 giugno 2010 – Versione Compito A
Cognome e nome:	Matricola:	Posto:
REGOLE. Il presente esame scritto deve essere svo	lto in un tempo massimo di 90 m	ninuti dalla sua presentazione.
Non è consentita la consultazione di libri o appunti i	n forma cartacea o elettronica, no	é l'uso di palmari e telefoni cellulari.
Per superare l'esame il candidato deve riportare g	eneralità e matricola negli spaz	i indicati, acquisire almeno 1,5 punti nel
Quesito 1 e un totale di almeno 18 punti su tutti i que		
Per la convalida e registrazione del voto finale il doc	ente si riserva di proporre al sing	golo candidato una prova orale.
Quesito 1 (punti 4): 1 punto per risposta giusta, <u>di</u>	<u>ninuzione</u> di 0,33 punti per risp	osta sbagliata, 0 punti per risposta vuota
[1.A] Indicare quale tra le seguenti affermazioni è co	orretta. Un semaforo contatore pu	ıò:
1. assumere valori interi arbitrari		
2. assicurare l'accesso in mutua esclusione a	ad una risorsa condivisa	
3. servire alla realizzazione di una struttura		
4. consentire l'accesso simultaneo di più		visa, fino al limite fissato dal valore di
inizializzazione del contatore.		,

[1.B] Quale tra le seguenti politiche di ordinamento, in generale minimizza il tempo medio di attesa dei processi:

- 1. FCFS
- 2. Round-Robin con valutazione dell'attributo di priorità dei processi
- 3. Round-Robin senza valutazione dell'attributo di priorità dei processi
- 4. Shrtest Job First.

[1.C]: Quale tra i seguenti costituisce un criterio valido di valutazione di una politica di ordinamento di processi:

- 1. la capacità di trattare anche processi di lunga durata
- 2. il numero di processi completati per unità di tempo
- 3. il numero di processi in esecuzione per unità di tempo
- 4. il numero di processi in attesa di essere eseguiti.

[1.D]: Data un disco ampio 4 GB, con blocchi ampi 4 KB, e contenente 128 K file, l'ampiezza in B della FAT dipende da:

- 1. il numero di file in essa rappresentati
- 2. l'ampiezza dei blocchi
- 3. l'ampiezza del disco in blocchi e l'ampiezza degli indici di blocco
- 4. l'ampiezza del disco.

Quesito 2 – (6 punti):

Si consideri un sistema dotato di memoria virtuale, con memoria fisica (RAM) divisa in 8 *page frame* condivisa da 4 processi contemporaneamente attivi: A, B, C e D. Si supponga che la RAM sia inizialmente vuota e che ogni riferimento a una pagina non presente in RAM comporti il suo caricamento in RAM (se serve, con rimpiazzo di un'altra pagina già presente). Si supponga inoltre che:

- all'istante 15 venga riferita la pagina logica 2 del processo C (caricandola nel page frame 0);
- all'istante 27 venga riferita la pagina logica 8 del processo D (caricandola nel page frame 3);
- all'istante 33 venga riferita la pagina logica 3 del processo A (caricandola nel page frame 5);
- all'istante 40 venga riferita la pagina logica 1 del processo A (caricandola nel page frame 6);
- all'istante 48 venga riferita la pagina logica 0 del processo A (caricandola nel page frame 7);
- all'istante 80 venga riferita la pagina logica 5 del processo C (caricandola nel page frame 2);
- all'istante 90 venga riferita la pagina logica 9 del processo C (caricandola nel page frame 1);
- all'istante 92 venga riferita la pagina logica 3 del processo B (caricandola nel page frame 4);
- all'istante 95 venga eseguito un *refresh* dei bit R (riferita) di tutte le pagine in memoria;
- all'istante 96 C riferisce la pagina logica 2;
- all'istante 97 A riferisce la pagina logica 3;
- all'istante 98 A riferisce la pagina logica 0;
- all'istante 100, C riferisce la pagina logica 5;
- all'istante 105, A riferisce la pagina logica 9;

Se utile, si assuma che nessuna pagina sia modificata durante tutta l'esecuzione.

Si supponga che il sistema utilizzi un algoritmo di sostituzione second chance (locale)

Si supponga inoltre che a supporto di tale algoritmo vi sia una o più liste ordinate delle pagine accedute ad un dato istante e che tale/tali lista/liste siano composti di elementi del tipo: C2(15, 1)

dove C2 indica che si tratta della pagina logica 2 del processo C, mentre (15, 1) indica che tale pagina è stata caricata in memoria all'istante 15 e che il suo bit 'riferita' è uguale a 1.

Assumendo che non accada più nulla di significativo fino all'istante 110 si scriva/scrivano:

Cognome e nome:

___ Matricola: _____ Posto: ____ Posto: ____

[2.A] la/le lista/liste delle pagine all'istante 85

[2.B] la/le lista/liste delle pagine all'istante 101

[2.C] la/le lista/liste delle pagine all'istante 106

Quesito 3 – (7 punti):

Process A {	Process B {	Process C {
	P(semB);	V(semA)
V(mutex);		
y= y + 2x ;	x= x + 1;	x= y * 3;
	V(mutex);	
P(SemA);	V(SemB);	V(SemC);
}	Print(x);	Print(y);
ı	}	}

Sincronizzazione di 3 Processi con Semafori.

Si considerino tre processi (A, B e C) i quali devono eseguire alcune operazioni sulle variabili x e y e poi stamparne il risultato finale.

A questo proposito, si consideri la seguente sequenza di avvenimenti:

- I processi A e C devono essere in attesa di essere risvegliati
- Il processo B sveglia il processo A, che a sua volta sveglia il processo C.
- I tre processi accedono concorrentemente (ma in mutua esclusione) alle variabili condivise x e y, poi B e C si bloccano in attesa che A abbia terminato la computazione su x e y (B e C avranno eseguito la loro computazione su x e y prima di bloccarsi)
- Terminata la computazione, è A stesso a svegliare B che a sua volta sveglia C.
- B stampa il valore di x e C stampa il valore di y (senza un particolare ordine prestabilito).
- [3.A] Assumendo che i semafori SemA, SemB e SemC siano inizializzati a 0, che il semaforo Mutex sia inizializzato a 1, e che inizialmente si abbia x=2 e y=1, si correggano e/o completino i frammenti di codice a lato.
- [3.B] Si discuta inoltre i possibili valori finali delle variabili x e y.

									Sistem		rativi – tricol a								pito A
Si co Si co Quai	onsider nti <i>pag</i>	i la seg ino le s <i>e fault</i>	guente seguer avven	iti polit gono c	tiche o	imenti li rimpi erando	iazzo <u>I</u> una R	LRU ed AM cd	d <u>Optir</u> on solo	<u>nal</u> . 4 <i>pag</i>	e fram	e ed in	izialm	ente vi	ıota?				(non è
						un pre									cui c	compo	sta ia		(Hon C
Polit	rica di 1	rimpia:	zzo LI r4	RU; tot	ale <i>pa</i>	ge faul r5	t? r6	r2	r1	r2	r3	r7	r6	r3	r2	r1	r2	r3	r6
**	12			12		10	10	12		12	10	1,	10	10	12		12	10	10
						e page			1 .					T -					
r1	r2	r3	r4	r2	r1	r5	r6	r2	r1	r2	r3	r7	r6	r3	r2	r1	r2	r3	r6
																	1		
Un o	lare tal	tivo el le posi	lettron zione	ad un	elabo	alcola ratore	elettro	nico u	tilizza	ndo ui	na line	a seria	ıle, tra	mite u	n colle	egame	nto Blu	ueToot	h, con
						zioni d rrà pert					lato ri	cevent	e si ip	otizzi	che la	veloci	tà sup	portata	sia di
82 c	aratteri	, comp	oresi i	ritorni	a cap	a 3 stri o. Nota ndo int	: le str	ringhe	NME <i>A</i>	A possi	bili so	no mo							più da erarne
	spositiv <u>1a</u> volta					nare ag que vol					tre <u>m</u> eci volt								
[5.A] valuta	are se	la line	a di tra	smissi	one da	ti (la s	ua velo	ocità) è	adegi	ıata a c	ciascun	na delle	e tre <u>m</u>	<u>odalità</u>	<u>ì</u> .			

[5.B] valutare il gap temporale fra una spedizione e l'altra durante la comunicazione fra il dispositivo e l'elaboratore nella modalità "a)".

Matricola: _____ Posto: ____ _

Soluzione

Soluzione al Quesito 1

[1.A]: risposta 4 [1.**B**]: risposta 4 [1.C]: risposta 2 **[1.D]:** risposta 3

Soluzione al Quesito 2

[2.A]: Ci sono tre liste: A3(33,1) - A1(40,1) - A0(48,1) C2(15,1) - C5(80,1) D8(27,1)

[2.B]: Le liste son diventate quattro: A3(33,1) - A1(40,0) - A0(48,1) B3(92,0) C2(15,1) - C5(80,1) - C9(90,0) D8(27,0)

[2.C]: cambia solo la lista del processo A A0(48,1) - A3(33,0) - A9(105,1) B3(92,0) C2(15,1) - C5(80,1) - C9(90,0) D8(27,0)

Soluzione al Quesito 3

[3.A] Una versione corretta dei tre processi è quella che segue.

Process A {	Process B {	Process C {
P(semB); V(semA);	V(semB);	P(semA);
P(mutex); y = y + 2*x V(mutex);	P(mutex); x = x + 1 V(mutex);	P(mutex); x = y*3; V(mutex);
V(semA);	P(semA); V(semC);	P(semC);
	Print(x);	Print(y);
}	}	}

[3.B] I tre processi potrebbero entrare e uscire dalla sezione critica limitata da P(mutex) e V(mutex) in un ordine qualsiasi dunque per determinare il valore finale di x e y occorre provare tutte le combinazioni.

- Ordine A, B, C: risultato x = 15 e y = 5
- Ordine A, C, B: risultato x = 16 e y = 5
- Ordine B, A, C: risultato x = 21 e y = 7
- Ordine B, C, A: risultato x = 3 e y = 7
- Ordine C, A, B: risultato x = 4 e y = 7
- Ordine C, B, A: risultato x = 4 e y = 9

Cognome e nome: _____ Soluzione al Quesito 4

Politica di rimpiazzo **LRU**; totale *page fault*? **_10**_ (quelli in grassetto)

r1	r2	r3	r4	r2	r1	r5	r6	r2	r1	r2	r3	r 7	r6	r3	r2	r1	r2	r3	r6
1	2	3	4	2	1	5	6	2	1	2	3	7	6	3	2	1	2	3	6
	1	2	3	4	2	1	5	6	2	1	2	3	7	6	3	2	1	2	3
		1	2	3	4	2	1	5	6	6	1	2	3	7	6	3	3	1	2
			1	1	3	4	2	1	5	5	6	1	2	2	7	6	6	6	1

Politica di rimpiazzo **Optimal**; totale *page fault*? **8** (quelli in grassetto)

r1	r2	r3	r4	r2	r1	r5	r6	r2	r1	r2	r3	r7	r6	r3	r2	r1	r2	r3	r6
1	2	3	4	4	4	5	6	6	6	6	6	7	7	7	7	1	1	1	1
	1	2	3	3	3	3	3	3	3	3	3	6	6	6	6	6	6	6	6
		1	2	2	2	2	2	2	2	2	2	3	3	3	3	3	3	3	3
			1	1	1	1	1	1	1	1	1	2	2	2	2	2	2	2	2

Soluzione al Quesito 5

Sì ne risente in quanto l'attributo "dati" di NTFS contiene tante coppie valori quante sono le sequenze contigue su disco. Di conseguenza un file enorme contiguamente scritto su disco richiederà unicamente una coppia valori, mentre un file piccolo composto da N blocchi nessuno contiguo a nessun altro richiederà in MFT un numero N di coppie valori.

Soluzione al Quesito 6

[5.A] Ad ogni rilevamento di posizione i dati da trasferire sono al più $82 \times 3 = 246$ byte. Con il protocollo 8N1 ciò significa $246 \times (1 + 8 + 1)$ bit = 2460 bit.

Nel caso a), ciò corrisponde a 2460 × 1 = 2460 baud necessari < 19200, e il collegamento seriale è adeguato.

Nel caso b), ciò corrisponde a $2460 \times 5 = 12300$ baud necessari < 19200, e il collegamento seriale è ancora adeguato.

Nel caso c), ciò corrisponde a $2460 \times 10 = 24600$ baud necessari > 19200, e il collegamento seriale non è più adeguato.

[5.B] La comunicazione avverrà dunque a 19.200 baud (attenzione, non a 2460!), e il tempo per trasmettere 2460 bit è di 128 ms. Pertanto fra una comunicazione e l'altra il gap sarà di 1000 ms - 128 ms = 872 ms (circa)