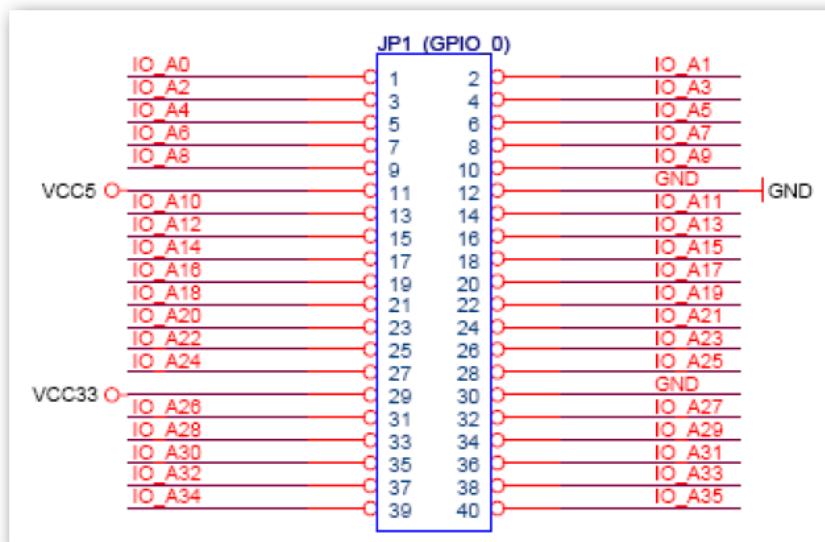


DE1 Parallel Expansion Headers

Table 1 JP1 (GPIO 0)

Connector Pin	Signal Name (in Schematic)	FPGA Pin	Connector Pin	Signal Name (in Schematic)	FPGA Pin
1	IO_A0	A13	2	IO_A1	B13
3	IO_A2	A14	4	IO_A3	B14
5	IO_A4	A15	6	IO_A5	B15
7	IO_A6	A16	8	IO_A7	B16
9	IO_A7	A17	10	IO_A9	B17
11	VCC5		12	GND	
13	IO_A10	A18	14	IO_A11	B18
15	IO_A12	A19	16	IO_A13	B19
17	IO_A14	A20	18	IO_A15	B20
19	IO_A16	C21	20	IO_A17	C22
21	IO_A18	D21	22	IO_A19	D22
23	IO_A20	E21	24	IO_A21	E22
25	IO_A22	F21	26	IO_A23	F22
27	IO_A24	G21	28	IO_A25	G22
29	VCC33		30	GND	
31	IO_A26	J21	32	IO_A27	J22
33	IO_A28	K21	34	IO_A29	K22
35	IO_A30	J19	36	IO_A31	J20
37	IO_A32	J18	38	IO_A33	K20
39	IO_A34	L19	40	IO_A35	L18



DE1 Parallel Expansion Headers

Table 2 JP2 (GPIO 1)

Connector Pin	Signal Name (in Schematic)	FPGA Pin	Connector Pin	Signal Name (in Schematic)	FPGA Pin
1	IO_B0	H12	2	IO_B1	H13
3	IO_B2	H14	4	IO_B3	G15
5	IO_B4	E14	6	IO_B5	E15
7	IO_B6	F15	8	IO_B7	G16
9	IO_B8	F12	10	IO_B9	F13
11	VCC5		12	GND	
13	IO_B10	C14	14	IO_B11	D14
15	IO_B12	D15	16	IO_B13	D16
17	IO_B14	C17	18	IO_B15	C18
19	IO_B16	C19	20	IO_B17	C20
21	IO_B18	D19	22	IO_B19	D20
23	IO_B20	E20	24	IO_B21	F20
25	IO_B22	E19	26	IO_B23	E18
27	IO_B24	G20	28	IO_B25	G18
29	VCC33		30	GND	
31	IO_B26	G17	32	IO_B27	H17
33	IO_B28	J15	34	IO_B29	H18
35	IO_B30	N22	36	IO_B31	N21
37	IO_B32	P15	38	IO_B33	N15
39	IO_B34	P17	40	IO_B35	P18

